

## Trabajo práctico

### Etapas esenciales en procesamiento digital de señales

#### Generación de una señal con cierta frecuencia de muestreo

1. Escriba un programa en MATLAB que grafique una función senoidal con las siguientes especificaciones:

- Frecuencia: 100 Hz.
- Frecuencia de muestreo: 1000 Hz.
- Tiempo inicio: 0 s.
- Tiempo final: 0.5 s.

#### Agregar ruido a una señal

2. Escriba un programa en MATLAB que permita agregar a la señal del Ejercicio 1 cierta cantidad de ruido blanco gaussiano.

1. Obtenga la varianza del ruido a partir de la relación:

$$SNR = 10 \log \frac{\sigma_{signal}^2}{\sigma_{noise}^2}$$

2. Utilice la función `randn()` para simular el ruido (`help randn`).
3. El prototipo de la función debe ser `signal_n = my_awgn(signal, snr)`. Los datos de entrada son el vector `signal` y el escalar `snr`.
4. La varianza de signal se puede calcular con la función `var` (`help var`).
5. Compare las salidas de las funciones `my_awgn` y `awgn` (`help awgn`).

#### Efecto aliasing

3. Ejecute el modelo de Simulink provisto, `aliasing_demo.mdl`. En este modelo se genera una señal de 100 Hz muestreada a 10 kHz. El bloque ZOH la vuelve a muestrear. Finalmente se grafica su respuesta en frecuencia con un analizador de espectro.

1. Observe la pantalla del analizador de espectro. ¿Qué se debería ver?
2. ¿A qué frecuencia está trabajando el bloque ZOH?
3. ¿Qué debe modificar en el modelo para evitar el efecto de aliasing?

#### Oversampling con filtro antialiasing

4. Suponga que debe digitalizar una señal con una frecuencia máxima de 100 Hz y que desea usar un filtro antialiasing simple con atenuación de -3 dB en 150 Hz y -60 dB en 1000 Hz. Determine:

1. La mínima frecuencia de muestreo.
2. Las características del filtro digital que debe implementar.
3. Realice un gráfico como la Fig. 4.50 del libro de Oppenheim (filmina 15 de la presentación de filtro antialiasing).

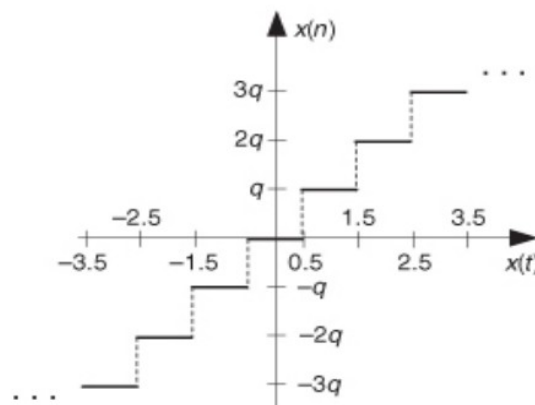
### Acondicionamiento de señal y error de cuantización

5. Ejecute el modelo de Simulink provisto, `adc_demo.mdl`. El objetivo del ejercicio es que señal de salida del ADC sea exactamente igual a la señal de entrada.

1. ¿Observa algún error en la salida del ADC? ¿Cómo solucionaría el problema?
2. Analice el error de cuantización. ¿Es correcto su valor? De no ser así, ¿qué solución propone?
3. ¿Qué propone para disminuir este error?
4. Agregue un display que muestre la ecuación de la teoría  $SNR_{ADC}$  y compare su resultado para diferentes cantidad de bits del ADC.

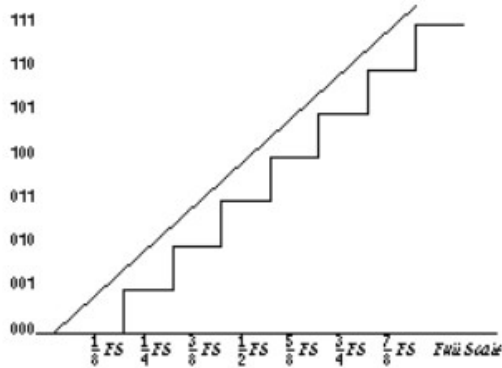
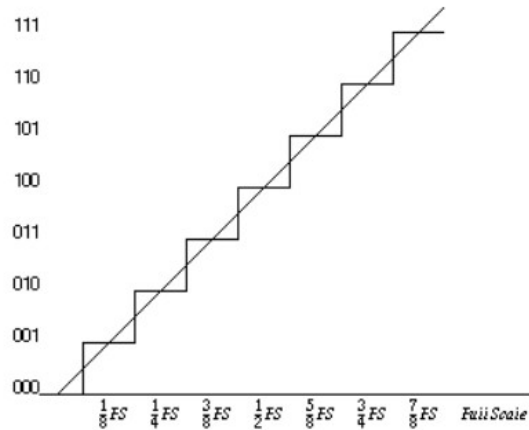
### Error de cuantización, aspectos teóricos

6. Suponga que tenemos un ADC de 12 bits que opera sobre un rango de  $\pm 5$  V. Asuma que el ADC es ideal y que su función de transferencia está dada por la siguiente figura,

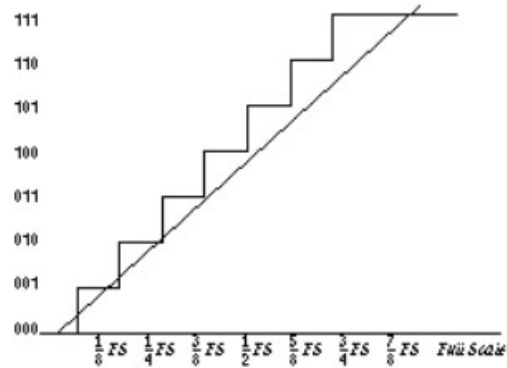


- a) ¿Cuál es el nivel de cuantización  $q$  del ADC, dado en voltios?
- b) Si se aplica una señal sinusoidal de 7 V pico a pico, ¿qué nivel de  $SNR_{ADC}$  se puede esperar? Desarrolle la respuesta.

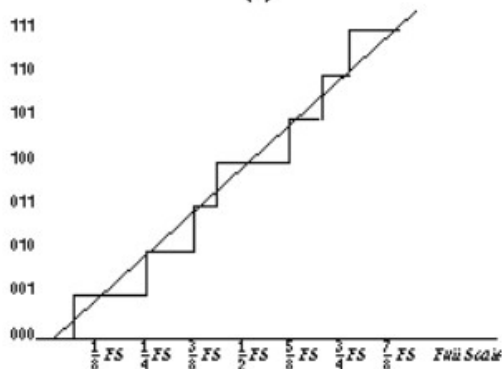
7. Un ADC de 3 bits ideal presenta una función de cuantización  $Q(x)$  como el de la siguiente figura:



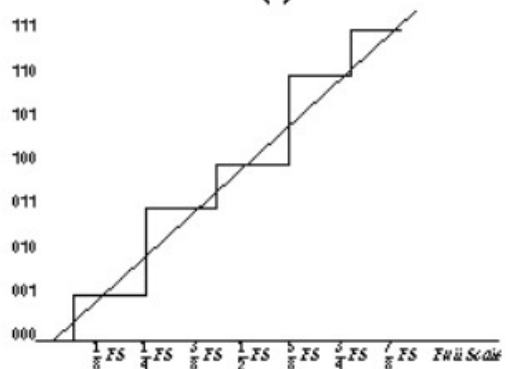
(a)



(b)



(c)



(d)

Según las siguientes 4 figuras, indique qué ADC presenta problemas por 1) error de linealización, 2) error por offset, 3) pérdidas de códigos (words), y 4) factor de escala no lineal. Justifique.