Programação Paralela e o Modelo Mestre-Escravo

Trabalho 1 - Programação Paralela e Distribuída

Nicolas Pereira do Nascimento

Estudante de Engenharia de Computação

Pontifícia Universidade Católica do Rio Grande do Sul

Porto Alegre, Brasil

nicolas.nascimento@acad.pucrs.br

Gabriel Chieza Chiele

Estudante de Engenharia de Computação

Pontifícia Universidade Católica do Rio Grande do Sul

Porto Alegre, Brasil

gabriel.chiele@acad.pucrs.br

*Abstract*— This paper presents the implementation of a parallel algorithm using the master-slave paradigm and the MPI libraries. It also compares the performance of algorithm when modifying the number of processes used to execute.

Keywords—Parallel Programming; MPI; Distributed Programming, Master-Slave Paradigm;

# Introdução

A construção de sistemas atuais se baseia em diferentes frentes. Dentre elas estão aspectos econômicos, legais e performáticos. Esta última, especificamente, é bastante relevante e é alvo de diversos estudos. Uma das alternativas que visa o aumento de desempenho é a aplicação de um modelo de programação paralela, que objetiva a realização de tarefas através de múltiplos processos executando em múltiplos processadores. Cabe ressaltar que o paradigma paralelo pode ser utilizado em sistemas com um único processador, contudo a execução das tarefas torna-se concorrente e o paralelismo é apenas aparente.

# Funcionamento

## Algoritmo

A fim de garantir a fidelidade dos resultados e visando medir o ganho de performance da mudança de paradigma exclusivamente, o algoritmo utilizado foi o Rank Sort. Este algoritmo é um algoritmo de ordenação de vetor e caracteriza-se por ter uma performance de ordem quadrática (O(n²)).

## Paradigma Paralelo

A programação paralela pode ser realizada de muitas formas. Especificamente à esse trabalho, usou-se o paradigma mestre-escravo. O modelo especifica uma hierarquia entre os processos de maneira que exista um processo “mestre” e diversos processos “escravos”. O processo “mestre” fica responsável pela divisão da tarefa total em sub-tarefas, pela distribuição das mesmas entre os processos “escravos” e pela integração dos resultados provenientes dos escravos. Aos processos escravos cabe realizar as sub-tarefas e, ao finalizarem-las, enviar as sub-tarefas completas ao mestre.

# Implementação

O trabalho foi desenvolvido em ambiente Linux e implementado em linguagem C, utilizando a biblioteca MPI para a distribuição dos processos e a criação das comunicações necessárias.

O programa implementado realiza a ordenação, em ordem crescente, de um vetor, que é populado com valores contidos em um arquivo. O caminho do arquivo deve ser passado por parâmetro, juntamente com o tamanho desejado para o vetor, além do parâmetro “np” (representando o número de processos a ser utilizados) utilizado pela biblioteca MPI.

Caso o valor “np” seja igual a um, o programa irá executar sua versão sequencial, caso contrário, será criado um processo mestre, que nesta implementação é o processo cujo rank é igual a zero, os demais processos criados serão os escravos.

O processo mestre é encarregado de separar o vetor em diversas partes e entrega-las aos escravos, através da chamada MPI\_Send(), que serão encarregados de realizar a ordenação da parte que lhes foi entregue.

O número de partes em que o vetor será dividido é definido pela equação:

n° de partes = tamanho do vetor / ( n° de processos \* 4 )

# Execução

Todos os testes da aplicação foram executados no LAD(Laboratório do Alto Desempenho) da PUCRS. O cluster utilizado, chamado atlântica, tem sua especificação detalhada abaixo:

“O cluster Atlântica é composto por 16 máquinas Dell PowerEdge R610. Cada máquina possui dois processadores Intel Xeon Quad-Core E5520 2.27 GHz Hyper-Threading e 16GB de memória, totalizando 8 núcleos (16 threads) por nó e 128 núcleos (256 threads) no cluster. Os nós estão interligados por 4 redes Gigabit-Ethernet chaveadas.

O último nó (atlantica16), dispõe de uma NVIDIA Tesla S2050 Computing System, com 4 NVIDIA Fermi computing processors (448 CUDA cores cada) divididos em 2 host interfaces e 12GB de memória (3GB por GPU) ”[1].

# Resultados

Os resultados encontrados, se baseiam em medir o tempo de execução da aplicação com diferentes cargas e numeros de processos, foram executados testes com 10k, 50k e 100k elementos, para 1, 4, 8 e 16 processos, totalizando 12 amostras, como pode ser visto na Tabela I.

# Tabelas

Tabela I

| Tempo de Processamento (milisegundos) | | | |
| --- | --- | --- | --- |
| N° de processos | N° de elementos do vetor | | |
| 10K | 50K | 100K |
| 1 | 1000 | 17000 | 67000 |
| 4 | 0 | 0 | 0 |
| 8 | 0 | 0 | 0 |
| 16 | 0 | 0 | 0 |

1. Example of a figure caption. *(figure caption)*

Tabela II

| Speed Up | | | |
| --- | --- | --- | --- |
| N° de processos | N° de elementos do vetor | | |
| 10K | 50K | 100K |
| 1 | 0 | 0 | 0 |
| 4 | 0 | 0 | 0 |
| 8 | 0 | 0 | 0 |
| 16 | 0 | 0 | 0 |

1. Example of a figure caption. *(figure caption)*
2. Sample of a Table footnote. *(Table footnote)*

##### References

1. LAD ( Laboratório de Alto Desempenho) – Descrição Cluster Atlântica http://www3.pucrs.br/portal/page/portal/ideia/Capa/LAD/LADInfraestrutura/LADInfraestruturaHardware
2. J. Clerk Maxwell, A Treatise on Electricity and Magnetism, 3rd ed., vol. 2. Oxford: Clarendon, 1892, pp.68-73.