

## Laboratorio 4a

Nombre del archivo fuente: `complemento.zip`

Tiempo limite: 1

Implementar un circuito, en el simulador de hardware, que realice el complemento a dos de un número de 32 bits

El (los) archivo(s) fuente (.hdl) deben comprimirse en un archivo .zip. El archivo hdl que define el circuito, **DEBE** llamarse de la misma forma que el archivo zip que lo contiene

### Input

*La entrada se debe tomar desde la entrada estandar. No hay entrada*

### Output

*La salida debe enviarse a la salida estandar. La salida indica si el circuito pasó las pruebas o no*

Entradas del circuito:	Salidas del circuito:
<b>ah:</b> 16 bits. Los bits más significativos (bits 16-31) del primer operando <b>al:</b> 16 bits. Los bits menos significativos (bits 0-15) del primer operando	<b>sh:</b> 16 bits. Los bits más significativos (bits 16-31) del complemento a 2 <b>sl:</b> 16 bits. Los bits menos significativos (bits 0-15) del complemento a 2