



UNIVERSIDADE FEDERAL DO ESPÍRITO SANTO

CENTRO TECNOLÓGICO

DEPARTAMENTO DE ENGENHARIA ELÉTRICA

Circuitos Lógicos

Laboratório 3. Roteamento com Instrução de Atribuição Concorrente

Nome: _____ Data: ____/____/____

Utilizando os códigos VHDL fornecidos pelo professor e disponíveis no Classroom, programe o Kit didático FPGA para realizar as seguintes funções:

1. Decodificador 2x4 com ENABLE utilizando a estrutura de roteamento WHEN.
2. Decodificador 2x4 com ENABLE utilizando a estrutura de roteamento WITH... SELECT.
3. Codificador de Prioridade utilizando um PROCESS e a estrutura IF.
4. Codificador de Prioridade utilizando um PROCESS e a estrutura CASE.

Observe as diferentes sintaxes e o funcionamento dos dois circuitos (Decodificador e Codificador de Prioridade) utilizando chaves como entradas e LEDs como saídas.