



**UNIVERSIDADE FEDERAL DO ESPÍRITO SANTO**

CENTRO TECNOLÓGICO

DEPARTAMENTO DE ENGENHARIA ELÉTRICA

## Circuitos Lógicos

### Laboratório 2. *Testbench*

**Nome:** \_\_\_\_\_ **Data:** \_\_\_\_/\_\_\_\_/\_\_\_\_

Utilizando as instruções e passo a passo apresentados nos slides de aula, realize o Testbench para o comparador de 2 bits apresentados no Laboratório 1 e apresente o resultado da simulação (formas de onda) no ambiente Vivado IDE.

Lembre-se de personalizar a apresentação das formas de onda para incluir sinais dos dois comparadores de 1 bit (internos).