NAMA	INGWE IANNICO
NBI	1461600214
KELAS	R
MATA KULIAH	KOMPUTASI PARALEL

JAWABAN NO 1.

```
Tugas4-1.py x

1     a=10
2
3     def kirim():
4         b=15
5         global c
6         c=25
7         print("1.Modul kirim nilai : a,b,c : ", a,b,c)
8
9     def terima():
10         print("2.Modul terima nilai : a,b,c : ", a,b,c)
11
12     b = 10
13
14     kirim()
15     terima()
16
17     print("3.Diluar modul : nilai a,b,c : ", a, b, c)
```

Gambar 1.1

```
[Running] python -u "d:\Komputer Paralel\1461600214\Tugas4-1.py"
1.Modul kirim nilai : a,b,c : 10 15 25
2.Modul terima nilai : a,b,c : 10 10 25
3.Diluar modul : nilai a,b,c : 10 10 25
[Done] exited with code=0 in 0.047 seconds
```

Output 1.1

Kesimpulan dari gambar 1.1 dan output 1.1 variable B hanya mengalami perubahan hanya di modul kirim karena variable nya tidak di kirim ke modul terima karena tidak ada koneksi yang menghubungkan antara modul kirim dan modul penerima sehingga modul penerima hanya menampilkan nilai variable B sesuai nilai yang sudah di deklarasikan secara global, sedangkan

nilai variable C dapat di ambil oleh semua modul yang ada karena variable C di deklarasikan sebagai variable global.

```
Tugas4-1.py •

1     a=10
2
3     def kirim():
4         b=15
5         global c
6         c=25
7         print("1.Modul kirim nilai : a,b,c : ", a,b,c)
8
9     def terima():
10         print("2.Modul terima nilai : a,b,c : ", a,b,c)
11
12
13
14     kirim()
15     terima()
16     b = 10
17     print("3.Diluar modul : nilai a,b,c : ", a, b, c)
```

Gambar1.2

```
[Running] python -u "d:\Komputer Paralel\1461600214\Tugas4-1.py"
1.Modul kirim nilai : a,b,c : 10 15Traceback (most recent call last):
   File "d:\Komputer Paralel\1461600214\Tugas4-1.py", line 15, in <module>
        terima()
   File "d:\Komputer Paralel\1461600214\Tugas4-1.py", line 10, in terima
25
        print("2.Modul terima nilai : a,b,c : ", a,b,c)
NameError: name 'b' is not defined

[Done] exited with code=1 in 0.051 seconds
```

Output1.2

Kesimpulan dari gambar 1.2 dan output 1.2 terjadi error karena pendeklarasian variable di lakukan sesudah proses fungsi di jalankan sehingga proses fungsi tidak mengetahui adanya variable B.

```
import multiprocessing
fram multiprocessing import Process, Pipe

a=10
b=10

def kirim(keneksi):
    a=[15,25,35]
    keneksi.send(a)
    print("nilai yang di kirim: ",a,b)
    keneksi.close()

def terima (keneksi):
    print("nilai yang di terima: ", keneksi.recv(),b)

if    print("nilai yang di terima: ", keneksi.recv(),b)

frame == '_main_':
    PipalN, PipaOut = Pipe()
    ProsesKirim=Process(target=kirim, args=(PipaOut,))
    ProsesTerima.-Process(target=terima, args=(PipaOut,))
    ProsesTerima.start()
    ProsesTerima.start()
    ProsesTerima.start()
    ProsesTerima.start()
    ProsesTerima.join()
```

Gambar 2.1

```
[Running] python -u "d:\Komputer Paralel\1461600214\Latihan4-2.py" nilai yang di kirim: [15, 25, 35] 10 nilai yang di terima: [15, 25, 35] 10

[Done] exited with code=0 in 0.169 seconds
```

Output 2.2

Kesimpulan dari gambar 2.1 dan output 2.2 nilai variable a berubah walaupun sudah di deklarasikan terlebih dahulu tetapi saat di fungsi kirim nilai nya di rubah dan di kirimkan lewat keneksi sehingga fungsi terima bisa memproses nilai baru dari variable a.

JAWABAN NO 2.

```
| import multiprocessing | import multiprocessing | import multiprocessing | import random | i
```

```
[Running] python -u "d:\Komputer Paralel\1461600214\Proyek1.1.py"
Jarak Kiri Mobil = 857 cm
Jarak Depan Mobil = 614 cm
Jarak Belakang Mobil = 511 cm
Jarak Kanan Mobil = 1611 cm
<=== Kondisi Mobil ===>
Mobil Dalam Kondisi Aman

[Done] exited with code=0 in 0.29 seconds
```

JAWABAN NO 3.

MODEL MEMORI YANG DIBAGI

adalah objek fisik yang memungkinkan analisis atau pengamatannya eksplorasi objek atau proses nyata lainnya. Model mewakili objek yang dieksplorasi dengan cara yang disederhanakan dengan hanya memperhitungkan fitur-fitur dasarnya. Karena penyederhanaan, model lebih mudah dianalisis daripada objek nyata yang sesuai. model komputer yang memungkinkan studi tentang proses komputasi yang dilakukan di dalam komputer tersebut. Model-model, yang disebut model perhitungan, sangat membantu ketika menganalisis dan merancang algoritma, serta dalam menentukan metrik kinerja yang digunakan untuk evaluasi algoritma

Model perhitungan tidak boleh dikaitkan dengan arsitektur komputer tertentu, atau dengan kelas arsitektur seperti itu. Dengan kata lain, independensi mereka dari perangkat keras sangat penting. Fitur penting lainnya adalah fleksibilitas yang memastikan algoritma yang dikembangkan mengadopsi model-model ini dapat diimplementasikan dan dijalankan komputer dengan arsitektur yang berbeda. Ini sangat penting dalam bidang komputasi paralel di mana keragaman arsitektur tinggi. Sebagai hasil dari keanekaragaman ini beberapa model telah maju. Sayangnya, karena jumlahnya relatif besar persyaratan bahwa model harus memenuhi, sebagian dalam konflik satu sama lain, tidak ada model yang dikembangkan sejauh ini telah menjadi model paralel yang diterima secara umum komputasi. Yang sering digunakan adalah model memori bersama (atau paralel acak model mesin akses, PRAM) dan model jaringan. Mereka sesuai dengan perhitungan paralel yang dilakukan dengan menggunakan memori bersama dan dengan mengirim pesan melalui beberapa jaringan komunikasi. Sebelum membahas model-model ini, kami akan hadir model komputasi berurutan yang mendasari model PRAM

MODEL RAM

Model perhitungan sekuensial yang diterima secara luas adalah mesin dengan acak akses memori (RAM). Model1 terdiri dari prosesor dan memori yang mengandung jumlah sel Mi yang berpotensi tak terbatas untuk i = 1, 2, 3,. . .. Di setiap sel memori yang diidentifikasi oleh alamatnya i, nilai terbatas yang dinyatakan dalam biner, mungkin sangat besar, dapat disimpan. Model ini mengasumsikan bahwa waktu untuk membaca (menulis) nilai dari (dalam) sebuah sel Mi adalah konstan dan sama dengan satuan waktu, terlepas dari alamat sel. Konstan ini waktu akses adalah karakteristik untuk akses acak, sebagai lawan dari akses berurutan ke sel-sel kaset di mesin Turing. Prosesor RAM dapat menjalankan instruksi dari beberapa daftar terbatas yang mencakup instruksi yang mirip dengan yang diimplementasikan dalam prosesor modern. Nilainya meningkat oleh 1 setelah pelaksanaan instruksi yang berbeda dari JUMP, JPOS, JZERO

dan JNEG. Dalam hal instruksi ini, register L dapat diatur ke nilai i (the argumen kedua dari suatu instruksi), atau meningkat sebesar 1. Prosesor dikendalikan oleh program RAM, yang merupakan urutan instruksi yang mengimplementasikan algoritma yang diberikan. Program tidak disimpan dalam memori, tetapi dalam unit kontrol model. Ini memastikan bahwa program tidak dapat dimodifikasi selama pelaksanaannya. Saat menganalisis RAM program, mudah untuk mengasumsikan bahwa suatu program terdiri dari sejumlah langkah komputasi, di mana setiap langkah dibagi menjadi tiga fase.

- fase pertama prosesor mengambil operan dari sel memori ke register aritmatika
- fase kedua ia melakukan operasi aritmatika atau logis (Boolean) pada isi register aritmatika, operasi kontrol, operasi I / O dll, dan dalam
- fase ketiga ini menyimpan hasil operasi di sel alamat yang ditunjukkan.

Beberapa fase dari langkah komputasi mungkin kosong. Diasumsikan bahwa waktu eksekusi adalah sama untuk setiap langkah komputasi, dan sama dengan satuan waktu. Nilai yang dihitung dari polinomial muncul di sel M1 Program RAM yang diungkapkan oleh instruksi prosesor dirinci dan ditutup ke bahasa mesin. Akibatnya, mereka nyaris tidak terbaca. Karena itu untuk meningkatkan keterbacaan mereka biasanya disajikan pada tingkat abstraksi yang lebih tinggi.

MODEL JARINGAN

Model jaringan terdiri dari sejumlah prosesor yang beroperasi sesuai dengan model RAM. Untuk bertukar data, prosesor dihubungkan oleh saluran komunikasi dua arah, atau tautan, yang membentuk jaringan interkoneksi tidak ada memori bersama dalam model. Prosesor dapat beroperasi baik secara sinkron atau asinkron, tetapi biasanya mode asinkron diasumsikan. Prosesor berkomunikasi dan mengoordinasikan kegiatan mereka dengan mengirim pesan melalui tautan jaringan interkoneksi. Transfer pesan dilakukan dengan prosedur routing yang berjalan di semua prosesor dan bekerja sama dengan masing-masing

lainnya.

Model jaringan mendefinisikan cara prosesor terhubung satu sama lain, yang disebut topologi jaringan interkoneksi. Ini dapat dijelaskan dengan cara grafik yang simpulnya mewakili prosesor, dan tepinya mewakili tautan dua arah antara prosesor. Grafik dapat menjadi diagram alternatif dari model jaringan. Ada banyak topologi jaringan, yang dianalisis dengan mempertimbangkan berbagai parameter yang memungkinkan kami menilai kesesuaian setiap topologi untuk komputasi paralel. Parameter berikut untuk mengevaluasi topologi dibedakan: diameter, derajat, lebar pembelahan, konektivitas tepi, dan biaya. Diameter jaringan adalah jarak maksimum yang diukur dengan jumlah tautan (tepian) antara dua prosesor atau simpul (simpul) dari suatu jaringan. Jaringan adalah semakin baik semakin kecil diameter yang dimilikinya,

karena dalam kasus terburuk suatu pesan harus dialihkan melalui jumlah tautan sama dengan diameter jaringan. Tingkat jaringan adalah maksimum jumlah tautan tetangga dari suatu simpul dalam suatu jaringan. Jika tingkat ini kecil, maka prosedur komunikasi yang melakukan perutean pesan adalah sederhana dan karenanya lebih efisien, karena sejumlah kecil saluran harus dikendalikan oleh prosedur perutean.

Konektivitas tepi adalah ukuran banyaknya jalur antara simpul jaringan. Ini didefinisikan sebagai minimum sejumlah tepi yang harus gagal — untuk dihapus dari jaringan — agar terputus. Semakin besar konektivitas tepi, semakin baik resistensi jaringan terhadap kerusakan. Selain itu, dalam jaringan dengan konektivitas yang lebih tinggi terdapat lebih sedikit pertentangan proses untuk sumber daya komunikasi.

MESH

Garis k-dimensi yang simpulnya disusun dalam array P [1..n1,1..n2, ..., 1..nk] di mana? K i = 1 ni = p, termasuk dalam kelas jaringan jarang. A vertex P [i1, i2, ..., i j, ..., ik] terhubung ke simpul P [i1, i2, ..., i j ± 1, ..., ik] untuk j = 1, 2, ..., k jika simpul tersebut ada. Dengan demikian, hampir setiap titik terhubung oleh tepi (tautan) dengan 2k simpul lainnya. menggambarkan diagram satu dimensi mesh di mana setiap simpul kecuali untuk dua simpul di ujung memiliki dua tetangga. Melengkapi jaringan dengan koneksi sampul menghasilkan cincin, atau torus satu dimensi Keuntungan dari jerat satu dimensi adalah Gelar kecil sama dengan dan kemudahan penskalaan, sedangkan kelemahan jaringan besar diameter sama dengan p - 1. Angka 2.8a dan 2.8b menggambarkan jerat dua dimensi (k = 2) derajat 4 dan diameter O (Vp). Struktur serupa memiliki mesh tiga dimensi Keuntungan dari jerat dua dan tiga dimensi adalah bahwa mereka memungkinkan pemetaan komputasi yang mudah dilakukan pada struktur reguler. Contohnya termasuk perhitungan aljabar linier yang melibatkan operasi matriks, atau perhitungan dalam grafik komputer, di mana bidang gambar dipartisi menjadi potongan-potongan reguler yang diproses oleh prosesor individu. Partisi serupa digunakan dalam algoritma pemodelan spasial dari berbagai macam fenomena, seperti aliran udara di atmosfer untuk memprediksi cuaca, aliran cairan dalam hidrodinamika, distribusi medan magnet dalam inti transformer, dll.

CUBE

dapat berisi sejumlah simpul pada setiap dimensi. Membatasi jumlah iniuntuk dua hasil acube, orhypercube, topologi. Kubus Ak-dimensi terdiri dari p = 2k fork≥0 simpul berjumlah 0,1, ..., 2 k − 1. Lebih mudah mewakili angka simpul dalam notasi biner, w∈ {0,1} k. Dua simpul dihubungkan oleh tepi, jika string sedikit wandw sesuai dengan jumlah dari simpul simpul ini berbeda hanya pada satu posisi. Kubus nol dimensi terdiri dari satu simpul tunggal (p = 20)