Calcul sécurisé, Attaque par faute sur le DES

Niels Merceron Numéro d'étudiant: 21801038



Table des matières

1	Attaque par faute sur le DES	2
	1.1 Description du principe d'attaque par faute	3
2	Application concrète	4
	2.1 Description de l'attaque par faute	4
3	Retrouver la clef complète du DES	6
4	Fautes sur les tours précédents	8
	4.1 attaque sur le 14ème tour	8
	4.2 attaque sur le 13ème tour	9
5		10
	5.1 Doublé le calcul du DES	10
	5.2 Diffusion de l'erreur	10
	5.3 Protection structurelle	10
6	Source	11

Attaque par faute sur le DES

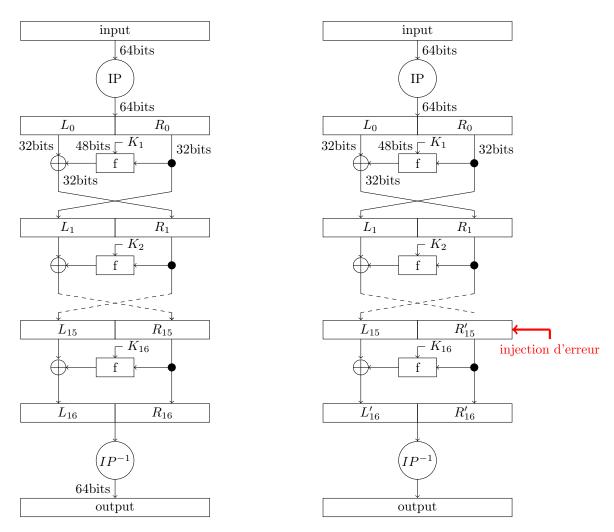


FIGURE 1.1 – Schéma du DES avec et sans faute

1.1 Description du principe d'attaque par faute

On va injecté une faute a l'aide d'un laser dans un tour (dans notre cas le 15ème), de cette faute résultera un chiffré différent de celui sans faute. De ces Deux chiffrés on les comparera en effectuant divers calcul dessus pour arriver a manipulé quelque chose de simple et qui nous donne de l'information sur la clef secrète. Plus précissement, on identifera quel bit est touché par la faute. Une fois le bit identifié on regardera quel fontion sont touchées par ce bit fauté. Puis on effectura le calcul des fonctions touchés avec la version non fauté et fauté. Puis on comparera ces deux fonctions pour trouver des informations sur la clef secrète K .

Application concrète

2.1 Description de l'attaque par faute

Pour commencer on veut obtenir R16 et L16 donc on effectue au chiffré correcte les permutations décrite par IP. On fait la même chose pour obtenir R16' et L16' qui correspondent au chiffré fauté.

On a donc $R_{16}=R_{15}$, $L_{16}=L_{15}\oplus f(R_{15},K_{16})$ mais aussi $R'_{16}=R'_{15}$ et $L'_{16}=L_{15}\oplus f(R'_{15},K_{16})$. Pour savoir ou ce situe l'erreur on effectue le calcul suivant $R_{16} \oplus R'_{16} = R_{15} \oplus R'_{15} = R_{15} \oplus R_{15} \oplus \mathcal{E} = \mathcal{E}$. Savoir ou ce situe l'erreur nous aidera plus tard.

Une fois cela fait on passe a la partie plus technique. Notre but est de trouver une formule avec ce que nous connaissons, avec K16 dedans et la plus réduite possible. On va donc commencer par effectuer : $L'_{16} \oplus L_{16} = L_{15} \oplus F(R'_{15}, K_{16}) \oplus L_{15} \oplus F(R_{15}, K_{16}) = F(R'_{15}, K_{16}) \oplus F(R_{15}, K_{16}).$

$$L'_{16} \oplus L_{16} = L_{15} \oplus F(R'_{15}, K_{16}) \oplus L_{15} \oplus F(R_{15}, K_{16}) = F(R'_{15}, K_{16}) \oplus F(R_{15}, K_{16})$$

une fois cela fait on va écrire explicitement la fonction F. Cette fonction F consiste en une expansion(E) puis on xor le résultat avec K_i (dans notre cas K_{16}) ensuite le résultat du xor passe dans les Sbox et pour finir passe dans une permutation(P).

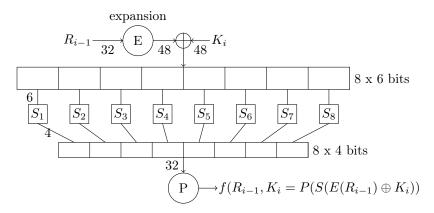


FIGURE 2.1 – Schéma de la fonction F

on obtient donc la formule suivant :

$$L'_{16} \oplus L_{16} = P(S(E(R'_{15}) \oplus K_{16})) \oplus P(S(E(R_{15}) \oplus K_{16}))$$

De cette formule on peut enlever la permutation P car on connais l'emplacement des bits permuté et la permutaion P est linéaire. on a donc :

$$P^{-1}(L'_{16} \oplus L_{16}) = P^{-1}(P(S(E(R'_{15}) \oplus K_{16})) \oplus P(S(E(R_{15}) \oplus K_{16})))$$
$$P^{-1}(L'_{16} \oplus L_{16}) = S(E(R'_{15}) \oplus K_{16}) \oplus S(E(R_{15}) \oplus K_{16})$$

A ce stade on ne peut pas réduire plus cette formule car S est non linéaire donc je ne peux pas l'enlever comme j'ai fait avec la permutaion P.

On va nommer deux variable $\alpha=E(R_{15})\oplus K_{16}$ et $\alpha'=E(R'_{15})\oplus K_{16}$. Par force brute on va déterminer tous les α' passant dans la sbox nous donnant les même bits de sorti avant permutaion. Cela représente une force brute sur 2^6 valeurs a tester. On effectuera cette tache pour chaque chiffré fauté en notre possession.

Je vais étendre les α' obtenu jusqu'a 48bits pour pouvoir effectuer les calculs suivant tout en gardant l'emplacement de alpha parmis les 48bits rajouter.

 R'_{15} est connu ($R'_{16} = R'_{15}$) donc je vais calculer l'expansion de R'_{15} puis effectuer un xor entre cette expansion et les α' déterminer précédement. De faire ce calcul me permettra d'avoir 6 bit de la clef K_{16} cependant j'aurai plusieurs candidats (noté γ) car j'ai plusieurs α' .

Dans un premier temps pour déterminer le bon candidat je vais calculer α avec comme clé un γ a l'emplacement de la sbox touché par la faute ce qui nous donnera une clef de 48 bits.j'effectuerai cette opération autant de fois qu'il y a de γ .

Dans un second temps, je passerai le résultat de α dans les sbox puis je vérifie que le résultat obtenu est le bon avant permuation. Si il est bon alors cela veut dire que j'ai trouvé les 6 bon bits de clef (γ) sinon je continue jusqu'a trouver le bon γ me donnant la bonne sortie avant permuation.

Exemple : la faute est situé au 30ème bit.

```
on a donc : S(E(R_{15}) \oplus K_{16} = 01 \dots 1010 \ 1110 E(R'_{15}) = 10 \dots 1001 \ 0110 \alpha'_1 = 00 \dots 0010 \ 0111 \alpha'_2 = 00 \dots 0001 \ 0100 \gamma_1 = E(R'_{15}) \oplus \alpha'_1 = 10 \dots 1011 \ 0001 \gamma_2 = E(R'_{15}) \oplus \alpha'_2 = 10 \dots 1000 \ 0010 \alpha_{\gamma_1} = 01 \dots 1000 \ 0101 , \alpha_{\gamma_1} n'est pas le bon candidat car les 4 derniers bits sont différent de celui de S(E(R_{15}) \oplus K_{16}). \alpha_{\gamma_2} = 00 \dots 0110 \ 1110 , \alpha_{\gamma_2} les 4 derniers bit sont équivalent à S(E(R_{15}) \oplus K_{16}) donc les bit de 31 à 28 sont égaux a ceux de \gamma_2.
```

La compléxité serait de 2^6 par Sbox donc une compléxité de 2^9 au total. Pour finir après avoir appliquer l'attaque décrite un peu plus haut j'obtiens la clef suivante : B1A6E1869A35

Retrouver la clef complète du DES

Algorithm 1 DES cadencement de clef

Input : 64 bit de clef $K=k_1...k_{64}$.

Output : 16 clef de 48 bit K_i , $1 \le i \le 16$.

1. Définir $v_i, 1 \leq i \leq 16$ tel que : $v_i = 1$ pour
i $\in 1, 2, 9, 16$; $v_i = 2$ sinon.

2.T \leftarrow PC1(K);T est une moitié de 28 bit de (C_0,D_0) .(utiliser la table PC1 pour choisir des bit de K : $C_0=k_{57}k_{49}...k_{36},D_0=k_{63}k_{55}...k_4$).

3. Pour i de 1 à 16 calculer ${\cal K}_i$ de la manière suivante :

 $C_i \leftarrow (C_{i-1} \leftarrow v_i), D_i \leftarrow (D_{i-1} \leftarrow v_i), K_i \leftarrow PC2(C_i, D_i).$ (utiliser la table PC2 pour sélectionner 48 bits de la concaténation de $b_1b_2...b_{56}deC_ietD_i: K_i = b_{14}b_{17}...b_{32}$).

57	49	41	33	25	17	9
1	58	50	42	34	26	18
10	2	59	51	43	35	27
19	11	3	60	52	44	36
63	55	47	39	31	23	15
7	62	54	46	38	30	22
14	6	61	53	45	37	29
21	13	5	28	20	12	4
			(a)			

14	17	11	24	1	5			
3	28	15	6	21	10			
23	19	12	4	26	8			
16	7	27	20	13	2			
41	52	31	37	47	55			
30	40	51	45	33	48			
44	49	39	56	34	53			
46	42	50	36	29	32			
(b)								

FIGURE 3.1 – table PC1(a) avec C_i en haut, D_i en bas et PC2(b)

Pour retrouver la clef en entier on va calculer le cadencement de clef a l'envers. Plus précisément, on va inverser PC2 et PC1 pour retrouver l'emplacement de nos 48 bits avant cadencement. Une fois cela fait, nous connaissons donc 48 sur 56 bit donc il faut force brute sur 8 bit donc cela représente 2^8 valeurs a testé. si on veut retrouver la clef entière avec les bits de parités, il faudra force brute sur 16 bits donc 2^{16} valeurs a tester. Une fois cela fait j'obtient donc comme clef : E65875255B64BA40

Fautes sur les tours précédents

4.1 attaque sur le 14ème tour

```
équation du DES pour le tour 14 sans faute : L_{15} = R_{14} \mid R_{15} = L_{14} \oplus F(R_{14}, K_{15}) \\ R_{16} = R_{15} \mid L_{16} = L_{15} \oplus F(R_{15}, K_{16}) \\ \text{équation du DES pour le tour 14 avec faute sur } R_{14} : \\ L'_{15} = R'_{14} \mid R'_{15} = L_{14} \oplus F(R'_{14}, K_{15}) \\ R_{16} = R'_{15} \mid L'_{16} = L'_{15} \oplus F(R'_{15}, K_{16})
```

Pour retrouver la clef K_{15} on va écrire une équation la contenant a l'aide de $R_{16}etR_{16}^{\prime}.$ On a donc :

```
R_{16} \oplus R'_{16} = R_{15} \oplus R'_{15} = L_{14} \oplus F(R_{14}, K_{15}) \oplus L_{14} \oplus F(R'_{14}, K_{15}).
Grace au XOR les deux L14 s'envont, on obtient donc :F(R_{14}, K_{15}) \oplus F(R'_{14}, K_{15})
On développe la Fonction F et on enlève la permutaion P car elle est linaire donc j'applique P^{-1} a l'équation, on a donc :S(E(R_{14}) \oplus K_{15}) \oplus S(E(R'_{14}) \oplus K_{15}).
```

Maintenant pour ce faciliter la tâche nous allons essayer de déterminer les bit fautés, si on fait $R_{16} \oplus R'_{16}$ théoriquement cela nous renvoie les bits différent, donc ceux fautées (on notera \mathcal{E}).

De plus on sait que $R_{16} = R_{15}etR'_{16} = R'_{15}$ donc $R_{15} \oplus R'_{15} = \mathcal{E}$. Je récris cette égalité sous cette forme $R'_{15} = R_{15} \oplus \mathcal{E}$, puis je développe R_{15} . On a donc a la fin $R'_{15} = L_{14} \oplus F(R_{14}, K_{15}) \oplus \mathcal{E}$. De cette égalité je peux déterminer exactement les sbox touchées par le bit fauté.

Maintenant que je connais ou est la faute, je vais pour utiliser l'équation contenant K_{15} . Je vais brute force 2^6 valeurs sur les sbox touché par le bit fauté et retenir tous les α égaux a l'output de $S(E(R'_{14}) \oplus K_{15})$ (si on se fit a la description, de wikipedia, il y a par sorti 4 input possible).

Ne connaissant ni $R_{14}etR'_{14}$, je vais simuler l'expansion de R'_{14} en fesant une force brute sur 2^6 valeurs(les 6 bits d'expansion touchant la Sbox avec le bit fauté.)que je vais xor avec chaque α de chaque Sbox touchée par un bit fauté. Cela nous donnera N candidats (dans notre cas $2^2 * 26$ candidats) de 6 bit pour chaque Sbox touchée par un bit fauté pour retrouvé la clef K_{15} .

Une fois les étapes précédentes faites je vais re-itérer ces étapes autant de fois pour avoir des candidats pour chaque Sbox (Dans le pire cas 2^3 fois).

4.2 attaque sur le 13ème tour

Contre-mesures

5.1 Doublé le calcul du DES

Une solution assez simple qui nous vient en tête est de calculé deux/plusieurs fois l'algorithme du DES pour le même message puis véfirier si les résultats obtenu a la fin est identique. Si les résultats sont identique alors il n'y a pas eu d'injection de faute, sinon une faute a été introduite on ne renvoie rien. Cependant cette méthode est partiellement efficace car on peut partir du principe que l'attaquant a plusieurs outils similaires pour faire la fautes au même endroit a chaque fois et donc que l'injection de faute soit un succès. Il faudrait donc calculer n+1 fois le DES (n étant le nombre d'outils qu'a l'attaquant) pour espérer s'en protéger ce qui donnerai une compléxité très grande. De plus si on voulais mettre cette solution dans une carte a puce on serait très vite limité au nombre de fois que l'ont puisse calculer le DES. La compléxité de cette solution serait de l'ordre K×O(DES), K étant le nombre de fois que l'ont calcul le DES.

5.2 Diffusion de l'erreur

Une autre solution que j'ai discuté avec mon chargé de td est la diffusion de l'erreur. Plus précisément, le but est de propagé l'erreur a tous les bits, plusieurs fois de manières non linéaire pour que le chiffré obtenu par l'attaquant ne puisse lui donner aucune information sur la clef ou tout autre élément utile a l'attaquant. Cependant dans les fait cette solution n'a pas encore été réalisé pour le DES ou autre chiffrement du même type que le DES. Il y a un problème majeur avec cette méthode il faut déjà détecter la faute ce qui n'est pas trop compliqué en soit mais de cette détection découle le fait d'appliquer ou non la diffusion de la faute. A énoncé verbalement c'est simple mais dans les faits aucun modèle ou solution concrète n'a été décrite a ce jour dans la littérature Cryptographique.

5.3 Protection structurelle

Une autre solution est de créé une carte qui dès qu'elle est attaqué, ce bloc et ne revoie strictement rien a l'assaillant.

Source

Voici la liste des documents que j'ai utilisé :

- -Description des Sbox du DES
- -Des.pdf -Cours de Licence 3 et M1 de cryptographie