Formatos de Instrução

	23	17	16	13	12		9	8	6	5		2	1	0
R			RS2			RS1		FUNC	Т3		RD		OPC	ODE
	23			13	12		9	8	6	5		2	1	0
Ι]MMI	10:0]				RS1		FUNC	Т3		RD		орс	ODE
	23	17	16	13	12		9	8	6	5		2	1	0
V	IMM[10:4]		RS2			RS1		FUNC	Т3	IMI	M[3:0]	OPC	ODE
	23							8 7	6	5		2	1	0
L		IMI	M[15:0]								RD		OPC	ODE

Tabela de Instruções

INC	TEN ACT	ODG	EMO	DECC				
INS	FMT	OPC	FN3	DESC				
add	R	00	000	rd ← rs1 + rs2				
sub	R	00	001	rd ← rs1 - rs2				
mul	R	00	010	rd ← rs1 * rs2				
div	R	00	011	rd ← rs1 / rs2				
mod	R	00	100	rd ← rs1 % rs2				
and	R	00	101	rd ← rs1 & rs2				
or	R	00	110	rd ← rs1 rs2				
xor	R	00	111	rd ← rs1 ^ rs2				
addi	I	01	000	rd ← rs1 + imm				
lw	I	01	001	rd ← imm(rs1)				
jalr	I	01	010	$rd \leftarrow (ip + 1) ; ip \leftarrow imm(rs1)$				
slli	I	01	011	rd ← rs1 << imm				
modi	I	01	100	rd ← rs1 % imm				
andi	I	01	101	rd ← rs1 & imm				
ori	I	01	110	rd←rsl imm				
xori	I	01	111	rd ← rsl ^ imm				
sw	sw V 10 000		000	$imm(rs1) \leftarrow rs2$				
halt	V	10	001	ip ← ip				
beq	V	10	100	$(rs1 == rs2) ? (ip \leftarrow ip + imm) : (ip \leftarrow ip + 1)$				
bne	V	10	101	$(rs1 != rs2) ? (ip \leftarrow ip + imm) : (ip \leftarrow ip + 1)$				
bge	V	10	110	$(rs1 \ge rs2)$? $(ip \leftarrow ip + imm) : (ip \leftarrow ip + 1)$				
blt	V	10	111	$(rs1 < rs2)$? $(ip \leftarrow ip + imm) : (ip \leftarrow ip + 1)$				
li	li L 11 rd[15:0] ← imi			$rd[15:0] \leftarrow imm[15:0]$				

Registradores

REG	ALIAS	DESC	REG	ALIAS	DESC
r0	r0	constante zero	r4r7	rt0rt3	temporários
r1	rad	endereço de retorno	r8r11	rs0rs3	salvos
r2	rbp	base pointer	r12	ra0	valor de retorno / arg. func.
r3	rsp	stack pointer	r13r15	ra1ra3	argumentos de função