

东南大学电子科学与工程学院

实 验 报 告

课程名称: 集成电路 CAD

实验名称: 使用 S-Edit 设计基本组件符号

姓 名: 孙寒石 学 号: 06219109

实验地点: 东南大学无锡国际校区

实验时间: 2022 年 3 月 25 日

评定成绩: _____ 审阅教师: _____

评 语: _____

实验一 • 使用 S-Edit 设计基本组件符号

1 实验目的

- ①掌握 S-Edit 的基本操作（包括打开、另存、环境设定、绘制符号、加入组件引脚、编辑连接端口、设置输出性质、更改模块名称、新增模块等）；
- ② 掌握基本组件符号的设计方法及流程；
- ③ 理解两种模式：电路设计模式（Schematic Mode）和符号模式（Symbol Mode）。

2 预习要求

- ①了解 S-Edit 软件环境，掌握各个工具栏的作用，了解基本快捷键的操作；
- ② 熟悉基本的组件符号

3 实验内容及步骤（实验设计指标）

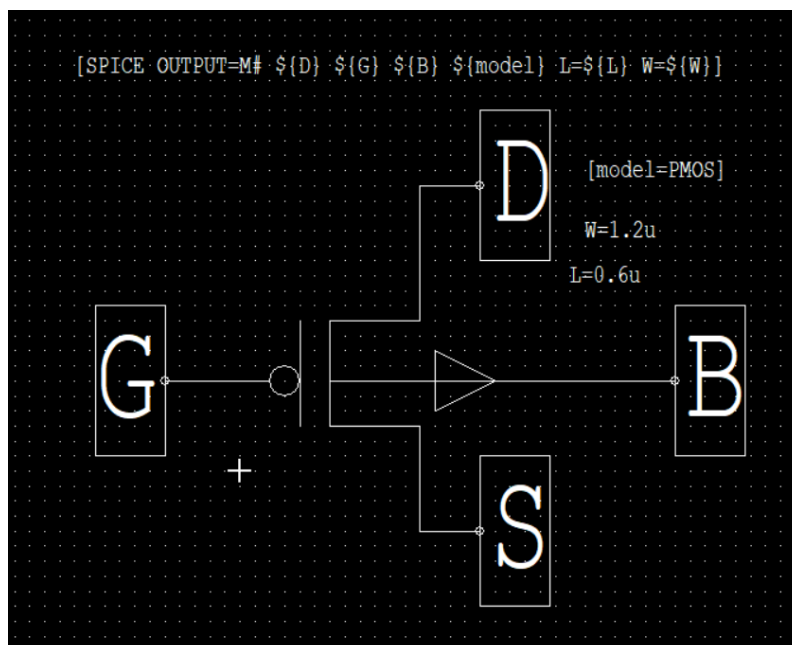
- ① 创建全局符号 Vdd、Gnd；
- ② 创建 NMOS 和 PMOS；

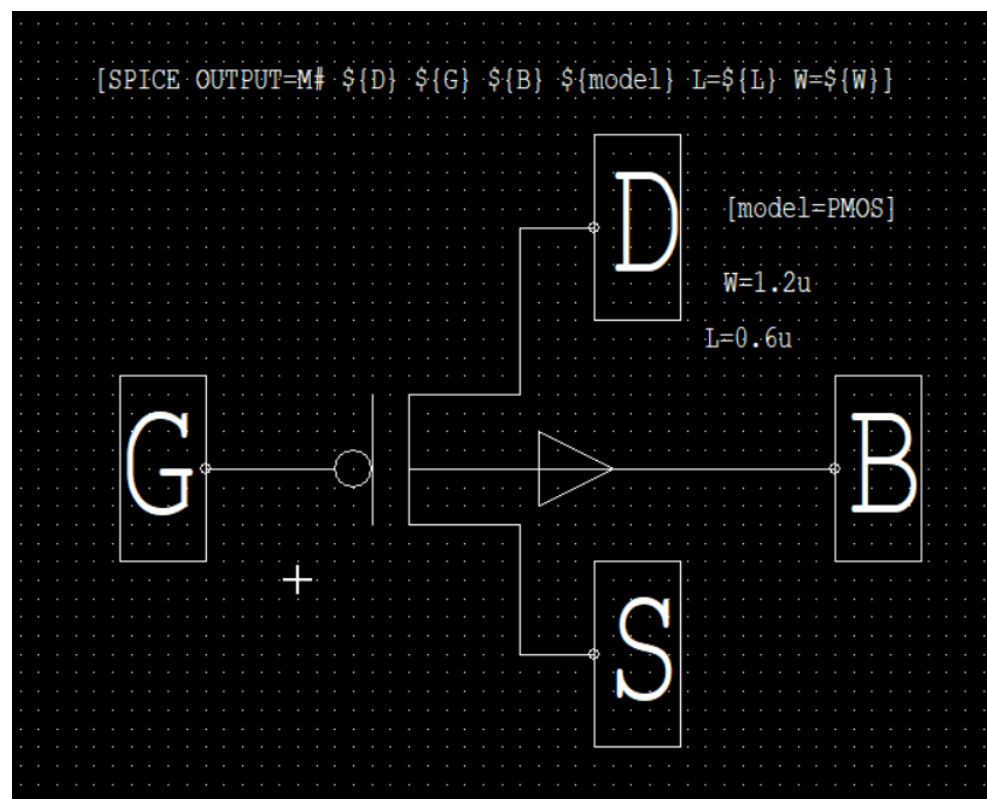
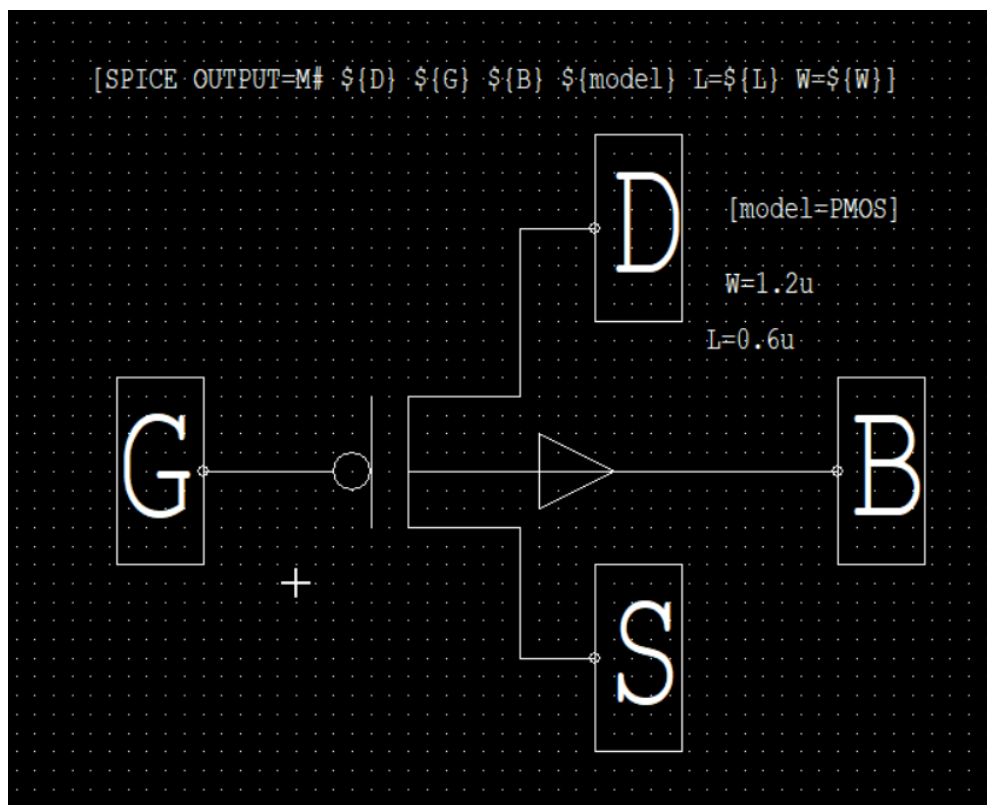
两种 MOS 管的栅长 L 和栅宽 W 均为：W=1.2um，L=0.6 um；NMOS 用 model=NMOS，PMOS 用 model=PMOS。MOS 管的性质和输出格式为：

M# \${D} \${G} \${S} \${B} \${model} L=\${L} W=\${W}

4 设计过程

设计图如下：





5 实验过程中出现的问题&体会

- 画图的时候无法准确掌握相对长度，从而无法画出优美的图象