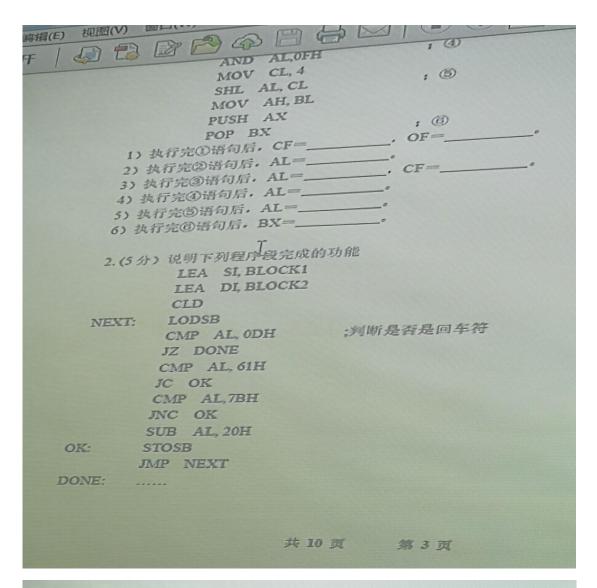
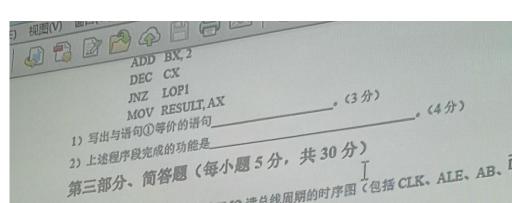
| | 丁批阅人 |
|---|--|
| | 共 4 共 20 分) |
| 1 | 第一部分、选择题(每小题 1 刀, |
| | 。此么找针比了TT 4.00 在代码权印本。 |
| - | |
| ! | 2 IN SEPTEMBER 19 SECTION AND ADDRESS OF THE PROPERTY OF THE P |
| * | C. 内部是8位产品和公司经约为8位 |
| | 一 。 WR = 0时,CPU 元点CRU |
| | - Marie 2 1/0 定 C. 行河和 - |
| 971 | A. 存储益项 B. 25 2F=1 表明 D. 结果为 0 |
| 1 | A.结果为正 D.细尔 NOVISB 的源和目的操作数隐含在 |
| THE REAL PROPERTY. | ans no B. SS. ES C. DS. ES |
| | A. D. S. B. |
| | A.CX、DX B.BX、BF 对于 8086 系统。初始化 8259A 时,至少要写入个初始化命令字。 |
| | - 02 1) 4 |
| | A.1 B.2 C.3 B.2 W(SP)=0100H, (SS)=2000H, 执行 PUSH BP 指令后, 栈顶的物理地址是。 A. 200FEH B. 0102H C. 20102H D. 00FEH |
| | A. 200FEH B. 0102H C. 201021 |
| | |
| | 共10页 第1页 |
| | |
| | |
| | 9. 在异步串行通信中,使用波特率来表示数据的传送速率。它是指。 |
| | o 在异步串行通信中,使用波特率不及 |
| | A. 等於此类的字节數 |
| | B. 每秒钟传送的二进制位数 C. 每秒钟传送的二进制位数 D. 每分钟传送的字节数 D. 每分钟传送的字节数 10. 8250 设定为异步通信方式,发送器时钟输入端和接收器时钟输入端都连接到频率为 10. 8250 设定为异步通信方式,发送器时钟输入端和接收器时钟输入端都连接到频率为 D. 19200 |
| | D. 每分钟传送的字节载 |
| | 10. 8250 设定为异步通信方式,发送器内怀都 19.2kHz 的输入信号,波特率因子为 4. 则波特率为 19.2kHz 的输入信号,波特率因子为 6. 则波特率为 D. 19200 C. 9600 P. 4800 P. 4800 P. F. AX 中的内容是 |
| | A. 2400 B. 4002 H. 拉行指令 CMP AX. BA |
| | 11. 若AX=0008H, BX=0003H, 5人15 D. 0008H A. 0050H B. FFFBH C. 0003H D. 0008H 12. 8253 可编程定时/计数器工作在方式 0, 在初始化编程时, 一旦写入控制字后, |
| | 2352 可编程它的/计数套工作工人 |
| | 则。 A 出信号端 OUT 变成高电平 B.输出信号端 OUT 变为 No. 15 |
| | A. 输出信号端 OUT 变成高电 D. 立即开始计数 C. 输出信号保持原来的电位值 D. 立即开始计数 13. 8255A 工作于方式 1 输入方式。A 口 B 口与外设之间的控制状态联络信号是。 |
| | 13. 8255A 工作于方式 1 输入方式. A 口 B 口 与 ACK D OBF 与 STB |
| | 13. 8255A 工作于方式 1 输入方式, A L D L OBF 与 ACK D. OBF 与 STB A. STB 与 IBF B. IBF 与 ACK C. OBF 与 ACK D. OBF 与 STB |
| | 14. 在 DMA 方式下,CPU 与总线的关系是。 |
| | A 口能均到衡址总线 B. 相互成隔离状态 |
| | C. 只能控制数据线 D. 相互成短接状态 15. 8086/8088 系统某一中断程序入口地址值填写在向量表的 0:0080H~0:0083H 存储单元 |
| | 中,则该中断对应的中断类型号是。 |
| | A. 00H B. 20H C. 80H D. 83H |
| | 16. 某静态随机存储器芯片的容量为 1K×8, 则该存储器芯片的地址线与数据线分别为 |
| | 根和根。 A. 8. 8 B. 10. 8 C. 12. 16 D. 16. 16 |

| C. 每秒钟传送的二进制位数 D. 每分钟传送的字节数 D. 每分钟传送的字节数 10. 8250 设定为异步通信方式,发送器时钟输入端和接收器时钟输入端都连接到频率为 19.2kHz 的输入信号,波特率因子为 4. 则波特率为 |
|---|
| 14. 在DMA 方式下, CPU 与总线的关系是。 |
| A. 只能控制地址总线 C. 只能控制数据线 D. 相互成短接状态 D. 相互成短接状态 D. 相互成短接状态 15. 8086/8088 系统某一中断程序入口地址值填写在向量表的 0:0080H~0:0083H 存储单元 中,则该中断对应的中断类型号是。 A. 00H B. 20H C. 80H D. 83H 16. 某静态随机存储器芯片的容量为 1K×8,则该存储器芯片的地址线与数据线分别为 |
| 根和 根。 A. 8, 8 B. 10, 8 C. 12, 16 D. 16, 16 |
| 17 8086/8088CPU 在执行 8 位有符号数运算后,产生溢出是结果超出了范围。 |
| A. 0~255 B. +128~-128 C. +255~-256 D. +127~-128 |
| 18. 8259A 可编程中斯拉制器。当两片级联使用时可同时接收 个外设的中斯请求。 |
| A. 8 B. 15 C.20 D. 22 19. 若8253 定时/计数器处于计数过程中,当 CPU 对它装入新的计数初值时,其结果将是: |
| A. 8253 禁止编程 B. 8253 允许编程,并改变当前的计数过程 |
| C. 8253 允许编程,但不改变当前的计数过程 |
| D. 8253 允许编程,是否影响当前计数过程随工作方式而定 |
| 20. 下列 |
| A MOVAX, BX B NOT C XCHG D TEST |
| 第二部分、阅读程序并回答问题(共 25 分) |

| 第二部分、阅读程序并值 1. (8分) 阅读下面的程序,并和 MOV AL, 2DH MOV BL, AL SUB AL, 0E6H ADC AL, 0E6H XOR AL, AL MOV AL, BL AND AL, 0FH MOV CL, 4 SHL AL, CL MOV AH, BL PUSH AX POP BX 1) 执行完①语句后。CF= | : ① : ② : ③ : ③ : ⑤ . OF= |
|---|---------------------------|
| 2.(5分) 说明下列程序段完成的功能 LEA SI, BLOCK1 LEA DI, BLOCK2 CLD NEXT: LODSB CMP AL, 0DH ;判断 JZ DONE CMP AL, 61H | 是否是回车符 |



3. (5分) 说明下列程序段完成的功能 MOV CX, 5 LEA BX, BUFFER1 LEA DX, BUFFER2 CLC LOOPER: MOV AL, [BX] ADC AL, [DX] MOV [BX], AL INC BX INC DX DEC CX JNZ LOOPER 4.(7分) 阅读以下程序段 XOR AX, AX : 1 LEA BX, NUM MOV CX, 10 ADD AX, [BX] LOP1: ADD BX, 2 DEC CX JNZ LOP1 MOV RESULT, AX _。(3分) 1) 写出与语句①等价的语句_ ___。(4分) 2) 上述程序段完成的功能是 第三部分、简答题(每小题 5 分,共 30 分) 1. 圖出 8088 系统中最小模式下 10 读总线周期的时序图(包括 CLK、ALE、AB、10 W、



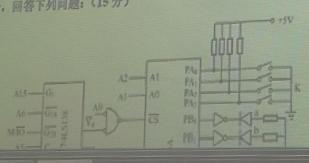
- 1. 画出 8088 系统中最小模式下 IO 读总线周期的时序图(包括 CLK、ALE、AB、 IOW、
- 3. D/A 转换器的转换精度是指什么? 若有一片 12 位 D/A 芯片, 满量程电压为 10V, 它能 够分辨出的最小输出电压是多少?
- 4. 解释 8237 的空闲周期、有效周期及 AEN 信号作用。 5. 在RS-232-C标准中, 逻辑 1 和 0 分别对应什么电平? 请写出至少 4 个常用的信号及含
- 6. 可编程计数/定时电路 8253 的控制字可以设定一种"数值领存操作"。这种操作有何必 要?

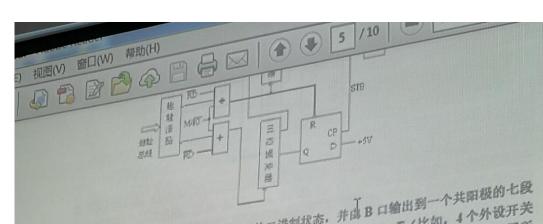
共10页 第4页

第四部分:接口应用题 (共25分)

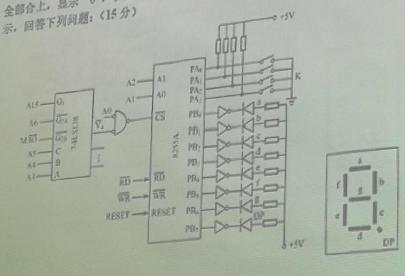
- 1. 查询方式的输入接口电路原理框图如下所示。(10分)
- 2) 试画出把输入设备的一批数据读到存储缓冲区的程序流程框图。(4分)
 - 锁 揭掘 设 D7-D0 ---符器 益 READY 中間 趣 址 MIT-四 三古版機 地址 码 R + CP 起纸 D Q 冲 2

2. 利用 8255A, 从 A 口读入外设开关的二进制状态, 并由 B 口输出到一个共阳极的七段 发光二极管中显示出来,即 0、1、3、...、9、A、b、C、d、E、F(比如,4个外设开关 全部合上,显示"0",以此类推,四个开关全部断开,则显示"F")。硬件连线如下图所 示。回答下列问题: (15分)





2. 利用 8255A. 从 A 口读入外设开关的二进制状态, 并由 B 口输出到一个共阳极的七段 2. 利用 8255A. 从 A 口读入外设开关的二进制状态, 并由 B 口输出到一个共阳极的七段 发光二极管中显示出来, 即 0、1、3、...、9、A、b、C、d、E、F(比如, 4个外设开关 发光二极管中显示出来, 即 0、1、3、...、9、A、b、C、d、E、F(比如, 4个外设开关 全部尚上, 显示"F")。硬件连续如下图所 全部合上, 显示"0"。以此类推, 四个开关全部断开, 则显示"F")。硬件连续如下图所 全部合上, 显示"0"。以此类推, 四个开关全部断开, 则显示"F")。



- 1) 列出 8255A 中 A 口、B 口、C 口及控制口的一组口地址; (4分)
- 2) 确定A口、B口的工作方式, 是输入还是输出? (3分)
- 3) 写出 8255A 的初始化程序段; (5分)
- 4)编写程序段。实现七般发光二极管显示外设开关所拨通的数字。(3分)

共10页 第5页

| 附 1: 8255A 控制字格式 D3 D2 | | | | | | D1 | D0 |
|------------------------|---------------------------------|------------------|--------------|-------|------------------|-------|---------------------------|
| 1 | D6 A 口方: 00: 方: 01: 方: | D5 式选择 式 0 | A 口 1: 输入 | 1: 输入 | B口方式选择 0:方式 0 | 1: 输入 | C口低 4 位 1: 输入 0: 输出 |