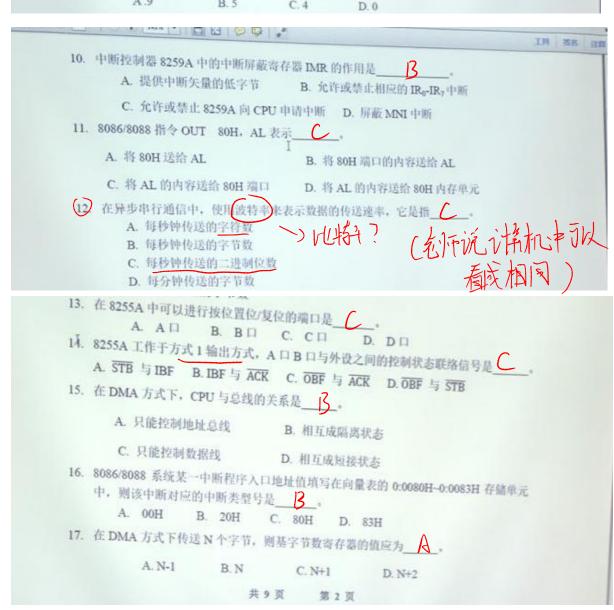
纪			四	h T				IN N	
律	得分			1 ×	七	八	尼分		S III
	批阅人								
如考试作弊 此答卷无效	A. E 2. RESET 信 A. 000 3. 下面的中 A. D 4. 8255A 的	选择题(每小 BIP 和段寄存器依次 U、BIU B.BI 译号有效后,8086/80 000H B. FFFFFH 断中,只有	展于 R U. BIU C. E 88 CPU 执行的第 C. FFFF0H 高要硬件提供中 C. NMI	U、EU 一条指令地 D. 0FI 斯类型码。 D. INTR	e址为(FFFH		4		

44	1	5.	在异步通信中,收发双方必须保持。
			A. 收发时钟相同 B. 停止位相同
	1		C. 数据格式和波特率相同 D. 以上都正确
	1	6.	在 8086/8088 系统中、采用编址方式。
			A. I/O 地址和存储器地址统一编址 B. 存储器地址独立编址
			C. I/O 地址和存储器地址分別独立编址 D. 以上均不是
	1	7.	对于 8086/8088 系统、初始化 8259A 时,至少要写入
	1		A.1 B.2 C.3 D.4 ILW, ICW ₂

8. 设(SP)=0100H, (SS)=2000H, 执行 PUSH BP 指令后, 栈顶的物理地址是 _____。
A. 200FEH B. 0102H C. 20102H D. 00FEH

共9页 第1页

9.	假设 ES 段中有一个字符串'12FG3LM5C',其名为 STRING,下面的程序段	TH MK BE
	CLD CLD	
	LEA DI, ES: STRING	
	MOV AL, 'G'	
	MOV CX, 9 9-4	
	REPNE SCASB	
	执行后的 CX 的值为	
	A.9 B.5 C.4 D.0	



18. 某静态随机存储器芯片的容量为 8K×8,则该存储器芯片的地址线与数据线分别为 根和	
第二部分、阅读程序并回答问题(共 25 分) 1. (10 分) 阅读以下程序段: MOV SI, 4000H MOV DI, 4100H MOV AL, [SI] ADD AL, [DI] DAA MOV [DI], AL MOV AL, [SI+1] ADC AL, [DI+1] DAA MOV [DI+1], AL 1) 若初值为: (4000H)= 63H. (4001H)= 54H. (4100H)= 88H. (4101H)=29H 则结果: (4100H)=	
2) 第一次执行 DAA 指令后,下列寄存器或标志位的内容为: (AL)=	1
2.(5分) 设明下列程序段完成的功能 MOV CX. 100 MOV SI. 0FFFH NEXT: INC SI CMP BYTE PTR[SI]. 'A' LOOPNZ NEXT RET 2.(5分) 设明下列程序段完成的功能 在 UFFFH 偏移地址开為的 1/00个美元中 寻找 方約为',找 引后,退出	
共9页 第3页	
3. (5分) 说明下列程序段完成的功能 MOV CX. 5 MOV SI. 0 CLC LOOPER: MOV AL, DATA2[SI] ADC DATA1[SI]. AL INC SI DEC CX TRUE TATA 中華を子か NZ LOOPER	

- 1) 分别说明各个变量占有多少字节的存储单元。
- 2) 求L的值。

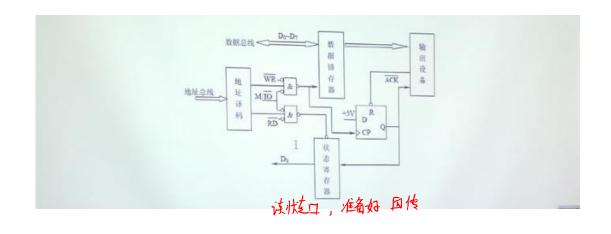
第三部分、简答题 (每小题 5 分, 共 30 分)

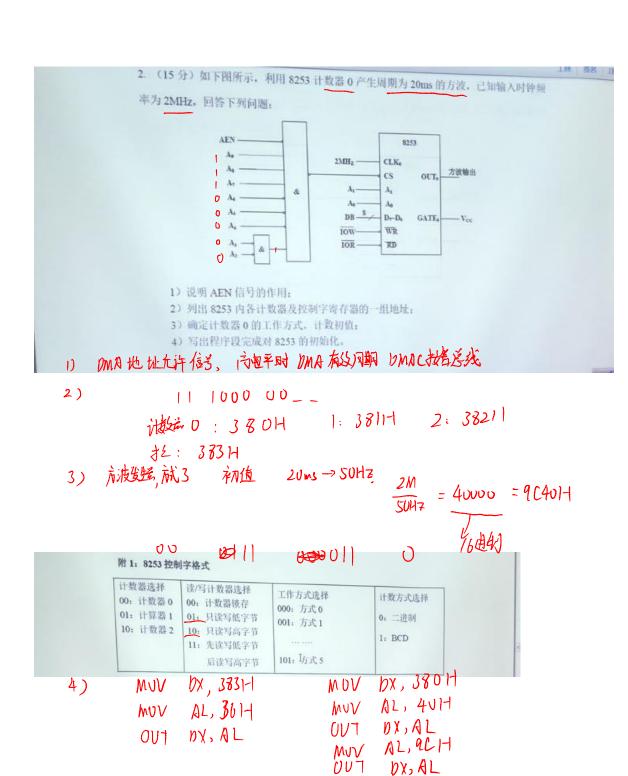
- 1/ 什么是 I/O 端口? 典型的 I/O 接口电路包括哪几类 I/O 端口?
 - 2. 模拟量输入通道通常有哪几部分组成?各部分的功能是什么?
 - 解释 8237 的空闲周期和有效周期, 说明 8237 DMA 控制器的地址线 A₃-A₀ 是双向的作用。
 - ◆/ 请用恰当的方式表示异步串行通信的格式,并说明 RS-232 电平规定。
 - - PV

第四部分:接口应用题(共25分)

- 1. (10 分)查询方式输出接口电路如下图所示,试回答以下问题:
- 1) 叙述电路工作原理:
- 2)设状态口和数据口的口地址分别为3A0H和3A1H。需要向外设输出16个字节的数据。 请编写程序段。

LUUP NEXT





דעט