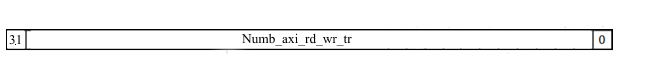
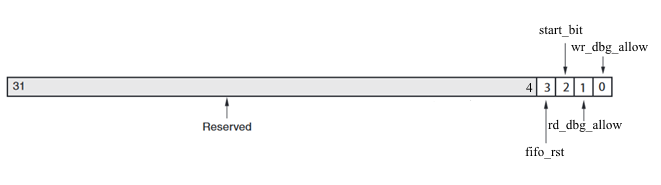
**AXI\_TIME\_SCAN\_v1\_00**

**Описание регистров:**

Управляющий регистр **Numb\_axi\_rd\_wr\_tr** (Base Addr + 0x00)

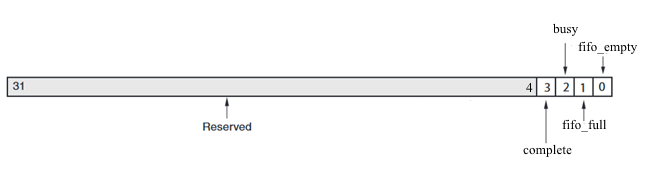
****

Управляющий регистр **Cntrl\_reg (**Base\_addr + 0x04**)**

****

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| Бит | Название | Доступ | Значение  по умолчанию | Описание |
| 0 | wr\_dbg\_allow | r/w | 1 | Условие захвата транзакций чтения на наблюдаемой AXI шине:  1 – условие выполняется  0 – чтение игнорируется |
| 1 | rd\_dbg\_allow | r/w | 1 | Условие захвата транзакций записи на наблюдаемой AXI шине:  1 – условие выполняется  0 – чтение игнорируется |
| 2 | start\_bit | w | 0 | Бит запуска процедуры захвата транзакций с AXI шины  1 – команда на запуск8(значение бита автоматически сбрасывается в 0 через 1 такт) |
| 3 | fifo\_rst | w | 0 | Сброс выходной AXI\_STREAM2DMA FIFO  1 – сброс выходного буфера (значение бита автоматически сбрасывается в 0 через 1 такт) |

Контрольный регистр **Status\_reg (**Base\_addr + 0x08**)**

****

Для запуска отладчика необходимо:

1. Обеспечить наличие на шине s\_axis\_time действительных значений отчетов времени, axis\_time\_tvalid должен принимать значение 1
2. AXI\_DMA должна быть настроена на прием данных размером 16\***number\_axi\_rd\_wr** байт.
3. В регистр number\_axi\_rd\_wr (base addr + 0x00) записать число отслеживаемых событий
4. Записать в Start\_bit значение 1 (Start bit самосбрасываемое значение)