



HSB
Hochschule Bremen
City University of Applied Sciences

HOCHSCHULE BREMEN
FAKULTÄT 4: ELEKTROTECHNIK UND INFORMATIK

Exposé

Implementierung eines selbst abgestimmten Filters auf Basis eines spannungsgesteuerten Biquad-Filters

Nils Renner (5197659)

Prüfer

Prof. Dr.-Ing. Mirco Meiners
Prof. Dr. Sören Peik

0.1 Titel

Deutsch:

Implementierung eines selbst abgestimmten Filters auf Basis eines spannungsgesteuerten Biquad-Filters

Englisch:

Implementation of a Self-Tuned Filter Based on a Voltage-Controlled Biquad Filter

0.2 Forschungsthema

Frequenzadaptive Filter werden in der heutigen Zeit immer wichtiger, da sie durch ihr Design die Auswirkungen von Bauteiltoleranzen in der Praxis deutlich reduzieren. Das trägt dazu bei, den Einsatz von teuren Spezialkomponenten zu minimieren und zeitgleich die Flexibilität von Systemen erheblich zu erhöhen. Auch die Entwicklungen im Bereich 5G und Industrie 4.0 tragen zur Bedeutung dieser Technologie bei, da das Datenaufkommen und zugleich die Anforderungen an Verlässlichkeit stetig steigen. Noch nie war das Datenaufkommen höher, sodass nach günstigen, verlässlichen Lösungen gesucht wird. *Self-Tuned Filter* bieten hier eine vielversprechende Lösung, um kostengünstige und belastbare Systeme zu realisieren.

Auch im Kontext der geopolitischen und wirtschaftlichen Veränderungen spielt diese Arbeit eine Rolle. Lieferkettenprobleme und politische Unsicherheiten der letzten Jahre verdeutlichen, wie wichtig europäische Unabhängigkeit ist. Durch den Einsatz von Open-Source-Software und europäischer Hardware (wie dem RP2350) wird die Souveränität von Europa als Wirtschaftszentrum gestärkt.

Diese Bachelorarbeit untersucht die Entwicklung und Implementierung eines selbst abgestimmten Filters auf Basis eines spannungsgesteuerten Biquad-Filters (VCF). Ziel ist es, die automatische Anpassung der Grenzfrequenz mithilfe eines Mikrocontrollers und digitaler Steuerung zu realisieren, um die praktischen Auswirkungen von Bauteiltoleranzen zu minimieren. Der Entwurf umfasst Schaltungsdesign, Hard- und Softwareentwicklung sowie Evaluierung mit Messungen. Das Projekt orientiert sich an Referenzdesigns aus dem ASLK PRO-Manual [1] und setzt aktuelle Methoden der digitalen Signalverarbeitung zur Grenzfrequenzanalyse ein.

0.3 Zielsetzung

Die zentrale Fragestellung dieser Bachelorthesis lautet: „Wie kann ein spannungsgesteuerter Biquad-Filter selbstständig und robust an wechselnde Eingangssignal-Frequenzen angepasst werden?“ Im Rahmen dieser Bachelorarbeit soll durch simulationstechnische und messtechnische Untersuchungen aufgezeigt werden, welche Funktionen und Bausteine im System dafür verantwortlich sind. Dadurch wird ein vertieftes Verständnis für Phasenschleifen (PLLs) und Self-Tuned Filter geschaffen.

Die Aufgaben werden gemäß der MoSCoW-Methode priorisiert, um eine klare Strukturierung und Fokussierung zu gewährleisten:

Must have:

- Entwicklung einer funktionsfähigen Schaltung inklusive passendem PCB auf Basis des im ASLK-PRO Manual beschriebenen Self-Tuned Biquad

- Programmierung des Mikrocontrollers zur Steuerung der bauteilbedingten Grenzfrequenz, der Güte und der Verstärkung des Filters

Should have:

- Entwicklung einer App oder webbasierten Oberfläche zur Visualisierung und komfortablen Steuerung des Filters

Could have:

- Einfache Frequenzbestimmung des Eingangssignals über einen Nulldurchgangszähler zur schnellen Übersicht über die getune Frequenz
- Erweiterte Frequanzanalyse mittels FFT, voraussichtlich mit Einsatz eines vorprogrammierten FFT-Moduls
- Design und Konstruktion eines Gehäuses für das Gesamtsystem

0.4 Forschungsstand

Die grundlegende Schaltung, die in dieser Arbeit weiterentwickelt wird, ist im ASLK PRO-Manual **Lab _ Kit _ PRO** von Texas Instruments (Experimente 4 und 5) beschrieben. Auf dieser Basis soll ein variabler, selbsteinstellender Filter entworfen werden, der über einen Mikrocontroller, wie den europäischen RP2350, angesteuert und angepasst werden kann.

0.5 Vorläufige Gliederung

0.5.1 Einleitung

Vorbetrachtung

Beschreibung der Bachelorthesis

0.5.2 Tools

0.5.3 Theorie (Stand 6. Semester)/ Theoretische Grundlagen

Grundlagen und mathematische Herleitung des Biquad-Filter

Einfluss der Bauteilgrößen und Parameter auf das Frequenzverhalten

Zusammenfassung des bisherigen Standes und offene Fragen

0.5.4 Weiterführende Theorie

Analoger Multiplizierer als Baustein

Phasendetektor

Aufbau und Steuerung des Voltage Controlled Filters

Sensitivitätsanalyse

Ausblick auf die Praktische Umsetzung / Messmethoden

0.5.5 Simulation

Frequenzsweep

Ermittlung der Grenzfrequenz

Filterbereich des Filters

0.5.6 Schaltungsentwurf/ Design des Systems

Design des Schaltplans

Design der Platine

Design des Codes

0.5.7 Aufnahme der Messergebnisse

0.5.8 Auswertung

0.5.9 Fazit und Ausblick

0.5.10 Anhang

0.6 Zeitplan

Zeitplan Bachelorarbeit		24-30.11	1-7.12	8-14.12	15-21.12	22-28.12	29.12-4.1	5-11.1	12-18.1	19-25.1	26.1-1.2	2-8.2
Phase\ Woche		24-30.11	1-7.12	8-14.12	15-21.12	22-28.12	29.12-4.1	5-11.1	12-18.1	19-25.1	26.1-1.2	2-8.2
Simulation		[Green]										
Entwicklungsphase: Bauteile bestellen!		[Green]										
Fertigstellung 1. Prototyp		[Dark Green]										
Programmierung Teil 1		[Blue]										
Erste Messungen		[Dark Purple]										
Fertigstellung Finale Schaltung		[Dark Purple]										
Programmierung Teil 2		[Red]										
Finale Messungen		[Orange]										
Schreibphase		[Orange]										
Puffer		[Yellow]										
Abgabe		[Yellow]										

Abbildung 1: Möglicher Zeitplan für die Bearbeitung der Bachelorthesis

0.7 Zentrale Quellen

[2], [3], [4], [5], [6], [7], [8], [9], [10]

Literatur

- [1] K. Rao und C. Ravikumar. „Analog System Lab Kit PRO,“ MikroElektronika Ltd. (mikroe). (Juni 2012), Adresse: <https://www.mikroe.com/aslk-pro-kit01/ASLKPRO> (besucht am 10.11.2025).
- [2] K. Rao und C. Ravikumar, *Analog System Lab Kit PRO Manual*, MikroElektronika Ltd., Juni 2012. Adresse: <https://download.mikroe.com/documents/specials/educational/aslk-pro/aslk-pro-manual-v103.pdf>.
- [3] S. Franco, *Design with Operational Amplifiers and Analog Integrated Circuits*, 4. Aufl. McGraw-Hill, 2015.
- [4] H. Göble, *Einführung in die Halbleiter-Schaltungstechnik*, 6. Aufl. Springer, 2019.
- [5] R. Schaumann und M. E. V. Valkenburg, *Design of Analog Filters*, 2. Aufl. Oxford University Press, 2009.
- [6] Dr. KRK Rao. „5. Self-Tuned Filters.avi.“ Accessed: 2025-10-06. (2011), Adresse: <https://www.youtube.com/watch?v=ES7v2SNBWYI>.
- [7] Prof. K. Radhakrishna Rao. „Lecture - 23 Self Tuned Filter.“ Accessed: 2025-10-06. (2008), Adresse: <https://www.youtube.com/watch?v=FHWkxyAyh08>.
- [8] H.-W. Philippi, *Einstieg in die Regelungstechnik mit Python*, 4. Aufl. Hanser, 2023.
- [9] B. Razavi, *RF Microelectronics*. Prentice Hall, 2011, ISBN: 9780137134731.
- [10] Z. Cheng und G. Liu, *Communication Electronic Circuits*. De Gruyter / Science Press Beijing, 2016.