ソフトウェア実験I

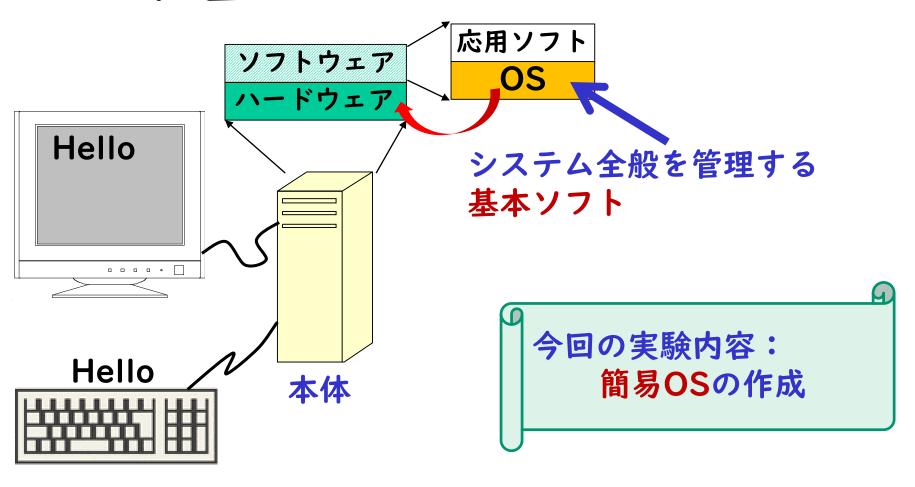
簡易OSの開発

担当教員: 峯、牟田、廣瀬、馮(フォン)、佐藤

令和元年 | 0月25日(金)

Part I 背景と目的

OSの位置づけ



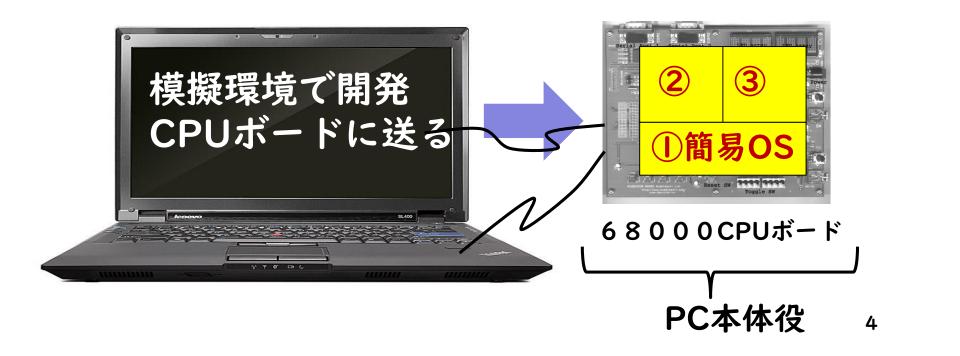
当たり前?

本実験で作成するもの

①簡易OS(班ごとに)

そして、作成したOSを利用して、

- ②エコーバックプログラム(班ごとに) ③選択課題(個人で、Page 48)



本実験の目的

- · OS全体および各部分への理解
- · グループワークの体験
- · アセンブリ言語によるプログラミング能力の向上

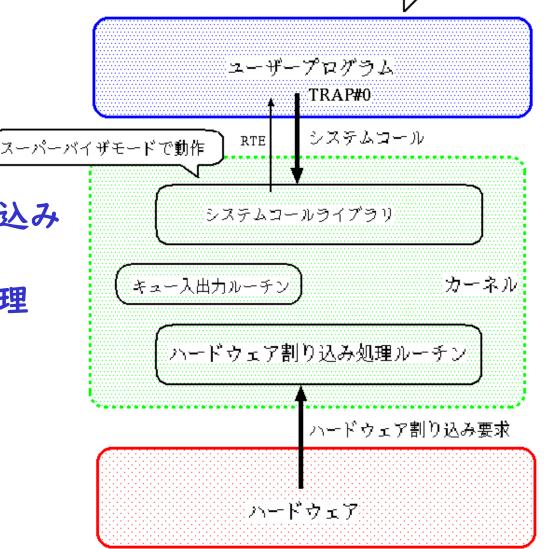
Part2 システムの説明

簡易OSとは?

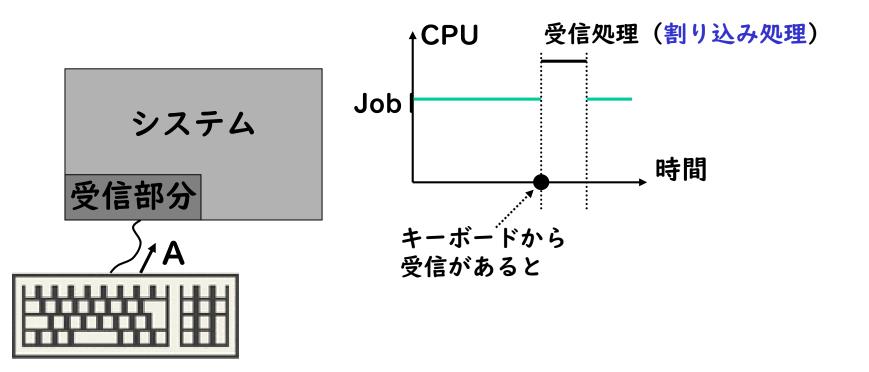
ユーザーモードで動作

主に

- · ハードウェア割り込み 処理
- ・システムコール処理



ハードウェア割り込み (例)



いま実行されている処理を、一時的に中断して、より優先される別の処理(割り込み処理)を行う

本システムの割り込み処理の流れ

時間

68000CPUの走行モード

- ユーザモード:ユーザープログラムが実行 されている時
- スーパーバイザモード:
 OS提供する処理ルーチンや割り込み処理ルーチンが実 行されている時

表行レベル 割り込み処理 処理を 中断 現在の処理 現在の処理

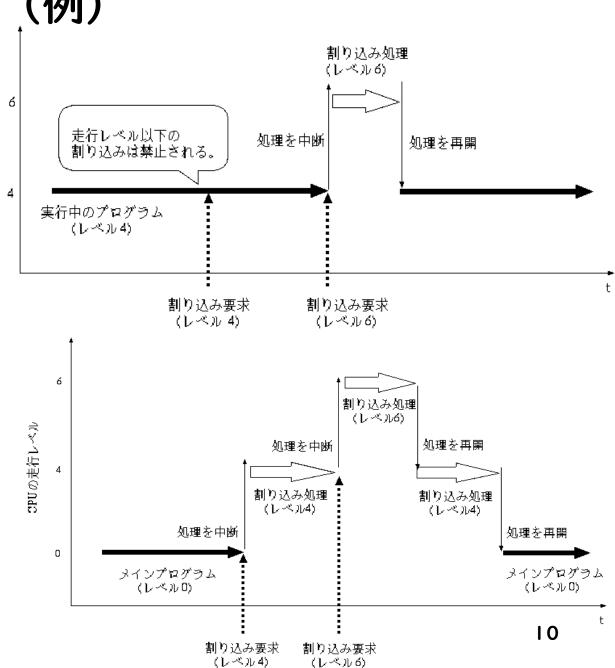
現在の処理 割り込み信号を受信 スーパーバイザモードに移行 レジスタをスタックに保存 割り込み処理を実行 元のレジスタを復帰させる CPU:以前の走行レベルに、 ユーザモードに戻る

中断された処理を再開

CPU走行レベル(例)

CPUの走行レベル

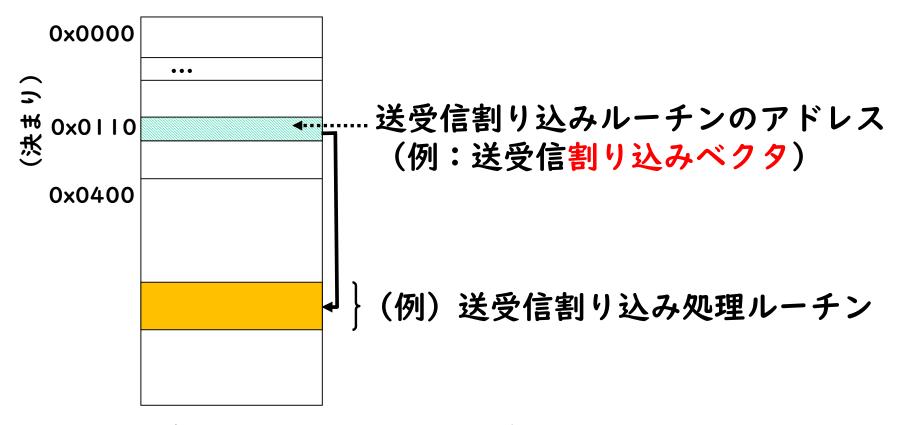
(優先順位)



割り込みベクタ

どのように割り込み処理ルーチンを探すのか?

割り込みベクタを利用する



CPUボードのメモリマップ

OSの構成

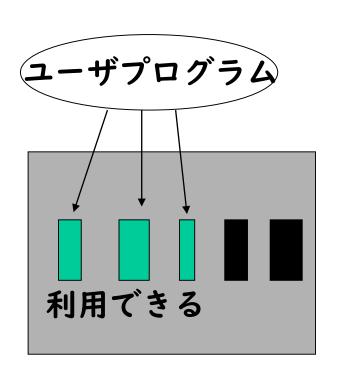
OSカーネル:

OSの基本的機能を提供するソフトウェア (ハードウェアの監視、メモリ管理、割り込み処理 など)

システムコール:

OSカーネルの機能のうち、ユーザプログラムから 利用可能なものを呼び出すこと

システムコールの実現

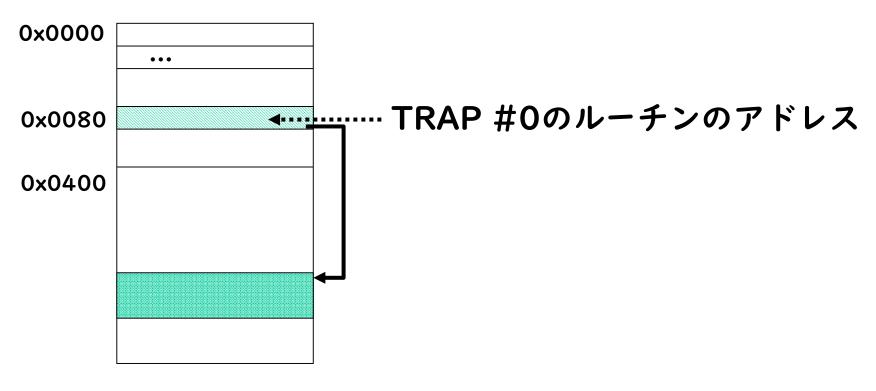


ユーザプログラムから カーネルに仕事を依頼

TRAP命令 本実験ではTRAP#0命令で

- ·ユーザプログラムの中のコマンドで行う
- ·タイミングはユーザが決める

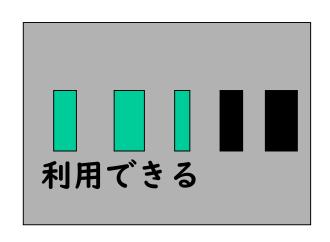
TRAP #0の処理



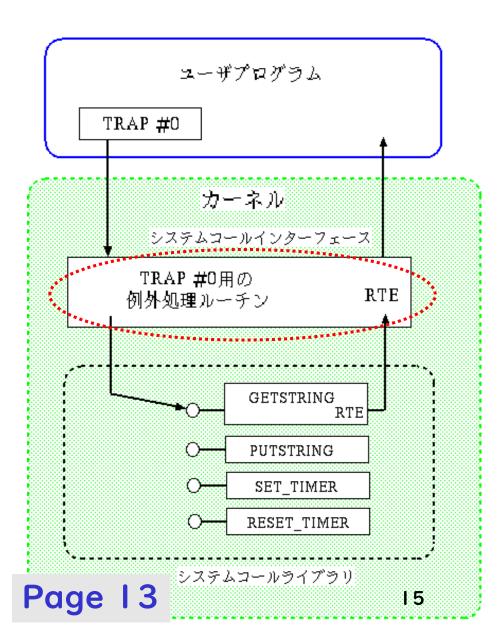
CPUボードのメモリマップ

複数の機能は TRAP #0 の呼び出して、

使い分ける



<u>TRAP命令</u> スーパーバイザモードへ 切り替える

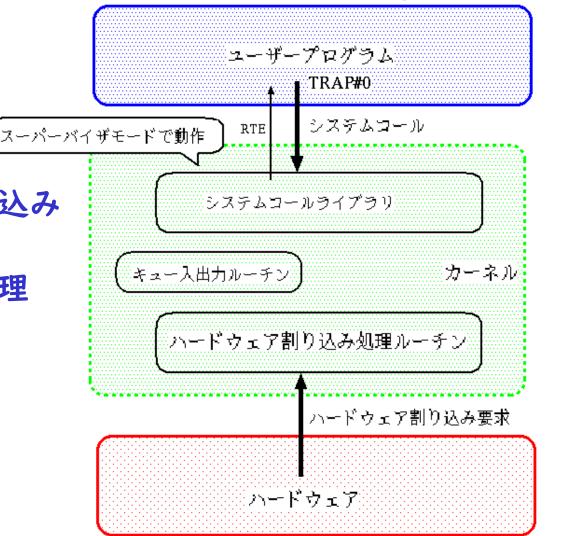


簡易OSとは?(再掲)

ユーザーモードで動作

主に

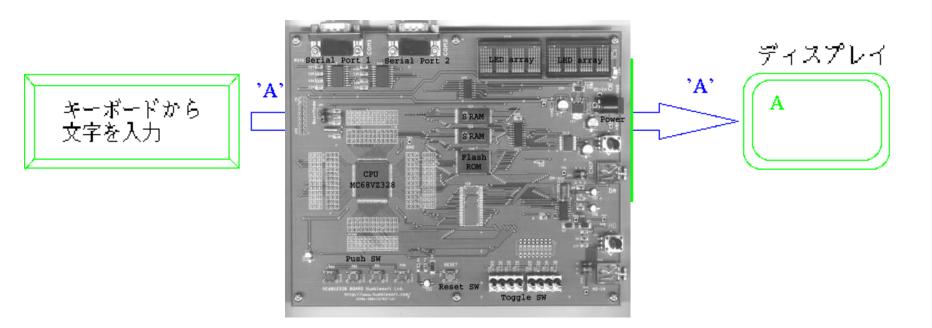
- · ハードウェア割り込み 処理
- ・システムコール処理



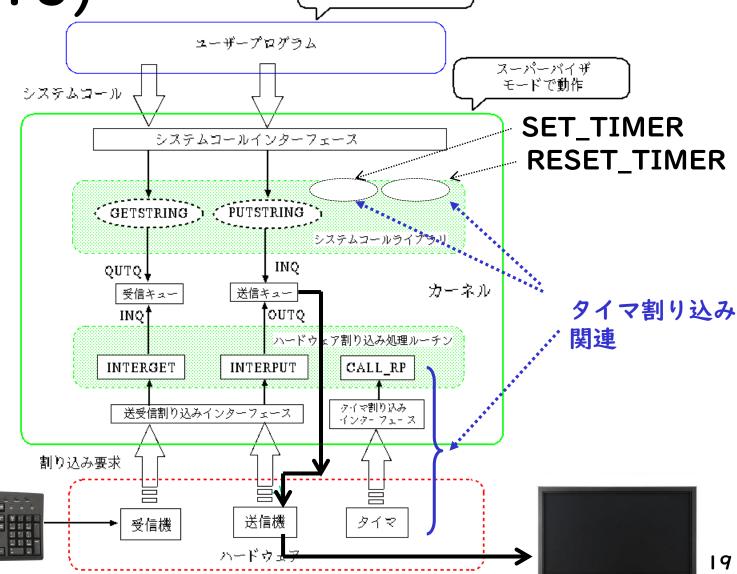
Part3 本実験で作成する簡易 OS

作成する簡易OS

 キーボードで入力したものを そのままモニターへ出力するために、必要なOS
 タイマー



エコーバックシステムの流れ (Page I5)



ハードウェア割り込み関連

1. 送受信割り込み:

- ·INTERGET: 送受信割り込みの受信処理ルーチン
- ·INTERPUT: 送受信割り込みの送信処理ルーチン
- ・インターフェース

2. タイマ割り込み

- タイマ内のカウンタが予め設定した値に達すると発生 例:一定時刻毎に文字をモニターに表示させるなど
- ·CALL_RP: タイマ割り込み処理ルーチン
- ・インターフェース

システムコール関連

- · PUTSTRING
- · GETSTRING
- · RESET TIMER
- · SET TIMER
- ・インターフェース

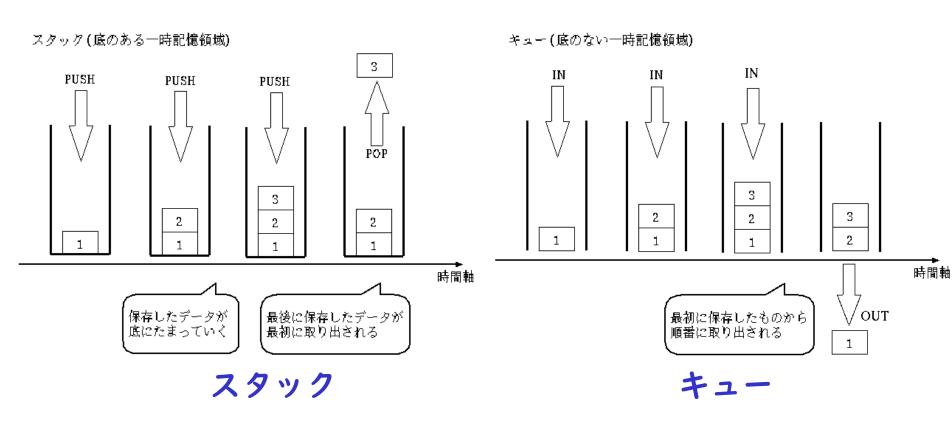
- 送信キューにデータを渡す
- 受信キューからデータを取りだす
- タイマのリセット
- タイマを起動

カーネル内部で用いるサブルーチン

キューへのデータの入出力 · INQ. OUTQ

21

スタック、キュー

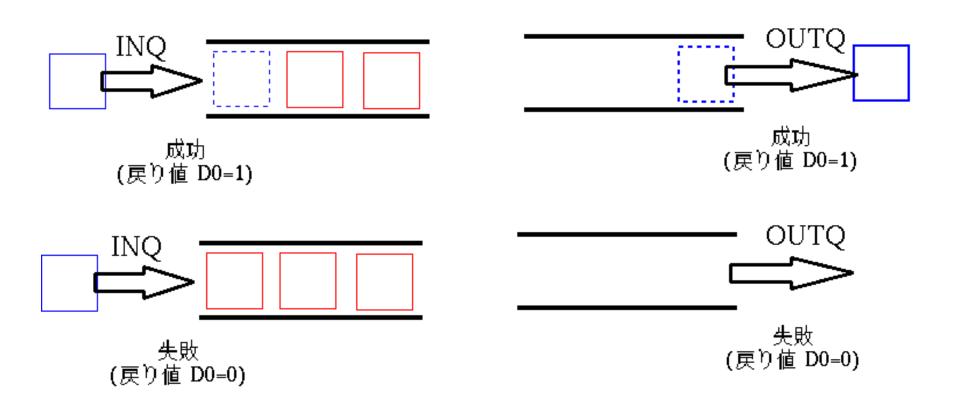


First In Last Out 後入れ 先出し

First In First Out 先入れ先出し

キュー (操作)

INQ & OUTQ

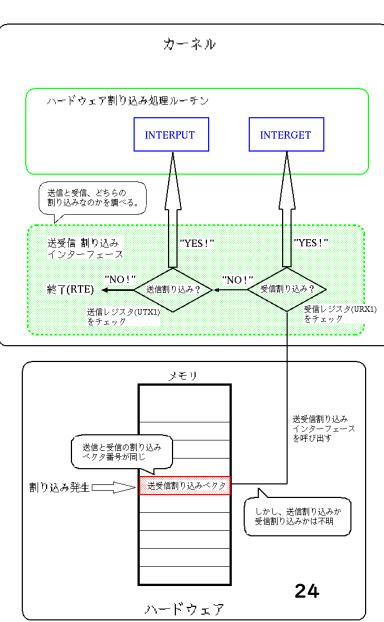


送信割り込みと受信割り込みの判定 (Page I7)

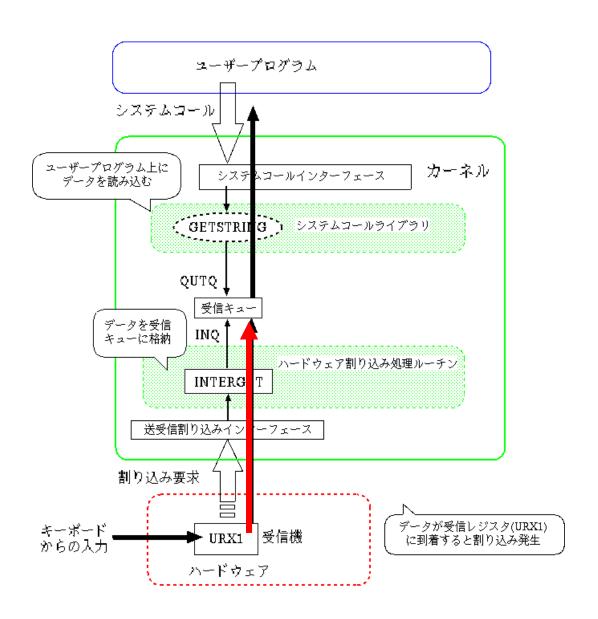
同じ割り込みベクタを使用

判定方法:

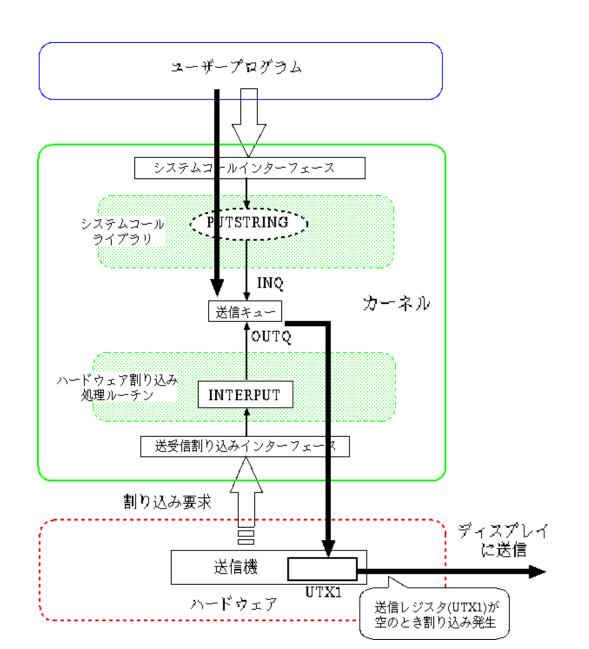
- · 送受信割り込みインター フェースで
- · 送信機と受信機の状態を示す レジスタをチェックする



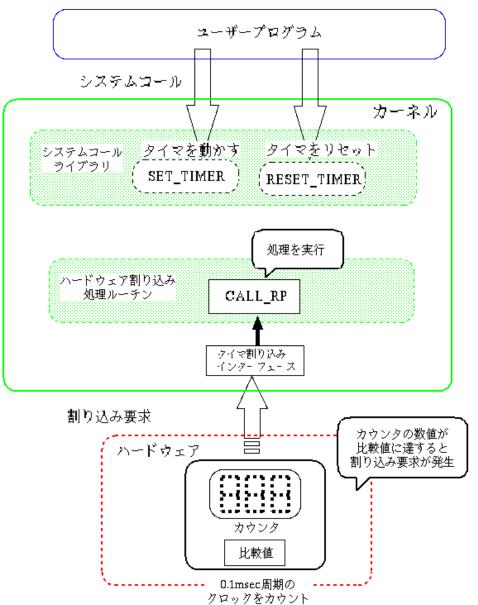
受信部における処理 (Page 18)



送信部における処理 (Page 18)



タイマ割り込み (Page 20)



カウンタは基準信号をカウント

カウンタと比較値が一致すると 割り込み信号が発生

Part4 その他

- ・ 単位取得の条件
- 役割分担
- ・スケジュール

など

単位取得の条件 (Page 5)

- 1. 班ごとに
 - ①「簡易OS」、
 - ②「エコーバックプログラム」
 - → <u>Step9まで</u>の部分に相当
- 2. 各自で
 - ③ | 4個の選択課題から | つ選んで、完成させる
 - 班内で同じ課題は不可
 - 課題の難易度、工夫点等により加点
- 3.システム全体への<u>理解と把握</u> 個別試問あり

役割分担 (Page 22)

詳細はp.22 表3.1

- I)初期化担当 (I~2人)
- 2) タイマー制御部担当(I人)
- 3)受信制御部担当(|人) キューの作成も担当4)送信制御部担当(|人)

レビューについて

チームワーク:

役割分担、討議、レビュー(チェック、コメント)

- 初期化担当者 ⇔ タイマ担当者
 - 送信担当者 ⇔ 受信担当者

最終試問 (Page 50)

- ① 動作確認
 - 1) Step 9のユーザプログラム(エコーバックプログラム)
 - 2) 個人の選択課題のプログラム(Step 10)
- ② 班ごとの提出物

簡易OSの本体,エコーバックプログラム (仕様説明書など,十分にコメントを記載しておくこと)

③ 個人の提出物

選択課題の

- 1) コード
- 2) レポート(その内容/工夫点)
- 4 個別試問 システム全体および各部分に対する理解度の確認

日報

· 2種類: 個人用、班用

· Moodle から毎回提出

·記入方法の詳細は付録D (Page 92)

実験日程

I 0月25日(金)	
29日(火)	2
30日(水)	3
3 日(木)	4
月 日(金)	5
5日(火)	6
6日(水)	7
7日(木)	8
8日(金)	9
I 2日(火)	10
I 3日(水)	1 1
4日(木)	12
I 5日(金)	最終試問
19日(火)	最終試問

テキストの構成

第1章: 始めに(実験の目的、単位取得条件など)

第2章: 実験の概要 (基本の概念、仕組み)

第3章: 実験の手順 (具体的な進み方)

付録A: プログラムの作成と実行

付録B: CPUボードの機能説明、各設定方法など

付録C: 送受信チャンネルの2チャンネル化

付録D: 作業日報の様子とその書き方

指導体制

教員(5名):

峯、牟田、廣瀬、馮(フォン)、佐藤

TA(I0名):

小野未琴、チョヒョンス、山口翼、実崎直人、 弓場邦哲、佐藤祐大、細谷桃子、加藤博之、 淺倉健太、松井健

以上

頑張りましょう!