基礎ソフト 実験レポート2

C過程 S-15組 1TE20137W 2022/10/24

柳 鷹

問4

(1)

求めるプログラムは以下である。

|  |
| --- |
| \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\*  \*\* アドレスレジスタa1 で指定されるアドレスから始まる連続する2nバイトのメモリの内容をアドレスレジスタa2で指定されるアドレスから始まる領域へと転送するサブルーチンの作成  \*\*  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  .section .text  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\* メインルーチン  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  start:  jsr COPY /\* サブルーチンへ \*/  stop #0x2700 /\* プログラム終了 \*/  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\* データを転送するサブルーチン  \*\* a1:読み込みデータのアドレス  \*\* a2:書き込みデータのアドレス  \*\* d0:書き込み回数  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  COPY:  movem.l %d0-%d7/%a0-%a6,-(%sp) /\* レジスタ退避 \*/  lea.l READ, %a1 /\* 読み込みデータREADの先頭アドレスをa1レジスタへ \*/  lea.l WRITE, %a2 /\* 書き込み先WRITEの先頭アドレスをa2レジスタへ \*/  moveq.l #0, %d0 /\* 書き込み回数初期化 \*/  LOOP:  move.b (%a1)+, (%a2)+ /\* READからWIRTEへ \*/  addq.l #1, %d0 /\* 書き込み回数 +1 \*/  cmp.l #LENGTH, %d0 /\* 書き込み回数 < LENGTH ならば \*/  bne LOOP /\* LOOPへ \*/  movem.l (%sp)+,%d0-%d7/%a0-%a6 /\* レジスタ復帰 \*/  rts /\* サブルーチンから復帰 \*/  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\* データエリア  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  .equ LENGTH,20  .section .data  READ:  .ascii "TAROU " /\* NAME \*/  WRITE:  .ds.b 20 /\* 書き込みデータ出力先 \*/  .end |

(2)

プログラムの目的：

アドレスレジスタa1 で指定されるアドレスから始まる連続する2nバイトのメモリの内容をアドレスレジスタa2で指定されるアドレスから始まる領域へと転送するサブルーチンの作成

レジスタ用途：

a1:読み込みデータのアドレス

a2:書き込みデータのアドレス

d0:書き込み回数

メモリ内のデータ配置：

0x000400 番地から 0x00042d まではテキスト領域で、0x000430 番地から 0がデータ領域（0x000430+データサイズまでが読み込みデータ、それ以降書き込み領域）である。

(3)

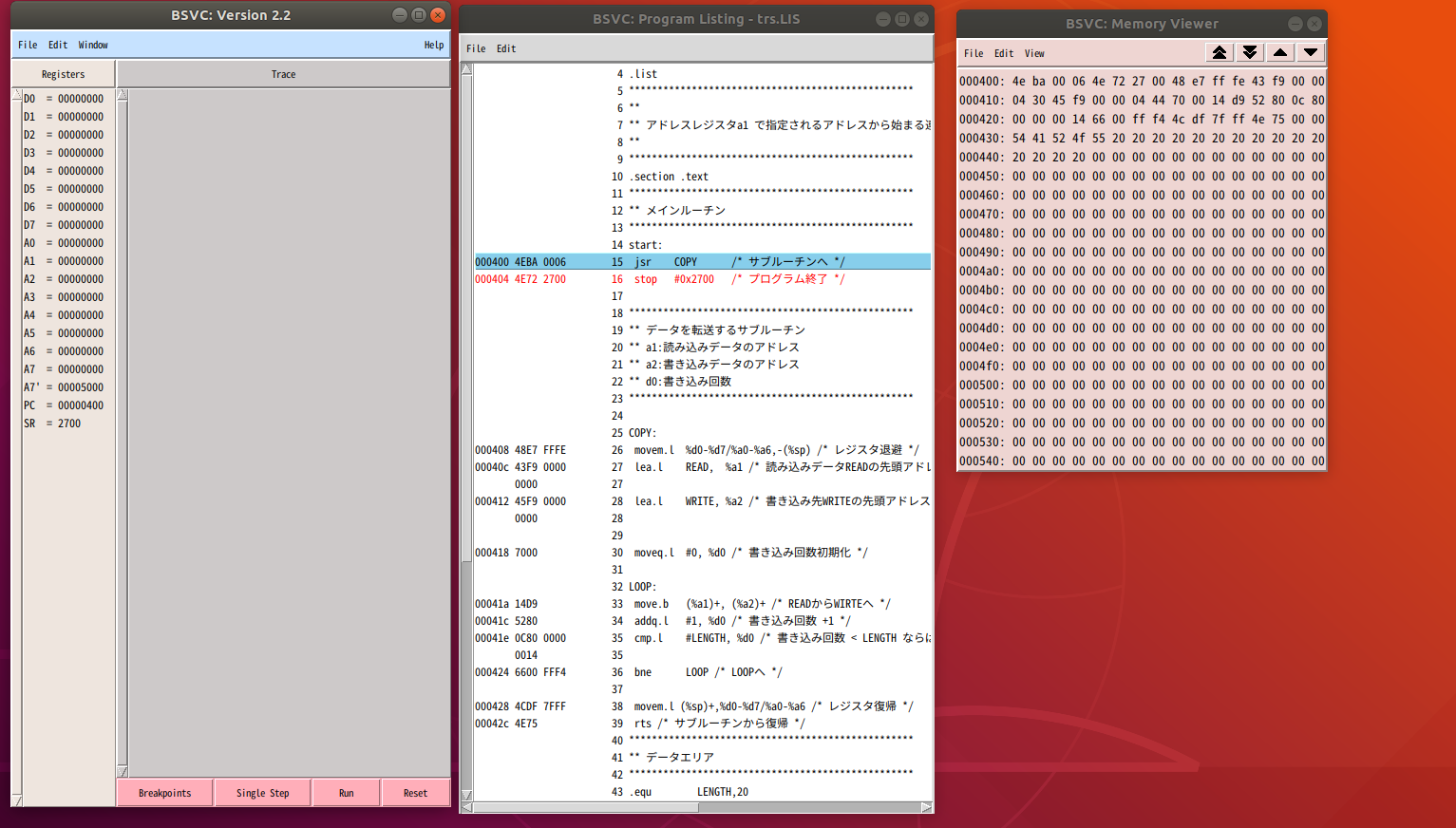
・読み込みデータ（転送元）を「.section .data　READ:」以下に記述する

・読み込みデータのサイズ（何文字か）をシンボルであるLENGTHに入れる

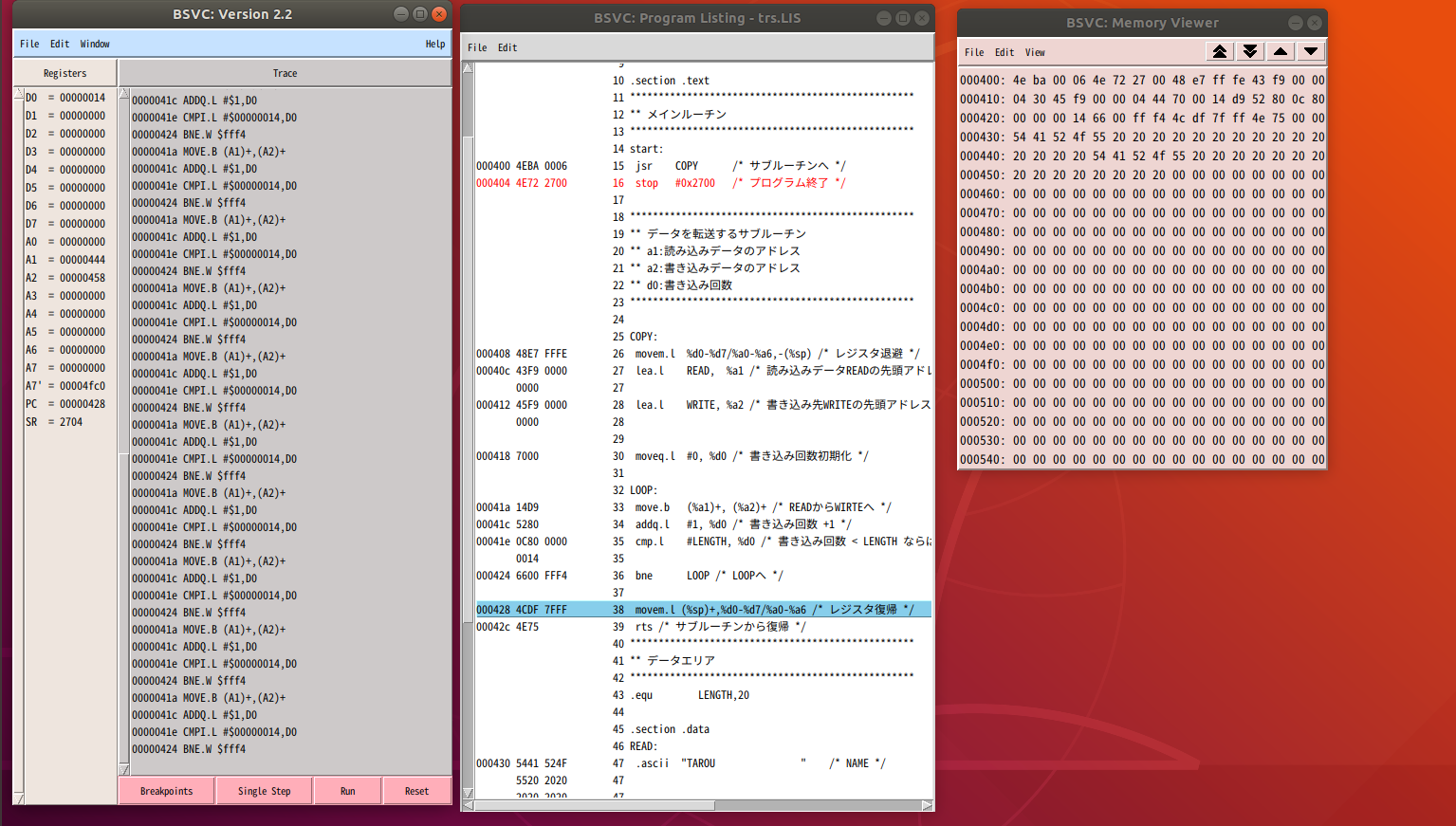
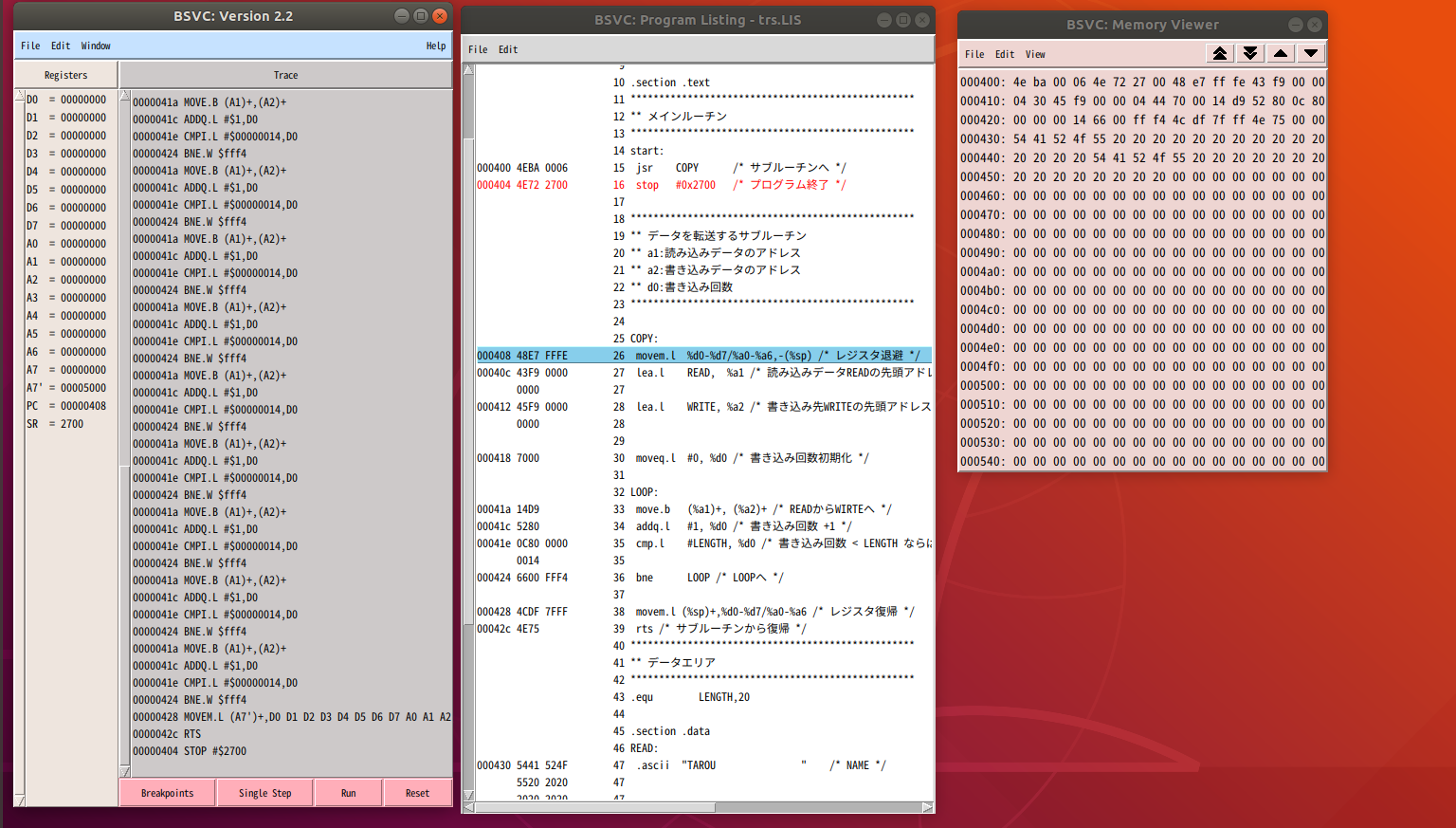
（ASCIIコードに変換して2バイトを1としている）

(4)

プログラムの実行結果をメインルーチン実行前、サブルーチンレジスタ復帰直前、メインルーチン実行後のメモリ・レジスタの様子を比較しながら示す。

「メインルーチン実行前」

「サブルーチンレジスタ直前」

「メインルーチン実行後」

まず、メインルーチン実行前とサブルーチンレジスタ復帰前を比較すると、青枠で囲まれたメモリ（0x000444番地～0x000457番地）に0x000430番地～0x000443番地のデータが転送されているのが確認できる。

また、サブルーチンレジスタ復帰前とメインルーチン実行後を比較すると、緑枠で囲まれたd0からd7、a1からa6のレジスタが復帰している（サブルーチン実行前と同じ状態になっている）ことが分かる。

(5)

転送後に、転送元の領域を0で上書きする必要があると考える。

なぜなら、「複製」ではなく「転送」であるからである。確かに上記のコードではa1レジスタで指定されるアドレスから始まるメモリの領域とa2レジスタで指定されるアドレスから始まる領域は「複製」された同じ状態になっている。そして、レジスタ退避して転送元の先頭アドレスは実行後には分からない状態にある。しかしながら、メモリを探索すれば転送元のデータは元の状態と変わらないため、「転送」とは言えない。（データを特定のメモリ領域から転送することで削除したつもりでも、メモリアドレスを記憶しているレジスタから削除しただけでメモリから完全に削除しきれていないということ）

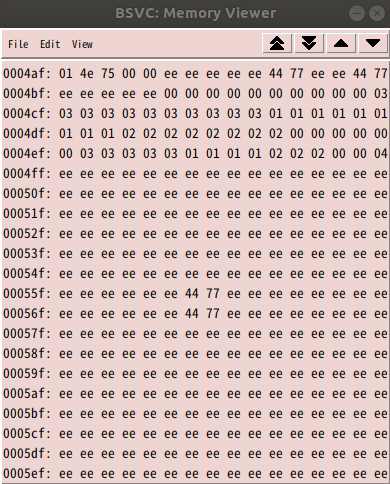
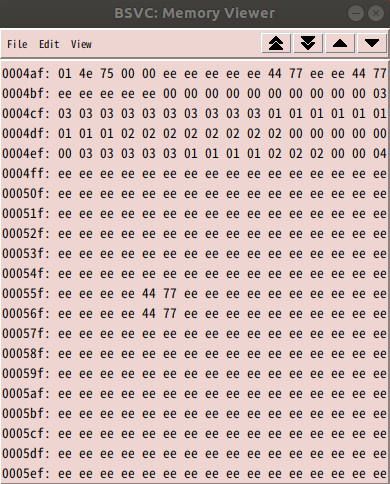
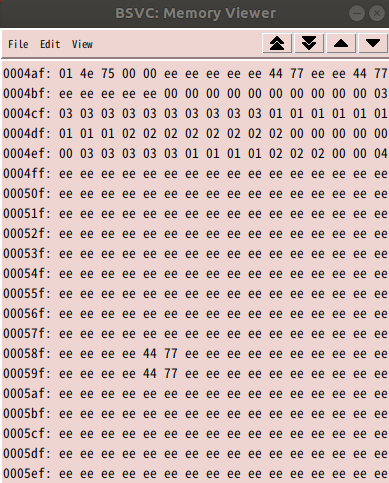
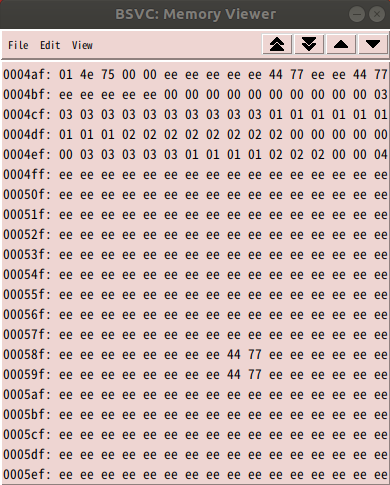
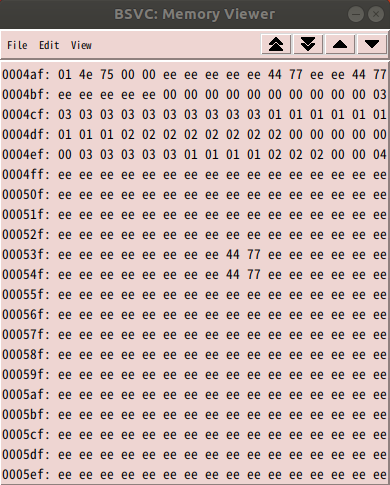
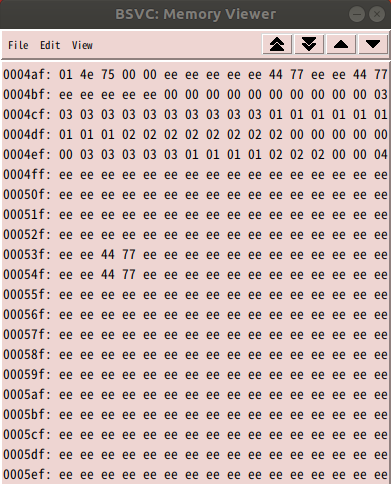
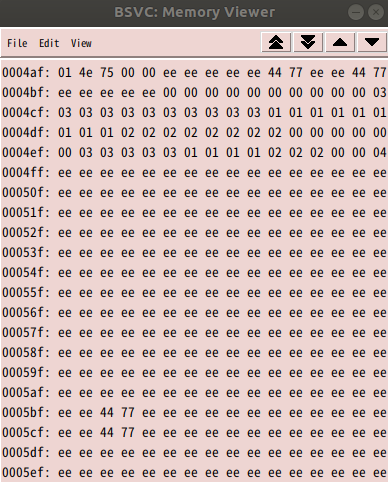
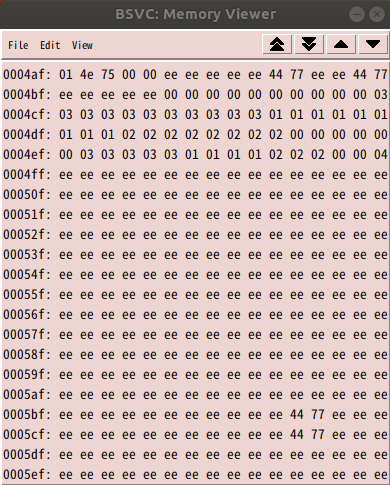
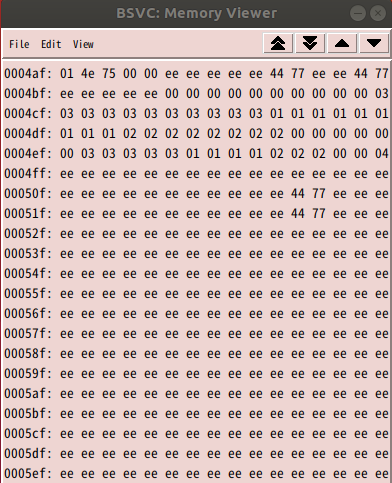
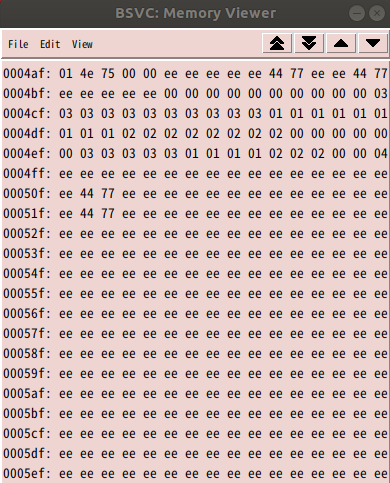
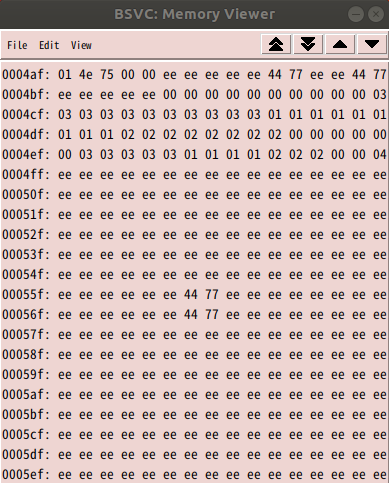
(6)

今後可能なら改良すべき点として、本課題の前提条件であった「アドレスレジスタa1で指定される領域と、アドレスレジスタa2で指定される領域は重ならないものとする」を考慮したプログラムの作成が考えられる。例えば、メモリ全体の大きさの把握し、転送先の領域の確保を転送前に行うなどが挙げられる。

問5

(1)

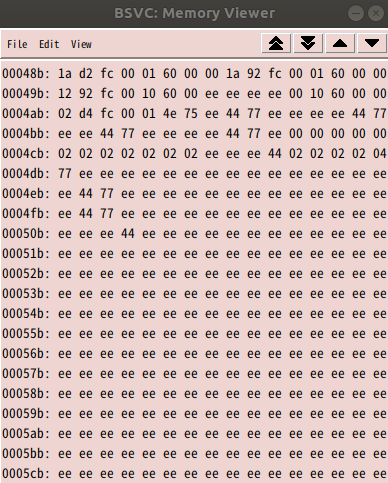
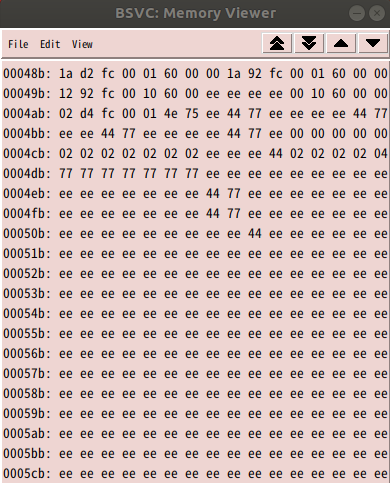
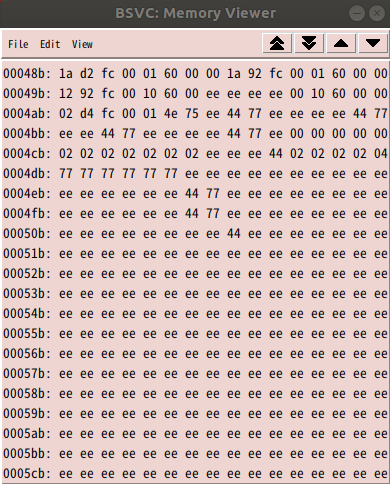
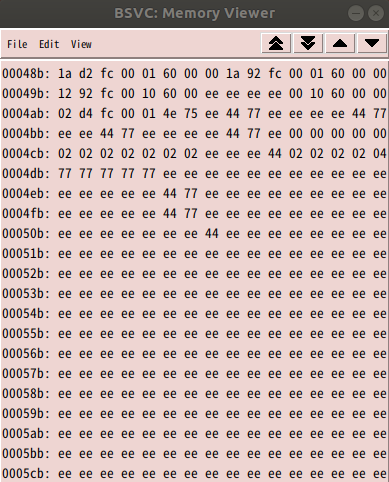
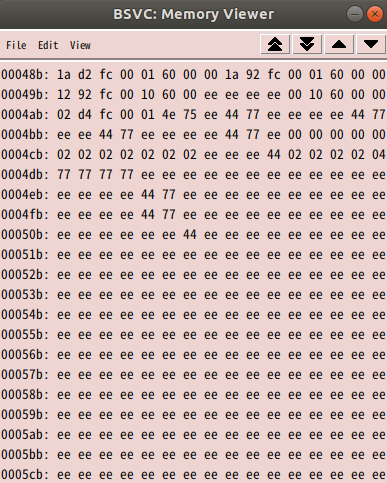
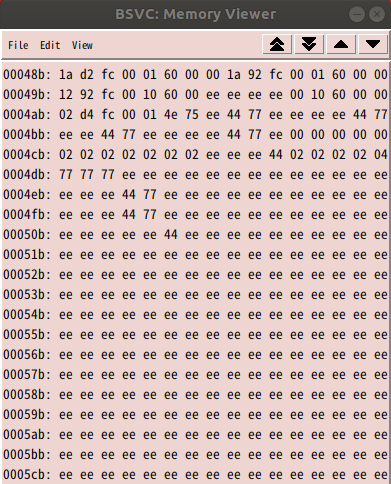
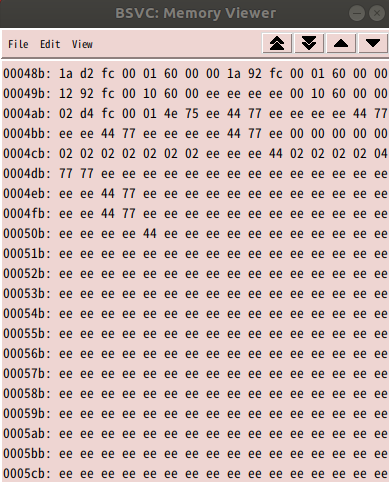
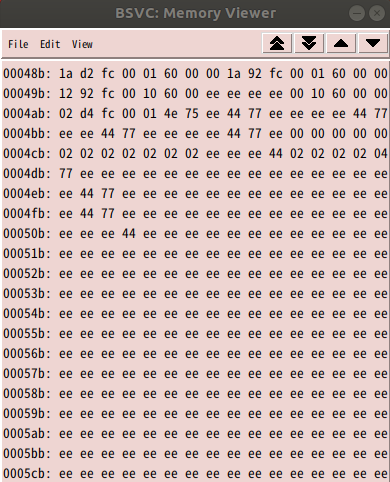
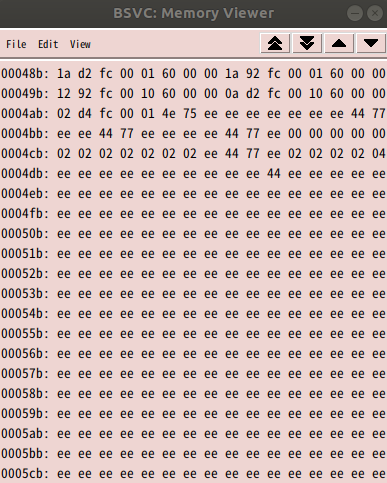
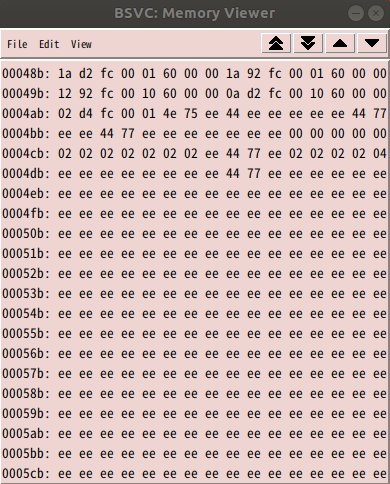
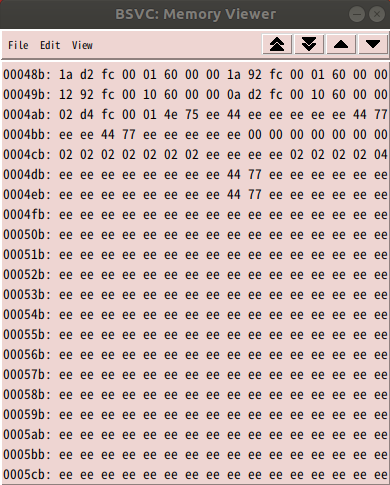
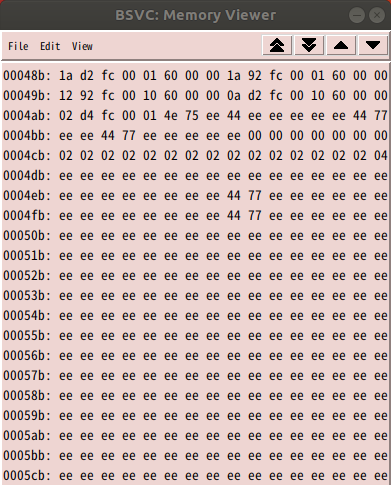
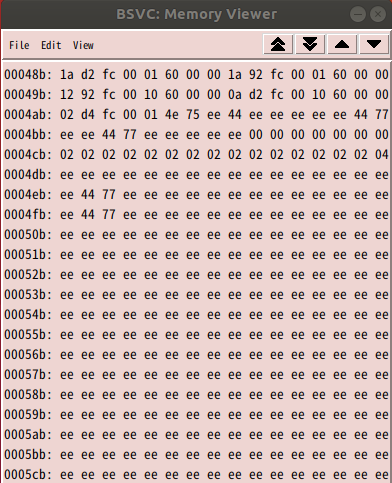
描画する絵を動かす方向を示すデータ領域の「CONTROL」の数値が変わるタイミングを比較することで与えられたプログラムの動作確認を行う。

以上の画面のハードコピー中、緑枠で囲まれた絵が”ee”に埋め尽くされた領域を時計回りに渦を巻くように動いていることが確認できる。

(2)

まず、(1)と同様にメモリの領域の変化を以下に示す。



まず、以上の画面のハードコピー中、青枠で囲まれた絵が(1)同様に描画する絵を動かす方向を示すデータ領域の「CONTROL」の数値に従って動いていることが確認できる。このとき、ハードコピー3枚目から5枚目にかけて、本来描画されるべき範囲である「VIEWTOP」以下の範囲を超えて、他のデータ領域に侵食してしまっている。

3枚目では「CONTROL」の一部を変えているが、次の動きには影響がまだない。

4枚目では実行済みの「CONTROL」の一部を変え、絵となるデータの一部を侵食し始めるが、上書きした部分が”ee”と同じであったため、次の動きに影響はない。

5枚目では絵となるデータの一部を侵食し、異なる値で上書きした。

しかし、6枚目ではここで絵となるデータの先頭アドレスを格納するa1レジスタの値が変わり、絵となるデータの一部を他の値に変え、さらに、データ領域を超えてテキスト領域に侵食してUPとDOWNの一部に影響している。

ゆえに、データ領域において6枚目から12枚目の赤枠に囲まれた部分がRIGHTによって繰り返される。

以上が、「メモリ破壊」の影響と原因である。

(3)

上記のメモリ破壊を防ぐため、描画領域の境界条件として絵となるデータの先頭アドレスを格納するa1レジスタの値と描画領域の大きさを示す#AREASIZEを考慮したプログラムに改良すべきである。

問6

(設問1),(設問2)に必要なアセンブラプログラムを（まとめて）以下に記す。

|  |
| --- |
| .section .text  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\* メインルーチン  \*\* a0:書き込む/読み出すデータの始めアドレス  \*\* a4:書き込みデータの一時保存アドレス（データ量が256バイトを超える場合のみ用いる）  \*\* a5:読み出しデータの一時保存アドレス（データ量が256バイトを超える場合のみ用いる）  \*\* d3:キューの書き込み上限  \*\* d4:書き込み/読み出しデータ数  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  Start:  jsr Init\_Q /\* キューの初期化処理 \*/  lea.l Data\_to\_Que, %a0 /\* 書き込むデータの先頭アドレスをa0レジスタへ \*/  move.l #LENGTH, %d4 /\* 書き込み回数をd4レジスタへ \*/  move.l #257, %d3 /\* 書き込み上限 \*/  Loop1:  subq.w #1, %d4 /\* 書き込みデータ数 - 1 \*/  bcs End\_put /\* d4 - 1 < 0 ならば書き込み完全終了 \*/  subq.w #1, %d3 /\* 書き込み上限 - 1 \*/  bcs End\_put /\* d3 - 1 < 0 ならば書き込み一旦終了 \*/  jsr QueueIn /\* 書き込み処理 \*/  bra Loop1 /\* ループに戻る \*/  End\_put:  movea.l %a0,%a4 /\* 次に書き込むデータの先頭アドレスを一時保存 \*/  lea.l COPY, %a0 /\* 書き込むデータの先頭アドレスをa0レジスタへ \*/  move.l #LENGTH, %d4 /\* 読み出し回数をd4レジスタへ \*/  move.l #257, %d3 /\* 読み出し上限 \*/  Loop2:  subq.w #1, %d4 /\* 読み出しデータ数 - 1 \*/  bcs End\_program /\* d4 - 1 < 0 ならば読み出し完全終了 \*/  subq.w #1, %d3 /\* 読み出し上限 - 1 \*/  bcs End\_get /\* d3 - 1 < 0 ならば読み出し一旦終了 \*/  jsr QueueOut /\* 読み出し処理 \*/  bra Loop2 /\* ループに戻る \*/  End\_get:  movea.l %a4,%a0 /\* 一時保存していた次に書き込むデータの先頭アドレスをa0レジスタに戻す \*/  move.l #257, %d3 /\* 書き込み上限 \*/  bra Loop1  End\_program:  stop #0x2700 /\* 終了 \*/  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\* キューの初期化処理 (サブルーチン1）(p15)  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  Init\_Q:  lea.l BF\_START, %a2 /\* キューのデータ領域の先頭アドレスをa2レジスタへ \*/  move.l %a2, PUT\_PTR /\* キューのデータ領域の先頭アドレス（a2）を書き込み用のポインタへ \*/  move.l %a2, GET\_PTR /\* キューのデータ領域の先頭アドレス（a2）を読み出し用のポインタへ \*/  move.b #0xff, PUT\_FLG /\* キューは「空」なので書き込み「許可」に設定 \*/  move.b #0x00, GET\_FLG /\* キューは「空」なので読み出し「禁止」に設定 \*/  rts  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\* QueueIn キューへのデータ書き込み（サブルーチン2）  \*\* a0:書き込むデータのアドレス  \*\* d0:結果(00:失敗, 00以外:成功)  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  QueueIn:  jsr PUT\_BUF/\* キューへの書き込み\*/  rts /\* メインルーチンへ \*/  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\* キューへのデータ書き込みPUT\_BUF（サブルーチン2-1）(p15)  \*\* a0:書き込むデータのアドレス  \*\* d0:結果(00:失敗, 00以外:成功)  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  PUT\_BUF:  movem.l %a1-%a4,-(%sp) /\* レジスタ退避 \*/  move.b PUT\_FLG, %d0 /\* 書き込み許可フラグをd0レジスタへ \*/  cmp.b #0x00, %d0 /\* 書き込み許可フラグ 0x00:禁止 | 0xff:許可 \*/  beq PUT\_BUF\_Finish /\* 0x00で書き込み「禁止」なら終了 \*/  movea.l PUT\_PTR, %a1 /\* 書き込み用のポインタアドレスをa1レジスタへ \*/  move.b (%a0)+,(%a1)+ /\* データをキューへ入れ、書き込むデータアドレスと書き込み用ポインタを更新（+2） \*/  lea.l BF\_END, %a3 /\* キューデータ領域の末尾アドレスをa3レジスタへ \*/  cmpa.l %a3, %a1 /\* 次書き込もうとしているアドレスa1とキューデータ領域の末尾アドレスa3を比較 \*/  bls PUT\_BUF\_STEP1 /\* a1 < a3　ならば、そのままPUT\_BUF\_STEP1へ \*/  lea.l BF\_START, %a2 /\* 次書き込もうとしているアドレスa1とキューデータ領域の末尾アドレスa3を超えているならば、キューデータ領域の先頭アドレスをa2レジスタへ\*/  movea.l %a2,%a1 /\* 書き込み用ポインタ(a1)をキューデータ領域の先頭アドレス(a2)に更新 \*/  PUT\_BUF\_STEP1:  move.l %a1,PUT\_PTR /\* 書き込み用ポインタを更新 \*/  cmpa.l GET\_PTR,%a1 /\* 読み出し用ポインタと書き込み用ポインタ(a1)を比較する \*/  bne PUT\_BUF\_STEP2 /\* 書き込み用ポインタと読み出し用ポインタが異なる、つまりまだ書き込むことができればそのままPUT\_BUF\_STEP2へ \*/  move.b #0x00,PUT\_FLG /\* 書き込み用ポインタと読み出し用ポインタが同じなら、キューは一杯なので書き込み用ポインタを書き込み「禁止」に \*/  PUT\_BUF\_STEP2:  move.b #0xff, GET\_FLG /\* キューが一杯でなくなったので読み出し用ポインタを「許可」に \*/  PUT\_BUF\_Finish:  movem.l (%sp)+, %a1-%a4 /\* レジスタ復帰 \*/  rts /\* サブルーチンを抜ける \*/  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\* QueueOut キューからのデータ読み出し（サブルーチン3）  \*\* a0:読み出すデータのアドレス  \*\* d0:結果(00:失敗, 00以外:成功)  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  QueueOut:  jsr GET\_BUF/\* キューへの書き込み\*/  rts /\* メインルーチンへ \*/  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\* キューへからのデータ読み出しGET\_BUF（サブルーチン3-1）(p16)  \*\* a0:読み出すデータのアドレス  \*\* d0:結果(00:失敗, 00以外:成功)  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  GET\_BUF:  movem.l %a1-%a4,-(%sp) /\* レジスタ退避 \*/  move.b GET\_FLG, %d0 /\* 読み出し許可フラグをd0レジスタへ \*/  cmp.b #0x00, %d0 /\* 読み出し許可フラグ 0x00:禁止 | 0xff:許可 \*/  beq GET\_BUF\_Finish /\* 0x00で読み出し「禁止」なら終了 \*/  movea.l GET\_PTR, %a1 /\* 読み出し用のポインタアドレスをa1レジスタへ \*/  move.b (%a1)+,(%a0)+ /\* データをキューへ入れ、読み出しデータアドレスa1と読み出しデータ出力先のアドレスa0を更新（+2） \*/  lea.l BF\_END, %a3 /\* キューデータ領域の末尾アドレスをa3レジスタへ \*/  cmpa.l %a3, %a1 /\* 次書き込もうとしているアドレスa1とキューデータ領域の末尾アドレスa3を比較 \*/  bls GET\_BUF\_STEP1 /\* a1 < a3　ならば、そのままGET\_BUF\_STEP1へ \*/  lea.l BF\_START, %a2 /\* 次読み込もうとしているアドレスa1とキューデータ領域の末尾アドレスa3を超えているならば、キューデータ領域の先頭アドレスをa2レジスタへ\*/  movea.l %a2,%a1 /\* 読み込み用ポインタ(a1)をキューデータ領域の先頭アドレス(a2)に更新 \*/  GET\_BUF\_STEP1:  move.l %a1,GET\_PTR /\* 読み出し用ポインタを更新 \*/  cmpa.l PUT\_PTR,%a1 /\* 書き込み用ポインタと読み出し用ポインタ(a1)を比較する \*/  bne GET\_BUF\_STEP2 /\* 書き込み用ポインタと読み出し用ポインタが異なる、つまりまだ読み出すことができればそのままGET\_BUF\_STEP2へ \*/  move.b #0x00,GET\_FLG /\* 書き込み用ポインタと読み出し用ポインタが同じなら、キューは空なので書き込み用ポインタを読み出し「禁止」に \*/  GET\_BUF\_STEP2:  move.b #0xff, GET\_FLG /\* キューが空でなくなったので読み出し用ポインタを「許可」に \*/  GET\_BUF\_Finish:  movea.l %a0, %a5 /\* 更新された読み出しデータ出力先のアドレスa0をCOPYに一時保存 \*/  movem.l (%sp)+, %a1-%a4 /\* レジスタ復帰 \*/  rts /\* サブルーチンを抜ける \*/  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  .section .data  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\*  \*\*  \*\* キュー用のメモリ領域確保  \*\*  \*\*  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\*キューのデータ領域は256バイト(p12)  .equ B\_SIZE, 256  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\*キューデータ領域の先頭アドレス(p12)  BF\_START: .ds.b B\_SIZE-1  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\*キューデータ領域の末尾アドレス(p13)  BF\_END: .ds.b 1  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\*キューに書き込むべきデータアドレスを管理するポインタ(p13)  PUT\_PTR: .ds.l 1  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\*キューから読み出すデータアドレスを管理するポインタ(p13)  GET\_PTR: .ds.l 1  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\*書き込み許可フラグ(p14)  \*\*0x00 -> 書き込み禁止（buffer FULL）  \*\*0xFF -> 書き込み許可  PUT\_FLG: .ds.b 1  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\*読み出し許可フラグ(p14)  \*\*0x00 -> 読み出し禁止（buffer EMPTY）  \*\*0xFF -> 読み出し許可  GET\_FLG: .ds.b 1  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\*  \*\* 書き込むデータ（サンプル）  \*\*  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\* 書き込みデータの長さ  .equ LENGTH,3  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\* 書き込むデータ  Data\_to\_Que: .ascii "ABC"  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  \*\*  \*\* 読み出し先  \*\*  \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*  COPY:  .ds.b 20 /\* 読み出しデータ出力先 \*/  .end |

(設問1)

求めるサブルーチンプログラムは、上記のQueueInとQueueOutである。

プログラムの目的：

サブルーチン化したQueueIn目的はキューへの指定されたメモリアドレスのデータの書き込み機能の作成である。また同様にサブルーチン化したQueueOutの目的はキューからのデータの指定されたメモリアドレスのデータの書き込み機能の作成である。

レジスタ用途：

a0:書き込む/読み出すデータの始めアドレス

a4:書き込みデータの一時保存アドレス（データ量が256バイトを超える場合のみ用いる）

a5:読み出しデータの一時保存アドレス（データ量が256バイトを超える場合のみ用いる）

d3:キューの書き込み上限

d4:書き込み/読み出しデータ数

メモリ内のデータ配置：

0x000400 番地から 0x00053bまではテキスト領域で、0x00053c番地以降がデータ領域である。（入力データによってデータ領域は可変である。）

プログラムの入力：

・読み込みデータ（転送元）を0x000646番地「.section .data　Data\_to\_Que:」以下に

記述する

・読み込みデータのサイズ（何文字か）をシンボルであるLENGTHに入れる

（ASCIIコードに変換して2バイトを1としている）

プログラムの出力：

・0x00053c番地から0x00063bはキューを表す

・0x000646番地から(0x000646 + LENGTH)番地はデータの入力

・(0x000646 + LENGTH)番地から(0x000646 + 2×LENGTH)番地がキューから

の読み出し

プログラムの工夫した点：

本プログラムで工夫した点は二つある。

一つ目は、入力されたデータがなくなったらキューへの書き込みをやめ、直ちにキューからの読み出しを可能にしている点である。

二つ目は、入力されたデータがキューのサイズよりも大きかった場合、キューが一杯になった時点で、キューの読み出しを行い、またキューの書き込み・読み出しの続行を可能にしている点である。これを達成するために、a4,a5レジスタをアドレス一時保存用とし、レジスタ退避・復帰を行った。

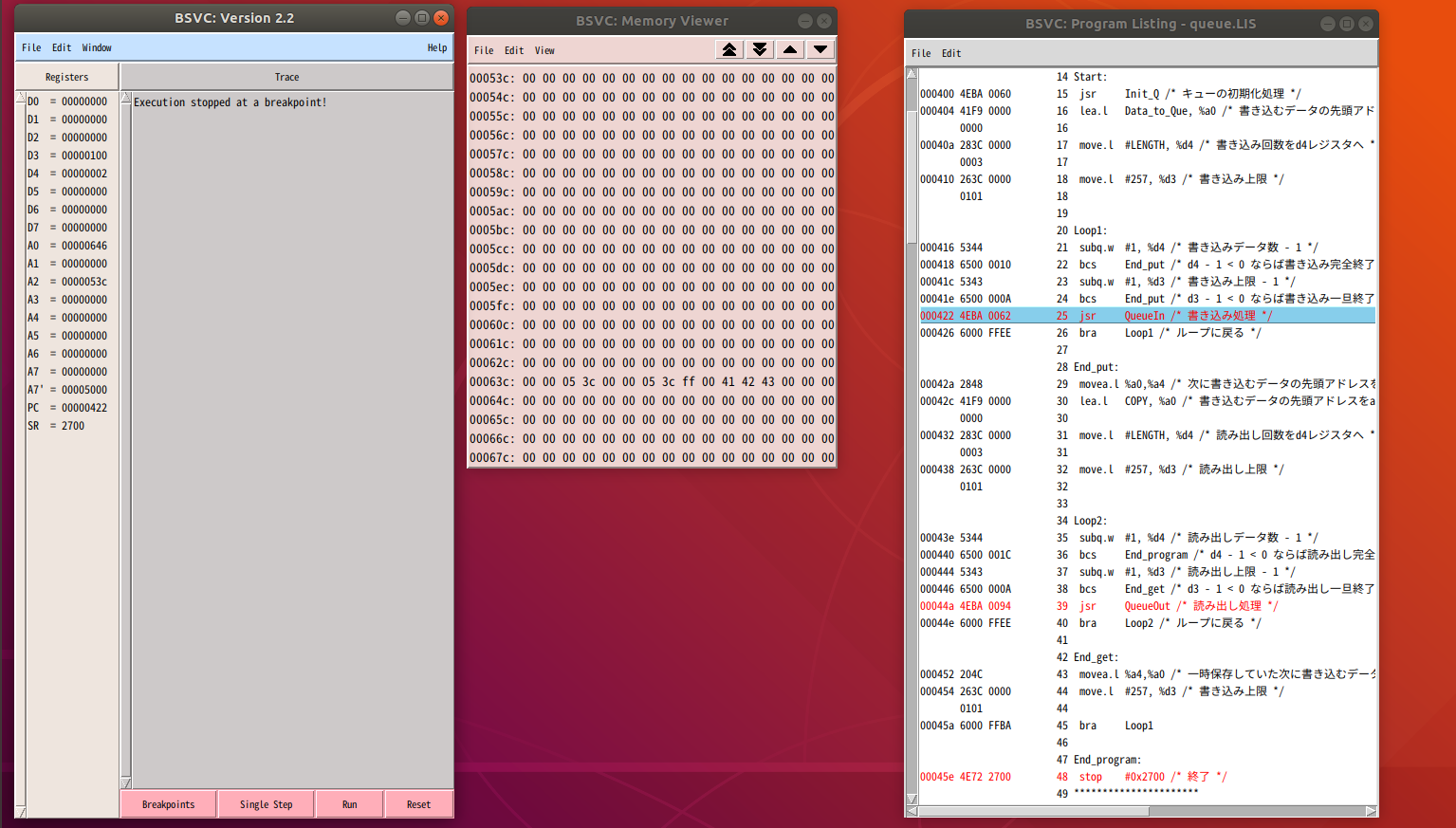
(設問2)

求めるプログラムは上記のとおりである。

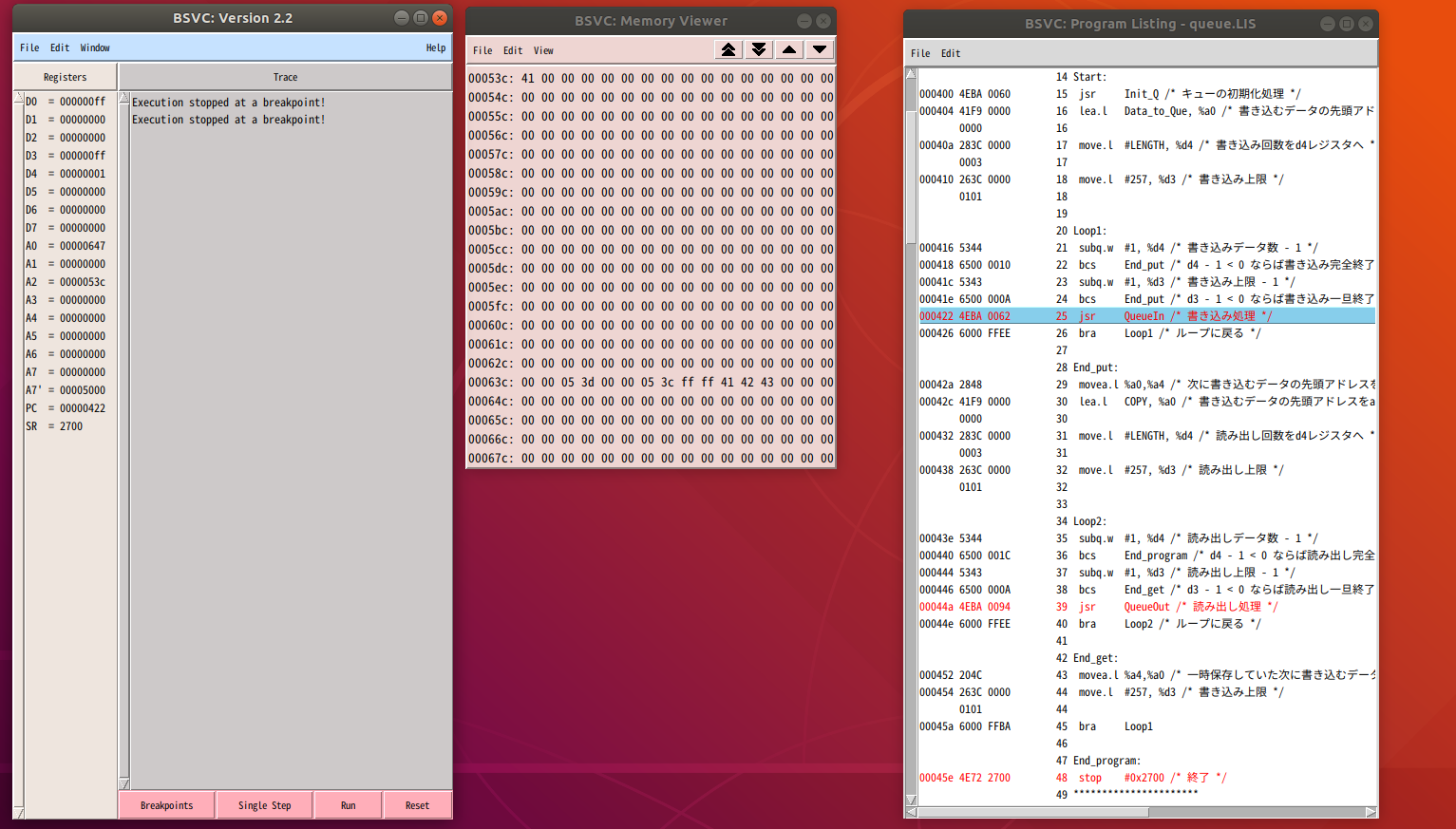
(設問3a)

プログラムの実行結果を、キューの変化が分かりやすいフェーズのメモリ配置を示すことで報告する。

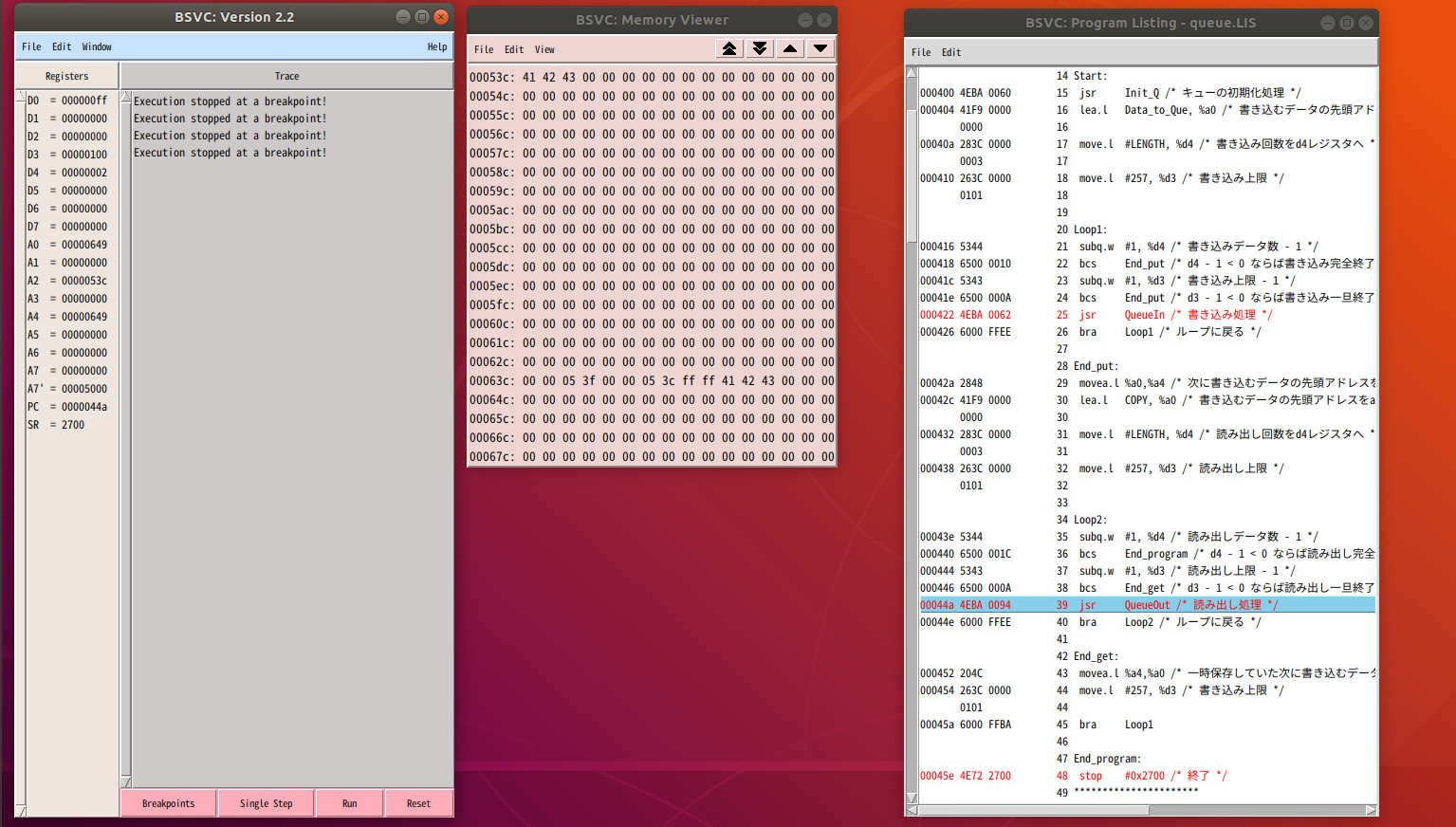
「キュー初期化後」



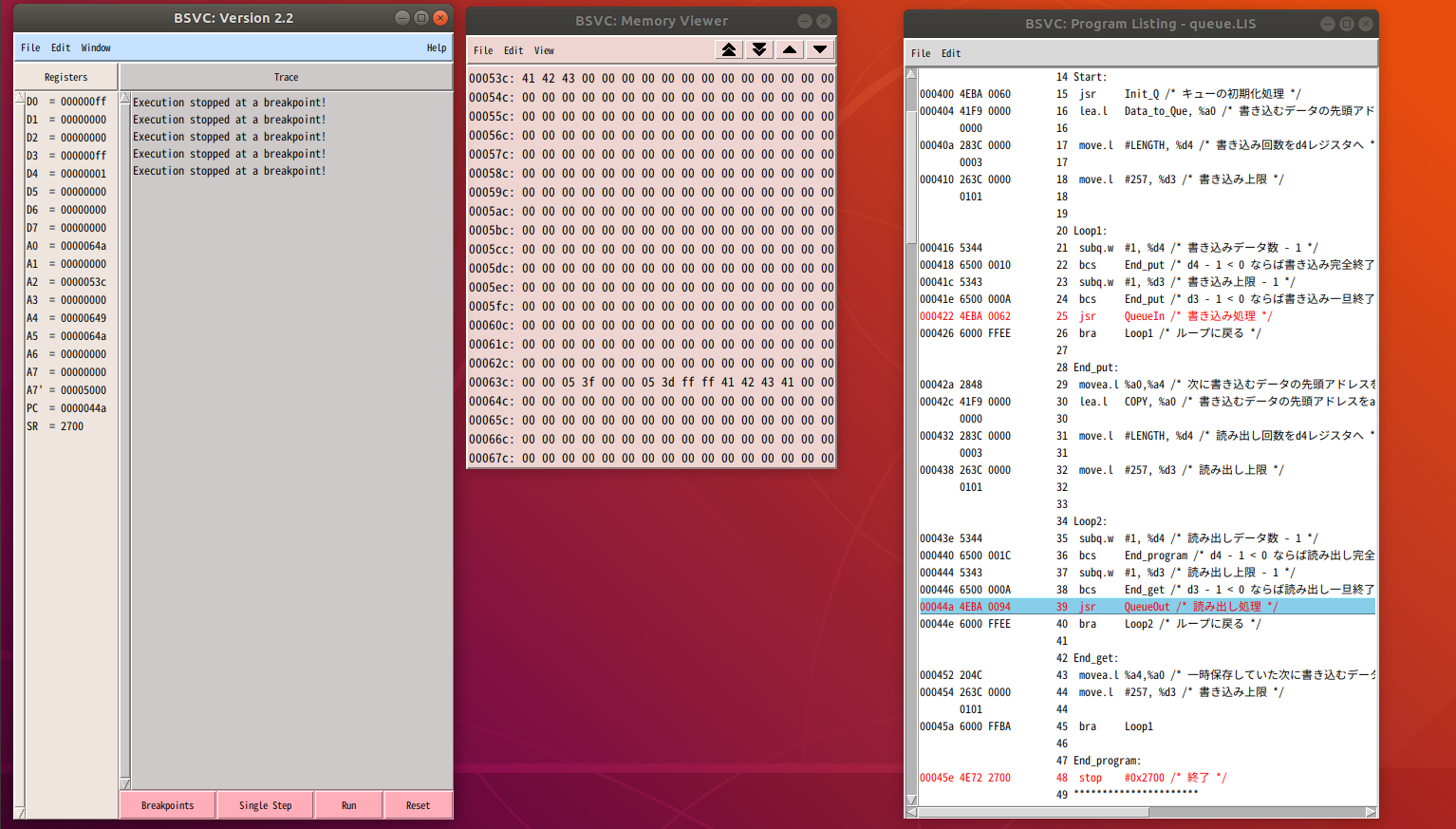
「キューへの書き込み一回目終了」



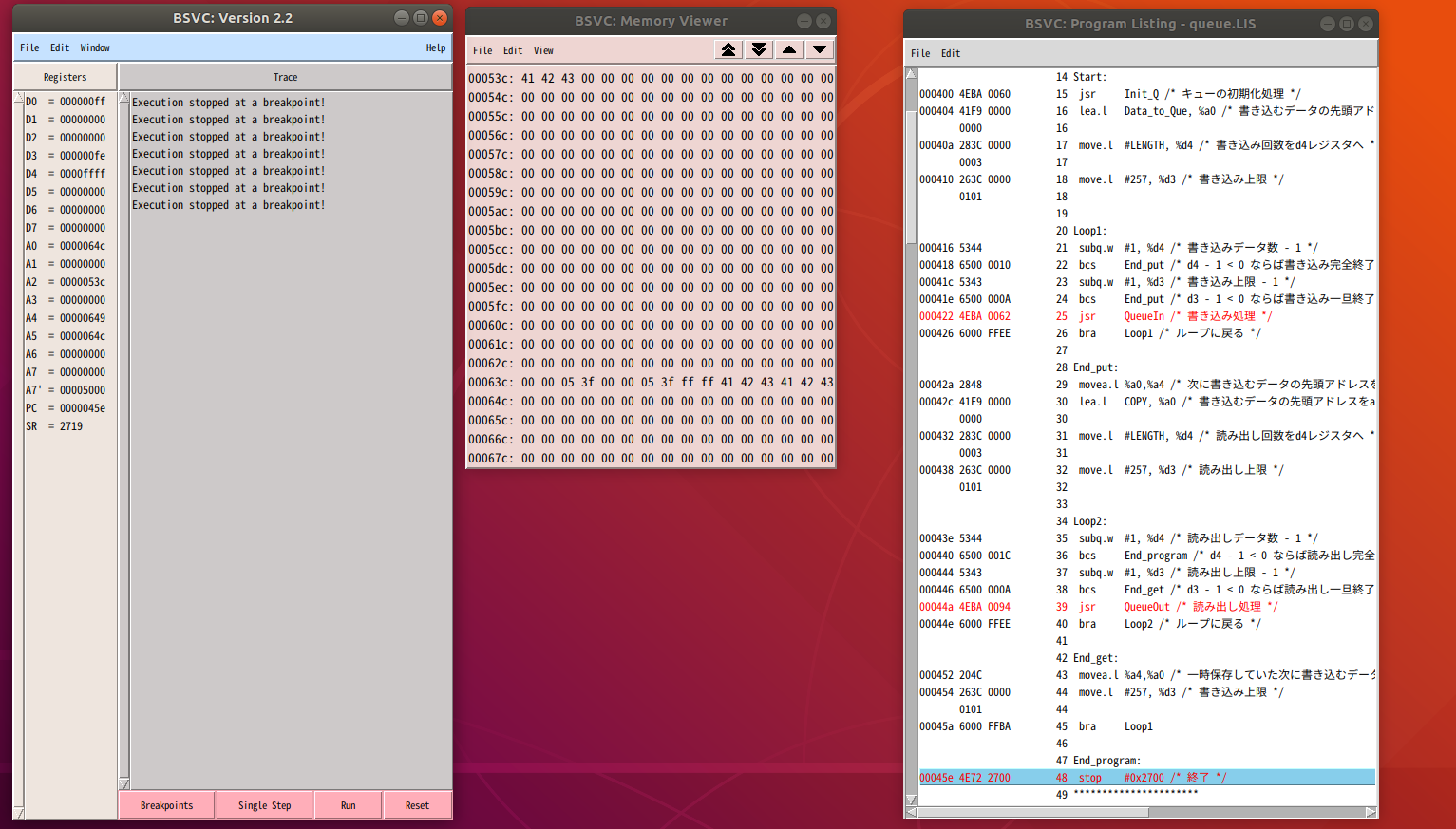
「キューへの書き込み終了・キューからの読み出し開始前」



「キューからの読み出し一回目終了」



「キューからの読み出し終了・プログラム終了直前」



(設問3b)

必要なキューへの書き出し・キューからの読み出しを行えている。

(設問4)

まず、作成したプログラムはキューへの書き込みをキューからの読み出しに先行して行っている。そのためデータが空になる入力データがない場合であり、読み出し許可フラグで制御している。

そして、キューが一杯の時であるが、(設問1)でも述べた通り、入力されたデータがキューのサイズよりも大きかった場合、書き込みを続けキューが一杯になった時点で、キューの読み出しを行い、またキューの書き込み・読み出しの続行を可能にしている。これを達成するために、a4レジスタはレジスタで退避し、a5レジスタは退避していない。

(設問5)

感想：

本項（レポート2問6）ではアセンブラ実習6で扱ったキューのプログラムを改良することでプログラム作成をした。改良前はサブルーチン化しなくてもジャンプ命令などで実装可能だったが、改良後は（a0レジスタを書き込む/読み出すデータの始めアドレスレジスタと固定する場合）サブルーチン化しないと実装ができなかった。つまりシステムスタックへの退避を有効利用できたように思える。