## معماری سیستمهای موازی - تمرین برنامهنویسی

- یک با توجه به نسبت اندازه ی S و Q، الگوریتمهایی که میتوان برای مسئله ی بالا ارائه داد را تحلیل کنید. سپس، یکی از این الگوریتمها را پیاده سازی نمایید.
- دو با استفاده از کتابخانهی PThreads سعی کنید الگوریتم قسمت یک را موازی کنید؛ تعداد ریسمانها (Speedup) را با فزایش تعداد ریسمانها برای یک پردازنده ی چند هستهای در یک نمودار نشان دهید.
- سه با استفاده از Intrinsics برای دستورات AVX یا SSE سعی کنید الگوریتم گام دوم را بهبود دهید. میزان تسریع را محاسبه نمایید.
- چهار برنامه ی گام یک را با استفاده از OpenMP به صورت موازی پیاده سازی کنید و تسریع آن را با گام سوم مقایسه نمایید.
- پنج با استفاده از OpenCL برنامه ی گام یکم را بیان کنید و آن را روی یک پردازنده ی چند هسته ای و کارت گرافیکی شرکت اینتل آزمایش نمایید.

## شیوهی آزمایش

ورودی برنامهها از الگوی یکسانی پیروی می کند: ورودی با دو عدد شروع می شود که اندازه ی S و Q را مشخص می کنند و مشخص می کنند. سپس به تعداد S عدد در ورودی ظاهر می شوند که اعضای S را مشخص می کنند و بعد از آن S از این می کنند. خروجی باید شامل S اعضای S را بیان می کنند. خروجی باید شامل S از این که هر خط پاسخ پرسش متناظر آن در ورودی می باشد. همچنین، در محاسبه ی زمان اجرای هر یک از این الگوریتم ها، زمان ورودی و خروجی را لحاظ نکنید.