مجموع نمرهها: ۱۰۰

(۳۰) در قطعه کدهای زیر، عدد x در بین تعدادی عدد جستجو می شود. در یکی از این قطعه کدها از آرایه و در دیگری از لیست پیوندی برای نگهداری عددها استفاده شده است. الف) محلی گرایی (Locality) را در این دو قطعه کد مقایسه نمایید. ب) چگونه و در چه صورتی کامپایلر می تواند به کاهش تأخیر دسترسی به حافظه در لیست پیوندی کمک کند؟ ج) با دلیل پیشبینی کنید که در هر یک از این دو قطعه کد، آیا استفاده از ریسمانهای سخت افزاری (Threading)، پردازنده های چند هسته ای یا اجرای دستورات به صورت SIMD در افزایش سرعت مؤثر است یا خیر (در صورت امکان می توان دورهای حلقه ها را بین چند ریسمان سیستم عامل تقسیم کرد). هر یک از این سه عامل را به صورت مجزا بررسی کنید.

(۲۰) ۲ در قطعه کد زیر، آرایه N ، N عدد را نگه می دارد، آرایه P جایگشتی از اعداد صحیح مثبت کوچکتر از N است (یعنی اعداد صفر تا N – N به ترتیبی نامشخص در آرایه P قرار دارند) و آرایه P خروجی است (تابع N – N به ترتیبی نامشخص در آرایه P قرار دارند) و آرایه P خروجی است (تابع P به ترتیبی نامشخص در آرایه P قرار دارند) و آرایه P عدد ورودی محاسبه می کند و بر می گرداند). در مدل حافظه P مشترک، برای موازی کردن این قطعه کد، دورهای حلقه بین بردازه ها تقسیم شده اند. چگونه اشتراک کاذب (False sharing) رخ می دهد و چگونه می توان بدون تغییر آرایه P از آن جلوگیری نمود؟

```
for (i = 0; i < N; i++)
B[A[P[i]]] = compute(A[i]);</pre>
```

ر۲۰) \mathbf{r} آیا امکان دارد در یک حافظه \mathbf{r} Coherent پس از اجرای موازی سه قطعه کد زیر توسط سه پردازنده، مقدار نهایی متغیرهای \mathbf{r} (۲۰) \mathbf{r} b و \mathbf{r} برابر یک شود (مقدار اولیه \mathbf{r} متغیرها صفر است) \mathbf{r} اگر خیر، کدام شرط لازم Coherency و چگونه نقض می شود \mathbf{r}

(۳۰) ۴ در پروتکل MESI، دنبالهی پیغامهایی که توسط حافظهی نهان پردازنده ها روی گذرگاه مشترک (Bus) قرار می گیرند تا در MESI قطعه کد سؤال قبل مقدار متغیر a و b به ترتیب دو و یک شود را بنویسید. یادآوری می شود که پیغامهای گذرگاه در BusVI و BusRdX و BusRdX) (فرض کنید حافظه های نهان Write-allocate هستند).