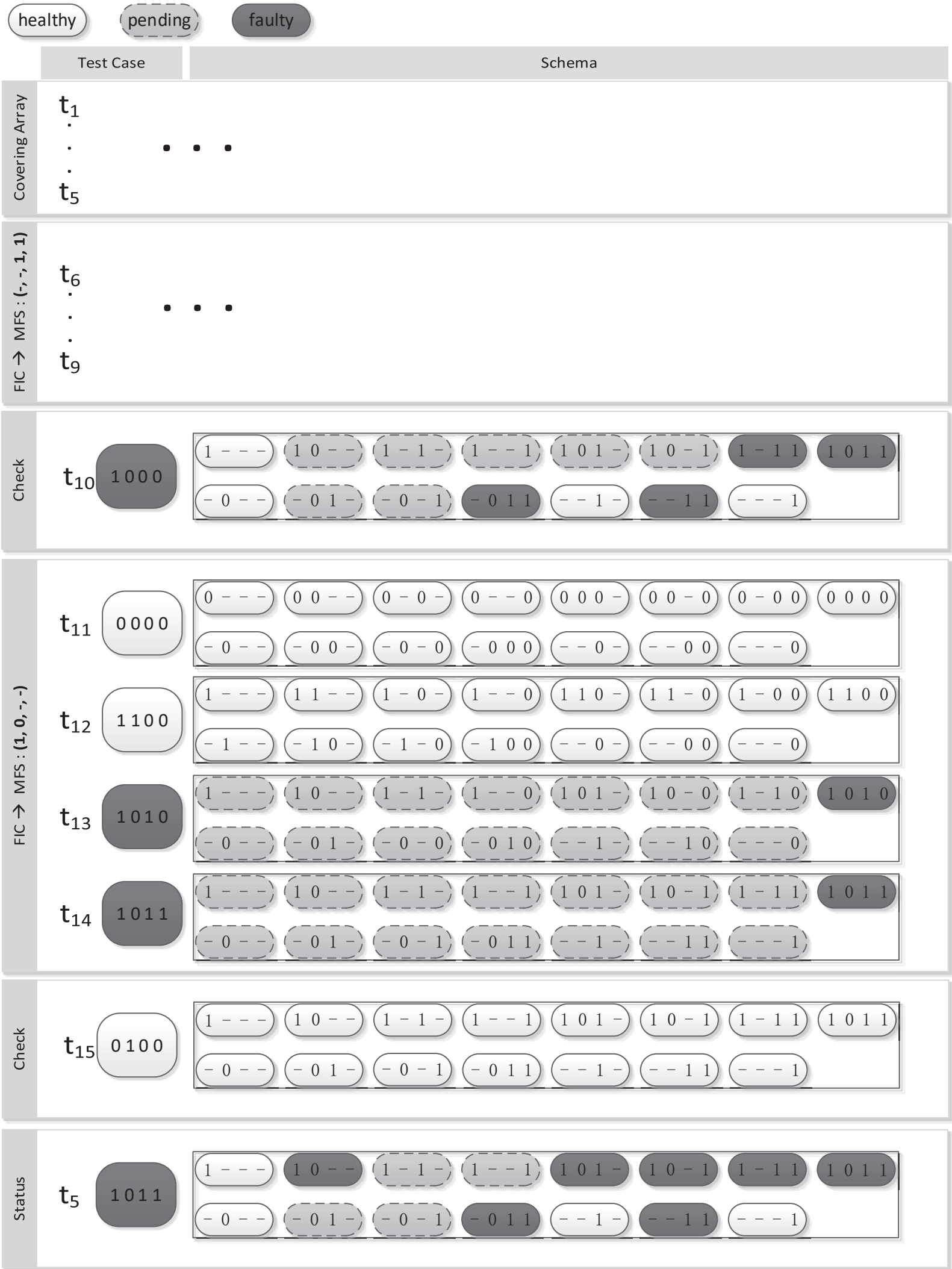
healthy
pending
faulty
Test Case
Schema
Covering Array
t1
t5
FIC → MFS : (-, -, 1, 1)
t6
t9
Check
t10
1000
1---
10--
1-1-
1--1
101-
10-1
1-11
1011
-0--
-01-
-0-1
-011
--1-
--11
---1
FIC → MFS : (1, 0, -, -)
t11
0000
0---
00--
0-0-
0--0
000-
00-0
0-00
0000
-0--
-00-
-0-0
-000
--0-
--00
---0
t12
1100
1---
11--
1-0-
1--0
110-
11-0
1-00
1100
-1--
-10-
-1-0
-100
--0-
--00
---0
t13
1010
1---
10--
1-1-
1--0
101-
10-0
1-10
1010
-0--
-01-
-0-0
-010
--1-
--10
---0
t14
1011
1---
10--
1-1-
1--1
101-
10-1
1-11
1011
-0--
-01-
-0-1
-011
--1-
--11
---1
Check
t15
0100
1---
10--
1-1-
1--1
101-
10-1
1-11
1011
-0--
-01-
-0-1
-011
--1-
--11
---1
Status
t5
1011
1---
10--
1-1-
1--1
101-
10-1
1-11
1011
-0--
-01-
-0-1
-011
--1-
--11
---1