

	Test Case	Schema
Covering Array	<div><div>t₁</div><div>.</div><div>.</div><div>.</div><div>t₅</div></div>	

FINOVLP → MFS : (-, -, 1, 1) (1, 0, -, -)	<div><div>t₆</div><div>.</div><div>.</div><div>.</div><div>t₁₅</div></div>
---	--

Checking Pending Schemas	<div><div>t₁₆</div><div>1110</div><div><div>1---</div><div>11--</div><div>1-1-</div><div>1--0</div><div>111-</div><div>11-0</div><div>1-10</div><div>1110</div></div><div><div>-1--</div><div>-11-</div><div>-1-0</div><div>-110</div><div>--1-</div><div>--10</div><div>---0</div></div></div>
	<div><div>t₁₇</div><div>1101</div><div><div>1---</div><div>11--</div><div>1-0-</div><div>1--1</div><div>110-</div><div>11-1</div><div>1-01</div><div>1101</div></div><div><div>-1--</div><div>-10-</div><div>-1-1</div><div>-101</div><div>--0-</div><div>--01</div><div>---1</div></div></div>
	<div><div>t₁₈</div><div>0010</div><div><div>0---</div><div>00--</div><div>0-1-</div><div>0--0</div><div>001-</div><div>00-0</div><div>0-10</div><div>0010</div></div><div><div>-0--</div><div>-01-</div><div>-0-0</div><div>-010</div><div>--1-</div><div>--10</div><div>---0</div></div></div>
	<div><div>t₁₉</div><div>0001</div><div><div>0---</div><div>00--</div><div>0-0-</div><div>0--1</div><div>000-</div><div>00-1</div><div>0-01</div><div>0001</div></div><div><div>-0--</div><div>-00-</div><div>-0-1</div><div>-001</div><div>--0-</div><div>--01</div><div>---1</div></div></div>

Status	<div><div>t₅</div><div>1011</div><div><div>1---</div><div>10--</div><div>1-1-</div><div>1--1</div><div>101-</div><div>10-1</div><div>1-11</div><div>1011</div></div><div><div>-0--</div><div>-01-</div><div>-0-1</div><div>-011</div><div>--1-</div><div>--11</div><div>---1</div></div></div>
--------	---