

模电实验报告 6：有源 RC 电压放大实验

xy 学号 匡亚明学院

2019 年 2 月 29 日

1 实验目的

1. 学习有源 RC 电压放大器。本实验有三个电路，同相输入放大器，反相输入放大器，三运放仪器放大器。

2 实验仪器

示波器、信号发生器、交流毫伏表、数字万用表。

3 预习内容

1. 阅读 LF353 的“数据手册”，了解 LF353 的性能。
2. 复习关于用运放和 RC 组成的电压放大器的理论知识。
3. 阅读本次实验的教材，学习关于计及运放频率特性的有源 RC 电路的分析方法。

4 实验原理

4.1 运算放大器与有源 RC 电路

图 (1) 是 LF353 数据手册中给出的简化原理图。由图可见，它可划分为三个单元电路。第一个单元是由漏极电流源 I_1 、场效应管 Q_1 、 Q_2 和源极恒流源负载 (由 Q_3 、 D_1 、 R_1 、 R_2 组成) 组成的差动放大器。容易看出，它有很高的输入电阻和很大的 CMRR(共模抑制比)。第二个单元是由集电极电流源 I_2 、第三个单元防输出交越失真二极管 D_2 、 D_3 、三极管 Q_4 和交流电压负反馈电容 C_1 组成。容易看出，它有很高的电压放大倍数。第三个单元是由 Q_5 、 Q_6 和防输出交越失真二极管 D_2 、 D_3 组成的甲乙类功率放大器。容易看出，它放大电流，使运放有一定的带负载能力，亦使运放的输出电阻足够小。通常，集成运放是高输入电阻、高电压放大倍数、低输出电阻的放大器。它由多个功能不同的放大单元电路级连组成。根据级连位置，在图 5.1 中称第一级差动放大器为输入放大器或前置放大器，称第二级电压放大器为通道放大器，称第三级甲乙类功率放大器为输出放大器。显然，这三个放大单元电路在整个运放中的位置是不能改变的。通常，一个实用的放大器至少也应包括输入放大器、通道放大器和输出放大器。在已做过的四个实验中的放大电路都是放大单元电路，并不是一个实用的放大器。其中，实验 1 是没有交流负反馈的电压放大器，在实际中很少使用；实验 2 是有交流负反馈的电压放大器，可用做通道放大器；实验 3 是差动放大器，若去掉输入端的 R_{b1} 、 R_{b2} ，可用做输入放大器；实验 4 是甲乙类功率放大器，可用做输出放大器。

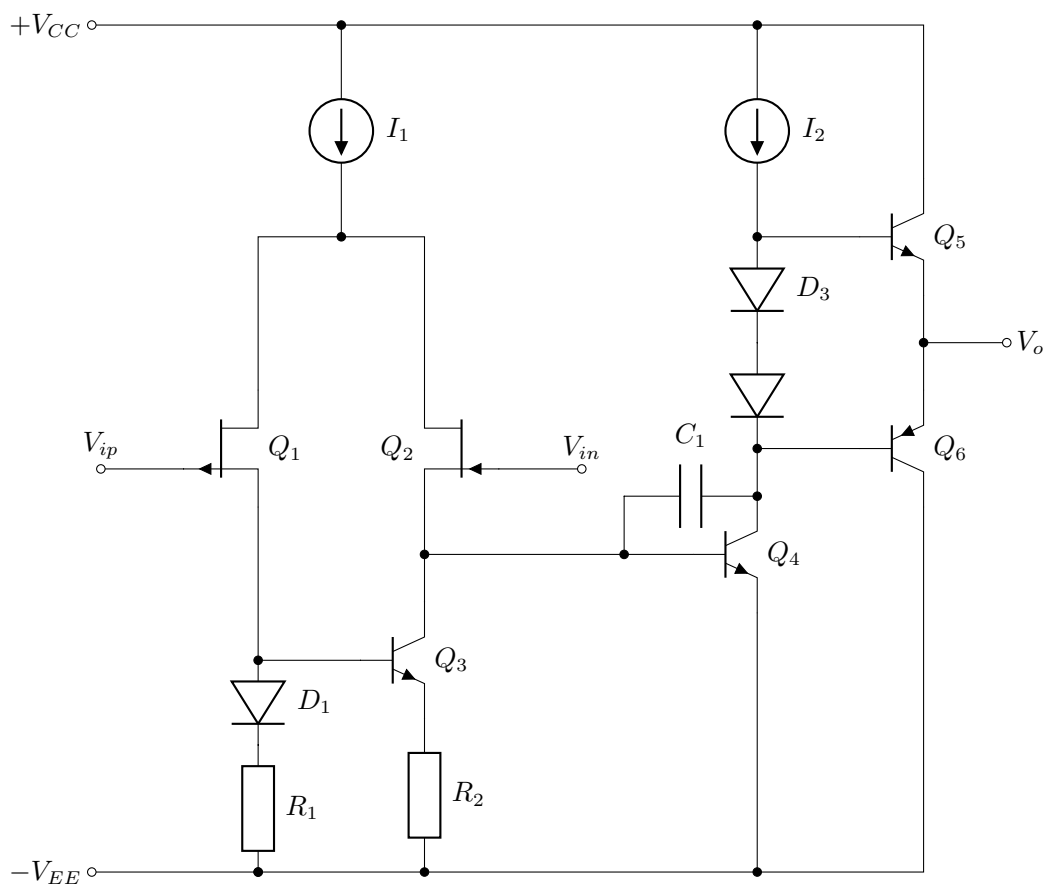


图 1: LM353 等效原理示意图

理想运放有以下假设 (并非理想运放的全部假设):

1. 开环增益无穷大, $A_{A_0} \rightarrow \infty$ 。
2. 输入阻抗无穷大, $R_{ai} \rightarrow \infty$ 。
3. 共模抑制比无穷大, $CMRR \rightarrow \infty$ 。
4. 输入失调电压为零, $V_{ioff} \rightarrow 0$ 。
5. 输入失调电流为零, $I_{ioff} \rightarrow 0$ 。
6. 输出电阻为零, $R_{A_o} \rightarrow 0$ 。

以上假设使电路分析大大简化, 得到的结果往往十分简洁。实际运放的前三项都不是无穷大, 后三项也都不为零。在实际电路中, 电路的实际性能指标与设计值之间有差别这是不可避免的, 只要这种差别足够小, 或在允许的范围内, 就可以认可。例如:

1. 当运放的开环增益大于大于用运放构成的闭环放大器的闭环增益时, 就可以认为运放的开环增益无穷大, 即 $A_{A_0} \rightarrow \infty$ 。
2. 当运放输入端所接电阻的阻值远小于小于运放输入电阻时, 就可以认为运放的输入阻抗无穷大, 即 $R_{ai} \rightarrow \infty$ 。
3. 当用运放构成的放大器的输入电阻远小于小于共模干扰源内阻时, 就可以认为运放共模抑制比无穷大, 即 $CMRR \rightarrow \infty$ 。

4. 当运放直流闭环后, 输入信号电压大于大于输入失调电压时, 就可以认为运放的输入失调电压为零, 即 $V_{ioff} \rightarrow 0$ 。
5. 当与运放输入端相连元件中的电流大于大于输入失调电流时, 就可以认为运放的输入失调电流为零, 即 $I_{ioff} \rightarrow 0$ 。
6. 当运放输出端所接负载电阻远大于大于运放输出电阻时, 就可以认为运放的输出电阻为零, 即 $R_{A_o} \rightarrow 0$ 。

在许多场合, 理想运放的假设并不成立。例如: 某运放在 10kHz 处的开环增益为 100, 用该运放组成的反向输入放大器, 用理想运放假设按闭环增益为 20 倍设计。当输入信号频率为 10kHz 时, 放大器的实际放大倍数约为 16 倍。可见, 这里就不能假设运放的开环增益为无穷大。某运放的 CMRR 为 100dB, 而要求设计的放大器输入阻抗大于 $2M\Omega$, 共模抑制比大于 93dB, 这时候就不能假设运放的 CMRR 无穷大。某电压型运放的输出电阻为 60Ω , 通常要求负载大于等于 $2k\Omega$, 运放才能正常工作, 才能假设运放 $R_{A_o} \rightarrow 0$ 。若负载电阻过小, 例如, 负载被误接为 100Ω , 则运放不能正常工作, 还有可能损坏运放。实验 6 图 (1) 所示积分器, 由于直流开环, 运放直流开环增益很大, 运放输入端的直流失调电压将乘以开环放大倍数被放大, 往往使输出直流超过运放的直流偏置电压, 积分器因阻塞而不能工作。这时就不能假设运放输入失调电压为零。称由 R、C 和运放组成的电路为有源 RC 电路。这是一类广泛使用的电路。用运放和 RC 的电压放大器是有源 RC 电路中的一类电路。在电子专业教学计划中, 通常“模拟电路”是第一门电子技术课。在此之前, 学习者大都仅仅学习了“电路分析”或/和“电工学”, 可能只有少数学校已讲授了“信号与系统”。所以, 为了简化, 在模拟电路课程中往往以“理想运放”为基础讲述有源 RC 电路。实际情况是: 由“理想运放”导出的对有源 RC 电路的描述往往在几 kHz 以上的频段上就与实际电路有差别, 甚至有很大差别。电路实验课的内容是面对实际电路的。在以后关于运放的实验中, 将主要强调用计及运放频率特性的分析方法分析有源 RC 电路, 由此导出的对有源 RC 电路的描述与实际电路的差别将大大缩小。

4.2 运放的频率特性

运放被认为是线性电路。由线性系统理论, 当电路的输入

$$x(t) = X \sin(\omega t + \varphi_x) \quad (1)$$

为正弦波时, 则输出 $y(t)$ 为与 $x(t)$ 同频率的正弦波, 其幅值被电路 $|H(j\omega)|$ 加权, 相位被延迟 $\varphi_H(\omega)$

$$y(t) = |H(j\omega)| X_0 \sin(\omega t + \varphi_x + \varphi_H(\omega)) \quad (2)$$

称

$$H(j\omega) = \frac{Y(j\omega)}{X(j\omega)} = |H(j\omega)| e^{j\varphi_H(\omega)} \quad (3)$$

为电路的频率特性函数, 其中, $|H(j\omega)|$ 为幅频特性函数, $\varphi_H(\omega)$ 为相频特性函数。对实际电路, 即物理可实现系统, $\varphi_H(\omega) \leq 0$ 。由线性系统理论还可知, 对于最小相位线性系统的幅频特性与相频特性不是相互独立的, 即已知幅频特性可以导出相频特性, 已知相频特性可以导出幅频特性。所以, 在后面计及运放的频率特性时, 往往仅使用其幅频特性。使用运放的幅频特性与使用运放的相频特性是等价的。以 OP07 为例试述运放的频率特性。由 OP07 的典型频率特性曲线 (又称为 Bode 图) 可知, 它是一个典型的二阶系统, 其传递函数为

$$A_o = \frac{V_o(s)}{V_i(s)} = \frac{k_0}{(T_1 s + 1)(T_2 s + 1)} = \frac{k_0 \omega_1 \omega_2}{(s + \omega_1)(s + \omega_2)} \quad (4)$$

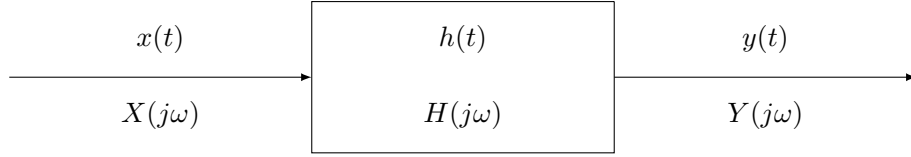


图 2: 线性系统的频率特性函数

在稳态

$$A_0(j\omega) = \frac{V_o(j\omega)}{V_i(j\omega)} = \frac{k_0\omega_1}{(j\omega + \omega_1)(j\omega + \omega_2)} \quad (5)$$

其中, $V_o(j\omega)$ 为运放输出的傅立叶变换, $V_i(j\omega)$ 为运放输入的傅立叶变换。称 (5) 式为运放的频率特性函数。其中, k_0 为开环增益, 约为 112dB, 即 400000; $f_1 \approx 1.5\text{Hz}$, $\omega_1 \approx 9.425\text{rad/s}$, $T_1 = 1/\omega_1 \approx 106\text{ms}$; $f_2 \approx 270\text{kHz}$, $\omega_2 \approx 1.696 \times 10^6\text{rad/s}$, $T_2 = 1/\omega_2 \approx 589\text{ns}$; 带宽增益积 BWG=600kHz。

5 实验内容

5.1 同相输入放大器

同相输入放大器如图 (3)。由电路可立以下方程

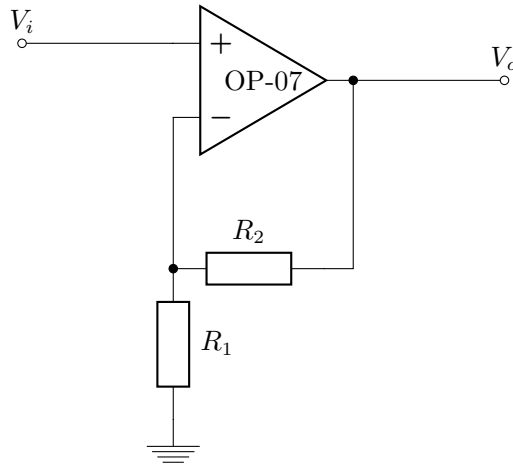


图 3: 同相输入放大器

$$V_N = \frac{R_1}{R_1 + R_2} V_o (V_i - V_N) A_o(s) = V_o \quad (6)$$

其中, $A_o(s)$ 为运放的传递函数。经代数运算可得同相输入放大器的传递函数

$$H(s) = \frac{A_o(s)}{1 + F \cdot A_o(s)} = \frac{A_o(s)}{1 + A_o(s)/H(0)} \quad (7)$$

其中, $F = \frac{R_1}{(R_1 + R_2)}$ 为反馈系数; $H(0) \approx 1/F$ 为理想运放假设时的同相输入放大器的电压放大倍数。称 $0.707A_o(0)$ 处的频率为截止频率 ω_n 。由于 $\omega_1 \ll \omega_2$, 所以在以下分析 ω_n 时将 (4) 式简化为

$$A_o(s) \approx \frac{k_0\omega_1}{s + \omega_1} \quad (8)$$

将 (8) 式代入 (7) 式

$$H(s) = \frac{k_0 \omega_1}{s + \omega_1(1 + k_0 F)} \quad (9)$$

可见，在计及运放频率特性后，同相输入放大器为一阶低通电路，其截止频率为

$$\omega_n = \omega_1(1 + k_0 F) = \omega_1(1 + k_0 H(0)) \approx \omega_1 k_0 / H(0) = BWG / H(0) \quad (10)$$

若在图 (3) 所示电路中， $R_2=10k\Omega$ ， $R_2=390k\Omega$ ，则由 (10) 式可得

$$f_n \approx 1.5 \times 4 \times 10^5 / 40 = 15kHz \quad (11)$$

可见，理想运放假设时的同相输入放大器的电压放大倍数越大，其通频带越窄。本例的通频带为 $(0, f_n)$ 。

在图 (3) 中取 $R_1=10k\Omega$ ， $R_2=390k\Omega$ ，运放为 OP07，测量同相输入放大器的幅频特性曲线。将运放换为 LF353，再测量同相输入放大器的幅频特性曲线。试比较两者的同异，试分析原因。

5.2 反相输入放大器

反相输入放大器如图 (4)。由电路可立以下方程

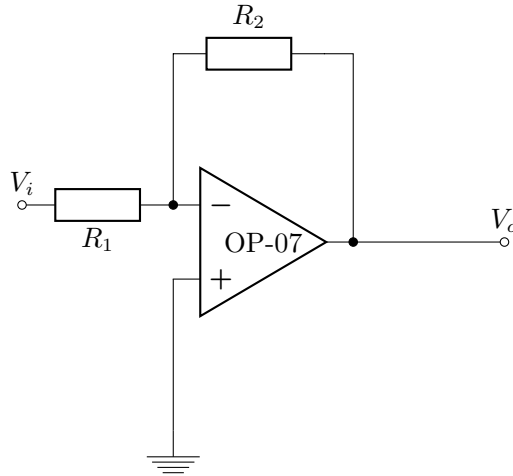


图 4: 反相输入放大器

$$\frac{V_i - V_N}{R_1} + \frac{V_0 - V_N}{R_2} = 0 \quad V_0 = -A_o(s)V_N \quad (12)$$

其中， $A_o(s)$ 为运放的传递函数。经代数运算可得反相输入放大器的传递函数

$$H(s) = -\frac{R_2}{R_1} \frac{A_o(s)}{A_o(s) + 1 + R_2/R_1} = H(0) \frac{A_o(s)}{A_o(s) + 1 - H(0)} \quad (13)$$

其中， $H(0)=-R_2/R_1$ ，为理想运放假设时的反相输入放大器的电压放大倍数。将 (8) 式代入 (13) 式

$$H(s) = \frac{H(0)}{1 - H(0)} \frac{k_0 \omega_1}{s + \omega_1(1 + k_0/(1 - H(0)))} \quad (14)$$

可见，在计及运放频率特性后，反相输入放大器亦为一阶低通电路，其截止频率为

$$\omega_n = \omega_1(1 + k_0/(1 - H(0))) \approx -\omega_1 k_0 / H(0) = -BWG / H(0) \quad (15)$$

若在图 (4) 所示电路中, $R_1=10k\Omega$, $R_2=400k\Omega$, 则由 (15) 式可得

$$f_n \approx 1.5 \times 4 \times 10^5 / 40 = 15kHz \quad (16)$$

可见, 在理想运放假设下, 反相输入放大器的电压放大倍数越大, 其通频带越窄。

在图 (4) 中取 $R_1=10k\Omega$, $R_2=400k\Omega$, 运放为 OP07, 测量反相输入放大器的幅频特性曲线。将运放换为 LF353, 再测量反相输入放大器的幅频特性曲线。试比较两者的同异, 试分析原因。

5.3 有反馈电容的反相输入放大器 (一阶低通滤波器)

电路如图 (5)。若假设运放开环增益无穷大, 则十分容易得到其传递函数,

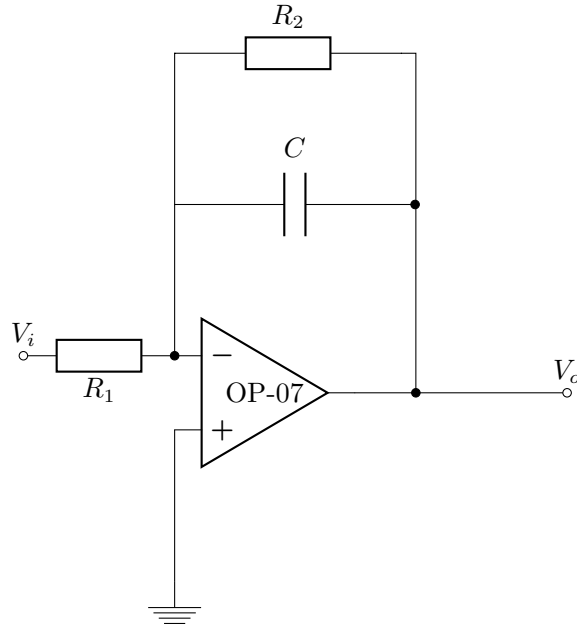


图 5: 一阶低通滤波器

$$H_1(s) = -\frac{R_2}{R_1} \frac{1}{R_2 C s + 1} = \frac{H_0 \omega_n}{s + \omega_n} = \frac{N_0(s)}{D_0(s)} \quad (17)$$

其中, $H_0 = -R_2/R_1$, $\omega_0 = 1/R_2 C$. 计及运放频率特性可立出运放反相输入端电流方程和运放电压传输方程,

$$-V_i g_1 + (g_1 + g_2 + sC)V_N - (g_2 + sC)V_o = 0 - V_N A_o(s) = V_o \quad (18)$$

其中, g 为电导。将上式写成矩阵形式

$$\begin{bmatrix} g_1 + g_2 + sC & -(g_2 + sC) \\ A_o(s) & 1 \end{bmatrix} \begin{bmatrix} V_N \\ V_o \end{bmatrix} = \begin{bmatrix} V_i g_1 \\ 0 \end{bmatrix} \quad (19)$$

用 Cramer 法则解方程 (19) 式可得

$$H_2(s) = \frac{H_0 \omega_n}{s + \omega_n + \frac{1}{A_o(s)}(s + \omega_0) + \frac{1}{A_o(s)}H_0 \omega_n} = \frac{N_0(s)}{D_0(s) + D_1(s) + D_2(s)} = \frac{N(s)}{D(s)} \quad (20)$$

其中, $N_0(s)$ 、 $D_0(s)$ 如 (17) 式, $D_1(s) = (s + \omega_n)/A_o(s) = D_0(s)/A_o(s)$, $D_2(s) = H_0 \omega_n/A_o(s) = N_0(s)/A_o(s)$. 可见, 在计及运放频率特性后, 滤波器的传递函数的分母增加了两项 $D_1(s)$ 、 $D_2(s)$ 。在稳态, 有 $s = j\omega$,

因此可有 $A_o(j\omega)=A_oe^{j\varphi}$ ，其中， A_0 为 ω 处运放的开环增益， φ 为 ω 处的相移。对应 (20) 式绘制矢量图，设 $\varphi_0=-90^\circ$ ，如图 (6)。由图可知，实际电路由于运放开环增益存在相移 φ ，即输出落后于输入，所以整个滤波器的分母矢量增大了，相移也增大了。绘制图 (6) 分析电路的方法称为矢

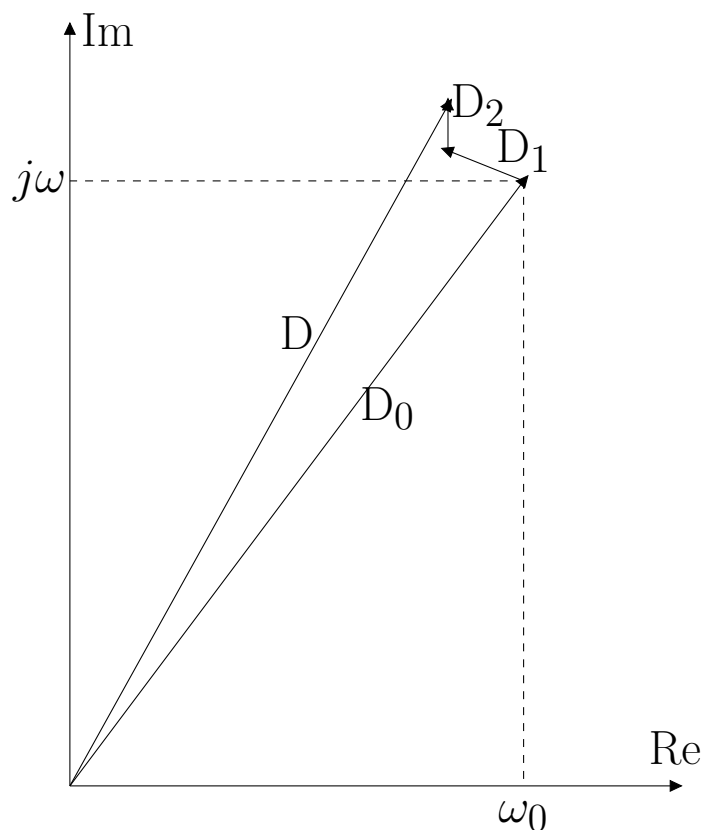


图 6: 矢量分析法

量分析法。它的优点是：对于传递函数分母关于 s 的代数方程为三阶、四阶时，很难将其做符号因式分解，因此很难从中找到物理意义明确的代数式，并以此分析电路和指导电路设计。对于传递函数分母关于 s 的代数方程高于五阶时，无代数解。而传递函数分子、分母通常都是以矢量代数和的形式出现，用矢量和的形式可以较容易地清晰地表示传递函数的分子、分母，其物理意义十分显现，可用于分析电路、指导和调整电路设计。

在图 (5) 中取 $R_1=10k\Omega$ ， $R_2=100k\Omega$ ， $C=100pF$ ，运放为 OP07，测量一阶低通滤波器的幅频特性曲线。将运放换为 LF353，再测量一阶低通滤波器的幅频特性曲线。试比较两者的同异，试分析原因。

5.4 三运放仪器放大器

三运放仪器放大器电路如图 (7)。由于该电路输入电阻大，约为 $2M\omega$ ，通频带约为 (0.2Hz, 100Hz)，可见该电路容易招来 50Hz 共模干扰，所以应使电路具有较大的 CMRR，即使电路的共模放大倍数尽可能小。将 R_9 改为 $91k\Omega$ 固定电阻与 $20k\omega$ 可变电阻的串联，用于调整，使电路的共模电压放大倍数尽可能小。在绪论中已做说明，为了使电路的共模电压放大倍数尽可能小，输入端的电容 C_1 、 C_2 和电阻 R_1 、 R_2 应尽可能一致。那么电路中的其它 R、C 元件与电路共模电压放大倍数有什么关系呢？试分析如下。

为简化分析，将图 (7) 简化为图 (8)。为推导共模电压放大倍数，在图中不再假设 $R_4=R_5$ 、 $R_6=R_7$ 、

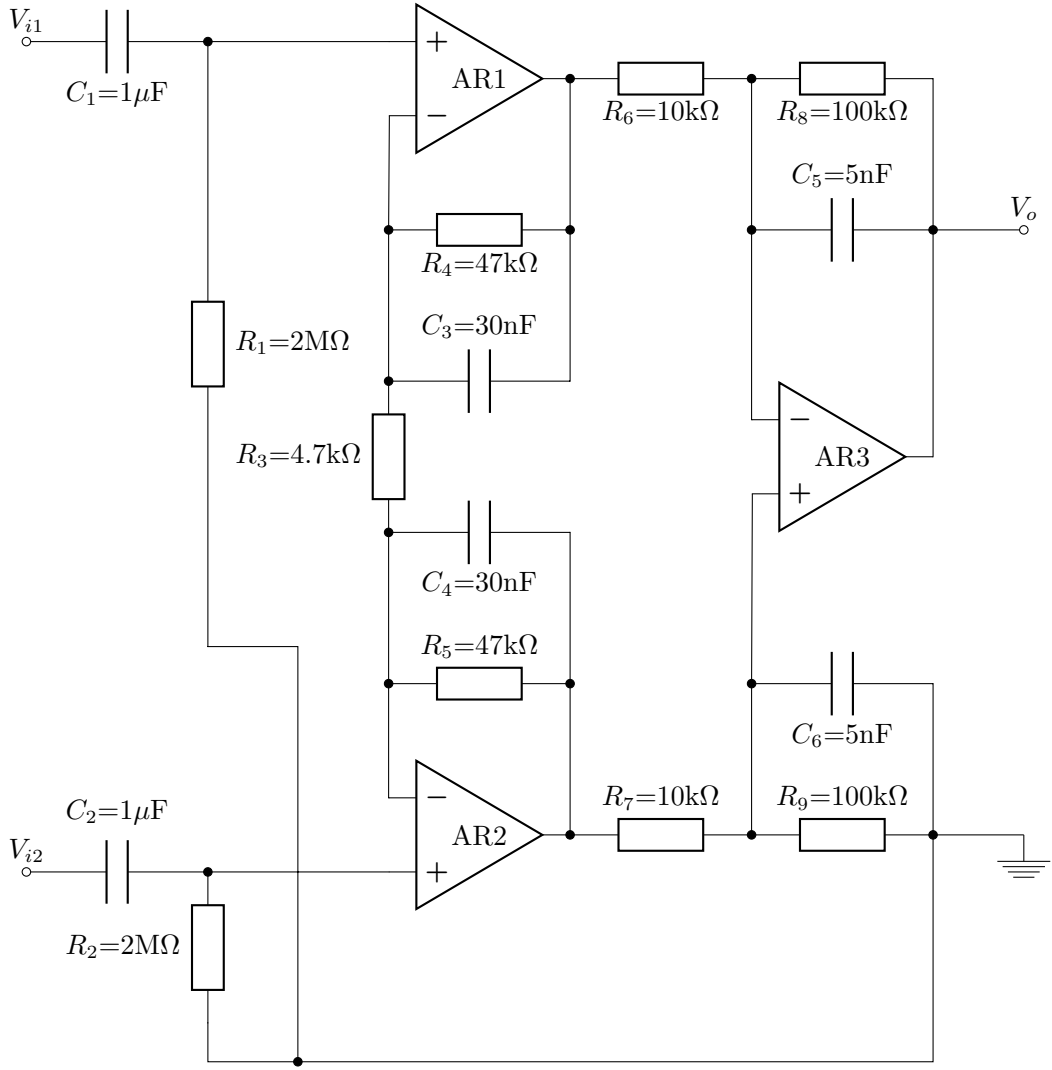


图 7: 三运放仪器放大器

$R_8=R_9$ ，本例的差模放大倍数约为 200 倍，通频带约为 (0.2Hz, 100Hz)，所以可认为运放是近似的理想运放。简化后的三运放仪器放大器共模电压放大倍数推导如下。当 $V_1 \neq 0$ 、 V_2 接地 ($V_2=0$) 时，如图 (8)，对于 AR1，AR2 输入端“虚短”，AR1、 R_3 、 R_4 等效为同相输入放大器，所以

$$V_3 = (1 + \frac{R_4}{R_3})V_1 \quad (21)$$

对于 AR2，AR1 输入端“虚短”， $V_{NAR1} \approx V_1$ ， V_{NAR1} 为 AR1 反相输入端电压，AR2、 R_3 、 R_5 等效为反相输入放大器，所以

$$V_4 = -\frac{R_5}{R_3}V_1 \quad (22)$$

利用线性系统的可迭加性，可知由 V_1 引起的输出为

$$V_{o1} = (-\frac{R_8}{R_6})(1 + \frac{R_4}{R_3})V_1 + \frac{R_9}{R_7 + R_9} \frac{R_6 + R_8}{R_6} (-\frac{R_5}{R_3})V_1 \quad (23)$$

同理可得当 $V_1=0$ 、 $V_2 \neq 0$ 时，由 V_2 引起的输出为

$$V_{o2} = \frac{R_8 R_4}{R_6 R_3}V_2 + \frac{R_9}{R_7 + R_9} \frac{R_6 + R_8}{R_6} (1 + \frac{R_5}{R_3})V_2 \quad (24)$$

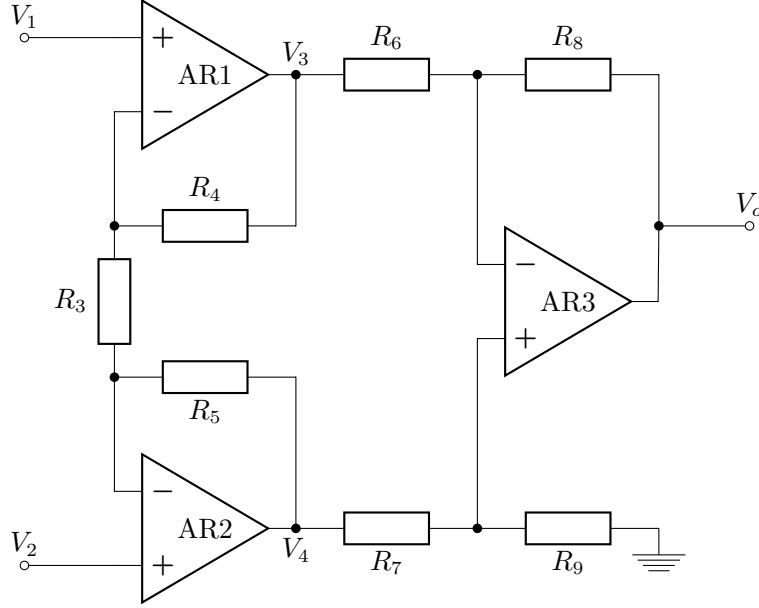


图 8: 简化的三运放仪器放大器模型

当电路的输入为共模电压时，有 $V_1 = V_2 = V_C$ ，其中 V_C 为共模电压，输出为

$$V_o = V_{o1} + V_{o2} = \frac{R_6 R_9 - R_7 R_8}{R_6(R_7 + R_9)} V_C \quad (25)$$

共模电压放大倍数为

$$A_{VC} = \frac{V_o}{V_C} = \frac{R_6 R_9 - R_7 R_8}{R_6(R_7 + R_9)} \quad (26)$$

可见，共模电压放大倍数仅与 R_6 、 R_7 、 R_8 、 R_9 有关。若 $R_6 R_9 = R_7 R_8$ ，则共模电压放大倍数为零。那么是否有可能将 A_{VC} 调得十分接近零呢？做以下共模电压放大倍数的灵敏度分析可知，这是十分困难的。定义电路参数的相对变化率与电路元件值的相对变化率之比为电路参数的灵敏度。例如，对于本例，共模电压放大倍数 A_{VC} 关于电阻 R_6 的灵敏度为

$$S_{R_6}^{A_{VC}} = \frac{dA_{VC}/A_{VC}}{dR_6/R_6} = \frac{R_6}{A_{VC}} \frac{dA_{VC}}{dR_6} = \frac{R_7 R_8}{R_6 R_9 - R_7 R_8} \quad (27)$$

同样，有

$$S_{R_7}^{A_{VC}} = \frac{dA_{VC}/A_{VC}}{dR_7/R_7} = \frac{R_7}{A_{VC}} \frac{dA_{VC}}{dR_7} = -\frac{R_7 R_9}{R_6 R_9 - R_7 R_8} \frac{R_6 + R_8}{R_6 + R_9} \quad (28)$$

因为在设计中要求 $R_6 = R_7$ 、 $R_8 = R_9$ ，在实际电路中有 $R_6 \approx R_7$ 、 $R_8 \approx R_9$ ，所以

$$S_{R_7}^{A_{VC}} = \frac{dA_{VC}/A_{VC}}{dR_7/R_7} = \frac{R_7}{A_{VC}} \frac{dA_{VC}}{dR_7} \approx -\frac{R_7 R_9}{R_6 R_9 - R_7 R_8} \quad (29)$$

同理有

$$S_{R_8}^{A_{VC}} = \frac{dA_{VC}/A_{VC}}{dR_8/R_8} = \frac{R_8}{A_{VC}} \frac{dA_{VC}}{dR_8} \approx -\frac{R_7 R_8}{R_6 R_9 - R_7 R_8} \quad (30)$$

$$S_{R_9}^{A_{VC}} = \frac{dA_{VC}/A_{VC}}{dR_9/R_9} = \frac{R_9}{A_{VC}} \frac{dA_{VC}}{dR_9} \approx -\frac{R_7 R_9}{R_6 R_9 - R_7 R_8} \quad (31)$$

这说明，当 $R_6 R_9 \rightarrow R_7 R_8$ 时，共模电压放大倍数的灵敏度将趋向无穷大，实际电路中 R_6 和 R_7 、 R_8 和 R_9 不可能完全相等，当 $R_6 R_9 \rightarrow R_7 R_8$ 时， R_6 和 R_7 、 R_8 和 R_9 之间微小差异，将使共模

电压放大倍数 A_{VC} 发生较大的变化，所以，实际电路的 A_{VC} 不会等于零。上述分析还说明，若用一个可变电阻，通过调整可变电阻使实际电路的 A_{VC} 尽可能小，则可用可变电阻替代 R_6 、 R_7 、 R_8 和 R_9 中的任一电阻。本实验电路建议用可变电阻替代 R_9 。在用可变电阻替代 R_9 后，对于图 (7) 所示的电路，要使 A_{VC} 尽可能小，就应使 C_1 与 C_2 、 C_3 与 C_4 、 C_5 与 C_6 、 R_1 与 R_2 、 R_6 与 R_7 尽可能相等。在面包板上实现图 (7) 所示电路，使其 A_{VC} 尽可能小。测量其幅频特性、共模抑制比 CMRR、输入端短路时的输入端等效输入噪声电压有效值和等效输入直流漂移。

6 实验数据

6.1 同相放大器

1. 波形图

同相放大器的波形图如图 (9)：

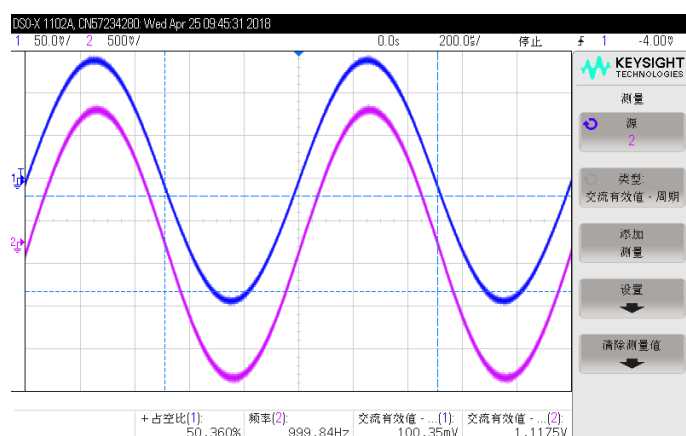


图 9: 同相放大器波形图

2. 放大倍数

取 $R_1=10k\Omega$ ， $R_2=100k\Omega$ 。测得输入输出电压分别为：

$$v_i = 100.35mV, v_o = 1.1175V。$$

计算得到同相放大器放大倍数为

$$A_V = \frac{v_o}{v_i} \approx 11.136 \quad (32)$$

3. 通频带

测量同相放大器的通频带。取中频为 1kHz，测得此时输出电压为 $v_o=1.1175V$ ，因此 $v'_o = \frac{v_o}{\sqrt{2}} \approx 0.7902V$ 。

测得其高频截止频率为：

$$f_H = 38.2kHz$$

其低频截止频率几乎无法测出。测量高频截止频率时的波形图如图 (10)：

6.2 反相放大器

1. 波形图

反相放大器的波形图如图 (11)：

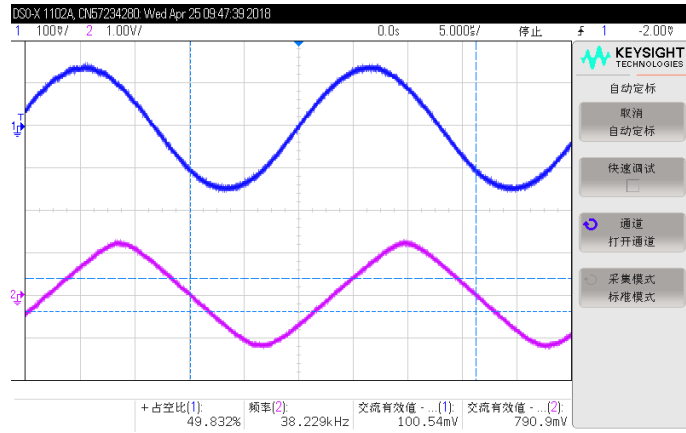


图 10: 同相放大器高频截止频率波形图

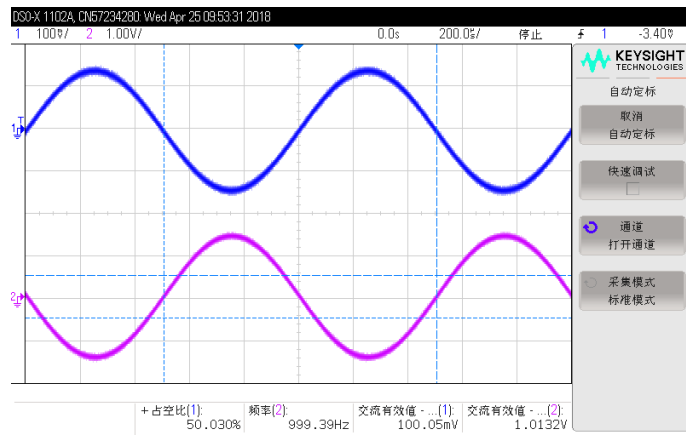


图 11: 反相放大器波形图

2. 放大倍数

取 $R_1=10\text{k}\Omega$, $R_2=100\text{k}\Omega$ 。测得输入输出电压分别为:

$$v_i = 100.05\text{mV}, v_o = 1.0132\text{V}.$$

计算得到反相放大器放大倍数为:

$$A_V = \frac{v_o}{v_i} \approx 10.1269 \quad (33)$$

3. 通频带

测量反相放大器的通频带。取中频为 1kHz, 测得此时的输出电压为 $v_o=1.0132\text{V}$, 因此 $v'_o =$

$$\frac{v_o}{\sqrt{2}} \approx 0.7164\text{V}$$

测得其高频截止频率为:

$$f_H = 41.46\text{kHz}$$

其低频截止频率几乎无法测出。测量高频截止频率时的波形图如图 (12):

6.3 一阶低通滤波器 (测通频带)

1. $C = 100\text{nF}$

取电容 $C = 100\text{nF}$ 时的幅频特性数据如表 (1):

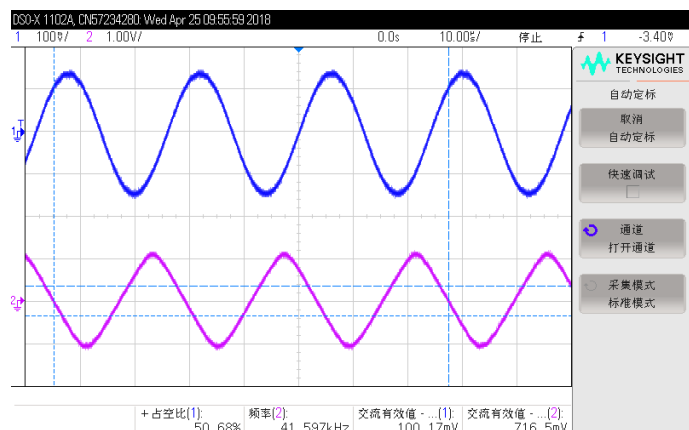


图 12: 反相放大器高频截止频率波形图

表 1: 低通滤波器幅频特性 ($C=100\text{nF}$)

f/Hz	10	100	200	300	400	500	600	700	800	900	1000
v_o/mV	840.2	150.54	76.26	51.0	38.29	30.66	25.60	22.0	19.3	17.22	15.54

2. $C = 10\mu\text{F}$

取电容 $C = 10\mu\text{F}$ 时的幅频特性数据如表 (2):

表 2: 低通滤波器幅频特性 ($C=10\mu\text{F}$)

f/mHz	100	200	300	400	500	600	700	800	900	1000
v_o/mV	826.2	593.3	441.5	346.5	283.9	239.7	207.0	182.2	163.1	147.79
f/Hz	2	3	4	5	6	7	8	9	10	
v_o/mV	74.81	50.01	37.58	30.354	25.365	21.803	19.101	17.001	15.327	

画出不同电容值测得的幅频特性曲线, 如图 (13):

可见使用了大电容后的放大器通频带急剧缩窄, 已经无法看清高频截止频率, 因此我们使用对数坐标重新绘制, 如图 (14):

7 实验讨论和误差分析

1. 低频截止频率

在测量同相放大器、反相放大器的通频带时, 我们发现几乎无法测出它们的低频截止频率, 可知, 同相放大器金和反相放大器都几乎可以做直流放大。并且使用示波器读数时发现其示数跳动十分剧烈。

2. 改变电容对低通滤波器的影响

由图 (13) 看出增大电容后, 放大器的通频带急剧缩窄, 我们读数所取得数据点得分布较为稀疏且在变化较大的地方取点较少, 因此可能对画图产生一定影响。

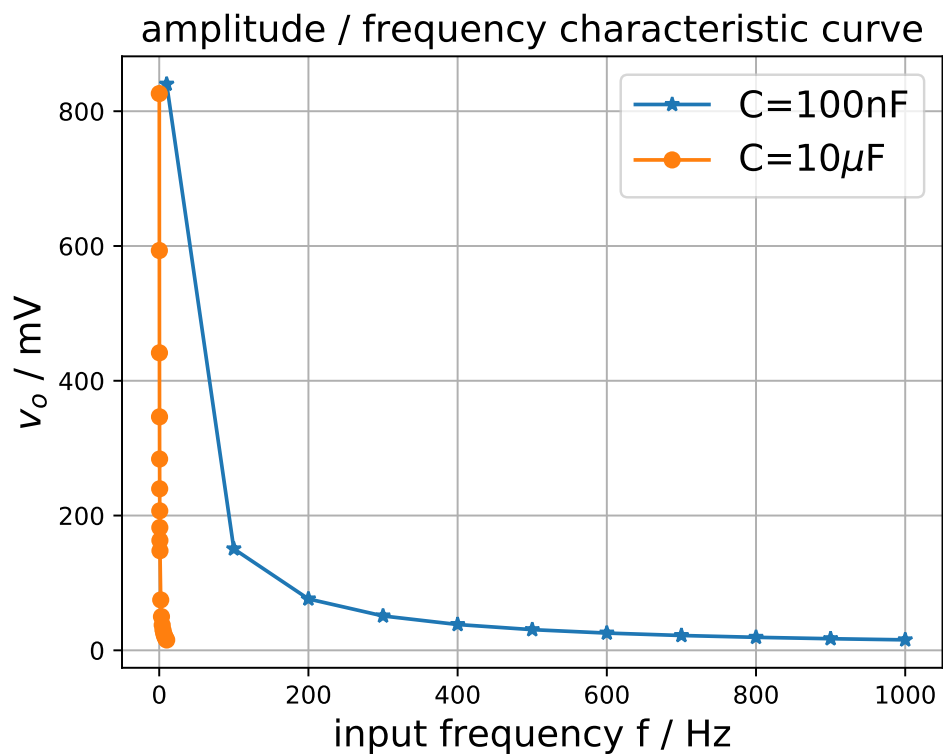


图 13: 幅频特性曲线

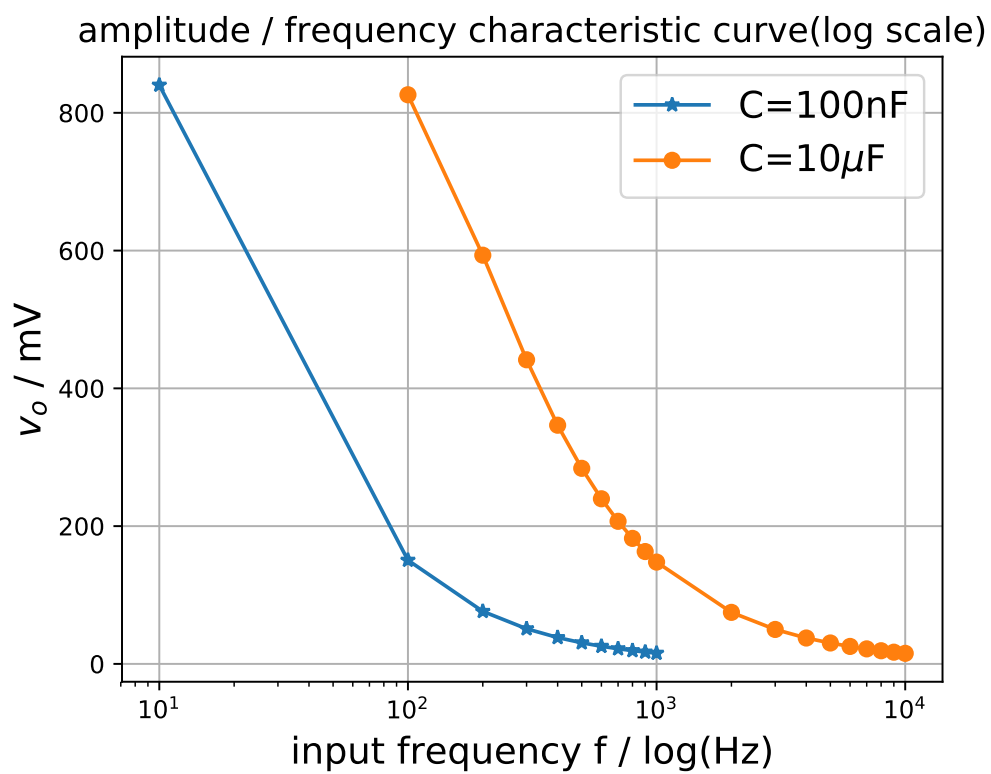


图 14: 幅频特性曲线 (对数坐标)

8 思考题

1. 选同相输入放大器做通道放大器，是否适当？为什么？
不合适，因为会使输入阻抗增大，使信噪比降低。
2. 若信号源为高内阻信号源，选反相输入放大器做前置放大器，是否适当？为什么？
高内阻信号源不能选反相输入放大器做前置放大器，因为放大倍数会降低。

参考文献

- [1] 康华光. 电子技术基础 (模拟部分). 高等教育出版社, 2006.