# Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

28 stycznia 2022

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PIE

DMC

GPC

Wnioski

Wprowadzenie

**PID** 

**DMC** 

**GPC** 

Wnioski

Bibliografia

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

DMC

PC

Wnioski

Wprowadzenie

PID

DMC

GP(

Wniosk

Bibliografia

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

DMC

SPC

Wnioski

### Wprowadzenie

Regulacja wielowymiarowa to proces regulacji, w którym regulowanych jest równocześnie wiele wielkości występujących w jednym obiekcie zależnych od wielu wartości sterujących.

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

W prowadzenie

PIL

DM

CP

Wniosl

### Wprowadzenie

Rozważane algorytmy w regulacji wielowymiarowej:

- ► PID
- ► DMC
- ► GPC

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

W prowadzenie

PIE

DM

GP

Wnioski

Wprowadzenie

PID

DMC

GP(

Wniosk

Bibliografia

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

DMC

GPC

Vnioski

Schemat projektowania wielowymiarwego algorytmu PID:

- Wyznaczenie odpowiedzi skokowych wszystkich torów
- Przyporządkowanie najbardziej znaczącym sygnałów sterujących do wyjść
- Strojenie poszczególnych regulatorów

Niektóre sygnały sterujące nie będą miały wpływu na sygnały wyjściowe.

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

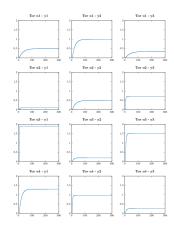
DM

GPC

...



Wyznaczenie odpowiedzi skokowych dla wszystkich torów procesu:



Rysunek: Odpowiedzi poszczególnych torów dla skoku jednostkowego

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

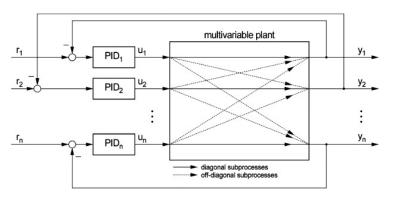
PID

DMC

GPC

Wniosk

#### Określenie pętli regulacji:



Rysunek: Schemat układu regulacji

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

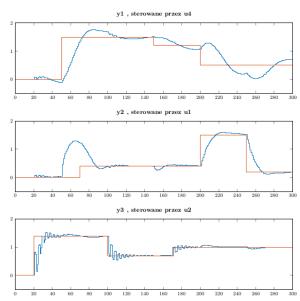
PID

DMC

PC

Mnioski

#### Wyniki działania:



Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

DMC

GPC

Wniosk

Wprowadzenie

PID

**DMC** 

GP(

Wniosk

Bibliografia

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

DMC

SPC

Wnioski

Projekt pętli regulacji z zastosowaniem wielowymiarwego algorytmu DMC:

- Wyznaczenie wielowymiarowej odpowiedzi skokowej
- Model w postacji odpowiedźi skokowej
- Rozwiązanie problemu optymalizacji
- Wyznaczenie wektora optymalnych przyrostów sterowań

Wszystkie sygnały sterujące wpływają na sygnały wyjściowe.

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyiściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

DMC

GPC

Wniosk

Wyznaczenie wielowymiarowej odpowiedzi skokowej:

$$\mathbf{S}_{l} = \begin{bmatrix} s_{l}^{11} & s_{l}^{12} & s_{l}^{13} & \cdots & s_{l}^{1n_{u}} \\ s_{l}^{21} & s_{l}^{22} & s_{l}^{23} & \cdots & s_{l}^{2n_{u}} \\ s_{l}^{31} & s_{l}^{32} & s_{l}^{33} & \cdots & s_{l}^{3n_{u}} \\ \vdots & \vdots & \vdots & \ddots & \vdots \\ s_{l}^{n_{y}1} & s_{l}^{n_{y}2} & s_{l}^{n_{y}3} & \cdots & s_{l}^{n_{y}n_{u}} \end{bmatrix}, \quad l = 1, 2, \dots, D.$$

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

DMC

**GPC** 

Wnioski

Model w postacji odpowiedzi skokowej:

$$y(k) = y(0) + \sum_{j=1}^{k} \mathbf{S}_{j} \triangle u(k-j),$$

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

DMC

GPC

Wnioski

Rozwiązanie problemu optymalizacji:

$$\min_{\Delta U(k)} J(k) = \sum_{n=1}^{n_y} \mu_n \sum_{p=1}^{N} (y_n^{zad}(k) - y^1(k+p(k)))^2 + \sum_{n=1}^{n_u} \lambda_u \sum_{p=0}^{N_u-1} (\Delta u_n \big(k+p(k)\big))^2$$

Zależność opisująca wyjścia przewidywane

$$y(k+p|k) = \sum_{j=1}^p \mathbf{S}_j \triangle u(k+p-j|k) + y(k) + \sum_{j=1}^{D-1} (\mathbf{S}_{j+p} - \mathbf{S}_j) \triangle u(k-j),$$

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

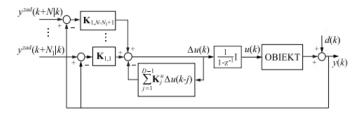
Wprowadzenie

FID

DMC

GPC

#### Określenie pętli regulacji:



Rysunek: Schemat układu regulacji

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

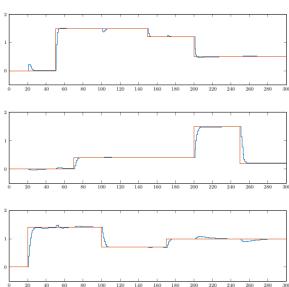
PID

DMC

3PC

Wniosk

#### Wyniki działania:



Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

DMC

GPC

Wniosk

Wprowadzenie

PID

DMC

**GPC** 

Wniosk

Bibliografia

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

DMC

GPC

Wnioski

Projekt pętli regulacji z zastosowaniem wielowymiarwego algorytmu GPC:

- Wyznaczenie wielowymiarowej odpowiedzi impulsowej
- Model w postacji odpowiedzi skokowej
- Rozwiązanie problemu optymalizacji
- Wyznaczenie wektora optymalnych przyrostów sterowań

Wszystkie sygnały sterujące wpływają na sygnały wyjściowe.

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyiściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

DMC

GPC

Wniosk

Wyznaczenie wielowymiarowej odpowiedzi impulsowej:

$$s_k = \sum_{j=0}^{k} h_j,$$

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

vvprowadzenie

PIL

DMC

GPC

Wnioski

Model w postacji odpowiedzi skokowej:

$$\mathbf{A}(z^{-1})y(k) = \mathbf{B}(z^{-1})u(k-1) + \mathbf{C}(z^{-1})\frac{\varepsilon(k)}{\triangle},$$

gdzie A, B i C są macierzami wielomianowymi

$$\begin{split} \mathbf{A}(z^{-1}) &= \mathbf{1} + \mathbf{A}_1 z^{-1} + \mathbf{A}_2 z^{-2} + \dots + \mathbf{A}_{n_A} z^{-n_A}, \\ \mathbf{B}(z^{-1}) &= \mathbf{B}_0 + \mathbf{B}_1 z^{-1} + \mathbf{B}_2 z^{-2} + \dots + \mathbf{B}_{n_B} z^{-n_B}, \\ \mathbf{C}(z^{-1}) &= \mathbf{1} + \mathbf{C}_1 z^{-1} + \mathbf{C}_2 z^{-2} + \dots + \mathbf{C}_{n_C} z^{-n_C}, \end{split}$$

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

DMC

**GPC** 

Wniosk

Model w przypadku działania szumów białych:

$$\mathbf{A}(z^{-1})y(k) = \mathbf{B}(z^{-1})u(k-1) + \frac{\varepsilon(k)}{\wedge}.$$

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PIE

DMC

GPC

Wnioski

Rozwiązanie problemu optymalizacji:

$$\min_{\Delta U(k)} J(k) = \sum_{n=1}^{n_y} \mu_n \sum_{p=1}^{N} (y_n^{zad}(k) - y^1(k+p(k)))^2 + \sum_{n=1}^{n_u} \lambda_u \sum_{p=0}^{N_u-1} (\Delta u_n (k+p(k)))^2$$

Zastosowanie terjektorii referencyjnej w miejsce trajektorii wartości zadanych

$$y^{ref}(k+p|k) = \gamma y^{ref}(k+p-1|k) + (1-\gamma) y^{zad}(k+p|k), \ \ p=1,...,N$$

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

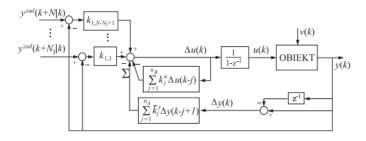
FID

DMC

GPC

vvnioski

#### Określenie pętli regulacji:



Rysunek: Schemat układu regulacji

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

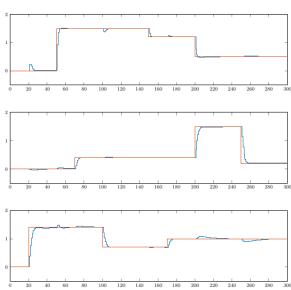
PID

DMC

**GPC** 

Wniosk

#### Wyniki działania:



Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

DIMIC

GPC

Wniosk

Wprowadzenie

PID

DMC

GP(

Wnioski

Bibliografia

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

DMC

SPC

Wnioski

#### Wnioski

Ocena działania poszczególnych układów wielowymiarowej regulacji:

- ► PID
- ► DMC
- ► GPC

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

FID

DMC

GP

Wnioski

Wprowadzenie

PID

DMC

GP(

Wniosk

Bibliografia

Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

DMC

SPC

Wnioski

### Bibliografia

 P. Tatjewski. Sterowanie zaawansowane obietów przemysłowych Struktury i algorytmy. 2016
R. Dittmar, S.Gill, H. Singh, M.Darby. Robust optimization-based multi-loop PID controller tuning: A new tool and its industrial application. 2011 Dobór pętli regulacji w przypadku większej liczby sygnałów sterujących niż do wyjściowych.

> Jakub Ostrysz, Bednarz Rafał, Stankevich Stanislau

Wprowadzenie

PID

DMC

GPO

Wniosł