Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

28 stycznia 2022

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

PI

DMC

GPC

Wnioski

Wprowadzenie

PID

DMC

GPC

Wnioski

Bibliografia

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

PID

DMC

GPC

Mnioski

Wprowadzenie

PIE

DMC

GP(

Wniosk

Bibliografia

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

PID

DMC

GPC

Mnioski

Wprowadzenie

Regulacja wielowymiarowa to proces regulacji, w ktrym regulowanych jest rwnoczeŻnie wiele wielkoŻci wystŹpujcych w jednym obiekcie zalenych od wielu wartoŻci sterujcych.

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ.

Stankevich Stanislau

Wprowadzenie

PID

DIVI

GP

Wnioski

Wprowadzenie

Rozwaane algorytmy w regulacji wielowymiarowej:

- ► PID
- ► DMC
- ► GPC

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

PII

DMC

GPC

Wnioski

Wprowadzenie

PID

DMC

GP(

Wniosk

Bibliografia

Dobr pŽtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

PID

DMC

GPC

Mnioski

Schemat projektowania wielowymiarwego algorytmu PID:

- Wyznaczenie odpowiedzi skokowych wszystkich torw
- Przyporzdkowanie najbardziej znaczcym sygnaĆw sterujcych do wyjŻ
- ► Strojenie poszczeglnych regulatorw

Niektre sygnaĆy sterujce nie bŹd miaĆy wpĆywu na sygnaĆy wyjŻciowe.

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzeni

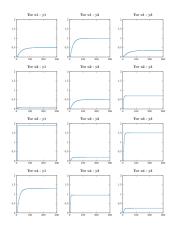
PID

DMC

GPC

Wnioski

Wyznaczenie odpowiedzi skokowych dla wszystkich torw procesu:



Rysunek: Odpowiedzi poszczeglnych torw dla skoku jednostkowego

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz,

Bednarz RafaĆ, Stankevich Stanislau

Wprowadzen

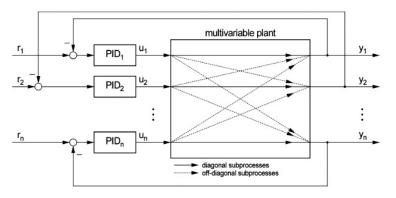
PID

DMC

GPC

Wnioski

OkreŻlenie pŹtli regulacji:



Rysunek: Schemat ukĆadu regulacji

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

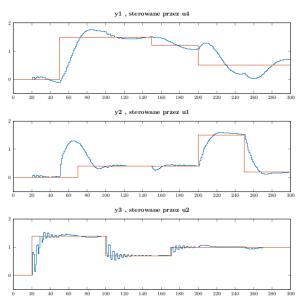
PID

JIVIC

-- -

VVIIIOSKI

Wyniki dziaĆania:



Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzeni

PID

DMC

GPC

Wnioski



Wprowadzenie

PID

DMC

GP(

Wniosk

Bibliografia

Dobr pŽtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

PIC

DMC

GPC

Mnioski

Projekt pŹtli regulacji z zastosowaniem wielowymiarwego algorytmu DMC:

- Wyznaczenie wielowymiarowej odpowiedzi skokowej
- Model w postacji odpowiedi skokowej
- Rozwizanie problemu optymalizacji
- ▶ Wyznaczenie wektora optymalnych przyrostw sterowa

Wszystkie sygnaĆy sterujce wpĆywaj na sygnaĆy wyjŻciowe.

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

PID

DMC

GPC

Wnioski

Wyznaczenie wielowymiarowej odpowiedzi skokowej:

$$\mathbf{S}_{l} = \begin{bmatrix} s_{l}^{11} & s_{l}^{12} & s_{l}^{13} & \cdots & s_{l}^{1n_{u}} \\ s_{l}^{21} & s_{l}^{22} & s_{l}^{23} & \cdots & s_{l}^{2n_{u}} \\ s_{l}^{31} & s_{l}^{32} & s_{l}^{33} & \cdots & s_{l}^{3n_{u}} \\ \vdots & \vdots & \vdots & \ddots & \vdots \\ s_{l}^{n_{y}1} & s_{l}^{n_{y}2} & s_{l}^{n_{y}3} & \cdots & s_{l}^{n_{y}n_{u}} \end{bmatrix}, \quad l = 1, 2, \dots, D.$$

Dobr pŽtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Bednarz RafaĆ, Stankevich Stanislau

Jakub Ostrysz,

Wprowadzenie

PID

DMC

GPC

Wnioski

Model w postacji odpowiedzi skokowej:

$$y(k) = y(0) + \sum_{j=1}^{k} \mathbf{S}_{j} \triangle u(k-j),$$

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Bednarz RafaĆ, Stankevich Stanislau

Jakub Ostrysz,

Wprowadzenie

PID

DMC

GPC

Wnioski

Rozwizanie problemu optymalizacji:

$$\min_{\Delta U(k)} J(k) = \sum_{n=1}^{n_y} \mu_n \sum_{p=1}^{N} (y_n^{zad}(k) - y^1(k+p(k)))^2 + \sum_{n=1}^{n_u} \lambda_u \sum_{p=0}^{N_u-1} (\Delta u_n \big(k+p(k)\big))^2$$

ZalenoŻ opisujca wyjŻcia przewidywane

$$y(k+p|k) = \sum_{j=1}^{p} \mathbf{S}_{j} \triangle u(k+p-j|k) + y(k) + \sum_{j=1}^{D-1} (\mathbf{S}_{j+p} - \mathbf{S}_{j}) \triangle u(k-j),$$

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ,

Stankevich Stanislau

Wprowadzenie

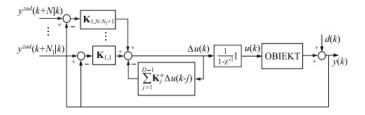
PIL

DMC

GPC

Wnioski

OkreŻlenie pŹtli regulacji:



Rysunek: Schemat ukĆadu regulacji

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

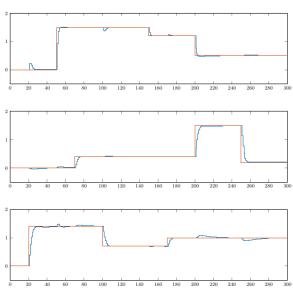
PIL

DMC

GPC

Wnioski

Wyniki dziaĆania:



Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzen

PIE

DMC

GPC

Wnioski

Wprowadzenie

PID

DMC

GPC

Wniosk

Bibliografia

Dobr pŽtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

PID

DMC

GPC

Mnioski

Projekt pŹtli regulacji z zastosowaniem wielowymiarwego algorytmu GPC:

- Wyznaczenie wielowymiarowej odpowiedzi impulsowej
- Model w postacji odpowiedzi skokowej
- Rozwizanie problemu optymalizacji
- ▶ Wyznaczenie wektora optymalnych przyrostw sterowa

Wszystkie sygnaĆy sterujce wpĆywaj na sygnaĆy wyjŻciowe.

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

PID

DMC

GPC

Vnioski

Wyznaczenie wielowymiarowej odpowiedzi impulsowej:

$$s_k = \sum_{j=0}^{k} h_j,$$

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

PII

DMC

GPC

Wnioski

Model w postacji odpowiedzi skokowej:

$$\mathbf{A}(z^{-1})y(k) = \mathbf{B}(z^{-1})u(k-1) + \mathbf{C}(z^{-1})\frac{\varepsilon(k)}{\triangle},$$

gdzie A, B i C s macierzami wielomianowymi

$$\begin{split} \mathbf{A}(z^{-1}) &= \mathbf{1} + \mathbf{A}_1 z^{-1} + \mathbf{A}_2 z^{-2} + \dots + \mathbf{A}_{n_A} z^{-n_A}, \\ \mathbf{B}(z^{-1}) &= \mathbf{B}_0 + \mathbf{B}_1 z^{-1} + \mathbf{B}_2 z^{-2} + \dots + \mathbf{B}_{n_B} z^{-n_B}, \\ \mathbf{C}(z^{-1}) &= \mathbf{1} + \mathbf{C}_1 z^{-1} + \mathbf{C}_2 z^{-2} + \dots + \mathbf{C}_{n_C} z^{-n_C}, \end{split}$$

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

PIL

DMC

GPC

Wnioski

Model w przypadku dziaĆania szumw biaĆych:

$$\mathbf{A}(z^{-1})y(k) = \mathbf{B}(z^{-1})u(k-1) + \frac{\varepsilon(k)}{\wedge}.$$

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

PIE

DMC

GPC

Wnioski

Rozwizanie problemu optymalizacji:

$$\min_{\Delta U(k)} J(k) = \sum_{n=1}^{n_y} \mu_n \sum_{p=1}^N (y_n^{zad}(k) - y^1(k+p(k)))^2 + \sum_{n=1}^{n_u} \lambda_u \sum_{p=0}^{N_u-1} (\Delta u_n \big(k+p(k)\big))^2$$

Zastosowanie terjektorii referencyjnej w miejsce trajektorii wartoŻci zadanych

$$y^{ref}(k+p|k) = \gamma y^{ref}(k+p-1|k) + (1-\gamma)y^{zad}(k+p|k), \ \ p=1,...,N$$

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz,

Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

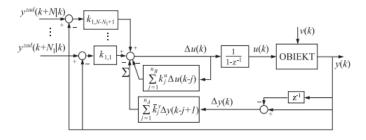
PIC

DIVIC

GPC

Wnioski

OkreŻlenie pŹtli regulacji:



Rysunek: Schemat ukĆadu regulacji

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

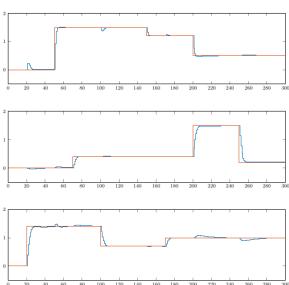
PID

DMC

GPC

Wnioski

Wyniki dziaĆania:



Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzen

PII

DMC

GPC

Wnioski

Wprowadzenie

PIE

DMC

GP(

Wnioski

Bibliografia

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

PID

DMC

GPC

Wnioski

Wnioski

Ocena dziaĆania poszczeglnych ukĆadw wielowymiarowej regulacji:

- ► PID
- ► DMC
- ► GPC

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzeni

PIE

DMC

GPC

Wnioski

Wprowadzenie

PIE

DMC

GP(

Wniosk

Bibliografia

Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

PID

DMC

GPC

Mnioski

Bibliografia

 P. Tatjewski. Sterowanie zaawansowane obietw przemysĆowych Struktury i algorytmy. 2016
R. Dittmar, S.Gill, H. Singh, M.Darby. Robust optimization-based multi-loop PID controller tuning: A new tool and its industrial application. 2011 Dobr pŹtli regulacji w przypadku wiŹkszej liczby sygnaĆw sterujcych ni do wyjŻciowych.

Jakub Ostrysz, Bednarz RafaĆ, Stankevich Stanislau

Wprowadzenie

PII

DMC

GPC

Wnioski