

הטכניון - מכון טכנולוגי לישראל  
הפקולטה להנדסת חשמל



מעבדה 1א' 044157  
ואווירונאוטיקה 044099

תכן סכמתי  
תדריך מעבדה

גרסה 1.85

קיץ 2020

מועד	ביצוע עד סעיף	שם המדריך בפועל	תאריך
ביצוע הניסוי	סוף	אלון מזרחי	13/08/2020
השלמת חלקים חסרים 1-			
השלמת חלקים חסרים 2-			

סטודנט	שם פרטי	שם משפחה
1	ליאור	דביר
2	נועם	אילתה

## תוכן עניינים

3.....	מטרות הניסוי .....	1
4.....	תרגול מודרך ראשון NAND .....	2
5.....	תרגול עצמאי ראשון MUX .....	3
5.....	הפעלת הכלי QUARTUS 17.0 .....	3.1
6.....	שרטוט המעגל .....	3.2
7.....	קומפילציה וטיפול בשגיאות .....	3.3
7.....	סימולציה (לא לאוירונאוטיקה) .....	3.4
9.....	הקצאת הדקים .....	3.5
11.....	קונפיגורציה (תכנות/צריבה) של הרכיב .....	3.6
11.....	בדיקת התכן על הכרטיס .....	3.7
12.....	מונה רגיל .....	4
14.....	מונה – סימולציה (לא לאוירונאוטיקה) .....	4.1
15.....	מונה – בדיקה על הכרטיס .....	4.2
18.....	מונה מתנפח .....	5
19.....	מונה מתנפח – תכן .....	5.1
20.....	מונה מתנפח – סימולציה (לא לאוירונאוטיקה) .....	5.2
21.....	מונה מתנפח – בדיקה על הכרטיס .....	5.3
21.....	תכן הירארכי .....	6
22.....	חיבור שעון מהיר ומחלק תדר - הסבר .....	6.1
23.....	חיבור של תצוגת SEVEN SEGMENTS - הסבר .....	6.2
23.....	מונה מתנפח הירארכיה עליונה – בדיקה על הכרטיס .....	6.3
23.....	גיבוי העבודה .....	7

## 1 מטרות הניסוי

ניסוי זה מציג את המאפיינים הבסיסיים של כלי הפיתוח **Quartus Prime 17** ושל הכרטיס המתכנת **DE10**. במהלך הניסוי תלמד כיצד להשתמש בכלי הפיתוח על מנת ליצור תכן באמצעות תיאור סכמתי. תלמד כיצד לבצע מטלות ראשוניות כגון:

- יצירת תיאור גרפי/סכמתי של מערכת
- ביצוע סינתזה וקומפילציה מלאה לתכן
- ביצוע סימולציה של המערכת (**הסטונים לאווירונאוטיקה לא עושים סימולציות**)
- הקצאת הדקים לכניסות ויציאות של המערכת
- תכנות המערכת על גבי הכרטיס
- בדיקת התכן על הכרטיס
- שמירת קבצים ושמירת פרויקט כקובץ וכארכיב

אופן הביצוע של הפעולות השונות מתואר בתקציר ההפעלה **QUARTUS17 COOK BOOK**.

**קובץ עזר נתון** במודל למעבדה זו: קובץ ארכיב של פרויקט **SchematicLabStudents.qar**

**רשום את השעה בה התחלת את המעבדה: 9:05**

## 2 תרגול מודרך ראשון NAND

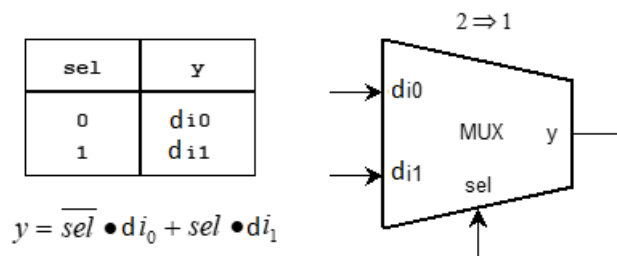
**מטרה:** לימוד ראשוני של הכלי Quartus והכרטיס המתכנת DE10.

המדריך מרכז את תשומת הלב של הסטודנטים וכולם ביחד, כל אחד בעמדתו, על פי הנחיות המדריך, מבצעים את הפעולות, כל זוג על המחשב שלו, כך שבאופן מרוכז עוברים פעולה פעולה. ראה סרטונים במודל יש לפתוח גם את ה- **QUARTUS 17 COOK BOOK** ולעקוב במקביל אחרי הוראות ההפעלה של תוכנת הקוורטוס.

הפעלת הכלי	הורדת קובץ הארכיב .QAR.* מהמודל לתיקיה בדסקטופ לקובץ ששמו מכיל את תאריך SchematicLabStudents_2_3_20 פתיחת הכלי ע"י הפעלת ה- .QAR.
שרטוט המעגל	פתיחת קובץ NAND חלקי אשר חסרה לו כניסה אחת הוספת הכניסה החסרה במקום חיבור אדמה מתן שם לכניסה
קומפילציה וטיפול בשגיאות	הסבר על שלוש אפשרויות הקומפילציה קומפילציה קריאת חלון שגיאות קריאת דוח קומפילציה
סימולציה (לא לאווירונאוטיקה)	פתיחת קובץ UNIVERESITY לקחת סיגנלים יצירת גלים לכניסות שמירת הקובץ שגיאות נפוצות SV / VHDL הרצה וצפייה בתוצאות
הקצאת הדקים + Pin Planner	קובץ TCL – דוגמה לשורה סימון תאריך למעלה מחיקת הדקים ישנים ALL הרצת TCL PIN PLANNER דגש על V.3.3 קומפילציה נוספת
צריבה של הרכיב	הדלקת הכרטיס פתיחת הצורב הגדרת חומרה USB קריאת הכרטיס DE10 הבאת קובץ *.SOF צריבה
בדיקת התכן על הכרטיס	הפעלת המפסקים ובדיקת תוצאה נכונה; – צילום טלפון
שמירת פרויקט ויצירת קובץ ארכיב QAR	בחירת תיקיה נכונה (אחת למעלה) פעולת הארכיב יוצרת קובץ עם סיומת *.qar. הדגמה איך נראית תיקיה
סגירה/פתיחה של Quartus	סגירת ה- Quartus הבדל בין פתיחת ארכיב ופתיחת פרויקט

### 3 תרגול עצמאי ראשון MUX

**מטרה:** לימוד עצמאי של הכלי Quartus והכרטיס המתכנת DE10. לשם כך נשתמש במערכת ניסוי פשוטה: מימוש של בורר בעל ממדים  $2 \Rightarrow 1$  באמצעות שערים לוגיים.



הפעלת הכניסות של הבורר תיעשה באמצעות לחצנים ומתגים של הכרטיס. תוצאת הפעולה של הבורר תוצג על אחת הנוריות שעל הכרטיס.

### 3.1 הפעלת הכלי QUARTUS 17.0

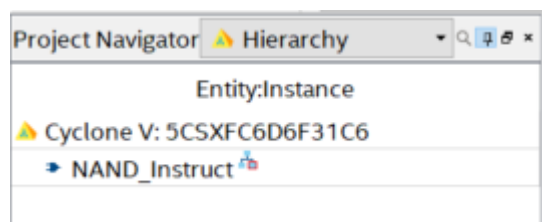
❖ צור תיקיה חדשה למעבדה זו, למשל בשם Schematic על הדסקטופ שלך (אם לא יצרת כבר).

**הערה:** יש להקפיד ולעבוד בכוון Z או על הדסקטופ ולא להשאיר קבצים ב-DOWNLOADS יש לתת שמות לספריות ולקבצים באנגלית (אותיות וספרות) וללא רווחים וסימנים (מותר הסימן \_)

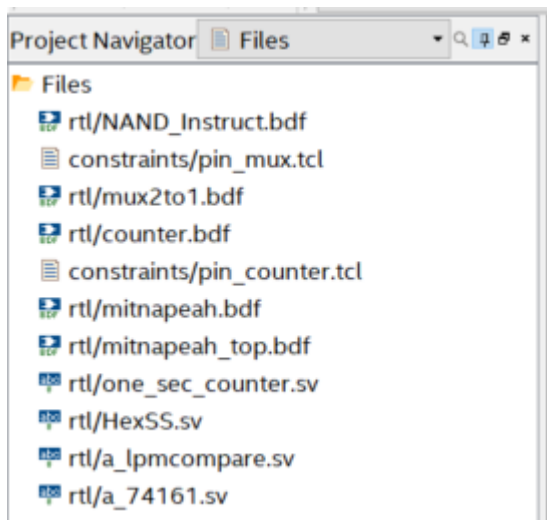
❖ העבר את קובץ הארכיב שיצרת קודם לתיקייה זו ותפתח את הפרויקט

**הנחיה:** לביצוע הפעולות השונות בכל שלבי העבודה ניתן ומומלץ להיעזר בפרק המתאים ב-**QUARTUS 17 COOK BOOK**.

השתמש בחלון הניווט של קבצי הפרויקט וודא שתכולת הקבצים דומה לזו: (יתכנו שינויים קלים עם שינוי הגרסאות) בתצוגת הירארכיה עליונה:



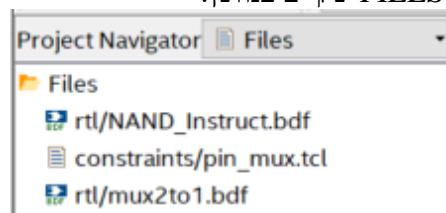
בתצוגה של רשימת קבצים:



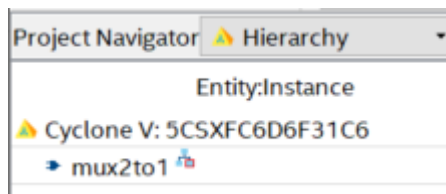
מכאן והלאה כל קבצי הפרויקט יישמרו בתיקייה שלו.

## 3.2 שרטוט המעגל

בפרויקט שפתחת קיים **קובץ גרפי ריק** בשם **mux2to1**.  
❖ נווט אליו בעזרת תפריט ה- FILES שקיים בנווטן:

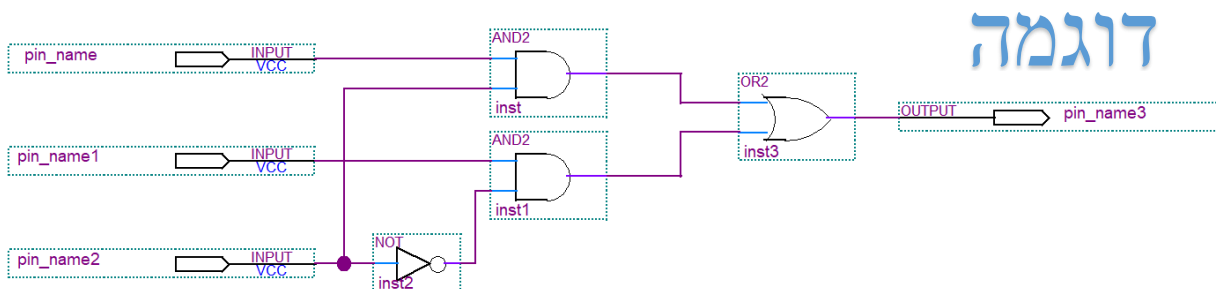


❖ הגדר אותו כהירארכיה עליונה כ- Top level entity או בקיצור כ- TOP.



❖ פתח אותו, הוא בעצם קובץ גרפי ריק.  
❖ שרטט בו את המעגל שלהלן ושמור אותו.

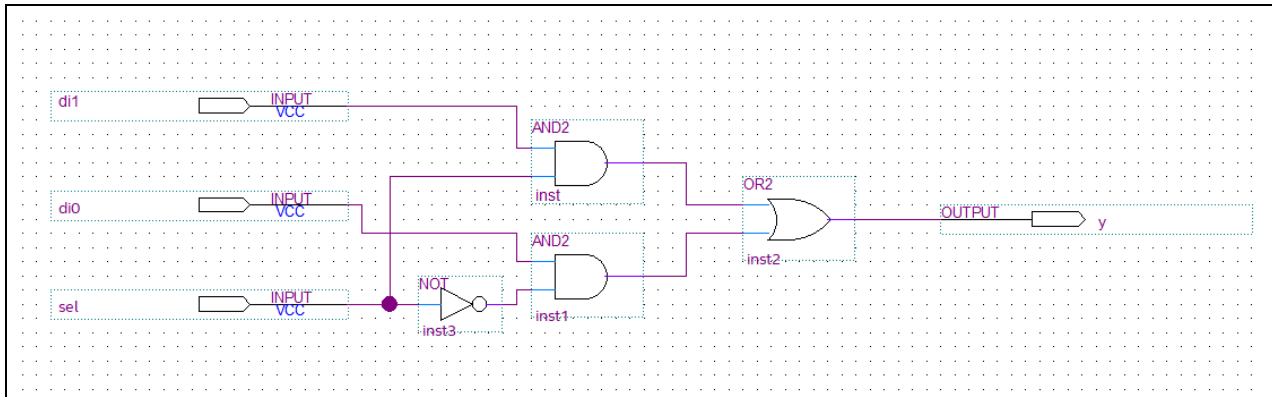
**שימו לב שהשרטוט נקי, ללא חוטים וצמתים מיותרים!**



❖ שנת את השמות של הדקי הכניסות והיציאה שהמערכת נתנה אוטומטית (pin\_namei) לשמות שלך:

- כניסות: sel, di0, di1
- יציאה: y

❖ הראה את השרטוט למדריך המעבדה שלך והוסף אותו לדו"ח.



קרא למדריך, רשום את השעה בה הוא ראה את המעגל: 9:22

### 3.3 קומפילציה וטיפול בשגיאות

בשלב ראשון מספיק לבצע קומפילציה מסוג **Analysis and Elaboration** לבדיקת שגיאות בסיסיות ❖ קמפל את התכן mux אנליזה ואבלואציה (העזר בפרק המתאים ב *COOK BOOK*).



elaboration בדיקת שגיאת סינטקס

❖ אם קיבלת שגיאה תקן וקמפל שוב.

קרא למדריך, רשום את השעה בה הוא ראה את המעגל: 9:22

### 3.4 סימולציה (לא לאווירונאוטיקה)

לביצוע הפעולות שלהלן העזר בפרק המתאים ב *COOK BOOK*.

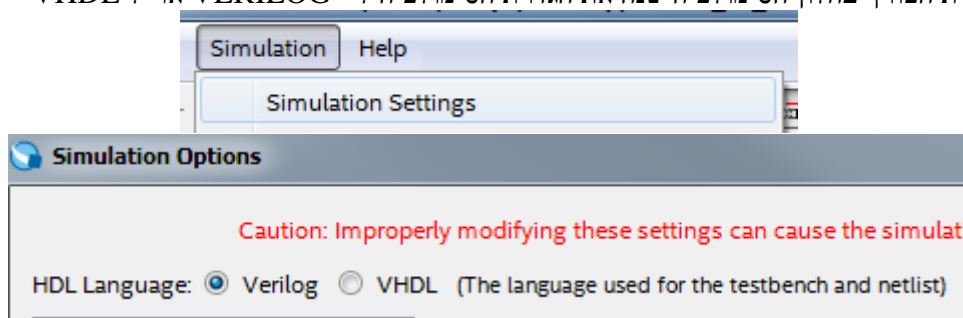
היות והשלב הבא בפתוח הוא סימולציה כעת יש לבצע קומפילציה מסוג **Analysis and Synthesis** הדרושה לפני סימולציה. פעל לפי השלבים הבאים: ❖ בצע סינתזה לתכן mux.



## Synthesis הכנה לסימולציה

❖ פתח קובץ סימולציה חדש מסוג \*.VWF **University Program VWF**

- ❖ כדי לאפשר סימון בקלות בחר את האפשרות **Edit -> Snap to grid**
- ❖ בחר את האותות שתמצה לראות בסימולציה (3 קווי כניסה וקו יציאה אחד).
- ❖ קבע ערכים לשלושת קווי הכניסה. כלול בהם את כל 8 הצירופים 111.....000.
- ❖ כדי לקבל בקלות את כל 8 הצירופים האפשריים ניתן להגדירם כשעונים בשלושה תדרים שונים.
- ❖ במידת הצורך בחלון הסימולציה שנה את הגדרת הסימולציה ל- VERILOG או ל VHDL



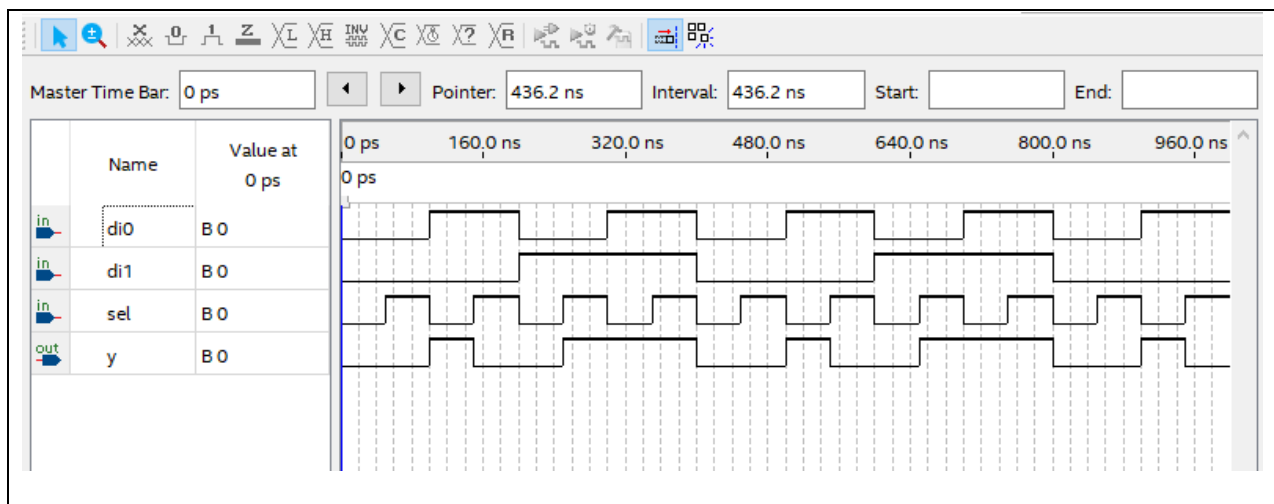
❖ שמור את קובץ הסימולציה בתיקית הפרוייקט (זו שהירארכית מעל OUTPUTFILES) בשם שקבעה המערכת

**שים לב: לא לשנות את השם של קובץ הסימולציה שהמערכת קובעת**

❖ בצע סימולציה פונקציונלית.

**הערה: במידה ויש שגיאת והסימולציה לא רצה היעזר בפרק שבסוף ה COOK BOOK - פתרון לתקלות סימולציה אופיניות.**

- ❖ בדוק את אות היציאה שהתקבל. וודא שהתקבלו ערכים נכונים ביציאה עבור כל צירופי הכניסות.
- ❖ הוסף את תוצאות הסימולציה שלך לדו"ח:

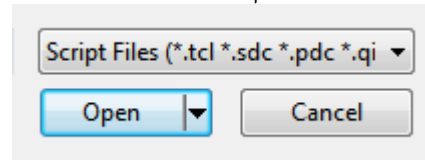




### 3.5 הקצאת הדקים

לביצוע הפעולות שלהלן העזר בפרק המתאים ב *COOK BOOK*.

- ❖ פתח את הקובץ הנתון pin\_mux.tcl.
- ❖ במידת הצורך שנה את מאפייני ה"חיפוש"



**קובץ מסוג \*.tcl**. מכיל רשימת הדקים כללית של כרטיס ה- DE10. קובץ ספציפי מכיל הגדרות ספציפיות למערכות ספציפיות.

- ❖ הקובץ pin\_mux.tcl כבר מוכן עבורך לתכן ה- mux, ראה את הפינים הבאים שבטבלה.
- ❖ אין צורך לשנותו ואין צורך להעתיקו לקובץ אחר.
- ❖ ודא שהעריכה בקובץ הנתון תואמת את השמות במעגל שלך, לפי הטבלה הבאה:

Signal Name	Name on board	Pin on Cyclone Device
sel	SW[0]	PIN_AB30
di0	KEY[0]	PIN_AJ4
di1	KEY[1]	PIN_AK4
y	LEDR[0]	PIN_AA24

**הערה: אין צורך לסגור בהערה (הסימן #) שורות שאינן בשימוש.**

- ❖ בצע את הקצאת ההדקים ע"י הרצת קובץ ההדקים.
- ❖ הרץ קומפילציה מלאה. (היות והשלב הבא הוא הורדת התכן לכרטיס).



**compilation הכנה לצריבה לכרטיס**

**שים לב: יש להריץ קומפילציה מלאה שוב אחרי כל שינוי בקובץ ההדקים והרצה של קובץ ה- TCL Script!**

- ❖ הוסף לדו"ח את דף הסיכום של הקומפילציה



## 3.6 קונפיגורציה (תכנות/צריבה) של הרכיב

מערכת הניסוי כוללת את חלקים:

- כרטיס DE10 וספק מתח (שנמצאים בקופסה על המדף שמעל השולחן).
- מחשב PC. הכרטיס מתחבר למחשב דרך קבל USB שנמצא על שולחן העבודה.

**שים לב: אסור לחבר/לנתק את כבל ה-USB או רכיבים אחרים אל או מהמחשב!  
במידה וקיימת בעיה יש לפנות למדריך שלך או למהנדס המעבדה!**

לביצוע הפעולות שלהלן העזר בפרק המתאים ב *COOK BOOK*.

- ❖ הפעל (הדלק) את כרטיס DE10 (הוא כבר מחובר למחשב ולחשמל)
- ❖ ב- Quartus הפעל את הצורב Programmer והגדר אותו כמוסבר ב- *COOK BOOK*.
- ❖ ראה שהחומרה מוגדרת. אם לא הגדר את החומרה.

**שים לב: הקובץ לצריבה \*.sof נמצא בתיקית output\_files. שם הקובץ \*.sof. נשאר כשם הפרויקט ולא משתנה עם שינוי שם ה- TOP.**

- ❖ בצע קונפיגורציה של התכן (במילים אחרות תכנות הכרטיס או צריבה אל הכרטיס).

## 3.7 בדיקת התכן על הכרטיס

- ❖ אחרי שצריבת הרכיב עברה בהצלחה, בדוק שהבורר עובד נכון. השתמש לשם כך במתג ובלחצנים והתבונן בנורית המוצא.

**שים לב: הלחצנים עובדים בלוגיקה הפוכה, בלחיצה הם "0" לוגי**

- ❖ ספציפית, בחר באמצעות SW0 (המתג הימני ביותר שמשמש ככניסת sel) את אחת הכניסות של הבורר (הכניסות di0 או di1 של הבורר). הקש כמה פעמים על הלחצן הנבחר ובדוק שהנורית מגיבה (תגובה הפוכה). מאידך הקשה על הלחצן שלא נבחר איננה משפיעה על היציאה.
- ❖ החלף את מצבו של המתג SW0 ובדוק את השפעת הלחצן השני.
- ❖ הראה את התוצאות למדריך המעבדה!

קרא למדריך, רשום את השעה בה הוא ראה את המעגל: 9:42

## 4 מונה רגיל

**מטרה:** לממש מונה של 4 ביט שנשען לערך קבוע 3 בכל פעם שהוא מגיע לערך 13.

- ❖ פתח את הקובץ הגרפי הנתון בשם counter בו קיים תכן התחלתי שעליך להשלים.
- ❖ הגדר אותו כהירארכיה עליונה, כ- "TOP". (אפשר גם בעזרת לחצן ימני על הקובץ בתצוגת Files)

נתון מונה מסוג a\_74161 הקסדצימלי (מונה שסופר במודולו 16 נתונה טבלת האמת שלו:

resetN	CLK	ENP	ENT	loadn	D,C,B,A	QD,QC,QB,QA	
0	x	x	x	x	x	0000	Reset
1	0, 1, ↓	x	x	x	x	previous count	
1	↑	0	X	x	x	previous count	
1	↑	X	0	x	x	previous count	
1	↑	1	1	0	D,C,B,A	D,C,B,A	Load
1	↑	1	1	1	x	count+1	Increment

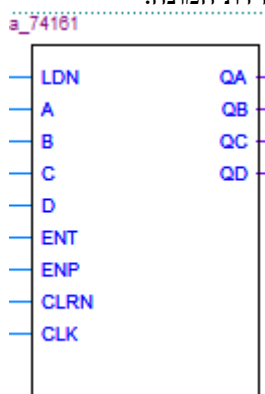
### כניסות המונה:

- כניסת שעון CLK
- כניסת איפוס אסינכרונית CLRn : resetN שפעילה בנמוך
- כניסת טעינה סינכרונית LDN : שפעילה בנמוך
- כניסות אפסור של ספירה סינכרונית: המונה מתקדם רק כאשר שתי הכניסות ENP ו- ENT ב- '1' לוגי
- כניסות נתונים (4 קווים) הקסדצימליים: לטעינת מספר כלשהו A - D (Data\_in)

### יציאות המונה:

- המספר המופק ביציאה של 4 ביט count (QA – QD)

האיור הבא מתאר את הכניסות והיציאות של יחידת המונה.

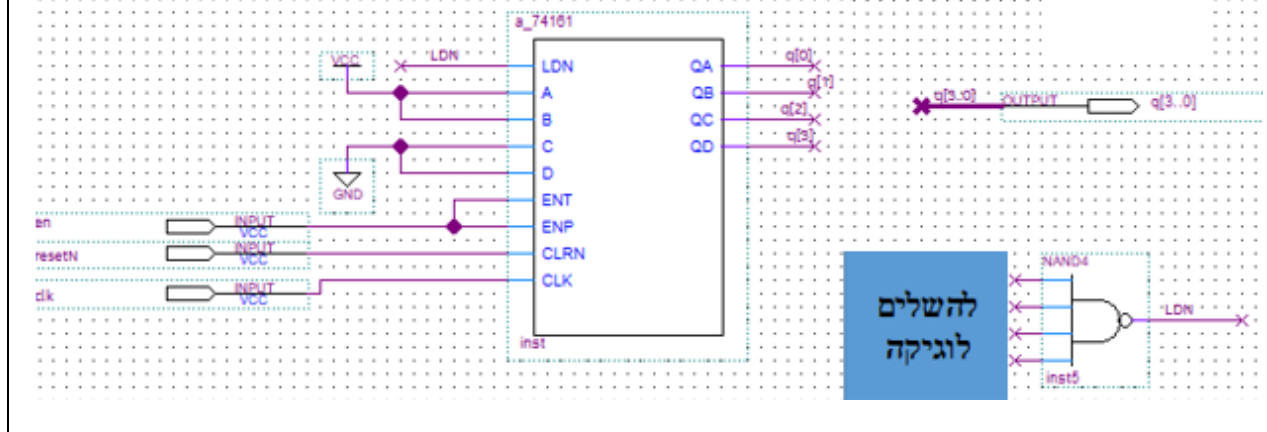


- ❖ הוסף לתכנן הנתון לך לוגיקה צירופית בין יציאות המונה לפונקציית הטעינה שלו, דרך שער NAND נתון, כך שתבצע טעינה לערך החדש (3) כאשר המונה מגיע לערך הנתון (13).
- ❖ כמו כן חבר את יציאות המונה להדק מוצא (output) כוקטור, כמו בדוגמה להלן. בצורת וקטור אפשר יהיה להציג את ערך המונה כמספר עשרוני/הקסדצימלי בסימולציה.

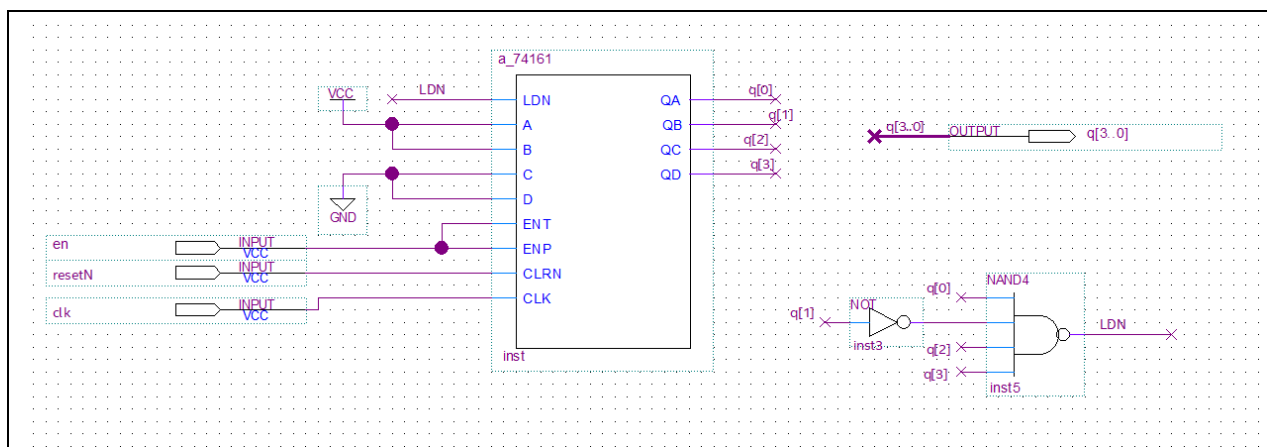
### שים לב:

- שאפשר לעשות חיבורים באמצעות מתן שמות זהים במקום העברת חוטים פיזיים. היעזר גם ב- **COOK BOOK**
- שהשרטוט נקי, ללא חוטים וצמתים מיותרים ושכל הכניסות מוגדרות

## דוגמה



❖ צרף את התכנ הסכמתי שלך לדו"ח:



❖ בצע סינתזה ושמור כאן את דף הסיכום של הקומפילציה.

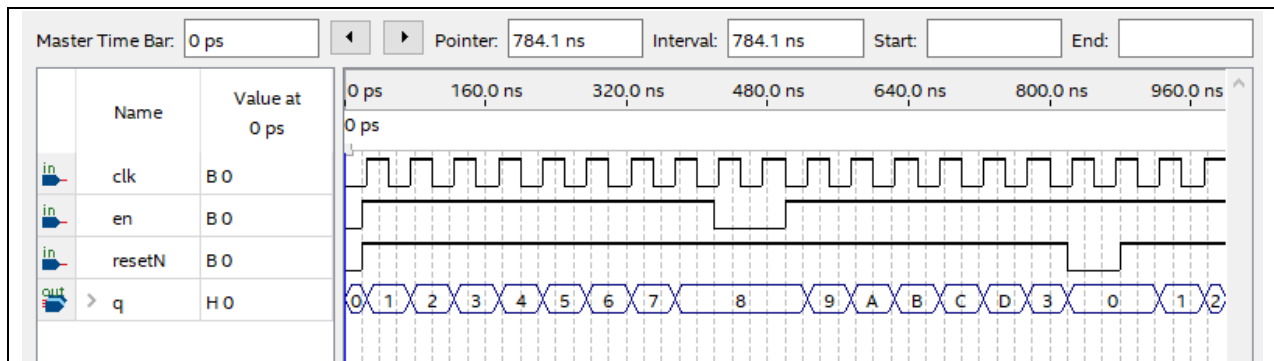
Flow Summary	
<<Filter>>	
Flow Status	Successful - Thu Aug 13 10:24:39 2020
Quartus Prime Version	17.0.0 Build 595 04/25/2017 SJ Lite Edition
Revision Name	SchematicLab
Top-level Entity Name	counter
Family	Cyclone V
Device	5CSXFC6D6F31C6
Timing Models	Final
Logic utilization (in ALMs)	3 / 41,910 ( < 1 % )
Total registers	4
Total pins	7 / 499 ( 1 % )
Total virtual pins	0
Total block memory bits	0 / 5,662,720 ( 0 % )
Total DSP Blocks	0 / 112 ( 0 % )
Total HSSI RX PCSs	0 / 9 ( 0 % )
Total HSSI PMA RX Deserializers	0 / 9 ( 0 % )
Total HSSI TX PCSs	0 / 9 ( 0 % )
Total HSSI PMA TX Serializers	0 / 9 ( 0 % )
Total PLLs	0 / 15 ( 0 % )
Total DLLs	0 / 4 ( 0 % )

קרא למדריך, רשום את השעה בה הוא ראה את המעגל: 10:23

#### 4.1 מונה – סימולציה (לא לאווירונאוטיקה)

- ❖ בצע סימולציה למעגל ובדוק שבמערכת שלך התקבלו תוצאות סימולציה תקינות
- ❖ שמור את קובץ הסימולציה בתיקית הפרויקט (זו שמעל OUTPUTFILES)
- ❖ שנה במידת הצורך VHD - VERILOG
- ❖ ראה מעקפים נוספים לבעיות ב COOKBOOK
- ❖ להזכירכם כל סימולציה מתחילה ב RESET קצר
- ❖ בסימולציה יש לבדוק את כל הכניסות, כל היציאות וכל מקרי הקצה, כלומר:
  - בדוק מצב RESET אסינכרוני במהלך הספירה – שים לב ש RESET פעיל בנמוך
  - בדוק מצב "כיבוי" ENABLE בזמן הספירה (שימוש נכון ב- ENT ENP)
  - וודא ביצוע LOAD בזמן הספירה במקום הנכון
  - יש לוודא תצוגה בעשרוני או HEX לא בבינארי

❖ הוסף לדו"ח תדפיס של תוצאות הסימולציה:



קרא למדריך, רשום את השעה בה הוא ראה את המעגל: [10:46]

## 4.2 מונה – בדיקה על הכרטיס

### הקצאת הדקים

- ❖ בקובץ ההדקים הנתון `pin_counter.tcl` בדוק שההגדרות שלך מתאימות לאלה שבקובץ. אם לא עדכן את הקובץ או ההגדרות שלך לפי הצורך.
- ❖ הקצה הדקים על ידי הרצת קובץ ההדקים.
- ❖ שים לב שלחצן מחובר כשעון המערכת. לכן כל לחיצה על לחצן זה תהווה פעימת שעון אחת.

**שימו לב לסוגריים המרובעים בשם הסיגנל השייך ל BUS למשל q[0]**

- ❖ השלם בטבלה הבאה הפרטים החסרים:

אות הכניסה/יציאה	סוג הכניסה לחצן או מפסק סוג היציאה – נורית או SEG7	מחובר ל-
clk	לחצן	KEY[1]
resetN	לחצן	KEY[0]
en	מפסק	SW[0]
q[0]-q[3]	נוריות אדומות	LEDR[0]-LEDR[3]

- ❖ הוסף לדו"ח את קטעי ההקצאה מקובץ ה TCL.

```
#project_open $proj_name
set_global_assignment -name FAMILY "Cyclone V"
set_global_assignment -name DEVICE 5C5XFC6D6F31C6

#=====
# CLOCK
#=====
set_location_assignment PIN_AA16 -to CLOCK2_50
set_location_assignment PIN_Y26 -to CLOCK3_50
set_location_assignment PIN_K14 -to CLOCK4_50
set_location_assignment PIN_AF14 -to CLOCK_50

#=====
# KEY
#=====
set_location_assignment PIN_AJ4 -to resetN ; #KEY[0]
set_location_assignment PIN_AK4 -to clk ; #KEY[1]
set_location_assignment PIN_AA14 -to KEY[2]
set_location_assignment PIN_AA15 -to KEY[3]

#=====
# SW
#=====
set_location_assignment PIN_AB30 -to en ; #Sw[0]
set_location_assignment PIN_Y27 -to turbo; # Sw[1]
set_location_assignment PIN_AB28 -to Sw[2]
set_location_assignment PIN_AC30 -to Sw[3]
set_location_assignment PIN_w25 -to Sw[4]
set_location_assignment PIN_V25 -to Sw[5]
set_location_assignment PIN_AC28 -to Sw[6]
set_location_assignment PIN_AD30 -to Sw[7]
set_location_assignment PIN_AC29 -to Sw[8]
set_location_assignment PIN_AA30 -to Sw[9]

#=====
# LED
#=====
set_location_assignment PIN_AA24 -to q[0] ; #LEDR[0]
set_location_assignment PIN_AB23 -to q[1] ; #LEDR[1]
set_location_assignment PIN_AC23 -to q[2] ; #LEDR[2]
set_location_assignment PIN_AD24 -to q[3] ; #LEDR[3]
set_location_assignment PIN_AG25 -to qs[0] ; #LEDR[4]
set_location_assignment PIN_AE25 -to qs[1] ; #LEDR[5]
```

- ❖ בצע הקצאת הדקים ע"י הרצת הקובץ הדקים
- ❖ הרץ קומפילציה מלאה
- ❖ בדוק בעזרת ה- Pin Planner שהקצאת ההדקים התבצעה כנדרש והוסף את תמונת ה Pin Planner הרלוונטית לדו"ח

Node Name	Direction	Location	I/O Bank	VREF Group	Fitter Location	I/O Standard	Reserved	Current Strength	Slew Rate	Differential F
in clk	Input	PIN_AK4	3B	B3B_NO	PIN_AK4	3.3-V LVTTL		16mA (default)		
in en	Input	PIN_AB30	5B	B5B_NO	PIN_AB30	3.3-V LVTTL		16mA (default)		
out q[3]	Output	PIN_AD24	4A	B4A_NO	PIN_AD24	3.3-V LVTTL		16mA (default)	1 (default)	
out q[2]	Output	PIN_AC23	4A	B4A_NO	PIN_AC23	3.3-V LVTTL		16mA (default)	1 (default)	
out q[1]	Output	PIN_AB23	5A	B5A_NO	PIN_AB23	3.3-V LVTTL		16mA (default)	1 (default)	
out q[0]	Output	PIN_AA24	5A	B5A_NO	PIN_AA24	3.3-V LVTTL		16mA (default)	1 (default)	
in resetN	Input	PIN_AJ4	3B	B3B_NO	PIN_AJ4	3.3-V LVTTL		16mA (default)		

**צריבה ובדיקה על הכרטיס**  
❖ צרוב את המונה לכרטיס.

שים לב ששם קובץ הצריבה לא השתנה ונשאר MUX ( כשם הפרויקט ) ורק שעת היצירה שלו משתנה



❖ הפעל ובדוק את כל המצבים המעניינים (כולל אפשר ואיפוס)  
❖ הראה למדריך

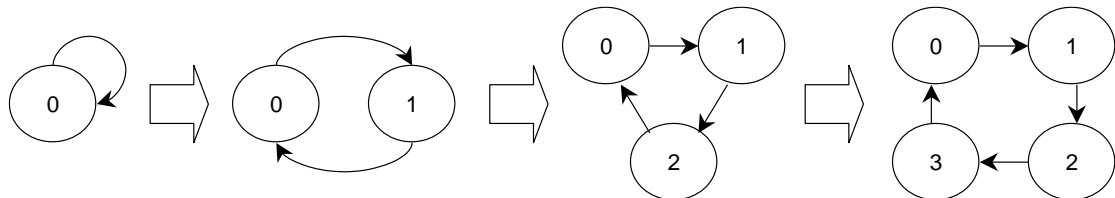
קרא למדריך, רשום את השעה בה הוא ראה את המעגל: 10:59

## 5 מונה מתנפח

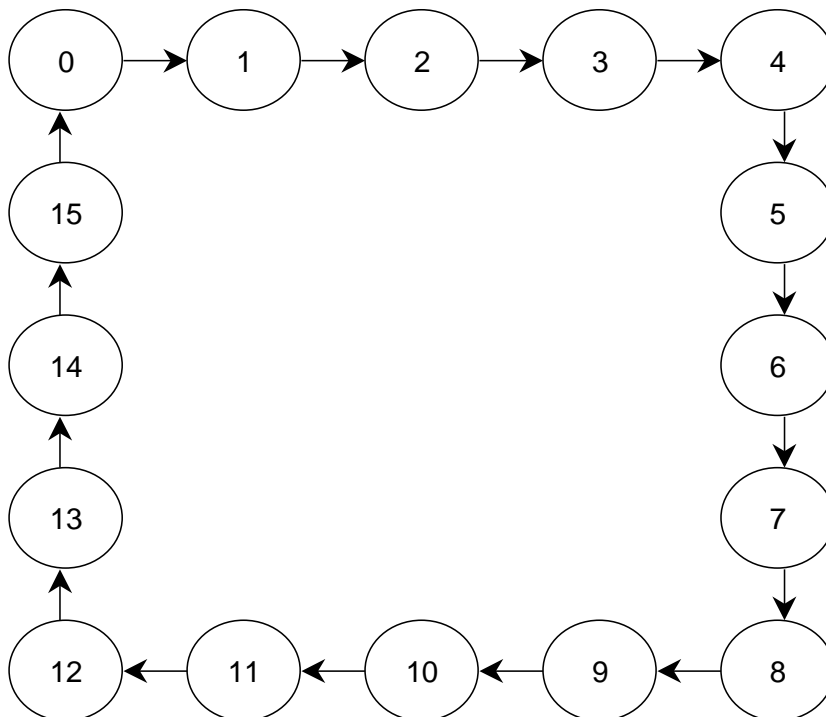
מטרה: לבנות בתכנ גרפי מונה מתנפח

❖ פתח, בפרויקט הקיים, את קובץ השרטוט (SCHEMATIC) הנתון בשם **mitnapeah.bdf** והגדר אותו כהירארכיה עליונה, כ- "TOP".

בקובץ זה ממומש חלקית מונה ששיא ספירתו הולך וגדל. בתחילת הספירה (מיד לאחר איפוס המונה), הספירה המרבית של המונה מגיעה ל- 0:



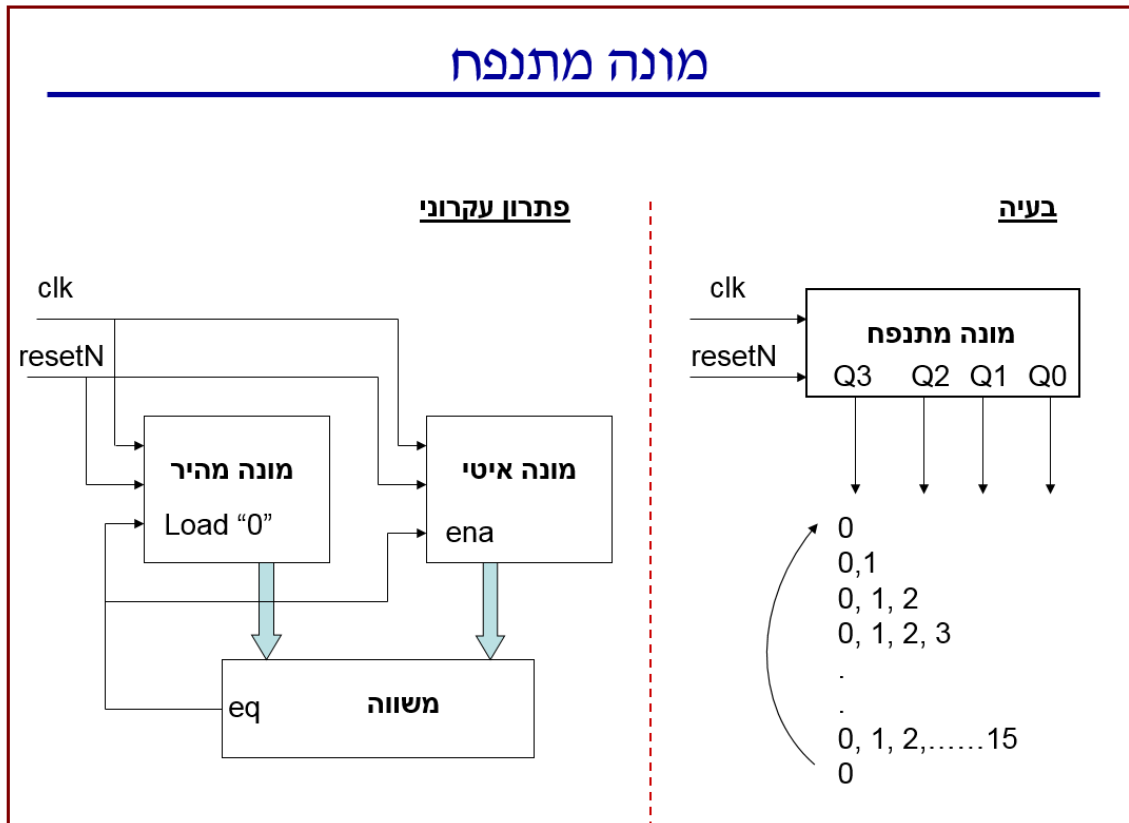
במחזור הספירה הבא, הספירה המרבית מגיעה ל- 1, במחזור הספירה הבא היא מגיעה ל- 2, אחר כך ל- 3 וכן הלאה. בסופו של דבר מחזור הספירה עולה ומגיע לספירה מרבית עד 15:



לאחר מכן, המונה מתאפס והספירות המרבית שלו שוב עולה 0, 1, 2, 3 וכו'.

## 5.1 מונה מתנפח – תכן

בצורה סכמתית ניתן להציג את המונה המתנפח כך:



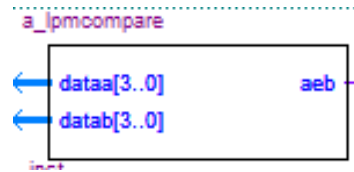
❖ התבונן בשרטוט של המונה המתנפח הנתון. זהה את חלקי המונה המתנפח (מונה איטי, מונה מהיר ומשווה) והשלם את הטבלה הבאה (השורה הראשונה נתונה לך חלקית): נתונים חיבורי השעון ו-**RESETN**, וגם כניסות הטעינה.

שם (רכיב (שם (בשרטוט)	תפקיד ואופן פעולה	כניסות שיש להשלים חיבור	יציאות מחוברות ו/או יציאות שיש להשלים חיבור
A_74161	מונה מהיר סופר כל הזמן. טוען '0' כששני המונים שווים	LDN לחבר ל- <b>NOT(aeb)</b> ENT לחבר ל- <b>en</b>	qs[3..0] מחובר לנוריות מוצא
A_74161	מונה איטי סופר כל פעם ששני המונים שווים	ENP לחבר ל- <b>aeb</b>	q[3..0] מחובר לנוריות מוצא
a_lpmcompare_	משווה בין ערכי המונים		Aeb מחובר דרך שער NOT ל LDN המונה המהיר Aeb מחובר ל ENT המונה האיטי

שני המונים זהים, רכיב A\_74161. המשווה הוא רכיב שנתון, עם טבלת האמת הבאה (היציאה שלו "1" לוגי כאשר שתי הכניסות שלו זהות. כל כניסה - וקטור של ארבע סיביות):

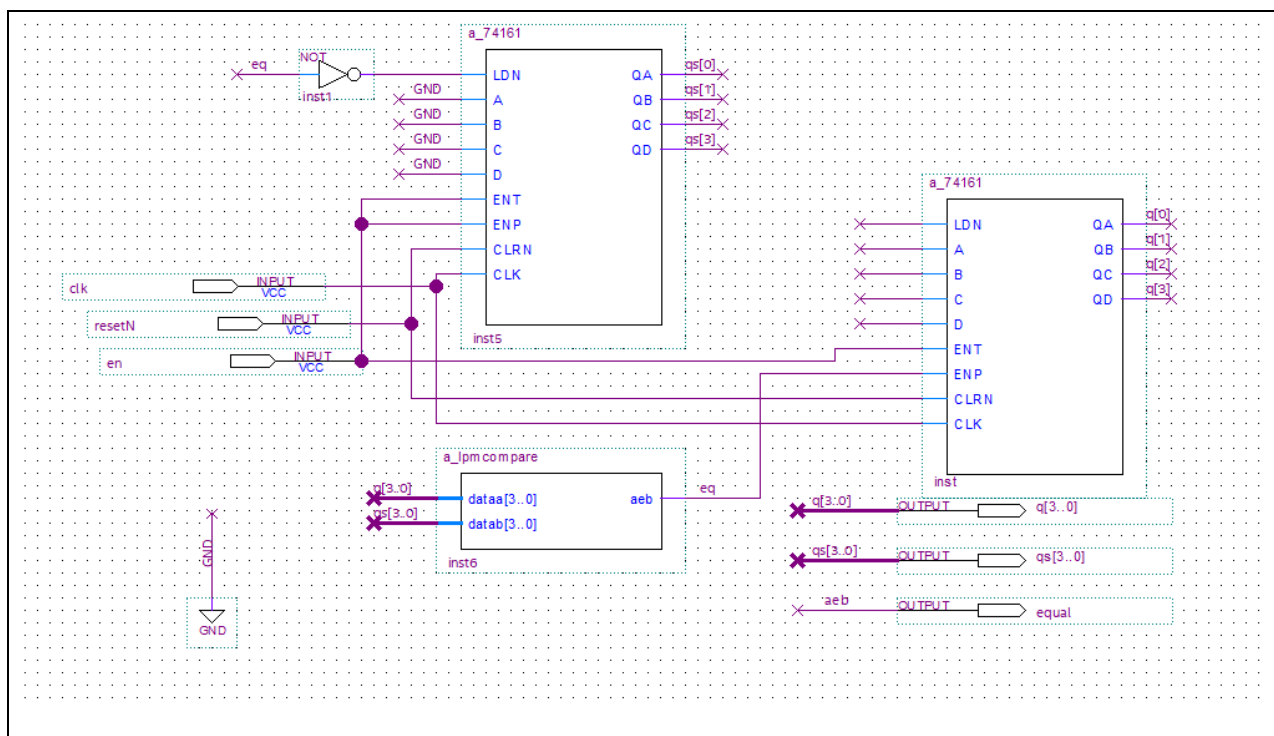
Dataa[3..0]	Datb[3..0]	aeb
-------------	------------	-----

Datab[3..0]	Datab[3..0]	1
Dataaa[3..0]	Dataaa[3..0]	1
x	y	0



❖ בתכנ הנתון לך השלם את החיבורים החסרים לפי הלוגיקה והוסף את התכנ השלם לדו"ח.  
הערות

- מותר להוסיף שערים לוגיים לשרטוט
- למונה רק 4 סיביות ולכן אחרי 15 הוא חוזר אוטומטית ל-0

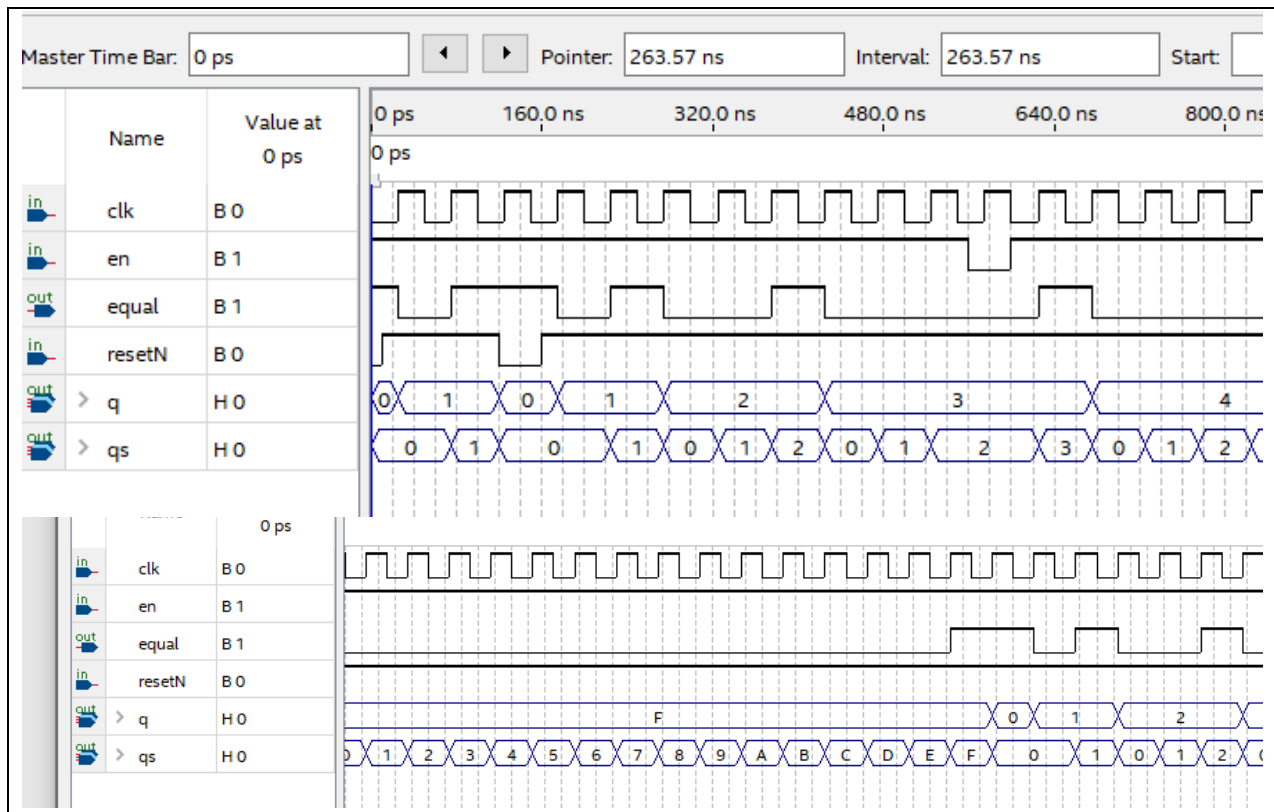


## 5.2 מונה מתנפח – סימולציה (לא לאווירונאוטיקה)

- ❖ הרץ סינתזה
- ❖ בצע סימולציה למעגל. הצג את שני המונים וכל הסיגנלים הרלוונטיים כמפורט להלן ובדוק שבמערכת שלך מתקבלות תוצאות סימולציה תקינות.

**שימו לב כדי לדגום סיגנלים פנימיים יש לחברם ליציאות היצוניות (פינים Output)**

- ❖ בסימולציה יש לבדוק את הדברים הבאים:
  - כל הכניסות (שעון EN ו- RESETN).
  - כל היציאות (מונה מהיר, מונה איטי, יציאת משווה)
  - פעולות רגילה וכל מקרי הקצה (איפוס, התחלת ספירה, סיום ספירה overflow והתחלתה מחדש)
  - במידת הצורך הגדל את זמן הסימולציה 'set end time'
  - משתנים נוספים שמעניינים (כמו יציאת המשווה).
- ❖ הוסף לדו"ח את תוצאות הסימולציה.



קרא למדריך, רשום את השעה בה הוא ראה את המעגל: 11:33

### 5.3 מונה מתנפח – בדיקה על הכרטיס

- ❖ השתמש בקובץ ההדקים של המונה
- ❖ בדוק שהשמות תואמים לשמות התכן שלך ובמידת הצורך שנה אותם; **שים לב** שהשעון ממופה ללחצן.
- ❖ הרץ את קובץ ה TCL
- ❖ הרץ קומפילציה מלאה לתכן
- רשום כמה זמן לקחה הקומפילציה (העתק את המספר מהפינה ימנית למטה במסך)



- ❖ בדוק את הקצאת ההדקים pin planer
- ❖ הורד את המונה המתנפח לכרטיס
- ❖ הפעל אותו, בדוק את המצבים השונים והראה למדריך

קרא למדריך, רשום את השעה בה הוא ראה את המעגל: 11:40

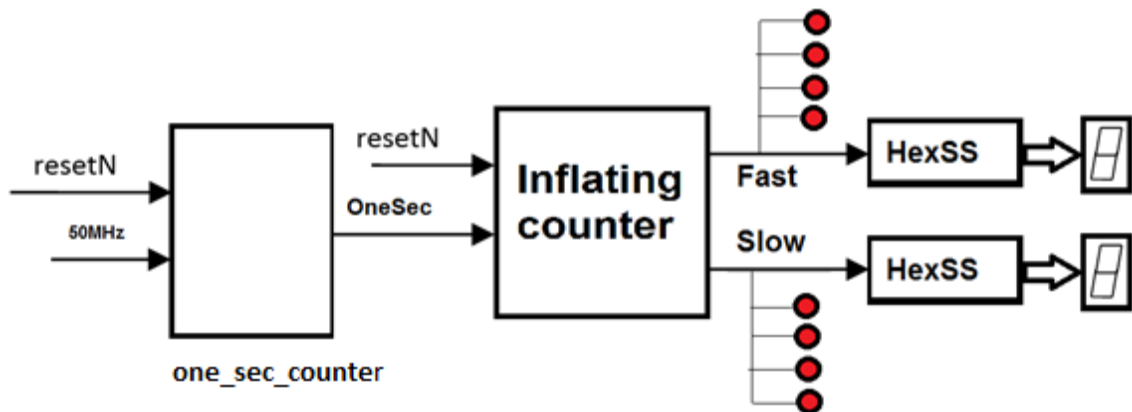
## 6 תכן הירארכי

**מטרה:** להשתמש במונה המתנפח כרכיב מוכן במערכת מורכבת יותר, שכוללת גם שעון אוטומטי וגם תצוגת ספרות דיגיטלית של הכרטיס.

- ❖ צור סימבול מהמונה המתנפח (ראה הוראות ב- COOK BOOK)
- ❖ באותו פרויקט פתח את השרטוט הגרפי **mitnapeah\_top.bdf** שהוא תכן הירארכי של המונה המתנפח.
- ❖ הגדר אותו כ- TOP.

בדיאגרמה הבאה מתוארת ההירארכיה העליונה של המונה המתנפח:

## שים לב לשתי היחידות שנוספו למעגל: מחלק תדר **one\_sec\_counter** ותצוגה ספרתית של **Seven Segments**



### 6.1 חיבור שעון מהיר ומחלק תדר - הסבר

המונה המתנפח הופעל עד כה עם אות שעון מלחיצה על לחצן. בכרטיס DE10 קיים פין שמפיק אות שעון בתדר גבוה של 50MHz. דרוש להזין אות שעון זה למערכת המונה המתנפח, ע"י שינוי ההגדרה המתאימה בקובץ ההדקים.

שעון זה מהיר מאוד, כך שאי אפשר לראות את השינויים בהתקדמות המונה, ולכן יש צורך להוריד את הקצב שלו לתדר שניתן לראות, למשל ל-1 Hz. **זה נעשה בעזרת רכיב מוכן שנתון לך `one_sec_counter`.**

**שימו לב- בתרגיל זה כדי לא לחבר אות "אסינכרוני" (מוצא של לוגיקה לכניסת שעון) נשתמש בשעון מהיר לכל המונים / מכונות ונשתמש בשעון איטי ככניסת **ENABLE** סינכרונית על מנת להאט את פעולתו של המונה המתנפח**

הרכיב **one\_sec\_counter** קיים בשרטוט שלך. שים לב:

- **המוצאים שלו:**

- **one\_sec** – פולס צר בתדר 1 הרץ, מהווה כניסת אפשר **ENABLE** למונה המתנפח - זהו **חיבור שיש להוסיף**
- **duty 50** – אות בתדר  $\frac{1}{2}$  הרץ לאפשר הבהוב – **לא צריך לחבר**

- **הכניסות שלו:**

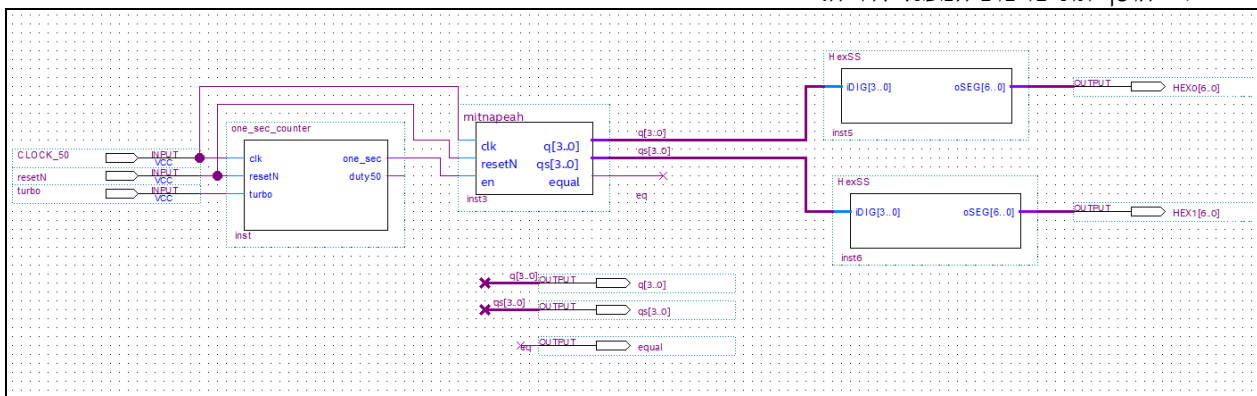
- **כניסת איפוס א-סינכרונית** - ה- **resetN**
- **כניסת TURBO** - מאפשרת הפעלת המערכת במהירות פי 10
- **כניסת השעון** – מחוברת לשעון המהיר של הכרטיס (שהוא אות השעון עם תדר 50 MHz). כדי להזין את השעון הפנימי עם תדר 50 MHz לכניסת השעון של הרכיב יש לתת את השם המתאים שמופיע בקובץ ההדקים **CLOCK\_50** להדק הכניסה:

## 6.2 חיבור של תצוגת SEVEN SEGMENTS - הסבר

להצגת הספירה של המונה המתנפח נשתמש הן בנוריות והן בתצוגת Seven Segments (7Seg). להצגת מספרים על 7Seg נשתמש ברכיב נתון בשם HexSS. רכיב זה קיים כבר בשרטוט שלך. הרכיב מקבל בכניסה מספר הקסדצימלי כווקטור של 4 סיביות ומוציא וקטור של 7 סיביות המתאים לתצוגה 7Seg.

## 6.3 מונה מתנפח הירארכיה עליונה – בדיקה על הכרטיס

- ❖ הוסף את הסימבול של המונה המתנפח והחיבורים הנדרשים לשרטוט הנתון, באופן הבא:
  - חבר למונה המתנפח את הכניסות (שעון, resetN ו-Enable)
  - חבר את היציאות (המונה המהיר והאיטי) לנוריות וליחידות ה-HexSS
  - חבר את סיבית השוויון equal.
  - וודא שהשמות של היציאות בשרטוט נכונים ומתאימים ל < HEX0 > < HEX1 > TCL
- ❖ הרץ קובץ הדקים וקמפל את התכן הסופי (אין צורך לבצע סימולציה לחלק זה).
- ❖ הורד לכרטיס את המונה המתנפח, הפעל, בדוק תקינות והראה למדריך.
- ❖ הוסף את שרטוט המעגל לדו"ח.



קרא למדריך, רשום את השעה בה הוא ראה את המעגל: 11:52

## 7 גיבוי העבודה

- ❖ שמור את הפרויקט רגיל וגם כארכיב (באמצעות Project -> Archive Project).
- ❖ תגבה את קובץ הארכיב וגם העלה אותו למודל.

**שים לב - יש לשמור את כל הקבצים איתם עובדים במעבדה – כי תשתמש בהם במעבדות הבאות ובפרויקט הסופי**

- ❖ שמור וגבה את הדו"ח שלך רגיל.
- ❖ שמור את הדוח גם כ- PDF והעלה אותו למודל.

רשום את השעה בה סיימת את המעבדה: 11:54