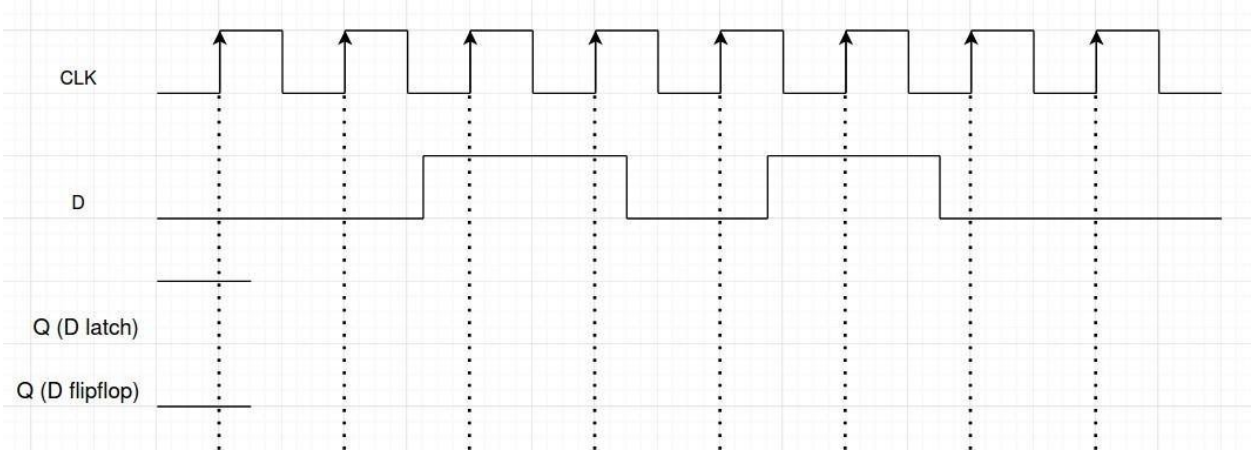
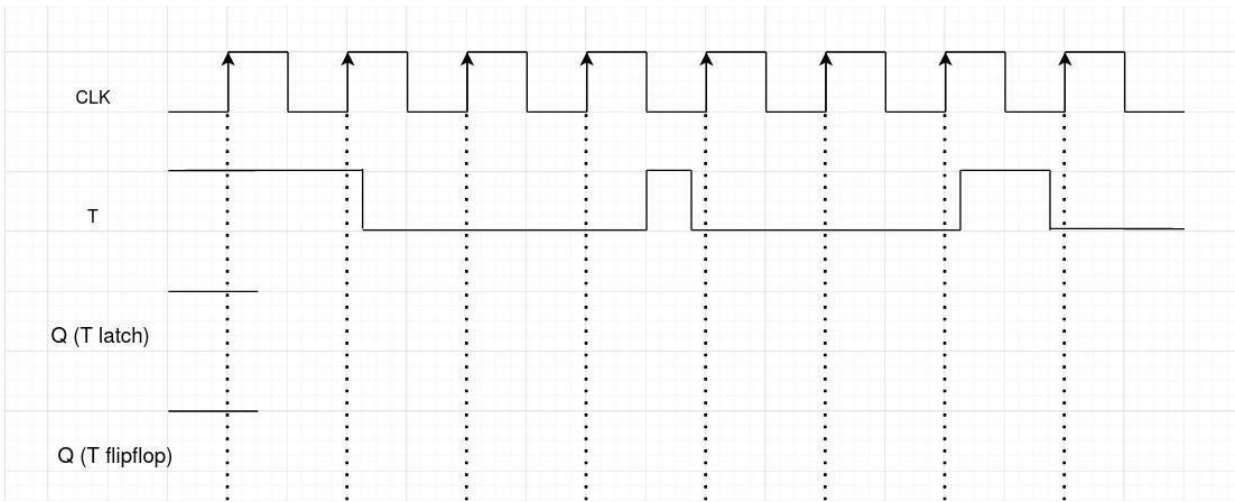


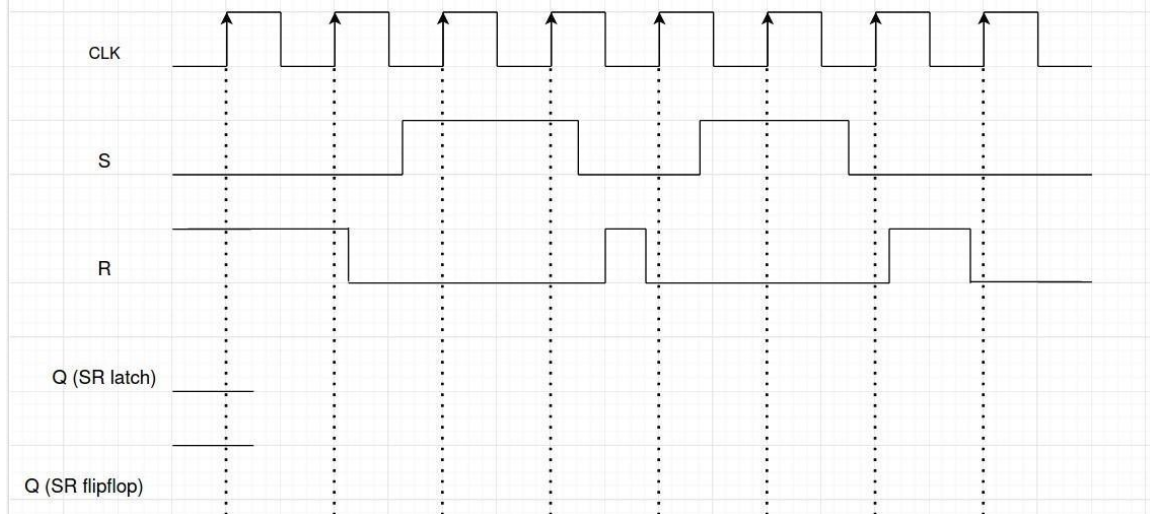
Bài 1: Cho dạng xung đầu vào, hoàn thành biểu đồ thời gian cho Q(D latch) và Q(D flip-flop)



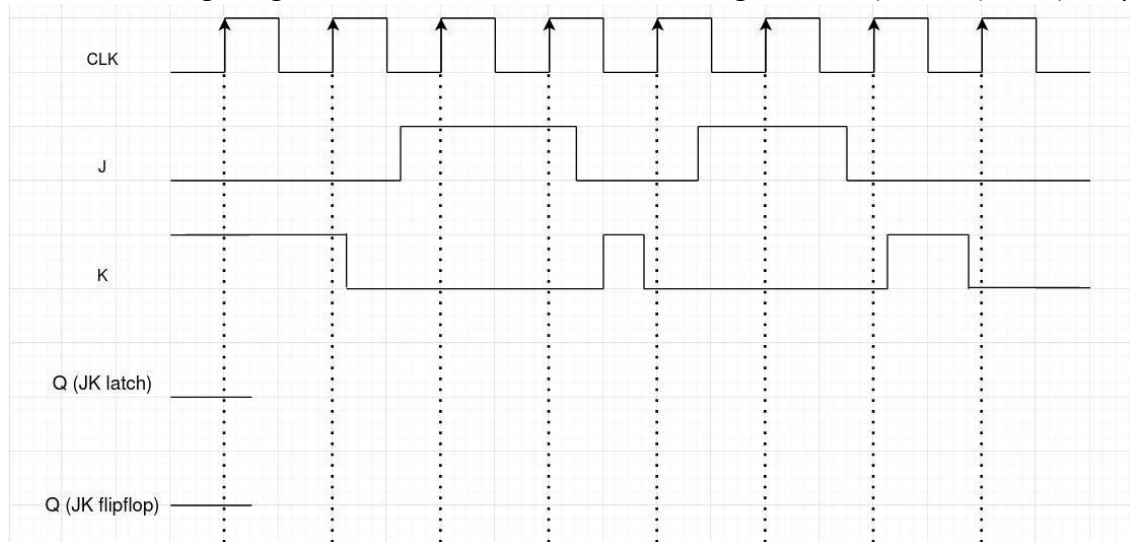
Bài 2: Cho dạng xung đầu vào, hoàn thành biểu đồ thời gian cho Q(T latch) và Q(T flip-flop).



Bài 3: Cho dạng xung đầu vào, hoàn thành biểu đồ thời gian cho Q(SR latch) và Q(SR flip flop).



Problem 4: Cho dạng xung đầu vào, hoàn thành biểu đồ thời gian cho Q(JK latch) và Q(JK flip-flop).



Đọc

1. Xem trước Design of synchronous sequential circuits(Slide) và định nghĩa FSM, sự khác nhau Moore-type FSM vs. Mealy-type FSM