## Calcolo Parallelo e Distribuito

a.a. 2021-2022

Prodotto Matrice-Vettore approfondimenti parte 5

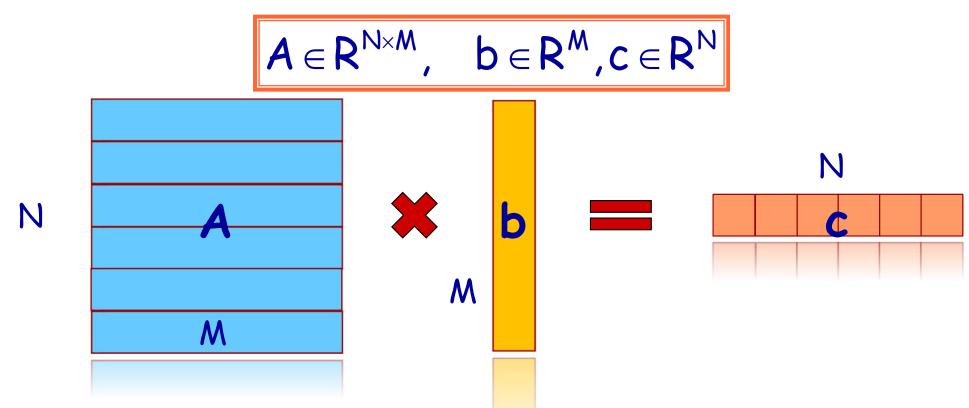
Docente: Prof. L. Marcellino

## PROBLEMA: Prodotto Matrice-Vettore

algoritmo
per il calcolo del prodotto
di una matrice A per un vettore b:

$$A \in \mathbb{R}^{N \times M}$$
,  $b \in \mathbb{R}^{M}$ ,  $c \in \mathbb{R}^{N}$ 

#### Complessità computazionale dell'algoritmo sequenziale



In sequenziale, N prodotti scalari di lunghezza M.

Per fare 1 prodotto scalare di lunghezza M, devo fare:

$$M$$
 molt +  $(M-1)$  add

## Complessità computazionale dell'algoritmo sequenziale

$$A \in \mathbb{R}^{N \times M}$$
,  $b \in \mathbb{R}^{M}$ ,  $c \in \mathbb{R}^{N}$ 

In sequenziale, N prodotti scalari di lunghezza M, cioè:

$$N[M \text{ molt} + (M-1) \text{ add}]$$

molt ~ add

$$T_1(N\times M) = N[2M-1] t_{calc}$$

## PROBLEMA: Prodotto Matrice-Vettore

Progettazione di un algoritmo parallelo per architettura MIMD

per il calcolo del prodotto di una matrice A pr un vettore b:

$$A \in \mathbb{R}^{N \times M}$$
,  $b \in \mathbb{R}^{M}$ ,  $c \in \mathbb{R}^{N}$ 

#### III STRATEGIA

Decomposizione 1: BLOCCHI di RIGHE



Decomposizione 2: BLOCCHI di COLONNE



Decomposizione 3: BLOCCHI QUADRATI

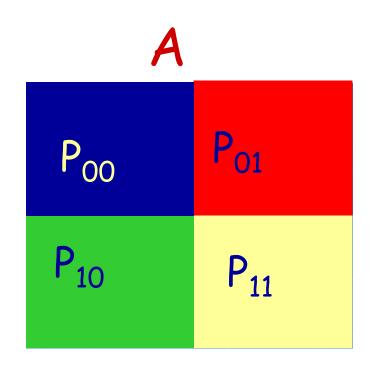
# Calcolo di speedup ed efficienza (def classica)

in ambiente MIMD-DM
e
in ambiente MIMD-SM

## GRIGLIA DI PROCESSORI

$$A \in \mathbb{R}^{N \times M}$$
,  $b \in \mathbb{R}^{M}$ ,  $c \in \mathbb{R}^{N}$ 

$$T_1(N\times M) = N[2M-1] tcalc$$



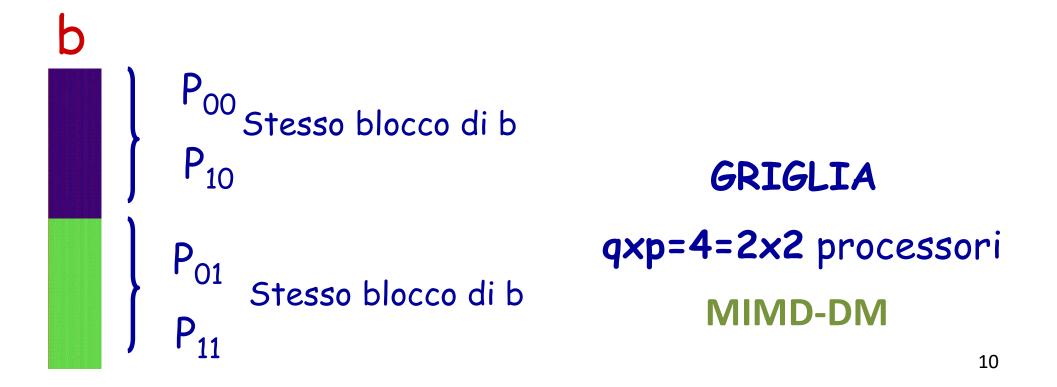
GRIGLIA

qxp=4=2x2 processori

**MIMD-DM** 

$$A \in \mathbb{R}^{N \times M}$$
,  $b \in \mathbb{R}^{M}$ ,  $c \in \mathbb{R}^{N}$ 

$$T_1(N\times M) = N[2M-1]$$
 tcalc



$$A \in \mathbb{R}^{N \times M}$$
,  $b \in \mathbb{R}^{M}$ ,  $c \in \mathbb{R}^{N}$ 

$$dim[A_{loc}] = (N/q)x(M/p)$$
$$dim[b_{loc}] = M/p$$

GRIGLIA

qxp=4=2x2 processori

**MIMD-DM** 

Tutti contemporaneamente, N/q prodotti scalari di lunghezza M/p, cioè:

$$N/q$$
 [  $2M/p-1$  ] tcalc

N.B.: non è detto che la GRIGLIA sia quadrata, potrebbe essere anche rettangolare qxp=8=2x4

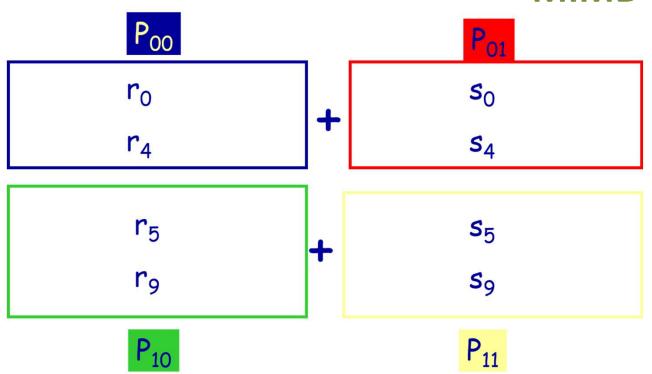
Collezione dei risultati:

comunicazione e somma in parallelo

#### GRIGLIA

qxp=4=2x2 processori

#### **MIMD-DM**



#### Collezione dei risultati

La scelta della strategia dipende da quanto vale p.

Se p è potenza di 2 allora conviene la II-III strategia, altrimenti (ed in particolare se è dispari) conviene usare la I strategia!!!

## I passo (e unico)

 $P_{01}P_{11}$  spediscono un vettore di N/q elementi a  $P_{00}P_{10}$  che, quindi, aggiornano il proprio vettore effettuando N/q somme, cioè:

N/q tcom + N/q tcalc = N/2 tcom + N/2 tcalc

#### Collezione dei risultati

A questo punto mi posso anche fermare, sapendo che il vettore soluzione è diviso a metà tra  $P_{00}$  e  $P_{10}$ 

2<= c <= 3

$$(p-1)(N/q tcom + N/q tcalc) =$$

= 
$$(p-1)(c N/q tcalc + N/q tcalc)$$

$$A \in \mathbb{R}^{N \times M}$$
,  $b \in \mathbb{R}^{M}$ ,  $c \in \mathbb{R}^{N}$ 

## MIMD-DM GRIGLIA qxp

I strategia per collezione vettori

```
S_{q\times p}(N\times M) = T_1(N\times M)/T_{q\times p}(N\times M) =
= N[2M-1] /(N/q [ 2M/p-1 ] + cN/q (p-1) + N/q (p-1))
```

```
Oh = qxp T<sub>qxp</sub>(NxM) - T<sub>1</sub>(NxM) =

= pxq (N/q [ 2M/p-1 ] + cN/q (p-1) + N/q (p-1) †calc +

- N[2M-1] †calc
```

```
E_{qxp}(NxM) = S_{qxp}(NxM) / (qxp) =
= N[2M-1] / [(qxp)(N/q [ 2M/p-1 ] + cN/q (p-1) + N/q (p-1)]
```

### Collezione dei risultati

La scelta della strategia dipende da quanto vale p.

Se p è potenza di 2 allora conviene la II-III strategia, altrimenti (ed in particolare se è dispari) conviene usare la I strategia!!  $P_{00} \leftarrow P_{01} \qquad P_{02} \leftarrow P_{03}$ 

# I passo

 $P_{01}P_{11}$  spediscono un vettore di N/q elementi a  $P_{00}P_{10}$  e, contemporaneamente,  $P_{03}P_{13}$  spediscono un vettore di N/q elementi a  $P_{02}P_{12}$ . I processori riceventi aggiornano con il proprio vettore effettuando N/q somme, cioè:

N/q tcom + N/q tcalc = N/2 tcom + N/2 tcalc

 $P_{10} \leftarrow P_{11} \quad P_{12} \leftarrow P_{13}$ 

#### Collezione dei risultati

La scelta della strategia dipende da quanto vale p.

Se p è potenza di 2 allora conviene la II-III strategia, altrimenti (ed in particolare se è dispari) conviene usare la I strategia!!!

#### II passo

 $P_{02}\,P_{12}$  spediscono un vettore di N/q elementi a  $P_{00}\,P_{10}$ . I processori riceventi aggiornano con il proprio vettore effettuando N/q somme, cioè:

N/q tcom + N/q tcalc = N/2 tcom + N/2 tcalc

#### Collezione dei risultati

matrice A: N righe, M colonne

Vettore b: M elementi

A questo punto mi posso anche fermare, sapendo che il vettore soluzione è diviso a metà tra  $P_{00}$  e  $P_{10}$ 

#### In generale:

$$N/q \cdot log_2(p) tcom + N/q \cdot log_2(p) tcalc =$$

= 
$$c N/q \cdot log_2(p) tcalc + N/q \cdot log_2(p) tcalc$$

matrice A: N righe, M colonne

Vettore b: M elementi

## MIMD-DM GRIGLIA qxp

II strategia per collezione vettori

```
S_{q\times p}(N\times M) = T_1(N\times M)/T_{q\times p}(N\times M) =
```

=  $N[2M-1] / (N/q [ 2M/p-1 ] + cN/q log_2(p) + N/q log_2(p))$ 

```
Oh = qxp T_{qxp}(NxM) - T_1(NxM) =
```

- =  $pxq (N/q [ 2M/p-1 ] + cN/q log_2(p) + N/q log_2(p)) Tcalc$
- N[2M-1] **†**calc

```
E_{qxp}(NxM) = S_{qxp}(NxM) / (qxp)=
```

= N[2M-1] / [(qxp)(N/q [ 2M/p-1 ] + cN/q log<sub>2</sub>(p) + N/q log<sub>2</sub>(p))]

#### Osservazioni:

- I conti fatti possono essere ripetuti in maniera del tutto simile per la III strategia della somma per collezionare i risultati
- ◆ I conti fatti hanno senso solo se si lascia il vettore "spezzato" lungo le righe

## III STRATEGIA

Che cosa si può dire sull'implementazione in ambiente MIMD-SM?
È possibile pensare di lavorare con BLOCCHI di RIGHE + COLONNE della matrice A e BLOCCHI di b.

Il tutto funziona come in ambiente distribuito sincronizzando gli accessi in memoria piuttosto che gestendo le comunicazioni

matrice A: N righe, M colonne

Vettore b: M elementi

#### MIMD-SM

## GRIGLIA qxp core

I strategia per collezione vettori

$$S_{qxp}(NxM) = T_1(NxM)/T_{qxp}(NxM) =$$
= N[2M-1] /(N/q [ 2M/p-1 ] + cN/q (p-1) + N/q (p-1))

```
Oh = qxp T_{qxp}(NxM) - T_1(NxM) =
= pxq (N/q [ 2M/p-1 ] + cN/q (p-1) + N/q (p-1) † calc +
- N[2M-1] † calc
```

```
E_{qxp}(NxM) = S_{qxp}(NxM) / (qxp) =
= N[2M-1] / [(qxp)(N/q [ 2M/p-1 ] + cN/q (p-1) + N/q (p-1)]
```

matrice A: N righe, M colonne

Vettore b: M elementi

## MIMD-SM

GRIGLIA qxp core

II strategia per collezione vettori

$$S_{qxp}(NxM) = T_1(NxM)/T_{qxp}(NxM) =$$
= N[2M-1] /(N/q [ 2M/p-1 ] + cN/q log<sub>2</sub>(p) + N/q log<sub>2</sub>(p))

```
Oh = qxp T<sub>qxp</sub>(NxM) - T<sub>qxp</sub>(NxM) =

= pxq (N/q [ 2M/p-1 ] + cN/z log<sub>2</sub>(p) + N/q log<sub>2</sub>(p)) †calc

- N[2M-1] †calc
```

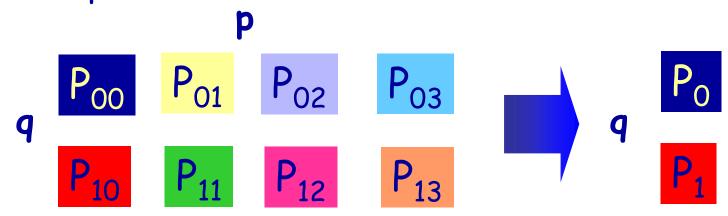
```
E_{qxp}(NxM) = S_{qxp}(NxM) / (qxp) =
= N[2M-1] / [(qxp)(N/q [ 2M/p-1 ] + cN/q log<sub>2</sub>(p) + N/q log<sub>2</sub>(p))]<sub>23</sub>
```

## Speed-up/efficienza (def classica)

## MIMD-SM MIMD-DM GRIGLIA qxp

#### Attenzione:

 è possibile riconoscere la I strategia dalla III quando p=1

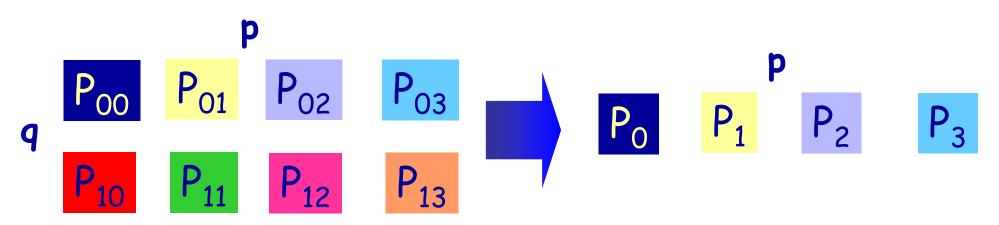


## Speed-up/efficienza (def classica)

## MIMD-SM MIMD-DM GRIGLIA qxp

#### Attenzione:

- è possibile riconoscere la I strategia dalla III quando p=1
- è possibile riconoscere la II strategia dalla III quando q=1



# Speed-up/efficienza (def classica)

matrice A: N righe, M colonne

Vettore b: M elementi

MIMD-SM MIMD-DM

GRIGLIA qxp

#### Attenzione:

- è possibile riconoscere la I strategia dalla III quando p=1
- è possibile riconoscere la II strategia dalla III quando q=1
- cosa succede se mod(N,q) ≠0 e/o mod(M,p)≠0 ?

matrice A: N righe, M colonne

Vettore b: M elementi

#### \* Attenzione:

GRIGLIA qxp

cosa succede se  $mod(N,q) \neq 0$  e/o  $mod(M,p)\neq 0$ ?

Alcuni processori avranno dei blocchi di matrice (e se serve del vettore) di dimensione maggiore

Es: RIGHE mod(N,q)≠0

Il numero di righe che avanza
(cioè il resto della divisione)
viene ridistribuito a tutti i processori riga che hanno prima
coordinata strettamente minore del resto

matrice A: N righe, M colonne

Vettore b: M elementi

\* Attenzione:

GRIGLIA qxp

cosa succede se  $mod(N,q) \neq 0$  e/o  $mod(M,p)\neq 0$ ?

Alcuni processori avranno dei blocchi di matrice (e se serve del vettore) di dimensione maggiore

Es: RIGHE mod(N,q)≠0

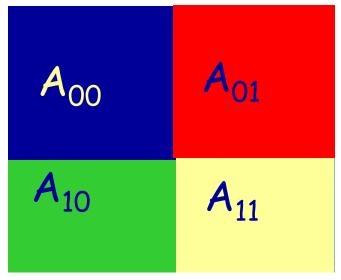
I processori che hanno coordinata riga strettamente minore del resto hanno <u>una</u> riga in più della matrice.

Nessuna variazione invece per il blocco relativo al vettore!

matrice A: N righe, M colonne

Vettore b: M elementi





dim[
$$b_{loc}$$
]= M/p  
dim[ $A_{10}$ ]=(N/q)x(M/p)  
dim[ $A_{11}$ ]=(N/q)x(M/p)

$$dim[A_{00}]=(N/q + 1)x(M/p)$$
$$dim[A_{01}]=(N/q + 1)x(M/p)$$

matrice A: N righe, M colonne

Vettore b: M elementi

Es: se  $mod(N,q) \neq 0$ 

$$\dim[A_{00}] = (N/q + 1)x(M/p)$$

$$\dim[A_{01}]=(N/q + 1)x(M/p)$$

GRIGLIA

$$qxp=4=2x2$$

$$\dim[A_{10}]=(N/q)\times(M/p)$$

$$\dim[A_{11}]=(N/q)\times(M/p)$$









 $P_{00}$ : dim[ $r_{00}$ ]=(N/q + 1),  $P_{01}$ : dim[ $s_{01}$ ]=(N/q + 1)  $P_{10}$ : dim[ $r_{10}$ ]=(N/q),  $P_{11}$ : dim[ $s_{11}$ ]=(N/q)

matrice A: N righe, M colonne

Vettore b: M elementi

MIMD-DM

GRIGLIA qxp

I strategia per collezione vettori

```
S_{axp}(NxM) = T_1(NxM)/T_{axp}(NxM) =
= N[2M-1]/([N/q+1][2M/p-1]+c(N/q+1)(p-1)+
                                  +(N/q+1)(p-1)
S_{axp}(NxM) = T_1(NxM)/T_{axp}(NxM) =
                                      II strategia per collezione vettori
= N[2M-1] / ([N/q+1] [2M/p-1] +
              + c (N/q+1) \log_2(p) + (N/q+1) \log_2(p)
```

Osservazioni analoghe valgono per l'ambiente MIMD-SM,

i risultati sono gli stessi chiaramente senza i contributi relativi alle spedizioni