

Lorsque nous décidons de procéder à l'étude d'un montage, seules les données techniques font obstacle à la réalisation du projet. Dans le cas particulier de ce décodeur pour les émissions de CANAL PLUS, le plus grand problème que nous ayons rencontré, avant toute investigation théorique, fut d'ordre moral.

En effet, la société CANAL PLUS est une entreprise commerciale qui vend des programmes télévisés à une clientèle d'abonnés. Afin d'éviter l'accès aux émissions de personnes n'ayani pas acquitté le montant des droits, les programmes sont codés (c'est-à-dire brouillés).

Seul un décodeur, fourni à chaque abonné, permet de restitué l'image et le son. Le système de codage est réputé inviolable mais, comme chacun sait, la technique vient à bout de tous les codes, fussentils le fruit d'années de recherche.

Aussi, ne désirant pas commettre le délit de préjudice commercial envers la société CANAL PLUS, nous avons décidé de mettre en garde nos lecteurs résidant sur le territoire Français que la réalisation de notre décodeur est réservée à notre lectorat résidant hors de l'hexagone et que l'utilisation d'un tel appareil est formellement interdite en France.

CANAL PLUS n'ayant aucun intérêt commercial hors de nos frontières, nos lecteurs belges, suisses et même monégasques (voir ci-dessus le témoignage d'un de nos amis de la Principauté) peuvent sans problème utiliser ce décodeur, tout comme ils réçoivent dépuis des années les programmes de TF 1, A 2 et FR 3 sans payer de redevance à l'ORTF. Nos lecteurs Français devront donc se contenter de la lecture de cet article qui a demandé une étude longue et difficile. Puissent-ils nous le pardonner!

UN TÉMOIGNAGE

Le monde est plein de bizarreries ; cette lettre, émanant d'un de nos lecteurs Monégasques, illustre parfaitement l'absurdité qui semble régir la télédiffusion.

Que nous dit, entre autres choses, ce lecteur:

Mansieur,

ye suis voi lectour de Radio-flans et Abonné depuis quelques armeis et jai été très interiore par votre desnier article Conservant Canal plus. y ai voulur il y a quelque temps sous chercher à fabriquer un décodeur, faire ma demande de sessions sons, mais les reviers de éanal plus mont répondre que ce canal et servit par distribée en déhois de la raine det pourtait e suis paugais habitant un petit pays de 3 km dont commissed elet est français et je page mos Man a la France. Mais étant donne les circonstances je vous me lancer dans l'étude eventuelle d'un décodem It c'est jour cla que je vous élant. Nous aug bien indique un moyen de décrypter le son, mais Vous sergetail persolle de me journer un exemple d'application technique pour decrypte l'image. Comment avec un système de comparation de phase pouvou reconnaître les trois temps de décalage sous empoyer de memorie ce que Oblige à charcher levele pout les mais. Aven une Terrior ou signal en faction de la acusse en prèse du signal Video à chaque Temps de Comparaison.

Avouez qu'il y a de quoi être étonné, voire révolté, de cette attitude vis-à-vis de la Principauté de Monaco (ne parlons pas de la Belgique et de la Suisse francophones, c'est encore pire).

Souhaitons que le décodeur décrit dans les pages suivantes adoucisse l'amertume d'un bien curieux « apartheid ».

Cara Monagosonas Cara Tara Tara Tara



L'appel d'offres lancé aux industriels susceptibles de construire les décodeurs précisait : «Le système doit assurer une confidentialité suffisante du message afin que le programme (image et son) ne soit pas compréhensible pour le télespectateur qui ne possède pas le décodeur». Jusque-là rien d'étonnant mais voyons la suite : «Il doit assurer un niveau de protection suffisant contre la fraude. La réalisation d'un décrypteur (décodage sans connaissance de la clé de chiffrement) ne doit pas être à la portée d'un radioélectricien ou d'un technicien moyen disposant de circuits électroniques grand public pour un prix qui ne serait pas significativement supérieur à celui d'un décodeur ou qui pourrait permettre une exploitation commerciale des programmes decryptés». Bien que « l'auteur » ne se situe dans aucune des deux catégories précédemment citées, le test valait la peine d'être effectué.

Notons au passage que les concepteurs avaient envisagé le décodage sans connaissance de la clé de chiffrement... Ce qui n'est pas le cas de certains journalistes obnubilés par la combinaison à huit chiffres offrant 100 millions de solu-Avant tions. d'aborder les considérations purement techniques, une revue de presse, Canal + a couler

fait d'encre et on beaucoup relève plusieurs renseignements d'inégal intérêt. Télé 7 jours semaine du 13 Octobre 1984. «Il pourrait exister trois possibilités de piratage : détourner le décodeur, ne pas restituer le sien à la fin de son abonnement, ou en construire un !... La dernière solution demanderait de fameuses qualités en électronique et, également d'avoir des connivences à la fois parmi les fabricants de composants électroniques, et parmi les électroniciens chargés de mettre en place Canal +. Très difficile et ceci parce que l'expérience américaine a servi aux Français. Aux Etats Unis, explique Philippe Ramond le directeur de Canal +, on

a constaté 25 à 30 % de piratage des chaînes privées. Nous risquons dans un pays latin d'atteindre 50 à 60 %! Nous avons donc construit un décodeur plus élaboré que nous pensons inviolable.» Cet entrefilet appelle quelques commentaires : les deux premières solutions sont aussi stupides l'une que l'autre. Quant à la dernière, nul besoin de complicité mais d'un minimum de réflexion. Il semble en outre bien présomptueux de parler d'inviolabilité. Les Américains n'ont pas attendu le savoir faire français. Dans la plupart des cas le transfert technologique s'effectue en sens inverse. L'Europé étant en général à la remorque des USA, assertion particulièrement vérifiée en électronique. Science et Vie : «La télévision à péage sera-t-elle piratée?». Cet article de est trop long pour quatre pages

cité intégralement. Reconnaissons que les principes de codage sont exposés clairement, qu'il s'agit d'un article correct même si l'on relève quelques erreurs techniques — 1 µs au lieu de 888 ns - et que l'on y parle encore de détournement de décodeur. Le Figaro, beaucoup plus sérieux dans son analyse,

où l'on explique que le report du

programme TDF 1 — satellite de télévision directe — n'est pas forcément indépendant du lancement de Canal Plus. En effet, comment expliquer aux Français qu'ils doivent, moyennant finances bien sûr, s'équiper pour recevoir une chaîne supplémentaire : Canal +. Puis quelques temps après annoncer qu'un ou plusieurs satellites diffusent une demi-douzaine de programmes supplémentaires, que l'équipement utilisé aujourd'hui est complètement périmé et doit être remplacé. Et finalement Le Point, 29 Octobre, titrant «Canal Plus : le prix fait peur». Un sondage IPSOS / Le Point montre que 75 % des Français pensent que le lancement de Canal + n'est pas un evènement important, et 79 % que le prix à payer est excessif.

43

रक्ष ग्रीहिंस शहर होते हैं। ग्रीहारिक्ट

On écarte évidemment le vol pur et simple du décodeur, stupide et inutile. Que reste-t-il ? Au moins trois solutions :

— Un abonné à Canal Plus pouvant enregistrer les programmes en clair, une émission enregistrée sur Canal + pourra être visualisée, en différée, par de nombreux télespectateurs pourvi qu'ils disposent d'un magnétoscope aux normes identiques à celui ayant servi à l'enregistrement.

Un abonné à Canal + possède un décodeur, dûment payé. Le décodeur délivre en permanence les signaux audio et vidéo décryptés, pouvant être envoyés vers un éven-

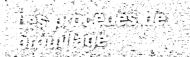
tuel magnétoscope.

Rien de plus simple que de réaliser «une petite boîte noire» recevant ces deux signaux et délivrant, en échange, un signal UHF modulé. Le signal UHF peut ensuite être diffusé par les réseaux locaux existant dans les habitations collectives. Le prix à payer est partagé entre tous les locataires et devient alors raisonnable.

Cette solution n'est qu'une réplique du décodeur collectif proposé par Canal + pour les hôtels, hopitaux, maisons de repos etc...

— Troisième solution : En construire un, non en copiant le décodeur proposé, mais en créant de toutes pièces un décodeur... fonctionnant quel que soit le code en service.

Cette troisième solution a été mise en application avec des composants grand-public. Précisons que si elle donne satisfaction à 100 % en ce qui concerne le signal audio, il n'en est pas de même pour le signal vidéo et on note une perte de qualité d'image. Nous aurons l'occasion de revenir sur ce point.



Vidéo

Plusieurs études ont été menées dans les laboratoires de TDF:

— retard simple : la partie vision du signal est affectée d'un retard aléatoire par rapport au signal de synchronisation ligne.

— effet miroir: les lignes sont retournées temporellement.

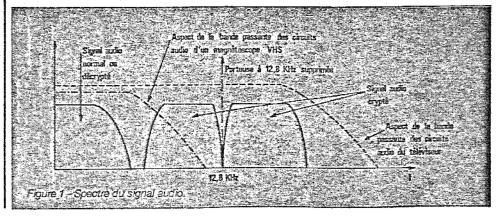
— inversion : les lignes sont inversées aléatoirement en amplitude.

— décalage circulaire: deux segments d'une ligne sont permutés.

La solution retenue initialement était le décalage circulaire: les informations analogiques du signal vidéo sont divisés en deux segments. On transmet d'abord le segment allant du point de coupure à la fin de la ligne utile puis le segment allant du début de la ligne au point de coupure. A chaque ligne le point de coupure est différent; il est défini par une suite de valeurs délivrées par un générateur pseudo-aléatoire. L'image est cryptée des lignes 24 à 309 et 336 à 621.

Cette solution, probablement trop onéreuse, a été abandonnée au profit d'une cinquième:

— retard double: la partie vision du signal est affectée ou non d'un ou de deux retards par rapport au signal de synchronisation ligne. Ceci revient à dire que la ligne utile peut débuter aux trois instants t, t, t, t, avec t = 888 ns. La valeur exacte de t, n'a que peu d'importance.



Audio

Le brouillage du son est réalisé par un retournement du spectre de base autour d'une fréquence de modulation déterminée. La fréquence de modulation doit être facilement synthétisable dans le décodeur, elle peut être choisie dans un rapport simple avec une fréquence caractéristique du signal vidéo; fréquence ligne ou fréquence trame.

Dans le principe retenu, la fréquence de modulation vaut 12,8 kHz soit 256 × FT (FT: fréquence trame 50 Hz). La bande passante audio est contenue dans une fourchette de ± 1 dB. A l'émission la porteuse à 12,8 kHz est supprimée et seules les deux bandes latérales, après préaccentuation à 75 µs sont transmises.

Munis de tous ces renseignements voyons comment décrypter Canal

Commençons par le son, le plus simple.

La figure 1 représente l'allure des spectres audio pour le signal non crypté ou décrypté, partie A du schéma, et pour le signal audio crypté, bandes latérales B1 et B2. Il y a en fait superposition de A et B1, mais les spectres ont été compressés pour une meilleure lisibilité du schéma.

A la réception on récupère, sur la prise peritel, après changement de fréquence dans le tuner VHF ou UHF et démodulation après les amplificateurs FI, les deux bandes latérales BI et B2.

Notons que la bande passante audio d'un magnétoscope est insuffisante pour restituer les deux bandes latérales B1 et B2. Il est donc impossible d'enregistrer le son de Canal + crypté et le décrypter ensuite. Ce qui est vrai pour le son mais pas pour l'image.

Il existe au moins trois solutions, plus ou moins compliquées, pour décrypter le signal audio. Ces trois solutions ne diffèrent que par la méthode de régénération de la sous porteuse à 12,8 kHz.

Les trois synoptiques utilisables sont représentés par la figure 2, dans l'ordre de complexité décroissonte.

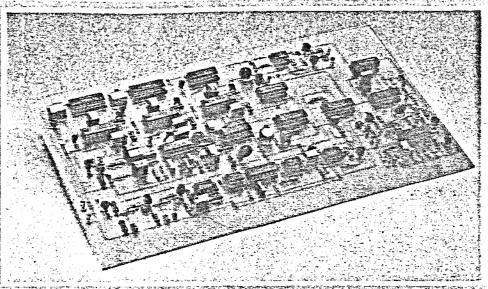
Dans le cas de version I la régénération de la sous-porteuse fait appel à un PLL asservi par les impulsions de synchro ligne. L'extraction des impulsions de synchronisation ligne contenus dans le signal vidéocomposite n'est pas un problème. Il existe de nombreux circuits: dits circuits jungle, qui moyennant application du signal vidéocomposite de polarité et amplitude adéquates, restituent impulsions ligne, trame, sandcastle, effacement ligne.

Ce PLL comprend, un comparateur de phase, un filtre de boucle, un VCO de fréquence centrale de 8 MHz. Le comparateur phase / fréquence recoit les impulsions lignes issues du circuit jungle et le résultat de la division du signal à 8 MHz par 512, soit 15625 Hz. En cas de synchronisme, la fréquence du VCO vaut exactement 8 MHz et le signal à 12,8 kHz est obtenu après division par 625. Le signal carré résultant de la division, après filtrage, est quasi sinusoidale. La porteuse et le signal audio crypté après passage dans un filtre passe-haut sommaire sont appliqués au modulateur équilibré. On récupère à la sortie le spectre A, après désaccentuation et filtrage. Dans ce schéma rien d'exceptionnel, il s'agit au contraire d'électronique traditionnelle, ou même fondamentale. C'est le synoptique qu'il faudrait adopter si l'on était puriste: fréquence de comparaison suffisamment élevée, filtre de boucle aisé à concevoir, temps de verouillage et d'acquisition faible, faible bruit sur la tension d'erreur.

Le synoptique de la version 2 est moins élaboré et pourtant il est recommandé par les auteurs de l'appel d'offres.

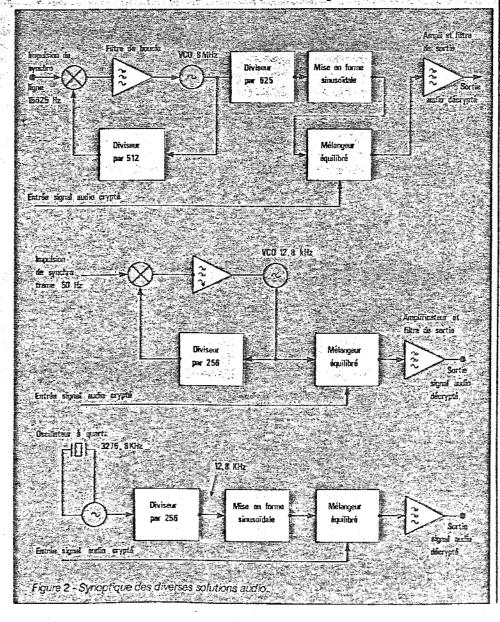
Comme dans la version 1, le PLL se charge de la régénération de la sous-porteuse. La fréquence de comparaison vaut 50 Hz, signal de synchronisation trame. Comme précédemment un circuit jungle délivre le train d'impulsions trame. On place dans la boucle un diviseur par 256 et la fréquence ainsi synthétisée vaut 12,8 kHz.

Bien que théoriquement cette solution soit aussi bonne que la précédente, la mise en œuvre en est beaucoup plus délicate. La fréquence naturelle de la boucle doit être choisie très basse, quelques Hz au maximum, même avec un filtre actif ce n'est pas aussi simple qu'il y



parait. D'autre part la fréquence naturelle du filtre de boucle détermine le temps de verouillage, long dans le cas présent. On risque, en plus, de ne pas pouvoir éliminer un bruit très basse fréquence présent sur la tension d'erreur, la boucle aura légèrement tendance à «pomper», c'est donc un mauvais asservissement.

La troisième version notée 3 à la figure 2 est la plus simple, et de mise en œuvre aisée. On part d'un oscillateur à quartz à 3276,8 kHz. Le si-



gnal à 12,8 kHz est obtenu par division par 256 de la fréquence de l'oscillateur. La fréquence du quartz est suffisamment stable pour qu'il n'y ait qu'une différence de fréquence extrêmement faible entre la fréquence effectivement obtenue et la fréquence théorique désirée. Par contre il n'y aura aucune relation de phase entre la porteuse à l'émission et la porteuse régénérée à la réception. L'oreille, dans le cas d'émissions monophoniques, étant peu sensible à la phase cette caractéristique de phase n'aura aucune importance.

Les trois procédés envisagés avait déjà fait l'objet de publications Science et Vie et Radio Plans. Après essais des trois solutions, la dernière a finalement été retenue.

Quels circuits vont résoudre le problème? C'est ce que dévoile le schéma de principe de la figure 3. Le quartz à 3276,8 kHz en réaction sur une porte du type 4584 constitue l'oscillateur. Le signal est appliqué au circuit 4020, diviseur binaire, dont la sortie division par 256 est la seule employée. A la broche 13, le signal est carré, d'amplitude crête-à-crête égale à 12 V. Le filtrage élimine une grande partie des composantes indésirables et l'on récupère sur l'émetteur de Ti une tension quasisinusoïdale. La sous-porteuse régénérée ainsi que le signal audio crypté sont appliqués au circuit MC 1496, Motorola, ou LM 1496, National, ou encore µA 796, Fairchild.

Ce circuit est un modulateur-démodulateur équilibré. Il correspond parfaitement au résultat cherché. Pour de plus amples informations sur ce circuit, on pourra se référer aux diverses notes d'applications.

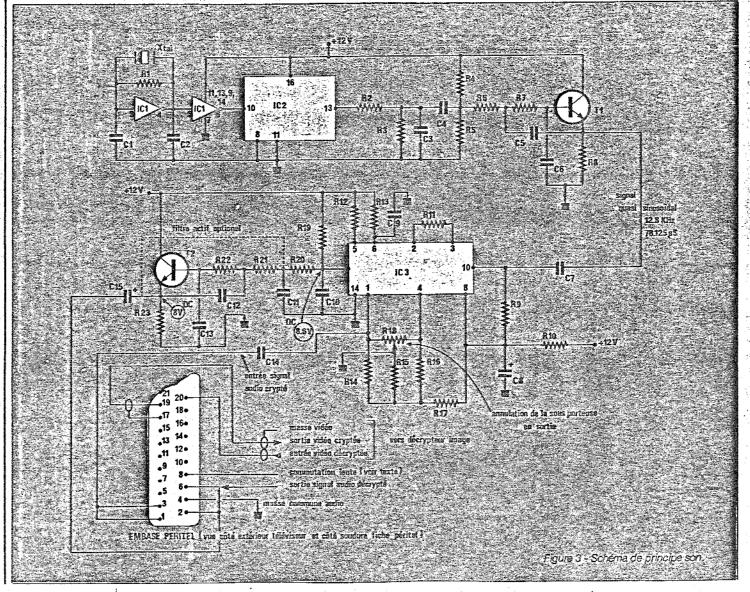
Le signal audio démodulé est disponible sur les broches 12 et 6 du circuit intégré. En mode asymétrique, une seule sortie est utilisée. Un filtre passif élimine les composantes indésirables. Les résidus de sous-porteuse en sortie pourront être annulés en agissant sur le potentiomètre Ris.

On aurait pu de plus ajouter un réjecteur centré sur 12,8 kHz, ce qui constitue une amélioration certaine, mais celanes avère pas obligatoire.

La représentation de l'embase PERITEL montre la manière de raccorder le décrypteur à un téléviseur. Pour que le signal traverse effectivement le MC 1496 le niveau de tension présent sur la broche 8 : commutation lente doit être compris entre 10 et 12 V.

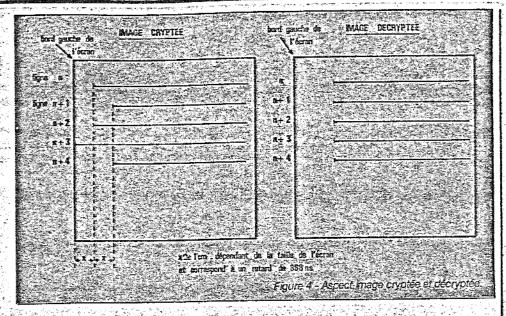
On pourrait envoyer le 12 V interne par l'intermédiaire d'un interrupteur sur cette broche pour les téléviseurs disposant de la peritel mais non de la commutation.

Les broches 10, 12 et 14 réservée à une application future qui a toutes les chances de ne pas voir le jour, ne sont pas utilisées dans les téléviseurs actuels. Rien ne s'oppose à choisir deux de ces broches, prélever l'ali-



mentation basse tension à l'intérieur du téléviseur et appliquer celle-ci au décodeur via deux des contacts 10 à

Les circuits du décodeur consomment 310 mÅ sous 12 V. La consommation est due en grande partie aux circuits employés dans la partie vidéo. Le décryptage vidéo est presqu'aussi simple que le décryptage son mais la réalisation pratique met en service un nombre beaucoup plus important de circuits intégrés.

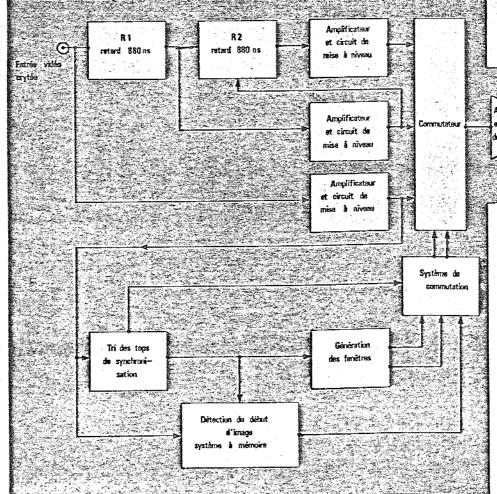


अंद्र दिन्यागिहित गार्ति

Si l'on référence le début de la ligne au front descendant du top de synchro ligne, le signal vidéo utile peut débuter aux trois instants : t_0 t_1 , t_0 + 2τ avec τ = 888 ns. La figure 4 montre, d'une manière sommaire mais explicite, l'aspect de l'image cryptée. Le cryptage concerne les lignes 24 à 309 incluses et 336 à 621 incluses, donc 572 lignes. Si le cryptage était cyclique sur une trame, le code correspondant serait trop faible à obtenir : une exploration ligne par ligne de la trame aurait donné une suite de 572 chiffres compris entre 0 et 2. Une mémoire 572 × 2 bits aurait suffit pour rétablir l'ordre. Imaginons comme dans le cas de la figure 4 que

la ligne 4 soit affectée d'un retard, on ajoute un retard supplémentaire. Pour la ligne n + 1, 2 retards: 0 ajouté, n + 2, 1 retard: 1 ajouté, n + 3, 0 retard: 2 ajoutés et ainsi de suite...

De cette manière toutes les lignes commencent au même endroit avec deux retards. En principe cette restitution signifie qu'il existe entre le bord gauche de l'écran et le bord gauche de l'image un espace d'environ 2 cm non utilisable. En fait il y a un léger surbalayage : temps de balayage du spot de gauche à droite de l'écran plus court que la durée du



it adaytateur
e sortia

Sortia vidés
décryptée

Figure 5 - Syrroptique décryptage irrège.

signal vidéo utile : 52 µs et le défaut n'apparait pas sur un téléviseur classique.

C'eut été trop simple si une simple observation avait débouché sur la connaissance de la séquence. Cette séquence aurait pu être mise en mémoire 572 x 2 bits, et l'opération répétée chaque mois.

Pour compliquer les choses la séquence ne concerne donc pas seulement deux trames complètes, mais trois images consécutives, soit six trames. La séquence à trouver ne comporte plus 572 chiffres mais 1716 compris entre 0 et 2. La scrutation ligne par ligne est exclue à moins de concevoir un procédé automatique... Que reste-t-il comme solution? Sans connaissance des polynomes générateurs de fonction pseudo-aléatoire, il n'existe qu'une solution purement analogique fonctionnant quelle que soit la clé de chiffrement.

Le synoptique de la figure 5 représente une des solutions qui ne donne pas satisfaction à 100 % mais qui permet au moins de visualiser une émission. Le principe est simple: détecter le début de l'image, déterminer le retard 0, 1 ou 2 et le compresser en traverssant respectivement 2, 1 ou 0, lignes à retard de 888 ns. Seule la partie vidéo utile de 52 µs sera ou non décalée temporellement. Dans tous les cas les signaux de synchronisation et les salves d'identification traversent le décrypteur sans être retardés: il est important de ne perturber ni la synchronisation, ni le fonctionnement des circuits d'identification ligne du téléviseur. Apparemment rien de

compliqué ni de très extraordinaire mais une analyse plus poussée révèle quelques difficultés:

Les lignes à retard: lesquelles employer? 888 ns ne correspond pas à une valeur normalisée et reste difficile à obtenir par association d'une ou plusieurs lignes à constantes réparties. Le meilleur compromis est obtenu avec une ligne de 470 ns et 390 ns, ce qui donne 860 ns et une erreur de 28 ns. Sur un tube de 14 pouces, la vitesse de balayage horizontal du spot vaut 8 mm / µs. L'erreur de 28 ns se traduit par un décalage persistant de 2/10° de millimètre, valeur raisonnable mais légèrement gênante.

Autre phénomène beaucoup plus désagréable, ces lignes sont couramment employées dans les circuits luminance des TVC. Or, dans ce cas, elles ne doivent affecter ni le signal de luminance, ni le signal de chrominance. Leur emploi nécessite

donc une amplification et préaccentuation compensant respectivement perte d'insertion et manque de bande passante. Heureusement les rotations de phase entre 4 et 5 MHz ne semblent pas gênantes, en tous cas pas suffisamment pour altérer les signaux de chrominance.

A cette première solution on préfère des lignes CCD symbolisées au synoptique de la figure 5 par R1 et R2. Il s'agit de deux circuits intégrés TDA 4560. Dans ce cas la bande passante est juste suffisante et le retard peut même être ajusté à 888 ns, mais 880 ns donne de bons résultats et correspond à une erreur de 6 centièmes de millimètre.

Les deux lignes sont en cascade, un amplificateur et circuit de clamp intercalé entre elles. Pour récupérer les signaux vidéo retardés ou non, on doit employer deux autres amplificateurs et circuits de clamp, le premier placé directement à l'entrée vidéo crypté et le second après la deuxième ligne à retard. Cette configuration peut être adoptée même si l'on emploie des lignes à constantes réparties associées à leur circuits de préaccentuation.

Les signaux présents à la sortie de chaque amplificateur correspondent au signal vidéo: retardé de 2 \(\tau\), retardé de \(\tau\), non retardé. Ils sont envoyés au commutateur: trois entrées/une sortie et attaquent le téléviseur via une interface de sortie: amplificateur et adaptateur éventuel. Il ne reste plus qu'à actionner le commutateur en appliquant le principe suivant.

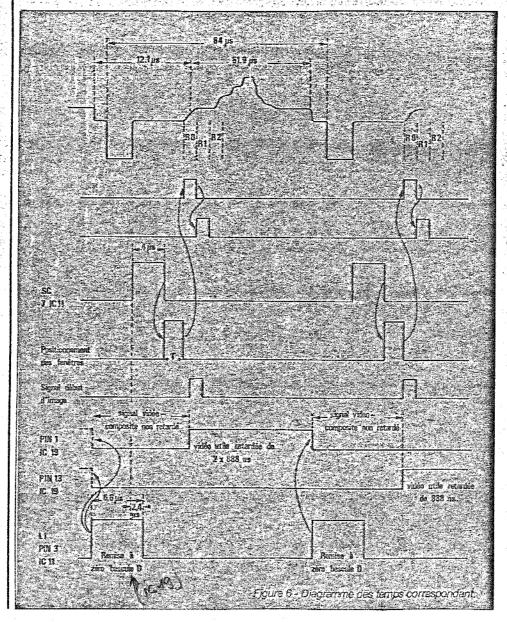
- Ne pas retarder le top de synchroligne et la salve d'identification.
- Retarder le signal de ligne utile de 2τ si celui-ci n'est pas retardé à l'émission.
- Retarder le signal de ligne utile de τ si celui-ci est retardé de τ à l'émission.
- Ne pas retarder le signal de ligne utile si celui-ci est retardé de 2 τ à l'émission.

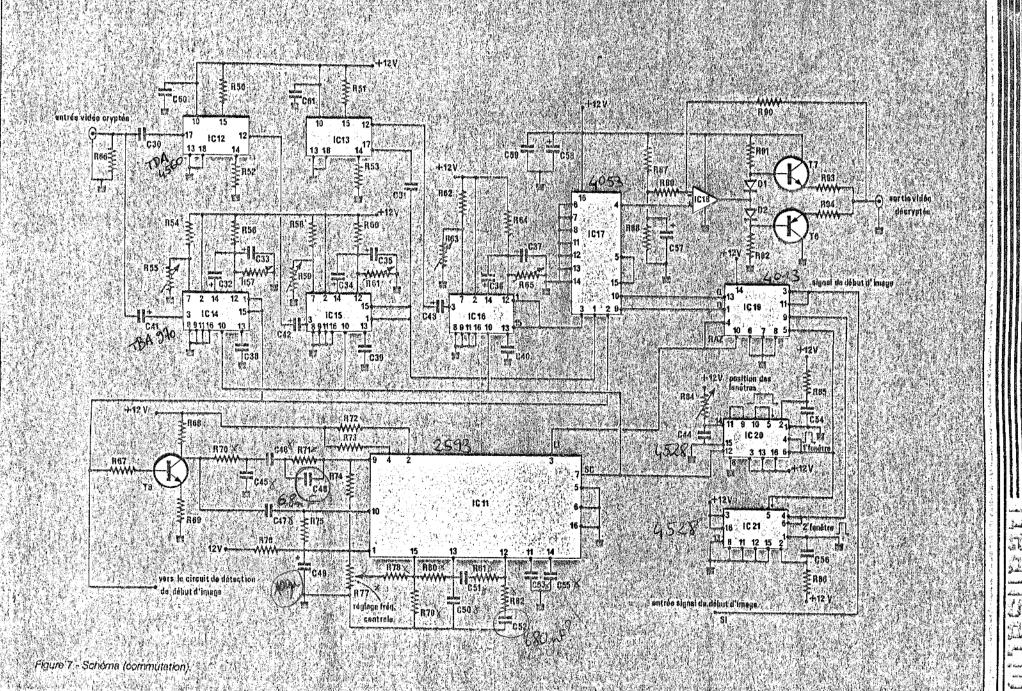
Ce travail est confié au système de détection d'image associé aux blocs génération des fenêtres et tri des tops de synchronisation représentés à la figure 5.

A la lecture du diagramme des temps de la figure 6, le fonctionnement apparaît évident.

Le bloc tri des tops de synchronisation délivre trois informations :

— Un signal à la fréquence trame, non employé dans la circuiterie mais utile pour synchroniser un oscilloscope à la mise au point.





— Un signal à la fréquence ligne dit Li, largeur 6,6 μs.

— Un signal à la fréquence ligne dit SC, pour Sandcastle, largeur

4 μs. -

La séquence de fonctionnement se déroule de la manière suivante : à la fin d'une ligne le signal Li repositionne les deux lignes de commande du commutateur au niveau bas et le signal vidéo traverse le décrypteur sans être retardé. Le signal début d'image SI fait son apparition dans une des périodes suivantes Ro, Ri et R2. Si le signal de début d'image arrive pendant Ro ou Ro, la logique actionne la ligne de commande correspondante au commutateur. En cas d'arrivée, pendant R2, aucune modification, donc aucun retard. L'impulsion SC est en outre employée pour réaligner (clamper) le signal vidéo, signal non retardé ou signal retardé de l ou 2 t; elle assure aussi le bon fonctionnement du circuit de détection de début d'image. 🤝

Le schéma de principe est séparé

en deux parties :

La première, représentée par la figure 7 traite de la commutation, des retards, des circuits de réalignement, et du positionnement des fenêtres délimitant Ro et Ru.

Le second, représenté à la figure 8, ne concerne que la détection du signal de début d'image : SI

Tri - retard - réalignement commutation

Le schéma correspondant à ces divers sous-ensembles est représenté à la figure 7. Suivons le trajet du signal vidéo crypté. Le signal vidéo crypté issu de la prise PÉRITEL du téléviseur attaque simultanément un circuit de retard IC12 et un circuit amplificateur et réalignement IC12. Ce signal réaligné attaque lui, les circuits de tri des tops de synchronisation IC11 et le circuit de détection de début d'image.

Le circuit de tri de synchronisation lai, aucune surprise : c'est un classique TDA 2593 qui a fait ses preuves et qui fonctionne sans problème. On peut simplement lui reprocher de réclamer un assez grand nombre de composants périphériques. Le signal issu de IC14 étant clampé, l'attaque de Ts peut être effectuée en continu, ceci constitue la seule originalité. Sur le collecteur de Ts on récupère le signal vidéocomposite inversé d'amplitude sensiblement égale à 3 V crête-à-crête.

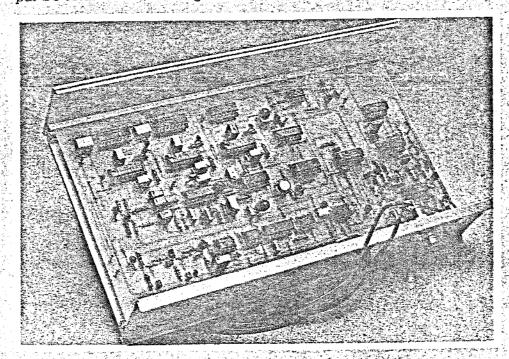
La borne 4 est connectée au pôle positif de l'alimentation, on sélectionne ainsi une largeur d'impulsion horizontale de 7 µs (6,6 µs mesurée). L'impulsion de retour ligne n'étant pas utilisée, l'entrée correspondante (impulsion ligne) devant être en phase avec le front descendant du top de synchro contenu dans le signal vidéo, on connecte la borne 5 au zéro. Les composants annexes non cités sont câblés traditionnellement. On récupère sur la borne 3 l'impulsion LI et sur la borne 7 l'impulsion Sandcastle dite SC durant 4 us et commençant avec le front montant du top de synchro contenu dans le signal vidéocomposite. Ce même signal SC est utilisé pour les circuits de réalignement. Les signaux sont clampés au niveau de suppression. En toute rigueur, on devrait clamper le signal non retardé par SC, le signal retardé de t, par SC retardé de T, et le signal resoit un réglage de lumière. Pendant la durée de l'impulsion SC, impulsion de clamp dans ce cas, le niveau de suppression du signal d'entrée est mesuré et stocké dans le condensateur connecté entre la broche 13 et le zéro.

Le signal de sortie résulte de la soustraction du niveau stocké au signal d'entrée, le tout pouvant être décalé par le potentiomètre connecté entre 12 et zéro.

Le commutateur et son interface de

Les trois signaux vidéo sont aiguillés vers le commutateur IC11, commutateur CMOS type 4053 aussi classique que les circuits précédents.

Le signal non retardé est injecté à la broche 1, le signal retardé de τ à la broche 3 et le signal retardé de 2 τ à la broche 2. Un seul interrupteur est en service pendant chaque durée de ligne utile.



tardé de 2 t, par SC retardé de 2 t. La complexité du schéma est trop accrue et l'expérience a montré que cette précaution était superflue. Les circuits de réalignement

(clamp)

Trois circuits identiques IC14, IC15 et IC16 sont affectés à la mise au niveau des signaux non retardés, retardés de τ ou de 2 τ. Il s'agit de classiques TBA 970.

Les potentiomètres connectés entre les broches 7 et le zéro agissent sur le gain, donc sur le contraste et les potentiomètres connectés entre les broches 12 et le zéro sur le décalage de la tension continue correspondant au niveau de suppression, Ces trois interrupteurs sont commandés par les niveaux appliqués aux broches 9 et 10.

On a respectivement:

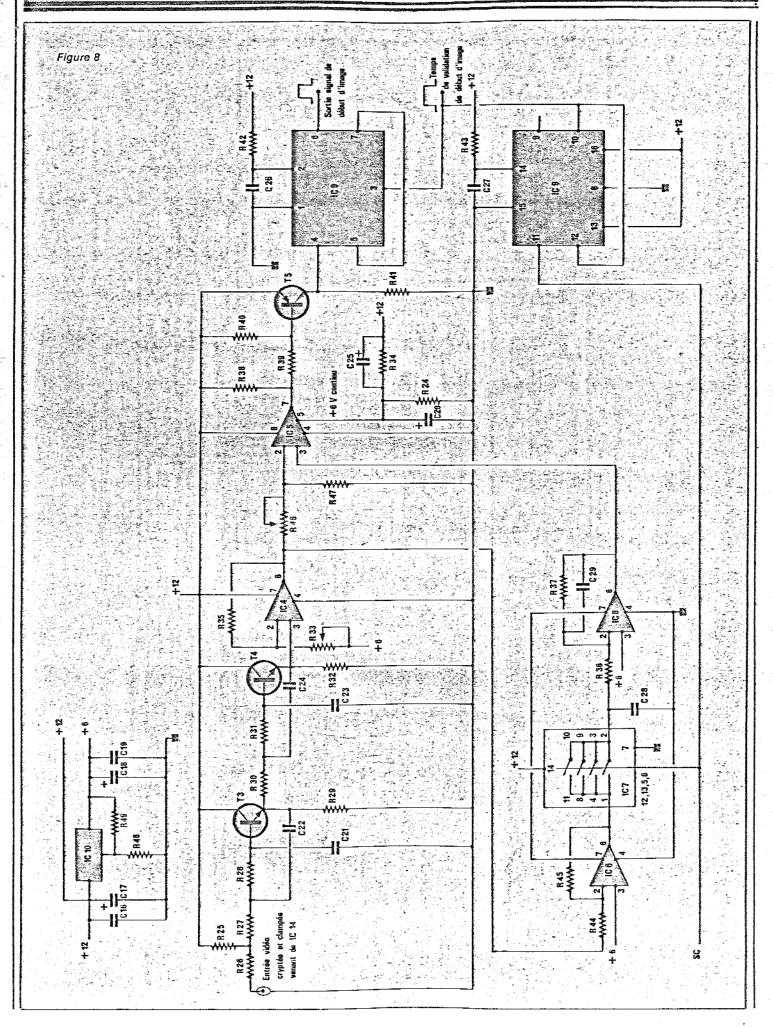
00: choix du signal non retardé,

10 : choix du signal retardé de 2 τ,

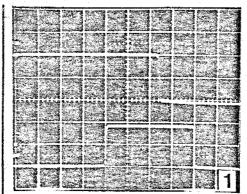
01 : choix du signal retardé de r.

Le signal de sortie, un des trois signaux précédents, est disponible à la broche 4 et l C_{17} . La résistance interne du commutateur est telle qu'il est impossible de charger cette sortie par 75 Ω , une interface s'impose. Bien qu'un étage à transistor puisse suffire, on préfère un montage à amplificateur opérationnel : gain et décalage de la tension de sortie peuvent éventuellement être facile-

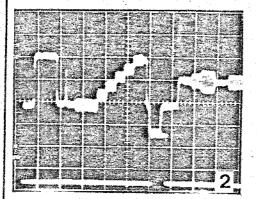
Realisation



. Žalisation



Trace supérieure 5 Vidiv. 1 µs idiv. : L1 Trace inférieure 5 Vidiv. 1 µs idiv. : SC



Trace supérieure 0,5 Vidiv. vidéo cryptée 10 µs ldiv. Trace inférieure 5 Vidiv. : L1

ment ajustés. Cet interface peut facilement débiter sur une charge de 75 Ω, voire deux, téléviseur et magnétoscope en parallèle.

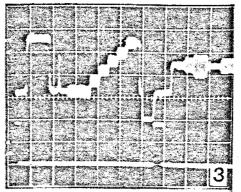
Les circuits de retards

Comme annoncé précédemment, il s'agit de deux circuits à couplage de charge : CCD. Le retard fixé de manière interne est fonction de la polarisation appliquée à la broche 15:880 ns pour 9.5 V < V $_{15}$ < 12 V. Le retard peut être parfaitement ajusté : 888 ns, en remplaçant la résistance fixe, de 1 k Ω connectée entre la broche 14 et zéro, par une résistance ajustable.

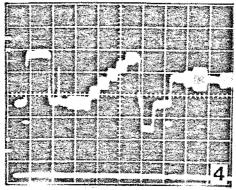
Le positionnement des fenêtres

Le positionnement des fenêtres Ro et Ro est assuré par un des monostables de IC 20 et la largeur de chaque fenêtre par le deuxième monostable de IC20 et un des monostables de IC21. La largeur de chaque fenêtre doit être voisine de 880 ns sans jamais dépasser cette valeur : 800 ns est un bon choix.

Chaque créneau délimitant les fenêtres Ro et Ro est associé au signal de début d'image SI pour actionner la double bascule D, IC19. L'une, l'autre ou aucune des sorties des deux bascules passe au niveau 1 au début de l'image et le reste jusqu'à l'arrivée de l'impulsion de remise à zéro: impulsion LI. Ces deux bascules valident le retard pendant toute la durée de la figure 6.



Trace supérieure 0,5 V ldiv. entrée vidéo cryptée 10 µs ldiv. Trace inférieure 5 V ldiv. : SC



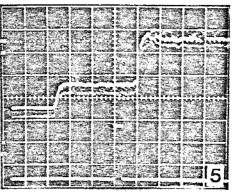
Trace supérieure 0,5 V ldiv. entrée vidéo cryptée Trace inférieure 5 V ldiv. : \$1

Toute cette circuiterie ne pose aucun problème, le fonctionnement est assuré à la seule condition, qu'elle reçoive le signal de début d'image au moment adéquat.

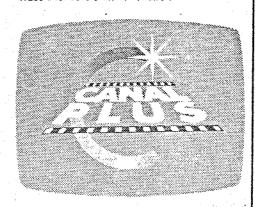
La détection du début d'image

Cette détection fait l'objet du schéma de la figure 8. Les circuits assurant la détection reçoivent le signal vidéo crypté et clampé et le signal SC. Le signal vidéo est préalablement débarassé de ses composantes de chrominance grâce aux étages T3 et T4 qui constituent un filtre passe-bas d'ordre 4. Il est ensuite amplifié par IC4 avec gain de l'ordre de 5. Cet amplificateur limite lui aussi la bande et malheureusement augmente donc le temps de montée des signaux.

On compte en effet détecter le début d'image en détectant le passage du niveau de suppression au niveau du noir. La différence de niveau étant fixée à 3 % de l'amplitude crête-à-crête du signal vidéocomposite, soit après amplification par 5, détecter 150 mV. Ce qui ne doit poser aucun problème majeur. En fait, TDF ne respecte pas la norme en ce qui concerne ces niveaux qui sont bien inférieurs à ce que l'on peut attendre.



Trace supérieure 0,5 Vidiv. idem 4, 2 µs idiv. Trace inférieure 5 Vidiv. Fenêtre 1



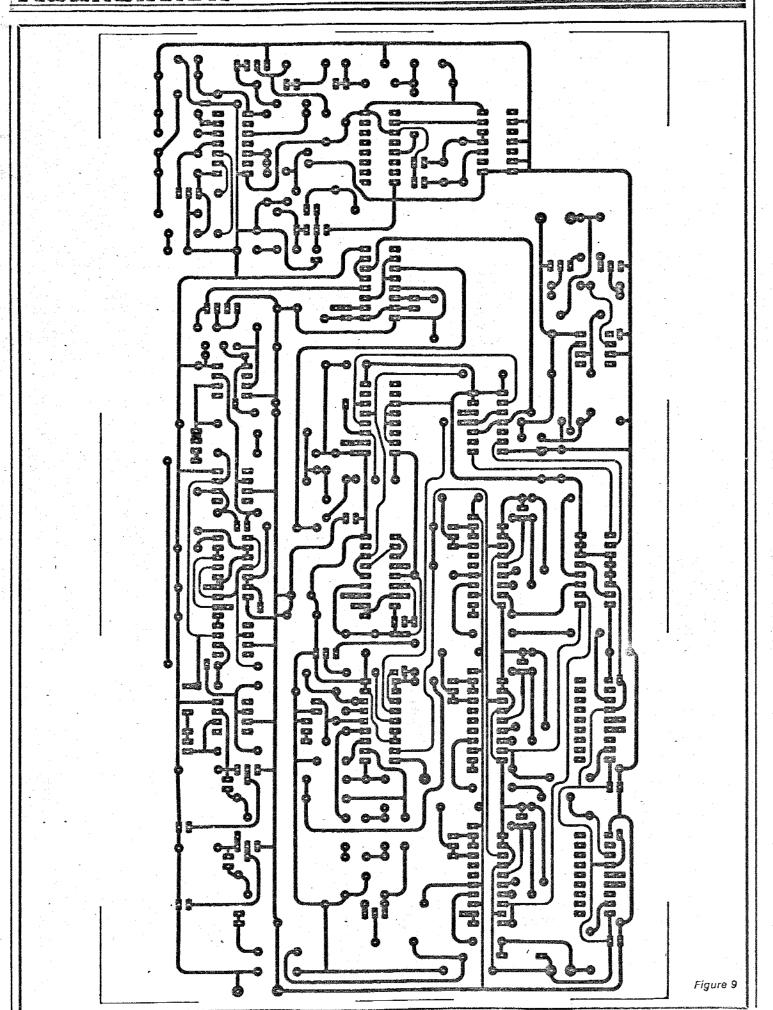
Pour se placer dans les meilleures conditions possibles, on échantillonne le niveau du signal vidéocomposite pendant le temps où le niveau de suppression est établi. Cet échantillonnage est assuré par le quadruple inverseur 4016 qui charge le condensateur C20 pendant les 4 µs de durée de SC. On compare finalement le signal vidéocomposite amplifié et filtré avec ce niveau continu représentatif du niveau de suppression. R40 permet de se placer juste au dessus du seuil du comparateur IC5.

L'excursion de l'impulsion de sortie du comparateur vaut 6 V et est comprise entre + 6 et + 12 V. L'étage bâti autour de Ts transforme cette impulsion en + 12 V, 0 V. L'impulsion de début d'image est calibrée par un des monostable ICs. En sortie la largeur de cette impulsion n'a pas d'importance puisque seul le front montant a une action sur la double bascule D.

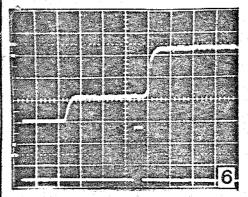
L'impulsion de début d'image SI, n'est validée que si elle a lieu au début de la ligne pendant un laps de temps défini par la fin de l'impulsion SC et la constante de temps du deuxième monostable IC₉. Ce mécanisme évite un redéclenchement, donc un changement du retard au milieu d'une ligne déjà traitée.

Le schéma est complet, voyons la réalisation pratique et les réglages.

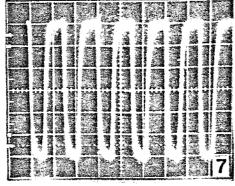
Réalisation



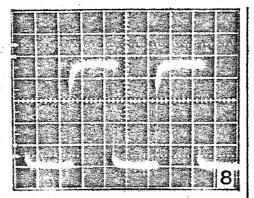
Réalisation



Trace supérieure 0,5 Vidiv. idem 4 Trace inférieure 5 Vidiv. Fenêtre 2



Oscillateur 3,2768 MHz, 2 V, 0,2 µs, pin 10, IC2



Signal à 12,8 kHz, pin 13 IC2, 20 usidiv.



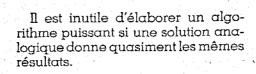
Elle ne pose pas de problème particulier. Le circuit imprimé qui supporte tous les composants est présenté à la figure 9 et l'implantation associée à la figure 10.

Nous ne proposons pas d'alimentation 12 V. Nous avons donné, notamment en fiches idées, suffisamment d'exemple. Cette alimentation devra pouvoir délivrer 500 mA; un montage à 7812 fait l'affaire.



Le son

En fonctionnement le seul réglage consiste à ajuster R₁₉ pour éliminer le signal à 12,8 kHz susceptible de traverser les différents filtres. A faire à l'oreille ou à l'oscilloscope.



L'image

Appliquer à l'entrée un signal vidéo crypté ou non.

Régler Rs, pour avoir le niveau de suppression à environ 1,4 V.

Régler Rss pour avoir une amplitude du signal vidéo de 1 V pp minimum.

Régler Rn pour obtenir le verrouillage du PLL du 2593. Pour cette opération visualiser les tops de synchro trame, et grâce à Rn amener la période du signal de synchro trame au voisinage de 20 ms.

Dès que l'on s'approche suffisamment près il y a capture et ensuite verrouillage. Envoyer le signal de synchro trame vers l'entrée synchro extérieure du scope, base de temps A. Envoyer le signal LI vers l'entrée synchro extérieure, base de temps B et se positionner en mode B retardé par A. A: 2 ms/div. et B: 20 µs/div. à 1 µs/div. suivant le signal à observer.

Régler Rei pour placer le niveau de suppression du signal retardé de tà environ 1,4 V. Broches l et 15 de IC15.

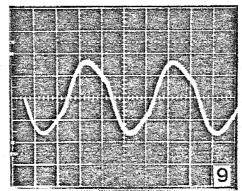
Régler Rs9 pour placer le niveau de suppression du signal retardé de 2 τ à environ 1,4 V. Broche l et 15 de IC16.

Régler Ropour ajuster l'amplitude du signal vidéocomposite à environ 1 Vcc broche 1 et 15 de IC1s.

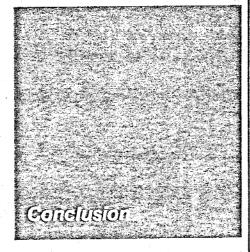
Placer R₄₆ au minimum de résistance.

Agir sur R_{84} pour avoir une image nette.

Augmenter la valeur de R4 pour améliorer la détection - très peu -



Signal à 12,8 kHz, émetteur de T1, 1 Vidiv.



Cet article ne correspond pas à une volonté d'encouragement au piratage mais on a simplement cherché à démontrer le mécanisme et prouvé qu'une solution simple donnait des résultats. Certes, loin d'une réussite à 100 %. Ce qui prouve que les microprocesseurs, bien que très performants dans de nombreux cas, ne sont pas les seuls composants électroniques.



éalisation.

Décryptage du son Circuits intégrés

XIC1: CD 4584 ≯IC2: CD4020

xIC3: MC 1496 LM 1496 A796

Condensateurs

xC1: 15 pF xC9: 3,3 μF xC2: 15 pF xC10: 3.3 pF 3,3 nF XC3: 3,3 nF xC11: 3,3 nF XC4: 1 nF x C12: 3,3 nF xCs: 3,3 nF xC13: 1 nF

XC₆: 220 pF xC₁₄: 0,1 μF xC₇: 0,1 μF xC₁₅: 10 μF / 16 V

xC₈: 3,3 μF

Transistors

×T₁: 2 N 2222 ou 2 N 3904 XT2: 2 N 2222 ou 2 N 3904

Résistances

Rr: 4,7 MΩ R₁₃: 3,3 kΩ χRis: 47 kΩ ajustable Ris; 3,3 kΩ R₇: 12 kΩ Rs: 1 kΩ R20: 1 kΩ R9: 10 kΩ R21: 12 kΩ * R₂₂: 12 kΩ Rio: 1,2 kΩ

R23: 12 kΩ

Divers

Ru: 100 Ω

R12: 10 kΩ

Xtal: 3276,8 kHz

Détection du début d'image

Circuits intégrés

MC4: LF 357 ICs: LM 360

XIC6: TL 071 / LF 356

XIC7: 4016

xICe: TL 071 / LF 356 ≯IC9: 4528 €

℃10: LM 117, 217, 317

Transistors

×T₃: 2 N 3904 ×T₄: 2 N 3904 ×T₅: 2 N 3906

Résistances

R₂₄: 100 Ω R38: 1 kΩ R25: 8,2 kΩ R39: 4,7 kΩ R₂₆: 10 kΩ R₄₀: 2,2 kΩ

R27: 1 kΩ Rai: $1 \text{ k}\Omega$ R₂₈: 1 kΩ R₄₂: 27 kΩ R43: 5,6 kΩ R29: 10 kΩ R30: 1 kΩ R44: 12 kΩ

R₃₂: 10 kΩ xR45: 47 kΩ ajustable

R45: 12 kΩ

×R33: 4,7 kΩ ajustable R₃₄: 150 Ω R₄₇: 150 kΩ

R₃₅: 33 kΩ R₄₈: 820 Ω R₃₆: 680 kΩ 'R49: 220 Ω

R₃₇: 680 kΩ

R₃₁: I $k\Omega$

Condensateurs

xC₁₆: 0,1 μF x C₁₇: 47 μF / 16 V ×C₁₈: 47 μF / 10 V *****C₁9: 0,1 μF

×C₂₀: 22 μF / 6,3 V

x C21: 4,7 pF xC2: 82 pF ×C23: 33 pF

xC24: 100 pF ×C25: 22 µF / 6,3 V

⊀C26: 330 pF **x**C27: 1 nF

xC₂₈: 1,5 nF MKH

x C29: 10 pF -

Entree «VIDEO» Blindage de la ou SYNCHRO Masse «COMMUTATION Sortie «VIDEO». RAPIDE: Masse «VIDEO». 19 🗢 Entrée «COMMUTATION ≠18 RAPIDE » Entree composante 170 «ROUGE» **⇔**16 Masse «COMMANDE 15 🗢 A DISTANCE . Masse «ROUGE» **ф** 14 13 中 Commande a distance Entrée composante «VERT» - Horloge Masse «VERT»-ت و Entree «COMMUTATION **⇔-8** LENTE Entree composante **4.**5 «BLEU» Entree «AUDIO» 54 monophonique ou Masse «BLEU» 4 voie gauche 3 💠 Sortie «AUDIO» voie gauche Masse commune «AUDIO» Sortie «AUDIO» voie droite voie droite +

Réalignement

Circuits intégrés

* IC11: TDA 2593 *IC17: HEF 4053 *IC12: TDA 4560 XIC17: HEF 4U53 * C39: 0,47 µF MKH *IC12: TDA 4560 XIC18: TDA 1034 * C40: 0,47 µF XIC13: TDA 4560 ×IC19: 4013 /IC14: TBA 970 ×IC20: 4528 IC15: TBA 970 ×IC21: 4528

IC16: TBA 970.

Transistors XT6: 2 N 3906 × T7: 2 N 3904 x Ts: 2 N 3904

D₁: 1 N 4148 **∠Diodes** D2: 1 N 4148

Condensateurs |

C30: 0,33 µF MKH C₃₁: 0,33 μF MKH XC32: 1 μF / 16 V ×Cα: 1 μF / 16 V k C34: 1 µF / 16 V k Cas: 1 μF / 16 V xC36: 1 μF / 16 V

∜C₃7: 1 μF / 16 V ★C₃s: 0,47 μF

×C41: 10 μF / 10 V

×C42: 10 μF / 10 V xC43: 10 μF / 10 V

¥C4: 470 pF x C₄5: 100 pF

×C46: 0,47 μF MKH ×C47: 0,47 μF MKH

* C48: 10 nF MKH ★ C49: 47 μF / 16 V * C50: 10 nF MKH

★Csi: 4,7 **p**F

×C₅₂: 0,47 μF *C53: 0,1 μF

X Сы: 100 pF *****Css: 4,7 nF

X C₅6: 100 pF ×Cs7: 10 μF / 10 V

Υ Cse: 47 μF / 16 V *Cse: 0,1 μF *C∞: 22 nF *Co: 22 nF

Résistances

Rso: 15 kΩ Rz3: 3,3 kΩ Rsi: 15 kΩ R₇₄: 2,2 MΩ R₇₅: 2,2 MΩ

R%: 22Ω xR7: 47 k Ω ajustable

Rs: 1 kΩ Rs: 2,2 MΩ Rs: 1 kΩ Rs: 22 Ω Rs: 6,8 kΩ \times Rs: 4,7 kΩ ajustable Rs: 120 kΩ Rs: 27 kΩ Rs: 27 kΩ Rs: 27 kΩ Rs: 120 kΩ

xRsr: 22 k Ω ajustable Rss: 6,8 k Ω \star Rss: 4,7 k Ω ajustable Rao: 82 kΩ Rs1: 1,2 kΩ Rs2: 3,3 kΩ

Rω: 27 kΩ Rz: supprimée \times Rs: 22 k Ω ajustable \times Rs: 22 k Ω ajustable

Rs: 5,6 kΩ Reg: $6.8 \text{ k}\Omega$

 \times Rs: 4,7 k Ω ajustable Rss: 5,6 kΩ R64: 27 kΩ Rs7: 15 kΩ

×Rss: 22 kΩ ajustable Res: 1,2 k Ω Ræ: 75 Ω Res: $1.2 \text{ k}\Omega$ Rso: 100Ω R₆₇: 27 kΩ

R91: $3,3 \text{ k}\Omega$ R92: $3,3 \text{ k}\Omega$ Rss: 470 Ω Ree: 100 Ω R₂₀: $1,5 \text{ k}\Omega$ Rss: 10 Ω R94: 10 Ω

R₇i: 33 kΩ R_{72} : $10 \text{ k}\Omega$