14.11.12 ADC register map

The following table summarizes the ADC registers.

Table 66. ADC register map and reset values

		Table 66. ADC Tegister map and																															
Offset	Register	31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16	15	14	13	12	7	10	6	ω	7	9	2	4	3	2	-	0
0x00	ADC_ISR	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	EOCAL	Res.	Res.	Res.	AWD	Res.	Res.		EOS			ADRDY
0x04	Reset value ADC_IER	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	EOCALIE o	Res.	Res.	Res.	AWDIE o	Res.	Res.	OVRIE o	EOSIE o	EOCIE o	EOSMPIE o	ADRDYIE o
	Reset value																					О Е				0			0	0	0	0	0 V
0x08	ADC_CR	ADCAL	Res.	Res.	ADVREGEN	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	ADSTP	Res.	ADSTART	ADDIS	ADEN
	Reset value	0			0																								0		0	0	0
0x0C	ADC_CFGR1	Res.	,	AWI	DCF	I[4:C)]	Res.	Res.	AWDEN	AWDSGL	Res.	Res.	Res.	Res.	Res.	DISCEN	AUTOFF	WAIT	CONT	OVRMOD	EXTENI1-01		Res.		(TS [2:0]		ALIGN	RI [1		SCANDIR	DMACFG	DMAEN
	Reset value		0	0	0	0	0			0	0						0	0	0	0	0	0	0		0	0	0	0	0	0	0	0	0
0x10	ADC_CFGR2	10. FILE OF 12. O		Res	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	ovss[3:0]					ov	DVSR[2:0			OVSE
	Reset value	0	0																					0	0	0	0	0	0	0	0	0	0
0x14	ADC_SMPR	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.		SMF [2:0	
0x18	Reset value Reserved															F	2000	erve													0	0	0
0x1C	Reserved															_	Rese	erve	d														
0x20	ADC_TR	Res.	Res.	Res.	Res.						HT[Res.					Res.	Res.						_	1:0]					
0x24	Reset value Reserved			ļ		1	1	1	1	1 1		1	1	1	1	1	1	erve	d			0	0	0	0 0 0			0	0	0	0	0	0
0x28	ADC_CHSELR	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	CHSEL18	CHSEL17	CHSEL16	CHSEL15	CHSEL14	CHSEL13	CHSEL12	CHSEL11	CHSEL10	CHSEL9	CHSEL8	CHSEL7	CHSEL6	CHSEL5	CHSEL4	CHSEL3	CHSEL2	CHSEL1	CHSELO
	Reset value														0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
0x2C 0x30 0x34 0x38 0x3C	Reserved															F	Rese	erve	d														
0x40	ADC_DR	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.	Res.				_	_	_	D	ATA	[15:	0]	_	_		_		
	Reset value Reserved	Ē		Ĺ												F	Rese	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
	Reserved	L																erve	d														
0xB4	ADC_CALFACT Reset value	Res.	CALFACT[6:0]													0																	
	Reserved						1	1				•			1	F	Rese	erve	d				•	•			1	1		•	1	•	

