



Estructuras de los Computadores (34010)

Control 2 A Temas UCP/E-S

Nombre _____ DNI _____

1. Dadas las siguientes instrucciones de UC monociclo de MIPS (3 puntos):

(a) lw \$3, 32(\$2) (b) beq \$3,\$1,16

Suponiendo que la memoria de datos está TODA a 0 y los registros contienen la siguiente información:

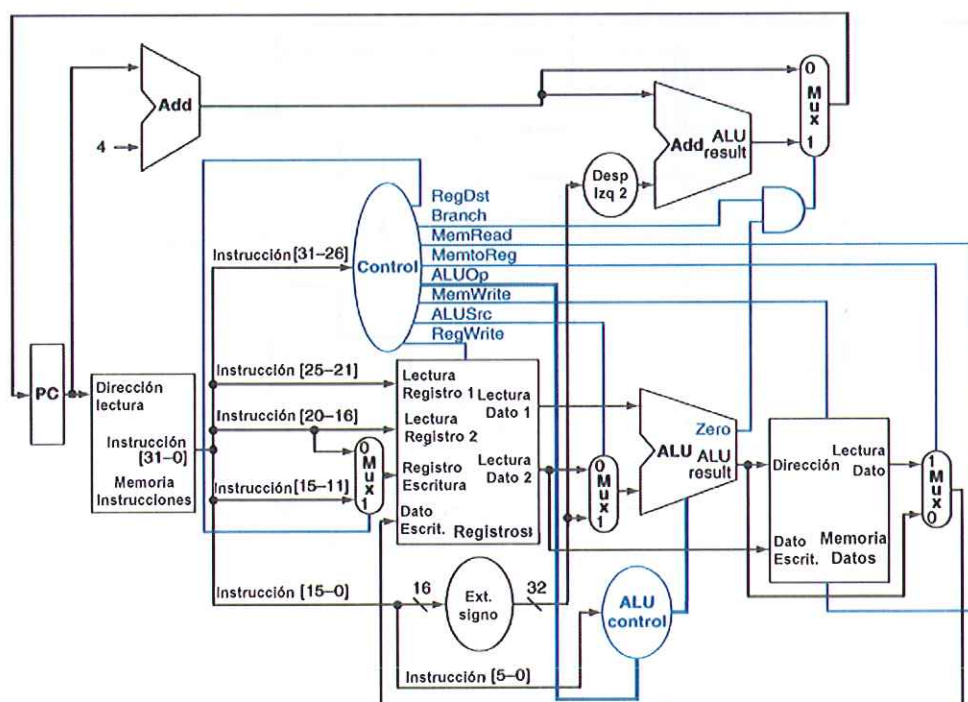
	\$0	\$1	\$2	\$3	\$4	\$5	\$6	\$8	\$12	\$31
(a)	0	1	2	3	-4	5	6	8	1	-32
(b)	0	-16	-2	-3	4	-10	-6	-1	8	-4

- Mostrar las salidas de cada Mx

(a)				
(b)				

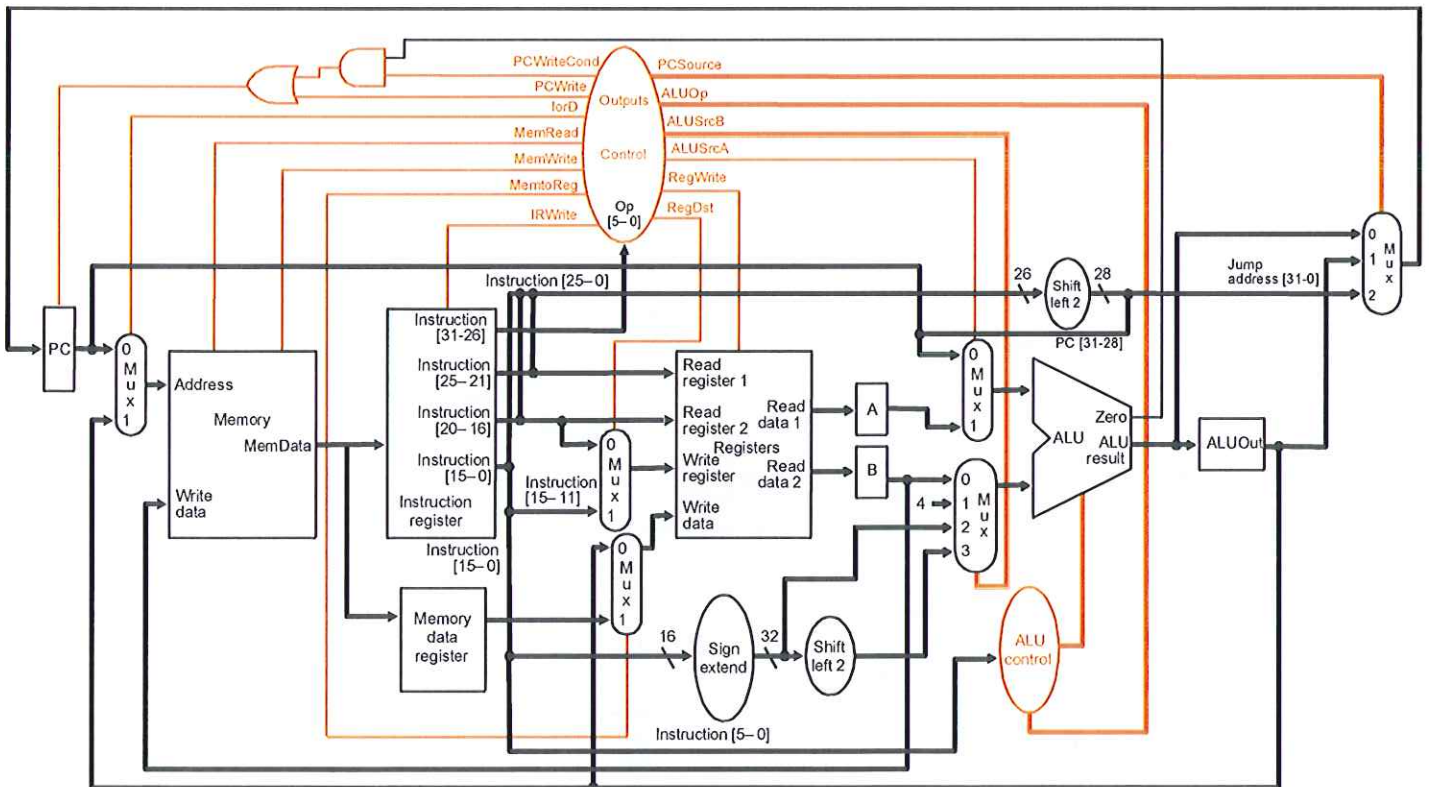
- Entradas del BANCO de REGISTROS

(a)					
(b)					





2. Escribe las fases y señales de la instrucción de MIPS (multiciclo) *sw \$3, 16(\$2)* (5 puntos)





3. Dibuja la estructura de un controlador de DMA (2 puntos)

