Univerzitet u Sarajevu

Elektrotehnički fakultet

Odsjek za Automatiku i Elektroniku

Predmet: Objektno orijentisana analiza i dizajn

Akademska : *2015/2016*

**IZVJEŠTAJ ZA PROJEKAT**

**TIM : WASABI**

Članovi tima:

1. Ajdin Hrelja (vođa)

2. Rasim Kaleta

3. Muaz Kasumović

4. Mesud Peštek

**IZVJEŠTAJ O AKTIVNOSTIMA**

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **Red.br.** | **Aktivnost** | **Učesnici** | **Datum, vrijeme itrajanje aktivnos** | **Napomena** |
| 1. | Analiza sistema: procesi, funkcionalnosti u sistemu, te akteri sistema. | Svi članovi | 8.3.2016.  1 h |  |
| 2. | Kreiranje Use Case dijagrama. | Svi članovi | 14.3.2016.  1.5h |  |
| 3. | Pisanje scenarija i toka događaja za Use Case dijagram. | Svi članovi | 15.3.2016.  14:00-15:00,  1h | Kreirano je više scenarija na osnovu glavnog Use Case dijagrama. |
| 4. | Dizajniranje dijagrama aktivnosti. | Svi članovi | 15.3.2016.  2 h |  |
| 5. | Dizajniranje dijagrama klasa i dizajn formi. | Svi članovi | 22.3.2016.  2h |  |
| 6. | Analiza SOLID principa na osnovu dijagrama klasa. | Svi članovi | 25.4.2016.  1h |  |
| 7. | Redizajn dijagrama klasa tako da prati MVVM patern i ispravka prekršenih SOLID principa. | Svi članovi | 8.5.2016.  2 h |  |
| 8. | Određivanje i kreiranje dizajn paterna | Svi članovi | 15.5.2016.  2 h | Svaki član tima je kreirao po jedan dizajn patern. |
| 9. | Kreiranje dijagrama sekvenci. | Svi članovi | 23.5.2016.  1 h |  |
| 10. | Kreiranje dijagrama komponenti, paketa i raspoređivanja na osnovu dijagrama | Svi članovi | 28.5.2016.  2h |  |
| 11. | Rad na projektu | Svi članovi | 28.5.2016.  2h | Programiranje. |
| 12. | Rad na projektu | Svi članovi | 29.5.2016.  4 h | Programiranje. |
| 13. | Rad na projektu | Svi članovi | 3.6.2016.  4 h | Implementacija hardvera. |
| 14. | Rad na projektu | Svi članovi | 4.6.2016.  4 h | Dorada |
| 15. | Rad na projektu | Svi članovi | 5.6.2016.  2h | Dorada projekta |

**Ukupno:** 30.5h

Asistent: