

1/0 扩展(8255) 模块

北阳电子技术有限公司保留对此文件修改之权利且不另行通知。北阳电子技术有限公司所提供之资讯相信为正确且可靠的,但并不保证本文件中绝无错误。请于向北阳电子技术有限公司提出订单前,自行确定所使用之相关技术文件及规格为最新之版本。若因贵公司使用本公司之文件或产品,而涉及第三人之专利或著作权等智慧财产权之应用及配合时,则应由贵公司负责取得同意及授权,本公司仅单纯贩售产品,上述关于同意及授权,非属本公司应为保证之责任。又未经北阳电子技术有限公司之正式书面许可,本公司之所有产品不得用于医疗器材,維持生命系統及飞航等相关设备。

凌阳大学计划推广中心

北京市海淀区上地信息产业基地中黎科技园 1号楼 6层 C段 邮编: 100085

TEL: 86-10-62981668 FAX: 86-10-62985972 E-mail:unsp@sunplus.com.cn http://www:unsp.com.cn



目 录

1	编写	目的	3
2	硬件	设计及功能描述	3
		硬件设计电路	
	2.2	硬件设计功能描述	4
3		设计及使用说明	
		主程序软件设计流程及说明	
		8255 读写流程说明	5



1 编写目的

目的:

为用户在中提供一个 I/O 扩展的方法,在设计过程遇到 I/O 不够用时可以用此种方案。

2 硬件设计及功能描述

硬件原理图及功能描述(说明1、如何操作2、资源如何分配,3、什么现象)

2.1 硬件设计电路

8255A 是 Intel 公司生产的并行 I/O 接口芯片,它有三个 8 位并行 I/O 口。8255A 引脚功能如表一所示,8255A 的基本操作如表二所示。

表一	8255A	리	脚计	能
1	02.3.3A	7	カムトナノ	l Hr.

引脚	编号	I/O	功能
PA3—PA0	14	I/O	A口低4位I/O线
/RD	5	I	读控制线, 低电平有效
/CS	6	I	片选信号线, 低电平有效
GND	7		系统地
A1,A0	8,9	Ι	地址线用来选择端口
PC7—PC4	1013	I/O	上C口I/O线
PC0—PC3	1417	I/O	下C口I/O线
PB0PB7	1825	I/O	B 口 I/O 线
Vcc	26		系统电源,+5V
D7D0	2734	I/O	数据总线,双向三态
RESET	35	Ι	复位信号线, 高电平有效
/WR	36	I	写控制线,低电平有效
PA7PA4	3740	I/O	A 口高 4 位 I/O 线

表二 8255A 的基本操作

/CS	/RD	/WR	A1	A0	输入操作(读)
0	0	1	0	0	A 口 到 数据总线
0	0	1	0	1	B 口 到 数据总线
0	0	1	1	0	C 口 到 数据总线
					输出操作(写)
0	1	0	0	0	数据总线 到 A口
0	1	0	0	1	数据总线 到 B口



0	1	0	1	0	数据总线	到	СП
0	1	0	1	1	数据总线	到	控制寄存器
					禁止功能		
0	1	1	X	X	数据总线		
1	X	X	X	X	数据总线		
0	0	1	1	1	非法操作()	对于 8	2C55A 是一条控制字回读
					命令)		

8255A 各口的方式选择是通过向控制寄存器写入控制字实现的,控制字的格式及各位的意义如下表。

D7	D6	D5	D4	D3	D2	D1	D0
方式控	A 口方式:	选择,00=	A 口方向	上C口方	B 口方式	B 口方向	下C口方
制字标	方式 0,0	1=方式 1,	选择,1=	向选择,	选择,0=	选择,1=	向选择,
志为1	01=方式 2		输入,0=	1=输入,	方式 0,	输入,0=	1=输入,
			输出	0=输出	1=方式 1	输出	0=输出

具体使用方法请参照 8255A 的数据手册。

2.2 硬件设计功能描述

硬件连接图如下图所示。主要实现 I/O 的扩展功能。

			U1			
	IOA0	34		D40	4	PA0
_	IOA1	33	D0 D1	PA0	3	PA1
_	IOA2	32		PA1	2	PA2
_	IOA3	31	D2	PA2	1	PA3
_	IOA4	30	D3	PA3	40	PA4
_	IOA5	29	D4	PA4	39	PA5
_	IOA6	28	D5	PA5	38	PA6
_	IOA7	27	D6	PA6	37	PA7
_		•	D7	PA7		
	IOB3	5		DDO	18	PB0
_	IOB2	36	RD W/D	PB0	19	PB1
_	IOB0	9	WR	PB1	20	PB2
	IOB1	8	A0	PB2	21	PB3
reset		35	A1	PB3	22	PB4
	IOB4	6	<u>RE</u> SET	PB4	23	PB5
			CS	PB5	24	PB6
				PB6 PB7 PC0 PC1	25	PB7
					14	PC0
					15	PC1
				PC1 PC2	16	PC2
					17	PC3
				PC3 PC4	13	PC4
				PC4 PC5	12	PC5
					11	PC6
				PC6 PC7	10	PC7
				PU/		
			8255			



3 软件设计及使用说明

3.1 主程序软件设计流程及说明

主程序主要是对 Sub8255.asm 的调用,现分别从 PA,PB,PC 读取数据,在分别送 0x33 到 PA, x33 到 PB, x33 到 PC。

3.2 8255 读写流程说明

8255A 的具体操作如下,要改变工作方式和输入输出属性时只要改变C_8255_CtrlOneRABC或者C_8255_CtrlOneWABC即可。带Read的函数为读数据,带Writer的函数为输出一个数据。

