

### Khoa Điện tử Viễn thông

#### Bộ môn Điện tử

-----000-----

# Môn: Thực hành thiết kế vi mạch tương tự Báo cáo tuần 2

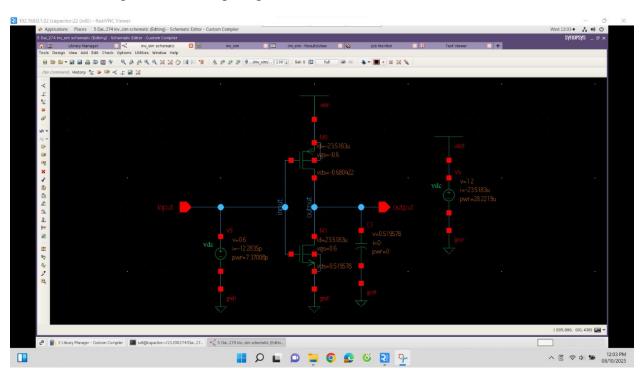
Họ và tên Sinh viên: Nguyễn Tiến Đại

MSSV: 21200274

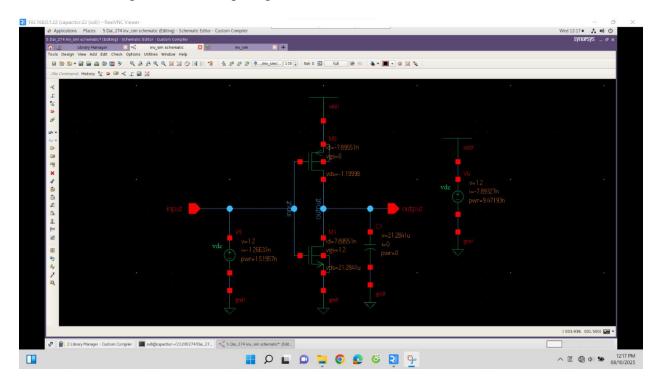
Ca thực hành: ca 3

Ngày giờ thực hành: 11–13 (giờ), ngày 08/10/2025

1. Schematic cổng inverter với input nguồn DC 0.6V



# 2. Schematic cổng inverter với input nguồn DC 1.2V



## 3. Mô phỏng dạng sóng cổng inverter

