



Khoa Điện tử Viễn thông

Bộ môn Điện tử

-----000-----

**Môn: Thực hành thiết kế vi mạch tương tự**

**Báo cáo tuần 1**

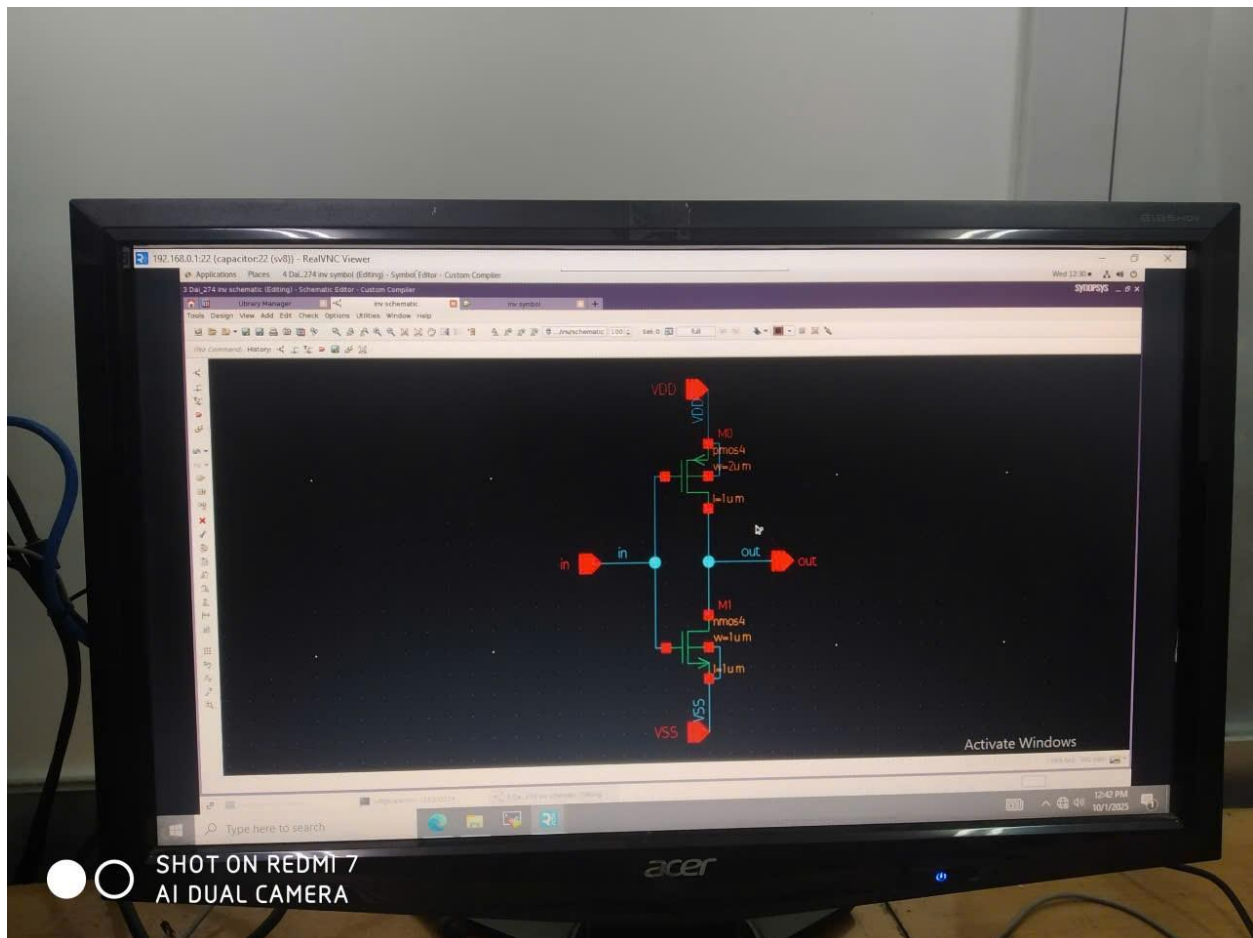
**Họ và tên Sinh viên:** Nguyễn Tiến Đại

**MSSV:** 21200274

**Ca thực hành:** ca 3

**Ngày giờ thực hành:** 11–13 (giờ), ngày 01/10/2025

Schematic cổng inverter đầy đủ PIN (port 22).



Symbol inverter được tạo ra và vẽ lại.

