# Università degli Studi di Firenze





## Facoltà d' Ingegneria Dipartimento di Elettronica e Telecomunicazioni

## Lo standard IEEE 488 (GPIB)



#### PC ↔ strumentazione ↔ strumentazione

1965 HP-IB (Interface Bus)

1975 GPIB (General Purpose Interface Bus) IEEE-488

#### Bus parallelo asincrono

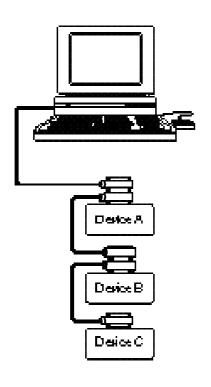
Massima velocità nominale: 8 Mbit/sec

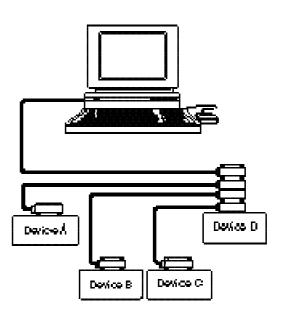
Lunghezza dei cavi:

Massima lunghezza complessiva: 20 m Massima lunghezza tra dispositivi: 4 m Lunghezza media tra i dispositivi: 2m

Massimo numero di dispositivi: 15



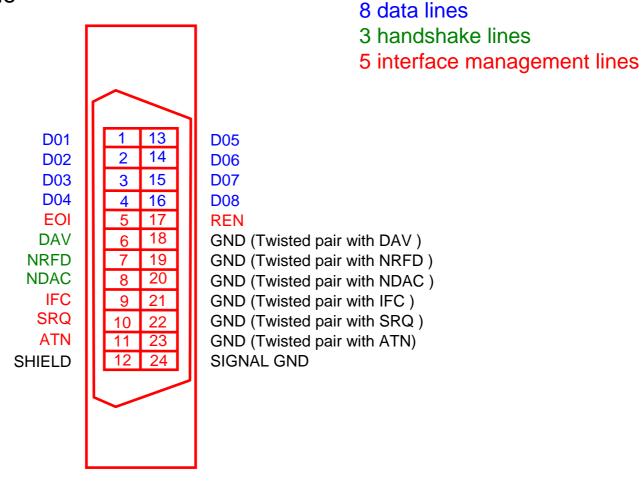




#### Connettore e livelli logici



#### Bus parallelo asincrono



Livelli logici: TTL Standard in logica negativa Le linee sono pilotate da driver open-collector o tristate

## Principio di funzionamento



## Il GPIB è un bus parallelo multipexato

- Il Controller abilita il bus come bus indirizzi (ATN basso) e scrive nel bus due o più indirizzi, in questo modo abilita un talker e uno o più listener (gli indirizzi dei talker sono diversi da quelli dei listener anche se talker e listener possono essere uno stesso dispositivo)
- 2) Il Controller abilita il bus come bus dati (ATN alto)

#### Controller



#### **System Controller**

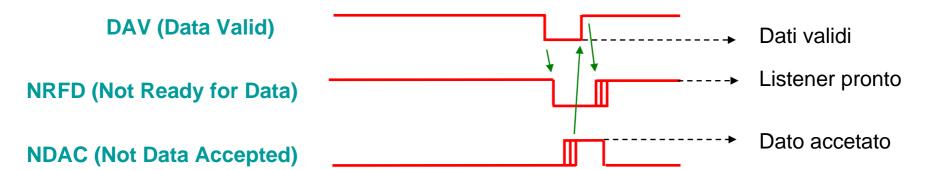
Il System Controller è unico nella rete, può essere **Active Controller** e controllare il bus oppure può cedere il controllo a un altro Controller

Il System Controller può riprendere il controllo del bus in qualunque momento. Resettando il bus con la linea di comando IFC (interface Clear). Solo il System Controller può comandare la linea IFC

Il System può abilitare il controllo remoto dei dispositivi (disabilitando il controllo locale da testiera) mediante la linea di comando **REN** (**Remote Enable**). Nota: il dispositivo andrà in controllo remoto quando verrà indirizzato il suo indirizzo listener Solo il System Controller può comandare la linea IFC

## Handshake





## Fine del trasferimento e interrupt



Quando il talker ha finito il trasferimento pone basso EOI (End Or Identify)

nella procedura di poll

Un dispositivo può dare un interrupt al Controller mediante la linea SRQ (Service Request). Il Controller attiva una procedura (poll) per identificare il richiedente.

#### Indirizzi



I dispositivi possono essere fino a 15.

Gli indirizzi 0-30 (ogni dispodtivo potrà avere un indirizzo per ricevre e uno per trasmettere).

Gli indirizzi (uno o due) di un dispositivo si settano mediante 5 DIP-SWITCH (negli strumenti più moderni da tastiera)

Esempio

Listen address 5 = 32 + 5 = 37 decimal = 001 00101 binary Talk address 5 = 64 + 5 = 69 decimal = 010 00101 binary

DIP switch

Il Controller abilita un indirizzo scrivendolo durante la sessione bus indirizzi. (Nota: D01 è il bit meno significativo)

#### **Dati**



- Comandi alla strumentazione (stringhe di caratteri)
- Risultati delle misure

- US ASCII 7-bit (ANSI X3.4-1977) for alphanumerics.
- Binary 8-bit integer.
- Binary floating-point codes (IEEE 32- and 64-bit floating-point codes).

Standardizzazione dei comandi