# Università degli Studi di Firenze



Facoltà d' Ingegneria Dipartimento di Elettronica e Telecomunicazioni

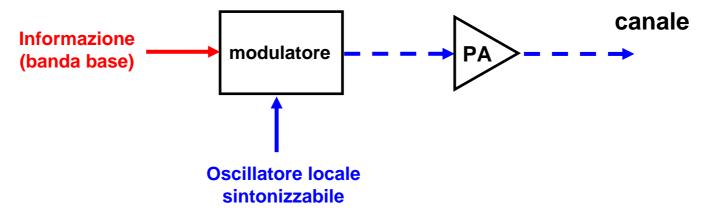
## Sistemi TX-RX

**Massimiliano Pieraccini** 

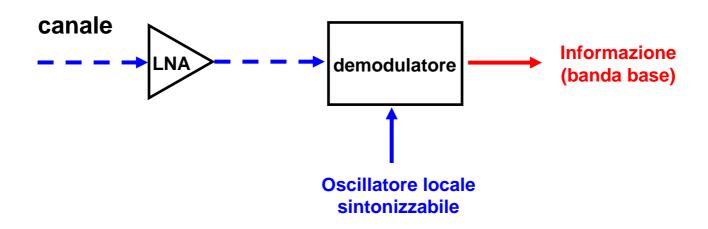
### **Architettura omodina**



### **Trasmettitore**

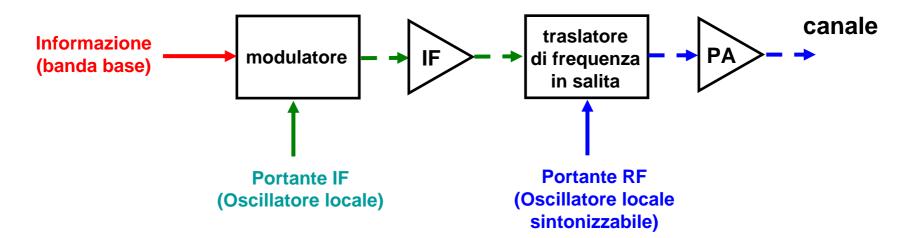


### **Ricevitore**



#### Architettura eterodina

#### **Trasmettitore**



#### **Ricevitore**

