Analysis of Branch Prediction Techniques using the PIN Tool

Χαράλαμπος Παπαδόπουλος 03120199

Σχολή Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών Εθνικό Μετσόβιο Πολυτεχνείο

Προηγμένα Θέματα Αρχιτεκτονικής Υπολογιστών 1η Άσκηση



1 Εισαγωγή

Στα πλαίσια της παρούσας άσκησης θα χρησιμοποιήσουμε το εργαλείο PIN για να μελετήσουμε την επίδραση διαφορετικών συστημάτων πρόβλεψης εντολών άλματος, καθώς και την αξιολόγησή τους με δεδομένο το διαθέσιμο χώρο πάνω στο τσιπ.

Στη ροή εκτέλεσης ενός προγράμματος, οι εντολές διακλάδωσης (branches) παίζουν κρίσιμο ρόλο, καθώς καθορίζουν την πορεία που θα ακολουθήσει η εκτέλεση βάσει συνθηκών και δομών ελέγχου (όπως if, for, while, κ.ά.). Οι διακλαδώσεις μπορεί να είναι υποθετικές (conditional), όπου η λήψη της απόφασης εξαρτάται από μια συνθήκη, ή ανεπιφύλακτες (unconditional), όπου η μετάβαση είναι δεδομένη.

Η πρόβλεψη διακλαδώσεων (branch prediction) είναι μία τεχνική που εφαρμόζεται σε σύγχρονους επεξεργαστές για να μειώσει την καθυστέρηση που προκαλείται από την αβεβαιότητα της εκτέλεσης τέτοιων εντολών. Οι σύγχρονοι επεξεργαστές βασίζονται σε σωληνώσεις (pipelines) και εκτέλεση πολλαπλών εντολών παράλληλα (superscalar execution), καθιστώντας τη σωστή πρόβλεψη των διακλαδώσεων κρίσιμη για τη διατήρηση της απόδοσης.

Η αποδοτικότητα ενός μηχανισμού πρόβλεψης επηρεάζει άμεσα την ταχύτητα και την ενεργειακή κατανάλωση ενός συστήματος. Ένας λανθασμένος προγνωστικός μηχανισμός μπορεί να οδηγήσει σε καθυστερήσεις, καθώς απαιτείται εκκαθάριση και ανανέωση του pipeline. Για τον λόγο αυτό, η επιλογή και αξιολόγηση της κατάλληλης στρατηγικής πρόβλεψης, ανάλογα με τον διαθέσιμο χώρο και την πολυπλοκότητα του υλικού, αποτελεί σημαντικό αντικείμενο μελέτης στην αρχιτεκτονική υπολογιστών.

2 Ανάλυση εντολών άλματος

Αρχικά, συλλέγουμε δεδομένα σχετικά με τα benchmarks που θα χρησιμοποιήσουμε (τόσο για τα train όσο και τα ref) χρησιμοποιώντας το pintool cslab branch stats.so. Λαμβάνουμε, λοιπόν τα εξής αποτελέσματα:

Benchmark	Total	Conditional	Conditional	Unconditional	Calls	Returns
	Branches	Taken	Not Taken	Branches		
401.bzip2	48731240680	14828890244	29233486500	4503343406	82760267	82760263
403.gcc	754261098	269641225	304818852	66609945	56595540	56595536
410.bwaves	31873093532	21133244425	8406203291	1791546316	271049752	271049748
416.gamess	14348669381	6258963398	6983826386	863109166	121385219	121385212
429.mcf	3862679407	1332802908	2377832566	97772747	27135595	27135591
433.milc	2240722314	1242012269	541178208	21600368	217965738	217965731
435.gromacs	18177458459	5651211656	11410526337	778103616	168808427	168808423
436.cactusADM	170600508	142370779	19042164	1719499	3734035	3734031
437.leslie3d	17218327107	16400961590	810904801	4541911	959406	959399
450.soplex	1261449374	640242394	484809667	46077417	45159950	45159946
456.hmmer	13914144105	8669664400	4743905013	94489468	203042614	203042610
459.GemsFDTD	3408454302	2895485194	348903461	50019703	57022974	57022970
464.h264ref	48076004067	24275875054	8491727313	3326070462	5991165621	5991165617
470.lbm	1356406164	176492622	922282496	252368694	2631178	2631174
471.omnetpp	50858988954	11220928577	21007505135	4549937533	7040308988	7040308721
483.xalancbmk	54702087725	8947195710	19089680931	5016363416	10824423836	10824423832

Table 1: Branch Prediction Statistics for Train Benchmarks

Benchmark	Total	Conditional	Conditional	Unconditional	Calls	Returns
	Branches	Taken	Not Taken	Branches		
401.bzip2	45686521905	15926493292	22623211331	4456192564	1340312361	1340312357
403.gcc	33841317469	12296277104	13569715817	3134043792	2420640380	2420640376
410.bwaves	128568449445	88592484629	34014693916	3853748332	1053761286	1053761282
416.gamess	73894102026	34756617371	32132851363	5481923933	761354687	761354672
429.mcf	67874046952	25764447757	39087004417	2224162736	399216023	399216019
433.milc	67919982540	36675874082	16584640014	1322820263	6668324094	6668324087
435.gromacs	84256714798	26179759996	52980568742	3595806252	750289906	750289902
436.cactusADM	4368886354	4156985961	165208684	8975841	18857936	18857932
437.leslie3d	119714175105	114398465011	5298773071	14378054	1279488	1279481
450.soplex	57636398865	31511622629	20460639260	1923982890	1870077045	1870077041
456.hmmer	42165181169	27398563731	14228668166	221630014	158159631	158159627
459.GemsFDTD	47114377011	33969941316	7764020378	2457796415	1461309453	1461309449
464.h264ref	48076004019	24275874976	8491727354	3326070449	5991165622	5991165618
470.lbm	15278518783	527480913	11071877357	3673870653	2644932	2644928
471.omnetpp	137784824709	29163496937	63903123884	11932487679	16392858237	16392857972
483.xalancbmk	287764730034	75393414336	162510582834	8390230048	20735251410	20735251406

Table 2: Branch Prediction Statistics for Ref Benchmarks

3 N-bit predictors

Σε αυτό το ερώτημα εξετάζουμε την ανάλυση κάποιων branch predictors. Οι N-bit predictors χρησιμοποιούν περισσότερα από ένα bit για να παρακολουθήσουν την ιστορία των αποφάσεων των branch. Αντί να χρησιμοποιούν μόνο ένα bit για να καταγράψουν αν ένα branch εκτελείται ή όχι, χρησιμοποιούν έναν μετρητή που αυξάνεται ή μειώνεται με βάση τις προηγούμενες αποφάσεις. Αυτή η μέθοδος βοηθάει στην καλύτερη πρόβλεψη, καθώς καταγράφει πιο πολύπλοκες συμπεριφορές των branch.

Για παράδειγμα, ένας 2-bit predictor χρησιμοποιεί έναν μετρητή που μπορεί να έχει 4 καταστάσεις, με τις οποίες μπορεί να προβλέψει με μεγαλύτερη ακρίβεια τη συμπεριφορά ενός branch, καθώς χρειάζονται δύο συνεχόμενα λάθη για να αλλάξει η πρόβλεψη. Η χρήση περισσότερων bit (όπως 3-bit ή 4-bit) βελτιώνει ακόμη περισσότερο την ακρίβεια, αλλά απαιτεί περισσότερη μνήμη και υπολογιστική ισχύ.

3.1

Διατηρώντας σταθερό τον αριθμό των BHT entries και ίσο με 16K, προσομοιώνουμε τους n-bit predictors, για N = 1, 2, 3, 4. Τα n-bits υλοποιούν ένα saturating up-down counter (cslab_branch.cpp) όπως είδαμε στις διαλέξεις. Τροποιούμε κατάλληλα τον βοηθητικό κώδικα προσθέτοντας τον εξής κώδικα

```
for (int i=1; i <= 4; i++) {
    NbitPredictor *nbitPred = new NbitPredictor(14, i);
    branch_predictors.push_back(nbitPred);
}</pre>
```

Οι παράμετροι που δίνουμε στο object NbitPredictor είναι:

- index_bits = 14 : Ορίζει το πλήθος των bits που χρησιμοποιούνται για την κατασκευή του πίνακα προβλέψεων.
 Δηλαδή, το μέγεθος του πίνακα θα είναι 2¹⁴ καταχωρήσεις.
- cntr_bits : Ορίζει το πλήθος των bits κάθε μετρητή στον πίνακα. Όσο περισσότερα bits, τόσο περισσότερες καταστάσεις μπορεί να περιγράψει ένας μετρητής.

Καταλήγουμε, λοιπόν, με τα εξής διαγραμμάτα:

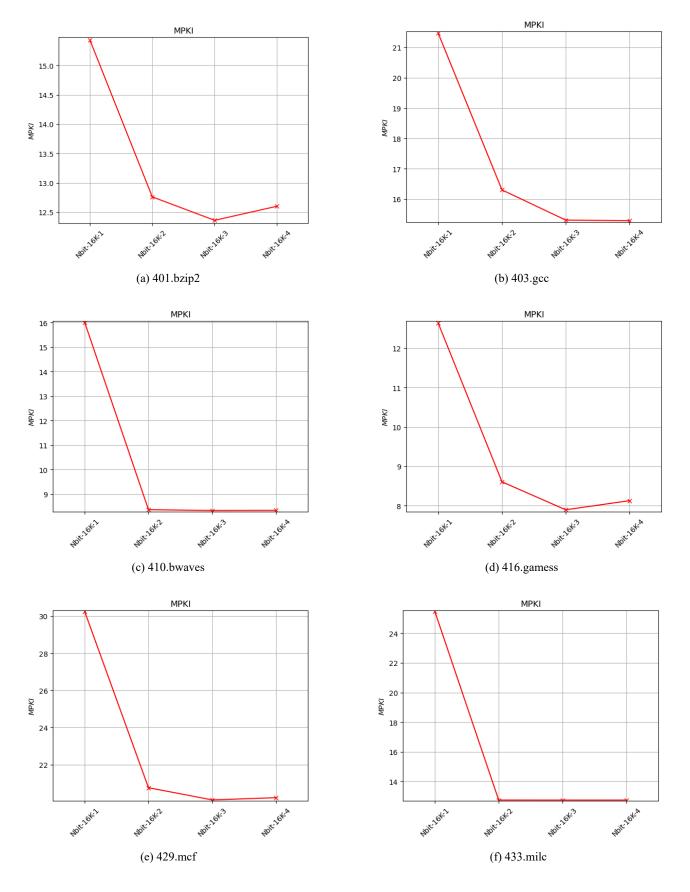


Figure 1: Branch Prediction Accuracy for Different N-bit Predictors

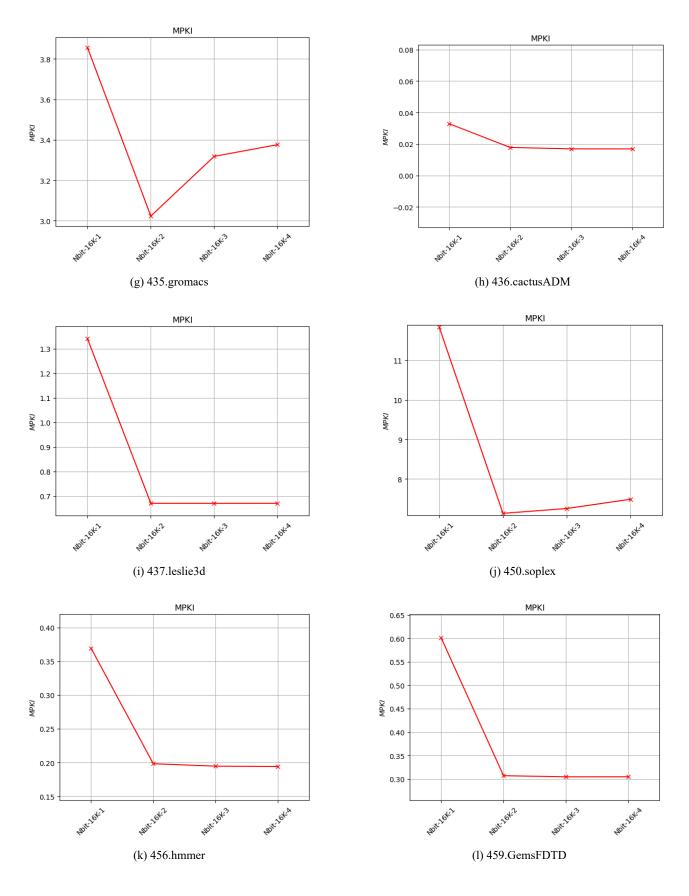


Figure 1: (continued)

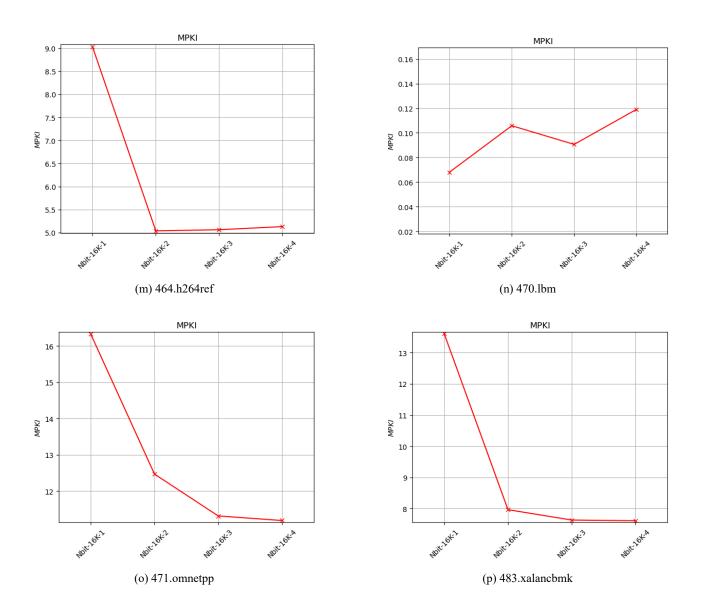


Figure 1: (continued)

Υπολογίζουμε τον γεωμετρικό μέσο όρο του MPKI για κάθε benchmark και για κάθε n-bit predictor.

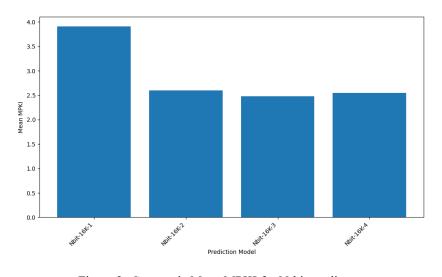


Figure 2: Geometric Mean MPKI for N-bit predictors

Παρατηρούμε από τα αποτελέσματα ότι ο Nbit-16K-1 predictor παρουσιάζει με διαφορά το υψηλότερο MPKI (3.90), ενώ οι υπόλοιποι τρεις (Nbit-16K-2, 3 και 4) κινούνται σε παρόμοια επίπεδα απόδοσης (2.60, 2.48 και 2.55 αντίστοιγα).

Επιλέγουμε τον **Nbit-16K-2**, καθώς προσφέρει ικανοποιητικές επιδόσεις με **χαμηλές απαιτήσεις σε επιπλέον υλικό** (overhead). Αν και οι Nbit-16K-3 και Nbit-16K-4 εμφανίζουν ελαφρώς καλύτερο MPKI, η διαφορά είναι μικρή και δεν δικαιολογεί την αυξημένη πολυπλοκότητα.

3.2

Από το paper "Optimal 2-Bit Branch Predictors" (R. Nair, 1995) βλέπουμε τα εξής πιθανά FSM:

Rank State diagram for machine

1. Composition of the composition of t

TABLE VI
BEST FIVE MACHINES IGNORING STARTING STATE

Figure 3: FSMs according to R. Nair.

όπου με **bold** απεικονίζονται οι μεταβάσεις μετά από σωστή πρόβλεψη και dotted οι μεταβάσεις ύστερα από αποτυχημένη. Βασιζόμενοι σε αυτά τα διαγράμματα δημιουργούμε τους αντίστοιχους predictors στο αρχείο branch_predictor.h:

```
class TwobitPredictor_FSM2 : public BranchPredictor
public:
    TwobitPredictor_FSM2(unsigned index_bits_ = 14, unsigned cntr_bits_ = 2)
    \\same as before ...
    virtual void update(bool predicted, bool actual, ADDRINT ip, ADDRINT target) {
        unsigned int ip_table_index = ip % table_entries;
        if (actual) {
            if (TABLE[ip_table_index] < COUNTER_MAX)</pre>
                TABLE[ip_table_index]++;
        } else {
            if (TABLE[ip_table_index] == 2)
                TABLE[ip_table_index] -= 2;
            else if (TABLE[ip_table_index] > 0)
                TABLE[ip_table_index]--;
        }
        updateCounters(predicted, actual);
    };
```

Κατά αντίστοιχο τρόπο κατασκευάζουμε και τις υπόλοιπες κλάσεις τις οποίες μετά καλούμε στο cslab branch.cpp

```
new TwobitPredictor_FSM1();
new TwobitPredictor_FSM2();
new TwobitPredictor_FSM3();
new TwobitPredictor_FSM4();
new TwobitPredictor_FSM5();
```

Καταλήγουμε, λοιπόν, με τα εξής διαγραμμάτα:

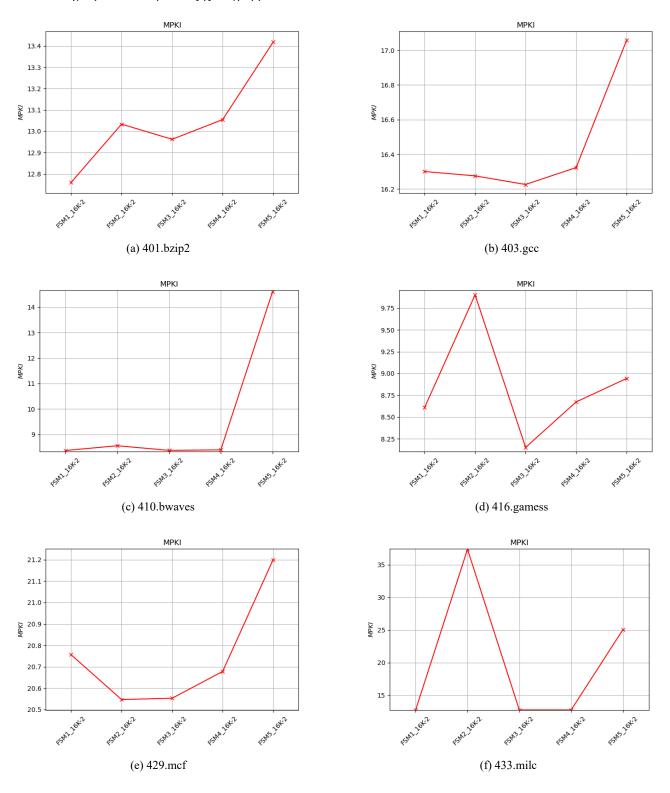


Figure 4: Branch Prediction Accuracy for Different N-bit Predictors

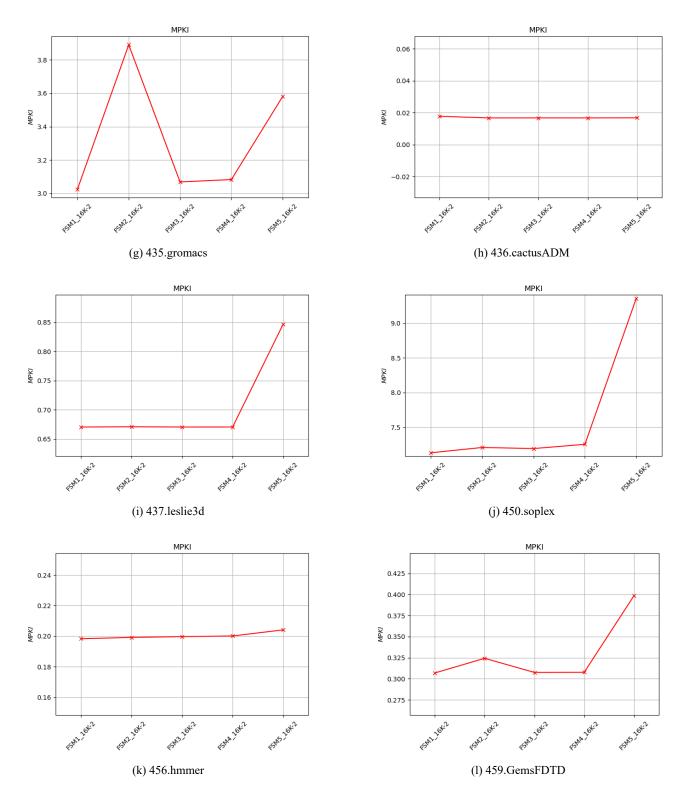


Figure 4: (continued)

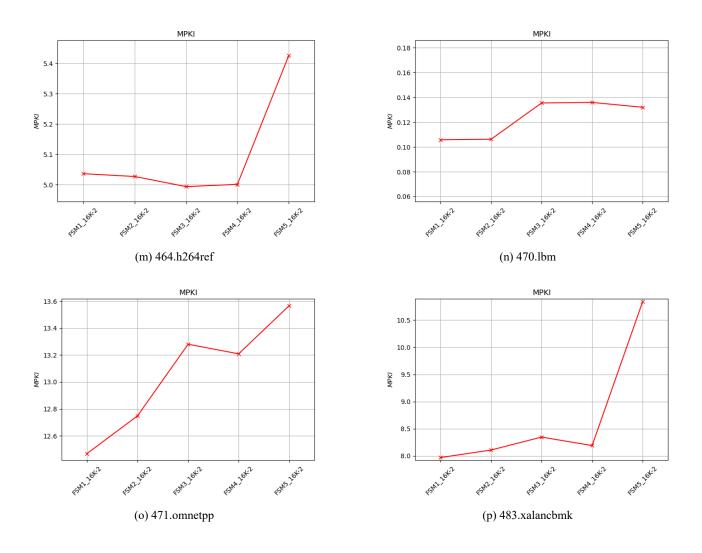


Figure 4: (continued)

Υπολογίζουμε τον γεωμετρικό μέσο όρο του MPKI για κάθε benchmark και για κάθε FSM model.

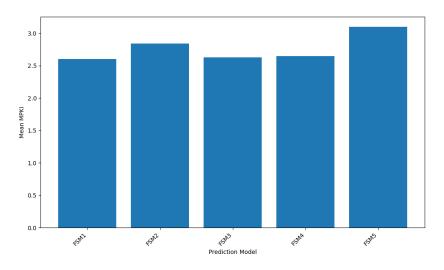


Figure 5: Geometric Mean MPKI for 16K-2 FSM models.

Επιλέγουμε και πάλι τον απλό **Nbit-16K-2** predictor με **FSM1**, καθώς προσφέρει τις **βέλτιστες επιδόσεις** μεταξύ των εξεταζόμενων FSM και υλοποιείται με σχετικά απλό τρόπο, χρησιμοποιώντας έναν απλό saturating up-down counter.

3.3

Προκειμένου να ορίσουμε το διαθέσιμο hardware σε 32K bits, θα πρέπει να ικανοποιείται η σχέση:

```
index\_bits \times cntr\_bits = 32K
```

Συνεπώς, τα δυνατά ζεύγη τιμών είναι:

όπου το πρώτο στοιχείο κάθε ζεύγους αντιστοιχεί στον αριθμό των index bits και το δεύτερο στον αριθμό των bits του καταχωρητή (counter). Καλούμε, λοιπόν, τους εξής constructors στο cslab branch.cpp:

```
// 32K hardware
new TwobitPredictor_FSM1();
new TwobitPredictor_FSM2();
new TwobitPredictor_FSM3();
new TwobitPredictor_FSM4();
new TwobitPredictor_FSM5();

new NbitPredictor(15, 1);
new NbitPredictor(13, 4);
```

Και καταλήγουμε με τα εξής διαγράμματα:

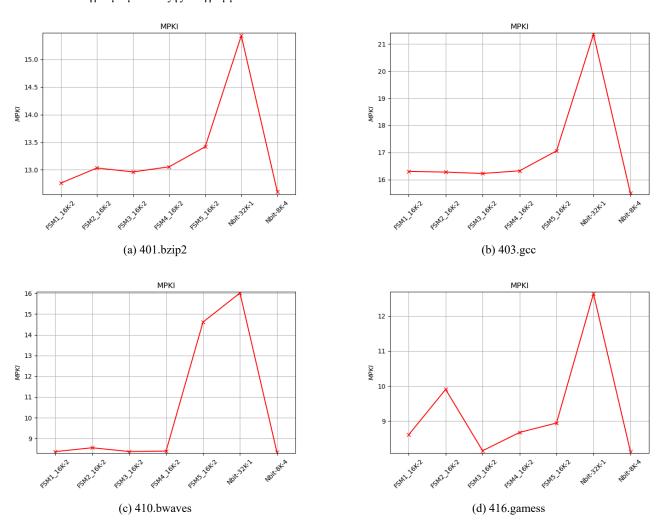


Figure 6: Branch Prediction Accuracy for Different 32K Predictors

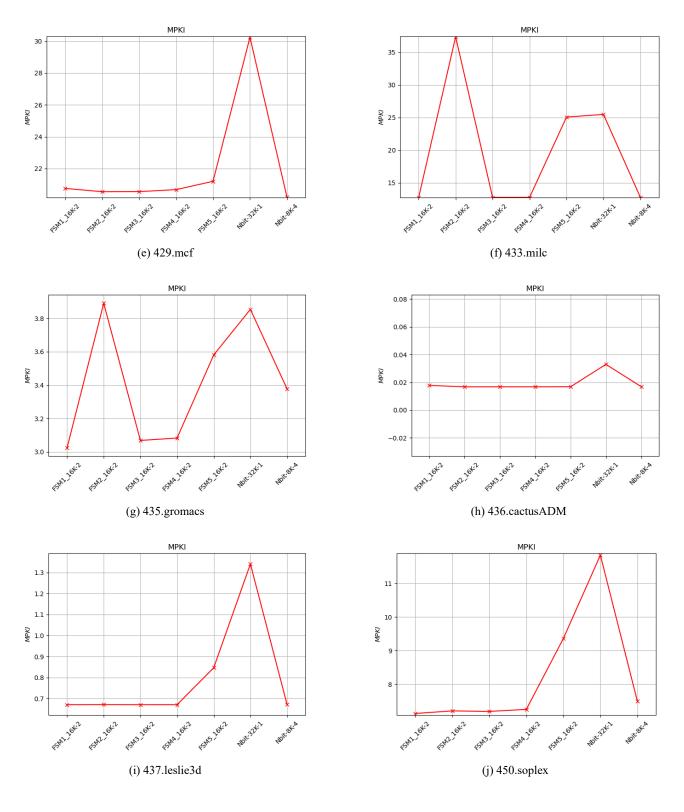


Figure 6: (continued)

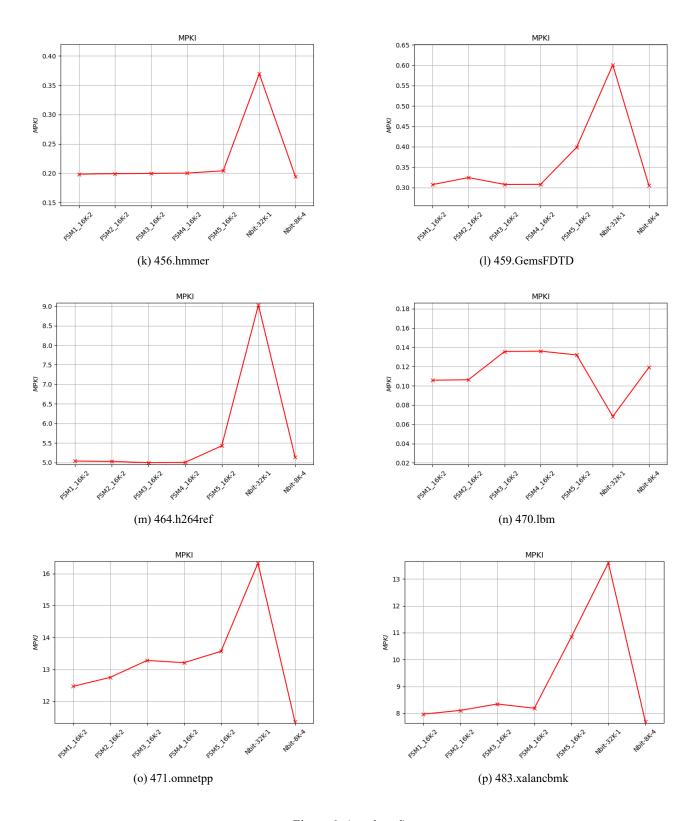


Figure 6: (continued)