# ΠΡΟΓΡΑΜΜΑΤΙΣΜΟΣ ΕΠΕΞΕΡΓΑΣΤΗ 8085



ΣΥΣΤΗΜΑΤΑ ΜΙΚΡΟΫΠΟΛΟΓΙΣΤΩΝ ΦΡΟΝΤΙΣΤΗΡΙΑΚΗ ΔΙΑΛΕΞΗ 3

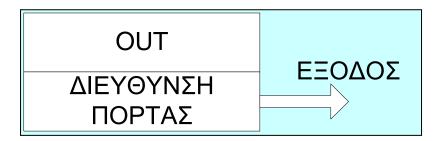
# $EI\SigmaO\DeltaO\Sigma - E\XiO\DeltaO\Sigma 8085 (I/O)$

Εντολές Εισόδου – Εξόδου Δεδομένων στον **8085** 

IN port Π.χ. IN 20H

OUT port Π.χ. OUT 30H





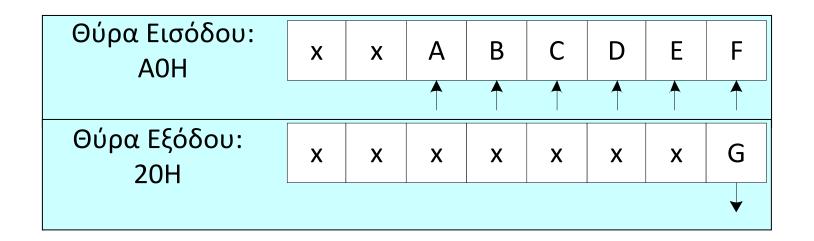
Να εξομοιωθεί σε μΥ-Σ 8085 η λογική συνάρτηση

G = AB'CD + AB'C'DE'F

Θα χρησιμοποιηθούν οι θύρες:

Α0Η (είσοδος)

20Η (έξοδος)



```
APXH: IN A0h
   MOV B,A
   ANI 00 I I I I 100b ; Απομονώνω τα A,B,C,D
   CPI 00101100b; Έλεγχος του όρου AB'CD
   JZADRI
   MOV A,B
   CPI 00100101b; A B' C' D E' F
   JZ ADRI
   XRAA ; A \square 0
   JMP ADRO; G=0
ADRI: MVIA,01H ; G=1
ADR0: OUT 20H; Έξοδος
   JMP APXH
   HLT
```

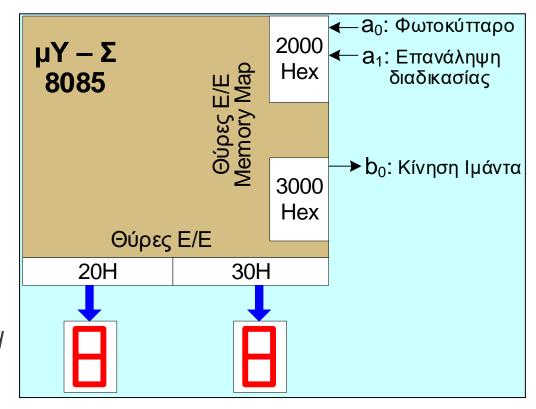
#### Πρόγραμμα διακίνησης κιβωτίων:

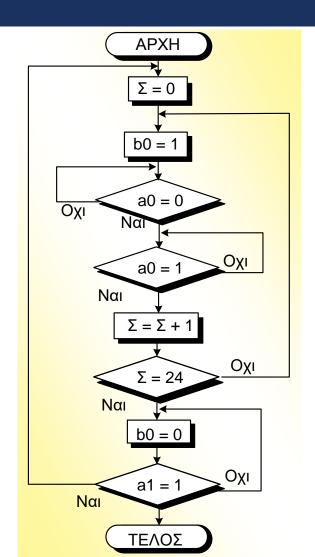
Το bit  $\mathbf{a_0}$  της θύρας εισόδου 2000Η οδηγείται από φωτοκύτταρο που απενεργοποιείται όταν διέρχεται κιβώτιο.

Το σύστημα αφού μετρήσει **24** κιβώτια σταματάει και αναμένει το bit  $\mathbf{a_1}$  να γίνει '1', οπότε και επαναλαμβάνει.

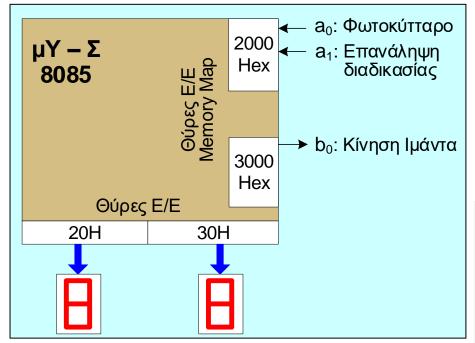
Η κίνηση ελέγχεται από το bit  $\mathbf{b_0}$  της θύρας εξόδου 3000Η:  $\mathbf{b_0}$ = Ι κίνηση,  $\mathbf{b_0}$ =0 στάση.

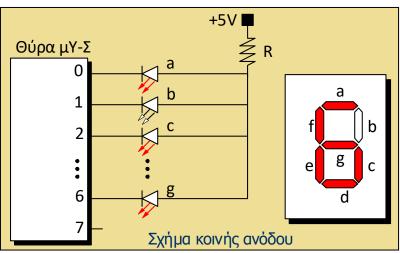
Ο αριθμός των κιβωτίων να απεικονίζεται σε δεκαδική μορφή σε δυο **7-segments** που βρίσκονται στις θύρες *20H* και *30H* και οδηγούνται από τα 7 LSB των θυρών αυτών.





### ΠΑΡΑΔΕΙΓΜΑ 2 - ΔΙΑΤΑΞΗ





### ΠΑΡΑΔΕΙΓΜΑ 2 - ΚΩΔΙΚΟΙ

Οι κωδικοί για το 7-segment display

		X	g	f	е	d	С	b	a	
0	a g d	0	1	0	0	0	0	0	0	40H
1	f d c	0	1	1	1	1	0	0	1	79H
2	f a b	$\sim$	0	1	0	0	1	0	1	25H
3	f g b c	0	0	1	1	0	0	0	0	30H
4	f g b	0	0	0	1	1	0	0	1	19H

		X	g	f	е	d	С	b	a	
5	t a a a		1	0	0	0	1	0	0	12H
	f g b c		0	0	0	0	1	0	0	02H
7	a g d e	0	1	1	1	0	1	0	0	78H
8	f g b c	()	0	1	1	0	0	0	0	00H
9	f g b c	0	0	0	1	1	0	0	0	10H

#### Η ΧΡΗΣΗ ΤΗΣ ΕΝΤΟΛΗΣ ΔΕΚΑΔΙΚΗΣ ΡΥΘΜΙΣΗΣ – DAA

 $\rightarrow$  Av A<sub>L</sub>>9 ή AC=1 τότε A $\leftarrow$ A+6 (ή A<sub>L</sub> $\leftarrow$ A<sub>L</sub>+6)

 $\rightarrow$  Av A<sub>H</sub>>9 ή CY=1 τότε A $\leftarrow$ A+60 (ή A<sub>H</sub> $\leftarrow$ A<sub>H</sub>+6)

**MVI A,27** 

ADI 36 ; A←5DH=93<sub>10</sub>

DAA ; A←63

MVI A,9

INR A; A $\leftarrow$ 0AH=10<sub>10</sub>

DAA ; A←10<sub>10</sub>

MVI A,29

ADI 18; A $\leftarrow$ 41H (AC=1)

DAA ; A←47

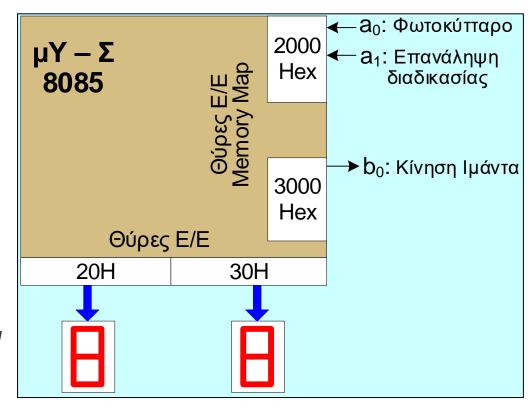
#### Πρόγραμμα διακίνησης κιβωτίων:

Το bit  $\mathbf{a_0}$  της θύρας εισόδου 2000Η οδηγείται από φωτοκύτταρο που απενεργοποιείται όταν διέρχεται κιβώτιο.

Το σύστημα αφού μετρήσει **24** κιβώτια σταματάει και αναμένει το bit  $\mathbf{a_1}$  να γίνει '1', οπότε και επαναλαμβάνει.

Η κίνηση ελέγχεται από το bit  $\mathbf{b_0}$  της θύρας εξόδου 3000Η:  $\mathbf{b_0}$ = Ι κίνηση,  $\mathbf{b_0}$ =0 στάση.

Ο αριθμός των κιβωτίων να απεικονίζεται σε δεκαδική μορφή σε δυο **7-segments** που βρίσκονται στις θύρες *20H* και *30H* και οδηγούνται από τα 7 LSB των θυρών αυτών.



AI: MVI B,00H

; Β: Μετρητής κιβωτίων

LXI H,0900H

; Στη συμβολική ΤΑΒΕΕ

MOV A,M

; Αντιστοιχεί η διεύθυνση ο9οοΗ

OUT 20H

; Απεικόνιση αρχικής

OUT 30H

; Τιμής στα 7-segments

A2:

MVI A,01H

 $; b_0 = I$ 

STA 3000H

LDA 2000H

; Aν  $a_0 = 0$  συνέχισε

RRC

JC A2

Από εδώ ξεκινά ο συμβολικός μας πίνακας!

AI: MVI B,00H

LXI H,0900H

MOV A,M

OUT 20H

OUT 30H

MVI A,01H

STA 3000H

LDA 2000H

RRC

A2:

JC A2

; Β: Μετρητής κιβωτίων

; Στη συμβολική ΤΑΒLΕ

; Αντιστοιχεί η διεύθυνση ο9οοΗ

; Απεικόνιση αρχικής

; Τιμής στα 7-segments

 $; b_0 = I$ 

; Aν  $a_0 = 0$  συνέχισε



AI: MVI B,00H

LXI H,0900H

MOV A,M

MOV A,M

OUT 20H

OUT 30H

A2: MVIA,01H

STA 3000H

LDA 2000H

RRC

JC A2

; Β: Μετρητής κιβωτίων

; Στη συμβολική ΤΑΒLΕ

; Αντιστοιχεί η διεύθυνση ο9οοΗ

; Απεικόνιση αρχικής

;Τιμής στα 7-segments

 $; b_0 = 1$ 

; Aν  $a_0 = 0$  συνέχισε Ο

Αν το  $a_0$  ήταν ακόμα 1 θα ήταν από πρίν! Πρέπει πρώτα να γίνει ο γιατί αλλιώς θα μετράμε πολλές φορές το ένα κυβώτιο,

### ΠΑΡΑΔΕΙΓΜΑ 2 – ΛΥΣΗ Β ΜΕΡΟΣ

Εδώ περιμένουμε το φωτοκύτταρο για το επόμενο

A3: LDA 2000H ; Αναμονή μέχρι να γίνει

RRC ;  $a_0 = I$ 

JNC A3

MOV A,B

INR A

CMC ;Καθαρισμός κρατουμένου!!!

**DAA** ; Δεκαδική διόρθωση (π.χ.  $oA^{H} => 10^{H}$ )

MOV B,A

RRC (4 φορές) ; Τα 4 MSB μεταφέρονται στις 4 LSB θέσεις

ANI 0FH ; Απομόνωση του MSD (δεκάδες)

**MOV L,A** ; Το έχει τη τιμή  $H=09^H$  και το L έχει τις δεκάδες

MOV A,M ; Ανάγνωση του 7-segment κώδικα

OUT 20H ; Απεικόνιση των δεκάδων στα 7-segments (θύρα 20<sup>H</sup>)

### ΠΑΡΑΔΕΙΓΜΑ 2 – ΛΥΣΗ Β ΜΕΡΟΣ

A3: LDA 2000H ; Αναμονή μέχρι να γίνει

RRC ;  $a_0 = I$ 

JNC A3

MOV A,B

INR A

CMC ;Καθαρισμός κρατουμένου!!! •

DAA ; Δεκαδική διόρθωση (π.χ.  $oA^{H} = >10^{H}$ )

MOV B,A

RRC (4 φορές) ; Τα 4 MSB μεταφέρονται στις 4 LSB θέσεις

ANI 0FH ; Απομόνωση του MSD (δεκάδες)

**MOV L,A** ; Το έχει τη τιμή  $H=09^H$  και το L έχει τις δεκάδες

MOV A,M ; Ανάγνωση του 7-segment κώδικα

OUT 20H ; Απεικόνιση των δεκάδων στα 7-segments (θύρα 20<sup>H</sup>)

DAA θα μας το μετατρέψει σε δεκαδικό! Αλλά θέλουμε να μην υπάρχει κρατούμενο!

### ΠΑΡΑΔΕΙΓΜΑ 2 – ΛΥΣΗ Β ΜΕΡΟΣ

A3: LDA 2000H ; Αναμονή μέχρι να γίνει

RRC ;  $a_0 = I$ 

JNC A3

MOV A,B

INR A

CMC ;Καθαρισμός κρατουμένου!!!

DAA ; Δεκαδική διόρθωση (π.χ.  $oA^H = > 10^H$ )

MOV B,A

RRC (4 φορές) ; Τα 4 MSB μεταφέρονται στις 4 LSB θέσεις

ANI 0FH ; Απομόνωση του MSD (δεκάδες)

MOV L,A ; Το έχει τη τιμή  $H=09^H$  και το L έχει τις δεκάδες  $\bigcirc$ 

MOV A,M ; Ανάγνωση του 7-segment κώδικα

OUT 20H ; Απεικόνιση των δεκάδων στα 7-segments (θύρα 20<sup>H</sup>)

Από τον τρόπο που φτιάξαμε τον πίνακα θα αντιστοιχεί το 07segment σε L=0 και το 9-7segment σε L=9

### ΠΑΡΑΔΕΙΓΜΑ 2 – ΛΥΣΗ Γ ΜΕΡΟΣ

MOV A,B ; Επαναφορά τιμής

ANI 0FH ; Απομόνωση του LSD (μονάδες)

; των 7-segments (θύρα  $30^{H}$ ) MOV L,A

; Ανάγνωση του **7-segment** κώδικα MOV A,M

; Απεικόνιση των μονάδων OUT 30H

**MVIA**, **24H** ; Έλεγχος αν πέρασαν 24 κιβώτια

CMP B

JNZ A2

A4: MVI A,00H

> : b0 = 0STA 3000H

LDA 2000H

RRC RRC

**JCAI** ; Av AI = I  $\pi \eta \gamma \alpha \iota \nu \epsilon \sigma \tau \sigma A_1$ 

JMP A4

HLT

TABLE: 40H,79H,25H,30H,19H,12H,02H,78H,00H,10H

Γιατί 24Η κι όχι 18Η???

### ΠΑΡΑΔΕΙΓΜΑ 2 – ΛΥΣΗ ΣΤΟΝ ΤSIK

MVI A, I 0H ;Κενο στα αχρησιμοποίητα leds STA 0BF2H

STA 0BF3H STA 0BF4H STA 0BF5H MVI A,00H

STA OBFOH

CALL DCD

ΑΙ: ΜVΙ Β,00Η ; Β: Μετρητής κιβωτίων

A2: MVIA,0IH ; b0 = I

STA 3000H

LDA 2000H ; Aν a0 = 0 συνέχισε

RRC

JC A2

A3: LDA 2000H ; Αναμονή μέχρι να γίνει

RRC ; a0 = I

JNC A3 MOV A,B INR A

**CMC** ;Καθαρισμός του κρατουμένου!

**DAA** ; Δεκαδική διόρθωση (π.χ. oAH =>10H)

MOV B,A

# ΠΑΡΑΔΕΙΓΜΑ 2 - ΛΥΣΗ ΣΤΟΝ TSIK (Β ΜΕΡΟΣ)

RRC

RRC

RRC

RRC ;Τα 4 MSB μεταφέρονται στις 4 LSB θέσεις

ANI 0FH ; Απομόνωση του MSD (δεκάδες)

STA OBFIH

CALL DCD

ΜΟΥ Α,Β ; Επαναφορά τιμής

ANI 0FH ; Απομόνωση του LSD (μονάδες)

STA 0BF0H

CALL DCD

ΜVΙ Α,24Η ; Έλεγχος αν πέρασαν 24 κιβώτια

CMP B

JNZ A2

A4: MVI A,00H

STA 3000H ; b0 = 0

LDA 2000H

RRC

RRC

JCAI ; Aν AI = I πήγαινε στο A1

JMP A4 END

Δίνονται 25 αριθμοί. Να αποθηκευτούν σε διαδοχικές θέσεις, αρχίζοντας από την 300Η όσοι βρίσκονται μεταξύ 10Η και F0Η. Αλλιώς στην αντίστοιχη θέση να αποθηκευτεί μηδέν. Τα δεδομένα παρέχονται από τη θύρα εισόδου 10h.

LXI H,0300H ; Αρχικοποιήσεις

MVI B, I 0 Η ; Τα 2 όρια

MVI C,F0H

ΜVΙ D, Ι 9Η ; Ο μετρητής

**INPUT:** IN 10H ; Είσοδος

CMP B

JC ZERO ; X<10H

CMP C

JNC ZERO ; X>F0H

ΜΟΥ Μ,Α ; Εντός των ορίων

JMP CONT

ZERO: MVI M,00 ; Εκτός ορίων, συμπληρώνεται με 0

CONT: INX H

**DCR D** ; Ελέγχω για 25 Αριθμούς

JNZ INPUT

HLT

Εδώ υποθέτουμε ότι το πρωτόκολλο επιτρέπει είσοδο νέου δεδομένου μόνο αν η τιμή του είναι διαφορετική από το προηγούμενο δεδομένο.

MVI E,0 ; θεωρώ στο x<sub>-1</sub>=0 Input: IN 10h CMP E JZ Input MOV E,A ; Επεξεργασία, πράξεις, κλπ JMP Input

Προϋπόθεση: Η συσκευή είναι αργή και ο μΥ κάνει polling συνεχώς την θύρα των δεδομένων

Υπολογισμός συχνότητας εμφάνισης δεδομένων

Δίνεται η περιοχή μνήμης 0000 – 07FFH. Να υπολογισθεί η συχνότητα εμφάνισης ενός αριθμού XY (HEX) και να τοποθετηθεί στον πίνακα και στη θέση μνήμης 08XYH.

```
MVI D,08H
  LXI H,0000
LOOP: MOV E, Με βάση το δεδομένο XY
                ; Διαβάζεται η θέση ο8ΧΥ
  LDAX D
              ; Αυξάνεται η συχνότητα
  INR A
               ; και αποθηκεύεται
  STAX D
              ; Επόμενος αριθμός
  INX H
  MOV A,H
  CPI 08H
              <mark>; Τερματίζεται για 0080h</mark>
  JNZ LOOP
  HLT
```

Υποθέτουμε ότι η συχνότητα κάθε αριθμού ΧΥ δεν ξεπερνάει το 255. Αλλιώς χρειάζεται πρόβλεψη για υπερχείλιση (με 2 θέσεις για κάθε αριθμό).

# ΕΝΤΟΛΕΣ ΠΑΡΑΔΕΙΓΜΑΤΟΣ 5

#### LDAX K

- Load accumulator indirect
- Το περιεχόμενο της θέσης μνήμης της οποίας η διεύθυνση περιέχεται στο ζεύγος καταχωρητών μετακινείται στον Α

#### ■ STAX ĸ

- Store accumulator indirect
- Το περιεχόμενο του Α μεταφέρεται στη θέση μνήμης της οποίας η διεύθυνση περιέχεται στο ζεύγος καταχωρητών

Πρόγραμμα διαίρεσης: Χ/Υ

```
LHLD 0040H
                ; Η-L ← Χ διαιρετέος
  LDA 0042H
                 ; A \leftarrow Y διαιρέτης
   MOV C,A
   MVI B,08H
DIV:
   DAD H
                 ; Αφαιρώ διαιρέτη από
   MOV A,H
                 ; από διαιρετέο
   SUB C
                 ; Αν δεν χωράει πηλίκο 0
   JC ADDR
                 ; Το υπόλοιπο στον κατ. Η-L
   MOV H,A
                 ; Και το bit πηλίκου=1
   INR L
                 ; 8 Βήματα
ADDR: DCR B
   JNZ DIV
   SHLD 0043H
   HLT
```

40	X <sub>LSB</sub>
41	X <sub>MSB</sub>
42	Υ
43	Πηλίκο
44	Υπόλοιπο

Κατάταξη αριθμών σε σειρά φθίνοντος μεγέθους.

Το πλήθος των αριθμών βρίσκεται στη θέση 0040Η και η αρχή τους είναι στη θέση 0041Η.

SORT: MVI B,0

Εναλλαγής

LXI H,0040

MOV C,M

DCR C

INX H

COMP: MOV A,M

INX H

CMP M

JNC CNT

; Β=Δείκτης

; (H-L) ← 0040

; C=Πλήθος

; (H-L) ← 0041

 $(A) \leftarrow Aριθμός x(n)$ 

; Σύγκρινε x(n), x(n+1)

; x(n)-x(n+1)>=0



MOV D,M

MOV M,A

DCX H

MOV M,D

INX H

MVI B,1

CNT: DCR C

JNZ COMP

DCR B

JZ SORT

HLT

Αντάλλαξε x(n), x(n+1)

; Έγινε μια εναλλαγή

; Να επαναληφθεί Ν-1 φορές