7B. Resolução: Ver resolução do problema 4a da folha #8 8A. Resolução: Ver resolução do problema + da folha #9 8B. Resolução: Ver resolução do problema 8 da folha #9 Alterações necessárias: a) a sequência de estados é 5-4-3-2-1-0-5... b) o contador deverá ser forçado a voltar ao estado 1016 quando passa de 000 (0) para 111 (7). c) para esta passagem (775) Qo aconteur, é necessario fazer o CLEAR do bit Q1 (111 7101 1 1 0 Y: Q, Po Q, Qo Q, Qo Q, Qo 1 1 1 1 X $Y = \overline{Q}_1 + \overline{Q}_2$ 0 +5V J_0 Q_0 J_1 Q_1 J_2 Q_2 J_0 J_1 J_2 J_2 000 | 101 100 011 010 001 000 | 101 (0) (5)

LOCLEAR Q.

(5)

+ CLEAR Q1