Altium Designer 原理图库多管脚元件快速画法

简介:这是关于 Alitium Designer (DXP) 画多管脚元件原理图库的快速画法,省时省力,不容易出错。觉得很有必要分享一下。

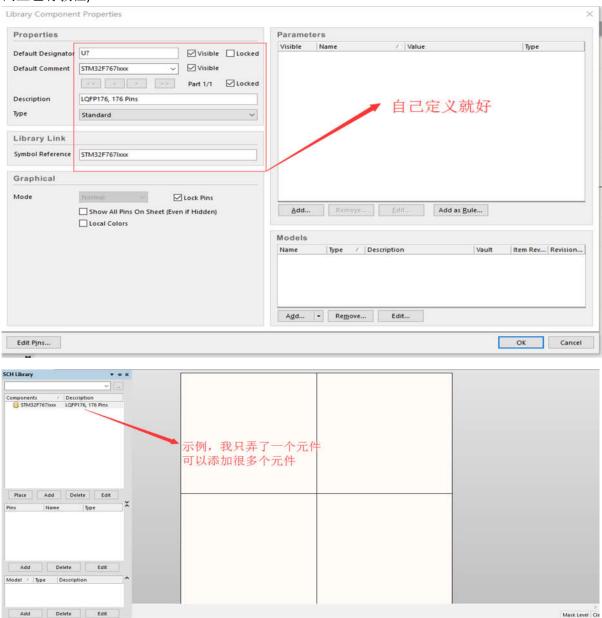
硬件平台: Altium Designer 17.0.7

示例芯片: ST 公司的 STM32F767IGT6 LQFP176 封装 共有 176 个管脚

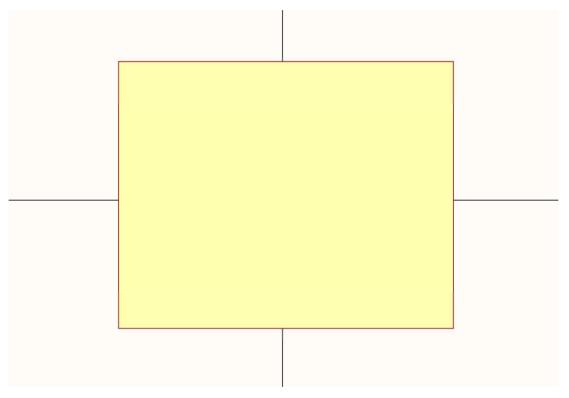
准备文件:芯片管脚的 Excel 表格(至少需要管脚编号,管脚定义和管脚的位置坐标)我分享的一些元器件管脚表是 ST 公司的 STM32 系列的 MCU 管脚表,都是从芯片的英文数据手册上弄下来的,想要的可以去我的文库里面找一下,不过要财富值的哦。

步骤如下:

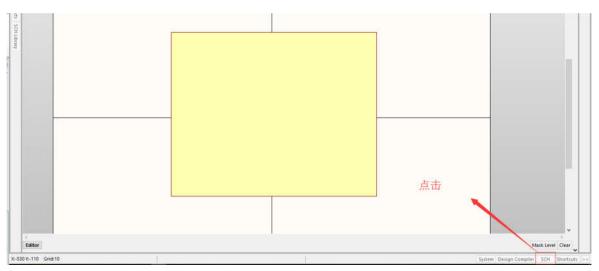
1.首先在库工程的原理图库文件里添加一个元件,设定一些基本参数。(这个比较简单,网上也有教程)

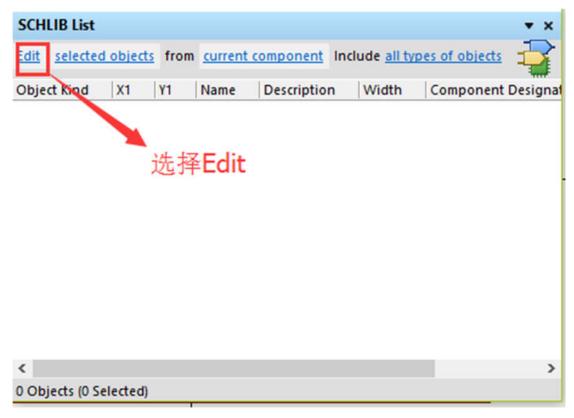


2.在开始操作之前,我们要先把元件的原理图框放上去,如果后放的话,管脚的定义名 称会被图框盖住。

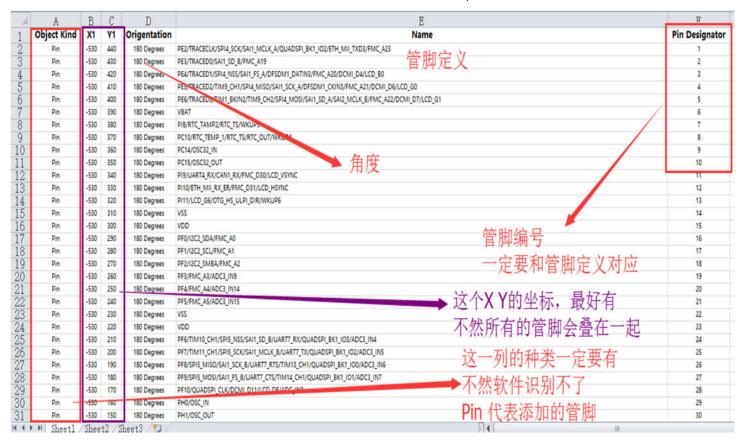


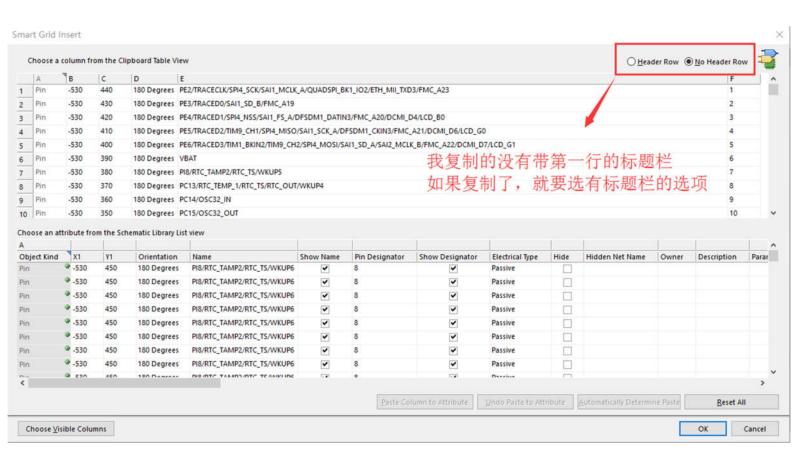
3.点击右下角的 SCH 选项,会弹出一个选择框,点击 SCHLIB List,就会弹出一个列表框。 在列表框左上角需要选择 Edit 选项,不然下一步不会起作用。



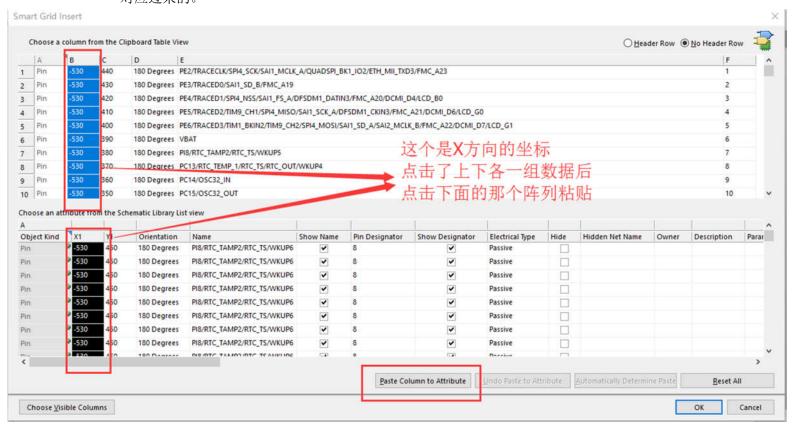


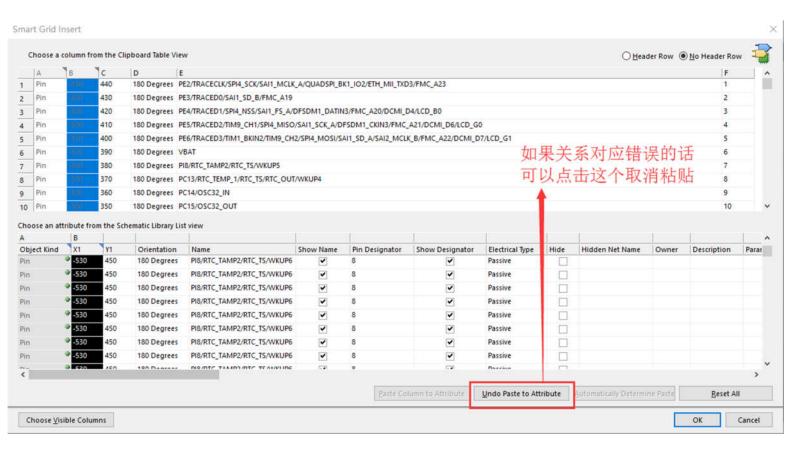
4.将准备好的 Excel 管脚文件打开,然后复制,再在上图的 SCHLIB List 列表框里面点击鼠标右键,选择 Smart Grid Insert,会弹出 Smart Grid Insert 框。(如果第三步没有选择 Edit, Smart Grid Insert 的字是灰色的,代表不可编辑,需要修改成 Edit 状态;如果没有复制列表,或者鼠标复制的不是列表,打开 Smart Grid Insert 是会出错的)



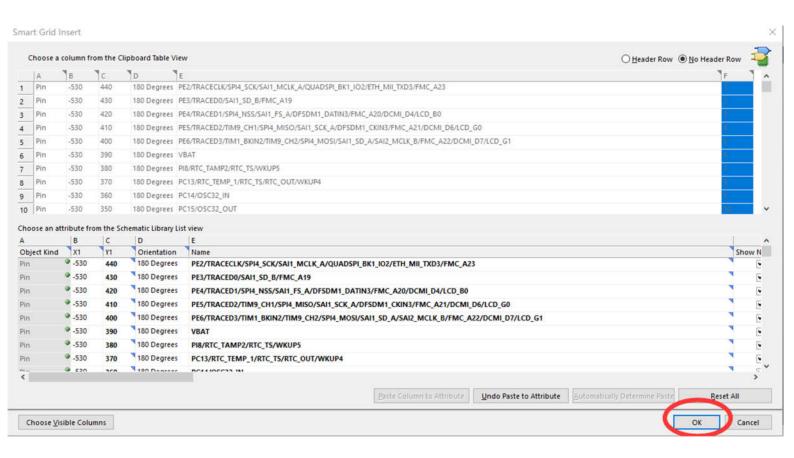


5.这一步比较重要,如果搞错,那么这个元件就会出错。现在要把上面那个列表参数(我们自己做的管脚表格)和下面 DXP 默认定义的参数一一对应起来。我的表格是按照默认定义对应过来的。





当所有的关系对应粘贴完毕后,点击 OK,管脚就生成出来了。



```
| HITCH CARLES AND SERVICE AS A SERVICE AND ADDRESS AS A SERVICE AS A
```

下图为放大图

```
PE2/TRACECLK/SPI4_SCK/SAI1_MCLK_A/QUADSPI_BK1_IO2/ETH_MII_TXD3/FMC_A23
    PE3/TRACED0/SAI1_SD_B/FMC_A19
   PE4/TRACED1/SPI4_NSS/SAI1_FS_A/DFSDM1_DATIN3/FMC_A20/DCMI_D4/LCD_B0
   - PE5/TRACED2/TIM9_CH1/SPI4_MISO/SAI1_SCK_A/DFSDM1_CKIN3/FMC_A21/DCMI_D6/LCD_G0
 5
   PE6/TRACED3/TIM1_BKIN2/TIM9_CH2/SPI4_MOSI/SAI1_SD_A/SAI2_MCLK_B/FMC_A22/DCMI_D7/LCD_G1
6
 7
   PI8/RTC TAMP<mark>2/RTC TS/WKUP5</mark>
8
   - PC13/RTC_TEMP_1/RTC_TS/RTC_OUT/WKUP4
9
   PC14/OSC32 IN
                                                                               PB9/I2C4 SDA/TIM4 C
10
   PC15/OSC32 OUT
                                                                                             PB8/I
11
   PI9/UART4 RX/CAN1 RX/FMC D30/LCD VSYNC
12
   - PI10/ETH MII RX ER/FMC D31/LCD HSYNC
13
   - PI11/LCD G6/O<mark>TG HS ULPI DIR/WKUP6</mark>
14
   · VSS
                                                                           PB5/UART5_RX/TIM3_CH2
15
   VDD
16
   - PF0/I2C2_SDA/FMC_A0
17
    PF1/I2C2 SCL/FMC A1
18
    PF2/I2C2 SMBA/FMC A2
19
    PF3/FMC_A3/AIDC3_IN9
20
    PF4/FMC_A4/ADC3_IN14
21
    PF5/FMC_A5/AIDC3_IN15
```

6.最后把管脚和图框的位置调整一下,添加一下 PCB 封装,一张完美的原理图库元件就 画好了。

PS: 这个只是分享一个方法,这个方法之适用于管脚数量很大的元件,而且需要管脚的 Excel 表格。如果有这样的 Excel 表格,那肯定是非常方便的。

by Brendonman 2017/1/14