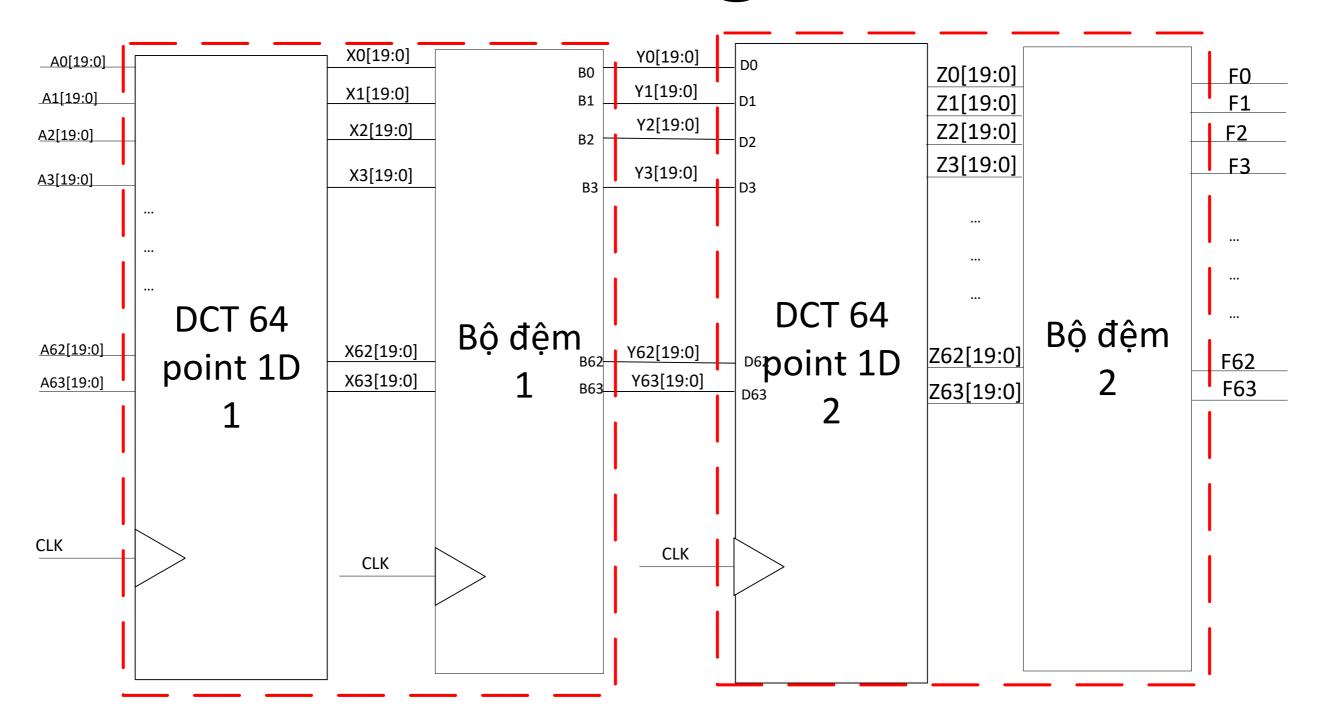
desgin



Mô tả vào ra

Column1	Column2	Column3	Column4			
tín hiệu	kết nối	1/0	mô tả			
Ai		I	Original ima	ge		
Bi	Ci	0	Tín hiệu sau	DCT 1D đu	ợc đảo hàr	ng thành cộ
Ci		0				
Di	Ci	I	Tín hiệu vào	khối DCT 1	LD thứ 2	
Fi		0	Tín hiệu sau	DCT 2D		

timing

