



Sertifika no: UC-30f55149-d62b-482e-b5a3-bca7c5f85e29

Sertifika URL'si: ude.my/UC-30f55149-d62b-482e-b5a3-bca7c5f85e29

Referans Numarası: 0004

BİTİRME SERTİFİKASI

# Verilog HDL: VLSI Hardware Design Comprehensive Masterclass

Eğitmen **Shepherd Tutorials**

## Nazım Han

Tarih **29 Temmuz 2025**

Uzunluk **Toplam 12.5 saat**