

Ciência da Computação
Disciplina: Introdução a Sistemas Lógicos Digitais
Professor: Ricardo Martins Ramos
Trabalho Final

Instruções:

- O trabalho **poderá** ser realizado em grupos de até quatro alunos.
- O trabalho deverá ser enviado pela Plataforma do Moodle, até o dia 16/06/2024, 23h59.
- O trabalho deverá conter duas partes: um arquivo .circ contendo o circuito montado e um arquivo .pdf, com o desenvolvimento do projeto.

O Trabalho deverá conter um somador/subtrator de cinco bits, com sinal.

O circuito deverá informar a ocorrência de *overflow* para as operações realizadas em uma saída chamada "*Overflow*".

O resultado da operação (soma/subtração) deverá ser apresentado em um display de 7 segmentos.

Bom trabalho!