



Pc:地址 丟地址給 im

Add:算地址，每次固定+4

Mux_Write_Reg:看要選 rt or rd

Sign:signed extend

Zero:將 input 向左 shift16 位

Decoder:根據不同的 op code，來決定 aluop regdst regwrite alusrc

ac:根據 aluop 和 instr[5:0]，來決定_alu_oper furslt

ALU_src2Src:根據 alusrc，決定要選擇 rt or signed extend，在此只有 I type 會選 1

Alu:根據 alu_oper[3:0]，決定 inverta invertb operation，做+ -

Shift:根據 alu_oper[0]，和 instr[10:6]，rt，來決定 shift 左右和多少位

RDdata_Source:根據 furslt 決定選 alu、shift、zero 的結果

Simple_Single_CPU:接線處

除了 im、reg file