

## Periferico Timer

Posee un unico timer de 32 bits, posee configuracion One-Shot y periodico. Ademas de poseer la capacidad de generar interrupciones.

La documentacion de los drivers(PS) de este periferico, se encuentra en los archivos TimerE6.h y TimerE6.c anexados, los cuales poseen todas las funciones, metodos y definiciones con sus respectivos comentarios.

Los registros de interrupcion funcionan de la misma forma vista en clase.

### REGISTROS

Reg CONFIG / Offset #0x0

<b>31 – 2</b>	<b>1</b>	<b>0</b>
NU	TT	TE

NU : No utilizado.

TE: Timer Enable.

1:Habilita el conteo del timer.

0: Desabilita el timer.

TT: Timer Type.

1: Habilita la configuracion de conteo Periodico

0: Habilita la configuracion de conteo One-Shot.

Reg LOAD / Offset #0x4

<b>31 – 0</b>
Valor a contar

Reg COUNT / Offset #0x8

Registro unicamente de lectura, posee el valor actual del conteo. El contador inicia en 0 y termina en el valor asignado en el registro LOAD.

<b>31 – 0</b>
Valor de Conteo