

3월

일	월	화	수	목	금	토
					1 삼 일 절	2
3	4 임베디드 ~6:00PM	5 임베디드 ~6:00PM	6 재량교과 ~1:00PM 임베디드 ~6:00PM	7 전자회로 ~6:00PM	8 전자회로 ~5:00PM (예비군)	9
10	11 임베디드 ~6:00PM	12 임베디드 ~6:00PM	13 재량교과 ~1:00PM 임베디드 ~6:00PM	14 전자회로 ~6:00PM	15 신호처리시스템 ~5:00PM	16
17	18 임베디드 ~6:00PM	19 임베디드 ~6:00PM	20 신호처리시스템 ~6:00PM	21 신호처리시스템 ~6:00PM	22 신호처리시스템 ~5:00PM	23
24	25 임베디드 ~6:00PM	26 임베디드 ~6:00PM	27 신호처리시스템 ~6:00PM	28 신호처리시스템 ~6:00PM	29 신호처리시스템 ~1:00PM 임베디드 ~6:00PM	30
31						

4월

일	월	화	수	목	금	토
	1 임베디드 ~6:00PM	2 임베디드 ~6:00PM	3 ARM 아키텍처 ~6:00PM	4 ARM 아키텍처 ~6:00PM	5 ARM 아키텍처 ~5:00PM	6
7	8 임베디드 ~6:00PM	9 Verilog/RTL ~6:00PM	10 총 선	11 ARM 아키텍처 ~6:00PM	12 ARM 아키텍처 ~5:00PM	13
14	15 ARM 아키텍처 ~6:00PM	16 Verilog/RTL ~6:00PM	17 ARM 아키텍처 ~6:00PM	18 ARM 아키텍처 ~6:00PM	19 ARM 아키텍처 ~5:00PM	20
21	22 Verilog/RTL ~6:00PM	23 Verilog/RTL ~6:00PM	24 ARM 아키텍처 ~6:00PM	25 ARM 아키텍처 ~6:00PM	26 ARM 아키텍처 ~5:00PM	27
28	29 Verilog/RTL ~6:00PM	30 Verilog/RTL ~6:00PM				

5월

일	월	화	수	목	금	토
			1 노동절	2 ARM 아키텍처 ~6:00PM	3 하만 자율이동체 프로젝트 ~5:00PM	4
5	6 어린이날 대체 공휴일	7 Verilog/RTL ~6:00PM	8 하만 자율이동체 프로젝트 ~6:00PM	9 하만 자율이동체 프로젝트 ~6:00PM	10 하만 자율이동체 프로젝트 ~5:00PM	11
12	13 Verilog/RTL ~6:00PM	14 Verilog/RTL ~6:00PM	15 석가탄신일	16 하만 자율이동체 프로젝트 ~6:00PM	17 하만 자율이동체 프로젝트 ~5:00PM	18
19	20 Verilog/RTL ~6:00PM	21 Verilog/RTL ~6:00PM	22 하만 자율이동체 프로젝트 ~6:00PM	23 하만 자율이동체 프로젝트 ~6:00PM	24 하만 자율이동체 프로젝트 ~5:00PM	25
26	27 Verilog/RTL ~6:00PM	28 Verilog/RTL ~6:00PM	29 하만 자율이동체 프로젝트 ~6:00PM	30 하만 프로젝트 ~1:00PM 재량 교과 ~6:00PM	31 재량 교과 ~5:00PM	

6월

일	월	화	수	목	금	토
						1
2	3 풀커스텀IC설계 ~6:00PM	4 풀커스텀IC설계 ~6:00PM	5 풀커스텀IC설계 ~6:00PM	6 현충일	7 Verilog/RTL ~5:00PM	8
9	10 풀커스텀IC설계 ~6:00PM	11 풀커스텀IC설계 ~6:00PM	12 풀커스텀IC설계 ~6:00PM	13 SoC/Peri설계 ~6:00PM	14 SoC/Peri설계 ~6:00PM	15
16	17 SoC/Peri설계 ~6:00PM	18 SoC/Peri설계 ~6:00PM	19 SoC/Peri설계 ~6:00PM	20 SoC/Peri설계 ~6:00PM	21 SoC/Peri설계 ~6:00PM	22
23	24 SoC/Peri설계 ~6:00PM	25 SoC/Peri설계 ~6:00PM	26 풀커스텀IC설계 ~6:00PM	27 풀커스텀IC설계 ~6:00PM	28 풀커스텀IC설계 ~6:00PM	29
30						

7월

일	월	화	수	목	금	토
	1 풀커스텀IC설계 ~6:00PM	2 풀커스텀IC설계 ~6:00PM	3 풀커스텀IC설계 ~11:00AM 디지털/아날로그 ~6:00PM	4 디지털/아날로그 Onechip 설계 ~6:00PM	5 디지털/아날로그 Onechip 설계 ~5:00PM	6
7	8 디지털/아날로그 Onechip 설계 ~6:00PM	9 디지털/아날로그 Onechip 설계 ~6:00PM	10 디지털/아날로그 Onechip 설계 ~6:00PM	11 디지털/아날로그 ~3:00PM 하만 SoC 프로젝트 ~6:00PM	12 하만 SoC 설계 프로젝트 ~5:00PM	13
14	15 SoC/Peri설계 ~6:00PM	16 하만 SoC 설계 프로젝트 ~6:00PM	17 하만 SoC 설계 프로젝트 ~6:00PM	18 하만 SoC 설계 프로젝트 ~5:00PM	19 하만 SoC 설계 프로젝트 ~5:00PM	20
21	22 하만 SoC 설계 프로젝트 ~6:00PM	23 하만 SoC 설계 프로젝트 ~6:00PM	24 하만 SoC 설계 프로젝트 ~5:00PM	25 하만 SoC 설계 프로젝트 ~5:00PM	26 휴강	27
28	29 직무종합프로젝트 ~6:00PM	30 직무종합프로젝트 ~6:00PM	31 직무종합프로젝트 ~6:00PM			

8월

일	월	화	수	목	금	토
				1 직무종합프로젝트 ~5:00PM	2 휴강	3
4	5 직무종합프로젝트 ~6:00PM	6 직무종합프로젝트 ~6:00PM	7 직무종합프로젝트 ~6:00PM	8 직무종합프로젝트 ~5:00PM	9 휴강	10
11	12 직무종합프로젝트 ~5:00PM	13 직무종합프로젝트 ~5:00PM	14 마지막날! 직무종합프로젝트 ~3:00PM	15	16	17
18	19	20	21	22	23	24
25	26	27	28	29	30	31