

C28SOI_IO_EXT_3V3SF_GPIO3V3_FSNFS_LR_EG Databook

November 2016

BD2SCARUDQPCH_EXT_CSF_1V8_CL_LIN

Cell Description

BD2SCARUDQPCH_EXT_CSF_1V8_CL_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

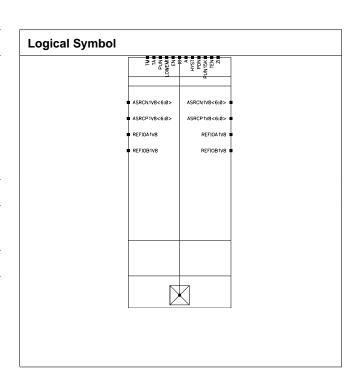
Physical Dimensions

Area(um2): 4252.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	IO

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA

-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Davisastav		Value(pF)	
Parameter —	best 1.10 -40	typ 1.00 25	worst 0.90 125
A Input Cap.	0.0375	0.0365	0.0357
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0330	0.0326	0.0324
HYST Input Cap.	0.0326	0.0323	0.0321
IO Input Cap.	1.3590	1.3583	1.3594
IO Max Load	51.359	51.358	51.359
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0190
PUN Input Cap.	0.0261	0.0261	0.0261



PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0374	0.0364	0.0355
TEN Input Cap.	0.0315	0.0311	0.0308
TM Input Cap.	0.0449	0.0442	0.0441
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
PIN	Parameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Propagation Delay

F t	Value (as a function of C in pF and Ti	in nS)	
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125	
Path A-IO (for pins EN L	OWEMI TM)			
F-010	1.021 + 0.186*Tr + 0.164*C	1.689 + 0.223*Tr + 0.241*C	3.105 + 0.240*Tr + 0.397*C	
R-010	2.434 + 0.040*Tr + 0.082*C	4.378 + 0.085*Tr + 0.131*C	8.408 + 0.136*Tr + 0.239*C	
F-000	0.735 + 0.185*Tr + 0.161*C	1.165 + 0.220*Tr + 0.236*C	2.062 + 0.252*Tr + 0.389*C	
R-000	1.895 + 0.040*Tr + 0.070*C	3.351 + 0.086*Tr + 0.110*C	6.374 + 0.133*Tr + 0.198*C	
Path EN-IO (for pins LO	WEMITM)			
HZ-10	0.460 + 0.137*Tr	0.649 + 0.195*Tr	1.038 + 0.249*Tr	
LZ-10	0.369 + 0.136*Tr	0.527 + 0.194*Tr	0.851 + 0.250*Tr	
HZ-00	0.460 + 0.135*Tr	0.648 + 0.197*Tr	1.040 + 0.248*Tr	
LZ-00	0.368 + 0.136*Tr	0.526 + 0.195*Tr	0.851 + 0.251*Tr	
ZH-10	2.481 + 0.203*Tr + 0.082*C	4.478 + 0.249*Tr + 0.131*C	8.605 + 0.289*Tr + 0.239*C	
ZL-10	1.061 + 0.194*Tr + 0.164*C	1.764 + 0.241*Tr + 0.241*C	3.240 + 0.277*Tr + 0.397*C	
ZH-00	1.929 + 0.202*Tr + 0.070*C	3.420 + 0.251*Tr + 0.110*C	6.504 + 0.297*Tr + 0.198*C	
ZL-00	0.762 + 0.187*Tr + 0.161*C	1.209 + 0.242*Tr + 0.237*C	2.145 + 0.285*Tr + 0.389*C	
Path IO-ZI (for pins HYS	Path IO-ZI (for pins HYST)			
F-1	0.357 + 0.225*Tr + 0.119*C	0.493 + 0.263*Tr + 0.205*C	0.726 + 0.305*Tr + 0.309*C	



R-1	0.352 + 0.208*Tr + 0.084*C	0.481 + 0.236*Tr + 0.131*C	0.693 + 0.270*Tr + 0.161*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.193*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.078*C	0.457 + 0.046*Tr + 0.119*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins L	OWEMI TEN TM)		
F-101	1.020 + 0.189*Tr + 0.164*C	1.688 + 0.220*Tr + 0.241*C	3.106 + 0.238*Tr + 0.397*C
R-101	2.434 + 0.039*Tr + 0.082*C	4.381 + 0.087*Tr + 0.131*C	8.408 + 0.134*Tr + 0.239*C
F-001	0.734 + 0.187*Tr + 0.161*C	1.166 + 0.216*Tr + 0.237*C	2.067 + 0.240*Tr + 0.389*C
R-001	1.895 + 0.039*Tr + 0.070*C	3.349 + 0.089*Tr + 0.110*C	6.373 + 0.132*Tr + 0.198*C
Path TEN-IO (for pins			
HZ-01	0.460 + 0.138*Tr	0.646 + 0.197*Tr	1.036 + 0.253*Tr
LZ-01	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
HZ-11	0.460 + 0.137*Tr	0.647 + 0.195*Tr	1.037 + 0.252*Tr
LZ-11	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
ZH-01	1.929 + 0.203*Tr + 0.070*C	3.422 + 0.246*Tr + 0.110*C	6.508 + 0.283*Tr + 0.198*C
ZL-01	0.762 + 0.187*Tr + 0.161*C	1.208 + 0.244*Tr + 0.237*C	2.147 + 0.279*Tr + 0.389*C
ZH-11	2.481 + 0.202*Tr + 0.082*C	4.477 + 0.246*Tr + 0.131*C	8.605 + 0.290*Tr + 0.239*C
ZL-11	1.062 + 0.192*Tr + 0.164*C	1.762 + 0.243*Tr + 0.241*C	3.234 + 0.287*Tr + 0.398*C
Path TM-IO (for pins I	EN LOWEMI TEN)		
HZ-011	0.457 + 0.164*Tr	0.644 + 0.230*Tr	1.029 + 0.304*Tr
LZ-011	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.502*Tr
HZ-110	0.475 + 0.228*Tr	0.671 + 0.260*Tr	1.073 + 0.303*Tr
LZ-110	0.258 + 0.237*Tr	0.367 + 0.276*Tr	0.578 + 0.318*Tr
HZ-001	0.456 + 0.165*Tr	0.641 + 0.234*Tr	1.030 + 0.298*Tr
LZ-001	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.499*Tr
HZ-100	0.474 + 0.228*Tr	0.672 + 0.259*Tr	1.074 + 0.299*Tr
LZ-100	0.258 + 0.237*Tr	0.367 + 0.274*Tr	0.578 + 0.318*Tr
ZH-011	2.478 + 0.231*Tr + 0.082*C	4.470 + 0.281*Tr + 0.131*C	8.591 + 0.331*Tr + 0.239*C
ZL-011	1.061 + 0.221*Tr + 0.164*C	1.759 + 0.276*Tr + 0.241*C	3.231 + 0.303*Tr + 0.397*C
ZH-110	2.489 + 0.010*Tr + 0.082*C	4.492 + 0.058*Tr + 0.131*C	8.622 + 0.094*Tr + 0.239*C
ZL-110	1.072 + 0.018*Tr + 0.164*C	1.773 + 0.077*Tr + 0.241*C	3.262 + 0.106*Tr + 0.397*C
ZH-001	1.925 + 0.232*Tr + 0.070*C	3.415 + 0.281*Tr + 0.110*C	6.498 + 0.330*Tr + 0.198*C
ZL-001	0.760 + 0.217*Tr + 0.161*C	1.205 + 0.273*Tr + 0.237*C	2.139 + 0.326*Tr + 0.389*C
ZH-100	1.936 + 0.011*Tr + 0.070*C	3.433 + 0.059*Tr + 0.110*C	6.527 + 0.099*Tr + 0.198*C
ZL-100	0.770 + 0.016*Tr + 0.161*C	1.224 + 0.064*Tr + 0.237*C	2.174 + 0.103*Tr + 0.389*C
	A EN LOWEMI TA TEN)		
F-10100	1.028 + 0.010*Tr + 0.164*C	1.702 + 0.052*Tr + 0.241*C	3.118 + 0.093*Tr + 0.397*C
R-10100	2.451 + 0.233*Tr + 0.082*C	4.407 + 0.269*Tr + 0.131*C	8.444 + 0.314*Tr + 0.239*C
F-00110	1.016 + 0.202*Tr + 0.164*C	1.686 + 0.231*Tr + 0.241*C	3.097 + 0.250*Tr + 0.397*C
R-00110	2.431 + 0.037*Tr + 0.082*C	4.376 + 0.096*Tr + 0.131*C	8.403 + 0.144*Tr + 0.239*C
F-10000	0.741 + 0.011*Tr + 0.161*C	1.173 + 0.065*Tr + 0.236*C	2.080 + 0.105*Tr + 0.389*C
R-10000	1.912 + 0.232*Tr + 0.070*C	3.375 + 0.269*Tr + 0.110*C	6.410 + 0.311*Tr + 0.198*C
F-00010	0.729 + 0.201*Tr + 0.161*C	1.158 + 0.234*Tr + 0.236*C	2.053 + 0.275*Tr + 0.389*C
R-00010	1.892 + 0.040*Tr + 0.070*C	3.346 + 0.094*Tr + 0.110*C	6.369 + 0.146*Tr + 0.198*C
·			

Frent	Value (r in nS)	
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	0.135 + 0.131*C	0.225 + 0.004*Tr + 0.194*C	0.432 - 0.005*Tr + 0.323*C
R-010	0.621 - 0.003*Tr + 0.039*C	1.097 + 0.060*C	2.113 - 0.008*Tr + 0.106*C
F-000	0.065 + 0.132*C	0.105 + 0.002*Tr + 0.197*C	0.191 + 0.003*Tr + 0.328*C
R-000	0.460 - 0.001*Tr + 0.037*C	0.805 + 0.056*C	1.542 + 0.001*Tr + 0.098*C



Path EN-IO (for pins LO			
HZ-10	0.000	0.000	0.000
LZ-10	0.000	0.000	0.000
HZ-00	0.000	0.000	0.000
LZ-00	0.000	0.000	0.000
ZH-10	0.624 - 0.003*Tr + 0.039*C	1.099 + 0.002*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C
ZL-10	0.140 + 0.131*C	0.234 + 0.194*C	0.445 + 0.323*C
ZH-00	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.553 - 0.006*Tr + 0.098*C
ZL-00	0.068 - 0.002*Tr + 0.132*C	0.108 + 0.197*C	0.198 + 0.328*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.231*C
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.231*C
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.146*C
Path TA-IO (for pins LO	WEMI TEN TM)	I	I
F-101	0.135 + 0.131*C	0.223 + 0.006*Tr + 0.195*C	0.431 - 0.005*Tr + 0.323*C
R-101	0.620 - 0.001*Tr + 0.039*C	1.094 + 0.060*C	2.110 - 0.005*Tr + 0.107*C
F-001	0.065 - 0.002*Tr + 0.133*C	0.104 - 0.001*Tr + 0.197*C	0.193 - 0.008*Tr + 0.328*C
R-001	0.460 - 0.001*Tr + 0.037*C	0.805 - 0.003*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C
Path TEN-IO (for pins L	1		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.555 - 0.010*Tr + 0.098*C
ZL-01	0.067 - 0.002*Tr + 0.132*C	0.107 + 0.001*Tr + 0.197*C	0.200 - 0.008*Tr + 0.328*C
ZH-11	0.624 - 0.002*Tr + 0.039*C	1.101 + 0.060*C	2.121 - 0.012*Tr + 0.106*C
ZL-11	0.140 + 0.131*C	0.234 + 0.194*C	0.441 + 0.004*Tr + 0.323*C
Path TM-IO (for pins EN		0.20	
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.624 - 0.001*Tr + 0.039*C	1.099 + 0.003*Tr + 0.060*C	2.119 - 0.011*Tr + 0.107*C
ZL-011	0.140 + 0.131*C	0.234 + 0.194*C	0.445 - 0.008*Tr + 0.323*C
ZH-110	0.623 - 0.002*Tr + 0.039*C	1.098 - 0.001*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C
ZL-110	0.140 + 0.001*Tr + 0.131*C	0.233 + 0.001*Tr + 0.194*C	0.445 - 0.006*Tr + 0.323*C
ZH-001	0.462 - 0.001*Tr + 0.037*C	0.807 + 0.055*C	1.552 - 0.005*Tr + 0.098*C
ZL-001	0.068 + 0.132*C	0.108 + 0.197*C	0.198 + 0.003*Tr + 0.328*C
ZH-100	0.462 - 0.002*Tr + 0.037*C	0.807 - 0.002*Tr + 0.056*C	1.550 - 0.009*Tr + 0.098*C
ZL-100	0.066 + 0.003*Tr + 0.132*C	0.109 - 0.002*Tr + 0.197*C	0.200 - 0.005*Tr + 0.328*C
Path TM-IO (for pins A B		1 11111 11012 11 1 01.101 0	
F-10100	0.135 + 0.131*C	0.226 + 0.194*C	0.431 - 0.007*Tr + 0.324*C
R-10100	0.621 - 0.002*Tr + 0.039*C	1.094 - 0.002*Tr + 0.060*C	2.111 - 0.010*Tr + 0.107*C
F-00110	0.135 - 0.001*Tr + 0.131*C	0.226 + 0.194*C	0.432 - 0.004*Tr + 0.323*C
R-00110	0.620 + 0.039*C	1.095 - 0.001*Tr + 0.060*C	2.111 - 0.008*Tr + 0.107*C
F-10000	0.064 + 0.001*Tr + 0.133*C	0.104 + 0.002*Tr + 0.197*C	0.192 + 0.328*C
R-10000	0.461 - 0.002*Tr + 0.037*C	0.805 - 0.001*Tr + 0.056*C	1.544 - 0.004*Tr + 0.098*C
11-10000	0.701 - 0.002 II T 0.001 C	0.000 - 0.001 II + 0.000 C	1.077 - 0.007 II T 0.030 C



F-00010	0.064 + 0.133*C	0.105 + 0.197*C	0.191 + 0.003*Tr + 0.328*C
R-00010	0.460 + 0.037*C	0.805 - 0.002*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	5.697e-06
typ 1.00 25	2.760e-05	9.054e-06
worst 0.90 125	3.633e-04	1.373e-04

Din Cyolo	Pin Cyclo					
Pin Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						
IO tog-	0.464 +	0.584 +	0.358 +	0.456 +	0.282 +	0.359 +
gling/Output stable	0.130*Tr	0.409*Tr	0.058*Tr	0.190*Tr	0.041*Tr	0.131*Tr
ZI toggling	0.264	0.267 + 0.004*Tr	0.201	0.203 + 0.002*Tr	0.157	0.158 + 0.001*Tr
For vdde1v8		,				1
IO tog- gling/Output stable	5.675 - 0.012*Tr	6.666 - 0.107*Tr	4.538 - 0.015*Tr	5.292 - 0.055*Tr	3.594 + 0.068*Tr	4.147 + 0.092*Tr
ZI toggling	0.300 + 0.237*Tr	0.447 + 0.487*Tr	0.224 + 0.090*Tr	0.331 + 0.205*Tr	0.173 + 0.037*Tr	0.238 + 0.087*Tr



BD2SCARUDQPCH_EXT_CSF_1V8_FC_INNER

Cell Description

BD2SCARUDQPCH_EXT_CSF_1V8_FC_INNER

- The cell has "dont_use" attribute set in the Synopsys STE.
- The cell has "dont_touch" attribute set in the Synopsys STF.

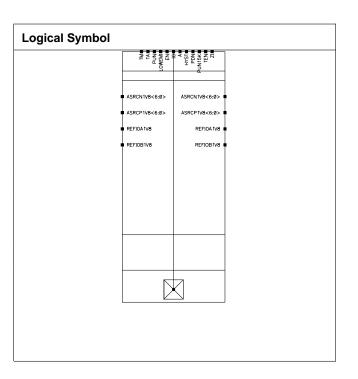
Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter		Value(pF)	
i arameter	best 1.10 -40	typ 1.00 25	worst 0.90 125



A Input Cap.	0.0375	0.0365	0.0357
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0330	0.0326	0.0324
HYST Input Cap.	0.0326	0.0323	0.0321
IO Input Cap.	1.3590	1.3583	1.3594
IO Max Load	51.359	51.358	51.359
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0190
PUN Input Cap.	0.0261	0.0261	0.0261
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0374	0.0364	0.0355
TEN Input Cap.	0.0315	0.0311	0.0308
TM Input Cap.	0.0449	0.0442	0.0441
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value		
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Input)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Output)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Propagation Delay

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)	-	
F-010	1.021 + 0.186*Tr + 0.164*C	1.689 + 0.223*Tr + 0.241*C	3.105 + 0.240*Tr + 0.397*C
R-010	2.434 + 0.040*Tr + 0.082*C	4.378 + 0.085*Tr + 0.131*C	8.408 + 0.136*Tr + 0.239*C
F-000	0.735 + 0.185*Tr + 0.161*C	1.165 + 0.220*Tr + 0.236*C	2.062 + 0.252*Tr + 0.389*C
R-000	1.895 + 0.040*Tr + 0.070*C	3.351 + 0.086*Tr + 0.110*C	6.374 + 0.133*Tr + 0.198*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.460 + 0.137*Tr	0.649 + 0.195*Tr	1.038 + 0.249*Tr
LZ-10	0.369 + 0.136*Tr	0.527 + 0.194*Tr	0.851 + 0.250*Tr
HZ-00	0.460 + 0.135*Tr	0.648 + 0.197*Tr	1.040 + 0.248*Tr
LZ-00	0.368 + 0.136*Tr	0.526 + 0.195*Tr	0.851 + 0.251*Tr
ZH-10	2.481 + 0.203*Tr + 0.082*C	4.478 + 0.249*Tr + 0.131*C	8.605 + 0.289*Tr + 0.239*C
ZL-10	1.061 + 0.194*Tr + 0.164*C	1.764 + 0.241*Tr + 0.241*C	3.240 + 0.277*Tr + 0.397*C
ZH-00	1.929 + 0.202*Tr + 0.070*C	3.420 + 0.251*Tr + 0.110*C	6.504 + 0.297*Tr + 0.198*C
ZL-00	0.762 + 0.187*Tr + 0.161*C	1.209 + 0.242*Tr + 0.237*C	2.145 + 0.285*Tr + 0.389*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.357 + 0.225*Tr + 0.119*C	0.493 + 0.263*Tr + 0.205*C	0.726 + 0.305*Tr + 0.309*C
R-1	0.352 + 0.208*Tr + 0.084*C	0.481 + 0.236*Tr + 0.131*C	0.693 + 0.270*Tr + 0.161*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.193*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.078*C	0.457 + 0.046*Tr + 0.119*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.020 + 0.189*Tr + 0.164*C	1.688 + 0.220*Tr + 0.241*C	3.106 + 0.238*Tr + 0.397*C
R-101	2.434 + 0.039*Tr + 0.082*C	4.381 + 0.087*Tr + 0.131*C	8.408 + 0.134*Tr + 0.239*C
F-001	0.734 + 0.187*Tr + 0.161*C	1.166 + 0.216*Tr + 0.237*C	2.067 + 0.240*Tr + 0.389*C
R-001	1.895 + 0.039*Tr + 0.070*C	3.349 + 0.089*Tr + 0.110*C	6.373 + 0.132*Tr + 0.198*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.460 + 0.138*Tr	0.646 + 0.197*Tr	1.036 + 0.253*Tr
LZ-01	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
HZ-11	0.460 + 0.137*Tr	0.647 + 0.195*Tr	1.037 + 0.252*Tr
LZ-11	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
ZH-01	1.929 + 0.203*Tr + 0.070*C	3.422 + 0.246*Tr + 0.110*C	6.508 + 0.283*Tr + 0.198*C
ZL-01	0.762 + 0.187*Tr + 0.161*C	1.208 + 0.244*Tr + 0.237*C	2.147 + 0.279*Tr + 0.389*C
ZH-11	2.481 + 0.202*Tr + 0.082*C	4.477 + 0.246*Tr + 0.131*C	8.605 + 0.290*Tr + 0.239*C
ZL-11	1.062 + 0.192*Tr + 0.164*C	1.762 + 0.243*Tr + 0.241*C	3.234 + 0.287*Tr + 0.398*C



Path TM-IO (for pins EN	Path TM-IO (for pins EN LOWEMI TEN)					
HZ-011	0.457 + 0.164*Tr	0.644 + 0.230*Tr	1.029 + 0.304*Tr			
LZ-011	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.502*Tr			
HZ-110	0.475 + 0.228*Tr	0.671 + 0.260*Tr	1.073 + 0.303*Tr			
LZ-110	0.258 + 0.237*Tr	0.367 + 0.276*Tr	0.578 + 0.318*Tr			
HZ-001	0.456 + 0.165*Tr	0.641 + 0.234*Tr	1.030 + 0.298*Tr			
LZ-001	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.499*Tr			
HZ-100	0.474 + 0.228*Tr	0.672 + 0.259*Tr	1.074 + 0.299*Tr			
LZ-100	0.258 + 0.237*Tr	0.367 + 0.274*Tr	0.578 + 0.318*Tr			
ZH-011	2.478 + 0.231*Tr + 0.082*C	4.470 + 0.281*Tr + 0.131*C	8.591 + 0.331*Tr + 0.239*C			
ZL-011	1.061 + 0.221*Tr + 0.164*C	1.759 + 0.276*Tr + 0.241*C	3.231 + 0.303*Tr + 0.397*C			
ZH-110	2.489 + 0.010*Tr + 0.082*C	4.492 + 0.058*Tr + 0.131*C	8.622 + 0.094*Tr + 0.239*C			
ZL-110	1.072 + 0.018*Tr + 0.164*C	1.773 + 0.077*Tr + 0.241*C	3.262 + 0.106*Tr + 0.397*C			
ZH-001	1.925 + 0.232*Tr + 0.070*C	3.415 + 0.281*Tr + 0.110*C	6.498 + 0.330*Tr + 0.198*C			
ZL-001	0.760 + 0.217*Tr + 0.161*C	1.205 + 0.273*Tr + 0.237*C	2.139 + 0.326*Tr + 0.389*C			
ZH-100	1.936 + 0.011*Tr + 0.070*C	3.433 + 0.059*Tr + 0.110*C	6.527 + 0.099*Tr + 0.198*C			
ZL-100	0.770 + 0.016*Tr + 0.161*C	1.224 + 0.064*Tr + 0.237*C	2.174 + 0.103*Tr + 0.389*C			
Path TM-IO (for pins A B	EN LOWEMI TA TEN)					
F-10100	1.028 + 0.010*Tr + 0.164*C	1.702 + 0.052*Tr + 0.241*C	3.118 + 0.093*Tr + 0.397*C			
R-10100	2.451 + 0.233*Tr + 0.082*C	4.407 + 0.269*Tr + 0.131*C	8.444 + 0.314*Tr + 0.239*C			
F-00110	1.016 + 0.202*Tr + 0.164*C	1.686 + 0.231*Tr + 0.241*C	3.097 + 0.250*Tr + 0.397*C			
R-00110	2.431 + 0.037*Tr + 0.082*C	4.376 + 0.096*Tr + 0.131*C	8.403 + 0.144*Tr + 0.239*C			
F-10000	0.741 + 0.011*Tr + 0.161*C	1.173 + 0.065*Tr + 0.236*C	2.080 + 0.105*Tr + 0.389*C			
R-10000	1.912 + 0.232*Tr + 0.070*C	3.375 + 0.269*Tr + 0.110*C	6.410 + 0.311*Tr + 0.198*C			
F-00010	0.729 + 0.201*Tr + 0.161*C	1.158 + 0.234*Tr + 0.236*C	2.053 + 0.275*Tr + 0.389*C			
R-00010	1.892 + 0.040*Tr + 0.070*C	3.346 + 0.094*Tr + 0.110*C	6.369 + 0.146*Tr + 0.198*C			

Event	Value (as a function of C in pF and Tr in nS)				
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125		
Path A-IO (for pins EN L	OWEMI TM)				
F-010	0.135 + 0.131*C	0.225 + 0.004*Tr + 0.194*C	0.432 - 0.005*Tr + 0.323*C		
R-010	0.621 - 0.003*Tr + 0.039*C	1.097 + 0.060*C	2.113 - 0.008*Tr + 0.106*C		
F-000	0.065 + 0.132*C	0.105 + 0.002*Tr + 0.197*C	0.191 + 0.003*Tr + 0.328*C		
R-000	0.460 - 0.001*Tr + 0.037*C	0.805 + 0.056*C	1.542 + 0.001*Tr + 0.098*C		
Path EN-IO (for pins LO	WEMITM)				
HZ-10	0.000	0.000	0.000		
LZ-10	0.000	0.000	0.000		
HZ-00	0.000	0.000	0.000		
LZ-00	0.000	0.000	0.000		
ZH-10	0.624 - 0.003*Tr + 0.039*C	1.099 + 0.002*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C		
ZL-10	0.140 + 0.131*C	0.234 + 0.194*C	0.445 + 0.323*C		
ZH-00	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.553 - 0.006*Tr + 0.098*C		
ZL-00	0.068 - 0.002*Tr + 0.132*C	0.108 + 0.197*C	0.198 + 0.328*C		
Path IO-ZI (for pins HYS	ST)				
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.231*C		
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C		
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.231*C		
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.146*C		
Path TA-IO (for pins LO	Path TA-IO (for pins LOWEMI TEN TM)				
F-101	0.135 + 0.131*C	0.223 + 0.006*Tr + 0.195*C	0.431 - 0.005*Tr + 0.323*C		
R-101	0.620 - 0.001*Tr + 0.039*C	1.094 + 0.060*C	2.110 - 0.005*Tr + 0.107*C		



F-001	0.065 - 0.002*Tr + 0.133*C	0.104 - 0.001*Tr + 0.197*C	0.193 - 0.008*Tr + 0.328*C
R-001	0.460 - 0.001*Tr + 0.037*C	0.805 - 0.003*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C
Path TEN-IO (for pins L	OWEMI TM)		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.555 - 0.010*Tr + 0.098*C
ZL-01	0.067 - 0.002*Tr + 0.132*C	0.107 + 0.001*Tr + 0.197*C	0.200 - 0.008*Tr + 0.328*C
ZH-11	0.624 - 0.002*Tr + 0.039*C	1.101 + 0.060*C	2.121 - 0.012*Tr + 0.106*C
ZL-11	0.140 + 0.131*C	0.234 + 0.194*C	0.441 + 0.004*Tr + 0.323*C
Path TM-IO (for pins EN	I LOWEMI TEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.624 - 0.001*Tr + 0.039*C	1.099 + 0.003*Tr + 0.060*C	2.119 - 0.011*Tr + 0.107*C
ZL-011	0.140 + 0.131*C	0.234 + 0.194*C	0.445 - 0.008*Tr + 0.323*C
ZH-110	0.623 - 0.002*Tr + 0.039*C	1.098 - 0.001*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C
ZL-110	0.140 + 0.001*Tr + 0.131*C	0.233 + 0.001*Tr + 0.194*C	0.445 - 0.006*Tr + 0.323*C
ZH-001	0.462 - 0.001*Tr + 0.037*C	0.807 + 0.055*C	1.552 - 0.005*Tr + 0.098*C
ZL-001	0.068 + 0.132*C	0.108 + 0.197*C	0.198 + 0.003*Tr + 0.328*C
ZH-100	0.462 - 0.002*Tr + 0.037*C	0.807 - 0.002*Tr + 0.056*C	1.550 - 0.009*Tr + 0.098*C
ZL-100	0.066 + 0.003*Tr + 0.132*C	0.109 - 0.002*Tr + 0.197*C	0.200 - 0.005*Tr + 0.328*C
Path TM-IO (for pins A			
F-10100	0.135 + 0.131*C	0.226 + 0.194*C	0.431 - 0.007*Tr + 0.324*C
R-10100	0.621 - 0.002*Tr + 0.039*C	1.094 - 0.002*Tr + 0.060*C	2.111 - 0.010*Tr + 0.107*C
F-00110	0.135 - 0.001*Tr + 0.131*C	0.226 + 0.194*C	0.432 - 0.004*Tr + 0.323*C
R-00110	0.620 + 0.039*C	1.095 - 0.001*Tr + 0.060*C	2.111 - 0.008*Tr + 0.107*C
F-10000	0.064 + 0.001*Tr + 0.133*C	0.104 + 0.002*Tr + 0.197*C	0.192 + 0.328*C
R-10000	0.461 - 0.002*Tr + 0.037*C	0.805 - 0.001*Tr + 0.056*C	1.544 - 0.004*Tr + 0.098*C
F-00010	0.064 + 0.133*C	0.105 + 0.197*C	0.191 + 0.003*Tr + 0.328*C
R-00010	0.460 + 0.037*C	0.805 - 0.002*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	5.697e-06
typ 1.00 25	2.760e-05	9.054e-06
worst 0.90 125	3.633e-04	1.373e-04

Pin Cycle	Internal Energy (uW/MHz)					
Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min	worst 0.90 125 (Max
					values)	values)
For vdd						



IO tog-	0.464 +	0.584 +	0.358 +	0.456 +	0.282 +	0.359 +
gling/Output stable	0.130*Tr	0.409*Tr	0.058*Tr	0.190*Tr	0.041*Tr	0.131*Tr
ZI toggling	0.264	0.267 +	0.201	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	5.675 -	6.666 -	4.538 -	5.292 -	3.594 +	4.147 +
gling/Output	0.012*Tr	0.107*Tr	0.015*Tr	0.055*Tr	0.068*Tr	0.092*Tr
stable						
ZI toggling	0.300 +	0.447 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.237*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD2SCARUDQPCH_EXT_CSF_1V8_FC_LIN

Cell Description

BD2SCARUDQPCH_EXT_CSF_1V8_FC_LIN

- The cell has "dont_use" attribute set in the Synopsys STE.
- The cell has "dont_touch" attribute set in the Synopsys STF.

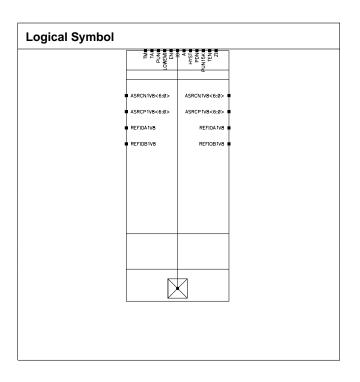
Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0375	0.0365	0.0357
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0330	0.0326	0.0324
HYST Input Cap.	0.0326	0.0323	0.0321
IO Input Cap.	1.3590	1.3583	1.3594
IO Max Load	51.359	51.358	51.359
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0190
PUN Input Cap.	0.0261	0.0261	0.0261
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0374	0.0364	0.0355
TEN Input Cap.	0.0315	0.0311	0.0308
TM Input Cap.	0.0449	0.0442	0.0441
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Propagation Delay

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)	-	
F-010	1.021 + 0.186*Tr + 0.164*C	1.689 + 0.223*Tr + 0.241*C	3.105 + 0.240*Tr + 0.397*C
R-010	2.434 + 0.040*Tr + 0.082*C	4.378 + 0.085*Tr + 0.131*C	8.408 + 0.136*Tr + 0.239*C
F-000	0.735 + 0.185*Tr + 0.161*C	1.165 + 0.220*Tr + 0.236*C	2.062 + 0.252*Tr + 0.389*C
R-000	1.895 + 0.040*Tr + 0.070*C	3.351 + 0.086*Tr + 0.110*C	6.374 + 0.133*Tr + 0.198*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.460 + 0.137*Tr	0.649 + 0.195*Tr	1.038 + 0.249*Tr
LZ-10	0.369 + 0.136*Tr	0.527 + 0.194*Tr	0.851 + 0.250*Tr
HZ-00	0.460 + 0.135*Tr	0.648 + 0.197*Tr	1.040 + 0.248*Tr
LZ-00	0.368 + 0.136*Tr	0.526 + 0.195*Tr	0.851 + 0.251*Tr
ZH-10	2.481 + 0.203*Tr + 0.082*C	4.478 + 0.249*Tr + 0.131*C	8.605 + 0.289*Tr + 0.239*C
ZL-10	1.061 + 0.194*Tr + 0.164*C	1.764 + 0.241*Tr + 0.241*C	3.240 + 0.277*Tr + 0.397*C
ZH-00	1.929 + 0.202*Tr + 0.070*C	3.420 + 0.251*Tr + 0.110*C	6.504 + 0.297*Tr + 0.198*C
ZL-00	0.762 + 0.187*Tr + 0.161*C	1.209 + 0.242*Tr + 0.237*C	2.145 + 0.285*Tr + 0.389*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.357 + 0.225*Tr + 0.119*C	0.493 + 0.263*Tr + 0.205*C	0.726 + 0.305*Tr + 0.309*C
R-1	0.352 + 0.208*Tr + 0.084*C	0.481 + 0.236*Tr + 0.131*C	0.693 + 0.270*Tr + 0.161*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.193*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.078*C	0.457 + 0.046*Tr + 0.119*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.020 + 0.189*Tr + 0.164*C	1.688 + 0.220*Tr + 0.241*C	3.106 + 0.238*Tr + 0.397*C
R-101	2.434 + 0.039*Tr + 0.082*C	4.381 + 0.087*Tr + 0.131*C	8.408 + 0.134*Tr + 0.239*C
F-001	0.734 + 0.187*Tr + 0.161*C	1.166 + 0.216*Tr + 0.237*C	2.067 + 0.240*Tr + 0.389*C
R-001	1.895 + 0.039*Tr + 0.070*C	3.349 + 0.089*Tr + 0.110*C	6.373 + 0.132*Tr + 0.198*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.460 + 0.138*Tr	0.646 + 0.197*Tr	1.036 + 0.253*Tr
LZ-01	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
HZ-11	0.460 + 0.137*Tr	0.647 + 0.195*Tr	1.037 + 0.252*Tr
LZ-11	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
ZH-01	1.929 + 0.203*Tr + 0.070*C	3.422 + 0.246*Tr + 0.110*C	6.508 + 0.283*Tr + 0.198*C
ZL-01	0.762 + 0.187*Tr + 0.161*C	1.208 + 0.244*Tr + 0.237*C	2.147 + 0.279*Tr + 0.389*C
ZH-11	2.481 + 0.202*Tr + 0.082*C	4.477 + 0.246*Tr + 0.131*C	8.605 + 0.290*Tr + 0.239*C
ZL-11	1.062 + 0.192*Tr + 0.164*C	1.762 + 0.243*Tr + 0.241*C	3.234 + 0.287*Tr + 0.398*C



Path TM-IO (for pins EN LOWEMI TEN)					
HZ-011	0.457 + 0.164*Tr	0.644 + 0.230*Tr	1.029 + 0.304*Tr		
LZ-011	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.502*Tr		
HZ-110	0.475 + 0.228*Tr	0.671 + 0.260*Tr	1.073 + 0.303*Tr		
LZ-110	0.258 + 0.237*Tr	0.367 + 0.276*Tr	0.578 + 0.318*Tr		
HZ-001	0.456 + 0.165*Tr	0.641 + 0.234*Tr	1.030 + 0.298*Tr		
LZ-001	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.499*Tr		
HZ-100	0.474 + 0.228*Tr	0.672 + 0.259*Tr	1.074 + 0.299*Tr		
LZ-100	0.258 + 0.237*Tr	0.367 + 0.274*Tr	0.578 + 0.318*Tr		
ZH-011	2.478 + 0.231*Tr + 0.082*C	4.470 + 0.281*Tr + 0.131*C	8.591 + 0.331*Tr + 0.239*C		
ZL-011	1.061 + 0.221*Tr + 0.164*C	1.759 + 0.276*Tr + 0.241*C	3.231 + 0.303*Tr + 0.397*C		
ZH-110	2.489 + 0.010*Tr + 0.082*C	4.492 + 0.058*Tr + 0.131*C	8.622 + 0.094*Tr + 0.239*C		
ZL-110	1.072 + 0.018*Tr + 0.164*C	1.773 + 0.077*Tr + 0.241*C	3.262 + 0.106*Tr + 0.397*C		
ZH-001	1.925 + 0.232*Tr + 0.070*C	3.415 + 0.281*Tr + 0.110*C	6.498 + 0.330*Tr + 0.198*C		
ZL-001	0.760 + 0.217*Tr + 0.161*C	1.205 + 0.273*Tr + 0.237*C	2.139 + 0.326*Tr + 0.389*C		
ZH-100	1.936 + 0.011*Tr + 0.070*C	3.433 + 0.059*Tr + 0.110*C	6.527 + 0.099*Tr + 0.198*C		
ZL-100	0.770 + 0.016*Tr + 0.161*C	1.224 + 0.064*Tr + 0.237*C	2.174 + 0.103*Tr + 0.389*C		
Path TM-IO (for pins A	A EN LOWEMI TA TEN)				
F-10100	1.028 + 0.010*Tr + 0.164*C	1.702 + 0.052*Tr + 0.241*C	3.118 + 0.093*Tr + 0.397*C		
R-10100	2.451 + 0.233*Tr + 0.082*C	4.407 + 0.269*Tr + 0.131*C	8.444 + 0.314*Tr + 0.239*C		
F-00110	1.016 + 0.202*Tr + 0.164*C	1.686 + 0.231*Tr + 0.241*C	3.097 + 0.250*Tr + 0.397*C		
R-00110	2.431 + 0.037*Tr + 0.082*C	4.376 + 0.096*Tr + 0.131*C	8.403 + 0.144*Tr + 0.239*C		
F-10000	0.741 + 0.011*Tr + 0.161*C	1.173 + 0.065*Tr + 0.236*C	2.080 + 0.105*Tr + 0.389*C		
R-10000	1.912 + 0.232*Tr + 0.070*C	3.375 + 0.269*Tr + 0.110*C	6.410 + 0.311*Tr + 0.198*C		
F-00010	0.729 + 0.201*Tr + 0.161*C	1.158 + 0.234*Tr + 0.236*C	2.053 + 0.275*Tr + 0.389*C		
R-00010	1.892 + 0.040*Tr + 0.070*C	3.346 + 0.094*Tr + 0.110*C	6.369 + 0.146*Tr + 0.198*C		

Fuent	Value (as a function of C in pF and T	r in nS)			
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN L	OWEMI TM)					
F-010	0.135 + 0.131*C	0.225 + 0.004*Tr + 0.194*C	0.432 - 0.005*Tr + 0.323*C			
R-010	0.621 - 0.003*Tr + 0.039*C	1.097 + 0.060*C	2.113 - 0.008*Tr + 0.106*C			
F-000	0.065 + 0.132*C	0.105 + 0.002*Tr + 0.197*C	0.191 + 0.003*Tr + 0.328*C			
R-000	0.460 - 0.001*Tr + 0.037*C	0.805 + 0.056*C	1.542 + 0.001*Tr + 0.098*C			
Path EN-IO (for pins LO	WEMITM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.624 - 0.003*Tr + 0.039*C	1.099 + 0.002*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C			
ZL-10	0.140 + 0.131*C	0.234 + 0.194*C	0.445 + 0.323*C			
ZH-00	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.553 - 0.006*Tr + 0.098*C			
ZL-00	0.068 - 0.002*Tr + 0.132*C	0.108 + 0.197*C	0.198 + 0.328*C			
Path IO-ZI (for pins HYS	T)					
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.231*C			
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C			
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.231*C			
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.146*C			
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)					
F-101	0.135 + 0.131*C	0.223 + 0.006*Tr + 0.195*C	0.431 - 0.005*Tr + 0.323*C			
R-101	0.620 - 0.001*Tr + 0.039*C	1.094 + 0.060*C	2.110 - 0.005*Tr + 0.107*C			



F-001	0.065 - 0.002*Tr + 0.133*C	0.104 - 0.001*Tr + 0.197*C	0.193 - 0.008*Tr + 0.328*C
R-001	0.460 - 0.001*Tr + 0.037*C	0.805 - 0.003*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C
Path TEN-IO (for pins L		I	I
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.555 - 0.010*Tr + 0.098*C
ZL-01	0.067 - 0.002*Tr + 0.132*C	0.107 + 0.001*Tr + 0.197*C	0.200 - 0.008*Tr + 0.328*C
ZH-11	0.624 - 0.002*Tr + 0.039*C	1.101 + 0.060*C	2.121 - 0.012*Tr + 0.106*C
ZL-11	0.140 + 0.131*C	0.234 + 0.194*C	0.441 + 0.004*Tr + 0.323*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.624 - 0.001*Tr + 0.039*C	1.099 + 0.003*Tr + 0.060*C	2.119 - 0.011*Tr + 0.107*C
ZL-011	0.140 + 0.131*C	0.234 + 0.194*C	0.445 - 0.008*Tr + 0.323*C
ZH-110	0.623 - 0.002*Tr + 0.039*C	1.098 - 0.001*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C
ZL-110	0.140 + 0.001*Tr + 0.131*C	0.233 + 0.001*Tr + 0.194*C	0.445 - 0.006*Tr + 0.323*C
ZH-001	0.462 - 0.001*Tr + 0.037*C	0.807 + 0.055*C	1.552 - 0.005*Tr + 0.098*C
ZL-001	0.068 + 0.132*C	0.108 + 0.197*C	0.198 + 0.003*Tr + 0.328*C
ZH-100	0.462 - 0.002*Tr + 0.037*C	0.807 - 0.002*Tr + 0.056*C	1.550 - 0.009*Tr + 0.098*C
ZL-100	0.066 + 0.003*Tr + 0.132*C	0.109 - 0.002*Tr + 0.197*C	0.200 - 0.005*Tr + 0.328*C
Path TM-IO (for pins A	-		
F-10100	0.135 + 0.131*C	0.226 + 0.194*C	0.431 - 0.007*Tr + 0.324*C
R-10100	0.621 - 0.002*Tr + 0.039*C	1.094 - 0.002*Tr + 0.060*C	2.111 - 0.010*Tr + 0.107*C
F-00110	0.135 - 0.001*Tr + 0.131*C	0.226 + 0.194*C	0.432 - 0.004*Tr + 0.323*C
R-00110	0.620 + 0.039*C	1.095 - 0.001*Tr + 0.060*C	2.111 - 0.008*Tr + 0.107*C
F-10000	0.064 + 0.001*Tr + 0.133*C	0.104 + 0.002*Tr + 0.197*C	0.192 + 0.328*C
R-10000	0.461 - 0.002*Tr + 0.037*C	0.805 - 0.001*Tr + 0.056*C	1.544 - 0.004*Tr + 0.098*C
F-00010	0.064 + 0.133*C	0.105 + 0.197*C	0.191 + 0.003*Tr + 0.328*C
R-00010	0.460 + 0.037*C	0.805 - 0.002*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	5.697e-06
typ 1.00 25	2.760e-05	9.054e-06
worst 0.90 125	3.633e-04	1.373e-04

Pin Cycle			Internal Ener	rgy (uW/MHz)		
FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog	0.464 +	0.584 +	0.358 +	0.456 +	0.282 +	0.359 +
IO tog-	0.464 +	0.364 +	0.336 +	0.436 +	0.202 +	0.359 +
gling/Output	0.130*Tr	0.409*Tr	0.058*Tr	0.190*Tr	0.041*Tr	0.131*Tr
stable						
ZI toggling	0.264	0.267 +	0.201	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	5.675 -	6.666 -	4.538 -	5.292 -	3.594 +	4.147 +
gling/Output	0.012*Tr	0.107*Tr	0.015*Tr	0.055*Tr	0.068*Tr	0.092*Tr
stable						
ZI toggling	0.300 +	0.447 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.237*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD2SCARUDQPCH_EXT_CSF_1V8_FC_OUTER

Cell Description

BD2SCARUDQPCH_EXT_CSF_1V8_FC_OUTER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

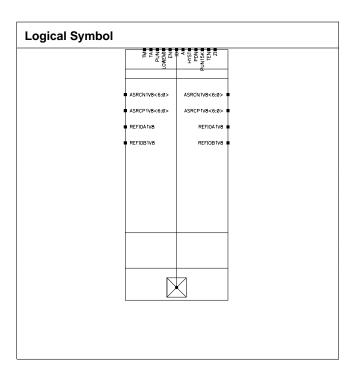
Physical Dimensions

Area(um2): 8307.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter		Value(pF)	
	best 1.10 -40	typ 1.00 25	worst 0.90 125



A Input Cap.	0.0375	0.0365	0.0357
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0330	0.0326	0.0324
HYST Input Cap.	0.0326	0.0323	0.0321
IO Input Cap.	1.3590	1.3583	1.3594
IO Max Load	51.359	51.358	51.359
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0190
PUN Input Cap.	0.0261	0.0261	0.0261
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0374	0.0364	0.0355
TEN Input Cap.	0.0315	0.0311	0.0308
TM Input Cap.	0.0449	0.0442	0.0441
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Propagation Delay

Frant	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.021 + 0.186*Tr + 0.164*C	1.689 + 0.223*Tr + 0.241*C	3.105 + 0.240*Tr + 0.397*C
R-010	2.434 + 0.040*Tr + 0.082*C	4.378 + 0.085*Tr + 0.131*C	8.408 + 0.136*Tr + 0.239*C
F-000	0.735 + 0.185*Tr + 0.161*C	1.165 + 0.220*Tr + 0.236*C	2.062 + 0.252*Tr + 0.389*C
R-000	1.895 + 0.040*Tr + 0.070*C	3.351 + 0.086*Tr + 0.110*C	6.374 + 0.133*Tr + 0.198*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.460 + 0.137*Tr	0.649 + 0.195*Tr	1.038 + 0.249*Tr
LZ-10	0.369 + 0.136*Tr	0.527 + 0.194*Tr	0.851 + 0.250*Tr
HZ-00	0.460 + 0.135*Tr	0.648 + 0.197*Tr	1.040 + 0.248*Tr
LZ-00	0.368 + 0.136*Tr	0.526 + 0.195*Tr	0.851 + 0.251*Tr
ZH-10	2.481 + 0.203*Tr + 0.082*C	4.478 + 0.249*Tr + 0.131*C	8.605 + 0.289*Tr + 0.239*C
ZL-10	1.061 + 0.194*Tr + 0.164*C	1.764 + 0.241*Tr + 0.241*C	3.240 + 0.277*Tr + 0.397*C
ZH-00	1.929 + 0.202*Tr + 0.070*C	3.420 + 0.251*Tr + 0.110*C	6.504 + 0.297*Tr + 0.198*C
ZL-00	0.762 + 0.187*Tr + 0.161*C	1.209 + 0.242*Tr + 0.237*C	2.145 + 0.285*Tr + 0.389*C
Path IO-ZI (for pins HYS	T)		
F-1	0.357 + 0.225*Tr + 0.119*C	0.493 + 0.263*Tr + 0.205*C	0.726 + 0.305*Tr + 0.309*C
R-1	0.352 + 0.208*Tr + 0.084*C	0.481 + 0.236*Tr + 0.131*C	0.693 + 0.270*Tr + 0.161*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.193*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.078*C	0.457 + 0.046*Tr + 0.119*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.020 + 0.189*Tr + 0.164*C	1.688 + 0.220*Tr + 0.241*C	3.106 + 0.238*Tr + 0.397*C
R-101	2.434 + 0.039*Tr + 0.082*C	4.381 + 0.087*Tr + 0.131*C	8.408 + 0.134*Tr + 0.239*C
F-001	0.734 + 0.187*Tr + 0.161*C	1.166 + 0.216*Tr + 0.237*C	2.067 + 0.240*Tr + 0.389*C
R-001	1.895 + 0.039*Tr + 0.070*C	3.349 + 0.089*Tr + 0.110*C	6.373 + 0.132*Tr + 0.198*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.460 + 0.138*Tr	0.646 + 0.197*Tr	1.036 + 0.253*Tr
LZ-01	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
HZ-11	0.460 + 0.137*Tr	0.647 + 0.195*Tr	1.037 + 0.252*Tr
LZ-11	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
ZH-01	1.929 + 0.203*Tr + 0.070*C	3.422 + 0.246*Tr + 0.110*C	6.508 + 0.283*Tr + 0.198*C
ZL-01	0.762 + 0.187*Tr + 0.161*C	1.208 + 0.244*Tr + 0.237*C	2.147 + 0.279*Tr + 0.389*C
ZH-11	2.481 + 0.202*Tr + 0.082*C	4.477 + 0.246*Tr + 0.131*C	8.605 + 0.290*Tr + 0.239*C
ZL-11	1.062 + 0.192*Tr + 0.164*C	1.762 + 0.243*Tr + 0.241*C	3.234 + 0.287*Tr + 0.398*C



21/313

Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.457 + 0.164*Tr	0.644 + 0.230*Tr	1.029 + 0.304*Tr			
LZ-011	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.502*Tr			
HZ-110	0.475 + 0.228*Tr	0.671 + 0.260*Tr	1.073 + 0.303*Tr			
LZ-110	0.258 + 0.237*Tr	0.367 + 0.276*Tr	0.578 + 0.318*Tr			
HZ-001	0.456 + 0.165*Tr	0.641 + 0.234*Tr	1.030 + 0.298*Tr			
LZ-001	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.499*Tr			
HZ-100	0.474 + 0.228*Tr	0.672 + 0.259*Tr	1.074 + 0.299*Tr			
LZ-100	0.258 + 0.237*Tr	0.367 + 0.274*Tr	0.578 + 0.318*Tr			
ZH-011	2.478 + 0.231*Tr + 0.082*C	4.470 + 0.281*Tr + 0.131*C	8.591 + 0.331*Tr + 0.239*C			
ZL-011	1.061 + 0.221*Tr + 0.164*C	1.759 + 0.276*Tr + 0.241*C	3.231 + 0.303*Tr + 0.397*C			
ZH-110	2.489 + 0.010*Tr + 0.082*C	4.492 + 0.058*Tr + 0.131*C	8.622 + 0.094*Tr + 0.239*C			
ZL-110	1.072 + 0.018*Tr + 0.164*C	1.773 + 0.077*Tr + 0.241*C	3.262 + 0.106*Tr + 0.397*C			
ZH-001	1.925 + 0.232*Tr + 0.070*C	3.415 + 0.281*Tr + 0.110*C	6.498 + 0.330*Tr + 0.198*C			
ZL-001	0.760 + 0.217*Tr + 0.161*C	1.205 + 0.273*Tr + 0.237*C	2.139 + 0.326*Tr + 0.389*C			
ZH-100	1.936 + 0.011*Tr + 0.070*C	3.433 + 0.059*Tr + 0.110*C	6.527 + 0.099*Tr + 0.198*C			
ZL-100	0.770 + 0.016*Tr + 0.161*C	1.224 + 0.064*Tr + 0.237*C	2.174 + 0.103*Tr + 0.389*C			
Path TM-IO (for pins A B	EN LOWEMI TA TEN)					
F-10100	1.028 + 0.010*Tr + 0.164*C	1.702 + 0.052*Tr + 0.241*C	3.118 + 0.093*Tr + 0.397*C			
R-10100	2.451 + 0.233*Tr + 0.082*C	4.407 + 0.269*Tr + 0.131*C	8.444 + 0.314*Tr + 0.239*C			
F-00110	1.016 + 0.202*Tr + 0.164*C	1.686 + 0.231*Tr + 0.241*C	3.097 + 0.250*Tr + 0.397*C			
R-00110	2.431 + 0.037*Tr + 0.082*C	4.376 + 0.096*Tr + 0.131*C	8.403 + 0.144*Tr + 0.239*C			
F-10000	0.741 + 0.011*Tr + 0.161*C	1.173 + 0.065*Tr + 0.236*C	2.080 + 0.105*Tr + 0.389*C			
R-10000	1.912 + 0.232*Tr + 0.070*C	3.375 + 0.269*Tr + 0.110*C	6.410 + 0.311*Tr + 0.198*C			
F-00010	0.729 + 0.201*Tr + 0.161*C	1.158 + 0.234*Tr + 0.236*C	2.053 + 0.275*Tr + 0.389*C			
R-00010	1.892 + 0.040*Tr + 0.070*C	3.346 + 0.094*Tr + 0.110*C	6.369 + 0.146*Tr + 0.198*C			

Event	Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN L	OWEMI TM)					
F-010	0.135 + 0.131*C	0.225 + 0.004*Tr + 0.194*C	0.432 - 0.005*Tr + 0.323*C			
R-010	0.621 - 0.003*Tr + 0.039*C	1.097 + 0.060*C	2.113 - 0.008*Tr + 0.106*C			
F-000	0.065 + 0.132*C	0.105 + 0.002*Tr + 0.197*C	0.191 + 0.003*Tr + 0.328*C			
R-000	0.460 - 0.001*Tr + 0.037*C	0.805 + 0.056*C	1.542 + 0.001*Tr + 0.098*C			
Path EN-IO (for pins LO	Path EN-IO (for pins LOWEMI TM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.624 - 0.003*Tr + 0.039*C	1.099 + 0.002*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C			
ZL-10	0.140 + 0.131*C	0.234 + 0.194*C	0.445 + 0.323*C			
ZH-00	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.553 - 0.006*Tr + 0.098*C			
ZL-00	0.068 - 0.002*Tr + 0.132*C	0.108 + 0.197*C	0.198 + 0.328*C			
Path IO-ZI (for pins HYS	T)					
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.231*C			
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C			
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.231*C			
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.146*C			
Path TA-IO (for pins LOWEMI TEN TM)						
F-101	0.135 + 0.131*C	0.223 + 0.006*Tr + 0.195*C	0.431 - 0.005*Tr + 0.323*C			
R-101	0.620 - 0.001*Tr + 0.039*C	1.094 + 0.060*C	2.110 - 0.005*Tr + 0.107*C			



F-001	0.065 - 0.002*Tr + 0.133*C	0.104 - 0.001*Tr + 0.197*C	0.193 - 0.008*Tr + 0.328*C
R-001	0.460 - 0.001*Tr + 0.037*C	0.805 - 0.003*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C
Path TEN-IO (for pins L		I	I
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.555 - 0.010*Tr + 0.098*C
ZL-01	0.067 - 0.002*Tr + 0.132*C	0.107 + 0.001*Tr + 0.197*C	0.200 - 0.008*Tr + 0.328*C
ZH-11	0.624 - 0.002*Tr + 0.039*C	1.101 + 0.060*C	2.121 - 0.012*Tr + 0.106*C
ZL-11	0.140 + 0.131*C	0.234 + 0.194*C	0.441 + 0.004*Tr + 0.323*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.624 - 0.001*Tr + 0.039*C	1.099 + 0.003*Tr + 0.060*C	2.119 - 0.011*Tr + 0.107*C
ZL-011	0.140 + 0.131*C	0.234 + 0.194*C	0.445 - 0.008*Tr + 0.323*C
ZH-110	0.623 - 0.002*Tr + 0.039*C	1.098 - 0.001*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C
ZL-110	0.140 + 0.001*Tr + 0.131*C	0.233 + 0.001*Tr + 0.194*C	0.445 - 0.006*Tr + 0.323*C
ZH-001	0.462 - 0.001*Tr + 0.037*C	0.807 + 0.055*C	1.552 - 0.005*Tr + 0.098*C
ZL-001	0.068 + 0.132*C	0.108 + 0.197*C	0.198 + 0.003*Tr + 0.328*C
ZH-100	0.462 - 0.002*Tr + 0.037*C	0.807 - 0.002*Tr + 0.056*C	1.550 - 0.009*Tr + 0.098*C
ZL-100	0.066 + 0.003*Tr + 0.132*C	0.109 - 0.002*Tr + 0.197*C	0.200 - 0.005*Tr + 0.328*C
Path TM-IO (for pins A	-		
F-10100	0.135 + 0.131*C	0.226 + 0.194*C	0.431 - 0.007*Tr + 0.324*C
R-10100	0.621 - 0.002*Tr + 0.039*C	1.094 - 0.002*Tr + 0.060*C	2.111 - 0.010*Tr + 0.107*C
F-00110	0.135 - 0.001*Tr + 0.131*C	0.226 + 0.194*C	0.432 - 0.004*Tr + 0.323*C
R-00110	0.620 + 0.039*C	1.095 - 0.001*Tr + 0.060*C	2.111 - 0.008*Tr + 0.107*C
F-10000	0.064 + 0.001*Tr + 0.133*C	0.104 + 0.002*Tr + 0.197*C	0.192 + 0.328*C
R-10000	0.461 - 0.002*Tr + 0.037*C	0.805 - 0.001*Tr + 0.056*C	1.544 - 0.004*Tr + 0.098*C
F-00010	0.064 + 0.133*C	0.105 + 0.197*C	0.191 + 0.003*Tr + 0.328*C
R-00010	0.460 + 0.037*C	0.805 - 0.002*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	5.697e-06
typ 1.00 25	2.760e-05	9.054e-06
worst 0.90 125	3.633e-04	1.373e-04

Pin Cycle	Internal Energy (uW/MHz)					
FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog-	0.464 +	0.584 +	0.358 +	0.456 +	0.282 +	0.359 +
gling/Output	0.130*Tr	0.409*Tr	0.058*Tr	0.190*Tr	0.041*Tr	0.131*Tr
stable						
ZI toggling	0.264	0.267 +	0.201	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	5.675 -	6.666 -	4.538 -	5.292 -	3.594 +	4.147 +
gling/Output	0.012*Tr	0.107*Tr	0.015*Tr	0.055*Tr	0.068*Tr	0.092*Tr
stable						
ZI toggling	0.300 +	0.447 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.237*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD2SCARUDQPCL_EXT_CSF_1V8_CL_LIN

Cell Description

BD2SCARUDQPCL_EXT_CSF_1V8_CL_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

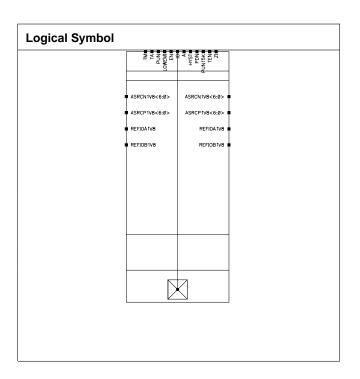
Physical Dimensions

Area(um2): 4252.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)			
rarameter	best 1.10 -40	typ 1.00 25	worst 0.90 125	



A Input Cap.	0.0375	0.0365	0.0357
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0330	0.0326	0.0324
HYST Input Cap.	0.0326	0.0323	0.0321
IO Input Cap.	1.3590	1.3583	1.3594
IO Max Load	51.359	51.358	51.359
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0190
PUN Input Cap.	0.0261	0.0261	0.0261
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0374	0.0364	0.0355
TEN Input Cap.	0.0315	0.0311	0.0308
TM Input Cap.	0.0449	0.0442	0.0441
ZI Max Load	0.200	0.200	0.200

Din	Pin Parameter Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Propagation Delay

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)	-	
F-010	1.021 + 0.186*Tr + 0.164*C	1.689 + 0.223*Tr + 0.241*C	3.105 + 0.240*Tr + 0.397*C
R-010	2.434 + 0.040*Tr + 0.082*C	4.378 + 0.085*Tr + 0.131*C	8.408 + 0.136*Tr + 0.239*C
F-000	0.735 + 0.185*Tr + 0.161*C	1.165 + 0.220*Tr + 0.236*C	2.062 + 0.252*Tr + 0.389*C
R-000	1.895 + 0.040*Tr + 0.070*C	3.351 + 0.086*Tr + 0.110*C	6.374 + 0.133*Tr + 0.198*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.460 + 0.137*Tr	0.649 + 0.195*Tr	1.038 + 0.249*Tr
LZ-10	0.369 + 0.136*Tr	0.527 + 0.194*Tr	0.851 + 0.250*Tr
HZ-00	0.460 + 0.135*Tr	0.648 + 0.197*Tr	1.040 + 0.248*Tr
LZ-00	0.368 + 0.136*Tr	0.526 + 0.195*Tr	0.851 + 0.251*Tr
ZH-10	2.481 + 0.203*Tr + 0.082*C	4.478 + 0.249*Tr + 0.131*C	8.605 + 0.289*Tr + 0.239*C
ZL-10	1.061 + 0.194*Tr + 0.164*C	1.764 + 0.241*Tr + 0.241*C	3.240 + 0.277*Tr + 0.397*C
ZH-00	1.929 + 0.202*Tr + 0.070*C	3.420 + 0.251*Tr + 0.110*C	6.504 + 0.297*Tr + 0.198*C
ZL-00	0.762 + 0.187*Tr + 0.161*C	1.209 + 0.242*Tr + 0.237*C	2.145 + 0.285*Tr + 0.389*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.357 + 0.225*Tr + 0.119*C	0.493 + 0.263*Tr + 0.205*C	0.726 + 0.305*Tr + 0.309*C
R-1	0.352 + 0.208*Tr + 0.084*C	0.481 + 0.236*Tr + 0.131*C	0.693 + 0.270*Tr + 0.161*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.193*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.078*C	0.457 + 0.046*Tr + 0.119*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.020 + 0.189*Tr + 0.164*C	1.688 + 0.220*Tr + 0.241*C	3.106 + 0.238*Tr + 0.397*C
R-101	2.434 + 0.039*Tr + 0.082*C	4.381 + 0.087*Tr + 0.131*C	8.408 + 0.134*Tr + 0.239*C
F-001	0.734 + 0.187*Tr + 0.161*C	1.166 + 0.216*Tr + 0.237*C	2.067 + 0.240*Tr + 0.389*C
R-001	1.895 + 0.039*Tr + 0.070*C	3.349 + 0.089*Tr + 0.110*C	6.373 + 0.132*Tr + 0.198*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.460 + 0.138*Tr	0.646 + 0.197*Tr	1.036 + 0.253*Tr
LZ-01	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
HZ-11	0.460 + 0.137*Tr	0.647 + 0.195*Tr	1.037 + 0.252*Tr
LZ-11	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
ZH-01	1.929 + 0.203*Tr + 0.070*C	3.422 + 0.246*Tr + 0.110*C	6.508 + 0.283*Tr + 0.198*C
ZL-01	0.762 + 0.187*Tr + 0.161*C	1.208 + 0.244*Tr + 0.237*C	2.147 + 0.279*Tr + 0.389*C
ZH-11	2.481 + 0.202*Tr + 0.082*C	4.477 + 0.246*Tr + 0.131*C	8.605 + 0.290*Tr + 0.239*C
ZL-11	1.062 + 0.192*Tr + 0.164*C	1.762 + 0.243*Tr + 0.241*C	3.234 + 0.287*Tr + 0.398*C



Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.457 + 0.164*Tr	0.644 + 0.230*Tr	1.029 + 0.304*Tr			
LZ-011	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.502*Tr			
HZ-110	0.475 + 0.228*Tr	0.671 + 0.260*Tr	1.073 + 0.303*Tr			
LZ-110	0.258 + 0.237*Tr	0.367 + 0.276*Tr	0.578 + 0.318*Tr			
HZ-001	0.456 + 0.165*Tr	0.641 + 0.234*Tr	1.030 + 0.298*Tr			
LZ-001	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.499*Tr			
HZ-100	0.474 + 0.228*Tr	0.672 + 0.259*Tr	1.074 + 0.299*Tr			
LZ-100	0.258 + 0.237*Tr	0.367 + 0.274*Tr	0.578 + 0.318*Tr			
ZH-011	2.478 + 0.231*Tr + 0.082*C	4.470 + 0.281*Tr + 0.131*C	8.591 + 0.331*Tr + 0.239*C			
ZL-011	1.061 + 0.221*Tr + 0.164*C	1.759 + 0.276*Tr + 0.241*C	3.231 + 0.303*Tr + 0.397*C			
ZH-110	2.489 + 0.010*Tr + 0.082*C	4.492 + 0.058*Tr + 0.131*C	8.622 + 0.094*Tr + 0.239*C			
ZL-110	1.072 + 0.018*Tr + 0.164*C	1.773 + 0.077*Tr + 0.241*C	3.262 + 0.106*Tr + 0.397*C			
ZH-001	1.925 + 0.232*Tr + 0.070*C	3.415 + 0.281*Tr + 0.110*C	6.498 + 0.330*Tr + 0.198*C			
ZL-001	0.760 + 0.217*Tr + 0.161*C	1.205 + 0.273*Tr + 0.237*C	2.139 + 0.326*Tr + 0.389*C			
ZH-100	1.936 + 0.011*Tr + 0.070*C	3.433 + 0.059*Tr + 0.110*C	6.527 + 0.099*Tr + 0.198*C			
ZL-100	0.770 + 0.016*Tr + 0.161*C	1.224 + 0.064*Tr + 0.237*C	2.174 + 0.103*Tr + 0.389*C			
Path TM-IO (for pins A B	EN LOWEMI TA TEN)					
F-10100	1.028 + 0.010*Tr + 0.164*C	1.702 + 0.052*Tr + 0.241*C	3.118 + 0.093*Tr + 0.397*C			
R-10100	2.451 + 0.233*Tr + 0.082*C	4.407 + 0.269*Tr + 0.131*C	8.444 + 0.314*Tr + 0.239*C			
F-00110	1.016 + 0.202*Tr + 0.164*C	1.686 + 0.231*Tr + 0.241*C	3.097 + 0.250*Tr + 0.397*C			
R-00110	2.431 + 0.037*Tr + 0.082*C	4.376 + 0.096*Tr + 0.131*C	8.403 + 0.144*Tr + 0.239*C			
F-10000	0.741 + 0.011*Tr + 0.161*C	1.173 + 0.065*Tr + 0.236*C	2.080 + 0.105*Tr + 0.389*C			
R-10000	1.912 + 0.232*Tr + 0.070*C	3.375 + 0.269*Tr + 0.110*C	6.410 + 0.311*Tr + 0.198*C			
F-00010	0.729 + 0.201*Tr + 0.161*C	1.158 + 0.234*Tr + 0.236*C	2.053 + 0.275*Tr + 0.389*C			
R-00010	1.892 + 0.040*Tr + 0.070*C	3.346 + 0.094*Tr + 0.110*C	6.369 + 0.146*Tr + 0.198*C			

Event	Value	(as a function of C in pF and T	r in nS)		
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125		
Path A-IO (for pins El	LOWEMITM)				
F-010	0.135 + 0.131*C	0.225 + 0.004*Tr + 0.194*C	0.432 - 0.005*Tr + 0.323*C		
R-010	0.621 - 0.003*Tr + 0.039*C	1.097 + 0.060*C	2.113 - 0.008*Tr + 0.106*C		
F-000	0.065 + 0.132*C	0.105 + 0.002*Tr + 0.197*C	0.191 + 0.003*Tr + 0.328*C		
R-000	0.460 - 0.001*Tr + 0.037*C	0.805 + 0.056*C	1.542 + 0.001*Tr + 0.098*C		
Path EN-IO (for pins I	OWEMI TM)				
HZ-10	0.000	0.000	0.000		
LZ-10	0.000	0.000	0.000		
HZ-00	0.000	0.000	0.000		
LZ-00	0.000	0.000	0.000		
ZH-10	0.624 - 0.003*Tr + 0.039*C	1.099 + 0.002*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C		
ZL-10	0.140 + 0.131*C	0.234 + 0.194*C	0.445 + 0.323*C		
ZH-00	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.553 - 0.006*Tr + 0.098*C		
ZL-00	0.068 - 0.002*Tr + 0.132*C	0.108 + 0.197*C	0.198 + 0.328*C		
Path IO-ZI (for pins H	YST)				
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.231*C		
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C		
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.231*C		
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.146*C		
Path TA-IO (for pins LOWEMI TEN TM)					
F-101	0.135 + 0.131*C	0.223 + 0.006*Tr + 0.195*C	0.431 - 0.005*Tr + 0.323*C		
R-101	0.620 - 0.001*Tr + 0.039*C	1.094 + 0.060*C	2.110 - 0.005*Tr + 0.107*C		



F-001	0.065 - 0.002*Tr + 0.133*C	0.104 - 0.001*Tr + 0.197*C	0.193 - 0.008*Tr + 0.328*C
R-001	0.460 - 0.001*Tr + 0.037*C	0.805 - 0.003*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C
Path TEN-IO (for pins L			
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.555 - 0.010*Tr + 0.098*C
ZL-01	0.067 - 0.002*Tr + 0.132*C	0.107 + 0.001*Tr + 0.197*C	0.200 - 0.008*Tr + 0.328*C
ZH-11	0.624 - 0.002*Tr + 0.039*C	1.101 + 0.060*C	2.121 - 0.012*Tr + 0.106*C
ZL-11	0.140 + 0.131*C	0.234 + 0.194*C	0.441 + 0.004*Tr + 0.323*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.624 - 0.001*Tr + 0.039*C	1.099 + 0.003*Tr + 0.060*C	2.119 - 0.011*Tr + 0.107*C
ZL-011	0.140 + 0.131*C	0.234 + 0.194*C	0.445 - 0.008*Tr + 0.323*C
ZH-110	0.623 - 0.002*Tr + 0.039*C	1.098 - 0.001*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C
ZL-110	0.140 + 0.001*Tr + 0.131*C	0.233 + 0.001*Tr + 0.194*C	0.445 - 0.006*Tr + 0.323*C
ZH-001	0.462 - 0.001*Tr + 0.037*C	0.807 + 0.055*C	1.552 - 0.005*Tr + 0.098*C
ZL-001	0.068 + 0.132*C	0.108 + 0.197*C	0.198 + 0.003*Tr + 0.328*C
ZH-100	0.462 - 0.002*Tr + 0.037*C	0.807 - 0.002*Tr + 0.056*C	1.550 - 0.009*Tr + 0.098*C
ZL-100	0.066 + 0.003*Tr + 0.132*C	0.109 - 0.002*Tr + 0.197*C	0.200 - 0.005*Tr + 0.328*C
Path TM-IO (for pins A I			
F-10100	0.135 + 0.131*C	0.226 + 0.194*C	0.431 - 0.007*Tr + 0.324*C
R-10100	0.621 - 0.002*Tr + 0.039*C	1.094 - 0.002*Tr + 0.060*C	2.111 - 0.010*Tr + 0.107*C
F-00110	0.135 - 0.001*Tr + 0.131*C	0.226 + 0.194*C	0.432 - 0.004*Tr + 0.323*C
R-00110	0.620 + 0.039*C	1.095 - 0.001*Tr + 0.060*C	2.111 - 0.008*Tr + 0.107*C
F-10000	0.064 + 0.001*Tr + 0.133*C	0.104 + 0.002*Tr + 0.197*C	0.192 + 0.328*C
R-10000	0.461 - 0.002*Tr + 0.037*C	0.805 - 0.001*Tr + 0.056*C	1.544 - 0.004*Tr + 0.098*C
F-00010	0.064 + 0.133*C	0.105 + 0.197*C	0.191 + 0.003*Tr + 0.328*C
R-00010	0.460 + 0.037*C	0.805 - 0.002*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	5.697e-06
typ 1.00 25	2.760e-05	9.054e-06
worst 0.90 125	3.633e-04	1.373e-04

Pin Cycle	Internal Energy (uW/MHz)					
Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min	worst 0.90 125 (Max
					values)	values)
For vdd						



IO tog-	0.464 +	0.584 +	0.358 +	0.456 +	0.282 +	0.359 +
gling/Output	0.130*Tr	0.409*Tr	0.058*Tr	0.190*Tr	0.041*Tr	0.131*Tr
stable						
ZI toggling	0.264	0.267 +	0.201	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	5.675 -	6.666 -	4.538 -	5.292 -	3.594 +	4.147 +
gling/Output	0.012*Tr	0.107*Tr	0.015*Tr	0.055*Tr	0.068*Tr	0.092*Tr
stable						
ZI toggling	0.300 +	0.447 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.237*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD2SCARUDQPCL_EXT_CSF_1V8_FC_INNER

Cell Description

BD2SCARUDQPCL_EXT_CSF_1V8_FC_INNER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	Α
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0375	0.0365	0.0357
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0330	0.0326	0.0324
HYST Input Cap.	0.0326	0.0323	0.0321
IO Input Cap.	1.3590	1.3583	1.3594
IO Max Load	51.359	51.358	51.359
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0190
PUN Input Cap.	0.0261	0.0261	0.0261
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0374	0.0364	0.0355
TEN Input Cap.	0.0315	0.0311	0.0308
TM Input Cap.	0.0449	0.0442	0.0441
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Input)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Output)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Propagation Delay

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)	-	
F-010	1.021 + 0.186*Tr + 0.164*C	1.689 + 0.223*Tr + 0.241*C	3.105 + 0.240*Tr + 0.397*C
R-010	2.434 + 0.040*Tr + 0.082*C	4.378 + 0.085*Tr + 0.131*C	8.408 + 0.136*Tr + 0.239*C
F-000	0.735 + 0.185*Tr + 0.161*C	1.165 + 0.220*Tr + 0.236*C	2.062 + 0.252*Tr + 0.389*C
R-000	1.895 + 0.040*Tr + 0.070*C	3.351 + 0.086*Tr + 0.110*C	6.374 + 0.133*Tr + 0.198*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.460 + 0.137*Tr	0.649 + 0.195*Tr	1.038 + 0.249*Tr
LZ-10	0.369 + 0.136*Tr	0.527 + 0.194*Tr	0.851 + 0.250*Tr
HZ-00	0.460 + 0.135*Tr	0.648 + 0.197*Tr	1.040 + 0.248*Tr
LZ-00	0.368 + 0.136*Tr	0.526 + 0.195*Tr	0.851 + 0.251*Tr
ZH-10	2.481 + 0.203*Tr + 0.082*C	4.478 + 0.249*Tr + 0.131*C	8.605 + 0.289*Tr + 0.239*C
ZL-10	1.061 + 0.194*Tr + 0.164*C	1.764 + 0.241*Tr + 0.241*C	3.240 + 0.277*Tr + 0.397*C
ZH-00	1.929 + 0.202*Tr + 0.070*C	3.420 + 0.251*Tr + 0.110*C	6.504 + 0.297*Tr + 0.198*C
ZL-00	0.762 + 0.187*Tr + 0.161*C	1.209 + 0.242*Tr + 0.237*C	2.145 + 0.285*Tr + 0.389*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.357 + 0.225*Tr + 0.119*C	0.493 + 0.263*Tr + 0.205*C	0.726 + 0.305*Tr + 0.309*C
R-1	0.352 + 0.208*Tr + 0.084*C	0.481 + 0.236*Tr + 0.131*C	0.693 + 0.270*Tr + 0.161*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.193*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.078*C	0.457 + 0.046*Tr + 0.119*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.020 + 0.189*Tr + 0.164*C	1.688 + 0.220*Tr + 0.241*C	3.106 + 0.238*Tr + 0.397*C
R-101	2.434 + 0.039*Tr + 0.082*C	4.381 + 0.087*Tr + 0.131*C	8.408 + 0.134*Tr + 0.239*C
F-001	0.734 + 0.187*Tr + 0.161*C	1.166 + 0.216*Tr + 0.237*C	2.067 + 0.240*Tr + 0.389*C
R-001	1.895 + 0.039*Tr + 0.070*C	3.349 + 0.089*Tr + 0.110*C	6.373 + 0.132*Tr + 0.198*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.460 + 0.138*Tr	0.646 + 0.197*Tr	1.036 + 0.253*Tr
LZ-01	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
HZ-11	0.460 + 0.137*Tr	0.647 + 0.195*Tr	1.037 + 0.252*Tr
LZ-11	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
ZH-01	1.929 + 0.203*Tr + 0.070*C	3.422 + 0.246*Tr + 0.110*C	6.508 + 0.283*Tr + 0.198*C
ZL-01	0.762 + 0.187*Tr + 0.161*C	1.208 + 0.244*Tr + 0.237*C	2.147 + 0.279*Tr + 0.389*C
ZH-11	2.481 + 0.202*Tr + 0.082*C	4.477 + 0.246*Tr + 0.131*C	8.605 + 0.290*Tr + 0.239*C
ZL-11	1.062 + 0.192*Tr + 0.164*C	1.762 + 0.243*Tr + 0.241*C	3.234 + 0.287*Tr + 0.398*C



Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.457 + 0.164*Tr	0.644 + 0.230*Tr	1.029 + 0.304*Tr			
LZ-011	LZ-011 0.237 + 0.262*Tr		0.521 + 0.502*Tr			
HZ-110	0.475 + 0.228*Tr	0.671 + 0.260*Tr	1.073 + 0.303*Tr			
LZ-110	0.258 + 0.237*Tr	0.367 + 0.276*Tr	0.578 + 0.318*Tr			
HZ-001	0.456 + 0.165*Tr	0.641 + 0.234*Tr	1.030 + 0.298*Tr			
LZ-001	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.499*Tr			
HZ-100	0.474 + 0.228*Tr	0.672 + 0.259*Tr	1.074 + 0.299*Tr			
LZ-100	0.258 + 0.237*Tr	0.367 + 0.274*Tr	0.578 + 0.318*Tr			
ZH-011	2.478 + 0.231*Tr + 0.082*C	4.470 + 0.281*Tr + 0.131*C	8.591 + 0.331*Tr + 0.239*C			
ZL-011	1.061 + 0.221*Tr + 0.164*C	1.759 + 0.276*Tr + 0.241*C	3.231 + 0.303*Tr + 0.397*C			
ZH-110	2.489 + 0.010*Tr + 0.082*C	4.492 + 0.058*Tr + 0.131*C	8.622 + 0.094*Tr + 0.239*C			
ZL-110	1.072 + 0.018*Tr + 0.164*C	1.773 + 0.077*Tr + 0.241*C	3.262 + 0.106*Tr + 0.397*C			
ZH-001	1.925 + 0.232*Tr + 0.070*C	3.415 + 0.281*Tr + 0.110*C	6.498 + 0.330*Tr + 0.198*C			
ZL-001	0.760 + 0.217*Tr + 0.161*C	1.205 + 0.273*Tr + 0.237*C	2.139 + 0.326*Tr + 0.389*C			
ZH-100	1.936 + 0.011*Tr + 0.070*C	3.433 + 0.059*Tr + 0.110*C	6.527 + 0.099*Tr + 0.198*C			
ZL-100	0.770 + 0.016*Tr + 0.161*C	1.224 + 0.064*Tr + 0.237*C	2.174 + 0.103*Tr + 0.389*C			
Path TM-IO (for pins A B	EN LOWEMI TA TEN)					
F-10100	1.028 + 0.010*Tr + 0.164*C	1.702 + 0.052*Tr + 0.241*C	3.118 + 0.093*Tr + 0.397*C			
R-10100	2.451 + 0.233*Tr + 0.082*C	4.407 + 0.269*Tr + 0.131*C	8.444 + 0.314*Tr + 0.239*C			
F-00110	1.016 + 0.202*Tr + 0.164*C	1.686 + 0.231*Tr + 0.241*C	3.097 + 0.250*Tr + 0.397*C			
R-00110	2.431 + 0.037*Tr + 0.082*C	4.376 + 0.096*Tr + 0.131*C	8.403 + 0.144*Tr + 0.239*C			
F-10000	0.741 + 0.011*Tr + 0.161*C	1.173 + 0.065*Tr + 0.236*C	2.080 + 0.105*Tr + 0.389*C			
R-10000	1.912 + 0.232*Tr + 0.070*C	3.375 + 0.269*Tr + 0.110*C	6.410 + 0.311*Tr + 0.198*C			
F-00010	0.729 + 0.201*Tr + 0.161*C	1.158 + 0.234*Tr + 0.236*C	2.053 + 0.275*Tr + 0.389*C			
R-00010	1.892 + 0.040*Tr + 0.070*C	3.346 + 0.094*Tr + 0.110*C	6.369 + 0.146*Tr + 0.198*C			

Event	Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN LOWEMI TM)						
F-010	0.135 + 0.131*C	0.225 + 0.004*Tr + 0.194*C	0.432 - 0.005*Tr + 0.323*C			
R-010	0.621 - 0.003*Tr + 0.039*C	1.097 + 0.060*C	2.113 - 0.008*Tr + 0.106*C			
F-000	0.065 + 0.132*C	0.105 + 0.002*Tr + 0.197*C	0.191 + 0.003*Tr + 0.328*C			
R-000	0.460 - 0.001*Tr + 0.037*C	0.805 + 0.056*C	1.542 + 0.001*Tr + 0.098*C			
Path EN-IO (for pins LO	WEMITM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.624 - 0.003*Tr + 0.039*C	1.099 + 0.002*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C			
ZL-10	0.140 + 0.131*C	0.234 + 0.194*C	0.445 + 0.323*C			
ZH-00	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.553 - 0.006*Tr + 0.098*C			
ZL-00	ZL-00 0.068 - 0.002*Tr + 0.132*C 0.108 + 0.197*C		0.198 + 0.328*C			
Path IO-ZI (for pins HYS	ST)					
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.231*C			
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C			
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.231*C			
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.146*C			
Path TA-IO (for pins LOWEMI TEN TM)						
F-101	0.135 + 0.131*C	0.223 + 0.006*Tr + 0.195*C	0.431 - 0.005*Tr + 0.323*C			
R-101	0.620 - 0.001*Tr + 0.039*C	1.094 + 0.060*C	2.110 - 0.005*Tr + 0.107*C			



F-001 0.065 - 0.002*Tr + 0.133*C 0.104 - 0.001*Tr + 0.197*C 0.193 - 0.008*Tr +						
R-001			1.544 - 0.005*Tr + 0.098*C			
Path TEN-IO (for pins LOWEMI TM)						
HZ-01	0.000	0.000	0.000			
LZ-01	0.000	0.000	0.000			
HZ-11	0.000	0.000	0.000			
LZ-11	0.000	0.000	0.000			
ZH-01	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.555 - 0.010*Tr + 0.098*C			
ZL-01	0.067 - 0.002*Tr + 0.132*C	0.107 + 0.001*Tr + 0.197*C	0.200 - 0.008*Tr + 0.328*C			
ZH-11	0.624 - 0.002*Tr + 0.039*C	1.101 + 0.060*C	2.121 - 0.012*Tr + 0.106*C			
ZL-11	0.140 + 0.131*C	0.234 + 0.194*C	0.441 + 0.004*Tr + 0.323*C			
Path TM-IO (for pins EN	LOWEMITEN)					
HZ-011	0.000	0.000	0.000			
LZ-011	0.000	0.000	0.000			
HZ-110	0.000	0.000	0.000			
LZ-110	0.000	0.000	0.000			
HZ-001	0.000	0.000	0.000			
LZ-001	0.000	0.000	0.000			
HZ-100	0.000	0.000	0.000			
LZ-100	0.000	0.000	0.000			
ZH-011	0.624 - 0.001*Tr + 0.039*C	1.099 + 0.003*Tr + 0.060*C	2.119 - 0.011*Tr + 0.107*C			
ZL-011	0.140 + 0.131*C	0.234 + 0.194*C	0.445 - 0.008*Tr + 0.323*C			
ZH-110	0.623 - 0.002*Tr + 0.039*C	1.098 - 0.001*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C			
ZL-110	0.140 + 0.001*Tr + 0.131*C	0.233 + 0.001*Tr + 0.194*C	0.445 - 0.006*Tr + 0.323*C			
ZH-001	0.462 - 0.001*Tr + 0.037*C	0.807 + 0.055*C	1.552 - 0.005*Tr + 0.098*C			
ZL-001	0.068 + 0.132*C	0.108 + 0.197*C	0.198 + 0.003*Tr + 0.328*C			
ZH-100	0.462 - 0.002*Tr + 0.037*C	0.807 - 0.002*Tr + 0.056*C	1.550 - 0.009*Tr + 0.098*C			
ZL-100	0.066 + 0.003*Tr + 0.132*C	0.109 - 0.002*Tr + 0.197*C	0.200 - 0.005*Tr + 0.328*C			
Path TM-IO (for pins A I						
F-10100	0.135 + 0.131*C	0.226 + 0.194*C	0.431 - 0.007*Tr + 0.324*C			
R-10100	0.621 - 0.002*Tr + 0.039*C	1.094 - 0.002*Tr + 0.060*C	2.111 - 0.010*Tr + 0.107*C			
F-00110	0.135 - 0.001*Tr + 0.131*C	0.226 + 0.194*C	0.432 - 0.004*Tr + 0.323*C			
R-00110	0.620 + 0.039*C	1.095 - 0.001*Tr + 0.060*C	2.111 - 0.008*Tr + 0.107*C			
F-10000	0.064 + 0.001*Tr + 0.133*C	0.104 + 0.002*Tr + 0.197*C	0.192 + 0.328*C			
R-10000	0.461 - 0.002*Tr + 0.037*C	0.805 - 0.001*Tr + 0.056*C	1.544 - 0.004*Tr + 0.098*C			
F-00010	0.064 + 0.133*C	0.105 + 0.197*C	0.191 + 0.003*Tr + 0.328*C			
R-00010	0.460 + 0.037*C	0.805 - 0.002*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C			

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	5.697e-06
typ 1.00 25	2.760e-05	9.054e-06
worst 0.90 125	3.633e-04	1.373e-04

	Pin Cycle	Internal Energy (uW/MHz)					
	FIII Gydle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
Г	For vdd						



IO tog- gling/Output stable	0.464 + 0.130*Tr	0.584 + 0.409*Tr	0.358 + 0.058*Tr	0.456 + 0.190*Tr	0.282 + 0.041*Tr	0.359 + 0.131*Tr
ZI toggling	0.264	0.267 + 0.004*Tr	0.201	0.203 + 0.002*Tr	0.157	0.158 + 0.001*Tr
For vdde1v8						
IO tog- gling/Output stable	5.675 - 0.012*Tr	6.666 - 0.107*Tr	4.538 - 0.015*Tr	5.292 - 0.055*Tr	3.594 + 0.068*Tr	4.147 + 0.092*Tr
ZI toggling	0.300 + 0.237*Tr	0.447 + 0.487*Tr	0.224 + 0.090*Tr	0.331 + 0.205*Tr	0.173 + 0.037*Tr	0.238 + 0.087*Tr



BD2SCARUDQPCL_EXT_CSF_1V8_FC_LIN

Cell Description

BD2SCARUDQPCL_EXT_CSF_1V8_FC_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

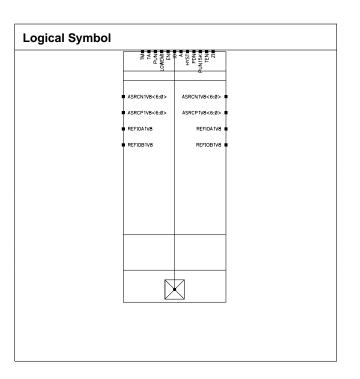
Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0375	0.0365	0.0357
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0330	0.0326	0.0324
HYST Input Cap.	0.0326	0.0323	0.0321
IO Input Cap.	1.3590	1.3583	1.3594
IO Max Load	51.359	51.358	51.359
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0190
PUN Input Cap.	0.0261	0.0261	0.0261
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0374	0.0364	0.0355
TEN Input Cap.	0.0315	0.0311	0.0308
TM Input Cap.	0.0449	0.0442	0.0441
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value			
FIII	Parameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)	-	
F-010	1.021 + 0.186*Tr + 0.164*C	1.689 + 0.223*Tr + 0.241*C	3.105 + 0.240*Tr + 0.397*C
R-010	2.434 + 0.040*Tr + 0.082*C	4.378 + 0.085*Tr + 0.131*C	8.408 + 0.136*Tr + 0.239*C
F-000	0.735 + 0.185*Tr + 0.161*C	1.165 + 0.220*Tr + 0.236*C	2.062 + 0.252*Tr + 0.389*C
R-000	1.895 + 0.040*Tr + 0.070*C	3.351 + 0.086*Tr + 0.110*C	6.374 + 0.133*Tr + 0.198*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.460 + 0.137*Tr	0.649 + 0.195*Tr	1.038 + 0.249*Tr
LZ-10	0.369 + 0.136*Tr	0.527 + 0.194*Tr	0.851 + 0.250*Tr
HZ-00	0.460 + 0.135*Tr	0.648 + 0.197*Tr	1.040 + 0.248*Tr
LZ-00	0.368 + 0.136*Tr	0.526 + 0.195*Tr	0.851 + 0.251*Tr
ZH-10	2.481 + 0.203*Tr + 0.082*C	4.478 + 0.249*Tr + 0.131*C	8.605 + 0.289*Tr + 0.239*C
ZL-10	1.061 + 0.194*Tr + 0.164*C	1.764 + 0.241*Tr + 0.241*C	3.240 + 0.277*Tr + 0.397*C
ZH-00	1.929 + 0.202*Tr + 0.070*C	3.420 + 0.251*Tr + 0.110*C	6.504 + 0.297*Tr + 0.198*C
ZL-00	0.762 + 0.187*Tr + 0.161*C	1.209 + 0.242*Tr + 0.237*C	2.145 + 0.285*Tr + 0.389*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.357 + 0.225*Tr + 0.119*C	0.493 + 0.263*Tr + 0.205*C	0.726 + 0.305*Tr + 0.309*C
R-1	0.352 + 0.208*Tr + 0.084*C	0.481 + 0.236*Tr + 0.131*C	0.693 + 0.270*Tr + 0.161*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.193*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.078*C	0.457 + 0.046*Tr + 0.119*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.020 + 0.189*Tr + 0.164*C	1.688 + 0.220*Tr + 0.241*C	3.106 + 0.238*Tr + 0.397*C
R-101	2.434 + 0.039*Tr + 0.082*C	4.381 + 0.087*Tr + 0.131*C	8.408 + 0.134*Tr + 0.239*C
F-001	0.734 + 0.187*Tr + 0.161*C	1.166 + 0.216*Tr + 0.237*C	2.067 + 0.240*Tr + 0.389*C
R-001	1.895 + 0.039*Tr + 0.070*C	3.349 + 0.089*Tr + 0.110*C	6.373 + 0.132*Tr + 0.198*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.460 + 0.138*Tr	0.646 + 0.197*Tr	1.036 + 0.253*Tr
LZ-01	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
HZ-11	0.460 + 0.137*Tr	0.647 + 0.195*Tr	1.037 + 0.252*Tr
LZ-11	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
ZH-01	1.929 + 0.203*Tr + 0.070*C	3.422 + 0.246*Tr + 0.110*C	6.508 + 0.283*Tr + 0.198*C
ZL-01	0.762 + 0.187*Tr + 0.161*C	1.208 + 0.244*Tr + 0.237*C	2.147 + 0.279*Tr + 0.389*C
ZH-11	2.481 + 0.202*Tr + 0.082*C	4.477 + 0.246*Tr + 0.131*C	8.605 + 0.290*Tr + 0.239*C
ZL-11	1.062 + 0.192*Tr + 0.164*C	1.762 + 0.243*Tr + 0.241*C	3.234 + 0.287*Tr + 0.398*C



Path TM-IO (for pins EN LOWEMI TEN)							
HZ-011	0.457 + 0.164*Tr	0.644 + 0.230*Tr	1.029 + 0.304*Tr				
LZ-011	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.502*Tr				
HZ-110	0.475 + 0.228*Tr	0.671 + 0.260*Tr	1.073 + 0.303*Tr				
LZ-110	0.258 + 0.237*Tr	0.367 + 0.276*Tr	0.578 + 0.318*Tr				
HZ-001	0.456 + 0.165*Tr	0.641 + 0.234*Tr	1.030 + 0.298*Tr				
LZ-001	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.499*Tr				
HZ-100	0.474 + 0.228*Tr	0.672 + 0.259*Tr	1.074 + 0.299*Tr				
LZ-100	0.258 + 0.237*Tr	0.367 + 0.274*Tr	0.578 + 0.318*Tr				
ZH-011	2.478 + 0.231*Tr + 0.082*C	4.470 + 0.281*Tr + 0.131*C	8.591 + 0.331*Tr + 0.239*C				
ZL-011	1.061 + 0.221*Tr + 0.164*C	1.759 + 0.276*Tr + 0.241*C	3.231 + 0.303*Tr + 0.397*C				
ZH-110	2.489 + 0.010*Tr + 0.082*C	4.492 + 0.058*Tr + 0.131*C	8.622 + 0.094*Tr + 0.239*C				
ZL-110	1.072 + 0.018*Tr + 0.164*C	1.773 + 0.077*Tr + 0.241*C	3.262 + 0.106*Tr + 0.397*C				
ZH-001	1.925 + 0.232*Tr + 0.070*C	3.415 + 0.281*Tr + 0.110*C	6.498 + 0.330*Tr + 0.198*C				
ZL-001	0.760 + 0.217*Tr + 0.161*C	1.205 + 0.273*Tr + 0.237*C	2.139 + 0.326*Tr + 0.389*C				
ZH-100	1.936 + 0.011*Tr + 0.070*C	3.433 + 0.059*Tr + 0.110*C	6.527 + 0.099*Tr + 0.198*C				
ZL-100	0.770 + 0.016*Tr + 0.161*C	1.224 + 0.064*Tr + 0.237*C	2.174 + 0.103*Tr + 0.389*C				
Path TM-IO (for pins A	A EN LOWEMI TA TEN)						
F-10100	1.028 + 0.010*Tr + 0.164*C	1.702 + 0.052*Tr + 0.241*C	3.118 + 0.093*Tr + 0.397*C				
R-10100	2.451 + 0.233*Tr + 0.082*C	4.407 + 0.269*Tr + 0.131*C	8.444 + 0.314*Tr + 0.239*C				
F-00110	1.016 + 0.202*Tr + 0.164*C	1.686 + 0.231*Tr + 0.241*C	3.097 + 0.250*Tr + 0.397*C				
R-00110	2.431 + 0.037*Tr + 0.082*C	4.376 + 0.096*Tr + 0.131*C	8.403 + 0.144*Tr + 0.239*C				
F-10000	0.741 + 0.011*Tr + 0.161*C	1.173 + 0.065*Tr + 0.236*C	2.080 + 0.105*Tr + 0.389*C				
R-10000	1.912 + 0.232*Tr + 0.070*C	3.375 + 0.269*Tr + 0.110*C	6.410 + 0.311*Tr + 0.198*C				
F-00010	0.729 + 0.201*Tr + 0.161*C	1.158 + 0.234*Tr + 0.236*C	2.053 + 0.275*Tr + 0.389*C				
R-00010	1.892 + 0.040*Tr + 0.070*C	3.346 + 0.094*Tr + 0.110*C	6.369 + 0.146*Tr + 0.198*C				

Frank	Value (as a function of C in pF and Ti	r in nS)	
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125	
Path A-IO (for pins EN L	OWEMI TM)			
F-010	0.135 + 0.131*C	0.225 + 0.004*Tr + 0.194*C	0.432 - 0.005*Tr + 0.323*C	
R-010	0.621 - 0.003*Tr + 0.039*C	1.097 + 0.060*C	2.113 - 0.008*Tr + 0.106*C	
F-000	0.065 + 0.132*C	0.105 + 0.002*Tr + 0.197*C	0.191 + 0.003*Tr + 0.328*C	
R-000	0.460 - 0.001*Tr + 0.037*C	0.805 + 0.056*C	1.542 + 0.001*Tr + 0.098*C	
Path EN-IO (for pins LO	WEMI TM)			
HZ-10	0.000	0.000	0.000	
LZ-10	0.000	0.000	0.000	
HZ-00	0.000	0.000	0.000	
LZ-00	0.000	0.000	0.000	
ZH-10	0.624 - 0.003*Tr + 0.039*C	1.099 + 0.002*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C	
ZL-10	0.140 + 0.131*C	0.234 + 0.194*C	0.445 + 0.323*C	
ZH-00	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.553 - 0.006*Tr + 0.098*C	
ZL-00	0.068 - 0.002*Tr + 0.132*C	0.108 + 0.197*C	0.198 + 0.328*C	
Path IO-ZI (for pins HYS	T)			
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.231*C	
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C	
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.231*C	
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.146*C	
Path TA-IO (for pins LO)	WEMI TEN TM)			
F-101	0.135 + 0.131*C	0.223 + 0.006*Tr + 0.195*C	0.431 - 0.005*Tr + 0.323*C	
R-101	0.620 - 0.001*Tr + 0.039*C	1.094 + 0.060*C	2.110 - 0.005*Tr + 0.107*C	



F-001	0.065 - 0.002*Tr + 0.133*C	0.104 - 0.001*Tr + 0.197*C	0.193 - 0.008*Tr + 0.328*C
R-001	0.460 - 0.001*Tr + 0.037*C	0.805 - 0.003*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C
Path TEN-IO (for pins L			
HZ-01	0.000	0.000	0.000
LZ-01 0.000		0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.555 - 0.010*Tr + 0.098*C
ZL-01	0.067 - 0.002*Tr + 0.132*C	0.107 + 0.001*Tr + 0.197*C	0.200 - 0.008*Tr + 0.328*C
ZH-11	0.624 - 0.002*Tr + 0.039*C	1.101 + 0.060*C	2.121 - 0.012*Tr + 0.106*C
ZL-11	0.140 + 0.131*C	0.234 + 0.194*C	0.441 + 0.004*Tr + 0.323*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.624 - 0.001*Tr + 0.039*C	1.099 + 0.003*Tr + 0.060*C	2.119 - 0.011*Tr + 0.107*C
ZL-011	0.140 + 0.131*C	0.234 + 0.194*C	0.445 - 0.008*Tr + 0.323*C
ZH-110	0.623 - 0.002*Tr + 0.039*C	1.098 - 0.001*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C
ZL-110	0.140 + 0.001*Tr + 0.131*C	0.233 + 0.001*Tr + 0.194*C	0.445 - 0.006*Tr + 0.323*C
ZH-001	0.462 - 0.001*Tr + 0.037*C	0.807 + 0.055*C	1.552 - 0.005*Tr + 0.098*C
ZL-001	0.068 + 0.132*C	0.108 + 0.197*C	0.198 + 0.003*Tr + 0.328*C
ZH-100	0.462 - 0.002*Tr + 0.037*C	0.807 - 0.002*Tr + 0.056*C	1.550 - 0.009*Tr + 0.098*C
ZL-100	0.066 + 0.003*Tr + 0.132*C	0.109 - 0.002*Tr + 0.197*C	0.200 - 0.005*Tr + 0.328*C
Path TM-IO (for pins A I			
F-10100	0.135 + 0.131*C	0.226 + 0.194*C	0.431 - 0.007*Tr + 0.324*C
R-10100	0.621 - 0.002*Tr + 0.039*C	1.094 - 0.002*Tr + 0.060*C	2.111 - 0.010*Tr + 0.107*C
F-00110	0.135 - 0.001*Tr + 0.131*C	0.226 + 0.194*C	0.432 - 0.004*Tr + 0.323*C
R-00110	0.620 + 0.039*C	1.095 - 0.001*Tr + 0.060*C	2.111 - 0.008*Tr + 0.107*C
F-10000	0.064 + 0.001*Tr + 0.133*C	0.104 + 0.002*Tr + 0.197*C	0.192 + 0.328*C
R-10000	0.461 - 0.002*Tr + 0.037*C	0.805 - 0.001*Tr + 0.056*C	1.544 - 0.004*Tr + 0.098*C
F-00010	0.064 + 0.133*C	0.105 + 0.197*C	0.191 + 0.003*Tr + 0.328*C
R-00010	0.460 + 0.037*C	0.805 - 0.002*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	5.697e-06
typ 1.00 25	2.760e-05	9.054e-06
worst 0.90 125	3.633e-04	1.373e-04

Pin Cycle Internal Energy (uW/MHz)							
	Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
	For vdd						



IO tog-	0.464 +	0.584 +	0.358 +	0.456 +	0.282 +	0.359 +
gling/Output stable	0.130*Tr	0.409*Tr	0.058*Tr	0.190*Tr	0.041*Tr	0.131*Tr
ZI toggling	0.264	0.267 +	0.201	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	5.675 -	6.666 -	4.538 -	5.292 -	3.594 +	4.147 +
gling/Output	0.012*Tr	0.107*Tr	0.015*Tr	0.055*Tr	0.068*Tr	0.092*Tr
stable						
ZI toggling	0.300 +	0.447 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.237*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD2SCARUDQPCL_EXT_CSF_1V8_FC_OUTER

Cell Description

BD2SCARUDQPCL_EXT_CSF_1V8_FC_OUTER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 8307.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter		Value(pF)	
i alametei	best 1.10 -40	typ 1.00 25	worst 0.90 125



A Input Cap.	0.0375	0.0365	0.0357
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0330	0.0326	0.0324
HYST Input Cap.	0.0326	0.0323	0.0321
IO Input Cap.	1.3590	1.3583	1.3594
IO Max Load	51.359	51.358	51.359
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0190
PUN Input Cap.	0.0261	0.0261	0.0261
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0374	0.0364	0.0355
TEN Input Cap.	0.0315	0.0311	0.0308
TM Input Cap.	0.0449	0.0442	0.0441
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value		
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling	0.825	0.75	0.675
IO (Innut)	(V)			
IO (Input)	Slope thres. low (V)	<u>-</u>	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Output)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.021 + 0.186*Tr + 0.164*C	1.689 + 0.223*Tr + 0.241*C	3.105 + 0.240*Tr + 0.397*C
R-010	2.434 + 0.040*Tr + 0.082*C	4.378 + 0.085*Tr + 0.131*C	8.408 + 0.136*Tr + 0.239*C
F-000	0.735 + 0.185*Tr + 0.161*C	1.165 + 0.220*Tr + 0.236*C	2.062 + 0.252*Tr + 0.389*C
R-000	1.895 + 0.040*Tr + 0.070*C	3.351 + 0.086*Tr + 0.110*C	6.374 + 0.133*Tr + 0.198*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.460 + 0.137*Tr	0.649 + 0.195*Tr	1.038 + 0.249*Tr
LZ-10	0.369 + 0.136*Tr	0.527 + 0.194*Tr	0.851 + 0.250*Tr
HZ-00	0.460 + 0.135*Tr	0.648 + 0.197*Tr	1.040 + 0.248*Tr
LZ-00	0.368 + 0.136*Tr	0.526 + 0.195*Tr	0.851 + 0.251*Tr
ZH-10	2.481 + 0.203*Tr + 0.082*C	4.478 + 0.249*Tr + 0.131*C	8.605 + 0.289*Tr + 0.239*C
ZL-10	1.061 + 0.194*Tr + 0.164*C	1.764 + 0.241*Tr + 0.241*C	3.240 + 0.277*Tr + 0.397*C
ZH-00	1.929 + 0.202*Tr + 0.070*C	3.420 + 0.251*Tr + 0.110*C	6.504 + 0.297*Tr + 0.198*C
ZL-00	0.762 + 0.187*Tr + 0.161*C	1.209 + 0.242*Tr + 0.237*C	2.145 + 0.285*Tr + 0.389*C
Path IO-ZI (for pins HYS	T)		
F-1	0.357 + 0.225*Tr + 0.119*C	0.493 + 0.263*Tr + 0.205*C	0.726 + 0.305*Tr + 0.309*C
R-1	0.352 + 0.208*Tr + 0.084*C	0.481 + 0.236*Tr + 0.131*C	0.693 + 0.270*Tr + 0.161*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.193*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.078*C	0.457 + 0.046*Tr + 0.119*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.020 + 0.189*Tr + 0.164*C	1.688 + 0.220*Tr + 0.241*C	3.106 + 0.238*Tr + 0.397*C
R-101	2.434 + 0.039*Tr + 0.082*C	4.381 + 0.087*Tr + 0.131*C	8.408 + 0.134*Tr + 0.239*C
F-001	0.734 + 0.187*Tr + 0.161*C	1.166 + 0.216*Tr + 0.237*C	2.067 + 0.240*Tr + 0.389*C
R-001	1.895 + 0.039*Tr + 0.070*C	3.349 + 0.089*Tr + 0.110*C	6.373 + 0.132*Tr + 0.198*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.460 + 0.138*Tr	0.646 + 0.197*Tr	1.036 + 0.253*Tr
LZ-01	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
HZ-11	0.460 + 0.137*Tr	0.647 + 0.195*Tr	1.037 + 0.252*Tr
LZ-11	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
ZH-01	1.929 + 0.203*Tr + 0.070*C	3.422 + 0.246*Tr + 0.110*C	6.508 + 0.283*Tr + 0.198*C
ZL-01	0.762 + 0.187*Tr + 0.161*C	1.208 + 0.244*Tr + 0.237*C	2.147 + 0.279*Tr + 0.389*C
ZH-11	2.481 + 0.202*Tr + 0.082*C	4.477 + 0.246*Tr + 0.131*C	8.605 + 0.290*Tr + 0.239*C
ZL-11	1.062 + 0.192*Tr + 0.164*C	1.762 + 0.243*Tr + 0.241*C	3.234 + 0.287*Tr + 0.398*C



45/313

Path TM-IO (for pins EN	LOWEMI TEN)		
HZ-011	0.457 + 0.164*Tr	0.644 + 0.230*Tr	1.029 + 0.304*Tr
LZ-011	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.502*Tr
HZ-110	0.475 + 0.228*Tr	0.671 + 0.260*Tr	1.073 + 0.303*Tr
LZ-110	0.258 + 0.237*Tr	0.367 + 0.276*Tr	0.578 + 0.318*Tr
HZ-001	0.456 + 0.165*Tr	0.641 + 0.234*Tr	1.030 + 0.298*Tr
LZ-001	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.499*Tr
HZ-100	0.474 + 0.228*Tr	0.672 + 0.259*Tr	1.074 + 0.299*Tr
LZ-100	0.258 + 0.237*Tr	0.367 + 0.274*Tr	0.578 + 0.318*Tr
ZH-011	2.478 + 0.231*Tr + 0.082*C	4.470 + 0.281*Tr + 0.131*C	8.591 + 0.331*Tr + 0.239*C
ZL-011	1.061 + 0.221*Tr + 0.164*C	1.759 + 0.276*Tr + 0.241*C	3.231 + 0.303*Tr + 0.397*C
ZH-110	2.489 + 0.010*Tr + 0.082*C	4.492 + 0.058*Tr + 0.131*C	8.622 + 0.094*Tr + 0.239*C
ZL-110	1.072 + 0.018*Tr + 0.164*C	1.773 + 0.077*Tr + 0.241*C	3.262 + 0.106*Tr + 0.397*C
ZH-001	1.925 + 0.232*Tr + 0.070*C	3.415 + 0.281*Tr + 0.110*C	6.498 + 0.330*Tr + 0.198*C
ZL-001	0.760 + 0.217*Tr + 0.161*C	1.205 + 0.273*Tr + 0.237*C	2.139 + 0.326*Tr + 0.389*C
ZH-100	1.936 + 0.011*Tr + 0.070*C	3.433 + 0.059*Tr + 0.110*C	6.527 + 0.099*Tr + 0.198*C
ZL-100	0.770 + 0.016*Tr + 0.161*C	1.224 + 0.064*Tr + 0.237*C	2.174 + 0.103*Tr + 0.389*C
Path TM-IO (for pins A B	EN LOWEMI TA TEN)		
F-10100	1.028 + 0.010*Tr + 0.164*C	1.702 + 0.052*Tr + 0.241*C	3.118 + 0.093*Tr + 0.397*C
R-10100	2.451 + 0.233*Tr + 0.082*C	4.407 + 0.269*Tr + 0.131*C	8.444 + 0.314*Tr + 0.239*C
F-00110	1.016 + 0.202*Tr + 0.164*C	1.686 + 0.231*Tr + 0.241*C	3.097 + 0.250*Tr + 0.397*C
R-00110	2.431 + 0.037*Tr + 0.082*C	4.376 + 0.096*Tr + 0.131*C	8.403 + 0.144*Tr + 0.239*C
F-10000	0.741 + 0.011*Tr + 0.161*C	1.173 + 0.065*Tr + 0.236*C	2.080 + 0.105*Tr + 0.389*C
R-10000	1.912 + 0.232*Tr + 0.070*C	3.375 + 0.269*Tr + 0.110*C	6.410 + 0.311*Tr + 0.198*C
F-00010	0.729 + 0.201*Tr + 0.161*C	1.158 + 0.234*Tr + 0.236*C	2.053 + 0.275*Tr + 0.389*C
R-00010	1.892 + 0.040*Tr + 0.070*C	3.346 + 0.094*Tr + 0.110*C	6.369 + 0.146*Tr + 0.198*C

Event	Value (as a function of C in pF and Tr in nS)				
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125		
Path A-IO (for pins EN L	OWEMI TM)				
F-010	0.135 + 0.131*C	0.225 + 0.004*Tr + 0.194*C	0.432 - 0.005*Tr + 0.323*C		
R-010	0.621 - 0.003*Tr + 0.039*C	1.097 + 0.060*C	2.113 - 0.008*Tr + 0.106*C		
F-000	0.065 + 0.132*C	0.105 + 0.002*Tr + 0.197*C	0.191 + 0.003*Tr + 0.328*C		
R-000	0.460 - 0.001*Tr + 0.037*C	0.805 + 0.056*C	1.542 + 0.001*Tr + 0.098*C		
Path EN-IO (for pins LO	WEMITM)				
HZ-10	0.000	0.000	0.000		
LZ-10	0.000	0.000	0.000		
HZ-00	0.000	0.000	0.000		
LZ-00	0.000	0.000	0.000		
ZH-10	0.624 - 0.003*Tr + 0.039*C	1.099 + 0.002*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C		
ZL-10	0.140 + 0.131*C	0.234 + 0.194*C	0.445 + 0.323*C		
ZH-00	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.553 - 0.006*Tr + 0.098*C		
ZL-00	0.068 - 0.002*Tr + 0.132*C	0.108 + 0.197*C	0.198 + 0.328*C		
Path IO-ZI (for pins HYS	T)				
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.231*C		
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C		
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.231*C		
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.146*C		
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)				
F-101	0.135 + 0.131*C	0.223 + 0.006*Tr + 0.195*C	0.431 - 0.005*Tr + 0.323*C		
R-101	0.620 - 0.001*Tr + 0.039*C	1.094 + 0.060*C	2.110 - 0.005*Tr + 0.107*C		



F-001	0.065 - 0.002*Tr + 0.133*C	0.104 - 0.001*Tr + 0.197*C	0.193 - 0.008*Tr + 0.328*C
R-001	0.460 - 0.001*Tr + 0.037*C	0.805 - 0.003*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C
Path TEN-IO (for pins L			
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.555 - 0.010*Tr + 0.098*C
ZL-01	0.067 - 0.002*Tr + 0.132*C	0.107 + 0.001*Tr + 0.197*C	0.200 - 0.008*Tr + 0.328*C
ZH-11	0.624 - 0.002*Tr + 0.039*C	1.101 + 0.060*C	2.121 - 0.012*Tr + 0.106*C
ZL-11	0.140 + 0.131*C	0.234 + 0.194*C	0.441 + 0.004*Tr + 0.323*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.624 - 0.001*Tr + 0.039*C	1.099 + 0.003*Tr + 0.060*C	2.119 - 0.011*Tr + 0.107*C
ZL-011	0.140 + 0.131*C	0.234 + 0.194*C	0.445 - 0.008*Tr + 0.323*C
ZH-110	0.623 - 0.002*Tr + 0.039*C	1.098 - 0.001*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C
ZL-110	0.140 + 0.001*Tr + 0.131*C	0.233 + 0.001*Tr + 0.194*C	0.445 - 0.006*Tr + 0.323*C
ZH-001	0.462 - 0.001*Tr + 0.037*C	0.807 + 0.055*C	1.552 - 0.005*Tr + 0.098*C
ZL-001	0.068 + 0.132*C	0.108 + 0.197*C	0.198 + 0.003*Tr + 0.328*C
ZH-100	0.462 - 0.002*Tr + 0.037*C	0.807 - 0.002*Tr + 0.056*C	1.550 - 0.009*Tr + 0.098*C
ZL-100	0.066 + 0.003*Tr + 0.132*C	0.109 - 0.002*Tr + 0.197*C	0.200 - 0.005*Tr + 0.328*C
Path TM-IO (for pins A I			
F-10100	0.135 + 0.131*C	0.226 + 0.194*C	0.431 - 0.007*Tr + 0.324*C
R-10100	0.621 - 0.002*Tr + 0.039*C	1.094 - 0.002*Tr + 0.060*C	2.111 - 0.010*Tr + 0.107*C
F-00110	0.135 - 0.001*Tr + 0.131*C	0.226 + 0.194*C	0.432 - 0.004*Tr + 0.323*C
R-00110	0.620 + 0.039*C	1.095 - 0.001*Tr + 0.060*C	2.111 - 0.008*Tr + 0.107*C
F-10000	0.064 + 0.001*Tr + 0.133*C	0.104 + 0.002*Tr + 0.197*C	0.192 + 0.328*C
R-10000	0.461 - 0.002*Tr + 0.037*C	0.805 - 0.001*Tr + 0.056*C	1.544 - 0.004*Tr + 0.098*C
F-00010	0.064 + 0.133*C	0.105 + 0.197*C	0.191 + 0.003*Tr + 0.328*C
R-00010	0.460 + 0.037*C	0.805 - 0.002*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	5.697e-06
typ 1.00 25	2.760e-05	9.054e-06
worst 0.90 125	3.633e-04	1.373e-04

Pin Cycle	Internal Energy (uW/MHz)					
Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog-	0.464 +	0.584 +	0.358 +	0.456 +	0.282 +	0.359 +
gling/Output stable	0.130*Tr	0.409*Tr	0.058*Tr	0.190*Tr	0.041*Tr	0.131*Tr
ZI toggling	0.264	0.267 +	0.201	0.203 +	0.157	0.158 +
Zi toggiiiig	0.204	0.004*Tr	0.201	0.002*Tr	0.107	0.001*Tr
For vdde1v8						
IO tog-	5.675 -	6.666 -	4.538 -	5.292 -	3.594 +	4.147 +
gling/Output	0.012*Tr	0.107*Tr	0.015*Tr	0.055*Tr	0.068*Tr	0.092*Tr
stable						
ZI toggling	0.300 +	0.447 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.237*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD2SCARUDQPCZ_EXT_CSF_1V8_CL_LIN

Cell Description

BD2SCARUDQPCZ_EXT_CSF_1V8_CL_LIN

- The cell has "dont_use" attribute set in the Synopsys STE.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 4252.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0375	0.0365	0.0357
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0330	0.0326	0.0324
HYST Input Cap.	0.0326	0.0323	0.0321
IO Input Cap.	1.3590	1.3583	1.3594
IO Max Load	51.359	51.358	51.359
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0190
PUN Input Cap.	0.0261	0.0261	0.0261
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0374	0.0364	0.0355
TEN Input Cap.	0.0315	0.0311	0.0308
TM Input Cap.	0.0449	0.0442	0.0441
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value			
ΓIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Input)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Output)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.021 + 0.186*Tr + 0.164*C	1.689 + 0.223*Tr + 0.241*C	3.105 + 0.240*Tr + 0.397*C
R-010	2.434 + 0.040*Tr + 0.082*C	4.378 + 0.085*Tr + 0.131*C	8.408 + 0.136*Tr + 0.239*C
F-000	0.735 + 0.185*Tr + 0.161*C	1.165 + 0.220*Tr + 0.236*C	2.062 + 0.252*Tr + 0.389*C
R-000	1.895 + 0.040*Tr + 0.070*C	3.351 + 0.086*Tr + 0.110*C	6.374 + 0.133*Tr + 0.198*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.460 + 0.137*Tr	0.649 + 0.195*Tr	1.038 + 0.249*Tr
LZ-10	0.369 + 0.136*Tr	0.527 + 0.194*Tr	0.851 + 0.250*Tr
HZ-00	0.460 + 0.135*Tr	0.648 + 0.197*Tr	1.040 + 0.248*Tr
LZ-00	0.368 + 0.136*Tr	0.526 + 0.195*Tr	0.851 + 0.251*Tr
ZH-10	2.481 + 0.203*Tr + 0.082*C	4.478 + 0.249*Tr + 0.131*C	8.605 + 0.289*Tr + 0.239*C
ZL-10	1.061 + 0.194*Tr + 0.164*C	1.764 + 0.241*Tr + 0.241*C	3.240 + 0.277*Tr + 0.397*C
ZH-00	1.929 + 0.202*Tr + 0.070*C	3.420 + 0.251*Tr + 0.110*C	6.504 + 0.297*Tr + 0.198*C
ZL-00	0.762 + 0.187*Tr + 0.161*C	1.209 + 0.242*Tr + 0.237*C	2.145 + 0.285*Tr + 0.389*C
Path IO-ZI (for pins HYS	T)		
F-1	0.357 + 0.225*Tr + 0.119*C	0.493 + 0.263*Tr + 0.205*C	0.726 + 0.305*Tr + 0.309*C
R-1	0.352 + 0.208*Tr + 0.084*C	0.481 + 0.236*Tr + 0.131*C	0.693 + 0.270*Tr + 0.161*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.193*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.078*C	0.457 + 0.046*Tr + 0.119*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.020 + 0.189*Tr + 0.164*C	1.688 + 0.220*Tr + 0.241*C	3.106 + 0.238*Tr + 0.397*C
R-101	2.434 + 0.039*Tr + 0.082*C	4.381 + 0.087*Tr + 0.131*C	8.408 + 0.134*Tr + 0.239*C
F-001	0.734 + 0.187*Tr + 0.161*C	1.166 + 0.216*Tr + 0.237*C	2.067 + 0.240*Tr + 0.389*C
R-001	1.895 + 0.039*Tr + 0.070*C	3.349 + 0.089*Tr + 0.110*C	6.373 + 0.132*Tr + 0.198*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.460 + 0.138*Tr	0.646 + 0.197*Tr	1.036 + 0.253*Tr
LZ-01	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
HZ-11	0.460 + 0.137*Tr	0.647 + 0.195*Tr	1.037 + 0.252*Tr
LZ-11	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
ZH-01	1.929 + 0.203*Tr + 0.070*C	3.422 + 0.246*Tr + 0.110*C	6.508 + 0.283*Tr + 0.198*C
ZL-01	0.762 + 0.187*Tr + 0.161*C	1.208 + 0.244*Tr + 0.237*C	2.147 + 0.279*Tr + 0.389*C
ZH-11	2.481 + 0.202*Tr + 0.082*C	4.477 + 0.246*Tr + 0.131*C	8.605 + 0.290*Tr + 0.239*C
ZL-11	1.062 + 0.192*Tr + 0.164*C	1.762 + 0.243*Tr + 0.241*C	3.234 + 0.287*Tr + 0.398*C



51/313

Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.457 + 0.164*Tr	0.644 + 0.230*Tr	1.029 + 0.304*Tr			
LZ-011	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.502*Tr			
HZ-110	0.475 + 0.228*Tr	0.671 + 0.260*Tr	1.073 + 0.303*Tr			
LZ-110	0.258 + 0.237*Tr	0.367 + 0.276*Tr	0.578 + 0.318*Tr			
HZ-001	0.456 + 0.165*Tr	0.641 + 0.234*Tr	1.030 + 0.298*Tr			
LZ-001	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.499*Tr			
HZ-100	0.474 + 0.228*Tr	0.672 + 0.259*Tr	1.074 + 0.299*Tr			
LZ-100	0.258 + 0.237*Tr	0.367 + 0.274*Tr	0.578 + 0.318*Tr			
ZH-011	2.478 + 0.231*Tr + 0.082*C	4.470 + 0.281*Tr + 0.131*C	8.591 + 0.331*Tr + 0.239*C			
ZL-011	1.061 + 0.221*Tr + 0.164*C	1.759 + 0.276*Tr + 0.241*C	3.231 + 0.303*Tr + 0.397*C			
ZH-110	2.489 + 0.010*Tr + 0.082*C	4.492 + 0.058*Tr + 0.131*C	8.622 + 0.094*Tr + 0.239*C			
ZL-110	1.072 + 0.018*Tr + 0.164*C	1.773 + 0.077*Tr + 0.241*C	3.262 + 0.106*Tr + 0.397*C			
ZH-001	1.925 + 0.232*Tr + 0.070*C	3.415 + 0.281*Tr + 0.110*C	6.498 + 0.330*Tr + 0.198*C			
ZL-001	0.760 + 0.217*Tr + 0.161*C	1.205 + 0.273*Tr + 0.237*C	2.139 + 0.326*Tr + 0.389*C			
ZH-100	1.936 + 0.011*Tr + 0.070*C	3.433 + 0.059*Tr + 0.110*C	6.527 + 0.099*Tr + 0.198*C			
ZL-100	0.770 + 0.016*Tr + 0.161*C	1.224 + 0.064*Tr + 0.237*C	2.174 + 0.103*Tr + 0.389*C			
Path TM-IO (for pins A B	EN LOWEMI TA TEN)					
F-10100	1.028 + 0.010*Tr + 0.164*C	1.702 + 0.052*Tr + 0.241*C	3.118 + 0.093*Tr + 0.397*C			
R-10100	2.451 + 0.233*Tr + 0.082*C	4.407 + 0.269*Tr + 0.131*C	8.444 + 0.314*Tr + 0.239*C			
F-00110	1.016 + 0.202*Tr + 0.164*C	1.686 + 0.231*Tr + 0.241*C	3.097 + 0.250*Tr + 0.397*C			
R-00110	2.431 + 0.037*Tr + 0.082*C	4.376 + 0.096*Tr + 0.131*C	8.403 + 0.144*Tr + 0.239*C			
F-10000	0.741 + 0.011*Tr + 0.161*C	1.173 + 0.065*Tr + 0.236*C	2.080 + 0.105*Tr + 0.389*C			
R-10000	1.912 + 0.232*Tr + 0.070*C	3.375 + 0.269*Tr + 0.110*C	6.410 + 0.311*Tr + 0.198*C			
F-00010	0.729 + 0.201*Tr + 0.161*C	1.158 + 0.234*Tr + 0.236*C	2.053 + 0.275*Tr + 0.389*C			
R-00010	1.892 + 0.040*Tr + 0.070*C	3.346 + 0.094*Tr + 0.110*C	6.369 + 0.146*Tr + 0.198*C			

Event	Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN L	OWEMI TM)					
F-010	0.135 + 0.131*C	0.225 + 0.004*Tr + 0.194*C	0.432 - 0.005*Tr + 0.323*C			
R-010	0.621 - 0.003*Tr + 0.039*C	1.097 + 0.060*C	2.113 - 0.008*Tr + 0.106*C			
F-000	0.065 + 0.132*C	0.105 + 0.002*Tr + 0.197*C	0.191 + 0.003*Tr + 0.328*C			
R-000	0.460 - 0.001*Tr + 0.037*C	0.805 + 0.056*C	1.542 + 0.001*Tr + 0.098*C			
Path EN-IO (for pins LO	WEMITM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.624 - 0.003*Tr + 0.039*C	1.099 + 0.002*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C			
ZL-10	0.140 + 0.131*C	0.234 + 0.194*C	0.445 + 0.323*C			
ZH-00	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.553 - 0.006*Tr + 0.098*C			
ZL-00	0.068 - 0.002*Tr + 0.132*C	0.108 + 0.197*C	0.198 + 0.328*C			
Path IO-ZI (for pins HYS	ST)					
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.231*C			
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C			
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.231*C			
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.146*C			
Path TA-IO (for pins LOWEMI TEN TM)						
F-101	0.135 + 0.131*C	0.223 + 0.006*Tr + 0.195*C	0.431 - 0.005*Tr + 0.323*C			
R-101	0.620 - 0.001*Tr + 0.039*C	1.094 + 0.060*C	2.110 - 0.005*Tr + 0.107*C			



F-001	0.065 - 0.002*Tr + 0.133*C	0.104 - 0.001*Tr + 0.197*C	0.193 - 0.008*Tr + 0.328*C
R-001	0.460 - 0.001*Tr + 0.037*C	0.805 - 0.003*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C
Path TEN-IO (for pins L	OWEMI TM)		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.555 - 0.010*Tr + 0.098*C
ZL-01	0.067 - 0.002*Tr + 0.132*C	0.107 + 0.001*Tr + 0.197*C	0.200 - 0.008*Tr + 0.328*C
ZH-11	0.624 - 0.002*Tr + 0.039*C	1.101 + 0.060*C	2.121 - 0.012*Tr + 0.106*C
ZL-11	0.140 + 0.131*C	0.234 + 0.194*C	0.441 + 0.004*Tr + 0.323*C
Path TM-IO (for pins EN	I LOWEMI TEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.624 - 0.001*Tr + 0.039*C	1.099 + 0.003*Tr + 0.060*C	2.119 - 0.011*Tr + 0.107*C
ZL-011	0.140 + 0.131*C	0.234 + 0.194*C	0.445 - 0.008*Tr + 0.323*C
ZH-110	0.623 - 0.002*Tr + 0.039*C	1.098 - 0.001*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C
ZL-110	0.140 + 0.001*Tr + 0.131*C	0.233 + 0.001*Tr + 0.194*C	0.445 - 0.006*Tr + 0.323*C
ZH-001	0.462 - 0.001*Tr + 0.037*C	0.807 + 0.055*C	1.552 - 0.005*Tr + 0.098*C
ZL-001	0.068 + 0.132*C	0.108 + 0.197*C	0.198 + 0.003*Tr + 0.328*C
ZH-100	0.462 - 0.002*Tr + 0.037*C	0.807 - 0.002*Tr + 0.056*C	1.550 - 0.009*Tr + 0.098*C
ZL-100	0.066 + 0.003*Tr + 0.132*C	0.109 - 0.002*Tr + 0.197*C	0.200 - 0.005*Tr + 0.328*C
Path TM-IO (for pins A			
F-10100	0.135 + 0.131*C	0.226 + 0.194*C	0.431 - 0.007*Tr + 0.324*C
R-10100	0.621 - 0.002*Tr + 0.039*C	1.094 - 0.002*Tr + 0.060*C	2.111 - 0.010*Tr + 0.107*C
F-00110	0.135 - 0.001*Tr + 0.131*C	0.226 + 0.194*C	0.432 - 0.004*Tr + 0.323*C
R-00110	0.620 + 0.039*C	1.095 - 0.001*Tr + 0.060*C	2.111 - 0.008*Tr + 0.107*C
F-10000	0.064 + 0.001*Tr + 0.133*C	0.104 + 0.002*Tr + 0.197*C	0.192 + 0.328*C
R-10000	0.461 - 0.002*Tr + 0.037*C	0.805 - 0.001*Tr + 0.056*C	1.544 - 0.004*Tr + 0.098*C
F-00010	0.064 + 0.133*C	0.105 + 0.197*C	0.191 + 0.003*Tr + 0.328*C
R-00010	0.460 + 0.037*C	0.805 - 0.002*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	5.697e-06
typ 1.00 25	2.760e-05	9.054e-06
worst 0.90 125	3.633e-04	1.373e-04

	Pin Cycle			Internal Energy (uW/MHz)			
		best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
	For vdd						



IO tog-	0.464 +	0.584 +	0.358 +	0.456 +	0.282 +	0.359 +
gling/Output stable	0.130*Tr	0.409*Tr	0.058*Tr	0.190*Tr	0.041*Tr	0.131*Tr
ZI toggling	0.264	0.267 +	0.201	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	5.675 -	6.666 -	4.538 -	5.292 -	3.594 +	4.147 +
gling/Output	0.012*Tr	0.107*Tr	0.015*Tr	0.055*Tr	0.068*Tr	0.092*Tr
stable						
ZI toggling	0.300 +	0.447 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.237*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD2SCARUDQPCZ_EXT_CSF_1V8_FC_INNER

Cell Description

BD2SCARUDQPCZ_EXT_CSF_1V8_FC_INNER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter		Value(pF)	
rarameter	best 1.10 -40	typ 1.00 25	worst 0.90 125



A Input Cap.	0.0375	0.0365	0.0357
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0330	0.0326	0.0324
HYST Input Cap.	0.0326	0.0323	0.0321
IO Input Cap.	1.3590	1.3583	1.3594
IO Max Load	51.359	51.358	51.359
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0190
PUN Input Cap.	0.0261	0.0261	0.0261
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0374	0.0364	0.0355
TEN Input Cap.	0.0315	0.0311	0.0308
TM Input Cap.	0.0449	0.0442	0.0441
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Input)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Output)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)	-	
F-010	1.021 + 0.186*Tr + 0.164*C	1.689 + 0.223*Tr + 0.241*C	3.105 + 0.240*Tr + 0.397*C
R-010	2.434 + 0.040*Tr + 0.082*C	4.378 + 0.085*Tr + 0.131*C	8.408 + 0.136*Tr + 0.239*C
F-000	0.735 + 0.185*Tr + 0.161*C	1.165 + 0.220*Tr + 0.236*C	2.062 + 0.252*Tr + 0.389*C
R-000	1.895 + 0.040*Tr + 0.070*C	3.351 + 0.086*Tr + 0.110*C	6.374 + 0.133*Tr + 0.198*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.460 + 0.137*Tr	0.649 + 0.195*Tr	1.038 + 0.249*Tr
LZ-10	0.369 + 0.136*Tr	0.527 + 0.194*Tr	0.851 + 0.250*Tr
HZ-00	0.460 + 0.135*Tr	0.648 + 0.197*Tr	1.040 + 0.248*Tr
LZ-00	0.368 + 0.136*Tr	0.526 + 0.195*Tr	0.851 + 0.251*Tr
ZH-10	2.481 + 0.203*Tr + 0.082*C	4.478 + 0.249*Tr + 0.131*C	8.605 + 0.289*Tr + 0.239*C
ZL-10	1.061 + 0.194*Tr + 0.164*C	1.764 + 0.241*Tr + 0.241*C	3.240 + 0.277*Tr + 0.397*C
ZH-00	1.929 + 0.202*Tr + 0.070*C	3.420 + 0.251*Tr + 0.110*C	6.504 + 0.297*Tr + 0.198*C
ZL-00	0.762 + 0.187*Tr + 0.161*C	1.209 + 0.242*Tr + 0.237*C	2.145 + 0.285*Tr + 0.389*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.357 + 0.225*Tr + 0.119*C	0.493 + 0.263*Tr + 0.205*C	0.726 + 0.305*Tr + 0.309*C
R-1	0.352 + 0.208*Tr + 0.084*C	0.481 + 0.236*Tr + 0.131*C	0.693 + 0.270*Tr + 0.161*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.193*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.078*C	0.457 + 0.046*Tr + 0.119*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.020 + 0.189*Tr + 0.164*C	1.688 + 0.220*Tr + 0.241*C	3.106 + 0.238*Tr + 0.397*C
R-101	2.434 + 0.039*Tr + 0.082*C	4.381 + 0.087*Tr + 0.131*C	8.408 + 0.134*Tr + 0.239*C
F-001	0.734 + 0.187*Tr + 0.161*C	1.166 + 0.216*Tr + 0.237*C	2.067 + 0.240*Tr + 0.389*C
R-001	1.895 + 0.039*Tr + 0.070*C	3.349 + 0.089*Tr + 0.110*C	6.373 + 0.132*Tr + 0.198*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.460 + 0.138*Tr	0.646 + 0.197*Tr	1.036 + 0.253*Tr
LZ-01	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
HZ-11	0.460 + 0.137*Tr	0.647 + 0.195*Tr	1.037 + 0.252*Tr
LZ-11	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
ZH-01	1.929 + 0.203*Tr + 0.070*C	3.422 + 0.246*Tr + 0.110*C	6.508 + 0.283*Tr + 0.198*C
ZL-01	0.762 + 0.187*Tr + 0.161*C	1.208 + 0.244*Tr + 0.237*C	2.147 + 0.279*Tr + 0.389*C
ZH-11	2.481 + 0.202*Tr + 0.082*C	4.477 + 0.246*Tr + 0.131*C	8.605 + 0.290*Tr + 0.239*C
ZL-11	1.062 + 0.192*Tr + 0.164*C	1.762 + 0.243*Tr + 0.241*C	3.234 + 0.287*Tr + 0.398*C



Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.457 + 0.164*Tr	0.644 + 0.230*Tr	1.029 + 0.304*Tr			
LZ-011	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.502*Tr			
HZ-110	0.475 + 0.228*Tr	0.671 + 0.260*Tr	1.073 + 0.303*Tr			
LZ-110	0.258 + 0.237*Tr	0.367 + 0.276*Tr	0.578 + 0.318*Tr			
HZ-001	0.456 + 0.165*Tr	0.641 + 0.234*Tr	1.030 + 0.298*Tr			
LZ-001	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.499*Tr			
HZ-100	0.474 + 0.228*Tr	0.672 + 0.259*Tr	1.074 + 0.299*Tr			
LZ-100	0.258 + 0.237*Tr	0.367 + 0.274*Tr	0.578 + 0.318*Tr			
ZH-011	2.478 + 0.231*Tr + 0.082*C	4.470 + 0.281*Tr + 0.131*C	8.591 + 0.331*Tr + 0.239*C			
ZL-011	1.061 + 0.221*Tr + 0.164*C	1.759 + 0.276*Tr + 0.241*C	3.231 + 0.303*Tr + 0.397*C			
ZH-110	2.489 + 0.010*Tr + 0.082*C	4.492 + 0.058*Tr + 0.131*C	8.622 + 0.094*Tr + 0.239*C			
ZL-110	1.072 + 0.018*Tr + 0.164*C	1.773 + 0.077*Tr + 0.241*C	3.262 + 0.106*Tr + 0.397*C			
ZH-001	1.925 + 0.232*Tr + 0.070*C	3.415 + 0.281*Tr + 0.110*C	6.498 + 0.330*Tr + 0.198*C			
ZL-001	0.760 + 0.217*Tr + 0.161*C	1.205 + 0.273*Tr + 0.237*C	2.139 + 0.326*Tr + 0.389*C			
ZH-100	1.936 + 0.011*Tr + 0.070*C	3.433 + 0.059*Tr + 0.110*C	6.527 + 0.099*Tr + 0.198*C			
ZL-100	0.770 + 0.016*Tr + 0.161*C	1.224 + 0.064*Tr + 0.237*C	2.174 + 0.103*Tr + 0.389*C			
Path TM-IO (for pins A B	EN LOWEMI TA TEN)					
F-10100	1.028 + 0.010*Tr + 0.164*C	1.702 + 0.052*Tr + 0.241*C	3.118 + 0.093*Tr + 0.397*C			
R-10100	2.451 + 0.233*Tr + 0.082*C	4.407 + 0.269*Tr + 0.131*C	8.444 + 0.314*Tr + 0.239*C			
F-00110	1.016 + 0.202*Tr + 0.164*C	1.686 + 0.231*Tr + 0.241*C	3.097 + 0.250*Tr + 0.397*C			
R-00110	2.431 + 0.037*Tr + 0.082*C	4.376 + 0.096*Tr + 0.131*C	8.403 + 0.144*Tr + 0.239*C			
F-10000	0.741 + 0.011*Tr + 0.161*C	1.173 + 0.065*Tr + 0.236*C	2.080 + 0.105*Tr + 0.389*C			
R-10000	1.912 + 0.232*Tr + 0.070*C	3.375 + 0.269*Tr + 0.110*C	6.410 + 0.311*Tr + 0.198*C			
F-00010	0.729 + 0.201*Tr + 0.161*C	1.158 + 0.234*Tr + 0.236*C	2.053 + 0.275*Tr + 0.389*C			
R-00010	1.892 + 0.040*Tr + 0.070*C	3.346 + 0.094*Tr + 0.110*C	6.369 + 0.146*Tr + 0.198*C			

Frant	Value (as a function of C in pF and Tr in nS)				
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125		
Path A-IO (for pins EN L	OWEMI TM)				
F-010	0.135 + 0.131*C	0.225 + 0.004*Tr + 0.194*C	0.432 - 0.005*Tr + 0.323*C		
R-010	0.621 - 0.003*Tr + 0.039*C	1.097 + 0.060*C	2.113 - 0.008*Tr + 0.106*C		
F-000	0.065 + 0.132*C	0.105 + 0.002*Tr + 0.197*C	0.191 + 0.003*Tr + 0.328*C		
R-000	0.460 - 0.001*Tr + 0.037*C	0.805 + 0.056*C	1.542 + 0.001*Tr + 0.098*C		
Path EN-IO (for pins LO	WEMITM)				
HZ-10	0.000	0.000	0.000		
LZ-10	0.000	0.000	0.000		
HZ-00	0.000	0.000	0.000		
LZ-00	0.000	0.000	0.000		
ZH-10	0.624 - 0.003*Tr + 0.039*C	1.099 + 0.002*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C		
ZL-10	0.140 + 0.131*C	0.234 + 0.194*C	0.445 + 0.323*C		
ZH-00	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.553 - 0.006*Tr + 0.098*C		
ZL-00	0.068 - 0.002*Tr + 0.132*C	0.108 + 0.197*C	0.198 + 0.328*C		
Path IO-ZI (for pins HYS	T)				
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.231*C		
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C		
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.231*C		
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.146*C		
Path TA-IO (for pins LO)	WEMI TEN TM)				
F-101	0.135 + 0.131*C	0.223 + 0.006*Tr + 0.195*C	0.431 - 0.005*Tr + 0.323*C		
R-101	0.620 - 0.001*Tr + 0.039*C	1.094 + 0.060*C	2.110 - 0.005*Tr + 0.107*C		



F-001	0.065 - 0.002*Tr + 0.133*C	0.104 - 0.001*Tr + 0.197*C	0.193 - 0.008*Tr + 0.328*C
R-001	0.460 - 0.001*Tr + 0.037*C	0.805 - 0.003*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C
Path TEN-IO (for pins L		I	I
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.555 - 0.010*Tr + 0.098*C
ZL-01	0.067 - 0.002*Tr + 0.132*C	0.107 + 0.001*Tr + 0.197*C	0.200 - 0.008*Tr + 0.328*C
ZH-11	0.624 - 0.002*Tr + 0.039*C	1.101 + 0.060*C	2.121 - 0.012*Tr + 0.106*C
ZL-11	0.140 + 0.131*C	0.234 + 0.194*C	0.441 + 0.004*Tr + 0.323*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.624 - 0.001*Tr + 0.039*C	1.099 + 0.003*Tr + 0.060*C	2.119 - 0.011*Tr + 0.107*C
ZL-011	0.140 + 0.131*C	0.234 + 0.194*C	0.445 - 0.008*Tr + 0.323*C
ZH-110	0.623 - 0.002*Tr + 0.039*C	1.098 - 0.001*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C
ZL-110	0.140 + 0.001*Tr + 0.131*C	0.233 + 0.001*Tr + 0.194*C	0.445 - 0.006*Tr + 0.323*C
ZH-001	0.462 - 0.001*Tr + 0.037*C	0.807 + 0.055*C	1.552 - 0.005*Tr + 0.098*C
ZL-001	0.068 + 0.132*C	0.108 + 0.197*C	0.198 + 0.003*Tr + 0.328*C
ZH-100	0.462 - 0.002*Tr + 0.037*C	0.807 - 0.002*Tr + 0.056*C	1.550 - 0.009*Tr + 0.098*C
ZL-100	0.066 + 0.003*Tr + 0.132*C	0.109 - 0.002*Tr + 0.197*C	0.200 - 0.005*Tr + 0.328*C
Path TM-IO (for pins A	-		
F-10100	0.135 + 0.131*C	0.226 + 0.194*C	0.431 - 0.007*Tr + 0.324*C
R-10100	0.621 - 0.002*Tr + 0.039*C	1.094 - 0.002*Tr + 0.060*C	2.111 - 0.010*Tr + 0.107*C
F-00110	0.135 - 0.001*Tr + 0.131*C	0.226 + 0.194*C	0.432 - 0.004*Tr + 0.323*C
R-00110	0.620 + 0.039*C	1.095 - 0.001*Tr + 0.060*C	2.111 - 0.008*Tr + 0.107*C
F-10000	0.064 + 0.001*Tr + 0.133*C	0.104 + 0.002*Tr + 0.197*C	0.192 + 0.328*C
R-10000	0.461 - 0.002*Tr + 0.037*C	0.805 - 0.001*Tr + 0.056*C	1.544 - 0.004*Tr + 0.098*C
F-00010	0.064 + 0.133*C	0.105 + 0.197*C	0.191 + 0.003*Tr + 0.328*C
R-00010	0.460 + 0.037*C	0.805 - 0.002*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	5.697e-06
typ 1.00 25	2.760e-05	9.054e-06
worst 0.90 125	3.633e-04	1.373e-04

Pin Cycle	Internal Energy (uW/MHz)					
Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min	worst 0.90 125 (Max
					values)	values)
For vdd						



IO tog-	0.464 +	0.584 +	0.358 +	0.456 +	0.282 +	0.359 +
gling/Output	0.130*Tr	0.409*Tr	0.058*Tr	0.190*Tr	0.041*Tr	0.131*Tr
stable						
ZI toggling	0.264	0.267 +	0.201	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	5.675 -	6.666 -	4.538 -	5.292 -	3.594 +	4.147 +
gling/Output	0.012*Tr	0.107*Tr	0.015*Tr	0.055*Tr	0.068*Tr	0.092*Tr
stable						
ZI toggling	0.300 +	0.447 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.237*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD2SCARUDQPCZ_EXT_CSF_1V8_FC_LIN

Cell Description

BD2SCARUDQPCZ_EXT_CSF_1V8_FC_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

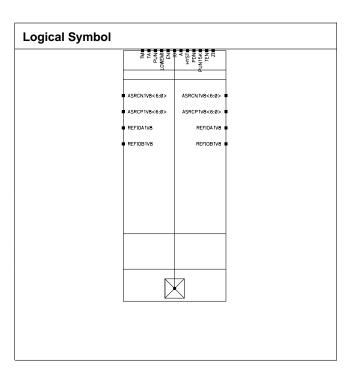
Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)			
	best 1.10 -40	typ 1.00 25	worst 0.90 125	



A Input Cap.	0.0375	0.0365	0.0357
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0330	0.0326	0.0324
HYST Input Cap.	0.0326	0.0323	0.0321
IO Input Cap.	1.3590	1.3583	1.3594
IO Max Load	51.359	51.358	51.359
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0190
PUN Input Cap.	0.0261	0.0261	0.0261
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0374	0.0364	0.0355
TEN Input Cap.	0.0315	0.0311	0.0308
TM Input Cap.	0.0449	0.0442	0.0441
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Event	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L			
F-010	1.021 + 0.186*Tr + 0.164*C	1.689 + 0.223*Tr + 0.241*C	3.105 + 0.240*Tr + 0.397*C
R-010	2.434 + 0.040*Tr + 0.082*C	4.378 + 0.085*Tr + 0.131*C	8.408 + 0.136*Tr + 0.239*C
F-000	0.735 + 0.185*Tr + 0.161*C	1.165 + 0.220*Tr + 0.236*C	2.062 + 0.252*Tr + 0.389*C
R-000	1.895 + 0.040*Tr + 0.070*C	3.351 + 0.086*Tr + 0.110*C	6.374 + 0.133*Tr + 0.198*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.460 + 0.137*Tr	0.649 + 0.195*Tr	1.038 + 0.249*Tr
LZ-10	0.369 + 0.136*Tr	0.527 + 0.194*Tr	0.851 + 0.250*Tr
HZ-00	0.460 + 0.135*Tr	0.648 + 0.197*Tr	1.040 + 0.248*Tr
LZ-00	0.368 + 0.136*Tr	0.526 + 0.195*Tr	0.851 + 0.251*Tr
ZH-10	2.481 + 0.203*Tr + 0.082*C	4.478 + 0.249*Tr + 0.131*C	8.605 + 0.289*Tr + 0.239*C
ZL-10	1.061 + 0.194*Tr + 0.164*C	1.764 + 0.241*Tr + 0.241*C	3.240 + 0.277*Tr + 0.397*C
ZH-00	1.929 + 0.202*Tr + 0.070*C	3.420 + 0.251*Tr + 0.110*C	6.504 + 0.297*Tr + 0.198*C
ZL-00	0.762 + 0.187*Tr + 0.161*C	1.209 + 0.242*Tr + 0.237*C	2.145 + 0.285*Tr + 0.389*C
Path IO-ZI (for pins HYS	ST)		1
F-1	0.357 + 0.225*Tr + 0.119*C	0.493 + 0.263*Tr + 0.205*C	0.726 + 0.305*Tr + 0.309*C
R-1	0.352 + 0.208*Tr + 0.084*C	0.481 + 0.236*Tr + 0.131*C	0.693 + 0.270*Tr + 0.161*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.193*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.078*C	0.457 + 0.046*Tr + 0.119*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO	WEMI TEN TM)		
F-101	1.020 + 0.189*Tr + 0.164*C	1.688 + 0.220*Tr + 0.241*C	3.106 + 0.238*Tr + 0.397*C
R-101	2.434 + 0.039*Tr + 0.082*C	4.381 + 0.087*Tr + 0.131*C	8.408 + 0.134*Tr + 0.239*C
F-001	0.734 + 0.187*Tr + 0.161*C	1.166 + 0.216*Tr + 0.237*C	2.067 + 0.240*Tr + 0.389*C
R-001	1.895 + 0.039*Tr + 0.070*C	3.349 + 0.089*Tr + 0.110*C	6.373 + 0.132*Tr + 0.198*C
Path TEN-IO (for pins L	OWEMI TM)		
HZ-01	0.460 + 0.138*Tr	0.646 + 0.197*Tr	1.036 + 0.253*Tr
LZ-01	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
HZ-11	0.460 + 0.137*Tr	0.647 + 0.195*Tr	1.037 + 0.252*Tr
LZ-11	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
ZH-01	1.929 + 0.203*Tr + 0.070*C	3.422 + 0.246*Tr + 0.110*C	6.508 + 0.283*Tr + 0.198*C
ZL-01	0.762 + 0.187*Tr + 0.161*C	1.208 + 0.244*Tr + 0.237*C	2.147 + 0.279*Tr + 0.389*C
ZH-11	2.481 + 0.202*Tr + 0.082*C	4.477 + 0.246*Tr + 0.131*C	8.605 + 0.290*Tr + 0.239*C
ZL-11	1.062 + 0.192*Tr + 0.164*C	1.762 + 0.243*Tr + 0.241*C	3.234 + 0.287*Tr + 0.398*C



Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.457 + 0.164*Tr	0.644 + 0.230*Tr	1.029 + 0.304*Tr			
LZ-011	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.502*Tr			
HZ-110	0.475 + 0.228*Tr	0.671 + 0.260*Tr	1.073 + 0.303*Tr			
LZ-110	0.258 + 0.237*Tr	0.367 + 0.276*Tr	0.578 + 0.318*Tr			
HZ-001	0.456 + 0.165*Tr	0.641 + 0.234*Tr	1.030 + 0.298*Tr			
LZ-001	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.499*Tr			
HZ-100	0.474 + 0.228*Tr	0.672 + 0.259*Tr	1.074 + 0.299*Tr			
LZ-100	0.258 + 0.237*Tr	0.367 + 0.274*Tr	0.578 + 0.318*Tr			
ZH-011	2.478 + 0.231*Tr + 0.082*C	4.470 + 0.281*Tr + 0.131*C	8.591 + 0.331*Tr + 0.239*C			
ZL-011	1.061 + 0.221*Tr + 0.164*C	1.759 + 0.276*Tr + 0.241*C	3.231 + 0.303*Tr + 0.397*C			
ZH-110	2.489 + 0.010*Tr + 0.082*C	4.492 + 0.058*Tr + 0.131*C	8.622 + 0.094*Tr + 0.239*C			
ZL-110	1.072 + 0.018*Tr + 0.164*C	1.773 + 0.077*Tr + 0.241*C	3.262 + 0.106*Tr + 0.397*C			
ZH-001	1.925 + 0.232*Tr + 0.070*C	3.415 + 0.281*Tr + 0.110*C	6.498 + 0.330*Tr + 0.198*C			
ZL-001	0.760 + 0.217*Tr + 0.161*C	1.205 + 0.273*Tr + 0.237*C	2.139 + 0.326*Tr + 0.389*C			
ZH-100	1.936 + 0.011*Tr + 0.070*C	3.433 + 0.059*Tr + 0.110*C	6.527 + 0.099*Tr + 0.198*C			
ZL-100	0.770 + 0.016*Tr + 0.161*C	1.224 + 0.064*Tr + 0.237*C	2.174 + 0.103*Tr + 0.389*C			
Path TM-IO (for pins A B	EN LOWEMI TA TEN)					
F-10100	1.028 + 0.010*Tr + 0.164*C	1.702 + 0.052*Tr + 0.241*C	3.118 + 0.093*Tr + 0.397*C			
R-10100	2.451 + 0.233*Tr + 0.082*C	4.407 + 0.269*Tr + 0.131*C	8.444 + 0.314*Tr + 0.239*C			
F-00110	1.016 + 0.202*Tr + 0.164*C	1.686 + 0.231*Tr + 0.241*C	3.097 + 0.250*Tr + 0.397*C			
R-00110	2.431 + 0.037*Tr + 0.082*C	4.376 + 0.096*Tr + 0.131*C	8.403 + 0.144*Tr + 0.239*C			
F-10000	0.741 + 0.011*Tr + 0.161*C	1.173 + 0.065*Tr + 0.236*C	2.080 + 0.105*Tr + 0.389*C			
R-10000	1.912 + 0.232*Tr + 0.070*C	3.375 + 0.269*Tr + 0.110*C	6.410 + 0.311*Tr + 0.198*C			
F-00010	0.729 + 0.201*Tr + 0.161*C	1.158 + 0.234*Tr + 0.236*C	2.053 + 0.275*Tr + 0.389*C			
R-00010	1.892 + 0.040*Tr + 0.070*C	3.346 + 0.094*Tr + 0.110*C	6.369 + 0.146*Tr + 0.198*C			

Event	Value (as a function of C in pF and Tr in nS)						
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125				
Path A-IO (for pins EN L	OWEMI TM)						
F-010	0.135 + 0.131*C	0.225 + 0.004*Tr + 0.194*C	0.432 - 0.005*Tr + 0.323*C				
R-010	0.621 - 0.003*Tr + 0.039*C	1.097 + 0.060*C	2.113 - 0.008*Tr + 0.106*C				
F-000	0.065 + 0.132*C	0.105 + 0.002*Tr + 0.197*C	0.191 + 0.003*Tr + 0.328*C				
R-000	0.460 - 0.001*Tr + 0.037*C	0.805 + 0.056*C	1.542 + 0.001*Tr + 0.098*C				
Path EN-IO (for pins LO	WEMITM)						
HZ-10	0.000	0.000	0.000				
LZ-10	0.000	0.000	0.000				
HZ-00	0.000	0.000	0.000				
LZ-00	0.000	0.000	0.000				
ZH-10	0.624 - 0.003*Tr + 0.039*C	1.099 + 0.002*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C				
ZL-10	0.140 + 0.131*C	0.234 + 0.194*C	0.445 + 0.323*C				
ZH-00	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.553 - 0.006*Tr + 0.098*C				
ZL-00	0.068 - 0.002*Tr + 0.132*C	0.108 + 0.197*C	0.198 + 0.328*C				
Path IO-ZI (for pins HYS	ST)						
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.231*C				
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C				
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.231*C				
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.146*C				
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)						
F-101	0.135 + 0.131*C	0.223 + 0.006*Tr + 0.195*C	0.431 - 0.005*Tr + 0.323*C				
R-101	0.620 - 0.001*Tr + 0.039*C	1.094 + 0.060*C	2.110 - 0.005*Tr + 0.107*C				



F-001	0.065 - 0.002*Tr + 0.133*C	0.104 - 0.001*Tr + 0.197*C	0.193 - 0.008*Tr + 0.328*C
R-001	0.460 - 0.001*Tr + 0.037*C	0.805 - 0.003*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C
Path TEN-IO (for pins L		I	I
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.555 - 0.010*Tr + 0.098*C
ZL-01	0.067 - 0.002*Tr + 0.132*C	0.107 + 0.001*Tr + 0.197*C	0.200 - 0.008*Tr + 0.328*C
ZH-11	0.624 - 0.002*Tr + 0.039*C	1.101 + 0.060*C	2.121 - 0.012*Tr + 0.106*C
ZL-11	0.140 + 0.131*C	0.234 + 0.194*C	0.441 + 0.004*Tr + 0.323*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.624 - 0.001*Tr + 0.039*C	1.099 + 0.003*Tr + 0.060*C	2.119 - 0.011*Tr + 0.107*C
ZL-011	0.140 + 0.131*C	0.234 + 0.194*C	0.445 - 0.008*Tr + 0.323*C
ZH-110	0.623 - 0.002*Tr + 0.039*C	1.098 - 0.001*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C
ZL-110	0.140 + 0.001*Tr + 0.131*C	0.233 + 0.001*Tr + 0.194*C	0.445 - 0.006*Tr + 0.323*C
ZH-001	0.462 - 0.001*Tr + 0.037*C	0.807 + 0.055*C	1.552 - 0.005*Tr + 0.098*C
ZL-001	0.068 + 0.132*C	0.108 + 0.197*C	0.198 + 0.003*Tr + 0.328*C
ZH-100	0.462 - 0.002*Tr + 0.037*C	0.807 - 0.002*Tr + 0.056*C	1.550 - 0.009*Tr + 0.098*C
ZL-100	0.066 + 0.003*Tr + 0.132*C	0.109 - 0.002*Tr + 0.197*C	0.200 - 0.005*Tr + 0.328*C
Path TM-IO (for pins A	-		
F-10100	0.135 + 0.131*C	0.226 + 0.194*C	0.431 - 0.007*Tr + 0.324*C
R-10100	0.621 - 0.002*Tr + 0.039*C	1.094 - 0.002*Tr + 0.060*C	2.111 - 0.010*Tr + 0.107*C
F-00110	0.135 - 0.001*Tr + 0.131*C	0.226 + 0.194*C	0.432 - 0.004*Tr + 0.323*C
R-00110	0.620 + 0.039*C	1.095 - 0.001*Tr + 0.060*C	2.111 - 0.008*Tr + 0.107*C
F-10000	0.064 + 0.001*Tr + 0.133*C	0.104 + 0.002*Tr + 0.197*C	0.192 + 0.328*C
R-10000	0.461 - 0.002*Tr + 0.037*C	0.805 - 0.001*Tr + 0.056*C	1.544 - 0.004*Tr + 0.098*C
F-00010	0.064 + 0.133*C	0.105 + 0.197*C	0.191 + 0.003*Tr + 0.328*C
R-00010	0.460 + 0.037*C	0.805 - 0.002*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	5.697e-06
typ 1.00 25	2.760e-05	9.054e-06
worst 0.90 125	3.633e-04	1.373e-04

Pin Cycle	Internal Energy (uW/MHz)					
Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min	worst 0.90 125 (Max
					values)	values)
For vdd						



IO tog-	0.464 +	0.584 +	0.358 +	0.456 +	0.282 +	0.359 +
gling/Output stable	0.130*Tr	0.409*Tr	0.058*Tr	0.190*Tr	0.041*Tr	0.131*Tr
ZI toggling	0.264	0.267 +	0.201	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	5.675 -	6.666 -	4.538 -	5.292 -	3.594 +	4.147 +
gling/Output	0.012*Tr	0.107*Tr	0.015*Tr	0.055*Tr	0.068*Tr	0.092*Tr
stable						
ZI toggling	0.300 +	0.447 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.237*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD2SCARUDQPCZ_EXT_CSF_1V8_FC_OUTER

Cell Description

BD2SCARUDQPCZ_EXT_CSF_1V8_FC_OUTER

- The cell has "dont_use" attribute set in the Synopsys STF
- The cell has "dont_touch" attribute set in the Synopsys STF.

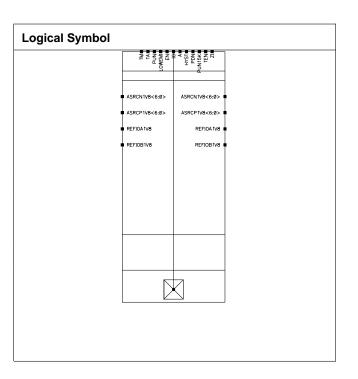
Physical Dimensions

Area(um2): 8307.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0375	0.0365	0.0357
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0330	0.0326	0.0324
HYST Input Cap.	0.0326	0.0323	0.0321
IO Input Cap.	1.3590	1.3583	1.3594
IO Max Load	51.359	51.358	51.359
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0190
PUN Input Cap.	0.0261	0.0261	0.0261
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0374	0.0364	0.0355
TEN Input Cap.	0.0315	0.0311	0.0308
TM Input Cap.	0.0449	0.0442	0.0441
ZI Max Load	0.200	0.200	0.200

Pin	Pin Parameter		Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90		
IO (Input)	Min Transition (ns)	0.375	0.375	0.375		
IO (Input)	Max Transition (ns)	12.0	12.0	12.0		
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35		



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)	-	
F-010	1.021 + 0.186*Tr + 0.164*C	1.689 + 0.223*Tr + 0.241*C	3.105 + 0.240*Tr + 0.397*C
R-010	2.434 + 0.040*Tr + 0.082*C	4.378 + 0.085*Tr + 0.131*C	8.408 + 0.136*Tr + 0.239*C
F-000	0.735 + 0.185*Tr + 0.161*C	1.165 + 0.220*Tr + 0.236*C	2.062 + 0.252*Tr + 0.389*C
R-000	1.895 + 0.040*Tr + 0.070*C	3.351 + 0.086*Tr + 0.110*C	6.374 + 0.133*Tr + 0.198*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.460 + 0.137*Tr	0.649 + 0.195*Tr	1.038 + 0.249*Tr
LZ-10	0.369 + 0.136*Tr	0.527 + 0.194*Tr	0.851 + 0.250*Tr
HZ-00	0.460 + 0.135*Tr	0.648 + 0.197*Tr	1.040 + 0.248*Tr
LZ-00	0.368 + 0.136*Tr	0.526 + 0.195*Tr	0.851 + 0.251*Tr
ZH-10	2.481 + 0.203*Tr + 0.082*C	4.478 + 0.249*Tr + 0.131*C	8.605 + 0.289*Tr + 0.239*C
ZL-10	1.061 + 0.194*Tr + 0.164*C	1.764 + 0.241*Tr + 0.241*C	3.240 + 0.277*Tr + 0.397*C
ZH-00	1.929 + 0.202*Tr + 0.070*C	3.420 + 0.251*Tr + 0.110*C	6.504 + 0.297*Tr + 0.198*C
ZL-00	0.762 + 0.187*Tr + 0.161*C	1.209 + 0.242*Tr + 0.237*C	2.145 + 0.285*Tr + 0.389*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.357 + 0.225*Tr + 0.119*C	0.493 + 0.263*Tr + 0.205*C	0.726 + 0.305*Tr + 0.309*C
R-1	0.352 + 0.208*Tr + 0.084*C	0.481 + 0.236*Tr + 0.131*C	0.693 + 0.270*Tr + 0.161*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.193*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.078*C	0.457 + 0.046*Tr + 0.119*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.020 + 0.189*Tr + 0.164*C	1.688 + 0.220*Tr + 0.241*C	3.106 + 0.238*Tr + 0.397*C
R-101	2.434 + 0.039*Tr + 0.082*C	4.381 + 0.087*Tr + 0.131*C	8.408 + 0.134*Tr + 0.239*C
F-001	0.734 + 0.187*Tr + 0.161*C	1.166 + 0.216*Tr + 0.237*C	2.067 + 0.240*Tr + 0.389*C
R-001	1.895 + 0.039*Tr + 0.070*C	3.349 + 0.089*Tr + 0.110*C	6.373 + 0.132*Tr + 0.198*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.460 + 0.138*Tr	0.646 + 0.197*Tr	1.036 + 0.253*Tr
LZ-01	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
HZ-11	0.460 + 0.137*Tr	0.647 + 0.195*Tr	1.037 + 0.252*Tr
LZ-11	0.368 + 0.137*Tr	0.526 + 0.195*Tr	0.849 + 0.253*Tr
ZH-01	1.929 + 0.203*Tr + 0.070*C	3.422 + 0.246*Tr + 0.110*C	6.508 + 0.283*Tr + 0.198*C
ZL-01	0.762 + 0.187*Tr + 0.161*C	1.208 + 0.244*Tr + 0.237*C	2.147 + 0.279*Tr + 0.389*C
ZH-11	2.481 + 0.202*Tr + 0.082*C	4.477 + 0.246*Tr + 0.131*C	8.605 + 0.290*Tr + 0.239*C
ZL-11	1.062 + 0.192*Tr + 0.164*C	1.762 + 0.243*Tr + 0.241*C	3.234 + 0.287*Tr + 0.398*C



Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.457 + 0.164*Tr	0.644 + 0.230*Tr	1.029 + 0.304*Tr			
LZ-011	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.502*Tr			
HZ-110	0.475 + 0.228*Tr	0.671 + 0.260*Tr	1.073 + 0.303*Tr			
LZ-110	0.258 + 0.237*Tr	0.367 + 0.276*Tr	0.578 + 0.318*Tr			
HZ-001	0.456 + 0.165*Tr	0.641 + 0.234*Tr	1.030 + 0.298*Tr			
LZ-001	0.237 + 0.262*Tr	0.336 + 0.368*Tr	0.521 + 0.499*Tr			
HZ-100	0.474 + 0.228*Tr	0.672 + 0.259*Tr	1.074 + 0.299*Tr			
LZ-100	0.258 + 0.237*Tr	0.367 + 0.274*Tr	0.578 + 0.318*Tr			
ZH-011	2.478 + 0.231*Tr + 0.082*C	4.470 + 0.281*Tr + 0.131*C	8.591 + 0.331*Tr + 0.239*C			
ZL-011	1.061 + 0.221*Tr + 0.164*C	1.759 + 0.276*Tr + 0.241*C	3.231 + 0.303*Tr + 0.397*C			
ZH-110	2.489 + 0.010*Tr + 0.082*C	4.492 + 0.058*Tr + 0.131*C	8.622 + 0.094*Tr + 0.239*C			
ZL-110	1.072 + 0.018*Tr + 0.164*C	1.773 + 0.077*Tr + 0.241*C	3.262 + 0.106*Tr + 0.397*C			
ZH-001	1.925 + 0.232*Tr + 0.070*C	3.415 + 0.281*Tr + 0.110*C	6.498 + 0.330*Tr + 0.198*C			
ZL-001	0.760 + 0.217*Tr + 0.161*C	1.205 + 0.273*Tr + 0.237*C	2.139 + 0.326*Tr + 0.389*C			
ZH-100	1.936 + 0.011*Tr + 0.070*C	3.433 + 0.059*Tr + 0.110*C	6.527 + 0.099*Tr + 0.198*C			
ZL-100	0.770 + 0.016*Tr + 0.161*C	1.224 + 0.064*Tr + 0.237*C	2.174 + 0.103*Tr + 0.389*C			
Path TM-IO (for pins A	EN LOWEMI TA TEN)					
F-10100	1.028 + 0.010*Tr + 0.164*C	1.702 + 0.052*Tr + 0.241*C	3.118 + 0.093*Tr + 0.397*C			
R-10100	2.451 + 0.233*Tr + 0.082*C	4.407 + 0.269*Tr + 0.131*C	8.444 + 0.314*Tr + 0.239*C			
F-00110	1.016 + 0.202*Tr + 0.164*C	1.686 + 0.231*Tr + 0.241*C	3.097 + 0.250*Tr + 0.397*C			
R-00110	2.431 + 0.037*Tr + 0.082*C	4.376 + 0.096*Tr + 0.131*C	8.403 + 0.144*Tr + 0.239*C			
F-10000	0.741 + 0.011*Tr + 0.161*C	1.173 + 0.065*Tr + 0.236*C	2.080 + 0.105*Tr + 0.389*C			
R-10000	1.912 + 0.232*Tr + 0.070*C	3.375 + 0.269*Tr + 0.110*C	6.410 + 0.311*Tr + 0.198*C			
F-00010	0.729 + 0.201*Tr + 0.161*C	1.158 + 0.234*Tr + 0.236*C	2.053 + 0.275*Tr + 0.389*C			
R-00010	1.892 + 0.040*Tr + 0.070*C	3.346 + 0.094*Tr + 0.110*C	6.369 + 0.146*Tr + 0.198*C			

Frank	Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN LOWEMI TM)						
F-010	0.135 + 0.131*C	0.225 + 0.004*Tr + 0.194*C	0.432 - 0.005*Tr + 0.323*C			
R-010	0.621 - 0.003*Tr + 0.039*C	1.097 + 0.060*C	2.113 - 0.008*Tr + 0.106*C			
F-000	0.065 + 0.132*C	0.105 + 0.002*Tr + 0.197*C	0.191 + 0.003*Tr + 0.328*C			
R-000	0.460 - 0.001*Tr + 0.037*C	0.805 + 0.056*C	1.542 + 0.001*Tr + 0.098*C			
Path EN-IO (for pins LO	WEMI TM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.624 - 0.003*Tr + 0.039*C	1.099 + 0.002*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C			
ZL-10	0.140 + 0.131*C	0.234 + 0.194*C	0.445 + 0.323*C			
ZH-00	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.553 - 0.006*Tr + 0.098*C			
ZL-00	0.068 - 0.002*Tr + 0.132*C	0.108 + 0.197*C	0.198 + 0.328*C			
Path IO-ZI (for pins HYS	T)					
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.231*C			
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C			
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.231*C			
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.146*C			
Path TA-IO (for pins LOWEMI TEN TM)						
F-101	0.135 + 0.131*C	0.223 + 0.006*Tr + 0.195*C	0.431 - 0.005*Tr + 0.323*C			
R-101	0.620 - 0.001*Tr + 0.039*C	1.094 + 0.060*C	2.110 - 0.005*Tr + 0.107*C			



F-001	0.065 - 0.002*Tr + 0.133*C	0.104 - 0.001*Tr + 0.197*C	0.193 - 0.008*Tr + 0.328*C				
R-001	0.460 - 0.001*Tr + 0.037*C	0.805 - 0.003*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C				
Path TEN-IO (for pins LOWEMI TM)							
HZ-01	0.000	0.000	0.000				
LZ-01	0.000	0.000	0.000				
HZ-11	0.000	0.000	0.000				
LZ-11	0.000	0.000	0.000				
ZH-01	0.462 - 0.002*Tr + 0.037*C	0.807 + 0.055*C	1.555 - 0.010*Tr + 0.098*C				
ZL-01	0.067 - 0.002*Tr + 0.132*C	0.107 + 0.001*Tr + 0.197*C	0.200 - 0.008*Tr + 0.328*C				
ZH-11	0.624 - 0.002*Tr + 0.039*C	1.101 + 0.060*C	2.121 - 0.012*Tr + 0.106*C				
ZL-11	0.140 + 0.131*C	0.234 + 0.194*C	0.441 + 0.004*Tr + 0.323*C				
Path TM-IO (for pins EN	LOWEMITEN)						
HZ-011	0.000	0.000	0.000				
LZ-011	0.000	0.000	0.000				
HZ-110	0.000	0.000	0.000				
LZ-110	0.000	0.000	0.000				
HZ-001	0.000	0.000	0.000				
LZ-001	0.000	0.000	0.000				
HZ-100	0.000	0.000	0.000				
LZ-100	0.000	0.000	0.000				
ZH-011	0.624 - 0.001*Tr + 0.039*C	1.099 + 0.003*Tr + 0.060*C	2.119 - 0.011*Tr + 0.107*C				
ZL-011	0.140 + 0.131*C	0.234 + 0.194*C	0.445 - 0.008*Tr + 0.323*C				
ZH-110	0.623 - 0.002*Tr + 0.039*C	1.098 - 0.001*Tr + 0.060*C	2.120 - 0.011*Tr + 0.106*C				
ZL-110	0.140 + 0.001*Tr + 0.131*C	0.233 + 0.001*Tr + 0.194*C	0.445 - 0.006*Tr + 0.323*C				
ZH-001	0.462 - 0.001*Tr + 0.037*C	0.807 + 0.055*C	1.552 - 0.005*Tr + 0.098*C				
ZL-001	0.068 + 0.132*C	0.108 + 0.197*C	0.198 + 0.003*Tr + 0.328*C				
ZH-100	0.462 - 0.002*Tr + 0.037*C	0.807 - 0.002*Tr + 0.056*C	1.550 - 0.009*Tr + 0.098*C				
ZL-100	0.066 + 0.003*Tr + 0.132*C	0.109 - 0.002*Tr + 0.197*C	0.200 - 0.005*Tr + 0.328*C				
Path TM-IO (for pins A	-						
F-10100	0.135 + 0.131*C	0.226 + 0.194*C	0.431 - 0.007*Tr + 0.324*C				
R-10100	0.621 - 0.002*Tr + 0.039*C	1.094 - 0.002*Tr + 0.060*C	2.111 - 0.010*Tr + 0.107*C				
F-00110	0.135 - 0.001*Tr + 0.131*C	0.226 + 0.194*C	0.432 - 0.004*Tr + 0.323*C				
R-00110	0.620 + 0.039*C	1.095 - 0.001*Tr + 0.060*C	2.111 - 0.008*Tr + 0.107*C				
F-10000	0.064 + 0.001*Tr + 0.133*C	0.104 + 0.002*Tr + 0.197*C	0.192 + 0.328*C				
R-10000	0.461 - 0.002*Tr + 0.037*C	0.805 - 0.001*Tr + 0.056*C	1.544 - 0.004*Tr + 0.098*C				
F-00010	0.064 + 0.133*C	0.105 + 0.197*C	0.191 + 0.003*Tr + 0.328*C				
R-00010	0.460 + 0.037*C	0.805 - 0.002*Tr + 0.056*C	1.544 - 0.005*Tr + 0.098*C				

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	5.697e-06
typ 1.00 25	2.760e-05	9.054e-06
worst 0.90 125	3.633e-04	1.373e-04

	Pin Cycle	Internal Energy (uW/MHz)					
	FIII Gydle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
Г	For vdd						



IO tog-	0.464 +	0.584 +	0.358 +	0.456 +	0.282 +	0.359 +
gling/Output stable	0.130*Tr	0.409*Tr	0.058*Tr	0.190*Tr	0.041*Tr	0.131*Tr
ZI toggling	0.264	0.267 +	0.201	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	5.675 -	6.666 -	4.538 -	5.292 -	3.594 +	4.147 +
gling/Output	0.012*Tr	0.107*Tr	0.015*Tr	0.055*Tr	0.068*Tr	0.092*Tr
stable						
ZI toggling	0.300 +	0.447 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.237*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD4SCARUDQPCH_EXT_CSF_1V8_CL_LIN

Cell Description

BD4SCARUDQPCH_EXT_CSF_1V8_CL_LIN

- The cell has "dont_use" attribute set in the Synopsys STE.
- The cell has "dont_touch" attribute set in the Synopsys STF.

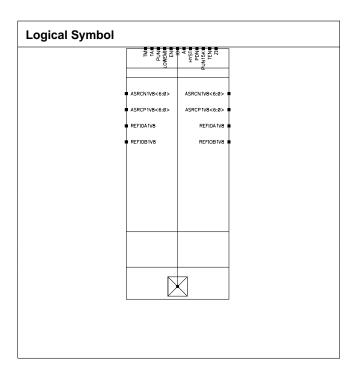
Physical Dimensions

Area(um2): 4252.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0320
IO Input Cap.	1.4255	1.4235	1.4233
IO Max Load	101.425	101.424	101.423
LOWEMI Input Cap.	0.0263	0.0263	0.0263
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0253	0.0249	0.0247
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0358
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0448	0.0441	0.0439
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling	0.825	0.75	0.675
IO (Innut)	(V)			
IO (Input)	Slope thres. low (V)	<u>-</u>	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Output)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L			
F-010	1.062 + 0.188*Tr + 0.084*C	1.749 + 0.220*Tr + 0.123*C	3.196 + 0.223*Tr + 0.204*C
R-010	2.283 + 0.039*Tr + 0.041*C	4.035 + 0.082*Tr + 0.065*C	7.631 + 0.119*Tr + 0.117*C
F-000	0.863 + 0.183*Tr + 0.083*C	1.394 + 0.221*Tr + 0.122*C	2.521 + 0.237*Tr + 0.201*C
R-000	1.957 + 0.040*Tr + 0.037*C	3.425 + 0.081*Tr + 0.059*C	6.444 + 0.121*Tr + 0.107*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.559 + 0.136*Tr	0.779 + 0.191*Tr	1.240 + 0.252*Tr
LZ-10	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.252*Tr
HZ-00	0.558 + 0.136*Tr	0.779 + 0.188*Tr	1.241 + 0.249*Tr
LZ-00	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.251*Tr
ZH-10	2.314 + 0.200*Tr + 0.041*C	4.097 + 0.247*Tr + 0.065*C	7.743 + 0.284*Tr + 0.117*C
ZL-10	1.103 + 0.192*Tr + 0.084*C	1.820 + 0.249*Tr + 0.123*C	3.327 + 0.259*Tr + 0.204*C
ZH-00	1.984 + 0.202*Tr + 0.037*C	3.478 + 0.244*Tr + 0.059*C	6.539 + 0.282*Tr + 0.107*C
ZL-00	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.240*Tr + 0.122*C	2.621 + 0.266*Tr + 0.201*C
Path IO-ZI (for pins HYS	T)		
F-1	0.355 + 0.226*Tr + 0.143*C	0.494 + 0.263*Tr + 0.199*C	0.725 + 0.304*Tr + 0.312*C
R-1	0.352 + 0.208*Tr + 0.088*C	0.477 + 0.238*Tr + 0.139*C	0.693 + 0.269*Tr + 0.209*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.191*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.077*C	0.462 + 0.046*Tr + 0.120*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.061 + 0.189*Tr + 0.084*C	1.750 + 0.217*Tr + 0.123*C	3.193 + 0.233*Tr + 0.204*C
R-101	2.281 + 0.041*Tr + 0.041*C	4.034 + 0.083*Tr + 0.065*C	7.626 + 0.127*Tr + 0.117*C
F-001	0.862 + 0.185*Tr + 0.083*C	1.398 + 0.212*Tr + 0.122*C	2.513 + 0.259*Tr + 0.201*C
R-001	1.957 + 0.040*Tr + 0.037*C	3.424 + 0.085*Tr + 0.059*C	6.443 + 0.121*Tr + 0.107*C
Path TEN-IO (for pins Lo			
HZ-01	0.558 + 0.137*Tr	0.778 + 0.196*Tr	1.237 + 0.243*Tr
LZ-01	0.372 + 0.136*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
HZ-11	0.558 + 0.138*Tr	0.778 + 0.195*Tr	1.240 + 0.247*Tr
LZ-11	0.373 + 0.137*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
ZH-01	1.985 + 0.201*Tr + 0.037*C	3.478 + 0.243*Tr + 0.059*C	6.538 + 0.282*Tr + 0.107*C
ZL-01	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.241*Tr + 0.122*C	2.616 + 0.303*Tr + 0.201*C
ZH-11	2.315 + 0.199*Tr + 0.041*C	4.097 + 0.242*Tr + 0.065*C	7.748 + 0.273*Tr + 0.117*C
ZL-11	1.104 + 0.197*Tr + 0.084*C	1.822 + 0.244*Tr + 0.123*C	3.328 + 0.268*Tr + 0.204*C



Path TM-IO (for pins EN LOWEMI TEN)							
HZ-011	0.555 + 0.165*Tr	0.772 + 0.233*Tr	1.231 + 0.303*Tr				
LZ-011	0.242 + 0.049*Tr	0.342 + 0.105*Tr	0.540 + 0.170*Tr				
HZ-110	0.573 + 0.228*Tr	0.804 + 0.255*Tr	1.278 + 0.297*Tr				
LZ-110	0.262 + 0.238*Tr	0.372 + 0.276*Tr	0.585 + 0.319*Tr				
HZ-001	0.555 + 0.164*Tr	0.774 + 0.230*Tr	1.226 + 0.310*Tr				
LZ-001	0.242 + 0.053*Tr	0.343 + 0.112*Tr	0.540 + 0.178*Tr				
HZ-100	0.573 + 0.228*Tr	0.801 + 0.264*Tr	1.276 + 0.300*Tr				
LZ-100	0.262 + 0.237*Tr	0.372 + 0.276*Tr	0.585 + 0.318*Tr				
ZH-011	2.311 + 0.229*Tr + 0.041*C	4.089 + 0.279*Tr + 0.065*C	7.733 + 0.322*Tr + 0.117*C				
ZL-011	1.102 + 0.223*Tr + 0.084*C	1.817 + 0.278*Tr + 0.123*C	3.321 + 0.311*Tr + 0.204*C				
ZH-110	2.322 + 0.011*Tr + 0.041*C	4.109 + 0.055*Tr + 0.065*C	7.759 + 0.095*Tr + 0.117*C				
ZL-110	1.115 + 0.016*Tr + 0.084*C	1.837 + 0.065*Tr + 0.124*C	3.354 + 0.099*Tr + 0.204*C				
ZH-001	1.981 + 0.231*Tr + 0.037*C	3.471 + 0.279*Tr + 0.059*C	6.527 + 0.320*Tr + 0.107*C				
ZL-001	0.884 + 0.221*Tr + 0.083*C	1.442 + 0.274*Tr + 0.122*C	2.612 + 0.310*Tr + 0.201*C				
ZH-100	1.991 + 0.012*Tr + 0.037*C	3.489 + 0.051*Tr + 0.059*C	6.555 + 0.095*Tr + 0.107*C				
ZL-100	0.896 + 0.013*Tr + 0.083*C	1.462 + 0.062*Tr + 0.122*C	2.639 + 0.114*Tr + 0.201*C				
Path TM-IO (for pins A E	EN LOWEMI TA TEN)						
F-10100	1.070 + 0.009*Tr + 0.084*C	1.758 + 0.056*Tr + 0.124*C	3.205 + 0.096*Tr + 0.204*C				
R-10100	2.300 + 0.230*Tr + 0.041*C	4.059 + 0.265*Tr + 0.065*C	7.665 + 0.303*Tr + 0.117*C				
F-00110	1.056 + 0.205*Tr + 0.084*C	1.743 + 0.230*Tr + 0.123*C	3.185 + 0.257*Tr + 0.204*C				
R-00110	2.279 + 0.040*Tr + 0.041*C	4.030 + 0.090*Tr + 0.065*C	7.624 + 0.135*Tr + 0.117*C				
F-10000	0.871 + 0.009*Tr + 0.083*C	1.408 + 0.054*Tr + 0.122*C	2.528 + 0.107*Tr + 0.201*C				
R-10000	1.974 + 0.232*Tr + 0.037*C	3.450 + 0.264*Tr + 0.059*C	6.479 + 0.304*Tr + 0.107*C				
F-00010	0.858 + 0.201*Tr + 0.083*C	1.388 + 0.235*Tr + 0.122*C	2.510 + 0.273*Tr + 0.200*C				
R-00010	1.954 + 0.040*Tr + 0.037*C	3.420 + 0.089*Tr + 0.059*C	6.437 + 0.137*Tr + 0.107*C				

Event	Value (as a function of C in pF and Tr in nS)						
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125				
Path A-IO (for pins EN L	OWEMI TM)						
F-010	0.157 + 0.002*Tr + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.496 - 0.010*Tr + 0.162*C				
R-010	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.851 + 0.009*Tr + 0.053*C				
F-000	0.116 + 0.066*C	0.192 + 0.004*Tr + 0.098*C	0.365 + 0.162*C				
R-000	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.003*Tr + 0.029*C	1.564 + 0.003*Tr + 0.051*C				
Path EN-IO (for pins LO	Path EN-IO (for pins LOWEMI TM)						
HZ-10	0.000	0.000	0.000				
LZ-10	0.000	0.000	0.000				
HZ-00	0.000	0.000	0.000				
LZ-00	0.000	0.000	0.000				
ZH-10	0.555 - 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.866 - 0.003*Tr + 0.053*C				
ZL-10	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.002*Tr + 0.097*C	0.512 - 0.007*Tr + 0.161*C				
ZH-00	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.003*Tr + 0.029*C	1.573 + 0.003*Tr + 0.051*C				
ZL-00	0.124 + 0.066*C	0.205 - 0.003*Tr + 0.097*C	0.383 - 0.004*Tr + 0.162*C				
Path IO-ZI (for pins HYS	ST)						
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.232*C				
R-1	0.004 + 0.056*C	0.006 + 0.090*C	0.010 + 0.147*C				
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C				
R-0	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.146*C				
Path TA-IO (for pins LO)	WEMI TEN TM)						
F-101	0.157 + 0.065*C	0.263 + 0.003*Tr + 0.097*C	0.495 - 0.003*Tr + 0.161*C				
R-101	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.853 + 0.005*Tr + 0.053*C				



F-001	0.116 + 0.066*C	0.196 - 0.004*Tr + 0.098*C	0.362 + 0.002*Tr + 0.163*C
R-001	0.472 - 0.003*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.562 + 0.005*Tr + 0.051*C
Path TEN-IO (for pins LO	OWEMI TM)	I	I
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.474 - 0.002*Tr + 0.019*C	0.817 + 0.002*Tr + 0.029*C	1.574 + 0.051*C
ZL-01	0.124 + 0.066*C	0.204 - 0.001*Tr + 0.097*C	0.381 + 0.005*Tr + 0.162*C
ZH-11	0.554 + 0.020*C	0.964 + 0.005*Tr + 0.030*C	1.861 + 0.012*Tr + 0.053*C
ZL-11	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.003*Tr + 0.097*C	0.512 - 0.006*Tr + 0.161*C
Path TM-IO (for pins EN	LOWEMI TEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.553 + 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.864 - 0.001*Tr + 0.053*C
ZL-011	0.164 + 0.065*C	0.271 + 0.002*Tr + 0.097*C	0.512 + 0.001*Tr + 0.161*C
ZH-110	0.554 - 0.002*Tr + 0.020*C	0.964 + 0.002*Tr + 0.030*C	1.863 + 0.002*Tr + 0.053*C
ZL-110	0.164 - 0.002*Tr + 0.065*C	0.271 - 0.003*Tr + 0.097*C	0.510 - 0.003*Tr + 0.161*C
ZH-001	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.029*C	1.573 - 0.002*Tr + 0.051*C
ZL-001	0.124 + 0.066*C	0.205 - 0.001*Tr + 0.097*C	0.380 + 0.162*C
ZH-100	0.474 - 0.003*Tr + 0.019*C	0.817 + 0.005*Tr + 0.029*C	1.572 + 0.003*Tr + 0.051*C
ZL-100	0.124 + 0.001*Tr + 0.066*C	0.203 - 0.001*Tr + 0.097*C	0.378 + 0.005*Tr + 0.162*C
Path TM-IO (for pins A E	-		
F-10100	0.158 + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.494 + 0.162*C
R-10100	0.552 - 0.001*Tr + 0.020*C	0.959 + 0.002*Tr + 0.030*C	1.853 - 0.002*Tr + 0.053*C
F-00110	0.158 - 0.002*Tr + 0.065*C	0.261 + 0.003*Tr + 0.097*C	0.495 - 0.002*Tr + 0.162*C
R-00110	0.551 + 0.020*C	0.960 + 0.030*C	1.853 + 0.002*Tr + 0.053*C
F-10000	0.116 + 0.001*Tr + 0.066*C	0.196 - 0.003*Tr + 0.098*C	0.363 - 0.002*Tr + 0.163*C
R-10000	0.472 - 0.002*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.564 + 0.004*Tr + 0.051*C
F-00010	0.116 + 0.066*C	0.193 + 0.098*C	0.365 + 0.006*Tr + 0.162*C
R-00010	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.029*C	1.563 + 0.004*Tr + 0.051*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.048e-06
typ 1.00 25	2.760e-05	1.034e-05
worst 0.90 125	3.633e-04	1.571e-04

Pin Cycle Internal Energy (uW/MHz)							
	FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
	For vdd						



IO tog-	0.465 +	0.584 +	0.358 +	0.456 +	0.282 +	0.360 +
gling/Output	0.129*Tr	0.409*Tr	0.058*Tr	0.191*Tr	0.041*Tr	0.130*Tr
stable						
ZI toggling	0.264	0.266 +	0.202	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.233 +	7.301 +	5.007 +	5.770 -	3.927 +	4.502 +
gling/Output	0.029*Tr	0.026*Tr	0.017*Tr	0.013*Tr	0.014*Tr	0.014*Tr
stable						
ZI toggling	0.300 +	0.453 +	0.223 +	0.329 +	0.172 +	0.237 +
	0.238*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD4SCARUDQPCH_EXT_CSF_1V8_FC_INNER

Cell Description

BD4SCARUDQPCH_EXT_CSF_1V8_FC_INNER

- The cell has "dont_use" attribute set in the Synopsys STF
- The cell has "dont_touch" attribute set in the Synopsys STF.

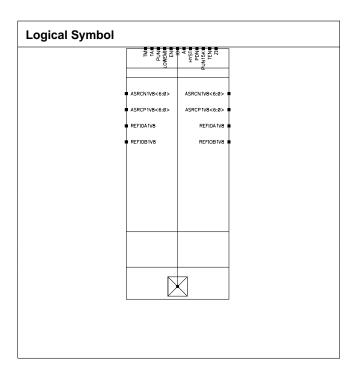
Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter		Value(pF)	
Farameter	best 1.10 -40	typ 1.00 25	worst 0.90 125



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0320
IO Input Cap.	1.4255	1.4235	1.4233
IO Max Load	101.425	101.424	101.423
LOWEMI Input Cap.	0.0263	0.0263	0.0263
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0253	0.0249	0.0247
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0358
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0448	0.0441	0.0439
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value		
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Input)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Output)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L			
F-010	1.062 + 0.188*Tr + 0.084*C	1.749 + 0.220*Tr + 0.123*C	3.196 + 0.223*Tr + 0.204*C
R-010	2.283 + 0.039*Tr + 0.041*C	4.035 + 0.082*Tr + 0.065*C	7.631 + 0.119*Tr + 0.117*C
F-000	0.863 + 0.183*Tr + 0.083*C	1.394 + 0.221*Tr + 0.122*C	2.521 + 0.237*Tr + 0.201*C
R-000	1.957 + 0.040*Tr + 0.037*C	3.425 + 0.081*Tr + 0.059*C	6.444 + 0.121*Tr + 0.107*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.559 + 0.136*Tr	0.779 + 0.191*Tr	1.240 + 0.252*Tr
LZ-10	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.252*Tr
HZ-00	0.558 + 0.136*Tr	0.779 + 0.188*Tr	1.241 + 0.249*Tr
LZ-00	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.251*Tr
ZH-10	2.314 + 0.200*Tr + 0.041*C	4.097 + 0.247*Tr + 0.065*C	7.743 + 0.284*Tr + 0.117*C
ZL-10	1.103 + 0.192*Tr + 0.084*C	1.820 + 0.249*Tr + 0.123*C	3.327 + 0.259*Tr + 0.204*C
ZH-00	1.984 + 0.202*Tr + 0.037*C	3.478 + 0.244*Tr + 0.059*C	6.539 + 0.282*Tr + 0.107*C
ZL-00	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.240*Tr + 0.122*C	2.621 + 0.266*Tr + 0.201*C
Path IO-ZI (for pins HYS	T)		
F-1	0.355 + 0.226*Tr + 0.143*C	0.494 + 0.263*Tr + 0.199*C	0.725 + 0.304*Tr + 0.312*C
R-1	0.352 + 0.208*Tr + 0.088*C	0.477 + 0.238*Tr + 0.139*C	0.693 + 0.269*Tr + 0.209*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.191*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.077*C	0.462 + 0.046*Tr + 0.120*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.061 + 0.189*Tr + 0.084*C	1.750 + 0.217*Tr + 0.123*C	3.193 + 0.233*Tr + 0.204*C
R-101	2.281 + 0.041*Tr + 0.041*C	4.034 + 0.083*Tr + 0.065*C	7.626 + 0.127*Tr + 0.117*C
F-001	0.862 + 0.185*Tr + 0.083*C	1.398 + 0.212*Tr + 0.122*C	2.513 + 0.259*Tr + 0.201*C
R-001	1.957 + 0.040*Tr + 0.037*C	3.424 + 0.085*Tr + 0.059*C	6.443 + 0.121*Tr + 0.107*C
Path TEN-IO (for pins Lo			
HZ-01	0.558 + 0.137*Tr	0.778 + 0.196*Tr	1.237 + 0.243*Tr
LZ-01	0.372 + 0.136*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
HZ-11	0.558 + 0.138*Tr	0.778 + 0.195*Tr	1.240 + 0.247*Tr
LZ-11	0.373 + 0.137*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
ZH-01	1.985 + 0.201*Tr + 0.037*C	3.478 + 0.243*Tr + 0.059*C	6.538 + 0.282*Tr + 0.107*C
ZL-01	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.241*Tr + 0.122*C	2.616 + 0.303*Tr + 0.201*C
ZH-11	2.315 + 0.199*Tr + 0.041*C	4.097 + 0.242*Tr + 0.065*C	7.748 + 0.273*Tr + 0.117*C
ZL-11	1.104 + 0.197*Tr + 0.084*C	1.822 + 0.244*Tr + 0.123*C	3.328 + 0.268*Tr + 0.204*C



Path TM-IO (for pins EN	LOWEMI TEN)		
HZ-011	0.555 + 0.165*Tr	0.772 + 0.233*Tr	1.231 + 0.303*Tr
LZ-011	0.242 + 0.049*Tr	0.342 + 0.105*Tr	0.540 + 0.170*Tr
HZ-110	0.573 + 0.228*Tr	0.804 + 0.255*Tr	1.278 + 0.297*Tr
LZ-110	0.262 + 0.238*Tr	0.372 + 0.276*Tr	0.585 + 0.319*Tr
HZ-001	0.555 + 0.164*Tr	0.774 + 0.230*Tr	1.226 + 0.310*Tr
LZ-001	0.242 + 0.053*Tr	0.343 + 0.112*Tr	0.540 + 0.178*Tr
HZ-100	0.573 + 0.228*Tr	0.801 + 0.264*Tr	1.276 + 0.300*Tr
LZ-100	0.262 + 0.237*Tr	0.372 + 0.276*Tr	0.585 + 0.318*Tr
ZH-011	2.311 + 0.229*Tr + 0.041*C	4.089 + 0.279*Tr + 0.065*C	7.733 + 0.322*Tr + 0.117*C
ZL-011	1.102 + 0.223*Tr + 0.084*C	1.817 + 0.278*Tr + 0.123*C	3.321 + 0.311*Tr + 0.204*C
ZH-110	2.322 + 0.011*Tr + 0.041*C	4.109 + 0.055*Tr + 0.065*C	7.759 + 0.095*Tr + 0.117*C
ZL-110	1.115 + 0.016*Tr + 0.084*C	1.837 + 0.065*Tr + 0.124*C	3.354 + 0.099*Tr + 0.204*C
ZH-001	1.981 + 0.231*Tr + 0.037*C	3.471 + 0.279*Tr + 0.059*C	6.527 + 0.320*Tr + 0.107*C
ZL-001	0.884 + 0.221*Tr + 0.083*C	1.442 + 0.274*Tr + 0.122*C	2.612 + 0.310*Tr + 0.201*C
ZH-100	1.991 + 0.012*Tr + 0.037*C	3.489 + 0.051*Tr + 0.059*C	6.555 + 0.095*Tr + 0.107*C
ZL-100	0.896 + 0.013*Tr + 0.083*C	1.462 + 0.062*Tr + 0.122*C	2.639 + 0.114*Tr + 0.201*C
Path TM-IO (for pins A E	EN LOWEMI TA TEN)		
F-10100	1.070 + 0.009*Tr + 0.084*C	1.758 + 0.056*Tr + 0.124*C	3.205 + 0.096*Tr + 0.204*C
R-10100	2.300 + 0.230*Tr + 0.041*C	4.059 + 0.265*Tr + 0.065*C	7.665 + 0.303*Tr + 0.117*C
F-00110	1.056 + 0.205*Tr + 0.084*C	1.743 + 0.230*Tr + 0.123*C	3.185 + 0.257*Tr + 0.204*C
R-00110	2.279 + 0.040*Tr + 0.041*C	4.030 + 0.090*Tr + 0.065*C	7.624 + 0.135*Tr + 0.117*C
F-10000	0.871 + 0.009*Tr + 0.083*C	1.408 + 0.054*Tr + 0.122*C	2.528 + 0.107*Tr + 0.201*C
R-10000	1.974 + 0.232*Tr + 0.037*C	3.450 + 0.264*Tr + 0.059*C	6.479 + 0.304*Tr + 0.107*C
F-00010	0.858 + 0.201*Tr + 0.083*C	1.388 + 0.235*Tr + 0.122*C	2.510 + 0.273*Tr + 0.200*C
R-00010	1.954 + 0.040*Tr + 0.037*C	3.420 + 0.089*Tr + 0.059*C	6.437 + 0.137*Tr + 0.107*C

Fyont	Value ((as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins E	EN LOWEMI TM)		
F-010	0.157 + 0.002*Tr + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.496 - 0.010*Tr + 0.162*C
R-010	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.851 + 0.009*Tr + 0.053*C
F-000	0.116 + 0.066*C	0.192 + 0.004*Tr + 0.098*C	0.365 + 0.162*C
R-000	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.003*Tr + 0.029*C	1.564 + 0.003*Tr + 0.051*C
Path EN-IO (for pins	LOWEMI TM)		
HZ-10	0.000	0.000	0.000
LZ-10	0.000	0.000	0.000
HZ-00	0.000	0.000	0.000
LZ-00	0.000	0.000	0.000
ZH-10	0.555 - 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.866 - 0.003*Tr + 0.053*C
ZL-10	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.002*Tr + 0.097*C	0.512 - 0.007*Tr + 0.161*C
ZH-00	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.003*Tr + 0.029*C	1.573 + 0.003*Tr + 0.051*C
ZL-00	0.124 + 0.066*C	0.205 - 0.003*Tr + 0.097*C	0.383 - 0.004*Tr + 0.162*C
Path IO-ZI (for pins I	HYST)		
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.232*C
R-1	0.004 + 0.056*C	0.006 + 0.090*C	0.010 + 0.147*C
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C
R-0	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.146*C
Path TA-IO (for pins	LOWEMI TEN TM)		
F-101	0.157 + 0.065*C	0.263 + 0.003*Tr + 0.097*C	0.495 - 0.003*Tr + 0.161*C
R-101	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.853 + 0.005*Tr + 0.053*C



F-001	0.116 + 0.066*C	0.196 - 0.004*Tr + 0.098*C	0.362 + 0.002*Tr + 0.163*C
R-001	0.472 - 0.003*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.562 + 0.005*Tr + 0.051*C
Path TEN-IO (for pins LO	OWEMI TM)	I	I
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.474 - 0.002*Tr + 0.019*C	0.817 + 0.002*Tr + 0.029*C	1.574 + 0.051*C
ZL-01	0.124 + 0.066*C	0.204 - 0.001*Tr + 0.097*C	0.381 + 0.005*Tr + 0.162*C
ZH-11	0.554 + 0.020*C	0.964 + 0.005*Tr + 0.030*C	1.861 + 0.012*Tr + 0.053*C
ZL-11	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.003*Tr + 0.097*C	0.512 - 0.006*Tr + 0.161*C
Path TM-IO (for pins EN	LOWEMI TEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.553 + 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.864 - 0.001*Tr + 0.053*C
ZL-011	0.164 + 0.065*C	0.271 + 0.002*Tr + 0.097*C	0.512 + 0.001*Tr + 0.161*C
ZH-110	0.554 - 0.002*Tr + 0.020*C	0.964 + 0.002*Tr + 0.030*C	1.863 + 0.002*Tr + 0.053*C
ZL-110	0.164 - 0.002*Tr + 0.065*C	0.271 - 0.003*Tr + 0.097*C	0.510 - 0.003*Tr + 0.161*C
ZH-001	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.029*C	1.573 - 0.002*Tr + 0.051*C
ZL-001	0.124 + 0.066*C	0.205 - 0.001*Tr + 0.097*C	0.380 + 0.162*C
ZH-100	0.474 - 0.003*Tr + 0.019*C	0.817 + 0.005*Tr + 0.029*C	1.572 + 0.003*Tr + 0.051*C
ZL-100	0.124 + 0.001*Tr + 0.066*C	0.203 - 0.001*Tr + 0.097*C	0.378 + 0.005*Tr + 0.162*C
Path TM-IO (for pins A E	-		
F-10100	0.158 + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.494 + 0.162*C
R-10100	0.552 - 0.001*Tr + 0.020*C	0.959 + 0.002*Tr + 0.030*C	1.853 - 0.002*Tr + 0.053*C
F-00110	0.158 - 0.002*Tr + 0.065*C	0.261 + 0.003*Tr + 0.097*C	0.495 - 0.002*Tr + 0.162*C
R-00110	0.551 + 0.020*C	0.960 + 0.030*C	1.853 + 0.002*Tr + 0.053*C
F-10000	0.116 + 0.001*Tr + 0.066*C	0.196 - 0.003*Tr + 0.098*C	0.363 - 0.002*Tr + 0.163*C
R-10000	0.472 - 0.002*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.564 + 0.004*Tr + 0.051*C
F-00010	0.116 + 0.066*C	0.193 + 0.098*C	0.365 + 0.006*Tr + 0.162*C
R-00010	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.029*C	1.563 + 0.004*Tr + 0.051*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.048e-06
typ 1.00 25	2.760e-05	1.034e-05
worst 0.90 125	3.633e-04	1.571e-04

	Pin Cycle	Internal Energy (uW/MHz)					
	Fill Cycle	best 1.10 -40	best 1.10 -40	typ 1.00 25	typ 1.00 25	worst 0.90	worst 0.90
		(Min values)	(Max values)	(Min values)	(Max values)	125 (Min values)	125 (Max values)
ſ	For vdd						



IO tog-	0.465 +	0.584 +	0.358 +	0.456 +	0.282 +	0.360 +
gling/Output stable	0.129*Tr	0.409*Tr	0.058*Tr	0.191*Tr	0.041*Tr	0.130*Tr
ZI toggling	0.264	0.266 +	0.202	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.233 +	7.301 +	5.007 +	5.770 -	3.927 +	4.502 +
gling/Output	0.029*Tr	0.026*Tr	0.017*Tr	0.013*Tr	0.014*Tr	0.014*Tr
stable						
ZI toggling	0.300 +	0.453 +	0.223 +	0.329 +	0.172 +	0.237 +
	0.238*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD4SCARUDQPCH_EXT_CSF_1V8_FC_LIN

Cell Description

BD4SCARUDQPCH_EXT_CSF_1V8_FC_LIN

- The cell has "dont_use" attribute set in the Synopsys STE.
- The cell has "dont_touch" attribute set in the Synopsys STF.

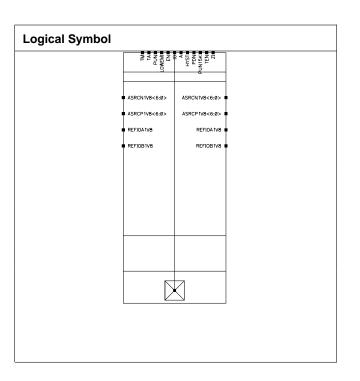
Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0320
IO Input Cap.	1.4255	1.4235	1.4233
IO Max Load	101.425	101.424	101.423
LOWEMI Input Cap.	0.0263	0.0263	0.0263
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0253	0.0249	0.0247
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0358
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0448	0.0441	0.0439
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value			
	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)	-	
F-010	1.062 + 0.188*Tr + 0.084*C	1.749 + 0.220*Tr + 0.123*C	3.196 + 0.223*Tr + 0.204*C
R-010	2.283 + 0.039*Tr + 0.041*C	4.035 + 0.082*Tr + 0.065*C	7.631 + 0.119*Tr + 0.117*C
F-000	0.863 + 0.183*Tr + 0.083*C	1.394 + 0.221*Tr + 0.122*C	2.521 + 0.237*Tr + 0.201*C
R-000	1.957 + 0.040*Tr + 0.037*C	3.425 + 0.081*Tr + 0.059*C	6.444 + 0.121*Tr + 0.107*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.559 + 0.136*Tr	0.779 + 0.191*Tr	1.240 + 0.252*Tr
LZ-10	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.252*Tr
HZ-00	0.558 + 0.136*Tr	0.779 + 0.188*Tr	1.241 + 0.249*Tr
LZ-00	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.251*Tr
ZH-10	2.314 + 0.200*Tr + 0.041*C	4.097 + 0.247*Tr + 0.065*C	7.743 + 0.284*Tr + 0.117*C
ZL-10	1.103 + 0.192*Tr + 0.084*C	1.820 + 0.249*Tr + 0.123*C	3.327 + 0.259*Tr + 0.204*C
ZH-00	1.984 + 0.202*Tr + 0.037*C	3.478 + 0.244*Tr + 0.059*C	6.539 + 0.282*Tr + 0.107*C
ZL-00	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.240*Tr + 0.122*C	2.621 + 0.266*Tr + 0.201*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.355 + 0.226*Tr + 0.143*C	0.494 + 0.263*Tr + 0.199*C	0.725 + 0.304*Tr + 0.312*C
R-1	0.352 + 0.208*Tr + 0.088*C	0.477 + 0.238*Tr + 0.139*C	0.693 + 0.269*Tr + 0.209*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.191*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.077*C	0.462 + 0.046*Tr + 0.120*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.061 + 0.189*Tr + 0.084*C	1.750 + 0.217*Tr + 0.123*C	3.193 + 0.233*Tr + 0.204*C
R-101	2.281 + 0.041*Tr + 0.041*C	4.034 + 0.083*Tr + 0.065*C	7.626 + 0.127*Tr + 0.117*C
F-001	0.862 + 0.185*Tr + 0.083*C	1.398 + 0.212*Tr + 0.122*C	2.513 + 0.259*Tr + 0.201*C
R-001	1.957 + 0.040*Tr + 0.037*C	3.424 + 0.085*Tr + 0.059*C	6.443 + 0.121*Tr + 0.107*C
Path TEN-IO (for pins Lo			
HZ-01	0.558 + 0.137*Tr	0.778 + 0.196*Tr	1.237 + 0.243*Tr
LZ-01	0.372 + 0.136*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
HZ-11	0.558 + 0.138*Tr	0.778 + 0.195*Tr	1.240 + 0.247*Tr
LZ-11	0.373 + 0.137*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
ZH-01	1.985 + 0.201*Tr + 0.037*C	3.478 + 0.243*Tr + 0.059*C	6.538 + 0.282*Tr + 0.107*C
ZL-01	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.241*Tr + 0.122*C	2.616 + 0.303*Tr + 0.201*C
ZH-11	2.315 + 0.199*Tr + 0.041*C	4.097 + 0.242*Tr + 0.065*C	7.748 + 0.273*Tr + 0.117*C
ZL-11	1.104 + 0.197*Tr + 0.084*C	1.822 + 0.244*Tr + 0.123*C	3.328 + 0.268*Tr + 0.204*C



Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.555 + 0.165*Tr	0.772 + 0.233*Tr	1.231 + 0.303*Tr			
LZ-011	0.242 + 0.049*Tr	0.342 + 0.105*Tr	0.540 + 0.170*Tr			
HZ-110	0.573 + 0.228*Tr	0.804 + 0.255*Tr	1.278 + 0.297*Tr			
LZ-110	0.262 + 0.238*Tr	0.372 + 0.276*Tr	0.585 + 0.319*Tr			
HZ-001	0.555 + 0.164*Tr	0.774 + 0.230*Tr	1.226 + 0.310*Tr			
LZ-001	0.242 + 0.053*Tr	0.343 + 0.112*Tr	0.540 + 0.178*Tr			
HZ-100	0.573 + 0.228*Tr	0.801 + 0.264*Tr	1.276 + 0.300*Tr			
LZ-100	0.262 + 0.237*Tr	0.372 + 0.276*Tr	0.585 + 0.318*Tr			
ZH-011	2.311 + 0.229*Tr + 0.041*C	4.089 + 0.279*Tr + 0.065*C	7.733 + 0.322*Tr + 0.117*C			
ZL-011	1.102 + 0.223*Tr + 0.084*C	1.817 + 0.278*Tr + 0.123*C	3.321 + 0.311*Tr + 0.204*C			
ZH-110	2.322 + 0.011*Tr + 0.041*C	4.109 + 0.055*Tr + 0.065*C	7.759 + 0.095*Tr + 0.117*C			
ZL-110	1.115 + 0.016*Tr + 0.084*C	1.837 + 0.065*Tr + 0.124*C	3.354 + 0.099*Tr + 0.204*C			
ZH-001	1.981 + 0.231*Tr + 0.037*C	3.471 + 0.279*Tr + 0.059*C	6.527 + 0.320*Tr + 0.107*C			
ZL-001	0.884 + 0.221*Tr + 0.083*C	1.442 + 0.274*Tr + 0.122*C	2.612 + 0.310*Tr + 0.201*C			
ZH-100	1.991 + 0.012*Tr + 0.037*C	3.489 + 0.051*Tr + 0.059*C	6.555 + 0.095*Tr + 0.107*C			
ZL-100	0.896 + 0.013*Tr + 0.083*C	1.462 + 0.062*Tr + 0.122*C	2.639 + 0.114*Tr + 0.201*C			
Path TM-IO (for pins A E	EN LOWEMI TA TEN)					
F-10100	1.070 + 0.009*Tr + 0.084*C	1.758 + 0.056*Tr + 0.124*C	3.205 + 0.096*Tr + 0.204*C			
R-10100	2.300 + 0.230*Tr + 0.041*C	4.059 + 0.265*Tr + 0.065*C	7.665 + 0.303*Tr + 0.117*C			
F-00110	1.056 + 0.205*Tr + 0.084*C	1.743 + 0.230*Tr + 0.123*C	3.185 + 0.257*Tr + 0.204*C			
R-00110	2.279 + 0.040*Tr + 0.041*C	4.030 + 0.090*Tr + 0.065*C	7.624 + 0.135*Tr + 0.117*C			
F-10000	0.871 + 0.009*Tr + 0.083*C	1.408 + 0.054*Tr + 0.122*C	2.528 + 0.107*Tr + 0.201*C			
R-10000	1.974 + 0.232*Tr + 0.037*C	3.450 + 0.264*Tr + 0.059*C	6.479 + 0.304*Tr + 0.107*C			
F-00010	0.858 + 0.201*Tr + 0.083*C	1.388 + 0.235*Tr + 0.122*C	2.510 + 0.273*Tr + 0.200*C			
R-00010	1.954 + 0.040*Tr + 0.037*C	3.420 + 0.089*Tr + 0.059*C	6.437 + 0.137*Tr + 0.107*C			

Event	Value (as a function of C in pF and Tr in nS)							
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125					
Path A-IO (for pins EN L	OWEMI TM)							
F-010	0.157 + 0.002*Tr + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.496 - 0.010*Tr + 0.162*C					
R-010	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.851 + 0.009*Tr + 0.053*C					
F-000	0.116 + 0.066*C	0.192 + 0.004*Tr + 0.098*C	0.365 + 0.162*C					
R-000	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.003*Tr + 0.029*C	1.564 + 0.003*Tr + 0.051*C					
Path EN-IO (for pins LO	WEMITM)							
HZ-10	0.000	0.000	0.000					
LZ-10	0.000	0.000	0.000					
HZ-00	0.000	0.000	0.000					
LZ-00	0.000	0.000	0.000					
ZH-10	0.555 - 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.866 - 0.003*Tr + 0.053*C					
ZL-10	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.002*Tr + 0.097*C	0.512 - 0.007*Tr + 0.161*C					
ZH-00	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.003*Tr + 0.029*C	1.573 + 0.003*Tr + 0.051*C					
ZL-00	0.124 + 0.066*C	0.205 - 0.003*Tr + 0.097*C	0.383 - 0.004*Tr + 0.162*C					
Path IO-ZI (for pins HYS	ST)							
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.232*C					
R-1	0.004 + 0.056*C	0.006 + 0.090*C	0.010 + 0.147*C					
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C					
R-0	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.146*C					
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)							
F-101	0.157 + 0.065*C	0.263 + 0.003*Tr + 0.097*C	0.495 - 0.003*Tr + 0.161*C					
R-101	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.853 + 0.005*Tr + 0.053*C					



F-001	0.116 + 0.066*C	0.196 - 0.004*Tr + 0.098*C	0.362 + 0.002*Tr + 0.163*C
R-001	0.472 - 0.003*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.562 + 0.005*Tr + 0.051*C
Path TEN-IO (for pins L	OWEMI TM)		
HZ-01	HZ-01 0.000		0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.474 - 0.002*Tr + 0.019*C	0.817 + 0.002*Tr + 0.029*C	1.574 + 0.051*C
ZL-01	0.124 + 0.066*C	0.204 - 0.001*Tr + 0.097*C	0.381 + 0.005*Tr + 0.162*C
ZH-11	0.554 + 0.020*C	0.964 + 0.005*Tr + 0.030*C	1.861 + 0.012*Tr + 0.053*C
ZL-11	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.003*Tr + 0.097*C	0.512 - 0.006*Tr + 0.161*C
Path TM-IO (for pins El			
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.553 + 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.864 - 0.001*Tr + 0.053*C
ZL-011	0.164 + 0.065*C	0.271 + 0.002*Tr + 0.097*C	0.512 + 0.001*Tr + 0.161*C
ZH-110	0.554 - 0.002*Tr + 0.020*C	0.964 + 0.002*Tr + 0.030*C	1.863 + 0.002*Tr + 0.053*C
ZL-110	0.164 - 0.002*Tr + 0.065*C	0.271 - 0.003*Tr + 0.097*C	0.510 - 0.003*Tr + 0.161*C
ZH-001	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.029*C	1.573 - 0.002*Tr + 0.051*C
ZL-001	0.124 + 0.066*C	0.205 - 0.001*Tr + 0.097*C	0.380 + 0.162*C
ZH-100	0.474 - 0.003*Tr + 0.019*C	0.817 + 0.005*Tr + 0.029*C	1.572 + 0.003*Tr + 0.051*C
ZL-100	0.124 + 0.001*Tr + 0.066*C	0.203 - 0.001*Tr + 0.097*C	0.378 + 0.005*Tr + 0.162*C
Path TM-IO (for pins A			
F-10100	0.158 + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.494 + 0.162*C
R-10100	0.552 - 0.001*Tr + 0.020*C	0.959 + 0.002*Tr + 0.030*C	1.853 - 0.002*Tr + 0.053*C
F-00110	0.158 - 0.002*Tr + 0.065*C	0.261 + 0.003*Tr + 0.097*C	0.495 - 0.002*Tr + 0.162*C
R-00110	0.551 + 0.020*C	0.960 + 0.030*C	1.853 + 0.002*Tr + 0.053*C
F-10000	0.116 + 0.001*Tr + 0.066*C	0.196 - 0.003*Tr + 0.098*C	0.363 - 0.002*Tr + 0.163*C
R-10000	0.472 - 0.002*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.564 + 0.004*Tr + 0.051*C
F-00010	0.116 + 0.066*C	0.193 + 0.098*C	0.365 + 0.006*Tr + 0.162*C
R-00010	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.029*C	1.563 + 0.004*Tr + 0.051*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.048e-06
typ 1.00 25	2.760e-05	1.034e-05
worst 0.90 125	3.633e-04	1.571e-04

	Pin Cycle			Internal Ener	rgy (uW/MHz)		
	Fill Cycle	best 1.10 -40	best 1.10 -40	typ 1.00 25	typ 1.00 25	worst 0.90	worst 0.90
		(Min values)	(Max values)	(Min values)	(Max values)	125 (Min values)	125 (Max values)
ſ	For vdd						



		I		I		
IO tog-	0.465 +	0.584 +	0.358 +	0.456 +	0.282 +	0.360 +
gling/Output	0.129*Tr	0.409*Tr	0.058*Tr	0.191*Tr	0.041*Tr	0.130*Tr
stable						
ZI toggling	0.264	0.266 +	0.202	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.233 +	7.301 +	5.007 +	5.770 -	3.927 +	4.502 +
gling/Output	0.029*Tr	0.026*Tr	0.017*Tr	0.013*Tr	0.014*Tr	0.014*Tr
stable						
ZI toggling	0.300 +	0.453 +	0.223 +	0.329 +	0.172 +	0.237 +
	0.238*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD4SCARUDQPCH_EXT_CSF_1V8_FC_OUTER

Cell Description

BD4SCARUDQPCH_EXT_CSF_1V8_FC_OUTER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 8307.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
i arameter	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0320
IO Input Cap.	1.4255	1.4235	1.4233
IO Max Load	101.425	101.424	101.423
LOWEMI Input Cap.	0.0263	0.0263	0.0263
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0253	0.0249	0.0247
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0358
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0448	0.0441	0.0439
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
ГШ	Faiametei	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Input)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Output)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)	-	
F-010	1.062 + 0.188*Tr + 0.084*C	1.749 + 0.220*Tr + 0.123*C	3.196 + 0.223*Tr + 0.204*C
R-010	2.283 + 0.039*Tr + 0.041*C	4.035 + 0.082*Tr + 0.065*C	7.631 + 0.119*Tr + 0.117*C
F-000	0.863 + 0.183*Tr + 0.083*C	1.394 + 0.221*Tr + 0.122*C	2.521 + 0.237*Tr + 0.201*C
R-000	1.957 + 0.040*Tr + 0.037*C	3.425 + 0.081*Tr + 0.059*C	6.444 + 0.121*Tr + 0.107*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.559 + 0.136*Tr	0.779 + 0.191*Tr	1.240 + 0.252*Tr
LZ-10	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.252*Tr
HZ-00	0.558 + 0.136*Tr	0.779 + 0.188*Tr	1.241 + 0.249*Tr
LZ-00	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.251*Tr
ZH-10	2.314 + 0.200*Tr + 0.041*C	4.097 + 0.247*Tr + 0.065*C	7.743 + 0.284*Tr + 0.117*C
ZL-10	1.103 + 0.192*Tr + 0.084*C	1.820 + 0.249*Tr + 0.123*C	3.327 + 0.259*Tr + 0.204*C
ZH-00	1.984 + 0.202*Tr + 0.037*C	3.478 + 0.244*Tr + 0.059*C	6.539 + 0.282*Tr + 0.107*C
ZL-00	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.240*Tr + 0.122*C	2.621 + 0.266*Tr + 0.201*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.355 + 0.226*Tr + 0.143*C	0.494 + 0.263*Tr + 0.199*C	0.725 + 0.304*Tr + 0.312*C
R-1	0.352 + 0.208*Tr + 0.088*C	0.477 + 0.238*Tr + 0.139*C	0.693 + 0.269*Tr + 0.209*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.191*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.077*C	0.462 + 0.046*Tr + 0.120*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.061 + 0.189*Tr + 0.084*C	1.750 + 0.217*Tr + 0.123*C	3.193 + 0.233*Tr + 0.204*C
R-101	2.281 + 0.041*Tr + 0.041*C	4.034 + 0.083*Tr + 0.065*C	7.626 + 0.127*Tr + 0.117*C
F-001	0.862 + 0.185*Tr + 0.083*C	1.398 + 0.212*Tr + 0.122*C	2.513 + 0.259*Tr + 0.201*C
R-001	1.957 + 0.040*Tr + 0.037*C	3.424 + 0.085*Tr + 0.059*C	6.443 + 0.121*Tr + 0.107*C
Path TEN-IO (for pins Lo			
HZ-01	0.558 + 0.137*Tr	0.778 + 0.196*Tr	1.237 + 0.243*Tr
LZ-01	0.372 + 0.136*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
HZ-11	0.558 + 0.138*Tr	0.778 + 0.195*Tr	1.240 + 0.247*Tr
LZ-11	0.373 + 0.137*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
ZH-01	1.985 + 0.201*Tr + 0.037*C	3.478 + 0.243*Tr + 0.059*C	6.538 + 0.282*Tr + 0.107*C
ZL-01	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.241*Tr + 0.122*C	2.616 + 0.303*Tr + 0.201*C
ZH-11	2.315 + 0.199*Tr + 0.041*C	4.097 + 0.242*Tr + 0.065*C	7.748 + 0.273*Tr + 0.117*C
ZL-11	1.104 + 0.197*Tr + 0.084*C	1.822 + 0.244*Tr + 0.123*C	3.328 + 0.268*Tr + 0.204*C



93/313

Path TM-IO (for pins EN LOWEMI TEN)					
HZ-011	0.555 + 0.165*Tr	0.772 + 0.233*Tr	1.231 + 0.303*Tr		
LZ-011	0.242 + 0.049*Tr	0.342 + 0.105*Tr	0.540 + 0.170*Tr		
HZ-110	0.573 + 0.228*Tr	0.804 + 0.255*Tr	1.278 + 0.297*Tr		
LZ-110	0.262 + 0.238*Tr	0.372 + 0.276*Tr	0.585 + 0.319*Tr		
HZ-001	0.555 + 0.164*Tr	0.774 + 0.230*Tr	1.226 + 0.310*Tr		
LZ-001	0.242 + 0.053*Tr	0.343 + 0.112*Tr	0.540 + 0.178*Tr		
HZ-100	0.573 + 0.228*Tr	0.801 + 0.264*Tr	1.276 + 0.300*Tr		
LZ-100	0.262 + 0.237*Tr	0.372 + 0.276*Tr	0.585 + 0.318*Tr		
ZH-011	2.311 + 0.229*Tr + 0.041*C	4.089 + 0.279*Tr + 0.065*C	7.733 + 0.322*Tr + 0.117*C		
ZL-011	1.102 + 0.223*Tr + 0.084*C	1.817 + 0.278*Tr + 0.123*C	3.321 + 0.311*Tr + 0.204*C		
ZH-110	2.322 + 0.011*Tr + 0.041*C	4.109 + 0.055*Tr + 0.065*C	7.759 + 0.095*Tr + 0.117*C		
ZL-110	1.115 + 0.016*Tr + 0.084*C	1.837 + 0.065*Tr + 0.124*C	3.354 + 0.099*Tr + 0.204*C		
ZH-001	1.981 + 0.231*Tr + 0.037*C	3.471 + 0.279*Tr + 0.059*C	6.527 + 0.320*Tr + 0.107*C		
ZL-001	0.884 + 0.221*Tr + 0.083*C	1.442 + 0.274*Tr + 0.122*C	2.612 + 0.310*Tr + 0.201*C		
ZH-100	1.991 + 0.012*Tr + 0.037*C	3.489 + 0.051*Tr + 0.059*C	6.555 + 0.095*Tr + 0.107*C		
ZL-100	0.896 + 0.013*Tr + 0.083*C	1.462 + 0.062*Tr + 0.122*C	2.639 + 0.114*Tr + 0.201*C		
Path TM-IO (for pins A E	EN LOWEMI TA TEN)				
F-10100	1.070 + 0.009*Tr + 0.084*C	1.758 + 0.056*Tr + 0.124*C	3.205 + 0.096*Tr + 0.204*C		
R-10100	2.300 + 0.230*Tr + 0.041*C	4.059 + 0.265*Tr + 0.065*C	7.665 + 0.303*Tr + 0.117*C		
F-00110	1.056 + 0.205*Tr + 0.084*C	1.743 + 0.230*Tr + 0.123*C	3.185 + 0.257*Tr + 0.204*C		
R-00110	2.279 + 0.040*Tr + 0.041*C	4.030 + 0.090*Tr + 0.065*C	7.624 + 0.135*Tr + 0.117*C		
F-10000	0.871 + 0.009*Tr + 0.083*C	1.408 + 0.054*Tr + 0.122*C	2.528 + 0.107*Tr + 0.201*C		
R-10000	1.974 + 0.232*Tr + 0.037*C	3.450 + 0.264*Tr + 0.059*C	6.479 + 0.304*Tr + 0.107*C		
F-00010	0.858 + 0.201*Tr + 0.083*C	1.388 + 0.235*Tr + 0.122*C	2.510 + 0.273*Tr + 0.200*C		
R-00010	1.954 + 0.040*Tr + 0.037*C	3.420 + 0.089*Tr + 0.059*C	6.437 + 0.137*Tr + 0.107*C		

Event	Value (Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125				
Path A-IO (for pins I	EN LOWEMI TM)						
F-010	0.157 + 0.002*Tr + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.496 - 0.010*Tr + 0.162*C				
R-010	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.851 + 0.009*Tr + 0.053*C				
F-000	0.116 + 0.066*C	0.192 + 0.004*Tr + 0.098*C	0.365 + 0.162*C				
R-000	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.003*Tr + 0.029*C	1.564 + 0.003*Tr + 0.051*C				
Path EN-IO (for pins	LOWEMITM)						
HZ-10	0.000	0.000	0.000				
LZ-10	0.000	0.000	0.000				
HZ-00	0.000	0.000	0.000				
LZ-00	0.000	0.000	0.000				
ZH-10	0.555 - 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.866 - 0.003*Tr + 0.053*C				
ZL-10	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.002*Tr + 0.097*C	0.512 - 0.007*Tr + 0.161*C				
ZH-00	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.003*Tr + 0.029*C	1.573 + 0.003*Tr + 0.051*0				
ZL-00	0.124 + 0.066*C	0.205 - 0.003*Tr + 0.097*C	0.383 - 0.004*Tr + 0.162*C				
Path IO-ZI (for pins	HYST)						
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.232*C				
R-1	0.004 + 0.056*C	0.006 + 0.090*C	0.010 + 0.147*C				
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C				
R-0	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.146*C				
Path TA-IO (for pins	LOWEMI TEN TM)						
F-101	0.157 + 0.065*C	0.263 + 0.003*Tr + 0.097*C	0.495 - 0.003*Tr + 0.161*C				
R-101	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.853 + 0.005*Tr + 0.053*0				



F-001	0.116 + 0.066*C	0.196 - 0.004*Tr + 0.098*C	0.362 + 0.002*Tr + 0.163*C
R-001	0.472 - 0.003*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.562 + 0.005*Tr + 0.051*C
Path TEN-IO (for pins LO	OWEMI TM)	I	I
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.474 - 0.002*Tr + 0.019*C	0.817 + 0.002*Tr + 0.029*C	1.574 + 0.051*C
ZL-01	0.124 + 0.066*C	0.204 - 0.001*Tr + 0.097*C	0.381 + 0.005*Tr + 0.162*C
ZH-11	0.554 + 0.020*C	0.964 + 0.005*Tr + 0.030*C	1.861 + 0.012*Tr + 0.053*C
ZL-11	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.003*Tr + 0.097*C	0.512 - 0.006*Tr + 0.161*C
Path TM-IO (for pins EN	LOWEMI TEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.553 + 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.864 - 0.001*Tr + 0.053*C
ZL-011	0.164 + 0.065*C	0.271 + 0.002*Tr + 0.097*C	0.512 + 0.001*Tr + 0.161*C
ZH-110	0.554 - 0.002*Tr + 0.020*C	0.964 + 0.002*Tr + 0.030*C	1.863 + 0.002*Tr + 0.053*C
ZL-110	0.164 - 0.002*Tr + 0.065*C	0.271 - 0.003*Tr + 0.097*C	0.510 - 0.003*Tr + 0.161*C
ZH-001	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.029*C	1.573 - 0.002*Tr + 0.051*C
ZL-001	0.124 + 0.066*C	0.205 - 0.001*Tr + 0.097*C	0.380 + 0.162*C
ZH-100	0.474 - 0.003*Tr + 0.019*C	0.817 + 0.005*Tr + 0.029*C	1.572 + 0.003*Tr + 0.051*C
ZL-100	0.124 + 0.001*Tr + 0.066*C	0.203 - 0.001*Tr + 0.097*C	0.378 + 0.005*Tr + 0.162*C
Path TM-IO (for pins A E	-		
F-10100	0.158 + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.494 + 0.162*C
R-10100	0.552 - 0.001*Tr + 0.020*C	0.959 + 0.002*Tr + 0.030*C	1.853 - 0.002*Tr + 0.053*C
F-00110	0.158 - 0.002*Tr + 0.065*C	0.261 + 0.003*Tr + 0.097*C	0.495 - 0.002*Tr + 0.162*C
R-00110	0.551 + 0.020*C	0.960 + 0.030*C	1.853 + 0.002*Tr + 0.053*C
F-10000	0.116 + 0.001*Tr + 0.066*C	0.196 - 0.003*Tr + 0.098*C	0.363 - 0.002*Tr + 0.163*C
R-10000	0.472 - 0.002*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.564 + 0.004*Tr + 0.051*C
F-00010	0.116 + 0.066*C	0.193 + 0.098*C	0.365 + 0.006*Tr + 0.162*C
R-00010	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.029*C	1.563 + 0.004*Tr + 0.051*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.048e-06
typ 1.00 25	2.760e-05	1.034e-05
worst 0.90 125	3.633e-04	1.571e-04

	Pin Cycle	Internal Energy (uW/MHz)					
	Fill Cycle	best 1.10 -40	best 1.10 -40	typ 1.00 25	typ 1.00 25	worst 0.90	worst 0.90
		(Min values)	(Max values)	(Min values)	(Max values)	125 (Min values)	125 (Max values)
ſ	For vdd						



IO tog-	0.465 +	0.584 +	0.358 +	0.456 +	0.282 +	0.360 +
gling/Output	0.129*Tr	0.409*Tr	0.058*Tr	0.191*Tr	0.041*Tr	0.130*Tr
stable						
ZI toggling	0.264	0.266 +	0.202	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.233 +	7.301 +	5.007 +	5.770 -	3.927 +	4.502 +
gling/Output	0.029*Tr	0.026*Tr	0.017*Tr	0.013*Tr	0.014*Tr	0.014*Tr
stable						
ZI toggling	0.300 +	0.453 +	0.223 +	0.329 +	0.172 +	0.237 +
	0.238*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD4SCARUDQPCL_EXT_CSF_1V8_CL_LIN

Cell Description

BD4SCARUDQPCL_EXT_CSF_1V8_CL_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

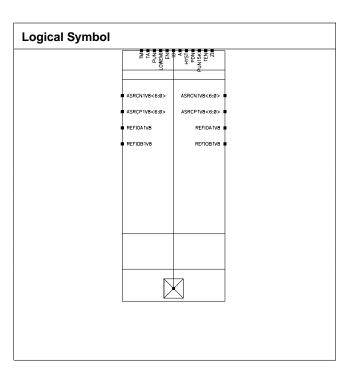
Physical Dimensions

Area(um2): 4252.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	Α
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter		Value(pF)	
rarameter	best 1.10 -40	typ 1.00 25	worst 0.90 125



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0320
IO Input Cap.	1.4255	1.4235	1.4233
IO Max Load	101.425	101.424	101.423
LOWEMI Input Cap.	0.0263	0.0263	0.0263
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0253	0.0249	0.0247
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0358
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0448	0.0441	0.0439
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
ГШ	Faiametei	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Input)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Output)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L			
F-010	1.062 + 0.188*Tr + 0.084*C	1.749 + 0.220*Tr + 0.123*C	3.196 + 0.223*Tr + 0.204*C
R-010	2.283 + 0.039*Tr + 0.041*C	4.035 + 0.082*Tr + 0.065*C	7.631 + 0.119*Tr + 0.117*C
F-000	0.863 + 0.183*Tr + 0.083*C	1.394 + 0.221*Tr + 0.122*C	2.521 + 0.237*Tr + 0.201*C
R-000	1.957 + 0.040*Tr + 0.037*C	3.425 + 0.081*Tr + 0.059*C	6.444 + 0.121*Tr + 0.107*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.559 + 0.136*Tr	0.779 + 0.191*Tr	1.240 + 0.252*Tr
LZ-10	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.252*Tr
HZ-00	0.558 + 0.136*Tr	0.779 + 0.188*Tr	1.241 + 0.249*Tr
LZ-00	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.251*Tr
ZH-10	2.314 + 0.200*Tr + 0.041*C	4.097 + 0.247*Tr + 0.065*C	7.743 + 0.284*Tr + 0.117*C
ZL-10	1.103 + 0.192*Tr + 0.084*C	1.820 + 0.249*Tr + 0.123*C	3.327 + 0.259*Tr + 0.204*C
ZH-00	1.984 + 0.202*Tr + 0.037*C	3.478 + 0.244*Tr + 0.059*C	6.539 + 0.282*Tr + 0.107*C
ZL-00	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.240*Tr + 0.122*C	2.621 + 0.266*Tr + 0.201*C
Path IO-ZI (for pins HYS	T)		
F-1	0.355 + 0.226*Tr + 0.143*C	0.494 + 0.263*Tr + 0.199*C	0.725 + 0.304*Tr + 0.312*C
R-1	0.352 + 0.208*Tr + 0.088*C	0.477 + 0.238*Tr + 0.139*C	0.693 + 0.269*Tr + 0.209*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.191*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.077*C	0.462 + 0.046*Tr + 0.120*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.061 + 0.189*Tr + 0.084*C	1.750 + 0.217*Tr + 0.123*C	3.193 + 0.233*Tr + 0.204*C
R-101	2.281 + 0.041*Tr + 0.041*C	4.034 + 0.083*Tr + 0.065*C	7.626 + 0.127*Tr + 0.117*C
F-001	0.862 + 0.185*Tr + 0.083*C	1.398 + 0.212*Tr + 0.122*C	2.513 + 0.259*Tr + 0.201*C
R-001	1.957 + 0.040*Tr + 0.037*C	3.424 + 0.085*Tr + 0.059*C	6.443 + 0.121*Tr + 0.107*C
Path TEN-IO (for pins Lo			
HZ-01	0.558 + 0.137*Tr	0.778 + 0.196*Tr	1.237 + 0.243*Tr
LZ-01	0.372 + 0.136*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
HZ-11	0.558 + 0.138*Tr	0.778 + 0.195*Tr	1.240 + 0.247*Tr
LZ-11	0.373 + 0.137*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
ZH-01	1.985 + 0.201*Tr + 0.037*C	3.478 + 0.243*Tr + 0.059*C	6.538 + 0.282*Tr + 0.107*C
ZL-01	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.241*Tr + 0.122*C	2.616 + 0.303*Tr + 0.201*C
ZH-11	2.315 + 0.199*Tr + 0.041*C	4.097 + 0.242*Tr + 0.065*C	7.748 + 0.273*Tr + 0.117*C
ZL-11	1.104 + 0.197*Tr + 0.084*C	1.822 + 0.244*Tr + 0.123*C	3.328 + 0.268*Tr + 0.204*C



99/313

Path TM-IO (for pins E	N LOWEMI TEN)		
HZ-011	0.555 + 0.165*Tr	0.772 + 0.233*Tr	1.231 + 0.303*Tr
LZ-011	0.242 + 0.049*Tr	0.342 + 0.105*Tr	0.540 + 0.170*Tr
HZ-110	0.573 + 0.228*Tr	0.804 + 0.255*Tr	1.278 + 0.297*Tr
LZ-110	0.262 + 0.238*Tr	0.372 + 0.276*Tr	0.585 + 0.319*Tr
HZ-001	0.555 + 0.164*Tr	0.774 + 0.230*Tr	1.226 + 0.310*Tr
LZ-001	0.242 + 0.053*Tr	0.343 + 0.112*Tr	0.540 + 0.178*Tr
HZ-100	0.573 + 0.228*Tr	0.801 + 0.264*Tr	1.276 + 0.300*Tr
LZ-100	0.262 + 0.237*Tr	0.372 + 0.276*Tr	0.585 + 0.318*Tr
ZH-011	2.311 + 0.229*Tr + 0.041*C	4.089 + 0.279*Tr + 0.065*C	7.733 + 0.322*Tr + 0.117*C
ZL-011	1.102 + 0.223*Tr + 0.084*C	1.817 + 0.278*Tr + 0.123*C	3.321 + 0.311*Tr + 0.204*C
ZH-110	2.322 + 0.011*Tr + 0.041*C	4.109 + 0.055*Tr + 0.065*C	7.759 + 0.095*Tr + 0.117*C
ZL-110	1.115 + 0.016*Tr + 0.084*C	1.837 + 0.065*Tr + 0.124*C	3.354 + 0.099*Tr + 0.204*C
ZH-001	1.981 + 0.231*Tr + 0.037*C	3.471 + 0.279*Tr + 0.059*C	6.527 + 0.320*Tr + 0.107*C
ZL-001	0.884 + 0.221*Tr + 0.083*C	1.442 + 0.274*Tr + 0.122*C	2.612 + 0.310*Tr + 0.201*C
ZH-100	1.991 + 0.012*Tr + 0.037*C	3.489 + 0.051*Tr + 0.059*C	6.555 + 0.095*Tr + 0.107*C
ZL-100	0.896 + 0.013*Tr + 0.083*C	1.462 + 0.062*Tr + 0.122*C	2.639 + 0.114*Tr + 0.201*C
Path TM-IO (for pins A	EN LOWEMI TA TEN)		
F-10100	1.070 + 0.009*Tr + 0.084*C	1.758 + 0.056*Tr + 0.124*C	3.205 + 0.096*Tr + 0.204*C
R-10100	2.300 + 0.230*Tr + 0.041*C	4.059 + 0.265*Tr + 0.065*C	7.665 + 0.303*Tr + 0.117*C
F-00110	1.056 + 0.205*Tr + 0.084*C	1.743 + 0.230*Tr + 0.123*C	3.185 + 0.257*Tr + 0.204*C
R-00110	2.279 + 0.040*Tr + 0.041*C	4.030 + 0.090*Tr + 0.065*C	7.624 + 0.135*Tr + 0.117*C
F-10000	0.871 + 0.009*Tr + 0.083*C	1.408 + 0.054*Tr + 0.122*C	2.528 + 0.107*Tr + 0.201*C
R-10000	1.974 + 0.232*Tr + 0.037*C	3.450 + 0.264*Tr + 0.059*C	6.479 + 0.304*Tr + 0.107*C
F-00010	0.858 + 0.201*Tr + 0.083*C	1.388 + 0.235*Tr + 0.122*C	2.510 + 0.273*Tr + 0.200*C
R-00010	1.954 + 0.040*Tr + 0.037*C	3.420 + 0.089*Tr + 0.059*C	6.437 + 0.137*Tr + 0.107*C

Event	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins E	N LOWEMI TM)		
F-010	0.157 + 0.002*Tr + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.496 - 0.010*Tr + 0.162*C
R-010	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.851 + 0.009*Tr + 0.053*C
F-000	0.116 + 0.066*C	0.192 + 0.004*Tr + 0.098*C	0.365 + 0.162*C
R-000	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.003*Tr + 0.029*C	1.564 + 0.003*Tr + 0.051*C
Path EN-IO (for pins	LOWEMI TM)		
HZ-10	0.000	0.000	0.000
LZ-10	0.000	0.000	0.000
HZ-00	0.000	0.000	0.000
LZ-00	0.000	0.000	0.000
ZH-10	0.555 - 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.866 - 0.003*Tr + 0.053*C
ZL-10	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.002*Tr + 0.097*C	0.512 - 0.007*Tr + 0.161*C
ZH-00	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.003*Tr + 0.029*C	1.573 + 0.003*Tr + 0.051*C
ZL-00	0.124 + 0.066*C	0.205 - 0.003*Tr + 0.097*C	0.383 - 0.004*Tr + 0.162*C
Path IO-ZI (for pins I	IYST)		
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.232*C
R-1	0.004 + 0.056*C	0.006 + 0.090*C	0.010 + 0.147*C
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C
R-0	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.146*C
Path TA-IO (for pins	LOWEMI TEN TM)	•	
F-101	0.157 + 0.065*C	0.263 + 0.003*Tr + 0.097*C	0.495 - 0.003*Tr + 0.161*C
R-101	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.853 + 0.005*Tr + 0.053*C



F-001	0.116 + 0.066*C	0.196 - 0.004*Tr + 0.098*C	0.362 + 0.002*Tr + 0.163*C
R-001	0.472 - 0.003*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.562 + 0.005*Tr + 0.051*C
Path TEN-IO (for pins LO	OWEMI TM)	I	I
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.474 - 0.002*Tr + 0.019*C	0.817 + 0.002*Tr + 0.029*C	1.574 + 0.051*C
ZL-01	0.124 + 0.066*C	0.204 - 0.001*Tr + 0.097*C	0.381 + 0.005*Tr + 0.162*C
ZH-11	0.554 + 0.020*C	0.964 + 0.005*Tr + 0.030*C	1.861 + 0.012*Tr + 0.053*C
ZL-11	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.003*Tr + 0.097*C	0.512 - 0.006*Tr + 0.161*C
Path TM-IO (for pins EN	LOWEMI TEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.553 + 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.864 - 0.001*Tr + 0.053*C
ZL-011	0.164 + 0.065*C	0.271 + 0.002*Tr + 0.097*C	0.512 + 0.001*Tr + 0.161*C
ZH-110	0.554 - 0.002*Tr + 0.020*C	0.964 + 0.002*Tr + 0.030*C	1.863 + 0.002*Tr + 0.053*C
ZL-110	0.164 - 0.002*Tr + 0.065*C	0.271 - 0.003*Tr + 0.097*C	0.510 - 0.003*Tr + 0.161*C
ZH-001	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.029*C	1.573 - 0.002*Tr + 0.051*C
ZL-001	0.124 + 0.066*C	0.205 - 0.001*Tr + 0.097*C	0.380 + 0.162*C
ZH-100	0.474 - 0.003*Tr + 0.019*C	0.817 + 0.005*Tr + 0.029*C	1.572 + 0.003*Tr + 0.051*C
ZL-100	0.124 + 0.001*Tr + 0.066*C	0.203 - 0.001*Tr + 0.097*C	0.378 + 0.005*Tr + 0.162*C
Path TM-IO (for pins A E	-		
F-10100	0.158 + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.494 + 0.162*C
R-10100	0.552 - 0.001*Tr + 0.020*C	0.959 + 0.002*Tr + 0.030*C	1.853 - 0.002*Tr + 0.053*C
F-00110	0.158 - 0.002*Tr + 0.065*C	0.261 + 0.003*Tr + 0.097*C	0.495 - 0.002*Tr + 0.162*C
R-00110	0.551 + 0.020*C	0.960 + 0.030*C	1.853 + 0.002*Tr + 0.053*C
F-10000	0.116 + 0.001*Tr + 0.066*C	0.196 - 0.003*Tr + 0.098*C	0.363 - 0.002*Tr + 0.163*C
R-10000	0.472 - 0.002*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.564 + 0.004*Tr + 0.051*C
F-00010	0.116 + 0.066*C	0.193 + 0.098*C	0.365 + 0.006*Tr + 0.162*C
R-00010	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.029*C	1.563 + 0.004*Tr + 0.051*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.048e-06
typ 1.00 25	2.760e-05	1.034e-05
worst 0.90 125	3.633e-04	1.571e-04

	Pin Cycle	Internal Energy (uW/MHz)					
best 1.10 -40 best 1.10 -40 typ 1.00 25 typ 1.00 25 worst 0.90					worst 0.90		
		(Min values)	(Max values)	(Min values)	(Max values)	125 (Min values)	125 (Max values)
ſ	For vdd						



IO tog-	0.465 +	0.584 +	0.358 +	0.456 +	0.282 +	0.360 +
gling/Output stable	0.129*Tr	0.409*Tr	0.058*Tr	0.191*Tr	0.041*Tr	0.130*Tr
ZI toggling	0.264	0.266 +	0.202	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.233 +	7.301 +	5.007 +	5.770 -	3.927 +	4.502 +
gling/Output	0.029*Tr	0.026*Tr	0.017*Tr	0.013*Tr	0.014*Tr	0.014*Tr
stable						
ZI toggling	0.300 +	0.453 +	0.223 +	0.329 +	0.172 +	0.237 +
	0.238*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD4SCARUDQPCL_EXT_CSF_1V8_FC_INNER

Cell Description

BD4SCARUDQPCL_EXT_CSF_1V8_FC_INNER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
rarameter	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0320
IO Input Cap.	1.4255	1.4235	1.4233
IO Max Load	101.425	101.424	101.423
LOWEMI Input Cap.	0.0263	0.0263	0.0263
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0253	0.0249	0.0247
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0358
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0448	0.0441	0.0439
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Input)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Output)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Event	Value (as a function of C in pF and T	r in nS)			
	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins E	N LOWEMI TM)					
F-010	1.062 + 0.188*Tr + 0.084*C	1.749 + 0.220*Tr + 0.123*C	3.196 + 0.223*Tr + 0.204*C			
R-010	2.283 + 0.039*Tr + 0.041*C	4.035 + 0.082*Tr + 0.065*C	7.631 + 0.119*Tr + 0.117*C			
F-000	0.863 + 0.183*Tr + 0.083*C	1.394 + 0.221*Tr + 0.122*C	2.521 + 0.237*Tr + 0.201*C			
R-000	1.957 + 0.040*Tr + 0.037*C	3.425 + 0.081*Tr + 0.059*C	6.444 + 0.121*Tr + 0.107*C			
Path EN-IO (for pins LOWEMI TM)						
HZ-10	0.559 + 0.136*Tr	0.779 + 0.191*Tr	1.240 + 0.252*Tr			
LZ-10	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.252*Tr			
HZ-00	0.558 + 0.136*Tr	0.779 + 0.188*Tr	1.241 + 0.249*Tr			
LZ-00	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.251*Tr			
ZH-10	2.314 + 0.200*Tr + 0.041*C	4.097 + 0.247*Tr + 0.065*C	7.743 + 0.284*Tr + 0.117*C			
ZL-10	1.103 + 0.192*Tr + 0.084*C	1.820 + 0.249*Tr + 0.123*C	3.327 + 0.259*Tr + 0.204*C			
ZH-00	1.984 + 0.202*Tr + 0.037*C	3.478 + 0.244*Tr + 0.059*C	6.539 + 0.282*Tr + 0.107*C			
ZL-00	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.240*Tr + 0.122*C	2.621 + 0.266*Tr + 0.201*C			
Path IO-ZI (for pins H	IYST)					
F-1	0.355 + 0.226*Tr + 0.143*C	0.494 + 0.263*Tr + 0.199*C	0.725 + 0.304*Tr + 0.312*C			
R-1	0.352 + 0.208*Tr + 0.088*C	0.477 + 0.238*Tr + 0.139*C	0.693 + 0.269*Tr + 0.209*C			
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.191*C	0.692 + 0.119*Tr + 0.292*C			
R-0	0.329 + 0.029*Tr + 0.077*C	0.462 + 0.046*Tr + 0.120*C	0.677 + 0.076*Tr + 0.195*C			
Path TA-IO (for pins I	LOWEMI TEN TM)					
F-101	1.061 + 0.189*Tr + 0.084*C	1.750 + 0.217*Tr + 0.123*C	3.193 + 0.233*Tr + 0.204*C			
R-101	2.281 + 0.041*Tr + 0.041*C	4.034 + 0.083*Tr + 0.065*C	7.626 + 0.127*Tr + 0.117*C			
F-001	0.862 + 0.185*Tr + 0.083*C	1.398 + 0.212*Tr + 0.122*C	2.513 + 0.259*Tr + 0.201*C			
R-001	1.957 + 0.040*Tr + 0.037*C	3.424 + 0.085*Tr + 0.059*C	6.443 + 0.121*Tr + 0.107*C			
Path TEN-IO (for pins	LOWEMITM)					
HZ-01	0.558 + 0.137*Tr	0.778 + 0.196*Tr	1.237 + 0.243*Tr			
LZ-01	0.372 + 0.136*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr			
HZ-11	0.558 + 0.138*Tr	0.778 + 0.195*Tr	1.240 + 0.247*Tr			
LZ-11	0.373 + 0.137*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr			
ZH-01	1.985 + 0.201*Tr + 0.037*C	3.478 + 0.243*Tr + 0.059*C	6.538 + 0.282*Tr + 0.107*C			
ZL-01	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.241*Tr + 0.122*C	2.616 + 0.303*Tr + 0.201*C			
ZH-11	2.315 + 0.199*Tr + 0.041*C	4.097 + 0.242*Tr + 0.065*C	7.748 + 0.273*Tr + 0.117*C			
ZL-11	1.104 + 0.197*Tr + 0.084*C	1.822 + 0.244*Tr + 0.123*C	3.328 + 0.268*Tr + 0.204*C			



105/313

Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.555 + 0.165*Tr	0.772 + 0.233*Tr	1.231 + 0.303*Tr			
LZ-011	0.242 + 0.049*Tr	0.342 + 0.105*Tr	0.540 + 0.170*Tr			
HZ-110	0.573 + 0.228*Tr	0.804 + 0.255*Tr	1.278 + 0.297*Tr			
LZ-110	0.262 + 0.238*Tr	0.372 + 0.276*Tr	0.585 + 0.319*Tr			
HZ-001	0.555 + 0.164*Tr	0.774 + 0.230*Tr	1.226 + 0.310*Tr			
LZ-001	0.242 + 0.053*Tr	0.343 + 0.112*Tr	0.540 + 0.178*Tr			
HZ-100	0.573 + 0.228*Tr	0.801 + 0.264*Tr	1.276 + 0.300*Tr			
LZ-100	0.262 + 0.237*Tr	0.372 + 0.276*Tr	0.585 + 0.318*Tr			
ZH-011	2.311 + 0.229*Tr + 0.041*C	4.089 + 0.279*Tr + 0.065*C	7.733 + 0.322*Tr + 0.117*C			
ZL-011	1.102 + 0.223*Tr + 0.084*C	1.817 + 0.278*Tr + 0.123*C	3.321 + 0.311*Tr + 0.204*C			
ZH-110	2.322 + 0.011*Tr + 0.041*C	4.109 + 0.055*Tr + 0.065*C	7.759 + 0.095*Tr + 0.117*C			
ZL-110	1.115 + 0.016*Tr + 0.084*C	1.837 + 0.065*Tr + 0.124*C	3.354 + 0.099*Tr + 0.204*C			
ZH-001	1.981 + 0.231*Tr + 0.037*C	3.471 + 0.279*Tr + 0.059*C	6.527 + 0.320*Tr + 0.107*C			
ZL-001	0.884 + 0.221*Tr + 0.083*C	1.442 + 0.274*Tr + 0.122*C	2.612 + 0.310*Tr + 0.201*C			
ZH-100	1.991 + 0.012*Tr + 0.037*C	3.489 + 0.051*Tr + 0.059*C	6.555 + 0.095*Tr + 0.107*C			
ZL-100	0.896 + 0.013*Tr + 0.083*C	1.462 + 0.062*Tr + 0.122*C	2.639 + 0.114*Tr + 0.201*C			
Path TM-IO (for pins A E	EN LOWEMI TA TEN)					
F-10100	1.070 + 0.009*Tr + 0.084*C	1.758 + 0.056*Tr + 0.124*C	3.205 + 0.096*Tr + 0.204*C			
R-10100	2.300 + 0.230*Tr + 0.041*C	4.059 + 0.265*Tr + 0.065*C	7.665 + 0.303*Tr + 0.117*C			
F-00110	1.056 + 0.205*Tr + 0.084*C	1.743 + 0.230*Tr + 0.123*C	3.185 + 0.257*Tr + 0.204*C			
R-00110	2.279 + 0.040*Tr + 0.041*C	4.030 + 0.090*Tr + 0.065*C	7.624 + 0.135*Tr + 0.117*C			
F-10000	0.871 + 0.009*Tr + 0.083*C	1.408 + 0.054*Tr + 0.122*C	2.528 + 0.107*Tr + 0.201*C			
R-10000	1.974 + 0.232*Tr + 0.037*C	3.450 + 0.264*Tr + 0.059*C	6.479 + 0.304*Tr + 0.107*C			
F-00010	0.858 + 0.201*Tr + 0.083*C	1.388 + 0.235*Tr + 0.122*C	2.510 + 0.273*Tr + 0.200*C			
R-00010	1.954 + 0.040*Tr + 0.037*C	3.420 + 0.089*Tr + 0.059*C	6.437 + 0.137*Tr + 0.107*C			

Fyont	Value (Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125				
Path A-IO (for pins EN LOWEMI TM)							
F-010	0.157 + 0.002*Tr + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.496 - 0.010*Tr + 0.162*C				
R-010	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.851 + 0.009*Tr + 0.053*C				
F-000	0.116 + 0.066*C	0.192 + 0.004*Tr + 0.098*C	0.365 + 0.162*C				
R-000	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.003*Tr + 0.029*C	1.564 + 0.003*Tr + 0.051*C				
Path EN-IO (for pins	LOWEMI TM)						
HZ-10	0.000	0.000	0.000				
LZ-10	0.000	0.000	0.000				
HZ-00	0.000	0.000	0.000				
LZ-00	0.000	0.000	0.000				
ZH-10	0.555 - 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.866 - 0.003*Tr + 0.053*C				
ZL-10	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.002*Tr + 0.097*C	0.512 - 0.007*Tr + 0.161*C				
ZH-00	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.003*Tr + 0.029*C	1.573 + 0.003*Tr + 0.051*C				
ZL-00	0.124 + 0.066*C	0.205 - 0.003*Tr + 0.097*C	0.383 - 0.004*Tr + 0.162*C				
Path IO-ZI (for pins I	HYST)						
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.232*C				
R-1	0.004 + 0.056*C	0.006 + 0.090*C	0.010 + 0.147*C				
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C				
R-0	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.146*C				
Path TA-IO (for pins	LOWEMI TEN TM)						
F-101	0.157 + 0.065*C	0.263 + 0.003*Tr + 0.097*C	0.495 - 0.003*Tr + 0.161*C				
R-101	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.853 + 0.005*Tr + 0.053*C				



F-001	0.116 + 0.066*C	0.196 - 0.004*Tr + 0.098*C	0.362 + 0.002*Tr + 0.163*C			
R-001	0.472 - 0.003*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.562 + 0.005*Tr + 0.051*C			
Path TEN-IO (for pins LOWEMI TM)						
HZ-01	0.000	0.000	0.000			
LZ-01	0.000	0.000	0.000			
HZ-11	0.000	0.000	0.000			
LZ-11	0.000	0.000	0.000			
ZH-01	0.474 - 0.002*Tr + 0.019*C	0.817 + 0.002*Tr + 0.029*C	1.574 + 0.051*C			
ZL-01	0.124 + 0.066*C	0.204 - 0.001*Tr + 0.097*C	0.381 + 0.005*Tr + 0.162*C			
ZH-11	0.554 + 0.020*C	0.964 + 0.005*Tr + 0.030*C	1.861 + 0.012*Tr + 0.053*C			
ZL-11	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.003*Tr + 0.097*C	0.512 - 0.006*Tr + 0.161*C			
Path TM-IO (for pins EN	LOWEMITEN)					
HZ-011	0.000	0.000	0.000			
LZ-011	0.000	0.000	0.000			
HZ-110	0.000	0.000	0.000			
LZ-110	0.000	0.000	0.000			
HZ-001	0.000	0.000	0.000			
LZ-001	0.000	0.000	0.000			
HZ-100	0.000	0.000	0.000			
LZ-100	0.000	0.000	0.000			
ZH-011	0.553 + 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.864 - 0.001*Tr + 0.053*C			
ZL-011	0.164 + 0.065*C	0.271 + 0.002*Tr + 0.097*C	0.512 + 0.001*Tr + 0.161*C			
ZH-110	0.554 - 0.002*Tr + 0.020*C	0.964 + 0.002*Tr + 0.030*C	1.863 + 0.002*Tr + 0.053*C			
ZL-110	0.164 - 0.002*Tr + 0.065*C	0.271 - 0.003*Tr + 0.097*C	0.510 - 0.003*Tr + 0.161*C			
ZH-001	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.029*C	1.573 - 0.002*Tr + 0.051*C			
ZL-001	0.124 + 0.066*C	0.205 - 0.001*Tr + 0.097*C	0.380 + 0.162*C			
ZH-100	0.474 - 0.003*Tr + 0.019*C	0.817 + 0.005*Tr + 0.029*C	1.572 + 0.003*Tr + 0.051*C			
ZL-100	0.124 + 0.001*Tr + 0.066*C	0.203 - 0.001*Tr + 0.097*C	0.378 + 0.005*Tr + 0.162*C			
Path TM-IO (for pins A E	-					
F-10100	0.158 + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.494 + 0.162*C			
R-10100	0.552 - 0.001*Tr + 0.020*C	0.959 + 0.002*Tr + 0.030*C	1.853 - 0.002*Tr + 0.053*C			
F-00110	0.158 - 0.002*Tr + 0.065*C	0.261 + 0.003*Tr + 0.097*C	0.495 - 0.002*Tr + 0.162*C			
R-00110	0.551 + 0.020*C	0.960 + 0.030*C	1.853 + 0.002*Tr + 0.053*C			
F-10000	0.116 + 0.001*Tr + 0.066*C	0.196 - 0.003*Tr + 0.098*C	0.363 - 0.002*Tr + 0.163*C			
R-10000	0.472 - 0.002*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.564 + 0.004*Tr + 0.051*C			
F-00010	0.116 + 0.066*C	0.193 + 0.098*C	0.365 + 0.006*Tr + 0.162*C			
R-00010	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.029*C	1.563 + 0.004*Tr + 0.051*C			

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.048e-06
typ 1.00 25	2.760e-05	1.034e-05
worst 0.90 125	3.633e-04	1.571e-04

Pin Cycle	Internal Energy (uW/MHz)					
riii Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog-	0.465 +	0.584 +	0.358 +	0.456 +	0.282 +	0.360 +
gling/Output stable	0.129*Tr	0.409*Tr	0.058*Tr	0.191*Tr	0.041*Tr	0.130*Tr
ZI toggling	0.264	0.266 +	0.202	0.203 +	0.157	0.158 +
	0.20	0.004*Tr	0.202	0.002*Tr	0.10.	0.001*Tr
For vdde1v8						
IO tog-	6.233 +	7.301 +	5.007 +	5.770 -	3.927 +	4.502 +
gling/Output	0.029*Tr	0.026*Tr	0.017*Tr	0.013*Tr	0.014*Tr	0.014*Tr
stable						
ZI toggling	0.300 +	0.453 +	0.223 +	0.329 +	0.172 +	0.237 +
	0.238*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD4SCARUDQPCL_EXT_CSF_1V8_FC_LIN

Cell Description

BD4SCARUDQPCL_EXT_CSF_1V8_FC_LIN

- The cell has "dont_use" attribute set in the Synopsys STE.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0320
IO Input Cap.	1.4255	1.4235	1.4233
IO Max Load	101.425	101.424	101.423
LOWEMI Input Cap.	0.0263	0.0263	0.0263
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0253	0.0249	0.0247
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0358
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0448	0.0441	0.0439
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input) Delay thres. rising (V)		0.825	0.75	0.675
IO (Input)	Delay thres. falling	0.825	0.75	0.675
IO (Innut)	(V)			
IO (Input)	Slope thres. low (V)	<u>-</u>	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Output)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L			
F-010	1.062 + 0.188*Tr + 0.084*C	1.749 + 0.220*Tr + 0.123*C	3.196 + 0.223*Tr + 0.204*C
R-010	2.283 + 0.039*Tr + 0.041*C	4.035 + 0.082*Tr + 0.065*C	7.631 + 0.119*Tr + 0.117*C
F-000	0.863 + 0.183*Tr + 0.083*C	1.394 + 0.221*Tr + 0.122*C	2.521 + 0.237*Tr + 0.201*C
R-000	1.957 + 0.040*Tr + 0.037*C	3.425 + 0.081*Tr + 0.059*C	6.444 + 0.121*Tr + 0.107*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.559 + 0.136*Tr	0.779 + 0.191*Tr	1.240 + 0.252*Tr
LZ-10	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.252*Tr
HZ-00	0.558 + 0.136*Tr	0.779 + 0.188*Tr	1.241 + 0.249*Tr
LZ-00	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.251*Tr
ZH-10	2.314 + 0.200*Tr + 0.041*C	4.097 + 0.247*Tr + 0.065*C	7.743 + 0.284*Tr + 0.117*C
ZL-10	1.103 + 0.192*Tr + 0.084*C	1.820 + 0.249*Tr + 0.123*C	3.327 + 0.259*Tr + 0.204*C
ZH-00	1.984 + 0.202*Tr + 0.037*C	3.478 + 0.244*Tr + 0.059*C	6.539 + 0.282*Tr + 0.107*C
ZL-00	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.240*Tr + 0.122*C	2.621 + 0.266*Tr + 0.201*C
Path IO-ZI (for pins HYS	T)		
F-1	0.355 + 0.226*Tr + 0.143*C	0.494 + 0.263*Tr + 0.199*C	0.725 + 0.304*Tr + 0.312*C
R-1	0.352 + 0.208*Tr + 0.088*C	0.477 + 0.238*Tr + 0.139*C	0.693 + 0.269*Tr + 0.209*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.191*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.077*C	0.462 + 0.046*Tr + 0.120*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.061 + 0.189*Tr + 0.084*C	1.750 + 0.217*Tr + 0.123*C	3.193 + 0.233*Tr + 0.204*C
R-101	2.281 + 0.041*Tr + 0.041*C	4.034 + 0.083*Tr + 0.065*C	7.626 + 0.127*Tr + 0.117*C
F-001	0.862 + 0.185*Tr + 0.083*C	1.398 + 0.212*Tr + 0.122*C	2.513 + 0.259*Tr + 0.201*C
R-001	1.957 + 0.040*Tr + 0.037*C	3.424 + 0.085*Tr + 0.059*C	6.443 + 0.121*Tr + 0.107*C
Path TEN-IO (for pins Lo			
HZ-01	0.558 + 0.137*Tr	0.778 + 0.196*Tr	1.237 + 0.243*Tr
LZ-01	0.372 + 0.136*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
HZ-11	0.558 + 0.138*Tr	0.778 + 0.195*Tr	1.240 + 0.247*Tr
LZ-11	0.373 + 0.137*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
ZH-01	1.985 + 0.201*Tr + 0.037*C	3.478 + 0.243*Tr + 0.059*C	6.538 + 0.282*Tr + 0.107*C
ZL-01	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.241*Tr + 0.122*C	2.616 + 0.303*Tr + 0.201*C
ZH-11	2.315 + 0.199*Tr + 0.041*C	4.097 + 0.242*Tr + 0.065*C	7.748 + 0.273*Tr + 0.117*C
ZL-11	1.104 + 0.197*Tr + 0.084*C	1.822 + 0.244*Tr + 0.123*C	3.328 + 0.268*Tr + 0.204*C



Path TM-IO (for pins EN	Path TM-IO (for pins EN LOWEMI TEN)							
HZ-011	0.555 + 0.165*Tr	0.772 + 0.233*Tr	1.231 + 0.303*Tr					
LZ-011	0.242 + 0.049*Tr	0.342 + 0.105*Tr	0.540 + 0.170*Tr					
HZ-110	0.573 + 0.228*Tr	0.804 + 0.255*Tr	1.278 + 0.297*Tr					
LZ-110	0.262 + 0.238*Tr	0.372 + 0.276*Tr	0.585 + 0.319*Tr					
HZ-001	0.555 + 0.164*Tr	0.774 + 0.230*Tr	1.226 + 0.310*Tr					
LZ-001	0.242 + 0.053*Tr	0.343 + 0.112*Tr	0.540 + 0.178*Tr					
HZ-100	0.573 + 0.228*Tr	0.801 + 0.264*Tr	1.276 + 0.300*Tr					
LZ-100	0.262 + 0.237*Tr	0.372 + 0.276*Tr	0.585 + 0.318*Tr					
ZH-011	2.311 + 0.229*Tr + 0.041*C	4.089 + 0.279*Tr + 0.065*C	7.733 + 0.322*Tr + 0.117*C					
ZL-011	1.102 + 0.223*Tr + 0.084*C	1.817 + 0.278*Tr + 0.123*C	3.321 + 0.311*Tr + 0.204*C					
ZH-110	2.322 + 0.011*Tr + 0.041*C	4.109 + 0.055*Tr + 0.065*C	7.759 + 0.095*Tr + 0.117*C					
ZL-110	1.115 + 0.016*Tr + 0.084*C	1.837 + 0.065*Tr + 0.124*C	3.354 + 0.099*Tr + 0.204*C					
ZH-001	1.981 + 0.231*Tr + 0.037*C	3.471 + 0.279*Tr + 0.059*C	6.527 + 0.320*Tr + 0.107*C					
ZL-001	0.884 + 0.221*Tr + 0.083*C	1.442 + 0.274*Tr + 0.122*C	2.612 + 0.310*Tr + 0.201*C					
ZH-100	1.991 + 0.012*Tr + 0.037*C	3.489 + 0.051*Tr + 0.059*C	6.555 + 0.095*Tr + 0.107*C					
ZL-100	0.896 + 0.013*Tr + 0.083*C	1.462 + 0.062*Tr + 0.122*C	2.639 + 0.114*Tr + 0.201*C					
Path TM-IO (for pins A E	EN LOWEMI TA TEN)							
F-10100	1.070 + 0.009*Tr + 0.084*C	1.758 + 0.056*Tr + 0.124*C	3.205 + 0.096*Tr + 0.204*C					
R-10100	2.300 + 0.230*Tr + 0.041*C	4.059 + 0.265*Tr + 0.065*C	7.665 + 0.303*Tr + 0.117*C					
F-00110	1.056 + 0.205*Tr + 0.084*C	1.743 + 0.230*Tr + 0.123*C	3.185 + 0.257*Tr + 0.204*C					
R-00110	2.279 + 0.040*Tr + 0.041*C	4.030 + 0.090*Tr + 0.065*C	7.624 + 0.135*Tr + 0.117*C					
F-10000	0.871 + 0.009*Tr + 0.083*C	1.408 + 0.054*Tr + 0.122*C	2.528 + 0.107*Tr + 0.201*C					
R-10000	1.974 + 0.232*Tr + 0.037*C	3.450 + 0.264*Tr + 0.059*C	6.479 + 0.304*Tr + 0.107*C					
F-00010	0.858 + 0.201*Tr + 0.083*C	1.388 + 0.235*Tr + 0.122*C	2.510 + 0.273*Tr + 0.200*C					
R-00010	1.954 + 0.040*Tr + 0.037*C	3.420 + 0.089*Tr + 0.059*C	6.437 + 0.137*Tr + 0.107*C					

г .	Value (as a function of C in pF and Ti	r in nS)	
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125	
Path A-IO (for pins EN L	OWEMI TM)			
F-010	0.157 + 0.002*Tr + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.496 - 0.010*Tr + 0.162*C	
R-010	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.851 + 0.009*Tr + 0.053*C	
F-000	0.116 + 0.066*C	0.192 + 0.004*Tr + 0.098*C	0.365 + 0.162*C	
R-000	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.003*Tr + 0.029*C	1.564 + 0.003*Tr + 0.051*C	
Path EN-IO (for pins LO	WEMI TM)			
HZ-10	0.000	0.000	0.000	
LZ-10	0.000	0.000	0.000	
HZ-00	0.000	0.000	0.000	
LZ-00	0.000	0.000	0.000	
ZH-10	0.555 - 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.866 - 0.003*Tr + 0.053*C	
ZL-10	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.002*Tr + 0.097*C	0.512 - 0.007*Tr + 0.161*C	
ZH-00	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.003*Tr + 0.029*C	1.573 + 0.003*Tr + 0.051*C	
ZL-00	0.124 + 0.066*C	0.205 - 0.003*Tr + 0.097*C	0.383 - 0.004*Tr + 0.162*C	
Path IO-ZI (for pins HYS	T)			
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.232*C	
R-1	0.004 + 0.056*C	0.006 + 0.090*C	0.010 + 0.147*C	
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C	
R-0	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.146*C	
Path TA-IO (for pins LO)	WEMI TEN TM)			
F-101	0.157 + 0.065*C	0.263 + 0.003*Tr + 0.097*C	0.495 - 0.003*Tr + 0.161*C	
R-101	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.853 + 0.005*Tr + 0.053*C	



F-001	0.116 + 0.066*C	0.196 - 0.004*Tr + 0.098*C	0.362 + 0.002*Tr + 0.163*C
R-001	0.472 - 0.003*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.562 + 0.005*Tr + 0.051*C
Path TEN-IO (for pins LO	OWEMI TM)	I	I
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.474 - 0.002*Tr + 0.019*C	0.817 + 0.002*Tr + 0.029*C	1.574 + 0.051*C
ZL-01	0.124 + 0.066*C	0.204 - 0.001*Tr + 0.097*C	0.381 + 0.005*Tr + 0.162*C
ZH-11	0.554 + 0.020*C	0.964 + 0.005*Tr + 0.030*C	1.861 + 0.012*Tr + 0.053*C
ZL-11	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.003*Tr + 0.097*C	0.512 - 0.006*Tr + 0.161*C
Path TM-IO (for pins EN	LOWEMI TEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.553 + 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.864 - 0.001*Tr + 0.053*C
ZL-011	0.164 + 0.065*C	0.271 + 0.002*Tr + 0.097*C	0.512 + 0.001*Tr + 0.161*C
ZH-110	0.554 - 0.002*Tr + 0.020*C	0.964 + 0.002*Tr + 0.030*C	1.863 + 0.002*Tr + 0.053*C
ZL-110	0.164 - 0.002*Tr + 0.065*C	0.271 - 0.003*Tr + 0.097*C	0.510 - 0.003*Tr + 0.161*C
ZH-001	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.029*C	1.573 - 0.002*Tr + 0.051*C
ZL-001	0.124 + 0.066*C	0.205 - 0.001*Tr + 0.097*C	0.380 + 0.162*C
ZH-100	0.474 - 0.003*Tr + 0.019*C	0.817 + 0.005*Tr + 0.029*C	1.572 + 0.003*Tr + 0.051*C
ZL-100	0.124 + 0.001*Tr + 0.066*C	0.203 - 0.001*Tr + 0.097*C	0.378 + 0.005*Tr + 0.162*C
Path TM-IO (for pins A E	-		
F-10100	0.158 + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.494 + 0.162*C
R-10100	0.552 - 0.001*Tr + 0.020*C	0.959 + 0.002*Tr + 0.030*C	1.853 - 0.002*Tr + 0.053*C
F-00110	0.158 - 0.002*Tr + 0.065*C	0.261 + 0.003*Tr + 0.097*C	0.495 - 0.002*Tr + 0.162*C
R-00110	0.551 + 0.020*C	0.960 + 0.030*C	1.853 + 0.002*Tr + 0.053*C
F-10000	0.116 + 0.001*Tr + 0.066*C	0.196 - 0.003*Tr + 0.098*C	0.363 - 0.002*Tr + 0.163*C
R-10000	0.472 - 0.002*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.564 + 0.004*Tr + 0.051*C
F-00010	0.116 + 0.066*C	0.193 + 0.098*C	0.365 + 0.006*Tr + 0.162*C
R-00010	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.029*C	1.563 + 0.004*Tr + 0.051*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.048e-06
typ 1.00 25	2.760e-05	1.034e-05
worst 0.90 125	3.633e-04	1.571e-04

Pin Cycle Internal Energy (uW/MHz)							
	Fill Cycle	best 1.10 -40	best 1.10 -40	typ 1.00 25	typ 1.00 25	worst 0.90	worst 0.90
		(Min values)	(Max values)	(Min values)	(Max values)	125 (Min values)	125 (Max values)
ſ	For vdd						



IO tog-	0.465 +	0.584 +	0.358 +	0.456 +	0.282 +	0.360 +
gling/Output	0.129*Tr	0.409*Tr	0.058*Tr	0.191*Tr	0.041*Tr	0.130*Tr
stable						
ZI toggling	0.264	0.266 +	0.202	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.233 +	7.301 +	5.007 +	5.770 -	3.927 +	4.502 +
gling/Output	0.029*Tr	0.026*Tr	0.017*Tr	0.013*Tr	0.014*Tr	0.014*Tr
stable						
ZI toggling	0.300 +	0.453 +	0.223 +	0.329 +	0.172 +	0.237 +
	0.238*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD4SCARUDQPCL_EXT_CSF_1V8_FC_OUTER

Cell Description

BD4SCARUDQPCL_EXT_CSF_1V8_FC_OUTER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

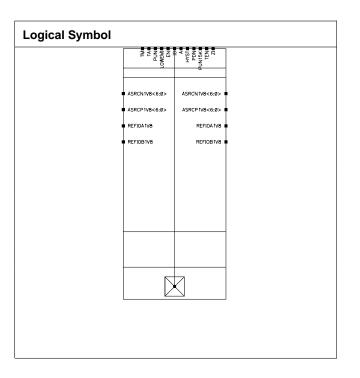
Physical Dimensions

Area(um2): 8307.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
А	0	-	-	0	-	-	-	Α
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter		Value(pF)	
rarameter	best 1.10 -40	typ 1.00 25	worst 0.90 125



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0320
IO Input Cap.	1.4255	1.4235	1.4233
IO Max Load	101.425	101.424	101.423
LOWEMI Input Cap.	0.0263	0.0263	0.0263
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0253	0.0249	0.0247
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0358
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0448	0.0441	0.0439
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value		
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L			
F-010	1.062 + 0.188*Tr + 0.084*C	1.749 + 0.220*Tr + 0.123*C	3.196 + 0.223*Tr + 0.204*C
R-010	2.283 + 0.039*Tr + 0.041*C	4.035 + 0.082*Tr + 0.065*C	7.631 + 0.119*Tr + 0.117*C
F-000	0.863 + 0.183*Tr + 0.083*C	1.394 + 0.221*Tr + 0.122*C	2.521 + 0.237*Tr + 0.201*C
R-000	1.957 + 0.040*Tr + 0.037*C	3.425 + 0.081*Tr + 0.059*C	6.444 + 0.121*Tr + 0.107*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.559 + 0.136*Tr	0.779 + 0.191*Tr	1.240 + 0.252*Tr
LZ-10	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.252*Tr
HZ-00	0.558 + 0.136*Tr	0.779 + 0.188*Tr	1.241 + 0.249*Tr
LZ-00	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.251*Tr
ZH-10	2.314 + 0.200*Tr + 0.041*C	4.097 + 0.247*Tr + 0.065*C	7.743 + 0.284*Tr + 0.117*C
ZL-10	1.103 + 0.192*Tr + 0.084*C	1.820 + 0.249*Tr + 0.123*C	3.327 + 0.259*Tr + 0.204*C
ZH-00	1.984 + 0.202*Tr + 0.037*C	3.478 + 0.244*Tr + 0.059*C	6.539 + 0.282*Tr + 0.107*C
ZL-00	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.240*Tr + 0.122*C	2.621 + 0.266*Tr + 0.201*C
Path IO-ZI (for pins HYS	T)		
F-1	0.355 + 0.226*Tr + 0.143*C	0.494 + 0.263*Tr + 0.199*C	0.725 + 0.304*Tr + 0.312*C
R-1	0.352 + 0.208*Tr + 0.088*C	0.477 + 0.238*Tr + 0.139*C	0.693 + 0.269*Tr + 0.209*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.191*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.077*C	0.462 + 0.046*Tr + 0.120*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.061 + 0.189*Tr + 0.084*C	1.750 + 0.217*Tr + 0.123*C	3.193 + 0.233*Tr + 0.204*C
R-101	2.281 + 0.041*Tr + 0.041*C	4.034 + 0.083*Tr + 0.065*C	7.626 + 0.127*Tr + 0.117*C
F-001	0.862 + 0.185*Tr + 0.083*C	1.398 + 0.212*Tr + 0.122*C	2.513 + 0.259*Tr + 0.201*C
R-001	1.957 + 0.040*Tr + 0.037*C	3.424 + 0.085*Tr + 0.059*C	6.443 + 0.121*Tr + 0.107*C
Path TEN-IO (for pins Lo			
HZ-01	0.558 + 0.137*Tr	0.778 + 0.196*Tr	1.237 + 0.243*Tr
LZ-01	0.372 + 0.136*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
HZ-11	0.558 + 0.138*Tr	0.778 + 0.195*Tr	1.240 + 0.247*Tr
LZ-11	0.373 + 0.137*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
ZH-01	1.985 + 0.201*Tr + 0.037*C	3.478 + 0.243*Tr + 0.059*C	6.538 + 0.282*Tr + 0.107*C
ZL-01	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.241*Tr + 0.122*C	2.616 + 0.303*Tr + 0.201*C
ZH-11	2.315 + 0.199*Tr + 0.041*C	4.097 + 0.242*Tr + 0.065*C	7.748 + 0.273*Tr + 0.117*C
ZL-11	1.104 + 0.197*Tr + 0.084*C	1.822 + 0.244*Tr + 0.123*C	3.328 + 0.268*Tr + 0.204*C



117/313

Path TM-IO (for pins E	N LOWEMI TEN)		
HZ-011	0.555 + 0.165*Tr	0.772 + 0.233*Tr	1.231 + 0.303*Tr
LZ-011	0.242 + 0.049*Tr	0.342 + 0.105*Tr	0.540 + 0.170*Tr
HZ-110	0.573 + 0.228*Tr	0.804 + 0.255*Tr	1.278 + 0.297*Tr
LZ-110	0.262 + 0.238*Tr	0.372 + 0.276*Tr	0.585 + 0.319*Tr
HZ-001	0.555 + 0.164*Tr	0.774 + 0.230*Tr	1.226 + 0.310*Tr
LZ-001	0.242 + 0.053*Tr	0.343 + 0.112*Tr	0.540 + 0.178*Tr
HZ-100	0.573 + 0.228*Tr	0.801 + 0.264*Tr	1.276 + 0.300*Tr
LZ-100	0.262 + 0.237*Tr	0.372 + 0.276*Tr	0.585 + 0.318*Tr
ZH-011	2.311 + 0.229*Tr + 0.041*C	4.089 + 0.279*Tr + 0.065*C	7.733 + 0.322*Tr + 0.117*C
ZL-011	1.102 + 0.223*Tr + 0.084*C	1.817 + 0.278*Tr + 0.123*C	3.321 + 0.311*Tr + 0.204*C
ZH-110	2.322 + 0.011*Tr + 0.041*C	4.109 + 0.055*Tr + 0.065*C	7.759 + 0.095*Tr + 0.117*C
ZL-110	1.115 + 0.016*Tr + 0.084*C	1.837 + 0.065*Tr + 0.124*C	3.354 + 0.099*Tr + 0.204*C
ZH-001	1.981 + 0.231*Tr + 0.037*C	3.471 + 0.279*Tr + 0.059*C	6.527 + 0.320*Tr + 0.107*C
ZL-001	0.884 + 0.221*Tr + 0.083*C	1.442 + 0.274*Tr + 0.122*C	2.612 + 0.310*Tr + 0.201*C
ZH-100	1.991 + 0.012*Tr + 0.037*C	3.489 + 0.051*Tr + 0.059*C	6.555 + 0.095*Tr + 0.107*C
ZL-100	0.896 + 0.013*Tr + 0.083*C	1.462 + 0.062*Tr + 0.122*C	2.639 + 0.114*Tr + 0.201*C
Path TM-IO (for pins A	EN LOWEMI TA TEN)		
F-10100	1.070 + 0.009*Tr + 0.084*C	1.758 + 0.056*Tr + 0.124*C	3.205 + 0.096*Tr + 0.204*C
R-10100	2.300 + 0.230*Tr + 0.041*C	4.059 + 0.265*Tr + 0.065*C	7.665 + 0.303*Tr + 0.117*C
F-00110	1.056 + 0.205*Tr + 0.084*C	1.743 + 0.230*Tr + 0.123*C	3.185 + 0.257*Tr + 0.204*C
R-00110	2.279 + 0.040*Tr + 0.041*C	4.030 + 0.090*Tr + 0.065*C	7.624 + 0.135*Tr + 0.117*C
F-10000	0.871 + 0.009*Tr + 0.083*C	1.408 + 0.054*Tr + 0.122*C	2.528 + 0.107*Tr + 0.201*C
R-10000	1.974 + 0.232*Tr + 0.037*C	3.450 + 0.264*Tr + 0.059*C	6.479 + 0.304*Tr + 0.107*C
F-00010	0.858 + 0.201*Tr + 0.083*C	1.388 + 0.235*Tr + 0.122*C	2.510 + 0.273*Tr + 0.200*C
R-00010	1.954 + 0.040*Tr + 0.037*C	3.420 + 0.089*Tr + 0.059*C	6.437 + 0.137*Tr + 0.107*C

Event	Value (as a function of C in pF and Ti	nction of C in pF and Tr in nS)		
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125		
Path A-IO (for pins EN L	OWEMI TM)				
F-010	0.157 + 0.002*Tr + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.496 - 0.010*Tr + 0.162*C		
R-010	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.851 + 0.009*Tr + 0.053*C		
F-000	0.116 + 0.066*C	0.192 + 0.004*Tr + 0.098*C	0.365 + 0.162*C		
R-000	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.003*Tr + 0.029*C	1.564 + 0.003*Tr + 0.051*C		
Path EN-IO (for pins LO	WEMITM)				
HZ-10	0.000	0.000	0.000		
LZ-10	0.000	0.000	0.000		
HZ-00	0.000	0.000	0.000		
LZ-00	0.000	0.000	0.000		
ZH-10	0.555 - 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.866 - 0.003*Tr + 0.053*C		
ZL-10	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.002*Tr + 0.097*C	0.512 - 0.007*Tr + 0.161*C		
ZH-00	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.003*Tr + 0.029*C	1.573 + 0.003*Tr + 0.051*C		
ZL-00	0.124 + 0.066*C	0.205 - 0.003*Tr + 0.097*C	0.383 - 0.004*Tr + 0.162*C		
Path IO-ZI (for pins HYS	ST)				
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.232*C		
R-1	0.004 + 0.056*C	0.006 + 0.090*C	0.010 + 0.147*C		
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C		
R-0	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.146*C		
Path TA-IO (for pins LO)	WEMI TEN TM)				
F-101	0.157 + 0.065*C	0.263 + 0.003*Tr + 0.097*C	0.495 - 0.003*Tr + 0.161*C		
R-101	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.853 + 0.005*Tr + 0.053*C		



F-001	0.116 + 0.066*C	0.196 - 0.004*Tr + 0.098*C	0.362 + 0.002*Tr + 0.163*C
R-001	0.472 - 0.003*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.562 + 0.005*Tr + 0.051*C
Path TEN-IO (for pins LO	OWEMI TM)	I	I
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.474 - 0.002*Tr + 0.019*C	0.817 + 0.002*Tr + 0.029*C	1.574 + 0.051*C
ZL-01	0.124 + 0.066*C	0.204 - 0.001*Tr + 0.097*C	0.381 + 0.005*Tr + 0.162*C
ZH-11	0.554 + 0.020*C	0.964 + 0.005*Tr + 0.030*C	1.861 + 0.012*Tr + 0.053*C
ZL-11	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.003*Tr + 0.097*C	0.512 - 0.006*Tr + 0.161*C
Path TM-IO (for pins EN	LOWEMI TEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.553 + 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.864 - 0.001*Tr + 0.053*C
ZL-011	0.164 + 0.065*C	0.271 + 0.002*Tr + 0.097*C	0.512 + 0.001*Tr + 0.161*C
ZH-110	0.554 - 0.002*Tr + 0.020*C	0.964 + 0.002*Tr + 0.030*C	1.863 + 0.002*Tr + 0.053*C
ZL-110	0.164 - 0.002*Tr + 0.065*C	0.271 - 0.003*Tr + 0.097*C	0.510 - 0.003*Tr + 0.161*C
ZH-001	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.029*C	1.573 - 0.002*Tr + 0.051*C
ZL-001	0.124 + 0.066*C	0.205 - 0.001*Tr + 0.097*C	0.380 + 0.162*C
ZH-100	0.474 - 0.003*Tr + 0.019*C	0.817 + 0.005*Tr + 0.029*C	1.572 + 0.003*Tr + 0.051*C
ZL-100	0.124 + 0.001*Tr + 0.066*C	0.203 - 0.001*Tr + 0.097*C	0.378 + 0.005*Tr + 0.162*C
Path TM-IO (for pins A E	-		
F-10100	0.158 + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.494 + 0.162*C
R-10100	0.552 - 0.001*Tr + 0.020*C	0.959 + 0.002*Tr + 0.030*C	1.853 - 0.002*Tr + 0.053*C
F-00110	0.158 - 0.002*Tr + 0.065*C	0.261 + 0.003*Tr + 0.097*C	0.495 - 0.002*Tr + 0.162*C
R-00110	0.551 + 0.020*C	0.960 + 0.030*C	1.853 + 0.002*Tr + 0.053*C
F-10000	0.116 + 0.001*Tr + 0.066*C	0.196 - 0.003*Tr + 0.098*C	0.363 - 0.002*Tr + 0.163*C
R-10000	0.472 - 0.002*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.564 + 0.004*Tr + 0.051*C
F-00010	0.116 + 0.066*C	0.193 + 0.098*C	0.365 + 0.006*Tr + 0.162*C
R-00010	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.029*C	1.563 + 0.004*Tr + 0.051*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.048e-06
typ 1.00 25	2.760e-05	1.034e-05
worst 0.90 125	3.633e-04	1.571e-04

Pin Cycle	Internal Energy (uW/MHz)					
FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog-	0.465 +	0.584 +	0.358 +	0.456 +	0.282 +	0.360 +
gling/Output	0.129*Tr	0.409*Tr	0.058*Tr	0.191*Tr	0.041*Tr	0.130*Tr
stable						
ZI toggling	0.264	0.266 +	0.202	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.233 +	7.301 +	5.007 +	5.770 -	3.927 +	4.502 +
gling/Output	0.029*Tr	0.026*Tr	0.017*Tr	0.013*Tr	0.014*Tr	0.014*Tr
stable						
ZI toggling	0.300 +	0.453 +	0.223 +	0.329 +	0.172 +	0.237 +
	0.238*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD4SCARUDQPCZ_EXT_CSF_1V8_CL_LIN

Cell Description

BD4SCARUDQPCZ_EXT_CSF_1V8_CL_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

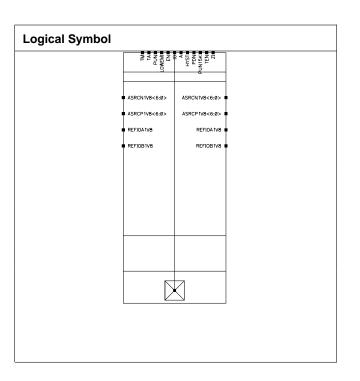
Physical Dimensions

Area(um2): 4252.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
rarameter	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0320
IO Input Cap.	1.4255	1.4235	1.4233
IO Max Load	101.425	101.424	101.423
LOWEMI Input Cap.	0.0263	0.0263	0.0263
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0253	0.0249	0.0247
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0358
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0448	0.0441	0.0439
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling	0.825	0.75	0.675
IO (Input)	(V) Slope thres. low (V)		_	
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L			
F-010	1.062 + 0.188*Tr + 0.084*C	1.749 + 0.220*Tr + 0.123*C	3.196 + 0.223*Tr + 0.204*C
R-010	2.283 + 0.039*Tr + 0.041*C	4.035 + 0.082*Tr + 0.065*C	7.631 + 0.119*Tr + 0.117*C
F-000	0.863 + 0.183*Tr + 0.083*C	1.394 + 0.221*Tr + 0.122*C	2.521 + 0.237*Tr + 0.201*C
R-000	1.957 + 0.040*Tr + 0.037*C	3.425 + 0.081*Tr + 0.059*C	6.444 + 0.121*Tr + 0.107*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.559 + 0.136*Tr	0.779 + 0.191*Tr	1.240 + 0.252*Tr
LZ-10	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.252*Tr
HZ-00	0.558 + 0.136*Tr	0.779 + 0.188*Tr	1.241 + 0.249*Tr
LZ-00	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.251*Tr
ZH-10	2.314 + 0.200*Tr + 0.041*C	4.097 + 0.247*Tr + 0.065*C	7.743 + 0.284*Tr + 0.117*C
ZL-10	1.103 + 0.192*Tr + 0.084*C	1.820 + 0.249*Tr + 0.123*C	3.327 + 0.259*Tr + 0.204*C
ZH-00	1.984 + 0.202*Tr + 0.037*C	3.478 + 0.244*Tr + 0.059*C	6.539 + 0.282*Tr + 0.107*C
ZL-00	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.240*Tr + 0.122*C	2.621 + 0.266*Tr + 0.201*C
Path IO-ZI (for pins HYS	T)		
F-1	0.355 + 0.226*Tr + 0.143*C	0.494 + 0.263*Tr + 0.199*C	0.725 + 0.304*Tr + 0.312*C
R-1	0.352 + 0.208*Tr + 0.088*C	0.477 + 0.238*Tr + 0.139*C	0.693 + 0.269*Tr + 0.209*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.191*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.077*C	0.462 + 0.046*Tr + 0.120*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.061 + 0.189*Tr + 0.084*C	1.750 + 0.217*Tr + 0.123*C	3.193 + 0.233*Tr + 0.204*C
R-101	2.281 + 0.041*Tr + 0.041*C	4.034 + 0.083*Tr + 0.065*C	7.626 + 0.127*Tr + 0.117*C
F-001	0.862 + 0.185*Tr + 0.083*C	1.398 + 0.212*Tr + 0.122*C	2.513 + 0.259*Tr + 0.201*C
R-001	1.957 + 0.040*Tr + 0.037*C	3.424 + 0.085*Tr + 0.059*C	6.443 + 0.121*Tr + 0.107*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.558 + 0.137*Tr	0.778 + 0.196*Tr	1.237 + 0.243*Tr
LZ-01	0.372 + 0.136*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
HZ-11	0.558 + 0.138*Tr	0.778 + 0.195*Tr	1.240 + 0.247*Tr
LZ-11	0.373 + 0.137*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
ZH-01	1.985 + 0.201*Tr + 0.037*C	3.478 + 0.243*Tr + 0.059*C	6.538 + 0.282*Tr + 0.107*C
ZL-01	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.241*Tr + 0.122*C	2.616 + 0.303*Tr + 0.201*C
ZH-11	2.315 + 0.199*Tr + 0.041*C	4.097 + 0.242*Tr + 0.065*C	7.748 + 0.273*Tr + 0.117*C
ZL-11	1.104 + 0.197*Tr + 0.084*C	1.822 + 0.244*Tr + 0.123*C	3.328 + 0.268*Tr + 0.204*C



123/313

Path TM-IO (for pins EN LOWEMI TEN)					
HZ-011	0.555 + 0.165*Tr	0.772 + 0.233*Tr	1.231 + 0.303*Tr		
LZ-011	0.242 + 0.049*Tr	0.342 + 0.105*Tr	0.540 + 0.170*Tr		
HZ-110	0.573 + 0.228*Tr	0.804 + 0.255*Tr	1.278 + 0.297*Tr		
LZ-110	0.262 + 0.238*Tr	0.372 + 0.276*Tr	0.585 + 0.319*Tr		
HZ-001	0.555 + 0.164*Tr	0.774 + 0.230*Tr	1.226 + 0.310*Tr		
LZ-001	0.242 + 0.053*Tr	0.343 + 0.112*Tr	0.540 + 0.178*Tr		
HZ-100	0.573 + 0.228*Tr	0.801 + 0.264*Tr	1.276 + 0.300*Tr		
LZ-100	0.262 + 0.237*Tr	0.372 + 0.276*Tr	0.585 + 0.318*Tr		
ZH-011	2.311 + 0.229*Tr + 0.041*C	4.089 + 0.279*Tr + 0.065*C	7.733 + 0.322*Tr + 0.117*C		
ZL-011	1.102 + 0.223*Tr + 0.084*C	1.817 + 0.278*Tr + 0.123*C	3.321 + 0.311*Tr + 0.204*C		
ZH-110	2.322 + 0.011*Tr + 0.041*C	4.109 + 0.055*Tr + 0.065*C	7.759 + 0.095*Tr + 0.117*C		
ZL-110	1.115 + 0.016*Tr + 0.084*C	1.837 + 0.065*Tr + 0.124*C	3.354 + 0.099*Tr + 0.204*C		
ZH-001	1.981 + 0.231*Tr + 0.037*C	3.471 + 0.279*Tr + 0.059*C	6.527 + 0.320*Tr + 0.107*C		
ZL-001	0.884 + 0.221*Tr + 0.083*C	1.442 + 0.274*Tr + 0.122*C	2.612 + 0.310*Tr + 0.201*C		
ZH-100	1.991 + 0.012*Tr + 0.037*C	3.489 + 0.051*Tr + 0.059*C	6.555 + 0.095*Tr + 0.107*C		
ZL-100	0.896 + 0.013*Tr + 0.083*C	1.462 + 0.062*Tr + 0.122*C	2.639 + 0.114*Tr + 0.201*C		
Path TM-IO (for pins A E	EN LOWEMI TA TEN)				
F-10100	1.070 + 0.009*Tr + 0.084*C	1.758 + 0.056*Tr + 0.124*C	3.205 + 0.096*Tr + 0.204*C		
R-10100	2.300 + 0.230*Tr + 0.041*C	4.059 + 0.265*Tr + 0.065*C	7.665 + 0.303*Tr + 0.117*C		
F-00110	1.056 + 0.205*Tr + 0.084*C	1.743 + 0.230*Tr + 0.123*C	3.185 + 0.257*Tr + 0.204*C		
R-00110	2.279 + 0.040*Tr + 0.041*C	4.030 + 0.090*Tr + 0.065*C	7.624 + 0.135*Tr + 0.117*C		
F-10000	0.871 + 0.009*Tr + 0.083*C	1.408 + 0.054*Tr + 0.122*C	2.528 + 0.107*Tr + 0.201*C		
R-10000	1.974 + 0.232*Tr + 0.037*C	3.450 + 0.264*Tr + 0.059*C	6.479 + 0.304*Tr + 0.107*C		
F-00010	0.858 + 0.201*Tr + 0.083*C	1.388 + 0.235*Tr + 0.122*C	2.510 + 0.273*Tr + 0.200*C		
R-00010	1.954 + 0.040*Tr + 0.037*C	3.420 + 0.089*Tr + 0.059*C	6.437 + 0.137*Tr + 0.107*C		

Event	Value (as a function of C in pF and Tr in nS)						
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125				
Path A-IO (for pins EN L	OWEMI TM)						
F-010	0.157 + 0.002*Tr + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.496 - 0.010*Tr + 0.162*C				
R-010	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.851 + 0.009*Tr + 0.053*C				
F-000	0.116 + 0.066*C	0.192 + 0.004*Tr + 0.098*C	0.365 + 0.162*C				
R-000	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.003*Tr + 0.029*C	1.564 + 0.003*Tr + 0.051*C				
Path EN-IO (for pins LO	Path EN-IO (for pins LOWEMI TM)						
HZ-10	0.000	0.000	0.000				
LZ-10	0.000	0.000	0.000				
HZ-00	0.000	0.000	0.000				
LZ-00	0.000	0.000	0.000				
ZH-10	0.555 - 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.866 - 0.003*Tr + 0.053*C				
ZL-10	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.002*Tr + 0.097*C	0.512 - 0.007*Tr + 0.161*C				
ZH-00	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.003*Tr + 0.029*C	1.573 + 0.003*Tr + 0.051*C				
ZL-00	0.124 + 0.066*C	0.205 - 0.003*Tr + 0.097*C	0.383 - 0.004*Tr + 0.162*C				
Path IO-ZI (for pins HYS	ST)						
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.232*C				
R-1	0.004 + 0.056*C	0.006 + 0.090*C	0.010 + 0.147*C				
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C				
R-0	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.146*C				
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)						
F-101	0.157 + 0.065*C	0.263 + 0.003*Tr + 0.097*C	0.495 - 0.003*Tr + 0.161*C				
R-101	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.853 + 0.005*Tr + 0.053*C				



F-001	0.116 + 0.066*C	0.196 - 0.004*Tr + 0.098*C	0.362 + 0.002*Tr + 0.163*C
R-001	0.472 - 0.003*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.562 + 0.005*Tr + 0.051*C
Path TEN-IO (for pine			
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.474 - 0.002*Tr + 0.019*C	0.817 + 0.002*Tr + 0.029*C	1.574 + 0.051*C
ZL-01	0.124 + 0.066*C	0.204 - 0.001*Tr + 0.097*C	0.381 + 0.005*Tr + 0.162*C
ZH-11	0.554 + 0.020*C	0.964 + 0.005*Tr + 0.030*C	1.861 + 0.012*Tr + 0.053*C
ZL-11	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.003*Tr + 0.097*C	0.512 - 0.006*Tr + 0.161*C
Path TM-IO (for pins			
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.553 + 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.864 - 0.001*Tr + 0.053*C
ZL-011	0.164 + 0.065*C	0.271 + 0.002*Tr + 0.097*C	0.512 + 0.001*Tr + 0.161*C
ZH-110	0.554 - 0.002*Tr + 0.020*C	0.964 + 0.002*Tr + 0.030*C	1.863 + 0.002*Tr + 0.053*C
ZL-110	0.164 - 0.002*Tr + 0.065*C	0.271 - 0.003*Tr + 0.097*C	0.510 - 0.003*Tr + 0.161*C
ZH-001	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.029*C	1.573 - 0.002*Tr + 0.051*C
ZL-001	0.124 + 0.066*C	0.205 - 0.001*Tr + 0.097*C	0.380 + 0.162*C
ZH-100	0.474 - 0.003*Tr + 0.019*C	0.817 + 0.005*Tr + 0.029*C	1.572 + 0.003*Tr + 0.051*C
ZL-100	0.124 + 0.001*Tr + 0.066*C	0.203 - 0.001*Tr + 0.097*C	0.378 + 0.005*Tr + 0.162*C
	A EN LOWEMI TA TEN)		
F-10100	0.158 + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.494 + 0.162*C
R-10100	0.552 - 0.001*Tr + 0.020*C	0.959 + 0.002*Tr + 0.030*C	1.853 - 0.002*Tr + 0.053*C
F-00110	0.158 - 0.002*Tr + 0.065*C	0.261 + 0.003*Tr + 0.097*C	0.495 - 0.002*Tr + 0.162*C
R-00110	0.551 + 0.020*C	0.960 + 0.030*C	1.853 + 0.002*Tr + 0.053*C
F-10000	0.116 + 0.001*Tr + 0.066*C	0.196 - 0.003*Tr + 0.098*C	0.363 - 0.002*Tr + 0.163*C
R-10000	0.472 - 0.002*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.564 + 0.004*Tr + 0.051*C
F-00010	0.116 + 0.066*C	0.193 + 0.098*C	0.365 + 0.006*Tr + 0.162*C
R-00010	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.029*C	1.563 + 0.004*Tr + 0.051*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.048e-06
typ 1.00 25	2.760e-05	1.034e-05
worst 0.90 125	3.633e-04	1.571e-04

Pin Cycle			Internal Ener	rgy (uW/MHz)		
FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog-	0.465 +	0.584 +	0.358 +	0.456 +	0.282 +	0.360 +
gling/Output	0.129*Tr	0.409*Tr	0.058*Tr	0.191*Tr	0.041*Tr	0.130*Tr
stable						
ZI toggling	0.264	0.266 +	0.202	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.233 +	7.301 +	5.007 +	5.770 -	3.927 +	4.502 +
gling/Output	0.029*Tr	0.026*Tr	0.017*Tr	0.013*Tr	0.014*Tr	0.014*Tr
stable						
ZI toggling	0.300 +	0.453 +	0.223 +	0.329 +	0.172 +	0.237 +
	0.238*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD4SCARUDQPCZ_EXT_CSF_1V8_FC_INNER

Cell Description

BD4SCARUDQPCZ_EXT_CSF_1V8_FC_INNER

- The cell has "dont_use" attribute set in the Synopsys STE.
- The cell has "dont_touch" attribute set in the Synopsys STF.

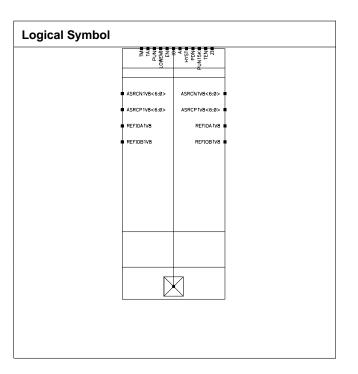
Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
i arameter	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0320
IO Input Cap.	1.4255	1.4235	1.4233
IO Max Load	101.425	101.424	101.423
LOWEMI Input Cap.	0.0263	0.0263	0.0263
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0253	0.0249	0.0247
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0358
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0448	0.0441	0.0439
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L			
F-010	1.062 + 0.188*Tr + 0.084*C	1.749 + 0.220*Tr + 0.123*C	3.196 + 0.223*Tr + 0.204*C
R-010	2.283 + 0.039*Tr + 0.041*C	4.035 + 0.082*Tr + 0.065*C	7.631 + 0.119*Tr + 0.117*C
F-000	0.863 + 0.183*Tr + 0.083*C	1.394 + 0.221*Tr + 0.122*C	2.521 + 0.237*Tr + 0.201*C
R-000	1.957 + 0.040*Tr + 0.037*C	3.425 + 0.081*Tr + 0.059*C	6.444 + 0.121*Tr + 0.107*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.559 + 0.136*Tr	0.779 + 0.191*Tr	1.240 + 0.252*Tr
LZ-10	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.252*Tr
HZ-00	0.558 + 0.136*Tr	0.779 + 0.188*Tr	1.241 + 0.249*Tr
LZ-00	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.251*Tr
ZH-10	2.314 + 0.200*Tr + 0.041*C	4.097 + 0.247*Tr + 0.065*C	7.743 + 0.284*Tr + 0.117*C
ZL-10	1.103 + 0.192*Tr + 0.084*C	1.820 + 0.249*Tr + 0.123*C	3.327 + 0.259*Tr + 0.204*C
ZH-00	1.984 + 0.202*Tr + 0.037*C	3.478 + 0.244*Tr + 0.059*C	6.539 + 0.282*Tr + 0.107*C
ZL-00	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.240*Tr + 0.122*C	2.621 + 0.266*Tr + 0.201*C
Path IO-ZI (for pins HYS	T)		
F-1	0.355 + 0.226*Tr + 0.143*C	0.494 + 0.263*Tr + 0.199*C	0.725 + 0.304*Tr + 0.312*C
R-1	0.352 + 0.208*Tr + 0.088*C	0.477 + 0.238*Tr + 0.139*C	0.693 + 0.269*Tr + 0.209*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.191*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.077*C	0.462 + 0.046*Tr + 0.120*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.061 + 0.189*Tr + 0.084*C	1.750 + 0.217*Tr + 0.123*C	3.193 + 0.233*Tr + 0.204*C
R-101	2.281 + 0.041*Tr + 0.041*C	4.034 + 0.083*Tr + 0.065*C	7.626 + 0.127*Tr + 0.117*C
F-001	0.862 + 0.185*Tr + 0.083*C	1.398 + 0.212*Tr + 0.122*C	2.513 + 0.259*Tr + 0.201*C
R-001	1.957 + 0.040*Tr + 0.037*C	3.424 + 0.085*Tr + 0.059*C	6.443 + 0.121*Tr + 0.107*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.558 + 0.137*Tr	0.778 + 0.196*Tr	1.237 + 0.243*Tr
LZ-01	0.372 + 0.136*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
HZ-11	0.558 + 0.138*Tr	0.778 + 0.195*Tr	1.240 + 0.247*Tr
LZ-11	0.373 + 0.137*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
ZH-01	1.985 + 0.201*Tr + 0.037*C	3.478 + 0.243*Tr + 0.059*C	6.538 + 0.282*Tr + 0.107*C
ZL-01	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.241*Tr + 0.122*C	2.616 + 0.303*Tr + 0.201*C
ZH-11	2.315 + 0.199*Tr + 0.041*C	4.097 + 0.242*Tr + 0.065*C	7.748 + 0.273*Tr + 0.117*C
ZL-11	1.104 + 0.197*Tr + 0.084*C	1.822 + 0.244*Tr + 0.123*C	3.328 + 0.268*Tr + 0.204*C



129/313

Path TM-IO (for pins EN LOWEMI TEN)					
HZ-011	0.555 + 0.165*Tr	0.772 + 0.233*Tr	1.231 + 0.303*Tr		
LZ-011	0.242 + 0.049*Tr	0.342 + 0.105*Tr	0.540 + 0.170*Tr		
HZ-110	0.573 + 0.228*Tr	0.804 + 0.255*Tr	1.278 + 0.297*Tr		
LZ-110	0.262 + 0.238*Tr	0.372 + 0.276*Tr	0.585 + 0.319*Tr		
HZ-001	0.555 + 0.164*Tr	0.774 + 0.230*Tr	1.226 + 0.310*Tr		
LZ-001	0.242 + 0.053*Tr	0.343 + 0.112*Tr	0.540 + 0.178*Tr		
HZ-100	0.573 + 0.228*Tr	0.801 + 0.264*Tr	1.276 + 0.300*Tr		
LZ-100	0.262 + 0.237*Tr	0.372 + 0.276*Tr	0.585 + 0.318*Tr		
ZH-011	2.311 + 0.229*Tr + 0.041*C	4.089 + 0.279*Tr + 0.065*C	7.733 + 0.322*Tr + 0.117*C		
ZL-011	1.102 + 0.223*Tr + 0.084*C	1.817 + 0.278*Tr + 0.123*C	3.321 + 0.311*Tr + 0.204*C		
ZH-110	2.322 + 0.011*Tr + 0.041*C	4.109 + 0.055*Tr + 0.065*C	7.759 + 0.095*Tr + 0.117*C		
ZL-110	1.115 + 0.016*Tr + 0.084*C	1.837 + 0.065*Tr + 0.124*C	3.354 + 0.099*Tr + 0.204*C		
ZH-001	1.981 + 0.231*Tr + 0.037*C	3.471 + 0.279*Tr + 0.059*C	6.527 + 0.320*Tr + 0.107*C		
ZL-001	0.884 + 0.221*Tr + 0.083*C	1.442 + 0.274*Tr + 0.122*C	2.612 + 0.310*Tr + 0.201*C		
ZH-100	1.991 + 0.012*Tr + 0.037*C	3.489 + 0.051*Tr + 0.059*C	6.555 + 0.095*Tr + 0.107*C		
ZL-100	0.896 + 0.013*Tr + 0.083*C	1.462 + 0.062*Tr + 0.122*C	2.639 + 0.114*Tr + 0.201*C		
Path TM-IO (for pins A E	EN LOWEMI TA TEN)				
F-10100	1.070 + 0.009*Tr + 0.084*C	1.758 + 0.056*Tr + 0.124*C	3.205 + 0.096*Tr + 0.204*C		
R-10100	2.300 + 0.230*Tr + 0.041*C	4.059 + 0.265*Tr + 0.065*C	7.665 + 0.303*Tr + 0.117*C		
F-00110	1.056 + 0.205*Tr + 0.084*C	1.743 + 0.230*Tr + 0.123*C	3.185 + 0.257*Tr + 0.204*C		
R-00110	2.279 + 0.040*Tr + 0.041*C	4.030 + 0.090*Tr + 0.065*C	7.624 + 0.135*Tr + 0.117*C		
F-10000	0.871 + 0.009*Tr + 0.083*C	1.408 + 0.054*Tr + 0.122*C	2.528 + 0.107*Tr + 0.201*C		
R-10000	1.974 + 0.232*Tr + 0.037*C	3.450 + 0.264*Tr + 0.059*C	6.479 + 0.304*Tr + 0.107*C		
F-00010	0.858 + 0.201*Tr + 0.083*C	1.388 + 0.235*Tr + 0.122*C	2.510 + 0.273*Tr + 0.200*C		
R-00010	1.954 + 0.040*Tr + 0.037*C	3.420 + 0.089*Tr + 0.059*C	6.437 + 0.137*Tr + 0.107*C		

Fyont	Value ((as a function of C in pF and T	r in nS)			
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins E	EN LOWEMI TM)					
F-010	0.157 + 0.002*Tr + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.496 - 0.010*Tr + 0.162*C			
R-010	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.851 + 0.009*Tr + 0.053*C			
F-000	0.116 + 0.066*C	0.192 + 0.004*Tr + 0.098*C	0.365 + 0.162*C			
R-000	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.003*Tr + 0.029*C	1.564 + 0.003*Tr + 0.051*C			
Path EN-IO (for pins LOWEMI TM)						
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.555 - 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.866 - 0.003*Tr + 0.053*C			
ZL-10	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.002*Tr + 0.097*C	0.512 - 0.007*Tr + 0.161*C			
ZH-00	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.003*Tr + 0.029*C	1.573 + 0.003*Tr + 0.051*C			
ZL-00	0.124 + 0.066*C	0.205 - 0.003*Tr + 0.097*C	0.383 - 0.004*Tr + 0.162*C			
Path IO-ZI (for pins I	HYST)					
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.232*C			
R-1	0.004 + 0.056*C	0.006 + 0.090*C	0.010 + 0.147*C			
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C			
R-0	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.146*C			
Path TA-IO (for pins	LOWEMI TEN TM)					
F-101	0.157 + 0.065*C	0.263 + 0.003*Tr + 0.097*C	0.495 - 0.003*Tr + 0.161*C			
R-101	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.853 + 0.005*Tr + 0.053*C			



F-001	0.116 + 0.066*C	0.196 - 0.004*Tr + 0.098*C	0.362 + 0.002*Tr + 0.163*C
R-001	0.472 - 0.003*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.562 + 0.005*Tr + 0.051*C
Path TEN-IO (for pins LO	OWEMI TM)	ı	l
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.474 - 0.002*Tr + 0.019*C	0.817 + 0.002*Tr + 0.029*C	1.574 + 0.051*C
ZL-01	0.124 + 0.066*C	0.204 - 0.001*Tr + 0.097*C	0.381 + 0.005*Tr + 0.162*C
ZH-11	0.554 + 0.020*C	0.964 + 0.005*Tr + 0.030*C	1.861 + 0.012*Tr + 0.053*C
ZL-11	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.003*Tr + 0.097*C	0.512 - 0.006*Tr + 0.161*C
Path TM-IO (for pins EN			
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.553 + 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.864 - 0.001*Tr + 0.053*C
ZL-011	0.164 + 0.065*C	0.271 + 0.002*Tr + 0.097*C	0.512 + 0.001*Tr + 0.161*C
ZH-110	0.554 - 0.002*Tr + 0.020*C	0.964 + 0.002*Tr + 0.030*C	1.863 + 0.002*Tr + 0.053*C
ZL-110	0.164 - 0.002*Tr + 0.065*C	0.271 - 0.003*Tr + 0.097*C	0.510 - 0.003*Tr + 0.161*C
ZH-001	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.029*C	1.573 - 0.002*Tr + 0.051*C
ZL-001	0.124 + 0.066*C	0.205 - 0.001*Tr + 0.097*C	0.380 + 0.162*C
ZH-100	0.474 - 0.003*Tr + 0.019*C	0.817 + 0.005*Tr + 0.029*C	1.572 + 0.003*Tr + 0.051*C
ZL-100	0.124 + 0.001*Tr + 0.066*C	0.203 - 0.001*Tr + 0.097*C	0.378 + 0.005*Tr + 0.162*C
Path TM-IO (for pins A E	-		
F-10100	0.158 + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.494 + 0.162*C
R-10100	0.552 - 0.001*Tr + 0.020*C	0.959 + 0.002*Tr + 0.030*C	1.853 - 0.002*Tr + 0.053*C
F-00110	0.158 - 0.002*Tr + 0.065*C	0.261 + 0.003*Tr + 0.097*C	0.495 - 0.002*Tr + 0.162*C
R-00110	0.551 + 0.020*C	0.960 + 0.030*C	1.853 + 0.002*Tr + 0.053*C
F-10000	0.116 + 0.001*Tr + 0.066*C	0.196 - 0.003*Tr + 0.098*C	0.363 - 0.002*Tr + 0.163*C
R-10000	0.472 - 0.002*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.564 + 0.004*Tr + 0.051*C
F-00010	0.116 + 0.066*C	0.193 + 0.098*C	0.365 + 0.006*Tr + 0.162*C
R-00010	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.029*C	1.563 + 0.004*Tr + 0.051*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.048e-06
typ 1.00 25	2.760e-05	1.034e-05
worst 0.90 125	3.633e-04	1.571e-04

Pin Cycle	Internal Energy (uW/MHz)					
FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog-	0.465 +	0.584 +	0.358 +	0.456 +	0.282 +	0.360 +
gling/Output	0.129*Tr	0.409*Tr	0.058*Tr	0.191*Tr	0.041*Tr	0.130*Tr
stable						
ZI toggling	0.264	0.266 +	0.202	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.233 +	7.301 +	5.007 +	5.770 -	3.927 +	4.502 +
gling/Output	0.029*Tr	0.026*Tr	0.017*Tr	0.013*Tr	0.014*Tr	0.014*Tr
stable						
ZI toggling	0.300 +	0.453 +	0.223 +	0.329 +	0.172 +	0.237 +
	0.238*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD4SCARUDQPCZ_EXT_CSF_1V8_FC_LIN

Cell Description

BD4SCARUDQPCZ_EXT_CSF_1V8_FC_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

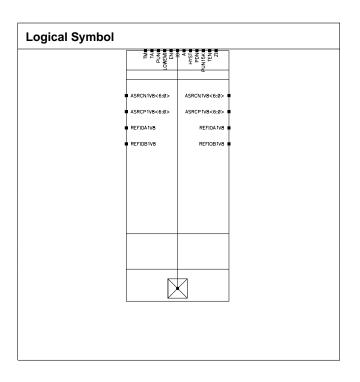
Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)			
	best 1.10 -40	typ 1.00 25	worst 0.90 125	



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0320
IO Input Cap.	1.4255	1.4235	1.4233
IO Max Load	101.425	101.424	101.423
LOWEMI Input Cap.	0.0263	0.0263	0.0263
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0253	0.0249	0.0247
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0358
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0448	0.0441	0.0439
ZI Max Load	0.200	0.200	0.200

Pin Parameter		Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L			
F-010	1.062 + 0.188*Tr + 0.084*C	1.749 + 0.220*Tr + 0.123*C	3.196 + 0.223*Tr + 0.204*C
R-010	2.283 + 0.039*Tr + 0.041*C	4.035 + 0.082*Tr + 0.065*C	7.631 + 0.119*Tr + 0.117*C
F-000	0.863 + 0.183*Tr + 0.083*C	1.394 + 0.221*Tr + 0.122*C	2.521 + 0.237*Tr + 0.201*C
R-000	1.957 + 0.040*Tr + 0.037*C	3.425 + 0.081*Tr + 0.059*C	6.444 + 0.121*Tr + 0.107*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.559 + 0.136*Tr	0.779 + 0.191*Tr	1.240 + 0.252*Tr
LZ-10	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.252*Tr
HZ-00	0.558 + 0.136*Tr	0.779 + 0.188*Tr	1.241 + 0.249*Tr
LZ-00	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.251*Tr
ZH-10	2.314 + 0.200*Tr + 0.041*C	4.097 + 0.247*Tr + 0.065*C	7.743 + 0.284*Tr + 0.117*C
ZL-10	1.103 + 0.192*Tr + 0.084*C	1.820 + 0.249*Tr + 0.123*C	3.327 + 0.259*Tr + 0.204*C
ZH-00	1.984 + 0.202*Tr + 0.037*C	3.478 + 0.244*Tr + 0.059*C	6.539 + 0.282*Tr + 0.107*C
ZL-00	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.240*Tr + 0.122*C	2.621 + 0.266*Tr + 0.201*C
Path IO-ZI (for pins HYS	T)		
F-1	0.355 + 0.226*Tr + 0.143*C	0.494 + 0.263*Tr + 0.199*C	0.725 + 0.304*Tr + 0.312*C
R-1	0.352 + 0.208*Tr + 0.088*C	0.477 + 0.238*Tr + 0.139*C	0.693 + 0.269*Tr + 0.209*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.191*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.077*C	0.462 + 0.046*Tr + 0.120*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.061 + 0.189*Tr + 0.084*C	1.750 + 0.217*Tr + 0.123*C	3.193 + 0.233*Tr + 0.204*C
R-101	2.281 + 0.041*Tr + 0.041*C	4.034 + 0.083*Tr + 0.065*C	7.626 + 0.127*Tr + 0.117*C
F-001	0.862 + 0.185*Tr + 0.083*C	1.398 + 0.212*Tr + 0.122*C	2.513 + 0.259*Tr + 0.201*C
R-001	1.957 + 0.040*Tr + 0.037*C	3.424 + 0.085*Tr + 0.059*C	6.443 + 0.121*Tr + 0.107*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.558 + 0.137*Tr	0.778 + 0.196*Tr	1.237 + 0.243*Tr
LZ-01	0.372 + 0.136*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
HZ-11	0.558 + 0.138*Tr	0.778 + 0.195*Tr	1.240 + 0.247*Tr
LZ-11	0.373 + 0.137*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
ZH-01	1.985 + 0.201*Tr + 0.037*C	3.478 + 0.243*Tr + 0.059*C	6.538 + 0.282*Tr + 0.107*C
ZL-01	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.241*Tr + 0.122*C	2.616 + 0.303*Tr + 0.201*C
ZH-11	2.315 + 0.199*Tr + 0.041*C	4.097 + 0.242*Tr + 0.065*C	7.748 + 0.273*Tr + 0.117*C
ZL-11	1.104 + 0.197*Tr + 0.084*C	1.822 + 0.244*Tr + 0.123*C	3.328 + 0.268*Tr + 0.204*C



135/313

Path TM-IO (for pins E	N LOWEMI TEN)		
HZ-011	0.555 + 0.165*Tr	0.772 + 0.233*Tr	1.231 + 0.303*Tr
LZ-011	0.242 + 0.049*Tr	0.342 + 0.105*Tr	0.540 + 0.170*Tr
HZ-110	0.573 + 0.228*Tr	0.804 + 0.255*Tr	1.278 + 0.297*Tr
LZ-110	0.262 + 0.238*Tr	0.372 + 0.276*Tr	0.585 + 0.319*Tr
HZ-001	0.555 + 0.164*Tr	0.774 + 0.230*Tr	1.226 + 0.310*Tr
LZ-001	0.242 + 0.053*Tr	0.343 + 0.112*Tr	0.540 + 0.178*Tr
HZ-100	0.573 + 0.228*Tr	0.801 + 0.264*Tr	1.276 + 0.300*Tr
LZ-100	0.262 + 0.237*Tr	0.372 + 0.276*Tr	0.585 + 0.318*Tr
ZH-011	2.311 + 0.229*Tr + 0.041*C	4.089 + 0.279*Tr + 0.065*C	7.733 + 0.322*Tr + 0.117*C
ZL-011	1.102 + 0.223*Tr + 0.084*C	1.817 + 0.278*Tr + 0.123*C	3.321 + 0.311*Tr + 0.204*C
ZH-110	2.322 + 0.011*Tr + 0.041*C	4.109 + 0.055*Tr + 0.065*C	7.759 + 0.095*Tr + 0.117*C
ZL-110	1.115 + 0.016*Tr + 0.084*C	1.837 + 0.065*Tr + 0.124*C	3.354 + 0.099*Tr + 0.204*C
ZH-001	1.981 + 0.231*Tr + 0.037*C	3.471 + 0.279*Tr + 0.059*C	6.527 + 0.320*Tr + 0.107*C
ZL-001	0.884 + 0.221*Tr + 0.083*C	1.442 + 0.274*Tr + 0.122*C	2.612 + 0.310*Tr + 0.201*C
ZH-100	1.991 + 0.012*Tr + 0.037*C	3.489 + 0.051*Tr + 0.059*C	6.555 + 0.095*Tr + 0.107*C
ZL-100	0.896 + 0.013*Tr + 0.083*C	1.462 + 0.062*Tr + 0.122*C	2.639 + 0.114*Tr + 0.201*C
Path TM-IO (for pins A	EN LOWEMI TA TEN)		
F-10100	1.070 + 0.009*Tr + 0.084*C	1.758 + 0.056*Tr + 0.124*C	3.205 + 0.096*Tr + 0.204*C
R-10100	2.300 + 0.230*Tr + 0.041*C	4.059 + 0.265*Tr + 0.065*C	7.665 + 0.303*Tr + 0.117*C
F-00110	1.056 + 0.205*Tr + 0.084*C	1.743 + 0.230*Tr + 0.123*C	3.185 + 0.257*Tr + 0.204*C
R-00110	2.279 + 0.040*Tr + 0.041*C	4.030 + 0.090*Tr + 0.065*C	7.624 + 0.135*Tr + 0.117*C
F-10000	0.871 + 0.009*Tr + 0.083*C	1.408 + 0.054*Tr + 0.122*C	2.528 + 0.107*Tr + 0.201*C
R-10000	1.974 + 0.232*Tr + 0.037*C	3.450 + 0.264*Tr + 0.059*C	6.479 + 0.304*Tr + 0.107*C
F-00010	0.858 + 0.201*Tr + 0.083*C	1.388 + 0.235*Tr + 0.122*C	2.510 + 0.273*Tr + 0.200*C
R-00010	1.954 + 0.040*Tr + 0.037*C	3.420 + 0.089*Tr + 0.059*C	6.437 + 0.137*Tr + 0.107*C

Event	Value (as a function of C in pF and Tr in nS)						
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125				
Path A-IO (for pins EN L	OWEMI TM)						
F-010	0.157 + 0.002*Tr + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.496 - 0.010*Tr + 0.162*C				
R-010	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.851 + 0.009*Tr + 0.053*C				
F-000	0.116 + 0.066*C	0.192 + 0.004*Tr + 0.098*C	0.365 + 0.162*C				
R-000	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.003*Tr + 0.029*C	1.564 + 0.003*Tr + 0.051*C				
Path EN-IO (for pins LO	WEMITM)						
HZ-10	0.000	0.000	0.000				
LZ-10	0.000	0.000	0.000				
HZ-00	0.000	0.000	0.000				
LZ-00	0.000	0.000	0.000				
ZH-10	0.555 - 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.866 - 0.003*Tr + 0.053*C				
ZL-10	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.002*Tr + 0.097*C	0.512 - 0.007*Tr + 0.161*C				
ZH-00	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.003*Tr + 0.029*C	1.573 + 0.003*Tr + 0.051*C				
ZL-00	0.124 + 0.066*C	0.205 - 0.003*Tr + 0.097*C	0.383 - 0.004*Tr + 0.162*C				
Path IO-ZI (for pins HYS	ST)						
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.232*C				
R-1	0.004 + 0.056*C	0.006 + 0.090*C	0.010 + 0.147*C				
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C				
R-0	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.146*C				
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)						
F-101	0.157 + 0.065*C	0.263 + 0.003*Tr + 0.097*C	0.495 - 0.003*Tr + 0.161*C				
R-101	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.853 + 0.005*Tr + 0.053*C				



F-001	0.116 + 0.066*C	0.196 - 0.004*Tr + 0.098*C	0.362 + 0.002*Tr + 0.163*C
R-001	0.472 - 0.003*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.562 + 0.005*Tr + 0.051*C
Path TEN-IO (for pins LO	OWEMI TM)	ı	l
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.474 - 0.002*Tr + 0.019*C	0.817 + 0.002*Tr + 0.029*C	1.574 + 0.051*C
ZL-01	0.124 + 0.066*C	0.204 - 0.001*Tr + 0.097*C	0.381 + 0.005*Tr + 0.162*C
ZH-11	0.554 + 0.020*C	0.964 + 0.005*Tr + 0.030*C	1.861 + 0.012*Tr + 0.053*C
ZL-11	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.003*Tr + 0.097*C	0.512 - 0.006*Tr + 0.161*C
Path TM-IO (for pins EN			
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.553 + 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.864 - 0.001*Tr + 0.053*C
ZL-011	0.164 + 0.065*C	0.271 + 0.002*Tr + 0.097*C	0.512 + 0.001*Tr + 0.161*C
ZH-110	0.554 - 0.002*Tr + 0.020*C	0.964 + 0.002*Tr + 0.030*C	1.863 + 0.002*Tr + 0.053*C
ZL-110	0.164 - 0.002*Tr + 0.065*C	0.271 - 0.003*Tr + 0.097*C	0.510 - 0.003*Tr + 0.161*C
ZH-001	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.029*C	1.573 - 0.002*Tr + 0.051*C
ZL-001	0.124 + 0.066*C	0.205 - 0.001*Tr + 0.097*C	0.380 + 0.162*C
ZH-100	0.474 - 0.003*Tr + 0.019*C	0.817 + 0.005*Tr + 0.029*C	1.572 + 0.003*Tr + 0.051*C
ZL-100	0.124 + 0.001*Tr + 0.066*C	0.203 - 0.001*Tr + 0.097*C	0.378 + 0.005*Tr + 0.162*C
Path TM-IO (for pins A E	-		
F-10100	0.158 + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.494 + 0.162*C
R-10100	0.552 - 0.001*Tr + 0.020*C	0.959 + 0.002*Tr + 0.030*C	1.853 - 0.002*Tr + 0.053*C
F-00110	0.158 - 0.002*Tr + 0.065*C	0.261 + 0.003*Tr + 0.097*C	0.495 - 0.002*Tr + 0.162*C
R-00110	0.551 + 0.020*C	0.960 + 0.030*C	1.853 + 0.002*Tr + 0.053*C
F-10000	0.116 + 0.001*Tr + 0.066*C	0.196 - 0.003*Tr + 0.098*C	0.363 - 0.002*Tr + 0.163*C
R-10000	0.472 - 0.002*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.564 + 0.004*Tr + 0.051*C
F-00010	0.116 + 0.066*C	0.193 + 0.098*C	0.365 + 0.006*Tr + 0.162*C
R-00010	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.029*C	1.563 + 0.004*Tr + 0.051*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.048e-06
typ 1.00 25	2.760e-05	1.034e-05
worst 0.90 125	3.633e-04	1.571e-04

	Pin Cycle	Internal Energy (uW/MHz)					
	Fill Cycle	best 1.10 -40	best 1.10 -40	typ 1.00 25	typ 1.00 25	worst 0.90	worst 0.90
		(Min values)	(Max values)	(Min values)	(Max values)	125 (Min values)	125 (Max values)
ſ	For vdd						



IO tog-	0.465 +	0.584 +	0.358 +	0.456 +	0.282 +	0.360 +
gling/Output	0.129*Tr	0.409*Tr	0.058*Tr	0.191*Tr	0.041*Tr	0.130*Tr
stable						
ZI toggling	0.264	0.266 +	0.202	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.233 +	7.301 +	5.007 +	5.770 -	3.927 +	4.502 +
gling/Output	0.029*Tr	0.026*Tr	0.017*Tr	0.013*Tr	0.014*Tr	0.014*Tr
stable						
ZI toggling	0.300 +	0.453 +	0.223 +	0.329 +	0.172 +	0.237 +
	0.238*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD4SCARUDQPCZ_EXT_CSF_1V8_FC_OUTER

Cell Description

BD4SCARUDQPCZ_EXT_CSF_1V8_FC_OUTER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 8307.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0320
IO Input Cap.	1.4255	1.4235	1.4233
IO Max Load	101.425	101.424	101.423
LOWEMI Input Cap.	0.0263	0.0263	0.0263
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0253	0.0249	0.0247
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0358
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0448	0.0441	0.0439
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L			
F-010	1.062 + 0.188*Tr + 0.084*C	1.749 + 0.220*Tr + 0.123*C	3.196 + 0.223*Tr + 0.204*C
R-010	2.283 + 0.039*Tr + 0.041*C	4.035 + 0.082*Tr + 0.065*C	7.631 + 0.119*Tr + 0.117*C
F-000	0.863 + 0.183*Tr + 0.083*C	1.394 + 0.221*Tr + 0.122*C	2.521 + 0.237*Tr + 0.201*C
R-000	1.957 + 0.040*Tr + 0.037*C	3.425 + 0.081*Tr + 0.059*C	6.444 + 0.121*Tr + 0.107*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.559 + 0.136*Tr	0.779 + 0.191*Tr	1.240 + 0.252*Tr
LZ-10	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.252*Tr
HZ-00	0.558 + 0.136*Tr	0.779 + 0.188*Tr	1.241 + 0.249*Tr
LZ-00	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.251*Tr
ZH-10	2.314 + 0.200*Tr + 0.041*C	4.097 + 0.247*Tr + 0.065*C	7.743 + 0.284*Tr + 0.117*C
ZL-10	1.103 + 0.192*Tr + 0.084*C	1.820 + 0.249*Tr + 0.123*C	3.327 + 0.259*Tr + 0.204*C
ZH-00	1.984 + 0.202*Tr + 0.037*C	3.478 + 0.244*Tr + 0.059*C	6.539 + 0.282*Tr + 0.107*C
ZL-00	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.240*Tr + 0.122*C	2.621 + 0.266*Tr + 0.201*C
Path IO-ZI (for pins HYS	T)		
F-1	0.355 + 0.226*Tr + 0.143*C	0.494 + 0.263*Tr + 0.199*C	0.725 + 0.304*Tr + 0.312*C
R-1	0.352 + 0.208*Tr + 0.088*C	0.477 + 0.238*Tr + 0.139*C	0.693 + 0.269*Tr + 0.209*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.191*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.077*C	0.462 + 0.046*Tr + 0.120*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.061 + 0.189*Tr + 0.084*C	1.750 + 0.217*Tr + 0.123*C	3.193 + 0.233*Tr + 0.204*C
R-101	2.281 + 0.041*Tr + 0.041*C	4.034 + 0.083*Tr + 0.065*C	7.626 + 0.127*Tr + 0.117*C
F-001	0.862 + 0.185*Tr + 0.083*C	1.398 + 0.212*Tr + 0.122*C	2.513 + 0.259*Tr + 0.201*C
R-001	1.957 + 0.040*Tr + 0.037*C	3.424 + 0.085*Tr + 0.059*C	6.443 + 0.121*Tr + 0.107*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.558 + 0.137*Tr	0.778 + 0.196*Tr	1.237 + 0.243*Tr
LZ-01	0.372 + 0.136*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
HZ-11	0.558 + 0.138*Tr	0.778 + 0.195*Tr	1.240 + 0.247*Tr
LZ-11	0.373 + 0.137*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
ZH-01	1.985 + 0.201*Tr + 0.037*C	3.478 + 0.243*Tr + 0.059*C	6.538 + 0.282*Tr + 0.107*C
ZL-01	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.241*Tr + 0.122*C	2.616 + 0.303*Tr + 0.201*C
ZH-11	2.315 + 0.199*Tr + 0.041*C	4.097 + 0.242*Tr + 0.065*C	7.748 + 0.273*Tr + 0.117*C
ZL-11	1.104 + 0.197*Tr + 0.084*C	1.822 + 0.244*Tr + 0.123*C	3.328 + 0.268*Tr + 0.204*C



Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.555 + 0.165*Tr	0.772 + 0.233*Tr	1.231 + 0.303*Tr			
LZ-011 0.242 + 0.049*Tr		0.342 + 0.105*Tr	0.540 + 0.170*Tr			
HZ-110	0.573 + 0.228*Tr	0.804 + 0.255*Tr	1.278 + 0.297*Tr			
LZ-110	0.262 + 0.238*Tr	0.372 + 0.276*Tr	0.585 + 0.319*Tr			
HZ-001	0.555 + 0.164*Tr	0.774 + 0.230*Tr	1.226 + 0.310*Tr			
LZ-001	0.242 + 0.053*Tr	0.343 + 0.112*Tr	0.540 + 0.178*Tr			
HZ-100	0.573 + 0.228*Tr	0.801 + 0.264*Tr	1.276 + 0.300*Tr			
LZ-100	0.262 + 0.237*Tr	0.372 + 0.276*Tr	0.585 + 0.318*Tr			
ZH-011	2.311 + 0.229*Tr + 0.041*C	4.089 + 0.279*Tr + 0.065*C	7.733 + 0.322*Tr + 0.117*C			
ZL-011	1.102 + 0.223*Tr + 0.084*C	1.817 + 0.278*Tr + 0.123*C	3.321 + 0.311*Tr + 0.204*C			
ZH-110	2.322 + 0.011*Tr + 0.041*C	4.109 + 0.055*Tr + 0.065*C	7.759 + 0.095*Tr + 0.117*C			
ZL-110	1.115 + 0.016*Tr + 0.084*C	1.837 + 0.065*Tr + 0.124*C	3.354 + 0.099*Tr + 0.204*C			
ZH-001	1.981 + 0.231*Tr + 0.037*C	3.471 + 0.279*Tr + 0.059*C	6.527 + 0.320*Tr + 0.107*C			
ZL-001	0.884 + 0.221*Tr + 0.083*C	1.442 + 0.274*Tr + 0.122*C	2.612 + 0.310*Tr + 0.201*C			
ZH-100	1.991 + 0.012*Tr + 0.037*C	3.489 + 0.051*Tr + 0.059*C	6.555 + 0.095*Tr + 0.107*C			
ZL-100	0.896 + 0.013*Tr + 0.083*C	1.462 + 0.062*Tr + 0.122*C	2.639 + 0.114*Tr + 0.201*C			
Path TM-IO (for pins A E	EN LOWEMI TA TEN)					
F-10100	1.070 + 0.009*Tr + 0.084*C	1.758 + 0.056*Tr + 0.124*C	3.205 + 0.096*Tr + 0.204*C			
R-10100	2.300 + 0.230*Tr + 0.041*C	4.059 + 0.265*Tr + 0.065*C	7.665 + 0.303*Tr + 0.117*C			
F-00110	1.056 + 0.205*Tr + 0.084*C	1.743 + 0.230*Tr + 0.123*C	3.185 + 0.257*Tr + 0.204*C			
R-00110	2.279 + 0.040*Tr + 0.041*C	4.030 + 0.090*Tr + 0.065*C	7.624 + 0.135*Tr + 0.117*C			
F-10000	0.871 + 0.009*Tr + 0.083*C	1.408 + 0.054*Tr + 0.122*C	2.528 + 0.107*Tr + 0.201*C			
R-10000	1.974 + 0.232*Tr + 0.037*C	3.450 + 0.264*Tr + 0.059*C	6.479 + 0.304*Tr + 0.107*C			
F-00010	0.858 + 0.201*Tr + 0.083*C	1.388 + 0.235*Tr + 0.122*C	2.510 + 0.273*Tr + 0.200*C			
R-00010	1.954 + 0.040*Tr + 0.037*C	3.420 + 0.089*Tr + 0.059*C	6.437 + 0.137*Tr + 0.107*C			

Event	Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN LOWEMI TM)						
F-010	0.157 + 0.002*Tr + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.496 - 0.010*Tr + 0.162*C			
R-010	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.851 + 0.009*Tr + 0.053*C			
F-000	0.116 + 0.066*C	0.192 + 0.004*Tr + 0.098*C	0.365 + 0.162*C			
R-000	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.003*Tr + 0.029*C	1.564 + 0.003*Tr + 0.051*C			
Path EN-IO (for pins LO	WEMITM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.555 - 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.866 - 0.003*Tr + 0.053*C			
ZL-10	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.002*Tr + 0.097*C	0.512 - 0.007*Tr + 0.161*C			
ZH-00	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.003*Tr + 0.029*C	1.573 + 0.003*Tr + 0.051*C			
ZL-00	0.124 + 0.066*C	0.205 - 0.003*Tr + 0.097*C	0.383 - 0.004*Tr + 0.162*C			
Path IO-ZI (for pins HYS	ST)					
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.232*C			
R-1	0.004 + 0.056*C	0.006 + 0.090*C	0.010 + 0.147*C			
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C			
R-0 0.004 + 0.056*C		0.006 + 0.089*C	0.010 + 0.146*C			
Path TA-IO (for pins LOWEMI TEN TM)						
F-101	0.157 + 0.065*C	0.263 + 0.003*Tr + 0.097*C	0.495 - 0.003*Tr + 0.161*C			
R-101	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.853 + 0.005*Tr + 0.053*C			



F-001	0.116 + 0.066*C	0.196 - 0.004*Tr + 0.098*C	0.362 + 0.002*Tr + 0.163*C			
R-001	0.472 - 0.003*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.562 + 0.005*Tr + 0.051*C			
Path TEN-IO (for pins LOWEMI TM)						
HZ-01	0.000	0.000	0.000			
LZ-01	0.000	0.000	0.000			
HZ-11	0.000	0.000	0.000			
LZ-11	0.000	0.000	0.000			
ZH-01	0.474 - 0.002*Tr + 0.019*C	0.817 + 0.002*Tr + 0.029*C	1.574 + 0.051*C			
ZL-01	0.124 + 0.066*C	0.204 - 0.001*Tr + 0.097*C	0.381 + 0.005*Tr + 0.162*C			
ZH-11	0.554 + 0.020*C	0.964 + 0.005*Tr + 0.030*C	1.861 + 0.012*Tr + 0.053*C			
ZL-11	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.003*Tr + 0.097*C	0.512 - 0.006*Tr + 0.161*C			
Path TM-IO (for pins EN	LOWEMI TEN)					
HZ-011	0.000	0.000	0.000			
LZ-011	0.000	0.000	0.000			
HZ-110	0.000	0.000	0.000			
LZ-110	0.000	0.000	0.000			
HZ-001	0.000	0.000	0.000			
LZ-001	0.000	0.000	0.000			
HZ-100	0.000	0.000	0.000			
LZ-100	0.000	0.000	0.000			
ZH-011	0.553 + 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.864 - 0.001*Tr + 0.053*C			
ZL-011	0.164 + 0.065*C	0.271 + 0.002*Tr + 0.097*C	0.512 + 0.001*Tr + 0.161*C			
ZH-110	0.554 - 0.002*Tr + 0.020*C	0.964 + 0.002*Tr + 0.030*C	1.863 + 0.002*Tr + 0.053*C			
ZL-110	0.164 - 0.002*Tr + 0.065*C	0.271 - 0.003*Tr + 0.097*C	0.510 - 0.003*Tr + 0.161*C			
ZH-001	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.029*C	1.573 - 0.002*Tr + 0.051*C			
ZL-001	0.124 + 0.066*C	0.205 - 0.001*Tr + 0.097*C	0.380 + 0.162*C			
ZH-100	0.474 - 0.003*Tr + 0.019*C	0.817 + 0.005*Tr + 0.029*C	1.572 + 0.003*Tr + 0.051*C			
ZL-100	0.124 + 0.001*Tr + 0.066*C	0.203 - 0.001*Tr + 0.097*C	0.378 + 0.005*Tr + 0.162*C			
Path TM-IO (for pins A						
F-10100	0.158 + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.494 + 0.162*C			
R-10100	0.552 - 0.001*Tr + 0.020*C	0.959 + 0.002*Tr + 0.030*C	1.853 - 0.002*Tr + 0.053*C			
F-00110	0.158 - 0.002*Tr + 0.065*C	0.261 + 0.003*Tr + 0.097*C	0.495 - 0.002*Tr + 0.162*C			
R-00110	0.551 + 0.020*C	0.960 + 0.030*C	1.853 + 0.002*Tr + 0.053*C			
F-10000	0.116 + 0.001*Tr + 0.066*C	0.196 - 0.003*Tr + 0.098*C	0.363 - 0.002*Tr + 0.163*C			
R-10000	0.472 - 0.002*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.564 + 0.004*Tr + 0.051*C			
F-00010	0.116 + 0.066*C	0.193 + 0.098*C	0.365 + 0.006*Tr + 0.162*C			
R-00010	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.029*C	1.563 + 0.004*Tr + 0.051*C			

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.048e-06
typ 1.00 25	2.760e-05	1.034e-05
worst 0.90 125	3.633e-04	1.571e-04

Pin Cycle	Internal Energy (uW/MHz)					
riii Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog- gling/Output	0.465 + 0.129*Tr	0.584 + 0.409*Tr	0.358 + 0.058*Tr	0.456 + 0.191*Tr	0.282 + 0.041*Tr	0.360 + 0.130*Tr
stable						
ZI toggling	0.264	0.266 +	0.202	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.233 +	7.301 +	5.007 +	5.770 -	3.927 +	4.502 +
gling/Output	0.029*Tr	0.026*Tr	0.017*Tr	0.013*Tr	0.014*Tr	0.014*Tr
stable						
ZI toggling	0.300 +	0.453 +	0.223 +	0.329 +	0.172 +	0.237 +
	0.238*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD4SCARUDQPCZ_IL_EXT_CSF_1V8_CL_LIN

Cell Description

BD4SCARUDQPCZ_IL_EXT_CSF_1V8_CL_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 4252.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0320
IO Input Cap.	1.4255	1.4235	1.4233
IO Max Load	101.425	101.424	101.423
LOWEMI Input Cap.	0.0263	0.0263	0.0263
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0253	0.0249	0.0247
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0358
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0448	0.0441	0.0439
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L			
F-010	1.062 + 0.188*Tr + 0.084*C	1.749 + 0.220*Tr + 0.123*C	3.196 + 0.223*Tr + 0.204*C
R-010	2.283 + 0.039*Tr + 0.041*C	4.035 + 0.082*Tr + 0.065*C	7.631 + 0.119*Tr + 0.117*C
F-000	0.863 + 0.183*Tr + 0.083*C	1.394 + 0.221*Tr + 0.122*C	2.521 + 0.237*Tr + 0.201*C
R-000	1.957 + 0.040*Tr + 0.037*C	3.425 + 0.081*Tr + 0.059*C	6.444 + 0.121*Tr + 0.107*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.559 + 0.136*Tr	0.779 + 0.191*Tr	1.240 + 0.252*Tr
LZ-10	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.252*Tr
HZ-00	0.558 + 0.136*Tr	0.779 + 0.188*Tr	1.241 + 0.249*Tr
LZ-00	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.251*Tr
ZH-10	2.314 + 0.200*Tr + 0.041*C	4.097 + 0.247*Tr + 0.065*C	7.743 + 0.284*Tr + 0.117*C
ZL-10	1.103 + 0.192*Tr + 0.084*C	1.820 + 0.249*Tr + 0.123*C	3.327 + 0.259*Tr + 0.204*C
ZH-00	1.984 + 0.202*Tr + 0.037*C	3.478 + 0.244*Tr + 0.059*C	6.539 + 0.282*Tr + 0.107*C
ZL-00	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.240*Tr + 0.122*C	2.621 + 0.266*Tr + 0.201*C
Path IO-ZI (for pins HYS	T)		
F-1	0.355 + 0.226*Tr + 0.143*C	0.494 + 0.263*Tr + 0.199*C	0.725 + 0.304*Tr + 0.312*C
R-1	0.352 + 0.208*Tr + 0.088*C	0.477 + 0.238*Tr + 0.139*C	0.693 + 0.269*Tr + 0.209*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.191*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.077*C	0.462 + 0.046*Tr + 0.120*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.061 + 0.189*Tr + 0.084*C	1.750 + 0.217*Tr + 0.123*C	3.193 + 0.233*Tr + 0.204*C
R-101	2.281 + 0.041*Tr + 0.041*C	4.034 + 0.083*Tr + 0.065*C	7.626 + 0.127*Tr + 0.117*C
F-001	0.862 + 0.185*Tr + 0.083*C	1.398 + 0.212*Tr + 0.122*C	2.513 + 0.259*Tr + 0.201*C
R-001	1.957 + 0.040*Tr + 0.037*C	3.424 + 0.085*Tr + 0.059*C	6.443 + 0.121*Tr + 0.107*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.558 + 0.137*Tr	0.778 + 0.196*Tr	1.237 + 0.243*Tr
LZ-01	0.372 + 0.136*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
HZ-11	0.558 + 0.138*Tr	0.778 + 0.195*Tr	1.240 + 0.247*Tr
LZ-11	0.373 + 0.137*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
ZH-01	1.985 + 0.201*Tr + 0.037*C	3.478 + 0.243*Tr + 0.059*C	6.538 + 0.282*Tr + 0.107*C
ZL-01	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.241*Tr + 0.122*C	2.616 + 0.303*Tr + 0.201*C
ZH-11	2.315 + 0.199*Tr + 0.041*C	4.097 + 0.242*Tr + 0.065*C	7.748 + 0.273*Tr + 0.117*C
ZL-11	1.104 + 0.197*Tr + 0.084*C	1.822 + 0.244*Tr + 0.123*C	3.328 + 0.268*Tr + 0.204*C



147/313

Path TM-IO (for pins EN	N LOWEMI TEN)		
HZ-011	0.555 + 0.165*Tr	0.772 + 0.233*Tr	1.231 + 0.303*Tr
LZ-011	0.242 + 0.049*Tr	0.342 + 0.105*Tr	0.540 + 0.170*Tr
HZ-110	0.573 + 0.228*Tr	0.804 + 0.255*Tr	1.278 + 0.297*Tr
LZ-110	0.262 + 0.238*Tr	0.372 + 0.276*Tr	0.585 + 0.319*Tr
HZ-001	0.555 + 0.164*Tr	0.774 + 0.230*Tr	1.226 + 0.310*Tr
LZ-001	0.242 + 0.053*Tr	0.343 + 0.112*Tr	0.540 + 0.178*Tr
HZ-100	0.573 + 0.228*Tr	0.801 + 0.264*Tr	1.276 + 0.300*Tr
LZ-100	0.262 + 0.237*Tr	0.372 + 0.276*Tr	0.585 + 0.318*Tr
ZH-011	2.311 + 0.229*Tr + 0.041*C	4.089 + 0.279*Tr + 0.065*C	7.733 + 0.322*Tr + 0.117*C
ZL-011	1.102 + 0.223*Tr + 0.084*C	1.817 + 0.278*Tr + 0.123*C	3.321 + 0.311*Tr + 0.204*C
ZH-110	2.322 + 0.011*Tr + 0.041*C	4.109 + 0.055*Tr + 0.065*C	7.759 + 0.095*Tr + 0.117*C
ZL-110	1.115 + 0.016*Tr + 0.084*C	1.837 + 0.065*Tr + 0.124*C	3.354 + 0.099*Tr + 0.204*C
ZH-001	1.981 + 0.231*Tr + 0.037*C	3.471 + 0.279*Tr + 0.059*C	6.527 + 0.320*Tr + 0.107*C
ZL-001	0.884 + 0.221*Tr + 0.083*C	1.442 + 0.274*Tr + 0.122*C	2.612 + 0.310*Tr + 0.201*C
ZH-100	1.991 + 0.012*Tr + 0.037*C	3.489 + 0.051*Tr + 0.059*C	6.555 + 0.095*Tr + 0.107*C
ZL-100	0.896 + 0.013*Tr + 0.083*C	1.462 + 0.062*Tr + 0.122*C	2.639 + 0.114*Tr + 0.201*C
Path TM-IO (for pins A	EN LOWEMI TA TEN)		
F-10100	1.070 + 0.009*Tr + 0.084*C	1.758 + 0.056*Tr + 0.124*C	3.205 + 0.096*Tr + 0.204*C
R-10100	2.300 + 0.230*Tr + 0.041*C	4.059 + 0.265*Tr + 0.065*C	7.665 + 0.303*Tr + 0.117*C
F-00110	1.056 + 0.205*Tr + 0.084*C	1.743 + 0.230*Tr + 0.123*C	3.185 + 0.257*Tr + 0.204*C
R-00110	2.279 + 0.040*Tr + 0.041*C	4.030 + 0.090*Tr + 0.065*C	7.624 + 0.135*Tr + 0.117*C
F-10000	0.871 + 0.009*Tr + 0.083*C	1.408 + 0.054*Tr + 0.122*C	2.528 + 0.107*Tr + 0.201*C
R-10000	1.974 + 0.232*Tr + 0.037*C	3.450 + 0.264*Tr + 0.059*C	6.479 + 0.304*Tr + 0.107*C
F-00010	0.858 + 0.201*Tr + 0.083*C	1.388 + 0.235*Tr + 0.122*C	2.510 + 0.273*Tr + 0.200*C
R-00010	1.954 + 0.040*Tr + 0.037*C	3.420 + 0.089*Tr + 0.059*C	6.437 + 0.137*Tr + 0.107*C

Frant	Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN L	OWEMI TM)					
F-010	0.157 + 0.002*Tr + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.496 - 0.010*Tr + 0.162*C			
R-010	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.851 + 0.009*Tr + 0.053*C			
F-000	0.116 + 0.066*C	0.192 + 0.004*Tr + 0.098*C	0.365 + 0.162*C			
R-000	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.003*Tr + 0.029*C	1.564 + 0.003*Tr + 0.051*C			
Path EN-IO (for pins LO	WEMITM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.555 - 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.866 - 0.003*Tr + 0.053*C			
ZL-10	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.002*Tr + 0.097*C	0.512 - 0.007*Tr + 0.161*C			
ZH-00	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.003*Tr + 0.029*C	1.573 + 0.003*Tr + 0.051*C			
ZL-00	0.124 + 0.066*C	0.205 - 0.003*Tr + 0.097*C	0.383 - 0.004*Tr + 0.162*C			
Path IO-ZI (for pins HYS	ST)					
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.232*C			
R-1	0.004 + 0.056*C	0.006 + 0.090*C	0.010 + 0.147*C			
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C			
R-0	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.146*C			
Path TA-IO (for pins LO)	WEMI TEN TM)					
F-101	0.157 + 0.065*C	0.263 + 0.003*Tr + 0.097*C	0.495 - 0.003*Tr + 0.161*C			
R-101	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.853 + 0.005*Tr + 0.053*C			



F-001	0.116 + 0.066*C	0.196 - 0.004*Tr + 0.098*C	0.362 + 0.002*Tr + 0.163*C
R-001	0.472 - 0.003*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.562 + 0.005*Tr + 0.051*C
Path TEN-IO (for pins LO	OWEMI TM)	ı	l
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.474 - 0.002*Tr + 0.019*C	0.817 + 0.002*Tr + 0.029*C	1.574 + 0.051*C
ZL-01	0.124 + 0.066*C	0.204 - 0.001*Tr + 0.097*C	0.381 + 0.005*Tr + 0.162*C
ZH-11	0.554 + 0.020*C	0.964 + 0.005*Tr + 0.030*C	1.861 + 0.012*Tr + 0.053*C
ZL-11	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.003*Tr + 0.097*C	0.512 - 0.006*Tr + 0.161*C
Path TM-IO (for pins EN			
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.553 + 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.864 - 0.001*Tr + 0.053*C
ZL-011	0.164 + 0.065*C	0.271 + 0.002*Tr + 0.097*C	0.512 + 0.001*Tr + 0.161*C
ZH-110	0.554 - 0.002*Tr + 0.020*C	0.964 + 0.002*Tr + 0.030*C	1.863 + 0.002*Tr + 0.053*C
ZL-110	0.164 - 0.002*Tr + 0.065*C	0.271 - 0.003*Tr + 0.097*C	0.510 - 0.003*Tr + 0.161*C
ZH-001	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.029*C	1.573 - 0.002*Tr + 0.051*C
ZL-001	0.124 + 0.066*C	0.205 - 0.001*Tr + 0.097*C	0.380 + 0.162*C
ZH-100	0.474 - 0.003*Tr + 0.019*C	0.817 + 0.005*Tr + 0.029*C	1.572 + 0.003*Tr + 0.051*C
ZL-100	0.124 + 0.001*Tr + 0.066*C	0.203 - 0.001*Tr + 0.097*C	0.378 + 0.005*Tr + 0.162*C
Path TM-IO (for pins A E	-		
F-10100	0.158 + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.494 + 0.162*C
R-10100	0.552 - 0.001*Tr + 0.020*C	0.959 + 0.002*Tr + 0.030*C	1.853 - 0.002*Tr + 0.053*C
F-00110	0.158 - 0.002*Tr + 0.065*C	0.261 + 0.003*Tr + 0.097*C	0.495 - 0.002*Tr + 0.162*C
R-00110	0.551 + 0.020*C	0.960 + 0.030*C	1.853 + 0.002*Tr + 0.053*C
F-10000	0.116 + 0.001*Tr + 0.066*C	0.196 - 0.003*Tr + 0.098*C	0.363 - 0.002*Tr + 0.163*C
R-10000	0.472 - 0.002*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.564 + 0.004*Tr + 0.051*C
F-00010	0.116 + 0.066*C	0.193 + 0.098*C	0.365 + 0.006*Tr + 0.162*C
R-00010	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.029*C	1.563 + 0.004*Tr + 0.051*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.048e-06
typ 1.00 25	2.760e-05	1.034e-05
worst 0.90 125	3.633e-04	1.571e-04

Pin Cycle Internal Energy (uW/MHz)							
	FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
	For vdd						



IO tog- gling/Output	0.465 + 0.129*Tr	0.584 + 0.409*Tr	0.358 + 0.058*Tr	0.456 + 0.191*Tr	0.282 + 0.041*Tr	0.360 + 0.130*Tr
stable						
ZI toggling	0.264	0.266 +	0.202	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.233 +	7.301 +	5.007 +	5.770 -	3.927 +	4.502 +
gling/Output	0.029*Tr	0.026*Tr	0.017*Tr	0.013*Tr	0.014*Tr	0.014*Tr
stable						
ZI toggling	0.300 +	0.453 +	0.223 +	0.329 +	0.172 +	0.237 +
	0.238*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD4SCARUDQPCZ_IL_EXT_CSF_1V8_FC_INNER

Cell Description

BD4SCARUDQPCZ_IL_EXT_CSF_1V8_FC_INNER

- The cell has "dont_use" attribute set in the Synopsys STE.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter		Value(pF)	
i alametei	best 1.10 -40	typ 1.00 25	worst 0.90 125



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0320
IO Input Cap.	1.4255	1.4235	1.4233
IO Max Load	101.425	101.424	101.423
LOWEMI Input Cap.	0.0263	0.0263	0.0263
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0253	0.0249	0.0247
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0358
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0448	0.0441	0.0439
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value		
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L			
F-010	1.062 + 0.188*Tr + 0.084*C	1.749 + 0.220*Tr + 0.123*C	3.196 + 0.223*Tr + 0.204*C
R-010	2.283 + 0.039*Tr + 0.041*C	4.035 + 0.082*Tr + 0.065*C	7.631 + 0.119*Tr + 0.117*C
F-000	0.863 + 0.183*Tr + 0.083*C	1.394 + 0.221*Tr + 0.122*C	2.521 + 0.237*Tr + 0.201*C
R-000	1.957 + 0.040*Tr + 0.037*C	3.425 + 0.081*Tr + 0.059*C	6.444 + 0.121*Tr + 0.107*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.559 + 0.136*Tr	0.779 + 0.191*Tr	1.240 + 0.252*Tr
LZ-10	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.252*Tr
HZ-00	0.558 + 0.136*Tr	0.779 + 0.188*Tr	1.241 + 0.249*Tr
LZ-00	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.251*Tr
ZH-10	2.314 + 0.200*Tr + 0.041*C	4.097 + 0.247*Tr + 0.065*C	7.743 + 0.284*Tr + 0.117*C
ZL-10	1.103 + 0.192*Tr + 0.084*C	1.820 + 0.249*Tr + 0.123*C	3.327 + 0.259*Tr + 0.204*C
ZH-00	1.984 + 0.202*Tr + 0.037*C	3.478 + 0.244*Tr + 0.059*C	6.539 + 0.282*Tr + 0.107*C
ZL-00	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.240*Tr + 0.122*C	2.621 + 0.266*Tr + 0.201*C
Path IO-ZI (for pins HYS	T)		
F-1	0.355 + 0.226*Tr + 0.143*C	0.494 + 0.263*Tr + 0.199*C	0.725 + 0.304*Tr + 0.312*C
R-1	0.352 + 0.208*Tr + 0.088*C	0.477 + 0.238*Tr + 0.139*C	0.693 + 0.269*Tr + 0.209*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.191*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.077*C	0.462 + 0.046*Tr + 0.120*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.061 + 0.189*Tr + 0.084*C	1.750 + 0.217*Tr + 0.123*C	3.193 + 0.233*Tr + 0.204*C
R-101	2.281 + 0.041*Tr + 0.041*C	4.034 + 0.083*Tr + 0.065*C	7.626 + 0.127*Tr + 0.117*C
F-001	0.862 + 0.185*Tr + 0.083*C	1.398 + 0.212*Tr + 0.122*C	2.513 + 0.259*Tr + 0.201*C
R-001	1.957 + 0.040*Tr + 0.037*C	3.424 + 0.085*Tr + 0.059*C	6.443 + 0.121*Tr + 0.107*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.558 + 0.137*Tr	0.778 + 0.196*Tr	1.237 + 0.243*Tr
LZ-01	0.372 + 0.136*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
HZ-11	0.558 + 0.138*Tr	0.778 + 0.195*Tr	1.240 + 0.247*Tr
LZ-11	0.373 + 0.137*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
ZH-01	1.985 + 0.201*Tr + 0.037*C	3.478 + 0.243*Tr + 0.059*C	6.538 + 0.282*Tr + 0.107*C
ZL-01	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.241*Tr + 0.122*C	2.616 + 0.303*Tr + 0.201*C
ZH-11	2.315 + 0.199*Tr + 0.041*C	4.097 + 0.242*Tr + 0.065*C	7.748 + 0.273*Tr + 0.117*C
ZL-11	1.104 + 0.197*Tr + 0.084*C	1.822 + 0.244*Tr + 0.123*C	3.328 + 0.268*Tr + 0.204*C



Path TM-IO (for pins EN	LOWEMI TEN)		
HZ-011	0.555 + 0.165*Tr	0.772 + 0.233*Tr	1.231 + 0.303*Tr
LZ-011	0.242 + 0.049*Tr	0.342 + 0.105*Tr	0.540 + 0.170*Tr
HZ-110	0.573 + 0.228*Tr	0.804 + 0.255*Tr	1.278 + 0.297*Tr
LZ-110	0.262 + 0.238*Tr	0.372 + 0.276*Tr	0.585 + 0.319*Tr
HZ-001	0.555 + 0.164*Tr	0.774 + 0.230*Tr	1.226 + 0.310*Tr
LZ-001	0.242 + 0.053*Tr	0.343 + 0.112*Tr	0.540 + 0.178*Tr
HZ-100	0.573 + 0.228*Tr	0.801 + 0.264*Tr	1.276 + 0.300*Tr
LZ-100	0.262 + 0.237*Tr	0.372 + 0.276*Tr	0.585 + 0.318*Tr
ZH-011	2.311 + 0.229*Tr + 0.041*C	4.089 + 0.279*Tr + 0.065*C	7.733 + 0.322*Tr + 0.117*C
ZL-011	1.102 + 0.223*Tr + 0.084*C	1.817 + 0.278*Tr + 0.123*C	3.321 + 0.311*Tr + 0.204*C
ZH-110	2.322 + 0.011*Tr + 0.041*C	4.109 + 0.055*Tr + 0.065*C	7.759 + 0.095*Tr + 0.117*C
ZL-110	1.115 + 0.016*Tr + 0.084*C	1.837 + 0.065*Tr + 0.124*C	3.354 + 0.099*Tr + 0.204*C
ZH-001	1.981 + 0.231*Tr + 0.037*C	3.471 + 0.279*Tr + 0.059*C	6.527 + 0.320*Tr + 0.107*C
ZL-001	0.884 + 0.221*Tr + 0.083*C	1.442 + 0.274*Tr + 0.122*C	2.612 + 0.310*Tr + 0.201*C
ZH-100	1.991 + 0.012*Tr + 0.037*C	3.489 + 0.051*Tr + 0.059*C	6.555 + 0.095*Tr + 0.107*C
ZL-100	0.896 + 0.013*Tr + 0.083*C	1.462 + 0.062*Tr + 0.122*C	2.639 + 0.114*Tr + 0.201*C
Path TM-IO (for pins A E	EN LOWEMI TA TEN)		
F-10100	1.070 + 0.009*Tr + 0.084*C	1.758 + 0.056*Tr + 0.124*C	3.205 + 0.096*Tr + 0.204*C
R-10100	2.300 + 0.230*Tr + 0.041*C	4.059 + 0.265*Tr + 0.065*C	7.665 + 0.303*Tr + 0.117*C
F-00110	1.056 + 0.205*Tr + 0.084*C	1.743 + 0.230*Tr + 0.123*C	3.185 + 0.257*Tr + 0.204*C
R-00110	2.279 + 0.040*Tr + 0.041*C	4.030 + 0.090*Tr + 0.065*C	7.624 + 0.135*Tr + 0.117*C
F-10000	0.871 + 0.009*Tr + 0.083*C	1.408 + 0.054*Tr + 0.122*C	2.528 + 0.107*Tr + 0.201*C
R-10000	1.974 + 0.232*Tr + 0.037*C	3.450 + 0.264*Tr + 0.059*C	6.479 + 0.304*Tr + 0.107*C
F-00010	0.858 + 0.201*Tr + 0.083*C	1.388 + 0.235*Tr + 0.122*C	2.510 + 0.273*Tr + 0.200*C
R-00010	1.954 + 0.040*Tr + 0.037*C	3.420 + 0.089*Tr + 0.059*C	6.437 + 0.137*Tr + 0.107*C

Event	Value (r in nS)			
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125		
Path A-IO (for pins EN L	OWEMI TM)				
F-010	0.157 + 0.002*Tr + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.496 - 0.010*Tr + 0.162*C		
R-010	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.851 + 0.009*Tr + 0.053*C		
F-000	0.116 + 0.066*C	0.192 + 0.004*Tr + 0.098*C	0.365 + 0.162*C		
R-000	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.003*Tr + 0.029*C	1.564 + 0.003*Tr + 0.051*C		
Path EN-IO (for pins LO	WEMITM)				
HZ-10	0.000	0.000	0.000		
LZ-10	0.000	0.000	0.000		
HZ-00	0.000	0.000	0.000		
LZ-00	0.000	0.000	0.000		
ZH-10	0.555 - 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.866 - 0.003*Tr + 0.053*C		
ZL-10	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.002*Tr + 0.097*C	0.512 - 0.007*Tr + 0.161*C		
ZH-00	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.003*Tr + 0.029*C	1.573 + 0.003*Tr + 0.051*C		
ZL-00	0.124 + 0.066*C	0.205 - 0.003*Tr + 0.097*C	0.383 - 0.004*Tr + 0.162*C		
Path IO-ZI (for pins HYS	ST)				
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.232*C		
R-1	0.004 + 0.056*C	0.006 + 0.090*C	0.010 + 0.147*C		
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C		
R-0	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.146*C		
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)				
F-101	0.157 + 0.065*C	0.263 + 0.003*Tr + 0.097*C	0.495 - 0.003*Tr + 0.161*C		
R-101	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.853 + 0.005*Tr + 0.053*C		



F-001	0.116 + 0.066*C	0.196 - 0.004*Tr + 0.098*C	0.362 + 0.002*Tr + 0.163*C
R-001	0.472 - 0.003*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.562 + 0.005*Tr + 0.051*C
Path TEN-IO (for pins LO	OWEMI TM)	ı	I .
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.474 - 0.002*Tr + 0.019*C	0.817 + 0.002*Tr + 0.029*C	1.574 + 0.051*C
ZL-01	0.124 + 0.066*C	0.204 - 0.001*Tr + 0.097*C	0.381 + 0.005*Tr + 0.162*C
ZH-11	0.554 + 0.020*C	0.964 + 0.005*Tr + 0.030*C	1.861 + 0.012*Tr + 0.053*C
ZL-11	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.003*Tr + 0.097*C	0.512 - 0.006*Tr + 0.161*C
Path TM-IO (for pins EN			
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.553 + 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.864 - 0.001*Tr + 0.053*C
ZL-011	0.164 + 0.065*C	0.271 + 0.002*Tr + 0.097*C	0.512 + 0.001*Tr + 0.161*C
ZH-110	0.554 - 0.002*Tr + 0.020*C	0.964 + 0.002*Tr + 0.030*C	1.863 + 0.002*Tr + 0.053*C
ZL-110	0.164 - 0.002*Tr + 0.065*C	0.271 - 0.003*Tr + 0.097*C	0.510 - 0.003*Tr + 0.161*C
ZH-001	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.029*C	1.573 - 0.002*Tr + 0.051*C
ZL-001	0.124 + 0.066*C	0.205 - 0.001*Tr + 0.097*C	0.380 + 0.162*C
ZH-100	0.474 - 0.003*Tr + 0.019*C	0.817 + 0.005*Tr + 0.029*C	1.572 + 0.003*Tr + 0.051*C
ZL-100	0.124 + 0.001*Tr + 0.066*C	0.203 - 0.001*Tr + 0.097*C	0.378 + 0.005*Tr + 0.162*C
Path TM-IO (for pins A E	-		
F-10100	0.158 + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.494 + 0.162*C
R-10100	0.552 - 0.001*Tr + 0.020*C	0.959 + 0.002*Tr + 0.030*C	1.853 - 0.002*Tr + 0.053*C
F-00110	0.158 - 0.002*Tr + 0.065*C	0.261 + 0.003*Tr + 0.097*C	0.495 - 0.002*Tr + 0.162*C
R-00110	0.551 + 0.020*C	0.960 + 0.030*C	1.853 + 0.002*Tr + 0.053*C
F-10000	0.116 + 0.001*Tr + 0.066*C	0.196 - 0.003*Tr + 0.098*C	0.363 - 0.002*Tr + 0.163*C
R-10000	0.472 - 0.002*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.564 + 0.004*Tr + 0.051*C
F-00010	0.116 + 0.066*C	0.193 + 0.098*C	0.365 + 0.006*Tr + 0.162*C
R-00010	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.029*C	1.563 + 0.004*Tr + 0.051*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.048e-06
typ 1.00 25	2.760e-05	1.034e-05
worst 0.90 125	3.633e-04	1.571e-04

	Pin Cycle	Internal Energy (uW/MHz)					
	Fill Cycle	best 1.10 -40	best 1.10 -40	typ 1.00 25	typ 1.00 25	worst 0.90	worst 0.90
		(Min values)	(Max values)	(Min values)	(Max values)	125 (Min values)	125 (Max values)
ſ	For vdd						



IO tog-	0.465 +	0.584 +	0.358 +	0.456 +	0.282 +	0.360 +
gling/Output	0.129*Tr	0.409*Tr	0.058*Tr	0.191*Tr	0.041*Tr	0.130*Tr
stable						
ZI toggling	0.264	0.266 +	0.202	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.233 +	7.301 +	5.007 +	5.770 -	3.927 +	4.502 +
gling/Output	0.029*Tr	0.026*Tr	0.017*Tr	0.013*Tr	0.014*Tr	0.014*Tr
stable						
ZI toggling	0.300 +	0.453 +	0.223 +	0.329 +	0.172 +	0.237 +
	0.238*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD4SCARUDQPCZ_IL_EXT_CSF_1V8_FC_LIN

Cell Description

BD4SCARUDQPCZ_IL_EXT_CSF_1V8_FC_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
i alametei	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0320
IO Input Cap.	1.4255	1.4235	1.4233
IO Max Load	101.425	101.424	101.423
LOWEMI Input Cap.	0.0263	0.0263	0.0263
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0253	0.0249	0.0247
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0358
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0448	0.0441	0.0439
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)	-	
F-010	1.062 + 0.188*Tr + 0.084*C	1.749 + 0.220*Tr + 0.123*C	3.196 + 0.223*Tr + 0.204*C
R-010	2.283 + 0.039*Tr + 0.041*C	4.035 + 0.082*Tr + 0.065*C	7.631 + 0.119*Tr + 0.117*C
F-000	0.863 + 0.183*Tr + 0.083*C	1.394 + 0.221*Tr + 0.122*C	2.521 + 0.237*Tr + 0.201*C
R-000	1.957 + 0.040*Tr + 0.037*C	3.425 + 0.081*Tr + 0.059*C	6.444 + 0.121*Tr + 0.107*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.559 + 0.136*Tr	0.779 + 0.191*Tr	1.240 + 0.252*Tr
LZ-10	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.252*Tr
HZ-00	0.558 + 0.136*Tr	0.779 + 0.188*Tr	1.241 + 0.249*Tr
LZ-00	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.251*Tr
ZH-10	2.314 + 0.200*Tr + 0.041*C	4.097 + 0.247*Tr + 0.065*C	7.743 + 0.284*Tr + 0.117*C
ZL-10	1.103 + 0.192*Tr + 0.084*C	1.820 + 0.249*Tr + 0.123*C	3.327 + 0.259*Tr + 0.204*C
ZH-00	1.984 + 0.202*Tr + 0.037*C	3.478 + 0.244*Tr + 0.059*C	6.539 + 0.282*Tr + 0.107*C
ZL-00	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.240*Tr + 0.122*C	2.621 + 0.266*Tr + 0.201*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.355 + 0.226*Tr + 0.143*C	0.494 + 0.263*Tr + 0.199*C	0.725 + 0.304*Tr + 0.312*C
R-1	0.352 + 0.208*Tr + 0.088*C	0.477 + 0.238*Tr + 0.139*C	0.693 + 0.269*Tr + 0.209*C
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.191*C	0.692 + 0.119*Tr + 0.292*C
R-0	0.329 + 0.029*Tr + 0.077*C	0.462 + 0.046*Tr + 0.120*C	0.677 + 0.076*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.061 + 0.189*Tr + 0.084*C	1.750 + 0.217*Tr + 0.123*C	3.193 + 0.233*Tr + 0.204*C
R-101	2.281 + 0.041*Tr + 0.041*C	4.034 + 0.083*Tr + 0.065*C	7.626 + 0.127*Tr + 0.117*C
F-001	0.862 + 0.185*Tr + 0.083*C	1.398 + 0.212*Tr + 0.122*C	2.513 + 0.259*Tr + 0.201*C
R-001	1.957 + 0.040*Tr + 0.037*C	3.424 + 0.085*Tr + 0.059*C	6.443 + 0.121*Tr + 0.107*C
Path TEN-IO (for pins Lo			
HZ-01	0.558 + 0.137*Tr	0.778 + 0.196*Tr	1.237 + 0.243*Tr
LZ-01	0.372 + 0.136*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
HZ-11	0.558 + 0.138*Tr	0.778 + 0.195*Tr	1.240 + 0.247*Tr
LZ-11	0.373 + 0.137*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr
ZH-01	1.985 + 0.201*Tr + 0.037*C	3.478 + 0.243*Tr + 0.059*C	6.538 + 0.282*Tr + 0.107*C
ZL-01	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.241*Tr + 0.122*C	2.616 + 0.303*Tr + 0.201*C
ZH-11	2.315 + 0.199*Tr + 0.041*C	4.097 + 0.242*Tr + 0.065*C	7.748 + 0.273*Tr + 0.117*C
ZL-11	1.104 + 0.197*Tr + 0.084*C	1.822 + 0.244*Tr + 0.123*C	3.328 + 0.268*Tr + 0.204*C



Path TM-IO (for pins EN LOWEMI TEN)					
HZ-011	0.555 + 0.165*Tr	0.772 + 0.233*Tr	1.231 + 0.303*Tr		
LZ-011	0.242 + 0.049*Tr	0.342 + 0.105*Tr	0.540 + 0.170*Tr		
HZ-110	0.573 + 0.228*Tr	0.804 + 0.255*Tr	1.278 + 0.297*Tr		
LZ-110	0.262 + 0.238*Tr	0.372 + 0.276*Tr	0.585 + 0.319*Tr		
HZ-001	0.555 + 0.164*Tr	0.774 + 0.230*Tr	1.226 + 0.310*Tr		
LZ-001	0.242 + 0.053*Tr	0.343 + 0.112*Tr	0.540 + 0.178*Tr		
HZ-100	0.573 + 0.228*Tr	0.801 + 0.264*Tr	1.276 + 0.300*Tr		
LZ-100	0.262 + 0.237*Tr	0.372 + 0.276*Tr	0.585 + 0.318*Tr		
ZH-011	2.311 + 0.229*Tr + 0.041*C	4.089 + 0.279*Tr + 0.065*C	7.733 + 0.322*Tr + 0.117*C		
ZL-011	1.102 + 0.223*Tr + 0.084*C	1.817 + 0.278*Tr + 0.123*C	3.321 + 0.311*Tr + 0.204*C		
ZH-110	2.322 + 0.011*Tr + 0.041*C	4.109 + 0.055*Tr + 0.065*C	7.759 + 0.095*Tr + 0.117*C		
ZL-110	1.115 + 0.016*Tr + 0.084*C	1.837 + 0.065*Tr + 0.124*C	3.354 + 0.099*Tr + 0.204*C		
ZH-001	1.981 + 0.231*Tr + 0.037*C	3.471 + 0.279*Tr + 0.059*C	6.527 + 0.320*Tr + 0.107*C		
ZL-001	0.884 + 0.221*Tr + 0.083*C	1.442 + 0.274*Tr + 0.122*C	2.612 + 0.310*Tr + 0.201*C		
ZH-100	1.991 + 0.012*Tr + 0.037*C	3.489 + 0.051*Tr + 0.059*C	6.555 + 0.095*Tr + 0.107*C		
ZL-100	0.896 + 0.013*Tr + 0.083*C	1.462 + 0.062*Tr + 0.122*C	2.639 + 0.114*Tr + 0.201*C		
Path TM-IO (for pins A E	EN LOWEMI TA TEN)				
F-10100	1.070 + 0.009*Tr + 0.084*C	1.758 + 0.056*Tr + 0.124*C	3.205 + 0.096*Tr + 0.204*C		
R-10100	2.300 + 0.230*Tr + 0.041*C	4.059 + 0.265*Tr + 0.065*C	7.665 + 0.303*Tr + 0.117*C		
F-00110	1.056 + 0.205*Tr + 0.084*C	1.743 + 0.230*Tr + 0.123*C	3.185 + 0.257*Tr + 0.204*C		
R-00110	2.279 + 0.040*Tr + 0.041*C	4.030 + 0.090*Tr + 0.065*C	7.624 + 0.135*Tr + 0.117*C		
F-10000	0.871 + 0.009*Tr + 0.083*C	1.408 + 0.054*Tr + 0.122*C	2.528 + 0.107*Tr + 0.201*C		
R-10000	1.974 + 0.232*Tr + 0.037*C	3.450 + 0.264*Tr + 0.059*C	6.479 + 0.304*Tr + 0.107*C		
F-00010	0.858 + 0.201*Tr + 0.083*C	1.388 + 0.235*Tr + 0.122*C	2.510 + 0.273*Tr + 0.200*C		
R-00010	1.954 + 0.040*Tr + 0.037*C	3.420 + 0.089*Tr + 0.059*C	6.437 + 0.137*Tr + 0.107*C		

Event	Value (as a function of C in pF and Ti	r in nS)				
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125				
Path A-IO (for pins EN L	OWEMI TM)						
F-010	0.157 + 0.002*Tr + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.496 - 0.010*Tr + 0.162*C				
R-010	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.851 + 0.009*Tr + 0.053*C				
F-000	0.116 + 0.066*C	0.192 + 0.004*Tr + 0.098*C	0.365 + 0.162*C				
R-000	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.003*Tr + 0.029*C	1.564 + 0.003*Tr + 0.051*C				
Path EN-IO (for pins LO	WEMITM)						
HZ-10	0.000	0.000	0.000				
LZ-10	0.000	0.000	0.000				
HZ-00	0.000	0.000	0.000				
LZ-00	0.000	0.000	0.000				
ZH-10	0.555 - 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.866 - 0.003*Tr + 0.053*C				
ZL-10	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.002*Tr + 0.097*C	0.512 - 0.007*Tr + 0.161*C				
ZH-00	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.003*Tr + 0.029*C	1.573 + 0.003*Tr + 0.051*C				
ZL-00	0.124 + 0.066*C	0.205 - 0.003*Tr + 0.097*C	0.383 - 0.004*Tr + 0.162*C				
Path IO-ZI (for pins HYS	T)						
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.232*C				
R-1	0.004 + 0.056*C	0.006 + 0.090*C	0.010 + 0.147*C				
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C				
R-0	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.146*C				
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)						
F-101	0.157 + 0.065*C	0.263 + 0.003*Tr + 0.097*C	0.495 - 0.003*Tr + 0.161*C				
R-101	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.853 + 0.005*Tr + 0.053*C				



F-001	0.116 + 0.066*C	0.196 - 0.004*Tr + 0.098*C	0.362 + 0.002*Tr + 0.163*C
R-001	0.472 - 0.003*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.562 + 0.005*Tr + 0.051*C
Path TEN-IO (for pins LO	OWEMI TM)	ı	I .
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.474 - 0.002*Tr + 0.019*C	0.817 + 0.002*Tr + 0.029*C	1.574 + 0.051*C
ZL-01	0.124 + 0.066*C	0.204 - 0.001*Tr + 0.097*C	0.381 + 0.005*Tr + 0.162*C
ZH-11	0.554 + 0.020*C	0.964 + 0.005*Tr + 0.030*C	1.861 + 0.012*Tr + 0.053*C
ZL-11	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.003*Tr + 0.097*C	0.512 - 0.006*Tr + 0.161*C
Path TM-IO (for pins EN			
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.553 + 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.864 - 0.001*Tr + 0.053*C
ZL-011	0.164 + 0.065*C	0.271 + 0.002*Tr + 0.097*C	0.512 + 0.001*Tr + 0.161*C
ZH-110	0.554 - 0.002*Tr + 0.020*C	0.964 + 0.002*Tr + 0.030*C	1.863 + 0.002*Tr + 0.053*C
ZL-110	0.164 - 0.002*Tr + 0.065*C	0.271 - 0.003*Tr + 0.097*C	0.510 - 0.003*Tr + 0.161*C
ZH-001	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.029*C	1.573 - 0.002*Tr + 0.051*C
ZL-001	0.124 + 0.066*C	0.205 - 0.001*Tr + 0.097*C	0.380 + 0.162*C
ZH-100	0.474 - 0.003*Tr + 0.019*C	0.817 + 0.005*Tr + 0.029*C	1.572 + 0.003*Tr + 0.051*C
ZL-100	0.124 + 0.001*Tr + 0.066*C	0.203 - 0.001*Tr + 0.097*C	0.378 + 0.005*Tr + 0.162*C
Path TM-IO (for pins A E	-		
F-10100	0.158 + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.494 + 0.162*C
R-10100	0.552 - 0.001*Tr + 0.020*C	0.959 + 0.002*Tr + 0.030*C	1.853 - 0.002*Tr + 0.053*C
F-00110	0.158 - 0.002*Tr + 0.065*C	0.261 + 0.003*Tr + 0.097*C	0.495 - 0.002*Tr + 0.162*C
R-00110	0.551 + 0.020*C	0.960 + 0.030*C	1.853 + 0.002*Tr + 0.053*C
F-10000	0.116 + 0.001*Tr + 0.066*C	0.196 - 0.003*Tr + 0.098*C	0.363 - 0.002*Tr + 0.163*C
R-10000	0.472 - 0.002*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.564 + 0.004*Tr + 0.051*C
F-00010	0.116 + 0.066*C	0.193 + 0.098*C	0.365 + 0.006*Tr + 0.162*C
R-00010	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.029*C	1.563 + 0.004*Tr + 0.051*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.048e-06
typ 1.00 25	2.760e-05	1.034e-05
worst 0.90 125	3.633e-04	1.571e-04

Pin Cycle Internal Energy (uW/MHz)							
	Fill Cycle	best 1.10 -40	best 1.10 -40	typ 1.00 25	typ 1.00 25	worst 0.90	worst 0.90
		(Min values)	(Max values)	(Min values)	(Max values)	125 (Min values)	125 (Max values)
ſ	For vdd						



IO tog-	0.465 +	0.584 +	0.358 +	0.456 +	0.282 +	0.360 +
gling/Output	0.129*Tr	0.409*Tr	0.058*Tr	0.191*Tr	0.041*Tr	0.130*Tr
stable						
ZI toggling	0.264	0.266 +	0.202	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.233 +	7.301 +	5.007 +	5.770 -	3.927 +	4.502 +
gling/Output	0.029*Tr	0.026*Tr	0.017*Tr	0.013*Tr	0.014*Tr	0.014*Tr
stable						
ZI toggling	0.300 +	0.453 +	0.223 +	0.329 +	0.172 +	0.237 +
	0.238*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD4SCARUDQPCZ_IL_EXT_CSF_1V8_FC_OUTER

Cell Description

BD4SCARUDQPCZ_IL_EXT_CSF_1V8_FC_OUTER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

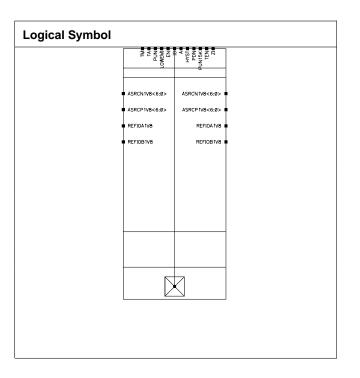
Physical Dimensions

Area(um2): 8307.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
А	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap. 0.0374 0.0364 0.0356
ASRCN1V8[0] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[1] Input Cap. 0.01000 0.0100 0.0100 0.01
ASRCN1V8[1] Input Cap. 0.0100 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[1] Max Load 10000.000 10000.000 10000.000 10000.000 ASRCN1V8[2] Input Cap. 0.0100 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[2] Max Load 10000.000 10000.000 10000.000 10000.000 ASRCN1V8[3] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[3] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[4] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[4] Input Cap. 0.0100 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[5] Input Cap. 0.0100 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[5] Input Cap. 0.0100 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[6] Input Cap. 0.0100 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[6] Input Cap. 0.0100 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[6] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[6] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[0] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.010
ASRCN1V8[1] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[2] Input Cap. 0.0100 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[2] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[3] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[4] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[4] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[5] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[6] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[6] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[6] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[6] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[0] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[0] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[1] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[3] Max Load 10000.000 10000.000 ASRCP1V8[3] Max Load 10000.000 10000.000 0.0100 ASRCP1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCN1V8[2] Input Cap. 0.0100 0.0100 0.0100 0.0100
ASRCN1V8[2] Max Load
ASRCN1V8[3] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCN1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCN1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCN1V8[6] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[6] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[6] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[0] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCN1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCN1V8[4] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCN1V8[6] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[6] Input Cap. 0.0100 0.0100 0.0100 ASRCN1V8[6] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[0] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap.<
ASRCN1V8[4] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCN1V8[4] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCN1V8[6] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[6] Input Cap. 0.0100 0.0100 0.0100 ASRCN1V8[6] Input Cap. 0.0100 0.0100 0.0100 ASRCN1V8[6] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[6] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[0] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100
ASRCN1V8[4] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCN1V8[6] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[6] Input Cap. 0.0100 0.0100 0.0100 ASRCN1V8[6] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[0] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[1] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[2] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[
ASRCN1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCN1V8[5] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[6] Input Cap. 0.0100 0.0100 0.0100 ASRCN1V8[6] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[0] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[1] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[2] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[
ASRCN1V8[5] Max Load 10000.000 10000.000 10000.000 ASRCN1V8[6] Input Cap. 0.0100 0.0100 0.0100 ASRCN1V8[6] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[0] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[0] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCN1V8[6] Input Cap. 0.0100 0.0100 0.0100 ASRCN1V8[6] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[0] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[0] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[2] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCN1V8[6] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[0] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[0] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[1] Imput Cap. 0.0100 0.0100 10000.000 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Imput Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCP1V8[0] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[0] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[1] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[2] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Max Load 10000.000 10000.000 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCP1V8[0] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[1] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Input Cap. 0.0100 10000.000 10000.000 ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCP1V8[1] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[1] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Input Cap. 0.0100 0.0100 10000.000 ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCP1V8[1] Max Load 10000.000 10000.000 10000.000
ASRCP1V8[2] Input Cap. 0.0100 0.0100 0.0100 0.0100 ASRCP1V8[2] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCP1V8[2] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCP1V8[3] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCP1V8[3] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCP1V8[4] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[4] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCP1V8[4] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCP1V8[5] Input Cap. 0.0100 0.0100 0.0100 ASRCP1V8[5] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCP1V8[5] Max Load 10000.000 10000.000 10000.000 ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCP1V8[6] Input Cap. 0.0100 0.0100 0.0100
ASRCP1V8[6] Max Load 10000.000 10000.000 10000.000
EN Input Cap. 0.0328 0.0325 0.0322
HYST Input Cap. 0.0325 0.0322 0.0320
IO Input Cap. 1.4255 1.4235 1.4233
IO Max Load 101.425 101.424 101.423
LOWEMI Input Cap. 0.0263 0.0263 0.0263
PDN Input Cap. 0.0189 0.0189 0.0189
PUN Input Cap. 0.0260 0.0260 0.0260
PUN15K Input Cap. 0.0253 0.0249 0.0247
REFIOA1V8 Input Cap. 0.0100 0.0100 0.0100
REFIOA1V8 Max Load 10000.000 10000.000 10000.000
REFIOB1V8 Input Cap. 0.0100 0.0100 0.0100
REFIOB1V8 Max Load 10000.000 10000.000 10000.000
TA Input Cap. 0.0377 0.0367 0.0358
TEN Input Cap. 0.0314 0.0311 0.0308
TM Input Cap. 0.0448 0.0441 0.0439
ZI Max Load 0.200 0.200 0.200

Pin	Parameter		Value	
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and Tr in nS)				
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125		
Path A-IO (for pins EN L					
F-010	1.062 + 0.188*Tr + 0.084*C	1.749 + 0.220*Tr + 0.123*C	3.196 + 0.223*Tr + 0.204*C		
R-010	2.283 + 0.039*Tr + 0.041*C	4.035 + 0.082*Tr + 0.065*C	7.631 + 0.119*Tr + 0.117*C		
F-000	0.863 + 0.183*Tr + 0.083*C	1.394 + 0.221*Tr + 0.122*C	2.521 + 0.237*Tr + 0.201*C		
R-000	1.957 + 0.040*Tr + 0.037*C	3.425 + 0.081*Tr + 0.059*C	6.444 + 0.121*Tr + 0.107*C		
Path EN-IO (for pins LO	WEMI TM)				
HZ-10	0.559 + 0.136*Tr	0.779 + 0.191*Tr	1.240 + 0.252*Tr		
LZ-10	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.252*Tr		
HZ-00	0.558 + 0.136*Tr	0.779 + 0.188*Tr	1.241 + 0.249*Tr		
LZ-00	0.373 + 0.136*Tr	0.532 + 0.195*Tr	0.858 + 0.251*Tr		
ZH-10	2.314 + 0.200*Tr + 0.041*C	4.097 + 0.247*Tr + 0.065*C	7.743 + 0.284*Tr + 0.117*C		
ZL-10	1.103 + 0.192*Tr + 0.084*C	1.820 + 0.249*Tr + 0.123*C	3.327 + 0.259*Tr + 0.204*C		
ZH-00	1.984 + 0.202*Tr + 0.037*C	3.478 + 0.244*Tr + 0.059*C	6.539 + 0.282*Tr + 0.107*C		
ZL-00	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.240*Tr + 0.122*C	2.621 + 0.266*Tr + 0.201*C		
Path IO-ZI (for pins HYST)					
F-1	0.355 + 0.226*Tr + 0.143*C	0.494 + 0.263*Tr + 0.199*C	0.725 + 0.304*Tr + 0.312*C		
R-1	0.352 + 0.208*Tr + 0.088*C	0.477 + 0.238*Tr + 0.139*C	0.693 + 0.269*Tr + 0.209*C		
F-0	0.323 + 0.067*Tr + 0.134*C	0.459 + 0.087*Tr + 0.191*C	0.692 + 0.119*Tr + 0.292*C		
R-0	0.329 + 0.029*Tr + 0.077*C	0.462 + 0.046*Tr + 0.120*C	0.677 + 0.076*Tr + 0.195*C		
Path TA-IO (for pins LO)	WEMI TEN TM)				
F-101	1.061 + 0.189*Tr + 0.084*C	1.750 + 0.217*Tr + 0.123*C	3.193 + 0.233*Tr + 0.204*C		
R-101	2.281 + 0.041*Tr + 0.041*C	4.034 + 0.083*Tr + 0.065*C	7.626 + 0.127*Tr + 0.117*C		
F-001	0.862 + 0.185*Tr + 0.083*C	1.398 + 0.212*Tr + 0.122*C	2.513 + 0.259*Tr + 0.201*C		
R-001	1.957 + 0.040*Tr + 0.037*C	3.424 + 0.085*Tr + 0.059*C	6.443 + 0.121*Tr + 0.107*C		
Path TEN-IO (for pins Lo	OWEMI TM)				
HZ-01	0.558 + 0.137*Tr	0.778 + 0.196*Tr	1.237 + 0.243*Tr		
LZ-01	0.372 + 0.136*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr		
HZ-11	0.558 + 0.138*Tr	0.778 + 0.195*Tr	1.240 + 0.247*Tr		
LZ-11	0.373 + 0.137*Tr	0.531 + 0.196*Tr	0.857 + 0.248*Tr		
ZH-01	1.985 + 0.201*Tr + 0.037*C	3.478 + 0.243*Tr + 0.059*C	6.538 + 0.282*Tr + 0.107*C		
ZL-01	0.888 + 0.190*Tr + 0.083*C	1.447 + 0.241*Tr + 0.122*C	2.616 + 0.303*Tr + 0.201*C		
ZH-11	2.315 + 0.199*Tr + 0.041*C	4.097 + 0.242*Tr + 0.065*C	7.748 + 0.273*Tr + 0.117*C		
ZL-11	1.104 + 0.197*Tr + 0.084*C	1.822 + 0.244*Tr + 0.123*C	3.328 + 0.268*Tr + 0.204*C		



Path TM-IO (for pins EN	Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.555 + 0.165*Tr	0.772 + 0.233*Tr	1.231 + 0.303*Tr				
LZ-011	0.242 + 0.049*Tr	0.342 + 0.105*Tr	0.540 + 0.170*Tr				
HZ-110	0.573 + 0.228*Tr	0.804 + 0.255*Tr	1.278 + 0.297*Tr				
LZ-110	0.262 + 0.238*Tr	0.372 + 0.276*Tr	0.585 + 0.319*Tr				
HZ-001	0.555 + 0.164*Tr	0.774 + 0.230*Tr	1.226 + 0.310*Tr				
LZ-001	0.242 + 0.053*Tr	0.343 + 0.112*Tr	0.540 + 0.178*Tr				
HZ-100	0.573 + 0.228*Tr	0.801 + 0.264*Tr	1.276 + 0.300*Tr				
LZ-100	0.262 + 0.237*Tr	0.372 + 0.276*Tr	0.585 + 0.318*Tr				
ZH-011	2.311 + 0.229*Tr + 0.041*C	4.089 + 0.279*Tr + 0.065*C	7.733 + 0.322*Tr + 0.117*C				
ZL-011	1.102 + 0.223*Tr + 0.084*C	1.817 + 0.278*Tr + 0.123*C	3.321 + 0.311*Tr + 0.204*C				
ZH-110	2.322 + 0.011*Tr + 0.041*C	4.109 + 0.055*Tr + 0.065*C	7.759 + 0.095*Tr + 0.117*C				
ZL-110	1.115 + 0.016*Tr + 0.084*C	1.837 + 0.065*Tr + 0.124*C	3.354 + 0.099*Tr + 0.204*C				
ZH-001	1.981 + 0.231*Tr + 0.037*C	3.471 + 0.279*Tr + 0.059*C	6.527 + 0.320*Tr + 0.107*C				
ZL-001	0.884 + 0.221*Tr + 0.083*C	1.442 + 0.274*Tr + 0.122*C	2.612 + 0.310*Tr + 0.201*C				
ZH-100	1.991 + 0.012*Tr + 0.037*C	3.489 + 0.051*Tr + 0.059*C	6.555 + 0.095*Tr + 0.107*C				
ZL-100	0.896 + 0.013*Tr + 0.083*C	1.462 + 0.062*Tr + 0.122*C	2.639 + 0.114*Tr + 0.201*C				
Path TM-IO (for pins A I	EN LOWEMI TA TEN)						
F-10100	1.070 + 0.009*Tr + 0.084*C	1.758 + 0.056*Tr + 0.124*C	3.205 + 0.096*Tr + 0.204*C				
R-10100	2.300 + 0.230*Tr + 0.041*C	4.059 + 0.265*Tr + 0.065*C	7.665 + 0.303*Tr + 0.117*C				
F-00110	1.056 + 0.205*Tr + 0.084*C	1.743 + 0.230*Tr + 0.123*C	3.185 + 0.257*Tr + 0.204*C				
R-00110	2.279 + 0.040*Tr + 0.041*C	4.030 + 0.090*Tr + 0.065*C	7.624 + 0.135*Tr + 0.117*C				
F-10000	0.871 + 0.009*Tr + 0.083*C	1.408 + 0.054*Tr + 0.122*C	2.528 + 0.107*Tr + 0.201*C				
R-10000	1.974 + 0.232*Tr + 0.037*C	3.450 + 0.264*Tr + 0.059*C	6.479 + 0.304*Tr + 0.107*C				
F-00010	0.858 + 0.201*Tr + 0.083*C	1.388 + 0.235*Tr + 0.122*C	2.510 + 0.273*Tr + 0.200*C				
R-00010	1.954 + 0.040*Tr + 0.037*C	3.420 + 0.089*Tr + 0.059*C	6.437 + 0.137*Tr + 0.107*C				

Event	Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN L	OWEMITM)					
F-010	0.157 + 0.002*Tr + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.496 - 0.010*Tr + 0.162*C			
R-010	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.851 + 0.009*Tr + 0.053*C			
F-000	0.116 + 0.066*C	0.192 + 0.004*Tr + 0.098*C	0.365 + 0.162*C			
R-000 0.471 - 0.002*Tr + 0.019*C		0.813 + 0.003*Tr + 0.029*C	1.564 + 0.003*Tr + 0.051*C			
Path EN-IO (for pins LOWEMI TM)						
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.555 - 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.866 - 0.003*Tr + 0.053*C			
ZL-10	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.002*Tr + 0.097*C	0.512 - 0.007*Tr + 0.161*C			
ZH-00	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.003*Tr + 0.029*C	1.573 + 0.003*Tr + 0.051*C			
ZL-00	0.124 + 0.066*C	0.205 - 0.003*Tr + 0.097*C	0.383 - 0.004*Tr + 0.162*C			
Path IO-ZI (for pins HYS	ST)					
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.232*C			
R-1	0.004 + 0.056*C	0.006 + 0.090*C	0.010 + 0.147*C			
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C			
R-0	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.146*C			
Path TA-IO (for pins LO	WEMI TEN TM)					
F-101	0.157 + 0.065*C	0.263 + 0.003*Tr + 0.097*C	0.495 - 0.003*Tr + 0.161*C			
R-101	0.552 - 0.001*Tr + 0.020*C	0.960 + 0.002*Tr + 0.030*C	1.853 + 0.005*Tr + 0.053*C			



F-001	0.116 + 0.066*C	0.196 - 0.004*Tr + 0.098*C	0.362 + 0.002*Tr + 0.163*C
R-001	0.472 - 0.003*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.562 + 0.005*Tr + 0.051*C
Path TEN-IO (for pine			
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.474 - 0.002*Tr + 0.019*C	0.817 + 0.002*Tr + 0.029*C	1.574 + 0.051*C
ZL-01	0.124 + 0.066*C	0.204 - 0.001*Tr + 0.097*C	0.381 + 0.005*Tr + 0.162*C
ZH-11	0.554 + 0.020*C	0.964 + 0.005*Tr + 0.030*C	1.861 + 0.012*Tr + 0.053*C
ZL-11	0.164 - 0.001*Tr + 0.065*C	0.270 + 0.003*Tr + 0.097*C	0.512 - 0.006*Tr + 0.161*C
Path TM-IO (for pins			
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.553 + 0.001*Tr + 0.020*C	0.965 + 0.030*C	1.864 - 0.001*Tr + 0.053*C
ZL-011	0.164 + 0.065*C	0.271 + 0.002*Tr + 0.097*C	0.512 + 0.001*Tr + 0.161*C
ZH-110	0.554 - 0.002*Tr + 0.020*C	0.964 + 0.002*Tr + 0.030*C	1.863 + 0.002*Tr + 0.053*C
ZL-110	0.164 - 0.002*Tr + 0.065*C	0.271 - 0.003*Tr + 0.097*C	0.510 - 0.003*Tr + 0.161*C
ZH-001	0.473 - 0.002*Tr + 0.019*C	0.817 + 0.029*C	1.573 - 0.002*Tr + 0.051*C
ZL-001	0.124 + 0.066*C	0.205 - 0.001*Tr + 0.097*C	0.380 + 0.162*C
ZH-100	0.474 - 0.003*Tr + 0.019*C	0.817 + 0.005*Tr + 0.029*C	1.572 + 0.003*Tr + 0.051*C
ZL-100	0.124 + 0.001*Tr + 0.066*C	0.203 - 0.001*Tr + 0.097*C	0.378 + 0.005*Tr + 0.162*C
	A EN LOWEMI TA TEN)		
F-10100	0.158 + 0.065*C	0.262 + 0.002*Tr + 0.097*C	0.494 + 0.162*C
R-10100	0.552 - 0.001*Tr + 0.020*C	0.959 + 0.002*Tr + 0.030*C	1.853 - 0.002*Tr + 0.053*C
F-00110	0.158 - 0.002*Tr + 0.065*C	0.261 + 0.003*Tr + 0.097*C	0.495 - 0.002*Tr + 0.162*C
R-00110	0.551 + 0.020*C	0.960 + 0.030*C	1.853 + 0.002*Tr + 0.053*C
F-10000	0.116 + 0.001*Tr + 0.066*C	0.196 - 0.003*Tr + 0.098*C	0.363 - 0.002*Tr + 0.163*C
R-10000	0.472 - 0.002*Tr + 0.019*C	0.814 + 0.002*Tr + 0.029*C	1.564 + 0.004*Tr + 0.051*C
F-00010	0.116 + 0.066*C	0.193 + 0.098*C	0.365 + 0.006*Tr + 0.162*C
R-00010	0.471 - 0.002*Tr + 0.019*C	0.813 + 0.029*C	1.563 + 0.004*Tr + 0.051*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.048e-06
typ 1.00 25	2.760e-05	1.034e-05
worst 0.90 125	3.633e-04	1.571e-04

Pin Cycle	Internal Energy (uW/MHz)					
FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog-	0.465 +	0.584 +	0.358 +	0.456 +	0.282 +	0.360 +
gling/Output stable	0.129*Tr	0.409*Tr	0.058*Tr	0.191*Tr	0.041*Tr	0.130*Tr
ZI toggling	0.264	0.266 +	0.202	0.203 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.233 +	7.301 +	5.007 +	5.770 -	3.927 +	4.502 +
gling/Output	0.029*Tr	0.026*Tr	0.017*Tr	0.013*Tr	0.014*Tr	0.014*Tr
stable						
ZI toggling	0.300 +	0.453 +	0.223 +	0.329 +	0.172 +	0.237 +
	0.238*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD6SCARUDQPCH_EXT_CSF_1V8_CL_LIN

Cell Description

BD6SCARUDQPCH_EXT_CSF_1V8_CL_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

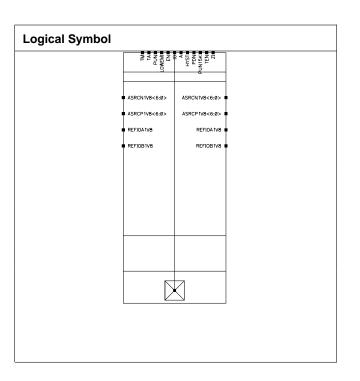
Physical Dimensions

Area(um2): 4252.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0319
IO Input Cap.	1.4747	1.4719	1.4709
IO Max Load	201.475	201.472	201.471
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0359
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0447	0.0440	0.0438
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN L	OWEMI TM)					
F-010	1.234 + 0.185*Tr + 0.056*C	2.009 + 0.223*Tr + 0.082*C	3.646 + 0.261*Tr + 0.135*C			
R-010	2.172 + 0.039*Tr + 0.026*C	3.780 + 0.078*Tr + 0.040*C	7.089 + 0.128*Tr + 0.072*C			
F-000	0.972 + 0.189*Tr + 0.055*C	1.573 + 0.219*Tr + 0.080*C	2.834 + 0.260*Tr + 0.133*C			
R-000	1.889 + 0.039*Tr + 0.024*C	3.241 + 0.080*Tr + 0.037*C	6.034 + 0.124*Tr + 0.066*C			
Path EN-IO (for pins LO	WEMI TM)					
HZ-10	0.608 + 0.136*Tr	0.835 + 0.205*Tr	1.335 + 0.256*Tr			
LZ-10	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr			
HZ-00	0.607 + 0.135*Tr	0.838 + 0.200*Tr	1.339 + 0.246*Tr			
LZ-00	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr			
ZH-10	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.245*Tr + 0.040*C	7.171 + 0.294*Tr + 0.072*C			
ZL-10	1.279 + 0.191*Tr + 0.056*C	2.089 + 0.245*Tr + 0.082*C	3.795 + 0.271*Tr + 0.135*C			
ZH-00	1.911 + 0.201*Tr + 0.024*C	3.280 + 0.247*Tr + 0.037*C	6.106 + 0.279*Tr + 0.066*C			
ZL-00	0.998 + 0.195*Tr + 0.055*C	1.627 + 0.246*Tr + 0.081*C	2.949 + 0.250*Tr + 0.133*C			
Path IO-ZI (for pins HYS	ST)					
F-1	0.355 + 0.226*Tr + 0.131*C	0.498 + 0.263*Tr + 0.182*C	0.732 + 0.303*Tr + 0.308*C			
R-1	0.352 + 0.209*Tr + 0.078*C	0.480 + 0.236*Tr + 0.161*C	0.698 + 0.270*Tr + 0.175*C			
F-0	0.325 + 0.067*Tr + 0.133*C	0.460 + 0.087*Tr + 0.191*C	0.694 + 0.120*Tr + 0.289*C			
R-0	0.330 + 0.029*Tr + 0.078*C	0.460 + 0.047*Tr + 0.120*C	0.678 + 0.077*Tr + 0.195*C			
Path TA-IO (for pins LO)						
F-101	1.231 + 0.192*Tr + 0.056*C	2.010 + 0.218*Tr + 0.082*C	3.661 + 0.224*Tr + 0.135*C			
R-101	2.171 + 0.039*Tr + 0.026*C	3.777 + 0.086*Tr + 0.040*C	7.086 + 0.131*Tr + 0.072*C			
F-001	0.973 + 0.189*Tr + 0.055*C	1.570 + 0.224*Tr + 0.080*C	2.839 + 0.246*Tr + 0.133*C			
R-001	1.888 + 0.039*Tr + 0.024*C	3.241 + 0.084*Tr + 0.037*C	6.033 + 0.127*Tr + 0.066*C			
Path TEN-IO (for pins Lo						
HZ-01	0.607 + 0.138*Tr	0.834 + 0.206*Tr	1.339 + 0.238*Tr			
LZ-01	0.376 + 0.137*Tr	0.537 + 0.194*Tr	0.866 + 0.247*Tr			
HZ-11	0.608 + 0.137*Tr	0.837 + 0.203*Tr	1.338 + 0.236*Tr			
LZ-11	0.377 + 0.137*Tr	0.537 + 0.195*Tr	0.866 + 0.247*Tr			
ZH-01	1.910 + 0.200*Tr + 0.024*C	3.279 + 0.248*Tr + 0.037*C	6.105 + 0.279*Tr + 0.066*C			
ZL-01	0.999 + 0.196*Tr + 0.055*C	1.626 + 0.244*Tr + 0.080*C	2.944 + 0.277*Tr + 0.133*C			
ZH-11	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.246*Tr + 0.040*C	7.172 + 0.293*Tr + 0.072*C			
ZL-11	1.278 + 0.194*Tr + 0.056*C	2.092 + 0.239*Tr + 0.082*C	3.794 + 0.285*Tr + 0.135*C			



Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.605 + 0.164*Tr	0.832 + 0.239*Tr	1.326 + 0.310*Tr			
LZ-011	0.246 + 0.048*Tr	0.348 + 0.104*Tr	0.549 + 0.169*Tr			
HZ-110	0.622 + 0.228*Tr	0.862 + 0.267*Tr	1.368 + 0.304*Tr			
LZ-110	0.266 + 0.237*Tr	0.378 + 0.275*Tr	0.594 + 0.317*Tr			
HZ-001	0.604 + 0.164*Tr	0.835 + 0.235*Tr	1.328 + 0.303*Tr			
LZ-001	0.246 + 0.050*Tr	0.348 + 0.107*Tr	0.549 + 0.173*Tr			
HZ-100	0.622 + 0.228*Tr	0.860 + 0.269*Tr	1.373 + 0.301*Tr			
LZ-100	0.266 + 0.236*Tr	0.378 + 0.276*Tr	0.593 + 0.318*Tr			
ZH-011	2.193 + 0.231*Tr + 0.026*C	3.820 + 0.279*Tr + 0.040*C	7.159 + 0.336*Tr + 0.072*C			
ZL-011	1.275 + 0.227*Tr + 0.056*C	2.080 + 0.291*Tr + 0.082*C	3.780 + 0.326*Tr + 0.135*C			
ZH-110	2.203 + 0.010*Tr + 0.026*C	3.837 + 0.055*Tr + 0.040*C	7.187 + 0.106*Tr + 0.072*C			
ZL-110	1.288 + 0.018*Tr + 0.056*C	2.105 + 0.068*Tr + 0.082*C	3.819 + 0.119*Tr + 0.135*C			
ZH-001	1.908 + 0.229*Tr + 0.024*C	3.275 + 0.279*Tr + 0.037*C	6.093 + 0.327*Tr + 0.066*C			
ZL-001	0.995 + 0.223*Tr + 0.055*C	1.621 + 0.281*Tr + 0.081*C	2.939 + 0.308*Tr + 0.133*C			
ZH-100	1.918 + 0.009*Tr + 0.024*C	3.289 + 0.056*Tr + 0.037*C	6.121 + 0.094*Tr + 0.066*C			
ZL-100	1.009 + 0.011*Tr + 0.055*C	1.641 + 0.069*Tr + 0.080*C	2.969 + 0.098*Tr + 0.133*C			
Path TM-IO (for pins A B	EN LOWEMI TA TEN)					
F-10100	1.241 + 0.009*Tr + 0.056*C	2.019 + 0.066*Tr + 0.082*C	3.667 + 0.098*Tr + 0.135*C			
R-10100	2.189 + 0.232*Tr + 0.026*C	3.804 + 0.264*Tr + 0.040*C	7.124 + 0.305*Tr + 0.072*C			
F-00110	1.228 + 0.202*Tr + 0.056*C	2.006 + 0.228*Tr + 0.082*C	3.641 + 0.267*Tr + 0.135*C			
R-00110	2.169 + 0.037*Tr + 0.026*C	3.774 + 0.090*Tr + 0.040*C	7.079 + 0.144*Tr + 0.072*C			
F-10000	0.979 + 0.013*Tr + 0.055*C	1.582 + 0.054*Tr + 0.080*C	2.850 + 0.108*Tr + 0.133*C			
R-10000	1.906 + 0.232*Tr + 0.024*C	3.266 + 0.266*Tr + 0.037*C	6.070 + 0.307*Tr + 0.066*C			
F-00010	0.967 + 0.206*Tr + 0.055*C	1.566 + 0.229*Tr + 0.080*C	2.825 + 0.273*Tr + 0.133*C			
R-00010	1.886 + 0.038*Tr + 0.024*C	3.237 + 0.088*Tr + 0.037*C	6.028 + 0.136*Tr + 0.066*C			

Frant	Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN L	OWEMI TM)					
F-010	0.188 - 0.003*Tr + 0.043*C	0.305 + 0.065*C	0.566 + 0.013*Tr + 0.108*C			
R-010	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.002*Tr + 0.021*C	1.668 - 0.008*Tr + 0.037*C			
F-000	0.131 + 0.004*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.411 + 0.010*Tr + 0.108*C			
R-000	0.436 - 0.002*Tr + 0.014*C	0.744 + 0.001*Tr + 0.021*C	1.418 + 0.036*C			
Path EN-IO (for pins LO	WEMI TM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.506 - 0.002*Tr + 0.014*C	0.874 + 0.021*C	1.683 - 0.017*Tr + 0.037*C			
ZL-10	0.193 + 0.003*Tr + 0.043*C	0.316 - 0.003*Tr + 0.064*C	0.589 - 0.009*Tr + 0.107*C			
ZH-00	0.437 + 0.014*C	0.749 - 0.001*Tr + 0.021*C	1.429 - 0.003*Tr + 0.036*C			
ZL-00	0.139 + 0.003*Tr + 0.044*C	0.231 - 0.002*Tr + 0.065*C	0.434 - 0.015*Tr + 0.108*C			
Path IO-ZI (for pins HYS	T)					
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.230*C			
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C			
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C			
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.147*C			
Path TA-IO (for pins LOV	WEMI TEN TM)					
F-101	0.188 + 0.043*C	0.307 - 0.002*Tr + 0.065*C	0.573 - 0.008*Tr + 0.108*C			
R-101	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.021*C	1.669 - 0.007*Tr + 0.037*C			



F-001	0.134 - 0.002*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.412 + 0.005*Tr + 0.108*C
R-001	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.004*Tr + 0.036*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.438 + 0.014*C	0.750 - 0.001*Tr + 0.021*C	1.428 + 0.003*Tr + 0.036*C
ZL-01	0.141 + 0.002*Tr + 0.044*C	0.230 + 0.065*C	0.428 + 0.003*Tr + 0.108*C
ZH-11	0.507 - 0.002*Tr + 0.014*C	0.874 + 0.002*Tr + 0.021*C	1.679 - 0.001*Tr + 0.037*C
ZL-11	0.194 - 0.001*Tr + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.586 + 0.005*Tr + 0.107*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.507 - 0.002*Tr + 0.014*C	0.873 + 0.004*Tr + 0.021*C	1.681 - 0.013*Tr + 0.037*C
ZL-011	0.193 + 0.043*C	0.315 + 0.003*Tr + 0.064*C	0.587 + 0.107*C
ZH-110	0.507 + 0.014*C	0.875 - 0.002*Tr + 0.021*C	1.682 - 0.018*Tr + 0.037*C
ZL-110	0.194 + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.590 - 0.005*Tr + 0.107*C
ZH-001	0.437 + 0.014*C	0.748 + 0.021*C	1.427 - 0.006*Tr + 0.036*C
ZL-001	0.140 + 0.001*Tr + 0.044*C	0.230 + 0.065*C	0.432 - 0.002*Tr + 0.108*C
ZH-100	0.437 + 0.014*C	0.751 - 0.003*Tr + 0.021*C	1.429 - 0.006*Tr + 0.036*C
ZL-100	0.141 + 0.044*C	0.231 + 0.065*C	0.431 - 0.005*Tr + 0.108*C
Path TM-IO (for pins A E			
F-10100	0.186 + 0.003*Tr + 0.043*C	0.306 + 0.002*Tr + 0.064*C	0.571 - 0.005*Tr + 0.107*C
R-10100	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.004*Tr + 0.037*C
F-00110	0.187 - 0.003*Tr + 0.043*C	0.308 - 0.003*Tr + 0.064*C	0.568 + 0.008*Tr + 0.108*C
R-00110	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.007*Tr + 0.037*C
F-10000	0.131 + 0.003*Tr + 0.044*C	0.222 - 0.006*Tr + 0.065*C	0.413 + 0.003*Tr + 0.108*C
R-10000	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.002*Tr + 0.036*C
F-00010	0.132 + 0.044*C	0.223 - 0.006*Tr + 0.065*C	0.412 + 0.006*Tr + 0.108*C
R-00010	0.435 + 0.014*C	0.744 - 0.001*Tr + 0.021*C	1.419 - 0.006*Tr + 0.036*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.286e-06
typ 1.00 25	2.760e-05	1.122e-05
worst 0.90 125	3.633e-04	1.710e-04

Pin Cycle	Internal Energy (uW/MHz)					
FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog-	0.464 +	0.583 +	0.357 +	0.455 +	0.282 +	0.358 +
gling/Output	0.129*Tr	0.409*Tr	0.059*Tr	0.191*Tr	0.040*Tr	0.131*Tr
stable						
ZI toggling	0.264	0.266 +	0.201	0.204 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.641 +	7.795 +	5.276 +	6.080 +	4.164 -	4.757 -
gling/Output	0.009*Tr	0.024*Tr	0.014*Tr	0.011*Tr	0.002*Tr	0.010*Tr
stable						
ZI toggling	0.303 +	0.456 +	0.225 +	0.332 +	0.173 +	0.240 +
	0.236*Tr	0.486*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.086*Tr



BD6SCARUDQPCH_EXT_CSF_1V8_FC_INNER

Cell Description

BD6SCARUDQPCH_EXT_CSF_1V8_FC_INNER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
rarameter	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0319
IO Input Cap.	1.4747	1.4719	1.4709
IO Max Load	201.475	201.472	201.471
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0359
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0447	0.0440	0.0438
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
ГШ	Faiametei	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling	0.825	0.75	0.675
IO (Innut)	(V)			
IO (Input)	Slope thres. low (V)	<u>-</u>	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Output)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.234 + 0.185*Tr + 0.056*C	2.009 + 0.223*Tr + 0.082*C	3.646 + 0.261*Tr + 0.135*C
R-010	2.172 + 0.039*Tr + 0.026*C	3.780 + 0.078*Tr + 0.040*C	7.089 + 0.128*Tr + 0.072*C
F-000	0.972 + 0.189*Tr + 0.055*C	1.573 + 0.219*Tr + 0.080*C	2.834 + 0.260*Tr + 0.133*C
R-000	1.889 + 0.039*Tr + 0.024*C	3.241 + 0.080*Tr + 0.037*C	6.034 + 0.124*Tr + 0.066*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.608 + 0.136*Tr	0.835 + 0.205*Tr	1.335 + 0.256*Tr
LZ-10	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
HZ-00	0.607 + 0.135*Tr	0.838 + 0.200*Tr	1.339 + 0.246*Tr
LZ-00	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
ZH-10	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.245*Tr + 0.040*C	7.171 + 0.294*Tr + 0.072*C
ZL-10	1.279 + 0.191*Tr + 0.056*C	2.089 + 0.245*Tr + 0.082*C	3.795 + 0.271*Tr + 0.135*C
ZH-00	1.911 + 0.201*Tr + 0.024*C	3.280 + 0.247*Tr + 0.037*C	6.106 + 0.279*Tr + 0.066*C
ZL-00	0.998 + 0.195*Tr + 0.055*C	1.627 + 0.246*Tr + 0.081*C	2.949 + 0.250*Tr + 0.133*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.355 + 0.226*Tr + 0.131*C	0.498 + 0.263*Tr + 0.182*C	0.732 + 0.303*Tr + 0.308*C
R-1	0.352 + 0.209*Tr + 0.078*C	0.480 + 0.236*Tr + 0.161*C	0.698 + 0.270*Tr + 0.175*C
F-0	0.325 + 0.067*Tr + 0.133*C	0.460 + 0.087*Tr + 0.191*C	0.694 + 0.120*Tr + 0.289*C
R-0	0.330 + 0.029*Tr + 0.078*C	0.460 + 0.047*Tr + 0.120*C	0.678 + 0.077*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.231 + 0.192*Tr + 0.056*C	2.010 + 0.218*Tr + 0.082*C	3.661 + 0.224*Tr + 0.135*C
R-101	2.171 + 0.039*Tr + 0.026*C	3.777 + 0.086*Tr + 0.040*C	7.086 + 0.131*Tr + 0.072*C
F-001	0.973 + 0.189*Tr + 0.055*C	1.570 + 0.224*Tr + 0.080*C	2.839 + 0.246*Tr + 0.133*C
R-001	1.888 + 0.039*Tr + 0.024*C	3.241 + 0.084*Tr + 0.037*C	6.033 + 0.127*Tr + 0.066*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.607 + 0.138*Tr	0.834 + 0.206*Tr	1.339 + 0.238*Tr
LZ-01	0.376 + 0.137*Tr	0.537 + 0.194*Tr	0.866 + 0.247*Tr
HZ-11	0.608 + 0.137*Tr	0.837 + 0.203*Tr	1.338 + 0.236*Tr
LZ-11	0.377 + 0.137*Tr	0.537 + 0.195*Tr	0.866 + 0.247*Tr
ZH-01	1.910 + 0.200*Tr + 0.024*C	3.279 + 0.248*Tr + 0.037*C	6.105 + 0.279*Tr + 0.066*C
ZL-01	0.999 + 0.196*Tr + 0.055*C	1.626 + 0.244*Tr + 0.080*C	2.944 + 0.277*Tr + 0.133*C
ZH-11	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.246*Tr + 0.040*C	7.172 + 0.293*Tr + 0.072*C
ZL-11	1.278 + 0.194*Tr + 0.056*C	2.092 + 0.239*Tr + 0.082*C	3.794 + 0.285*Tr + 0.135*C



177/313

Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.605 + 0.164*Tr	0.832 + 0.239*Tr	1.326 + 0.310*Tr			
LZ-011	0.246 + 0.048*Tr	0.348 + 0.104*Tr	0.549 + 0.169*Tr			
HZ-110	HZ-110 0.622 + 0.228*Tr		1.368 + 0.304*Tr			
LZ-110	0.266 + 0.237*Tr	0.378 + 0.275*Tr	0.594 + 0.317*Tr			
HZ-001	0.604 + 0.164*Tr	0.835 + 0.235*Tr	1.328 + 0.303*Tr			
LZ-001	0.246 + 0.050*Tr	0.348 + 0.107*Tr	0.549 + 0.173*Tr			
HZ-100	0.622 + 0.228*Tr	0.860 + 0.269*Tr	1.373 + 0.301*Tr			
LZ-100	0.266 + 0.236*Tr	0.378 + 0.276*Tr	0.593 + 0.318*Tr			
ZH-011	2.193 + 0.231*Tr + 0.026*C	3.820 + 0.279*Tr + 0.040*C	7.159 + 0.336*Tr + 0.072*C			
ZL-011	1.275 + 0.227*Tr + 0.056*C	2.080 + 0.291*Tr + 0.082*C	3.780 + 0.326*Tr + 0.135*C			
ZH-110	2.203 + 0.010*Tr + 0.026*C	3.837 + 0.055*Tr + 0.040*C	7.187 + 0.106*Tr + 0.072*C			
ZL-110	1.288 + 0.018*Tr + 0.056*C	2.105 + 0.068*Tr + 0.082*C	3.819 + 0.119*Tr + 0.135*C			
ZH-001	1.908 + 0.229*Tr + 0.024*C	3.275 + 0.279*Tr + 0.037*C	6.093 + 0.327*Tr + 0.066*C			
ZL-001	0.995 + 0.223*Tr + 0.055*C	1.621 + 0.281*Tr + 0.081*C	2.939 + 0.308*Tr + 0.133*C			
ZH-100	1.918 + 0.009*Tr + 0.024*C	3.289 + 0.056*Tr + 0.037*C	6.121 + 0.094*Tr + 0.066*C			
ZL-100 1.009 + 0.011*Tr + 0.055*0		1.641 + 0.069*Tr + 0.080*C	2.969 + 0.098*Tr + 0.133*C			
Path TM-IO (for pins A B	EN LOWEMI TA TEN)					
F-10100	1.241 + 0.009*Tr + 0.056*C	2.019 + 0.066*Tr + 0.082*C	3.667 + 0.098*Tr + 0.135*C			
R-10100	2.189 + 0.232*Tr + 0.026*C	3.804 + 0.264*Tr + 0.040*C	7.124 + 0.305*Tr + 0.072*C			
F-00110	1.228 + 0.202*Tr + 0.056*C	2.006 + 0.228*Tr + 0.082*C	3.641 + 0.267*Tr + 0.135*C			
R-00110	2.169 + 0.037*Tr + 0.026*C	3.774 + 0.090*Tr + 0.040*C	7.079 + 0.144*Tr + 0.072*C			
F-10000	0.979 + 0.013*Tr + 0.055*C	1.582 + 0.054*Tr + 0.080*C	2.850 + 0.108*Tr + 0.133*C			
R-10000	1.906 + 0.232*Tr + 0.024*C	3.266 + 0.266*Tr + 0.037*C	6.070 + 0.307*Tr + 0.066*C			
F-00010	0.967 + 0.206*Tr + 0.055*C	1.566 + 0.229*Tr + 0.080*C	2.825 + 0.273*Tr + 0.133*C			
R-00010	1.886 + 0.038*Tr + 0.024*C	3.237 + 0.088*Tr + 0.037*C	6.028 + 0.136*Tr + 0.066*C			

Frant	Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN LOWEMI TM)						
F-010	0.188 - 0.003*Tr + 0.043*C	0.305 + 0.065*C	0.566 + 0.013*Tr + 0.108*C			
R-010	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.002*Tr + 0.021*C	1.668 - 0.008*Tr + 0.037*C			
F-000	0.131 + 0.004*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.411 + 0.010*Tr + 0.108*C			
R-000	0.436 - 0.002*Tr + 0.014*C	0.744 + 0.001*Tr + 0.021*C	*C 1.418 + 0.036*C			
Path EN-IO (for pins LO	WEMITM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.506 - 0.002*Tr + 0.014*C	0.874 + 0.021*C	1.683 - 0.017*Tr + 0.037*C			
ZL-10	0.193 + 0.003*Tr + 0.043*C	0.316 - 0.003*Tr + 0.064*C	0.589 - 0.009*Tr + 0.107*C			
ZH-00	0.437 + 0.014*C	0.749 - 0.001*Tr + 0.021*C	1.429 - 0.003*Tr + 0.036*C			
ZL-00	ZL-00 0.139 + 0.003*Tr + 0.044*C 0.231 - 0.002*Tr + 0.065*C 0.434 - 0.015		0.434 - 0.015*Tr + 0.108*C			
Path IO-ZI (for pins HYS	ST)					
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.230*C			
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C			
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C			
R-0 0.004 + 0.056*C		0.006 + 0.088*C	0.010 + 0.147*C			
Path TA-IO (for pins LOWEMI TEN TM)						
F-101	0.188 + 0.043*C	0.307 - 0.002*Tr + 0.065*C	0.573 - 0.008*Tr + 0.108*C			
R-101	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.021*C	1.669 - 0.007*Tr + 0.037*C			



F-001	0.134 - 0.002*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.412 + 0.005*Tr + 0.108*C			
R-001 0.436 + 0.014*C		0.744 + 0.021*C	1.418 - 0.004*Tr + 0.036*C			
Path TEN-IO (for pins LOWEMI TM)						
HZ-01			0.000			
LZ-01 0.000		0.000	0.000			
HZ-11	0.000	0.000	0.000			
LZ-11	0.000	0.000	0.000			
ZH-01	0.438 + 0.014*C	0.750 - 0.001*Tr + 0.021*C	1.428 + 0.003*Tr + 0.036*C			
ZL-01	0.141 + 0.002*Tr + 0.044*C	0.230 + 0.065*C	0.428 + 0.003*Tr + 0.108*C			
ZH-11	0.507 - 0.002*Tr + 0.014*C	0.874 + 0.002*Tr + 0.021*C	1.679 - 0.001*Tr + 0.037*C			
ZL-11	0.194 - 0.001*Tr + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.586 + 0.005*Tr + 0.107*C			
Path TM-IO (for pins EN	LOWEMI TEN)					
HZ-011	0.000	0.000	0.000			
LZ-011	0.000	0.000	0.000			
HZ-110	0.000	0.000	0.000			
LZ-110	0.000	0.000	0.000			
HZ-001	0.000	0.000	0.000			
LZ-001	0.000	0.000	0.000			
HZ-100	0.000	0.000	0.000			
LZ-100	0.000	0.000	0.000			
ZH-011 0.507 - 0.002*Tr + 0		0.873 + 0.004*Tr + 0.021*C	1.681 - 0.013*Tr + 0.037*C			
ZL-011	0.193 + 0.043*C	0.315 + 0.003*Tr + 0.064*C	0.587 + 0.107*C			
ZH-110	0.507 + 0.014*C	0.875 - 0.002*Tr + 0.021*C	1.682 - 0.018*Tr + 0.037*C			
ZL-110	0.194 + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.590 - 0.005*Tr + 0.107*C			
ZH-001	0.437 + 0.014*C	0.748 + 0.021*C	1.427 - 0.006*Tr + 0.036*C			
ZL-001	0.140 + 0.001*Tr + 0.044*C	0.230 + 0.065*C	0.432 - 0.002*Tr + 0.108*C			
ZH-100	0.437 + 0.014*C	0.751 - 0.003*Tr + 0.021*C	1.429 - 0.006*Tr + 0.036*C			
ZL-100	0.141 + 0.044*C	0.231 + 0.065*C	0.431 - 0.005*Tr + 0.108*C			
Path TM-IO (for pins A B						
F-10100	0.186 + 0.003*Tr + 0.043*C	0.306 + 0.002*Tr + 0.064*C	0.571 - 0.005*Tr + 0.107*C			
R-10100	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.004*Tr + 0.037*C			
F-00110	0.187 - 0.003*Tr + 0.043*C	0.308 - 0.003*Tr + 0.064*C	0.568 + 0.008*Tr + 0.108*C			
R-00110	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.007*Tr + 0.037*C			
F-10000	0.131 + 0.003*Tr + 0.044*C	0.222 - 0.006*Tr + 0.065*C	0.413 + 0.003*Tr + 0.108*C			
R-10000	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.002*Tr + 0.036*C			
F-00010	0.132 + 0.044*C	0.223 - 0.006*Tr + 0.065*C	0.412 + 0.006*Tr + 0.108*C			
R-00010	0.435 + 0.014*C	0.744 - 0.001*Tr + 0.021*C	1.419 - 0.006*Tr + 0.036*C			

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.286e-06
typ 1.00 25	2.760e-05	1.122e-05
worst 0.90 125	3.633e-04	1.710e-04

	Pin Cycle	Internal Energy (uW/MHz)					
	FIII Gydle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
Г	For vdd						



IO tog-	0.464 +	0.583 +	0.357 +	0.455 +	0.282 +	0.358 +
gling/Output	0.129*Tr	0.409*Tr	0.059*Tr	0.191*Tr	0.040*Tr	0.131*Tr
stable						
ZI toggling	0.264	0.266 +	0.201	0.204 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.641 +	7.795 +	5.276 +	6.080 +	4.164 -	4.757 -
gling/Output	0.009*Tr	0.024*Tr	0.014*Tr	0.011*Tr	0.002*Tr	0.010*Tr
stable						
ZI toggling	0.303 +	0.456 +	0.225 +	0.332 +	0.173 +	0.240 +
	0.236*Tr	0.486*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.086*Tr



BD6SCARUDQPCH_EXT_CSF_1V8_FC_LIN

Cell Description

BD6SCARUDQPCH_EXT_CSF_1V8_FC_LIN

- The cell has "dont_use" attribute set in the Synopsys STE.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	Α
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
Farameter	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0319
IO Input Cap.	1.4747	1.4719	1.4709
IO Max Load	201.475	201.472	201.471
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0359
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0447	0.0440	0.0438
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	IO (Input) Max Transition (ns)		12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input) Delay thres. rising (V)		0.825	0.75	0.675
IO (Input) Delay thres. falling (V)		0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output) Delay thres. rising (V)		0.825	0.75	0.675
IO (Output) Delay thres. falling (V)		0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.234 + 0.185*Tr + 0.056*C	2.009 + 0.223*Tr + 0.082*C	3.646 + 0.261*Tr + 0.135*C
R-010	2.172 + 0.039*Tr + 0.026*C	3.780 + 0.078*Tr + 0.040*C	7.089 + 0.128*Tr + 0.072*C
F-000	0.972 + 0.189*Tr + 0.055*C	1.573 + 0.219*Tr + 0.080*C	2.834 + 0.260*Tr + 0.133*C
R-000	1.889 + 0.039*Tr + 0.024*C	3.241 + 0.080*Tr + 0.037*C	6.034 + 0.124*Tr + 0.066*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.608 + 0.136*Tr	0.835 + 0.205*Tr	1.335 + 0.256*Tr
LZ-10	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
HZ-00	0.607 + 0.135*Tr	0.838 + 0.200*Tr	1.339 + 0.246*Tr
LZ-00	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
ZH-10	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.245*Tr + 0.040*C	7.171 + 0.294*Tr + 0.072*C
ZL-10	1.279 + 0.191*Tr + 0.056*C	2.089 + 0.245*Tr + 0.082*C	3.795 + 0.271*Tr + 0.135*C
ZH-00	1.911 + 0.201*Tr + 0.024*C	3.280 + 0.247*Tr + 0.037*C	6.106 + 0.279*Tr + 0.066*C
ZL-00	0.998 + 0.195*Tr + 0.055*C	1.627 + 0.246*Tr + 0.081*C	2.949 + 0.250*Tr + 0.133*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.355 + 0.226*Tr + 0.131*C	0.498 + 0.263*Tr + 0.182*C	0.732 + 0.303*Tr + 0.308*C
R-1	0.352 + 0.209*Tr + 0.078*C	0.480 + 0.236*Tr + 0.161*C	0.698 + 0.270*Tr + 0.175*C
F-0	0.325 + 0.067*Tr + 0.133*C	0.460 + 0.087*Tr + 0.191*C	0.694 + 0.120*Tr + 0.289*C
R-0	0.330 + 0.029*Tr + 0.078*C	0.460 + 0.047*Tr + 0.120*C	0.678 + 0.077*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.231 + 0.192*Tr + 0.056*C	2.010 + 0.218*Tr + 0.082*C	3.661 + 0.224*Tr + 0.135*C
R-101	2.171 + 0.039*Tr + 0.026*C	3.777 + 0.086*Tr + 0.040*C	7.086 + 0.131*Tr + 0.072*C
F-001	0.973 + 0.189*Tr + 0.055*C	1.570 + 0.224*Tr + 0.080*C	2.839 + 0.246*Tr + 0.133*C
R-001	1.888 + 0.039*Tr + 0.024*C	3.241 + 0.084*Tr + 0.037*C	6.033 + 0.127*Tr + 0.066*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.607 + 0.138*Tr	0.834 + 0.206*Tr	1.339 + 0.238*Tr
LZ-01	0.376 + 0.137*Tr	0.537 + 0.194*Tr	0.866 + 0.247*Tr
HZ-11	0.608 + 0.137*Tr	0.837 + 0.203*Tr	1.338 + 0.236*Tr
LZ-11	0.377 + 0.137*Tr	0.537 + 0.195*Tr	0.866 + 0.247*Tr
ZH-01	1.910 + 0.200*Tr + 0.024*C	3.279 + 0.248*Tr + 0.037*C	6.105 + 0.279*Tr + 0.066*C
ZL-01	0.999 + 0.196*Tr + 0.055*C	1.626 + 0.244*Tr + 0.080*C	2.944 + 0.277*Tr + 0.133*C
ZH-11	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.246*Tr + 0.040*C	7.172 + 0.293*Tr + 0.072*C
ZL-11	1.278 + 0.194*Tr + 0.056*C	2.092 + 0.239*Tr + 0.082*C	3.794 + 0.285*Tr + 0.135*C



Path TM-IO (for pins EN	I LOWEMI TEN)		
HZ-011	0.605 + 0.164*Tr	0.832 + 0.239*Tr	1.326 + 0.310*Tr
LZ-011	0.246 + 0.048*Tr	0.348 + 0.104*Tr	0.549 + 0.169*Tr
HZ-110	0.622 + 0.228*Tr	0.862 + 0.267*Tr	1.368 + 0.304*Tr
LZ-110	0.266 + 0.237*Tr	0.378 + 0.275*Tr	0.594 + 0.317*Tr
HZ-001	0.604 + 0.164*Tr	0.835 + 0.235*Tr	1.328 + 0.303*Tr
LZ-001	0.246 + 0.050*Tr	0.348 + 0.107*Tr	0.549 + 0.173*Tr
HZ-100	0.622 + 0.228*Tr	0.860 + 0.269*Tr	1.373 + 0.301*Tr
LZ-100	0.266 + 0.236*Tr	0.378 + 0.276*Tr	0.593 + 0.318*Tr
ZH-011	2.193 + 0.231*Tr + 0.026*C	3.820 + 0.279*Tr + 0.040*C	7.159 + 0.336*Tr + 0.072*C
ZL-011	1.275 + 0.227*Tr + 0.056*C	2.080 + 0.291*Tr + 0.082*C	3.780 + 0.326*Tr + 0.135*C
ZH-110	2.203 + 0.010*Tr + 0.026*C	3.837 + 0.055*Tr + 0.040*C	7.187 + 0.106*Tr + 0.072*C
ZL-110	1.288 + 0.018*Tr + 0.056*C	2.105 + 0.068*Tr + 0.082*C	3.819 + 0.119*Tr + 0.135*C
ZH-001	1.908 + 0.229*Tr + 0.024*C	3.275 + 0.279*Tr + 0.037*C	6.093 + 0.327*Tr + 0.066*C
ZL-001	0.995 + 0.223*Tr + 0.055*C	1.621 + 0.281*Tr + 0.081*C	2.939 + 0.308*Tr + 0.133*C
ZH-100	1.918 + 0.009*Tr + 0.024*C	3.289 + 0.056*Tr + 0.037*C	6.121 + 0.094*Tr + 0.066*C
ZL-100	1.009 + 0.011*Tr + 0.055*C	1.641 + 0.069*Tr + 0.080*C	2.969 + 0.098*Tr + 0.133*C
Path TM-IO (for pins A	EN LOWEMI TA TEN)		
F-10100	1.241 + 0.009*Tr + 0.056*C	2.019 + 0.066*Tr + 0.082*C	3.667 + 0.098*Tr + 0.135*C
R-10100	2.189 + 0.232*Tr + 0.026*C	3.804 + 0.264*Tr + 0.040*C	7.124 + 0.305*Tr + 0.072*C
F-00110	1.228 + 0.202*Tr + 0.056*C	2.006 + 0.228*Tr + 0.082*C	3.641 + 0.267*Tr + 0.135*C
R-00110	2.169 + 0.037*Tr + 0.026*C	3.774 + 0.090*Tr + 0.040*C	7.079 + 0.144*Tr + 0.072*C
F-10000	0.979 + 0.013*Tr + 0.055*C	1.582 + 0.054*Tr + 0.080*C	2.850 + 0.108*Tr + 0.133*C
R-10000	1.906 + 0.232*Tr + 0.024*C	3.266 + 0.266*Tr + 0.037*C	6.070 + 0.307*Tr + 0.066*C
F-00010	0.967 + 0.206*Tr + 0.055*C	1.566 + 0.229*Tr + 0.080*C	2.825 + 0.273*Tr + 0.133*C
R-00010	1.886 + 0.038*Tr + 0.024*C	3.237 + 0.088*Tr + 0.037*C	6.028 + 0.136*Tr + 0.066*C

Event	Value (as a function of C in pF and Tr in nS)				
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125		
Path A-IO (for pins EN L	OWEMI TM)				
F-010	0.188 - 0.003*Tr + 0.043*C	0.305 + 0.065*C	0.566 + 0.013*Tr + 0.108*C		
R-010	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.002*Tr + 0.021*C	1.668 - 0.008*Tr + 0.037*C		
F-000	0.131 + 0.004*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.411 + 0.010*Tr + 0.108*C		
R-000	0.436 - 0.002*Tr + 0.014*C	0.744 + 0.001*Tr + 0.021*C	1.418 + 0.036*C		
Path EN-IO (for pins LO	WEMI TM)				
HZ-10	0.000	0.000	0.000		
LZ-10	0.000	0.000	0.000		
HZ-00	0.000	0.000	0.000		
LZ-00	0.000	0.000	0.000		
ZH-10	0.506 - 0.002*Tr + 0.014*C	0.874 + 0.021*C	1.683 - 0.017*Tr + 0.037*C		
ZL-10	0.193 + 0.003*Tr + 0.043*C	0.316 - 0.003*Tr + 0.064*C	0.589 - 0.009*Tr + 0.107*C		
ZH-00	0.437 + 0.014*C	0.749 - 0.001*Tr + 0.021*C	1.429 - 0.003*Tr + 0.036*C		
ZL-00	0.139 + 0.003*Tr + 0.044*C	0.231 - 0.002*Tr + 0.065*C	0.434 - 0.015*Tr + 0.108*C		
Path IO-ZI (for pins HYS	Τ)				
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.230*C		
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C		
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C		
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.147*C		
Path TA-IO (for pins LO)	WEMI TEN TM)				
F-101	0.188 + 0.043*C	0.307 - 0.002*Tr + 0.065*C	0.573 - 0.008*Tr + 0.108*C		
R-101	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.021*C	1.669 - 0.007*Tr + 0.037*C		



F-001	0.134 - 0.002*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.412 + 0.005*Tr + 0.108*C	
R-001	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.004*Tr + 0.036*C	
Path TEN-IO (for pins L	l .			
HZ-01	0.000	0.000	0.000	
LZ-01	0.000	0.000	0.000	
HZ-11	0.000	0.000	0.000	
LZ-11	0.000	0.000	0.000	
ZH-01	0.438 + 0.014*C	0.750 - 0.001*Tr + 0.021*C	1.428 + 0.003*Tr + 0.036*C	
ZL-01	0.141 + 0.002*Tr + 0.044*C	0.230 + 0.065*C	0.428 + 0.003*Tr + 0.108*C	
ZH-11	0.507 - 0.002*Tr + 0.014*C	0.874 + 0.002*Tr + 0.021*C	1.679 - 0.001*Tr + 0.037*C	
ZL-11	0.194 - 0.001*Tr + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.586 + 0.005*Tr + 0.107*C	
Path TM-IO (for pins EN	LOWEMI TEN)			
HZ-011	0.000	0.000	0.000	
LZ-011	0.000	0.000	0.000	
HZ-110	0.000	0.000	0.000	
LZ-110	0.000	0.000	0.000	
HZ-001	0.000	0.000	0.000	
LZ-001	0.000	0.000	0.000	
HZ-100	0.000	0.000	0.000	
LZ-100	0.000	0.000	0.000	
ZH-011	0.507 - 0.002*Tr + 0.014*C	0.873 + 0.004*Tr + 0.021*C	1.681 - 0.013*Tr + 0.037*C	
ZL-011	0.193 + 0.043*C	0.315 + 0.003*Tr + 0.064*C	0.587 + 0.107*C	
ZH-110	0.507 + 0.014*C	0.875 - 0.002*Tr + 0.021*C	1.682 - 0.018*Tr + 0.037*C	
ZL-110	0.194 + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.590 - 0.005*Tr + 0.107*C	
ZH-001	0.437 + 0.014*C	0.748 + 0.021*C	1.427 - 0.006*Tr + 0.036*C	
ZL-001	0.140 + 0.001*Tr + 0.044*C	0.230 + 0.065*C	0.432 - 0.002*Tr + 0.108*C	
ZH-100	0.437 + 0.014*C	0.751 - 0.003*Tr + 0.021*C	1.429 - 0.006*Tr + 0.036*C	
ZL-100	0.141 + 0.044*C	0.231 + 0.065*C	0.431 - 0.005*Tr + 0.108*C	
Path TM-IO (for pins A B				
F-10100	0.186 + 0.003*Tr + 0.043*C	0.306 + 0.002*Tr + 0.064*C	0.571 - 0.005*Tr + 0.107*C	
R-10100	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.004*Tr + 0.037*C	
F-00110	0.187 - 0.003*Tr + 0.043*C	0.308 - 0.003*Tr + 0.064*C	0.568 + 0.008*Tr + 0.108*C	
R-00110	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.007*Tr + 0.037*C	
F-10000	0.131 + 0.003*Tr + 0.044*C	0.222 - 0.006*Tr + 0.065*C	0.413 + 0.003*Tr + 0.108*C	
R-10000	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.002*Tr + 0.036*C	
F-00010	0.132 + 0.044*C	0.223 - 0.006*Tr + 0.065*C	0.412 + 0.006*Tr + 0.108*C	
R-00010	0.435 + 0.014*C	0.744 - 0.001*Tr + 0.021*C	1.419 - 0.006*Tr + 0.036*C	

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.286e-06
typ 1.00 25	2.760e-05	1.122e-05
worst 0.90 125	3.633e-04	1.710e-04

Pin Cycle			Internal Ener	rgy (uW/MHz)		
Fill Gyole	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog-	0.464 +	0.583 +	0.357 +	0.455 +	0.282 +	0.358 +
gling/Output stable	0.129*Tr	0.409*Tr	0.059*Tr	0.191*Tr	0.040*Tr	0.131*Tr
ZI toggling	0.264	0.266 +	0.201	0.204 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.641 +	7.795 +	5.276 +	6.080 +	4.164 -	4.757 -
gling/Output	0.009*Tr	0.024*Tr	0.014*Tr	0.011*Tr	0.002*Tr	0.010*Tr
stable						
ZI toggling	0.303 +	0.456 +	0.225 +	0.332 +	0.173 +	0.240 +
	0.236*Tr	0.486*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.086*Tr



BD6SCARUDQPCH_EXT_CSF_1V8_FC_OUTER

Cell Description

BD6SCARUDQPCH_EXT_CSF_1V8_FC_OUTER

- The cell has "dont_use" attribute set in the Synopsys STF
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 8307.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter		Value(pF)	
i alametei	best 1.10 -40	typ 1.00 25	worst 0.90 125



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0319
IO Input Cap.	1.4747	1.4719	1.4709
IO Max Load	201.475	201.472	201.471
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0359
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0447	0.0440	0.0438
ZI Max Load	0.200	0.200	0.200

Pin	Doromotor	Parameter Value		
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (Value (as a function of C in pF and Tr in nS)			
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125		
Path A-IO (for pins EN L	OWEMI TM)				
F-010	1.234 + 0.185*Tr + 0.056*C	2.009 + 0.223*Tr + 0.082*C	3.646 + 0.261*Tr + 0.135*C		
R-010	2.172 + 0.039*Tr + 0.026*C	3.780 + 0.078*Tr + 0.040*C	7.089 + 0.128*Tr + 0.072*C		
F-000	0.972 + 0.189*Tr + 0.055*C	1.573 + 0.219*Tr + 0.080*C	2.834 + 0.260*Tr + 0.133*C		
R-000	1.889 + 0.039*Tr + 0.024*C	3.241 + 0.080*Tr + 0.037*C	6.034 + 0.124*Tr + 0.066*C		
Path EN-IO (for pins LO	WEMI TM)				
HZ-10	0.608 + 0.136*Tr	0.835 + 0.205*Tr	1.335 + 0.256*Tr		
LZ-10	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr		
HZ-00	0.607 + 0.135*Tr	0.838 + 0.200*Tr	1.339 + 0.246*Tr		
LZ-00	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr		
ZH-10	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.245*Tr + 0.040*C	7.171 + 0.294*Tr + 0.072*C		
ZL-10	1.279 + 0.191*Tr + 0.056*C	2.089 + 0.245*Tr + 0.082*C	3.795 + 0.271*Tr + 0.135*C		
ZH-00	1.911 + 0.201*Tr + 0.024*C	3.280 + 0.247*Tr + 0.037*C	6.106 + 0.279*Tr + 0.066*C		
ZL-00	0.998 + 0.195*Tr + 0.055*C	1.627 + 0.246*Tr + 0.081*C	2.949 + 0.250*Tr + 0.133*C		
Path IO-ZI (for pins HYS	ST)				
F-1	0.355 + 0.226*Tr + 0.131*C	0.498 + 0.263*Tr + 0.182*C	0.732 + 0.303*Tr + 0.308*C		
R-1	0.352 + 0.209*Tr + 0.078*C	0.480 + 0.236*Tr + 0.161*C	0.698 + 0.270*Tr + 0.175*C		
F-0	0.325 + 0.067*Tr + 0.133*C	0.460 + 0.087*Tr + 0.191*C	0.694 + 0.120*Tr + 0.289*C		
R-0	0.330 + 0.029*Tr + 0.078*C	0.460 + 0.047*Tr + 0.120*C	0.678 + 0.077*Tr + 0.195*C		
Path TA-IO (for pins LO)	WEMI TEN TM)				
F-101	1.231 + 0.192*Tr + 0.056*C	2.010 + 0.218*Tr + 0.082*C	3.661 + 0.224*Tr + 0.135*C		
R-101	2.171 + 0.039*Tr + 0.026*C	3.777 + 0.086*Tr + 0.040*C	7.086 + 0.131*Tr + 0.072*C		
F-001	0.973 + 0.189*Tr + 0.055*C	1.570 + 0.224*Tr + 0.080*C	2.839 + 0.246*Tr + 0.133*C		
R-001	1.888 + 0.039*Tr + 0.024*C	3.241 + 0.084*Tr + 0.037*C	6.033 + 0.127*Tr + 0.066*C		
Path TEN-IO (for pins Lo	OWEMI TM)				
HZ-01	0.607 + 0.138*Tr	0.834 + 0.206*Tr	1.339 + 0.238*Tr		
LZ-01	0.376 + 0.137*Tr	0.537 + 0.194*Tr	0.866 + 0.247*Tr		
HZ-11	0.608 + 0.137*Tr	0.837 + 0.203*Tr	1.338 + 0.236*Tr		
LZ-11	0.377 + 0.137*Tr	0.537 + 0.195*Tr	0.866 + 0.247*Tr		
ZH-01	1.910 + 0.200*Tr + 0.024*C	3.279 + 0.248*Tr + 0.037*C	6.105 + 0.279*Tr + 0.066*C		
ZL-01	0.999 + 0.196*Tr + 0.055*C	1.626 + 0.244*Tr + 0.080*C	2.944 + 0.277*Tr + 0.133*C		
ZH-11	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.246*Tr + 0.040*C	7.172 + 0.293*Tr + 0.072*C		
ZL-11	1.278 + 0.194*Tr + 0.056*C	2.092 + 0.239*Tr + 0.082*C	3.794 + 0.285*Tr + 0.135*C		



189/313

Path TM-IO (for pins EN	LOWEMI TEN)		
HZ-011	0.605 + 0.164*Tr	0.832 + 0.239*Tr	1.326 + 0.310*Tr
LZ-011	0.246 + 0.048*Tr	0.348 + 0.104*Tr	0.549 + 0.169*Tr
HZ-110	0.622 + 0.228*Tr	0.862 + 0.267*Tr	1.368 + 0.304*Tr
LZ-110	0.266 + 0.237*Tr	0.378 + 0.275*Tr	0.594 + 0.317*Tr
HZ-001	0.604 + 0.164*Tr	0.835 + 0.235*Tr	1.328 + 0.303*Tr
LZ-001	0.246 + 0.050*Tr	0.348 + 0.107*Tr	0.549 + 0.173*Tr
HZ-100	0.622 + 0.228*Tr	0.860 + 0.269*Tr	1.373 + 0.301*Tr
LZ-100	0.266 + 0.236*Tr	0.378 + 0.276*Tr	0.593 + 0.318*Tr
ZH-011	2.193 + 0.231*Tr + 0.026*C	3.820 + 0.279*Tr + 0.040*C	7.159 + 0.336*Tr + 0.072*C
ZL-011	1.275 + 0.227*Tr + 0.056*C	2.080 + 0.291*Tr + 0.082*C	3.780 + 0.326*Tr + 0.135*C
ZH-110	2.203 + 0.010*Tr + 0.026*C	3.837 + 0.055*Tr + 0.040*C	7.187 + 0.106*Tr + 0.072*C
ZL-110	1.288 + 0.018*Tr + 0.056*C	2.105 + 0.068*Tr + 0.082*C	3.819 + 0.119*Tr + 0.135*C
ZH-001	1.908 + 0.229*Tr + 0.024*C	3.275 + 0.279*Tr + 0.037*C	6.093 + 0.327*Tr + 0.066*C
ZL-001	0.995 + 0.223*Tr + 0.055*C	1.621 + 0.281*Tr + 0.081*C	2.939 + 0.308*Tr + 0.133*C
ZH-100	1.918 + 0.009*Tr + 0.024*C	3.289 + 0.056*Tr + 0.037*C	6.121 + 0.094*Tr + 0.066*C
ZL-100	1.009 + 0.011*Tr + 0.055*C	1.641 + 0.069*Tr + 0.080*C	2.969 + 0.098*Tr + 0.133*C
Path TM-IO (for pins A E	EN LOWEMI TA TEN)		
F-10100	1.241 + 0.009*Tr + 0.056*C	2.019 + 0.066*Tr + 0.082*C	3.667 + 0.098*Tr + 0.135*C
R-10100	2.189 + 0.232*Tr + 0.026*C	3.804 + 0.264*Tr + 0.040*C	7.124 + 0.305*Tr + 0.072*C
F-00110	1.228 + 0.202*Tr + 0.056*C	2.006 + 0.228*Tr + 0.082*C	3.641 + 0.267*Tr + 0.135*C
R-00110	2.169 + 0.037*Tr + 0.026*C	3.774 + 0.090*Tr + 0.040*C	7.079 + 0.144*Tr + 0.072*C
F-10000	0.979 + 0.013*Tr + 0.055*C	1.582 + 0.054*Tr + 0.080*C	2.850 + 0.108*Tr + 0.133*C
R-10000	1.906 + 0.232*Tr + 0.024*C	3.266 + 0.266*Tr + 0.037*C	6.070 + 0.307*Tr + 0.066*C
F-00010	0.967 + 0.206*Tr + 0.055*C	1.566 + 0.229*Tr + 0.080*C	2.825 + 0.273*Tr + 0.133*C
R-00010	1.886 + 0.038*Tr + 0.024*C	3.237 + 0.088*Tr + 0.037*C	6.028 + 0.136*Tr + 0.066*C

Event	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins E	N LOWEMI TM)		
F-010	0.188 - 0.003*Tr + 0.043*C	0.305 + 0.065*C	0.566 + 0.013*Tr + 0.108*C
R-010	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.002*Tr + 0.021*C	1.668 - 0.008*Tr + 0.037*C
F-000	0.131 + 0.004*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.411 + 0.010*Tr + 0.108*C
R-000	0.436 - 0.002*Tr + 0.014*C	0.744 + 0.001*Tr + 0.021*C	1.418 + 0.036*C
Path EN-IO (for pins	LOWEMI TM)		
HZ-10	0.000	0.000	0.000
LZ-10	0.000	0.000	0.000
HZ-00	0.000	0.000	0.000
LZ-00	0.000	0.000	0.000
ZH-10	0.506 - 0.002*Tr + 0.014*C	0.874 + 0.021*C	1.683 - 0.017*Tr + 0.037*C
ZL-10	0.193 + 0.003*Tr + 0.043*C	0.316 - 0.003*Tr + 0.064*C	0.589 - 0.009*Tr + 0.107*C
ZH-00	0.437 + 0.014*C	0.749 - 0.001*Tr + 0.021*C	1.429 - 0.003*Tr + 0.036*C
ZL-00	0.139 + 0.003*Tr + 0.044*C	0.231 - 0.002*Tr + 0.065*C	0.434 - 0.015*Tr + 0.108*C
Path IO-ZI (for pins H	YST)		
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.230*C
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.147*C
Path TA-IO (for pins I	OWEMI TEN TM)		
F-101	0.188 + 0.043*C	0.307 - 0.002*Tr + 0.065*C	0.573 - 0.008*Tr + 0.108*C
R-101	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.021*C	1.669 - 0.007*Tr + 0.037*C



F-001	0.134 - 0.002*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.412 + 0.005*Tr + 0.108*C
R-001	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.004*Tr + 0.036*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.438 + 0.014*C	0.750 - 0.001*Tr + 0.021*C	1.428 + 0.003*Tr + 0.036*C
ZL-01	0.141 + 0.002*Tr + 0.044*C	0.230 + 0.065*C	0.428 + 0.003*Tr + 0.108*C
ZH-11	0.507 - 0.002*Tr + 0.014*C	0.874 + 0.002*Tr + 0.021*C	1.679 - 0.001*Tr + 0.037*C
ZL-11	0.194 - 0.001*Tr + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.586 + 0.005*Tr + 0.107*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.507 - 0.002*Tr + 0.014*C	0.873 + 0.004*Tr + 0.021*C	1.681 - 0.013*Tr + 0.037*C
ZL-011	0.193 + 0.043*C	0.315 + 0.003*Tr + 0.064*C	0.587 + 0.107*C
ZH-110	0.507 + 0.014*C	0.875 - 0.002*Tr + 0.021*C	1.682 - 0.018*Tr + 0.037*C
ZL-110	0.194 + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.590 - 0.005*Tr + 0.107*C
ZH-001	0.437 + 0.014*C	0.748 + 0.021*C	1.427 - 0.006*Tr + 0.036*C
ZL-001	0.140 + 0.001*Tr + 0.044*C	0.230 + 0.065*C	0.432 - 0.002*Tr + 0.108*C
ZH-100	0.437 + 0.014*C	0.751 - 0.003*Tr + 0.021*C	1.429 - 0.006*Tr + 0.036*C
ZL-100	0.141 + 0.044*C	0.231 + 0.065*C	0.431 - 0.005*Tr + 0.108*C
Path TM-IO (for pins A E			
F-10100	0.186 + 0.003*Tr + 0.043*C	0.306 + 0.002*Tr + 0.064*C	0.571 - 0.005*Tr + 0.107*C
R-10100	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.004*Tr + 0.037*C
F-00110	0.187 - 0.003*Tr + 0.043*C	0.308 - 0.003*Tr + 0.064*C	0.568 + 0.008*Tr + 0.108*C
R-00110	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.007*Tr + 0.037*C
F-10000	0.131 + 0.003*Tr + 0.044*C	0.222 - 0.006*Tr + 0.065*C	0.413 + 0.003*Tr + 0.108*C
R-10000	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.002*Tr + 0.036*C
F-00010	0.132 + 0.044*C	0.223 - 0.006*Tr + 0.065*C	0.412 + 0.006*Tr + 0.108*C
R-00010	0.435 + 0.014*C	0.744 - 0.001*Tr + 0.021*C	1.419 - 0.006*Tr + 0.036*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.286e-06
typ 1.00 25	2.760e-05	1.122e-05
worst 0.90 125	3.633e-04	1.710e-04

Pin Cycle Internal Energy (uW/N				rgy (uW/MHz)			
	FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
	For vdd						



IO tog-	0.464 +	0.583 +	0.357 +	0.455 +	0.282 +	0.358 +
gling/Output stable	0.129*Tr	0.409*Tr	0.059*Tr	0.191*Tr	0.040*Tr	0.131*Tr
ZI toggling	0.264	0.266 +	0.201	0.204 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.641 +	7.795 +	5.276 +	6.080 +	4.164 -	4.757 -
gling/Output	0.009*Tr	0.024*Tr	0.014*Tr	0.011*Tr	0.002*Tr	0.010*Tr
stable						
ZI toggling	0.303 +	0.456 +	0.225 +	0.332 +	0.173 +	0.240 +
	0.236*Tr	0.486*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.086*Tr



BD6SCARUDQPCL_EXT_CSF_1V8_CL_LIN

Cell Description

BD6SCARUDQPCL_EXT_CSF_1V8_CL_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

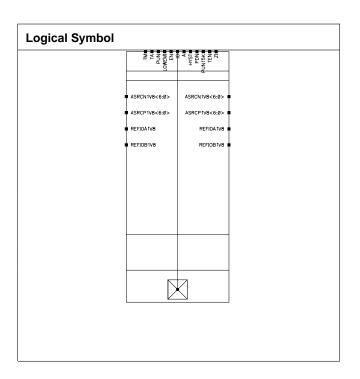
Physical Dimensions

Area(um2): 4252.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
i arameter	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0319
IO Input Cap.	1.4747	1.4719	1.4709
IO Max Load	201.475	201.472	201.471
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0359
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0447	0.0440	0.0438
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.234 + 0.185*Tr + 0.056*C	2.009 + 0.223*Tr + 0.082*C	3.646 + 0.261*Tr + 0.135*C
R-010	2.172 + 0.039*Tr + 0.026*C	3.780 + 0.078*Tr + 0.040*C	7.089 + 0.128*Tr + 0.072*C
F-000	0.972 + 0.189*Tr + 0.055*C	1.573 + 0.219*Tr + 0.080*C	2.834 + 0.260*Tr + 0.133*C
R-000	1.889 + 0.039*Tr + 0.024*C	3.241 + 0.080*Tr + 0.037*C	6.034 + 0.124*Tr + 0.066*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.608 + 0.136*Tr	0.835 + 0.205*Tr	1.335 + 0.256*Tr
LZ-10	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
HZ-00	0.607 + 0.135*Tr	0.838 + 0.200*Tr	1.339 + 0.246*Tr
LZ-00	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
ZH-10	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.245*Tr + 0.040*C	7.171 + 0.294*Tr + 0.072*C
ZL-10	1.279 + 0.191*Tr + 0.056*C	2.089 + 0.245*Tr + 0.082*C	3.795 + 0.271*Tr + 0.135*C
ZH-00	1.911 + 0.201*Tr + 0.024*C	3.280 + 0.247*Tr + 0.037*C	6.106 + 0.279*Tr + 0.066*C
ZL-00	0.998 + 0.195*Tr + 0.055*C	1.627 + 0.246*Tr + 0.081*C	2.949 + 0.250*Tr + 0.133*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.355 + 0.226*Tr + 0.131*C	0.498 + 0.263*Tr + 0.182*C	0.732 + 0.303*Tr + 0.308*C
R-1	0.352 + 0.209*Tr + 0.078*C	0.480 + 0.236*Tr + 0.161*C	0.698 + 0.270*Tr + 0.175*C
F-0	0.325 + 0.067*Tr + 0.133*C	0.460 + 0.087*Tr + 0.191*C	0.694 + 0.120*Tr + 0.289*C
R-0	0.330 + 0.029*Tr + 0.078*C	0.460 + 0.047*Tr + 0.120*C	0.678 + 0.077*Tr + 0.195*C
Path TA-IO (for pins LO)			
F-101	1.231 + 0.192*Tr + 0.056*C	2.010 + 0.218*Tr + 0.082*C	3.661 + 0.224*Tr + 0.135*C
R-101	2.171 + 0.039*Tr + 0.026*C	3.777 + 0.086*Tr + 0.040*C	7.086 + 0.131*Tr + 0.072*C
F-001	0.973 + 0.189*Tr + 0.055*C	1.570 + 0.224*Tr + 0.080*C	2.839 + 0.246*Tr + 0.133*C
R-001	1.888 + 0.039*Tr + 0.024*C	3.241 + 0.084*Tr + 0.037*C	6.033 + 0.127*Tr + 0.066*C
Path TEN-IO (for pins Lo			
HZ-01	0.607 + 0.138*Tr	0.834 + 0.206*Tr	1.339 + 0.238*Tr
LZ-01	0.376 + 0.137*Tr	0.537 + 0.194*Tr	0.866 + 0.247*Tr
HZ-11	0.608 + 0.137*Tr	0.837 + 0.203*Tr	1.338 + 0.236*Tr
LZ-11	0.377 + 0.137*Tr	0.537 + 0.195*Tr	0.866 + 0.247*Tr
ZH-01	1.910 + 0.200*Tr + 0.024*C	3.279 + 0.248*Tr + 0.037*C	6.105 + 0.279*Tr + 0.066*C
ZL-01	0.999 + 0.196*Tr + 0.055*C	1.626 + 0.244*Tr + 0.080*C	2.944 + 0.277*Tr + 0.133*C
ZH-11	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.246*Tr + 0.040*C	7.172 + 0.293*Tr + 0.072*C
ZL-11	1.278 + 0.194*Tr + 0.056*C	2.092 + 0.239*Tr + 0.082*C	3.794 + 0.285*Tr + 0.135*C



Path TM-IO (for pins EN LOWEMI TEN)					
HZ-011	0.605 + 0.164*Tr	0.832 + 0.239*Tr	1.326 + 0.310*Tr		
LZ-011	0.246 + 0.048*Tr	0.348 + 0.104*Tr	0.549 + 0.169*Tr		
HZ-110	0.622 + 0.228*Tr	0.862 + 0.267*Tr	1.368 + 0.304*Tr		
LZ-110	0.266 + 0.237*Tr	0.378 + 0.275*Tr	0.594 + 0.317*Tr		
HZ-001	0.604 + 0.164*Tr	0.835 + 0.235*Tr	1.328 + 0.303*Tr		
LZ-001	0.246 + 0.050*Tr	0.348 + 0.107*Tr	0.549 + 0.173*Tr		
HZ-100	0.622 + 0.228*Tr	0.860 + 0.269*Tr	1.373 + 0.301*Tr		
LZ-100	0.266 + 0.236*Tr	0.378 + 0.276*Tr	0.593 + 0.318*Tr		
ZH-011	2.193 + 0.231*Tr + 0.026*C	3.820 + 0.279*Tr + 0.040*C	7.159 + 0.336*Tr + 0.072*C		
ZL-011	1.275 + 0.227*Tr + 0.056*C	2.080 + 0.291*Tr + 0.082*C	3.780 + 0.326*Tr + 0.135*C		
ZH-110	2.203 + 0.010*Tr + 0.026*C	3.837 + 0.055*Tr + 0.040*C	7.187 + 0.106*Tr + 0.072*C		
ZL-110	1.288 + 0.018*Tr + 0.056*C	2.105 + 0.068*Tr + 0.082*C	3.819 + 0.119*Tr + 0.135*C		
ZH-001	1.908 + 0.229*Tr + 0.024*C	3.275 + 0.279*Tr + 0.037*C	6.093 + 0.327*Tr + 0.066*C		
ZL-001	0.995 + 0.223*Tr + 0.055*C	1.621 + 0.281*Tr + 0.081*C	2.939 + 0.308*Tr + 0.133*C		
ZH-100	1.918 + 0.009*Tr + 0.024*C	3.289 + 0.056*Tr + 0.037*C	6.121 + 0.094*Tr + 0.066*C		
ZL-100	1.009 + 0.011*Tr + 0.055*C	1.641 + 0.069*Tr + 0.080*C	2.969 + 0.098*Tr + 0.133*C		
Path TM-IO (for pins A E	EN LOWEMI TA TEN)				
F-10100	1.241 + 0.009*Tr + 0.056*C	2.019 + 0.066*Tr + 0.082*C	3.667 + 0.098*Tr + 0.135*C		
R-10100	2.189 + 0.232*Tr + 0.026*C	3.804 + 0.264*Tr + 0.040*C	7.124 + 0.305*Tr + 0.072*C		
F-00110	1.228 + 0.202*Tr + 0.056*C	2.006 + 0.228*Tr + 0.082*C	3.641 + 0.267*Tr + 0.135*C		
R-00110	2.169 + 0.037*Tr + 0.026*C	3.774 + 0.090*Tr + 0.040*C	7.079 + 0.144*Tr + 0.072*C		
F-10000	0.979 + 0.013*Tr + 0.055*C	1.582 + 0.054*Tr + 0.080*C	2.850 + 0.108*Tr + 0.133*C		
R-10000	1.906 + 0.232*Tr + 0.024*C	3.266 + 0.266*Tr + 0.037*C	6.070 + 0.307*Tr + 0.066*C		
F-00010	0.967 + 0.206*Tr + 0.055*C	1.566 + 0.229*Tr + 0.080*C	2.825 + 0.273*Tr + 0.133*C		
R-00010	1.886 + 0.038*Tr + 0.024*C	3.237 + 0.088*Tr + 0.037*C	6.028 + 0.136*Tr + 0.066*C		

Event	Value (as a function of C in pF and Tr in nS)						
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125				
Path A-IO (for pins EN L	OWEMI TM)						
F-010	0.188 - 0.003*Tr + 0.043*C	0.305 + 0.065*C	0.566 + 0.013*Tr + 0.108*C				
R-010	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.002*Tr + 0.021*C	1.668 - 0.008*Tr + 0.037*C				
F-000	0.131 + 0.004*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.411 + 0.010*Tr + 0.108*C				
R-000	0.436 - 0.002*Tr + 0.014*C	0.744 + 0.001*Tr + 0.021*C	1.418 + 0.036*C				
Path EN-IO (for pins LO	WEMITM)						
HZ-10	0.000	0.000	0.000				
LZ-10	0.000	0.000	0.000				
HZ-00	0.000	0.000	0.000				
LZ-00	0.000	0.000	0.000				
ZH-10	0.506 - 0.002*Tr + 0.014*C	0.874 + 0.021*C	1.683 - 0.017*Tr + 0.037*C				
ZL-10	0.193 + 0.003*Tr + 0.043*C	0.316 - 0.003*Tr + 0.064*C	0.589 - 0.009*Tr + 0.107*C				
ZH-00	0.437 + 0.014*C	0.749 - 0.001*Tr + 0.021*C	1.429 - 0.003*Tr + 0.036*C				
ZL-00	0.139 + 0.003*Tr + 0.044*C	0.231 - 0.002*Tr + 0.065*C	0.434 - 0.015*Tr + 0.108*C				
Path IO-ZI (for pins HYS	ST)						
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.230*C				
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C				
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C				
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.147*C				
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)						
F-101	0.188 + 0.043*C	0.307 - 0.002*Tr + 0.065*C	0.573 - 0.008*Tr + 0.108*C				
R-101	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.021*C	1.669 - 0.007*Tr + 0.037*C				



F-001	0.134 - 0.002*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.412 + 0.005*Tr + 0.108*C
R-001	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.004*Tr + 0.036*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.438 + 0.014*C	0.750 - 0.001*Tr + 0.021*C	1.428 + 0.003*Tr + 0.036*C
ZL-01	0.141 + 0.002*Tr + 0.044*C	0.230 + 0.065*C	0.428 + 0.003*Tr + 0.108*C
ZH-11	0.507 - 0.002*Tr + 0.014*C	0.874 + 0.002*Tr + 0.021*C	1.679 - 0.001*Tr + 0.037*C
ZL-11	0.194 - 0.001*Tr + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.586 + 0.005*Tr + 0.107*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.507 - 0.002*Tr + 0.014*C	0.873 + 0.004*Tr + 0.021*C	1.681 - 0.013*Tr + 0.037*C
ZL-011	0.193 + 0.043*C	0.315 + 0.003*Tr + 0.064*C	0.587 + 0.107*C
ZH-110	0.507 + 0.014*C	0.875 - 0.002*Tr + 0.021*C	1.682 - 0.018*Tr + 0.037*C
ZL-110	0.194 + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.590 - 0.005*Tr + 0.107*C
ZH-001	0.437 + 0.014*C	0.748 + 0.021*C	1.427 - 0.006*Tr + 0.036*C
ZL-001	0.140 + 0.001*Tr + 0.044*C	0.230 + 0.065*C	0.432 - 0.002*Tr + 0.108*C
ZH-100	0.437 + 0.014*C	0.751 - 0.003*Tr + 0.021*C	1.429 - 0.006*Tr + 0.036*C
ZL-100	0.141 + 0.044*C	0.231 + 0.065*C	0.431 - 0.005*Tr + 0.108*C
Path TM-IO (for pins A E			
F-10100	0.186 + 0.003*Tr + 0.043*C	0.306 + 0.002*Tr + 0.064*C	0.571 - 0.005*Tr + 0.107*C
R-10100	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.004*Tr + 0.037*C
F-00110	0.187 - 0.003*Tr + 0.043*C	0.308 - 0.003*Tr + 0.064*C	0.568 + 0.008*Tr + 0.108*C
R-00110	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.007*Tr + 0.037*C
F-10000	0.131 + 0.003*Tr + 0.044*C	0.222 - 0.006*Tr + 0.065*C	0.413 + 0.003*Tr + 0.108*C
R-10000	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.002*Tr + 0.036*C
F-00010	0.132 + 0.044*C	0.223 - 0.006*Tr + 0.065*C	0.412 + 0.006*Tr + 0.108*C
R-00010	0.435 + 0.014*C	0.744 - 0.001*Tr + 0.021*C	1.419 - 0.006*Tr + 0.036*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.286e-06
typ 1.00 25	2.760e-05	1.122e-05
worst 0.90 125	3.633e-04	1.710e-04

Pin Cycle			Internal Ener	rgy (uW/MHz)		
Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min	worst 0.90 125 (Max
					values)	values)
For vdd						



IO tog-	0.464 +	0.583 +	0.357 +	0.455 +	0.282 +	0.358 +
gling/Output	0.129*Tr	0.409*Tr	0.059*Tr	0.191*Tr	0.040*Tr	0.131*Tr
stable						
ZI toggling	0.264	0.266 +	0.201	0.204 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.641 +	7.795 +	5.276 +	6.080 +	4.164 -	4.757 -
gling/Output	0.009*Tr	0.024*Tr	0.014*Tr	0.011*Tr	0.002*Tr	0.010*Tr
stable						
ZI toggling	0.303 +	0.456 +	0.225 +	0.332 +	0.173 +	0.240 +
	0.236*Tr	0.486*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.086*Tr



BD6SCARUDQPCL_EXT_CSF_1V8_FC_INNER

Cell Description

BD6SCARUDQPCL_EXT_CSF_1V8_FC_INNER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
i arameter	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0319
IO Input Cap.	1.4747	1.4719	1.4709
IO Max Load	201.475	201.472	201.471
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0359
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0447	0.0440	0.0438
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.234 + 0.185*Tr + 0.056*C	2.009 + 0.223*Tr + 0.082*C	3.646 + 0.261*Tr + 0.135*C
R-010	2.172 + 0.039*Tr + 0.026*C	3.780 + 0.078*Tr + 0.040*C	7.089 + 0.128*Tr + 0.072*C
F-000	0.972 + 0.189*Tr + 0.055*C	1.573 + 0.219*Tr + 0.080*C	2.834 + 0.260*Tr + 0.133*C
R-000	1.889 + 0.039*Tr + 0.024*C	3.241 + 0.080*Tr + 0.037*C	6.034 + 0.124*Tr + 0.066*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.608 + 0.136*Tr	0.835 + 0.205*Tr	1.335 + 0.256*Tr
LZ-10	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
HZ-00	0.607 + 0.135*Tr	0.838 + 0.200*Tr	1.339 + 0.246*Tr
LZ-00	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
ZH-10	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.245*Tr + 0.040*C	7.171 + 0.294*Tr + 0.072*C
ZL-10	1.279 + 0.191*Tr + 0.056*C	2.089 + 0.245*Tr + 0.082*C	3.795 + 0.271*Tr + 0.135*C
ZH-00	1.911 + 0.201*Tr + 0.024*C	3.280 + 0.247*Tr + 0.037*C	6.106 + 0.279*Tr + 0.066*C
ZL-00	0.998 + 0.195*Tr + 0.055*C	1.627 + 0.246*Tr + 0.081*C	2.949 + 0.250*Tr + 0.133*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.355 + 0.226*Tr + 0.131*C	0.498 + 0.263*Tr + 0.182*C	0.732 + 0.303*Tr + 0.308*C
R-1	0.352 + 0.209*Tr + 0.078*C	0.480 + 0.236*Tr + 0.161*C	0.698 + 0.270*Tr + 0.175*C
F-0	0.325 + 0.067*Tr + 0.133*C	0.460 + 0.087*Tr + 0.191*C	0.694 + 0.120*Tr + 0.289*C
R-0	0.330 + 0.029*Tr + 0.078*C	0.460 + 0.047*Tr + 0.120*C	0.678 + 0.077*Tr + 0.195*C
Path TA-IO (for pins LO)			
F-101	1.231 + 0.192*Tr + 0.056*C	2.010 + 0.218*Tr + 0.082*C	3.661 + 0.224*Tr + 0.135*C
R-101	2.171 + 0.039*Tr + 0.026*C	3.777 + 0.086*Tr + 0.040*C	7.086 + 0.131*Tr + 0.072*C
F-001	0.973 + 0.189*Tr + 0.055*C	1.570 + 0.224*Tr + 0.080*C	2.839 + 0.246*Tr + 0.133*C
R-001	1.888 + 0.039*Tr + 0.024*C	3.241 + 0.084*Tr + 0.037*C	6.033 + 0.127*Tr + 0.066*C
Path TEN-IO (for pins Lo			
HZ-01	0.607 + 0.138*Tr	0.834 + 0.206*Tr	1.339 + 0.238*Tr
LZ-01	0.376 + 0.137*Tr	0.537 + 0.194*Tr	0.866 + 0.247*Tr
HZ-11	0.608 + 0.137*Tr	0.837 + 0.203*Tr	1.338 + 0.236*Tr
LZ-11	0.377 + 0.137*Tr	0.537 + 0.195*Tr	0.866 + 0.247*Tr
ZH-01	1.910 + 0.200*Tr + 0.024*C	3.279 + 0.248*Tr + 0.037*C	6.105 + 0.279*Tr + 0.066*C
ZL-01	0.999 + 0.196*Tr + 0.055*C	1.626 + 0.244*Tr + 0.080*C	2.944 + 0.277*Tr + 0.133*C
ZH-11	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.246*Tr + 0.040*C	7.172 + 0.293*Tr + 0.072*C
ZL-11	1.278 + 0.194*Tr + 0.056*C	2.092 + 0.239*Tr + 0.082*C	3.794 + 0.285*Tr + 0.135*C



Path TM-IO (for pins EN	Path TM-IO (for pins EN LOWEMI TEN)					
HZ-011	0.605 + 0.164*Tr	0.832 + 0.239*Tr	1.326 + 0.310*Tr			
LZ-011	0.246 + 0.048*Tr	0.348 + 0.104*Tr	0.549 + 0.169*Tr			
HZ-110	0.622 + 0.228*Tr	0.862 + 0.267*Tr	1.368 + 0.304*Tr			
LZ-110	0.266 + 0.237*Tr	0.378 + 0.275*Tr	0.594 + 0.317*Tr			
HZ-001	0.604 + 0.164*Tr	0.835 + 0.235*Tr	1.328 + 0.303*Tr			
LZ-001	0.246 + 0.050*Tr	0.348 + 0.107*Tr	0.549 + 0.173*Tr			
HZ-100	0.622 + 0.228*Tr	0.860 + 0.269*Tr	1.373 + 0.301*Tr			
LZ-100	0.266 + 0.236*Tr	0.378 + 0.276*Tr	0.593 + 0.318*Tr			
ZH-011	2.193 + 0.231*Tr + 0.026*C	3.820 + 0.279*Tr + 0.040*C	7.159 + 0.336*Tr + 0.072*C			
ZL-011	1.275 + 0.227*Tr + 0.056*C	2.080 + 0.291*Tr + 0.082*C	3.780 + 0.326*Tr + 0.135*C			
ZH-110	2.203 + 0.010*Tr + 0.026*C	3.837 + 0.055*Tr + 0.040*C	7.187 + 0.106*Tr + 0.072*C			
ZL-110	1.288 + 0.018*Tr + 0.056*C	2.105 + 0.068*Tr + 0.082*C	3.819 + 0.119*Tr + 0.135*C			
ZH-001	1.908 + 0.229*Tr + 0.024*C	3.275 + 0.279*Tr + 0.037*C	6.093 + 0.327*Tr + 0.066*C			
ZL-001	0.995 + 0.223*Tr + 0.055*C	1.621 + 0.281*Tr + 0.081*C	2.939 + 0.308*Tr + 0.133*C			
ZH-100	1.918 + 0.009*Tr + 0.024*C	3.289 + 0.056*Tr + 0.037*C	6.121 + 0.094*Tr + 0.066*C			
ZL-100	1.009 + 0.011*Tr + 0.055*C	1.641 + 0.069*Tr + 0.080*C	2.969 + 0.098*Tr + 0.133*C			
Path TM-IO (for pins A E	EN LOWEMI TA TEN)					
F-10100	1.241 + 0.009*Tr + 0.056*C	2.019 + 0.066*Tr + 0.082*C	3.667 + 0.098*Tr + 0.135*C			
R-10100	2.189 + 0.232*Tr + 0.026*C	3.804 + 0.264*Tr + 0.040*C	7.124 + 0.305*Tr + 0.072*C			
F-00110	1.228 + 0.202*Tr + 0.056*C	2.006 + 0.228*Tr + 0.082*C	3.641 + 0.267*Tr + 0.135*C			
R-00110	2.169 + 0.037*Tr + 0.026*C	3.774 + 0.090*Tr + 0.040*C	7.079 + 0.144*Tr + 0.072*C			
F-10000	0.979 + 0.013*Tr + 0.055*C	1.582 + 0.054*Tr + 0.080*C	2.850 + 0.108*Tr + 0.133*C			
R-10000	1.906 + 0.232*Tr + 0.024*C	3.266 + 0.266*Tr + 0.037*C	6.070 + 0.307*Tr + 0.066*C			
F-00010	0.967 + 0.206*Tr + 0.055*C	1.566 + 0.229*Tr + 0.080*C	2.825 + 0.273*Tr + 0.133*C			
R-00010	1.886 + 0.038*Tr + 0.024*C	3.237 + 0.088*Tr + 0.037*C	6.028 + 0.136*Tr + 0.066*C			

Event	Value (Value (as a function of C in pF and Tr in nS)				
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins El	N LOWEMI TM)					
F-010	0.188 - 0.003*Tr + 0.043*C	0.305 + 0.065*C	0.566 + 0.013*Tr + 0.108*C			
R-010	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.002*Tr + 0.021*C	1.668 - 0.008*Tr + 0.037*C			
F-000	0.131 + 0.004*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.411 + 0.010*Tr + 0.108*C			
R-000	0.436 - 0.002*Tr + 0.014*C	0.744 + 0.001*Tr + 0.021*C	1.418 + 0.036*C			
Path EN-IO (for pins I	LOWEMI TM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.506 - 0.002*Tr + 0.014*C	0.874 + 0.021*C	1.683 - 0.017*Tr + 0.037*C			
ZL-10	0.193 + 0.003*Tr + 0.043*C	0.316 - 0.003*Tr + 0.064*C	0.589 - 0.009*Tr + 0.107*C			
ZH-00	0.437 + 0.014*C	0.749 - 0.001*Tr + 0.021*C	1.429 - 0.003*Tr + 0.036*C			
ZL-00	0.139 + 0.003*Tr + 0.044*C	0.231 - 0.002*Tr + 0.065*C	0.434 - 0.015*Tr + 0.108*C			
Path IO-ZI (for pins H	YST)					
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.230*C			
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C			
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C			
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.147*C			
Path TA-IO (for pins L	OWEMI TEN TM)					
F-101	0.188 + 0.043*C	0.307 - 0.002*Tr + 0.065*C	0.573 - 0.008*Tr + 0.108*C			
R-101	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.021*C	1.669 - 0.007*Tr + 0.037*C			



F-001	0.134 - 0.002*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.412 + 0.005*Tr + 0.108*C
R-001	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.004*Tr + 0.036*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.438 + 0.014*C	0.750 - 0.001*Tr + 0.021*C	1.428 + 0.003*Tr + 0.036*C
ZL-01	0.141 + 0.002*Tr + 0.044*C	0.230 + 0.065*C	0.428 + 0.003*Tr + 0.108*C
ZH-11	0.507 - 0.002*Tr + 0.014*C	0.874 + 0.002*Tr + 0.021*C	1.679 - 0.001*Tr + 0.037*C
ZL-11	0.194 - 0.001*Tr + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.586 + 0.005*Tr + 0.107*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.507 - 0.002*Tr + 0.014*C	0.873 + 0.004*Tr + 0.021*C	1.681 - 0.013*Tr + 0.037*C
ZL-011	0.193 + 0.043*C	0.315 + 0.003*Tr + 0.064*C	0.587 + 0.107*C
ZH-110	0.507 + 0.014*C	0.875 - 0.002*Tr + 0.021*C	1.682 - 0.018*Tr + 0.037*C
ZL-110	0.194 + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.590 - 0.005*Tr + 0.107*C
ZH-001	0.437 + 0.014*C	0.748 + 0.021*C	1.427 - 0.006*Tr + 0.036*C
ZL-001	0.140 + 0.001*Tr + 0.044*C	0.230 + 0.065*C	0.432 - 0.002*Tr + 0.108*C
ZH-100	0.437 + 0.014*C	0.751 - 0.003*Tr + 0.021*C	1.429 - 0.006*Tr + 0.036*C
ZL-100	0.141 + 0.044*C	0.231 + 0.065*C	0.431 - 0.005*Tr + 0.108*C
Path TM-IO (for pins A E			
F-10100	0.186 + 0.003*Tr + 0.043*C	0.306 + 0.002*Tr + 0.064*C	0.571 - 0.005*Tr + 0.107*C
R-10100	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.004*Tr + 0.037*C
F-00110	0.187 - 0.003*Tr + 0.043*C	0.308 - 0.003*Tr + 0.064*C	0.568 + 0.008*Tr + 0.108*C
R-00110	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.007*Tr + 0.037*C
F-10000	0.131 + 0.003*Tr + 0.044*C	0.222 - 0.006*Tr + 0.065*C	0.413 + 0.003*Tr + 0.108*C
R-10000	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.002*Tr + 0.036*C
F-00010	0.132 + 0.044*C	0.223 - 0.006*Tr + 0.065*C	0.412 + 0.006*Tr + 0.108*C
R-00010	0.435 + 0.014*C	0.744 - 0.001*Tr + 0.021*C	1.419 - 0.006*Tr + 0.036*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.286e-06
typ 1.00 25	2.760e-05	1.122e-05
worst 0.90 125	3.633e-04	1.710e-04

Pin Cycle	Internal Energy (uW/MHz)					
Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min	worst 0.90 125 (Max
					values)	values)
For vdd						



IO tog-	0.464 +	0.583 +	0.357 +	0.455 +	0.282 +	0.358 +
gling/Output	0.129*Tr	0.409*Tr	0.059*Tr	0.191*Tr	0.040*Tr	0.131*Tr
stable						
ZI toggling	0.264	0.266 +	0.201	0.204 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.641 +	7.795 +	5.276 +	6.080 +	4.164 -	4.757 -
gling/Output	0.009*Tr	0.024*Tr	0.014*Tr	0.011*Tr	0.002*Tr	0.010*Tr
stable						
ZI toggling	0.303 +	0.456 +	0.225 +	0.332 +	0.173 +	0.240 +
	0.236*Tr	0.486*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.086*Tr



BD6SCARUDQPCL_EXT_CSF_1V8_FC_LIN

Cell Description

BD6SCARUDQPCL_EXT_CSF_1V8_FC_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

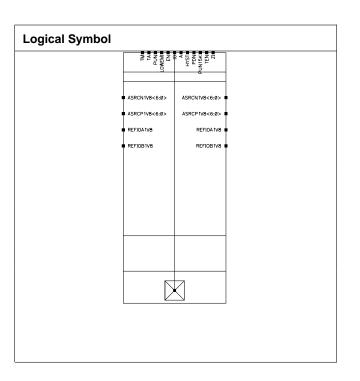
Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)			
i alametei	best 1.10 -40	typ 1.00 25	worst 0.90 125	



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0319
IO Input Cap.	1.4747	1.4719	1.4709
IO Max Load	201.475	201.472	201.471
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0359
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0447	0.0440	0.0438
ZI Max Load	0.200	0.200	0.200

Pin	Pin Parameter		Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90		
IO (Input)	Min Transition (ns)	0.375	0.375	0.375		
IO (Input)	Max Transition (ns)	12.0	12.0	12.0		
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35		



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling	0.825	0.75	0.675
IO (Innut)	(V)			
IO (Input)	Slope thres. low (V)	<u>-</u>	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Output)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.234 + 0.185*Tr + 0.056*C	2.009 + 0.223*Tr + 0.082*C	3.646 + 0.261*Tr + 0.135*C
R-010	2.172 + 0.039*Tr + 0.026*C	3.780 + 0.078*Tr + 0.040*C	7.089 + 0.128*Tr + 0.072*C
F-000	0.972 + 0.189*Tr + 0.055*C	1.573 + 0.219*Tr + 0.080*C	2.834 + 0.260*Tr + 0.133*C
R-000	1.889 + 0.039*Tr + 0.024*C	3.241 + 0.080*Tr + 0.037*C	6.034 + 0.124*Tr + 0.066*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.608 + 0.136*Tr	0.835 + 0.205*Tr	1.335 + 0.256*Tr
LZ-10	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
HZ-00	0.607 + 0.135*Tr	0.838 + 0.200*Tr	1.339 + 0.246*Tr
LZ-00	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
ZH-10	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.245*Tr + 0.040*C	7.171 + 0.294*Tr + 0.072*C
ZL-10	1.279 + 0.191*Tr + 0.056*C	2.089 + 0.245*Tr + 0.082*C	3.795 + 0.271*Tr + 0.135*C
ZH-00	1.911 + 0.201*Tr + 0.024*C	3.280 + 0.247*Tr + 0.037*C	6.106 + 0.279*Tr + 0.066*C
ZL-00	0.998 + 0.195*Tr + 0.055*C	1.627 + 0.246*Tr + 0.081*C	2.949 + 0.250*Tr + 0.133*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.355 + 0.226*Tr + 0.131*C	0.498 + 0.263*Tr + 0.182*C	0.732 + 0.303*Tr + 0.308*C
R-1	0.352 + 0.209*Tr + 0.078*C	0.480 + 0.236*Tr + 0.161*C	0.698 + 0.270*Tr + 0.175*C
F-0	0.325 + 0.067*Tr + 0.133*C	0.460 + 0.087*Tr + 0.191*C	0.694 + 0.120*Tr + 0.289*C
R-0	0.330 + 0.029*Tr + 0.078*C	0.460 + 0.047*Tr + 0.120*C	0.678 + 0.077*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.231 + 0.192*Tr + 0.056*C	2.010 + 0.218*Tr + 0.082*C	3.661 + 0.224*Tr + 0.135*C
R-101	2.171 + 0.039*Tr + 0.026*C	3.777 + 0.086*Tr + 0.040*C	7.086 + 0.131*Tr + 0.072*C
F-001	0.973 + 0.189*Tr + 0.055*C	1.570 + 0.224*Tr + 0.080*C	2.839 + 0.246*Tr + 0.133*C
R-001	1.888 + 0.039*Tr + 0.024*C	3.241 + 0.084*Tr + 0.037*C	6.033 + 0.127*Tr + 0.066*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.607 + 0.138*Tr	0.834 + 0.206*Tr	1.339 + 0.238*Tr
LZ-01	0.376 + 0.137*Tr	0.537 + 0.194*Tr	0.866 + 0.247*Tr
HZ-11	0.608 + 0.137*Tr	0.837 + 0.203*Tr	1.338 + 0.236*Tr
LZ-11	0.377 + 0.137*Tr	0.537 + 0.195*Tr	0.866 + 0.247*Tr
ZH-01	1.910 + 0.200*Tr + 0.024*C	3.279 + 0.248*Tr + 0.037*C	6.105 + 0.279*Tr + 0.066*C
ZL-01	0.999 + 0.196*Tr + 0.055*C	1.626 + 0.244*Tr + 0.080*C	2.944 + 0.277*Tr + 0.133*C
ZH-11	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.246*Tr + 0.040*C	7.172 + 0.293*Tr + 0.072*C
ZL-11	1.278 + 0.194*Tr + 0.056*C	2.092 + 0.239*Tr + 0.082*C	3.794 + 0.285*Tr + 0.135*C



207/313

Path TM-IO (for pins E	N LOWEMI TEN)		
HZ-011	0.605 + 0.164*Tr	0.832 + 0.239*Tr	1.326 + 0.310*Tr
LZ-011	0.246 + 0.048*Tr	0.348 + 0.104*Tr	0.549 + 0.169*Tr
HZ-110	0.622 + 0.228*Tr	0.862 + 0.267*Tr	1.368 + 0.304*Tr
LZ-110	0.266 + 0.237*Tr	0.378 + 0.275*Tr	0.594 + 0.317*Tr
HZ-001	0.604 + 0.164*Tr	0.835 + 0.235*Tr	1.328 + 0.303*Tr
LZ-001	0.246 + 0.050*Tr	0.348 + 0.107*Tr	0.549 + 0.173*Tr
HZ-100	0.622 + 0.228*Tr	0.860 + 0.269*Tr	1.373 + 0.301*Tr
LZ-100	0.266 + 0.236*Tr	0.378 + 0.276*Tr	0.593 + 0.318*Tr
ZH-011	2.193 + 0.231*Tr + 0.026*C	3.820 + 0.279*Tr + 0.040*C	7.159 + 0.336*Tr + 0.072*C
ZL-011	1.275 + 0.227*Tr + 0.056*C	2.080 + 0.291*Tr + 0.082*C	3.780 + 0.326*Tr + 0.135*C
ZH-110	2.203 + 0.010*Tr + 0.026*C	3.837 + 0.055*Tr + 0.040*C	7.187 + 0.106*Tr + 0.072*C
ZL-110	1.288 + 0.018*Tr + 0.056*C	2.105 + 0.068*Tr + 0.082*C	3.819 + 0.119*Tr + 0.135*C
ZH-001	1.908 + 0.229*Tr + 0.024*C	3.275 + 0.279*Tr + 0.037*C	6.093 + 0.327*Tr + 0.066*C
ZL-001	0.995 + 0.223*Tr + 0.055*C	1.621 + 0.281*Tr + 0.081*C	2.939 + 0.308*Tr + 0.133*C
ZH-100	1.918 + 0.009*Tr + 0.024*C	3.289 + 0.056*Tr + 0.037*C	6.121 + 0.094*Tr + 0.066*C
ZL-100	1.009 + 0.011*Tr + 0.055*C	1.641 + 0.069*Tr + 0.080*C	2.969 + 0.098*Tr + 0.133*C
Path TM-IO (for pins A	EN LOWEMI TA TEN)		
F-10100	1.241 + 0.009*Tr + 0.056*C	2.019 + 0.066*Tr + 0.082*C	3.667 + 0.098*Tr + 0.135*C
R-10100	2.189 + 0.232*Tr + 0.026*C	3.804 + 0.264*Tr + 0.040*C	7.124 + 0.305*Tr + 0.072*C
F-00110	1.228 + 0.202*Tr + 0.056*C	2.006 + 0.228*Tr + 0.082*C	3.641 + 0.267*Tr + 0.135*C
R-00110	2.169 + 0.037*Tr + 0.026*C	3.774 + 0.090*Tr + 0.040*C	7.079 + 0.144*Tr + 0.072*C
F-10000	0.979 + 0.013*Tr + 0.055*C	1.582 + 0.054*Tr + 0.080*C	2.850 + 0.108*Tr + 0.133*C
R-10000	1.906 + 0.232*Tr + 0.024*C	3.266 + 0.266*Tr + 0.037*C	6.070 + 0.307*Tr + 0.066*C
F-00010	0.967 + 0.206*Tr + 0.055*C	1.566 + 0.229*Tr + 0.080*C	2.825 + 0.273*Tr + 0.133*C
R-00010	1.886 + 0.038*Tr + 0.024*C	3.237 + 0.088*Tr + 0.037*C	6.028 + 0.136*Tr + 0.066*C

Event	Value (as a function of C in pF and Tr in nS)						
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125				
Path A-IO (for pins EN L	OWEMI TM)						
F-010	0.188 - 0.003*Tr + 0.043*C	0.305 + 0.065*C	0.566 + 0.013*Tr + 0.108*C				
R-010	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.002*Tr + 0.021*C	1.668 - 0.008*Tr + 0.037*C				
F-000	0.131 + 0.004*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.411 + 0.010*Tr + 0.108*C				
R-000	0.436 - 0.002*Tr + 0.014*C	0.744 + 0.001*Tr + 0.021*C	1.418 + 0.036*C				
Path EN-IO (for pins LO	WEMITM)						
HZ-10	0.000	0.000	0.000				
LZ-10	0.000	0.000	0.000				
HZ-00	0.000	0.000	0.000				
LZ-00	0.000	0.000	0.000				
ZH-10	0.506 - 0.002*Tr + 0.014*C	0.874 + 0.021*C	1.683 - 0.017*Tr + 0.037*C				
ZL-10	0.193 + 0.003*Tr + 0.043*C	0.316 - 0.003*Tr + 0.064*C	0.589 - 0.009*Tr + 0.107*C				
ZH-00	0.437 + 0.014*C	0.749 - 0.001*Tr + 0.021*C	1.429 - 0.003*Tr + 0.036*C				
ZL-00	0.139 + 0.003*Tr + 0.044*C	0.231 - 0.002*Tr + 0.065*C	0.434 - 0.015*Tr + 0.108*C				
Path IO-ZI (for pins HYS	ST)						
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.230*C				
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C				
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C				
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.147*C				
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)						
F-101	0.188 + 0.043*C	0.307 - 0.002*Tr + 0.065*C	0.573 - 0.008*Tr + 0.108*C				
R-101	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.021*C	1.669 - 0.007*Tr + 0.037*C				



F-001	0.134 - 0.002*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.412 + 0.005*Tr + 0.108*C
R-001	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.004*Tr + 0.036*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.438 + 0.014*C	0.750 - 0.001*Tr + 0.021*C	1.428 + 0.003*Tr + 0.036*C
ZL-01	0.141 + 0.002*Tr + 0.044*C	0.230 + 0.065*C	0.428 + 0.003*Tr + 0.108*C
ZH-11	0.507 - 0.002*Tr + 0.014*C	0.874 + 0.002*Tr + 0.021*C	1.679 - 0.001*Tr + 0.037*C
ZL-11	0.194 - 0.001*Tr + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.586 + 0.005*Tr + 0.107*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.507 - 0.002*Tr + 0.014*C	0.873 + 0.004*Tr + 0.021*C	1.681 - 0.013*Tr + 0.037*C
ZL-011	0.193 + 0.043*C	0.315 + 0.003*Tr + 0.064*C	0.587 + 0.107*C
ZH-110	0.507 + 0.014*C	0.875 - 0.002*Tr + 0.021*C	1.682 - 0.018*Tr + 0.037*C
ZL-110	0.194 + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.590 - 0.005*Tr + 0.107*C
ZH-001	0.437 + 0.014*C	0.748 + 0.021*C	1.427 - 0.006*Tr + 0.036*C
ZL-001	0.140 + 0.001*Tr + 0.044*C	0.230 + 0.065*C	0.432 - 0.002*Tr + 0.108*C
ZH-100	0.437 + 0.014*C	0.751 - 0.003*Tr + 0.021*C	1.429 - 0.006*Tr + 0.036*C
ZL-100	0.141 + 0.044*C	0.231 + 0.065*C	0.431 - 0.005*Tr + 0.108*C
Path TM-IO (for pins A E			
F-10100	0.186 + 0.003*Tr + 0.043*C	0.306 + 0.002*Tr + 0.064*C	0.571 - 0.005*Tr + 0.107*C
R-10100	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.004*Tr + 0.037*C
F-00110	0.187 - 0.003*Tr + 0.043*C	0.308 - 0.003*Tr + 0.064*C	0.568 + 0.008*Tr + 0.108*C
R-00110	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.007*Tr + 0.037*C
F-10000	0.131 + 0.003*Tr + 0.044*C	0.222 - 0.006*Tr + 0.065*C	0.413 + 0.003*Tr + 0.108*C
R-10000	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.002*Tr + 0.036*C
F-00010	0.132 + 0.044*C	0.223 - 0.006*Tr + 0.065*C	0.412 + 0.006*Tr + 0.108*C
R-00010	0.435 + 0.014*C	0.744 - 0.001*Tr + 0.021*C	1.419 - 0.006*Tr + 0.036*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.286e-06
typ 1.00 25	2.760e-05	1.122e-05
worst 0.90 125	3.633e-04	1.710e-04

Pin Cycle	Internal Energy (uW/MHz)					
FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog-	0.464 +	0.583 +	0.357 +	0.455 +	0.282 +	0.358 +
gling/Output	0.129*Tr	0.409*Tr	0.059*Tr	0.191*Tr	0.040*Tr	0.131*Tr
stable						
ZI toggling	0.264	0.266 +	0.201	0.204 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.641 +	7.795 +	5.276 +	6.080 +	4.164 -	4.757 -
gling/Output	0.009*Tr	0.024*Tr	0.014*Tr	0.011*Tr	0.002*Tr	0.010*Tr
stable						
ZI toggling	0.303 +	0.456 +	0.225 +	0.332 +	0.173 +	0.240 +
	0.236*Tr	0.486*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.086*Tr



BD6SCARUDQPCL_EXT_CSF_1V8_FC_OUTER

Cell Description

BD6SCARUDQPCL_EXT_CSF_1V8_FC_OUTER

- The cell has "dont_use" attribute set in the Synopsys STE.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 8307.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0319
IO Input Cap.	1.4747	1.4719	1.4709
IO Max Load	201.475	201.472	201.471
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0359
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0447	0.0440	0.0438
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.234 + 0.185*Tr + 0.056*C	2.009 + 0.223*Tr + 0.082*C	3.646 + 0.261*Tr + 0.135*C
R-010	2.172 + 0.039*Tr + 0.026*C	3.780 + 0.078*Tr + 0.040*C	7.089 + 0.128*Tr + 0.072*C
F-000	0.972 + 0.189*Tr + 0.055*C	1.573 + 0.219*Tr + 0.080*C	2.834 + 0.260*Tr + 0.133*C
R-000	1.889 + 0.039*Tr + 0.024*C	3.241 + 0.080*Tr + 0.037*C	6.034 + 0.124*Tr + 0.066*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.608 + 0.136*Tr	0.835 + 0.205*Tr	1.335 + 0.256*Tr
LZ-10	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
HZ-00	0.607 + 0.135*Tr	0.838 + 0.200*Tr	1.339 + 0.246*Tr
LZ-00	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
ZH-10	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.245*Tr + 0.040*C	7.171 + 0.294*Tr + 0.072*C
ZL-10	1.279 + 0.191*Tr + 0.056*C	2.089 + 0.245*Tr + 0.082*C	3.795 + 0.271*Tr + 0.135*C
ZH-00	1.911 + 0.201*Tr + 0.024*C	3.280 + 0.247*Tr + 0.037*C	6.106 + 0.279*Tr + 0.066*C
ZL-00	0.998 + 0.195*Tr + 0.055*C	1.627 + 0.246*Tr + 0.081*C	2.949 + 0.250*Tr + 0.133*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.355 + 0.226*Tr + 0.131*C	0.498 + 0.263*Tr + 0.182*C	0.732 + 0.303*Tr + 0.308*C
R-1	0.352 + 0.209*Tr + 0.078*C	0.480 + 0.236*Tr + 0.161*C	0.698 + 0.270*Tr + 0.175*C
F-0	0.325 + 0.067*Tr + 0.133*C	0.460 + 0.087*Tr + 0.191*C	0.694 + 0.120*Tr + 0.289*C
R-0	0.330 + 0.029*Tr + 0.078*C	0.460 + 0.047*Tr + 0.120*C	0.678 + 0.077*Tr + 0.195*C
Path TA-IO (for pins LO)			
F-101	1.231 + 0.192*Tr + 0.056*C	2.010 + 0.218*Tr + 0.082*C	3.661 + 0.224*Tr + 0.135*C
R-101	2.171 + 0.039*Tr + 0.026*C	3.777 + 0.086*Tr + 0.040*C	7.086 + 0.131*Tr + 0.072*C
F-001	0.973 + 0.189*Tr + 0.055*C	1.570 + 0.224*Tr + 0.080*C	2.839 + 0.246*Tr + 0.133*C
R-001	1.888 + 0.039*Tr + 0.024*C	3.241 + 0.084*Tr + 0.037*C	6.033 + 0.127*Tr + 0.066*C
Path TEN-IO (for pins Lo			
HZ-01	0.607 + 0.138*Tr	0.834 + 0.206*Tr	1.339 + 0.238*Tr
LZ-01	0.376 + 0.137*Tr	0.537 + 0.194*Tr	0.866 + 0.247*Tr
HZ-11	0.608 + 0.137*Tr	0.837 + 0.203*Tr	1.338 + 0.236*Tr
LZ-11	0.377 + 0.137*Tr	0.537 + 0.195*Tr	0.866 + 0.247*Tr
ZH-01	1.910 + 0.200*Tr + 0.024*C	3.279 + 0.248*Tr + 0.037*C	6.105 + 0.279*Tr + 0.066*C
ZL-01	0.999 + 0.196*Tr + 0.055*C	1.626 + 0.244*Tr + 0.080*C	2.944 + 0.277*Tr + 0.133*C
ZH-11	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.246*Tr + 0.040*C	7.172 + 0.293*Tr + 0.072*C
ZL-11	1.278 + 0.194*Tr + 0.056*C	2.092 + 0.239*Tr + 0.082*C	3.794 + 0.285*Tr + 0.135*C



Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.605 + 0.164*Tr	0.832 + 0.239*Tr	1.326 + 0.310*Tr			
LZ-011	0.246 + 0.048*Tr	0.348 + 0.104*Tr	0.549 + 0.169*Tr			
HZ-110	0.622 + 0.228*Tr	0.862 + 0.267*Tr	1.368 + 0.304*Tr			
LZ-110	0.266 + 0.237*Tr	0.378 + 0.275*Tr	0.594 + 0.317*Tr			
HZ-001	0.604 + 0.164*Tr	0.835 + 0.235*Tr	1.328 + 0.303*Tr			
LZ-001	0.246 + 0.050*Tr	0.348 + 0.107*Tr	0.549 + 0.173*Tr			
HZ-100	0.622 + 0.228*Tr	0.860 + 0.269*Tr	1.373 + 0.301*Tr			
LZ-100	0.266 + 0.236*Tr	0.378 + 0.276*Tr	0.593 + 0.318*Tr			
ZH-011	2.193 + 0.231*Tr + 0.026*C	3.820 + 0.279*Tr + 0.040*C	7.159 + 0.336*Tr + 0.072*C			
ZL-011	1.275 + 0.227*Tr + 0.056*C	2.080 + 0.291*Tr + 0.082*C	3.780 + 0.326*Tr + 0.135*C			
ZH-110	2.203 + 0.010*Tr + 0.026*C	3.837 + 0.055*Tr + 0.040*C	7.187 + 0.106*Tr + 0.072*C			
ZL-110	1.288 + 0.018*Tr + 0.056*C	2.105 + 0.068*Tr + 0.082*C	3.819 + 0.119*Tr + 0.135*C			
ZH-001	1.908 + 0.229*Tr + 0.024*C	3.275 + 0.279*Tr + 0.037*C	6.093 + 0.327*Tr + 0.066*C			
ZL-001	0.995 + 0.223*Tr + 0.055*C	1.621 + 0.281*Tr + 0.081*C	2.939 + 0.308*Tr + 0.133*C			
ZH-100	1.918 + 0.009*Tr + 0.024*C	3.289 + 0.056*Tr + 0.037*C	6.121 + 0.094*Tr + 0.066*C			
ZL-100	1.009 + 0.011*Tr + 0.055*C	1.641 + 0.069*Tr + 0.080*C	2.969 + 0.098*Tr + 0.133*C			
Path TM-IO (for pins A E	EN LOWEMI TA TEN)					
F-10100	1.241 + 0.009*Tr + 0.056*C	2.019 + 0.066*Tr + 0.082*C	3.667 + 0.098*Tr + 0.135*C			
R-10100	2.189 + 0.232*Tr + 0.026*C	3.804 + 0.264*Tr + 0.040*C	7.124 + 0.305*Tr + 0.072*C			
F-00110	1.228 + 0.202*Tr + 0.056*C	2.006 + 0.228*Tr + 0.082*C	3.641 + 0.267*Tr + 0.135*C			
R-00110	2.169 + 0.037*Tr + 0.026*C	3.774 + 0.090*Tr + 0.040*C	7.079 + 0.144*Tr + 0.072*C			
F-10000	0.979 + 0.013*Tr + 0.055*C	1.582 + 0.054*Tr + 0.080*C	2.850 + 0.108*Tr + 0.133*C			
R-10000	1.906 + 0.232*Tr + 0.024*C	3.266 + 0.266*Tr + 0.037*C	6.070 + 0.307*Tr + 0.066*C			
F-00010	0.967 + 0.206*Tr + 0.055*C	1.566 + 0.229*Tr + 0.080*C	2.825 + 0.273*Tr + 0.133*C			
R-00010	1.886 + 0.038*Tr + 0.024*C	3.237 + 0.088*Tr + 0.037*C	6.028 + 0.136*Tr + 0.066*C			

Frant	Value (as a function of C in pF and Tr in nS)				
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125		
Path A-IO (for pins EN LOWEMI TM)					
F-010	0.188 - 0.003*Tr + 0.043*C	0.305 + 0.065*C	0.566 + 0.013*Tr + 0.108*C		
R-010	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.002*Tr + 0.021*C	1.668 - 0.008*Tr + 0.037*C		
F-000	0.131 + 0.004*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.411 + 0.010*Tr + 0.108*C		
R-000	0.436 - 0.002*Tr + 0.014*C	0.744 + 0.001*Tr + 0.021*C	1.418 + 0.036*C		
Path EN-IO (for pins LO	WEMITM)				
HZ-10	0.000	0.000	0.000		
LZ-10	0.000	0.000	0.000		
HZ-00	0.000	0.000	0.000		
LZ-00	0.000	0.000	0.000		
ZH-10	0.506 - 0.002*Tr + 0.014*C	0.874 + 0.021*C	1.683 - 0.017*Tr + 0.037*C		
ZL-10	0.193 + 0.003*Tr + 0.043*C	0.316 - 0.003*Tr + 0.064*C	0.589 - 0.009*Tr + 0.107*C		
ZH-00	0.437 + 0.014*C	0.749 - 0.001*Tr + 0.021*C	1.429 - 0.003*Tr + 0.036*C		
ZL-00	0.139 + 0.003*Tr + 0.044*C	0.231 - 0.002*Tr + 0.065*C	0.434 - 0.015*Tr + 0.108*C		
Path IO-ZI (for pins HYS	T)				
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.230*C		
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C		
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C		
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.147*C		
Path TA-IO (for pins LOWEMI TEN TM)					
F-101	0.188 + 0.043*C	0.307 - 0.002*Tr + 0.065*C	0.573 - 0.008*Tr + 0.108*C		
R-101	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.021*C	1.669 - 0.007*Tr + 0.037*C		



F-001	0.134 - 0.002*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.412 + 0.005*Tr + 0.108*C			
R-001	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.004*Tr + 0.036*C			
Path TEN-IO (for pins LOWEMI TM)						
HZ-01	0.000	0.000	0.000			
LZ-01	0.000	0.000	0.000			
HZ-11	0.000	0.000	0.000			
LZ-11	0.000	0.000	0.000			
ZH-01	0.438 + 0.014*C	0.750 - 0.001*Tr + 0.021*C	1.428 + 0.003*Tr + 0.036*C			
ZL-01	0.141 + 0.002*Tr + 0.044*C	0.230 + 0.065*C	0.428 + 0.003*Tr + 0.108*C			
ZH-11	0.507 - 0.002*Tr + 0.014*C	0.874 + 0.002*Tr + 0.021*C	1.679 - 0.001*Tr + 0.037*C			
ZL-11	0.194 - 0.001*Tr + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.586 + 0.005*Tr + 0.107*C			
Path TM-IO (for pins EN						
HZ-011	0.000	0.000	0.000			
LZ-011	0.000	0.000	0.000			
HZ-110	0.000	0.000	0.000			
LZ-110	0.000	0.000	0.000			
HZ-001	0.000	0.000	0.000			
LZ-001	0.000	0.000	0.000			
HZ-100	0.000	0.000	0.000			
LZ-100	0.000	0.000	0.000			
ZH-011	0.507 - 0.002*Tr + 0.014*C	0.873 + 0.004*Tr + 0.021*C	1.681 - 0.013*Tr + 0.037*C			
ZL-011	0.193 + 0.043*C	0.315 + 0.003*Tr + 0.064*C	0.587 + 0.107*C			
ZH-110	0.507 + 0.014*C	0.875 - 0.002*Tr + 0.021*C	1.682 - 0.018*Tr + 0.037*C			
ZL-110	0.194 + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.590 - 0.005*Tr + 0.107*C			
ZH-001	0.437 + 0.014*C	0.748 + 0.021*C	1.427 - 0.006*Tr + 0.036*C			
ZL-001	0.140 + 0.001*Tr + 0.044*C	0.230 + 0.065*C	0.432 - 0.002*Tr + 0.108*C			
ZH-100	0.437 + 0.014*C	0.751 - 0.003*Tr + 0.021*C	1.429 - 0.006*Tr + 0.036*C			
ZL-100	0.141 + 0.044*C	0.231 + 0.065*C	0.431 - 0.005*Tr + 0.108*C			
Path TM-IO (for pins A I						
F-10100	0.186 + 0.003*Tr + 0.043*C	0.306 + 0.002*Tr + 0.064*C	0.571 - 0.005*Tr + 0.107*C			
R-10100	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.004*Tr + 0.037*C			
F-00110	0.187 - 0.003*Tr + 0.043*C	0.308 - 0.003*Tr + 0.064*C	0.568 + 0.008*Tr + 0.108*C			
R-00110	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.007*Tr + 0.037*C			
F-10000	0.131 + 0.003*Tr + 0.044*C	0.222 - 0.006*Tr + 0.065*C	0.413 + 0.003*Tr + 0.108*C			
R-10000	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.002*Tr + 0.036*C			
F-00010	0.132 + 0.044*C	0.223 - 0.006*Tr + 0.065*C	0.412 + 0.006*Tr + 0.108*C			
R-00010	0.435 + 0.014*C	0.744 - 0.001*Tr + 0.021*C	1.419 - 0.006*Tr + 0.036*C			

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.286e-06
typ 1.00 25	2.760e-05	1.122e-05
worst 0.90 125	3.633e-04	1.710e-04

Pin Cycle	Internal Energy (uW/MHz)					
Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min	worst 0.90 125 (Max
					values)	values)
For vdd						



IO tog-	0.464 +	0.583 +	0.357 +	0.455 +	0.282 +	0.358 +
gling/Output stable	0.129*Tr	0.409*Tr	0.059*Tr	0.191*Tr	0.040*Tr	0.131*Tr
ZI toggling	0.264	0.266 +	0.201	0.204 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.641 +	7.795 +	5.276 +	6.080 +	4.164 -	4.757 -
gling/Output	0.009*Tr	0.024*Tr	0.014*Tr	0.011*Tr	0.002*Tr	0.010*Tr
stable						
ZI toggling	0.303 +	0.456 +	0.225 +	0.332 +	0.173 +	0.240 +
	0.236*Tr	0.486*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.086*Tr



BD6SCARUDQPCZ_EXT_CSF_1V8_CL_LIN

Cell Description

BD6SCARUDQPCZ_EXT_CSF_1V8_CL_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

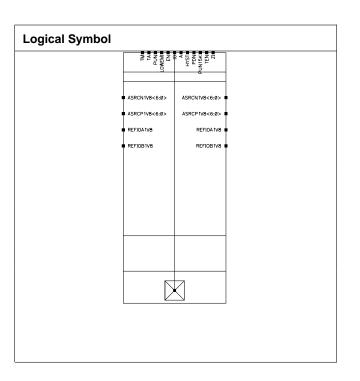
Physical Dimensions

Area(um2): 4252.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	Α
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0319
IO Input Cap.	1.4747	1.4719	1.4709
IO Max Load	201.475	201.472	201.471
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0359
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0447	0.0440	0.0438
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling	0.825	0.75	0.675
IO (Input)	(V) Slope thres. low (V)		_	
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.234 + 0.185*Tr + 0.056*C	2.009 + 0.223*Tr + 0.082*C	3.646 + 0.261*Tr + 0.135*C
R-010	2.172 + 0.039*Tr + 0.026*C	3.780 + 0.078*Tr + 0.040*C	7.089 + 0.128*Tr + 0.072*C
F-000	0.972 + 0.189*Tr + 0.055*C	1.573 + 0.219*Tr + 0.080*C	2.834 + 0.260*Tr + 0.133*C
R-000	1.889 + 0.039*Tr + 0.024*C	3.241 + 0.080*Tr + 0.037*C	6.034 + 0.124*Tr + 0.066*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.608 + 0.136*Tr	0.835 + 0.205*Tr	1.335 + 0.256*Tr
LZ-10	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
HZ-00	0.607 + 0.135*Tr	0.838 + 0.200*Tr	1.339 + 0.246*Tr
LZ-00	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
ZH-10	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.245*Tr + 0.040*C	7.171 + 0.294*Tr + 0.072*C
ZL-10	1.279 + 0.191*Tr + 0.056*C	2.089 + 0.245*Tr + 0.082*C	3.795 + 0.271*Tr + 0.135*C
ZH-00	1.911 + 0.201*Tr + 0.024*C	3.280 + 0.247*Tr + 0.037*C	6.106 + 0.279*Tr + 0.066*C
ZL-00	0.998 + 0.195*Tr + 0.055*C	1.627 + 0.246*Tr + 0.081*C	2.949 + 0.250*Tr + 0.133*C
Path IO-ZI (for pins HYS	T)		
F-1	0.355 + 0.226*Tr + 0.131*C	0.498 + 0.263*Tr + 0.182*C	0.732 + 0.303*Tr + 0.308*C
R-1	0.352 + 0.209*Tr + 0.078*C	0.480 + 0.236*Tr + 0.161*C	0.698 + 0.270*Tr + 0.175*C
F-0	0.325 + 0.067*Tr + 0.133*C	0.460 + 0.087*Tr + 0.191*C	0.694 + 0.120*Tr + 0.289*C
R-0	0.330 + 0.029*Tr + 0.078*C	0.460 + 0.047*Tr + 0.120*C	0.678 + 0.077*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.231 + 0.192*Tr + 0.056*C	2.010 + 0.218*Tr + 0.082*C	3.661 + 0.224*Tr + 0.135*C
R-101	2.171 + 0.039*Tr + 0.026*C	3.777 + 0.086*Tr + 0.040*C	7.086 + 0.131*Tr + 0.072*C
F-001	0.973 + 0.189*Tr + 0.055*C	1.570 + 0.224*Tr + 0.080*C	2.839 + 0.246*Tr + 0.133*C
R-001	1.888 + 0.039*Tr + 0.024*C	3.241 + 0.084*Tr + 0.037*C	6.033 + 0.127*Tr + 0.066*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.607 + 0.138*Tr	0.834 + 0.206*Tr	1.339 + 0.238*Tr
LZ-01	0.376 + 0.137*Tr	0.537 + 0.194*Tr	0.866 + 0.247*Tr
HZ-11	0.608 + 0.137*Tr	0.837 + 0.203*Tr	1.338 + 0.236*Tr
LZ-11	0.377 + 0.137*Tr	0.537 + 0.195*Tr	0.866 + 0.247*Tr
ZH-01	1.910 + 0.200*Tr + 0.024*C	3.279 + 0.248*Tr + 0.037*C	6.105 + 0.279*Tr + 0.066*C
ZL-01	0.999 + 0.196*Tr + 0.055*C	1.626 + 0.244*Tr + 0.080*C	2.944 + 0.277*Tr + 0.133*C
ZH-11	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.246*Tr + 0.040*C	7.172 + 0.293*Tr + 0.072*C
ZL-11	1.278 + 0.194*Tr + 0.056*C	2.092 + 0.239*Tr + 0.082*C	3.794 + 0.285*Tr + 0.135*C



219/313

Path TM-IO (for pins EN	Path TM-IO (for pins EN LOWEMI TEN)							
HZ-011	0.605 + 0.164*Tr	0.832 + 0.239*Tr	1.326 + 0.310*Tr					
LZ-011	0.246 + 0.048*Tr	0.348 + 0.104*Tr	0.549 + 0.169*Tr					
HZ-110	0.622 + 0.228*Tr	0.862 + 0.267*Tr	1.368 + 0.304*Tr					
LZ-110	0.266 + 0.237*Tr	0.378 + 0.275*Tr	0.594 + 0.317*Tr					
HZ-001	0.604 + 0.164*Tr	0.835 + 0.235*Tr	1.328 + 0.303*Tr					
LZ-001	0.246 + 0.050*Tr	0.348 + 0.107*Tr	0.549 + 0.173*Tr					
HZ-100	0.622 + 0.228*Tr	0.860 + 0.269*Tr	1.373 + 0.301*Tr					
LZ-100	0.266 + 0.236*Tr	0.378 + 0.276*Tr	0.593 + 0.318*Tr					
ZH-011	2.193 + 0.231*Tr + 0.026*C	3.820 + 0.279*Tr + 0.040*C	7.159 + 0.336*Tr + 0.072*C					
ZL-011	1.275 + 0.227*Tr + 0.056*C	2.080 + 0.291*Tr + 0.082*C	3.780 + 0.326*Tr + 0.135*C					
ZH-110	2.203 + 0.010*Tr + 0.026*C	3.837 + 0.055*Tr + 0.040*C	7.187 + 0.106*Tr + 0.072*C					
ZL-110	1.288 + 0.018*Tr + 0.056*C	2.105 + 0.068*Tr + 0.082*C	3.819 + 0.119*Tr + 0.135*C					
ZH-001	1.908 + 0.229*Tr + 0.024*C	3.275 + 0.279*Tr + 0.037*C	6.093 + 0.327*Tr + 0.066*C					
ZL-001	0.995 + 0.223*Tr + 0.055*C	1.621 + 0.281*Tr + 0.081*C	2.939 + 0.308*Tr + 0.133*C					
ZH-100	1.918 + 0.009*Tr + 0.024*C	3.289 + 0.056*Tr + 0.037*C	6.121 + 0.094*Tr + 0.066*C					
ZL-100	1.009 + 0.011*Tr + 0.055*C	1.641 + 0.069*Tr + 0.080*C	2.969 + 0.098*Tr + 0.133*C					
Path TM-IO (for pins A B	EN LOWEMI TA TEN)							
F-10100	1.241 + 0.009*Tr + 0.056*C	2.019 + 0.066*Tr + 0.082*C	3.667 + 0.098*Tr + 0.135*C					
R-10100	2.189 + 0.232*Tr + 0.026*C	3.804 + 0.264*Tr + 0.040*C	7.124 + 0.305*Tr + 0.072*C					
F-00110	1.228 + 0.202*Tr + 0.056*C	2.006 + 0.228*Tr + 0.082*C	3.641 + 0.267*Tr + 0.135*C					
R-00110	2.169 + 0.037*Tr + 0.026*C	3.774 + 0.090*Tr + 0.040*C	7.079 + 0.144*Tr + 0.072*C					
F-10000	0.979 + 0.013*Tr + 0.055*C	1.582 + 0.054*Tr + 0.080*C	2.850 + 0.108*Tr + 0.133*C					
R-10000	1.906 + 0.232*Tr + 0.024*C	3.266 + 0.266*Tr + 0.037*C	6.070 + 0.307*Tr + 0.066*C					
F-00010	0.967 + 0.206*Tr + 0.055*C	1.566 + 0.229*Tr + 0.080*C	2.825 + 0.273*Tr + 0.133*C					
R-00010	1.886 + 0.038*Tr + 0.024*C	3.237 + 0.088*Tr + 0.037*C	6.028 + 0.136*Tr + 0.066*C					

Event	Value (as a function of C in pF and Tr in nS)				
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125		
Path A-IO (for pins EN L	OWEMI TM)				
F-010	0.188 - 0.003*Tr + 0.043*C	0.305 + 0.065*C	0.566 + 0.013*Tr + 0.108*C		
R-010	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.002*Tr + 0.021*C	1.668 - 0.008*Tr + 0.037*C		
F-000	0.131 + 0.004*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.411 + 0.010*Tr + 0.108*C		
R-000	0.436 - 0.002*Tr + 0.014*C	0.744 + 0.001*Tr + 0.021*C	1.418 + 0.036*C		
Path EN-IO (for pins LO	WEMITM)				
HZ-10	0.000	0.000	0.000		
LZ-10	0.000	0.000	0.000		
HZ-00	0.000	0.000	0.000		
LZ-00	0.000	0.000	0.000		
ZH-10	0.506 - 0.002*Tr + 0.014*C	0.874 + 0.021*C	1.683 - 0.017*Tr + 0.037*C		
ZL-10	0.193 + 0.003*Tr + 0.043*C	0.316 - 0.003*Tr + 0.064*C	0.589 - 0.009*Tr + 0.107*C		
ZH-00	0.437 + 0.014*C	0.749 - 0.001*Tr + 0.021*C	1.429 - 0.003*Tr + 0.036*C		
ZL-00	0.139 + 0.003*Tr + 0.044*C	0.231 - 0.002*Tr + 0.065*C	0.434 - 0.015*Tr + 0.108*C		
Path IO-ZI (for pins HYS	ST)				
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.230*C		
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C		
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C		
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.147*C		
Path TA-IO (for pins LO)	WEMI TEN TM)				
F-101	0.188 + 0.043*C	0.307 - 0.002*Tr + 0.065*C	0.573 - 0.008*Tr + 0.108*C		
R-101	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.021*C	1.669 - 0.007*Tr + 0.037*C		



F-001	0.134 - 0.002*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.412 + 0.005*Tr + 0.108*C
R-001	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.004*Tr + 0.036*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.438 + 0.014*C	0.750 - 0.001*Tr + 0.021*C	1.428 + 0.003*Tr + 0.036*C
ZL-01	0.141 + 0.002*Tr + 0.044*C	0.230 + 0.065*C	0.428 + 0.003*Tr + 0.108*C
ZH-11	0.507 - 0.002*Tr + 0.014*C	0.874 + 0.002*Tr + 0.021*C	1.679 - 0.001*Tr + 0.037*C
ZL-11	0.194 - 0.001*Tr + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.586 + 0.005*Tr + 0.107*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.507 - 0.002*Tr + 0.014*C	0.873 + 0.004*Tr + 0.021*C	1.681 - 0.013*Tr + 0.037*C
ZL-011	0.193 + 0.043*C	0.315 + 0.003*Tr + 0.064*C	0.587 + 0.107*C
ZH-110	0.507 + 0.014*C	0.875 - 0.002*Tr + 0.021*C	1.682 - 0.018*Tr + 0.037*C
ZL-110	0.194 + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.590 - 0.005*Tr + 0.107*C
ZH-001	0.437 + 0.014*C	0.748 + 0.021*C	1.427 - 0.006*Tr + 0.036*C
ZL-001	0.140 + 0.001*Tr + 0.044*C	0.230 + 0.065*C	0.432 - 0.002*Tr + 0.108*C
ZH-100	0.437 + 0.014*C	0.751 - 0.003*Tr + 0.021*C	1.429 - 0.006*Tr + 0.036*C
ZL-100	0.141 + 0.044*C	0.231 + 0.065*C	0.431 - 0.005*Tr + 0.108*C
Path TM-IO (for pins A E			
F-10100	0.186 + 0.003*Tr + 0.043*C	0.306 + 0.002*Tr + 0.064*C	0.571 - 0.005*Tr + 0.107*C
R-10100	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.004*Tr + 0.037*C
F-00110	0.187 - 0.003*Tr + 0.043*C	0.308 - 0.003*Tr + 0.064*C	0.568 + 0.008*Tr + 0.108*C
R-00110	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.007*Tr + 0.037*C
F-10000	0.131 + 0.003*Tr + 0.044*C	0.222 - 0.006*Tr + 0.065*C	0.413 + 0.003*Tr + 0.108*C
R-10000	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.002*Tr + 0.036*C
F-00010	0.132 + 0.044*C	0.223 - 0.006*Tr + 0.065*C	0.412 + 0.006*Tr + 0.108*C
R-00010	0.435 + 0.014*C	0.744 - 0.001*Tr + 0.021*C	1.419 - 0.006*Tr + 0.036*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.286e-06
typ 1.00 25	2.760e-05	1.122e-05
worst 0.90 125	3.633e-04	1.710e-04

Pin Cycle Internal Energy (uW/MHz)							
	FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
	For vdd						



IO tog-	0.464 +	0.583 +	0.357 +	0.455 +	0.282 +	0.358 +
gling/Output	0.129*Tr	0.409*Tr	0.059*Tr	0.191*Tr	0.040*Tr	0.131*Tr
stable						
ZI toggling	0.264	0.266 +	0.201	0.204 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.641 +	7.795 +	5.276 +	6.080 +	4.164 -	4.757 -
gling/Output	0.009*Tr	0.024*Tr	0.014*Tr	0.011*Tr	0.002*Tr	0.010*Tr
stable						
ZI toggling	0.303 +	0.456 +	0.225 +	0.332 +	0.173 +	0.240 +
	0.236*Tr	0.486*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.086*Tr



BD6SCARUDQPCZ_EXT_CSF_1V8_FC_INNER

Cell Description

BD6SCARUDQPCZ_EXT_CSF_1V8_FC_INNER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter		Value(pF)	
i alametei	best 1.10 -40	typ 1.00 25	worst 0.90 125



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0319
IO Input Cap.	1.4747	1.4719	1.4709
IO Max Load	201.475	201.472	201.471
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0359
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0447	0.0440	0.0438
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value		
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)	-	
F-010	1.234 + 0.185*Tr + 0.056*C	2.009 + 0.223*Tr + 0.082*C	3.646 + 0.261*Tr + 0.135*C
R-010	2.172 + 0.039*Tr + 0.026*C	3.780 + 0.078*Tr + 0.040*C	7.089 + 0.128*Tr + 0.072*C
F-000	0.972 + 0.189*Tr + 0.055*C	1.573 + 0.219*Tr + 0.080*C	2.834 + 0.260*Tr + 0.133*C
R-000	1.889 + 0.039*Tr + 0.024*C	3.241 + 0.080*Tr + 0.037*C	6.034 + 0.124*Tr + 0.066*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.608 + 0.136*Tr	0.835 + 0.205*Tr	1.335 + 0.256*Tr
LZ-10	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
HZ-00	0.607 + 0.135*Tr	0.838 + 0.200*Tr	1.339 + 0.246*Tr
LZ-00	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
ZH-10	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.245*Tr + 0.040*C	7.171 + 0.294*Tr + 0.072*C
ZL-10	1.279 + 0.191*Tr + 0.056*C	2.089 + 0.245*Tr + 0.082*C	3.795 + 0.271*Tr + 0.135*C
ZH-00	1.911 + 0.201*Tr + 0.024*C	3.280 + 0.247*Tr + 0.037*C	6.106 + 0.279*Tr + 0.066*C
ZL-00	0.998 + 0.195*Tr + 0.055*C	1.627 + 0.246*Tr + 0.081*C	2.949 + 0.250*Tr + 0.133*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.355 + 0.226*Tr + 0.131*C	0.498 + 0.263*Tr + 0.182*C	0.732 + 0.303*Tr + 0.308*C
R-1	0.352 + 0.209*Tr + 0.078*C	0.480 + 0.236*Tr + 0.161*C	0.698 + 0.270*Tr + 0.175*C
F-0	0.325 + 0.067*Tr + 0.133*C	0.460 + 0.087*Tr + 0.191*C	0.694 + 0.120*Tr + 0.289*C
R-0	0.330 + 0.029*Tr + 0.078*C	0.460 + 0.047*Tr + 0.120*C	0.678 + 0.077*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.231 + 0.192*Tr + 0.056*C	2.010 + 0.218*Tr + 0.082*C	3.661 + 0.224*Tr + 0.135*C
R-101	2.171 + 0.039*Tr + 0.026*C	3.777 + 0.086*Tr + 0.040*C	7.086 + 0.131*Tr + 0.072*C
F-001	0.973 + 0.189*Tr + 0.055*C	1.570 + 0.224*Tr + 0.080*C	2.839 + 0.246*Tr + 0.133*C
R-001	1.888 + 0.039*Tr + 0.024*C	3.241 + 0.084*Tr + 0.037*C	6.033 + 0.127*Tr + 0.066*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.607 + 0.138*Tr	0.834 + 0.206*Tr	1.339 + 0.238*Tr
LZ-01	0.376 + 0.137*Tr	0.537 + 0.194*Tr	0.866 + 0.247*Tr
HZ-11	0.608 + 0.137*Tr	0.837 + 0.203*Tr	1.338 + 0.236*Tr
LZ-11	0.377 + 0.137*Tr	0.537 + 0.195*Tr	0.866 + 0.247*Tr
ZH-01	1.910 + 0.200*Tr + 0.024*C	3.279 + 0.248*Tr + 0.037*C	6.105 + 0.279*Tr + 0.066*C
ZL-01	0.999 + 0.196*Tr + 0.055*C	1.626 + 0.244*Tr + 0.080*C	2.944 + 0.277*Tr + 0.133*C
ZH-11	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.246*Tr + 0.040*C	7.172 + 0.293*Tr + 0.072*C
ZL-11	1.278 + 0.194*Tr + 0.056*C	2.092 + 0.239*Tr + 0.082*C	3.794 + 0.285*Tr + 0.135*C



Path TM-IO (for pins EN	LOWEMI TEN)		
HZ-011	0.605 + 0.164*Tr	0.832 + 0.239*Tr	1.326 + 0.310*Tr
LZ-011	0.246 + 0.048*Tr	0.348 + 0.104*Tr	0.549 + 0.169*Tr
HZ-110	0.622 + 0.228*Tr	0.862 + 0.267*Tr	1.368 + 0.304*Tr
LZ-110	0.266 + 0.237*Tr	0.378 + 0.275*Tr	0.594 + 0.317*Tr
HZ-001	0.604 + 0.164*Tr	0.835 + 0.235*Tr	1.328 + 0.303*Tr
LZ-001	0.246 + 0.050*Tr	0.348 + 0.107*Tr	0.549 + 0.173*Tr
HZ-100	0.622 + 0.228*Tr	0.860 + 0.269*Tr	1.373 + 0.301*Tr
LZ-100	0.266 + 0.236*Tr	0.378 + 0.276*Tr	0.593 + 0.318*Tr
ZH-011	2.193 + 0.231*Tr + 0.026*C	3.820 + 0.279*Tr + 0.040*C	7.159 + 0.336*Tr + 0.072*C
ZL-011	1.275 + 0.227*Tr + 0.056*C	2.080 + 0.291*Tr + 0.082*C	3.780 + 0.326*Tr + 0.135*C
ZH-110	2.203 + 0.010*Tr + 0.026*C	3.837 + 0.055*Tr + 0.040*C	7.187 + 0.106*Tr + 0.072*C
ZL-110	1.288 + 0.018*Tr + 0.056*C	2.105 + 0.068*Tr + 0.082*C	3.819 + 0.119*Tr + 0.135*C
ZH-001	1.908 + 0.229*Tr + 0.024*C	3.275 + 0.279*Tr + 0.037*C	6.093 + 0.327*Tr + 0.066*C
ZL-001	0.995 + 0.223*Tr + 0.055*C	1.621 + 0.281*Tr + 0.081*C	2.939 + 0.308*Tr + 0.133*C
ZH-100	1.918 + 0.009*Tr + 0.024*C	3.289 + 0.056*Tr + 0.037*C	6.121 + 0.094*Tr + 0.066*C
ZL-100	1.009 + 0.011*Tr + 0.055*C	1.641 + 0.069*Tr + 0.080*C	2.969 + 0.098*Tr + 0.133*C
Path TM-IO (for pins A B	EN LOWEMI TA TEN)		
F-10100	1.241 + 0.009*Tr + 0.056*C	2.019 + 0.066*Tr + 0.082*C	3.667 + 0.098*Tr + 0.135*C
R-10100	2.189 + 0.232*Tr + 0.026*C	3.804 + 0.264*Tr + 0.040*C	7.124 + 0.305*Tr + 0.072*C
F-00110	1.228 + 0.202*Tr + 0.056*C	2.006 + 0.228*Tr + 0.082*C	3.641 + 0.267*Tr + 0.135*C
R-00110	2.169 + 0.037*Tr + 0.026*C	3.774 + 0.090*Tr + 0.040*C	7.079 + 0.144*Tr + 0.072*C
F-10000	0.979 + 0.013*Tr + 0.055*C	1.582 + 0.054*Tr + 0.080*C	2.850 + 0.108*Tr + 0.133*C
R-10000	1.906 + 0.232*Tr + 0.024*C	3.266 + 0.266*Tr + 0.037*C	6.070 + 0.307*Tr + 0.066*C
F-00010	0.967 + 0.206*Tr + 0.055*C	1.566 + 0.229*Tr + 0.080*C	2.825 + 0.273*Tr + 0.133*C
R-00010	1.886 + 0.038*Tr + 0.024*C	3.237 + 0.088*Tr + 0.037*C	6.028 + 0.136*Tr + 0.066*C

Event	Value (as a function of C in pF and Ti	r in nS)	
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125	
Path A-IO (for pins EN L	OWEMI TM)			
F-010	0.188 - 0.003*Tr + 0.043*C	0.305 + 0.065*C	0.566 + 0.013*Tr + 0.108*C	
R-010	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.002*Tr + 0.021*C	1.668 - 0.008*Tr + 0.037*C	
F-000	0.131 + 0.004*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.411 + 0.010*Tr + 0.108*C	
R-000	0.436 - 0.002*Tr + 0.014*C	0.744 + 0.001*Tr + 0.021*C	1.418 + 0.036*C	
Path EN-IO (for pins LO	WEMITM)			
HZ-10	0.000	0.000	0.000	
LZ-10	0.000	0.000	0.000	
HZ-00	0.000	0.000	0.000	
LZ-00	0.000	0.000	0.000	
ZH-10	0.506 - 0.002*Tr + 0.014*C	0.874 + 0.021*C	1.683 - 0.017*Tr + 0.037*C	
ZL-10	0.193 + 0.003*Tr + 0.043*C	0.316 - 0.003*Tr + 0.064*C	0.589 - 0.009*Tr + 0.107*C	
ZH-00	0.437 + 0.014*C	0.749 - 0.001*Tr + 0.021*C	1.429 - 0.003*Tr + 0.036*C	
ZL-00	0.139 + 0.003*Tr + 0.044*C	0.231 - 0.002*Tr + 0.065*C	0.434 - 0.015*Tr + 0.108*C	
Path IO-ZI (for pins HYS	ST)			
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.230*C	
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C	
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C	
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.147*C	
Path TA-IO (for pins LOWEMI TEN TM)				
F-101	0.188 + 0.043*C	0.307 - 0.002*Tr + 0.065*C	0.573 - 0.008*Tr + 0.108*C	
R-101	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.021*C	1.669 - 0.007*Tr + 0.037*C	



F-001	0.134 - 0.002*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.412 + 0.005*Tr + 0.108*C
R-001	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.004*Tr + 0.036*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.438 + 0.014*C	0.750 - 0.001*Tr + 0.021*C	1.428 + 0.003*Tr + 0.036*C
ZL-01	0.141 + 0.002*Tr + 0.044*C	0.230 + 0.065*C	0.428 + 0.003*Tr + 0.108*C
ZH-11	0.507 - 0.002*Tr + 0.014*C	0.874 + 0.002*Tr + 0.021*C	1.679 - 0.001*Tr + 0.037*C
ZL-11	0.194 - 0.001*Tr + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.586 + 0.005*Tr + 0.107*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.507 - 0.002*Tr + 0.014*C	0.873 + 0.004*Tr + 0.021*C	1.681 - 0.013*Tr + 0.037*C
ZL-011	0.193 + 0.043*C	0.315 + 0.003*Tr + 0.064*C	0.587 + 0.107*C
ZH-110	0.507 + 0.014*C	0.875 - 0.002*Tr + 0.021*C	1.682 - 0.018*Tr + 0.037*C
ZL-110	0.194 + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.590 - 0.005*Tr + 0.107*C
ZH-001	0.437 + 0.014*C	0.748 + 0.021*C	1.427 - 0.006*Tr + 0.036*C
ZL-001	0.140 + 0.001*Tr + 0.044*C	0.230 + 0.065*C	0.432 - 0.002*Tr + 0.108*C
ZH-100	0.437 + 0.014*C	0.751 - 0.003*Tr + 0.021*C	1.429 - 0.006*Tr + 0.036*C
ZL-100	0.141 + 0.044*C	0.231 + 0.065*C	0.431 - 0.005*Tr + 0.108*C
Path TM-IO (for pins A E			
F-10100	0.186 + 0.003*Tr + 0.043*C	0.306 + 0.002*Tr + 0.064*C	0.571 - 0.005*Tr + 0.107*C
R-10100	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.004*Tr + 0.037*C
F-00110	0.187 - 0.003*Tr + 0.043*C	0.308 - 0.003*Tr + 0.064*C	0.568 + 0.008*Tr + 0.108*C
R-00110	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.007*Tr + 0.037*C
F-10000	0.131 + 0.003*Tr + 0.044*C	0.222 - 0.006*Tr + 0.065*C	0.413 + 0.003*Tr + 0.108*C
R-10000	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.002*Tr + 0.036*C
F-00010	0.132 + 0.044*C	0.223 - 0.006*Tr + 0.065*C	0.412 + 0.006*Tr + 0.108*C
R-00010	0.435 + 0.014*C	0.744 - 0.001*Tr + 0.021*C	1.419 - 0.006*Tr + 0.036*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.286e-06
typ 1.00 25	2.760e-05	1.122e-05
worst 0.90 125	3.633e-04	1.710e-04

Pin Cycle	Internal Energy (uW/MHz)					
FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog-	0.464 +	0.583 +	0.357 +	0.455 +	0.282 +	0.358 +
gling/Output	0.129*Tr	0.409*Tr	0.059*Tr	0.191*Tr	0.040*Tr	0.131*Tr
stable						
ZI toggling	0.264	0.266 +	0.201	0.204 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.641 +	7.795 +	5.276 +	6.080 +	4.164 -	4.757 -
gling/Output	0.009*Tr	0.024*Tr	0.014*Tr	0.011*Tr	0.002*Tr	0.010*Tr
stable						
ZI toggling	0.303 +	0.456 +	0.225 +	0.332 +	0.173 +	0.240 +
	0.236*Tr	0.486*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.086*Tr



BD6SCARUDQPCZ_EXT_CSF_1V8_FC_LIN

Cell Description

BD6SCARUDQPCZ_EXT_CSF_1V8_FC_LIN

- The cell has "dont_use" attribute set in the Synopsys STE.
- The cell has "dont_touch" attribute set in the Synopsys STF.

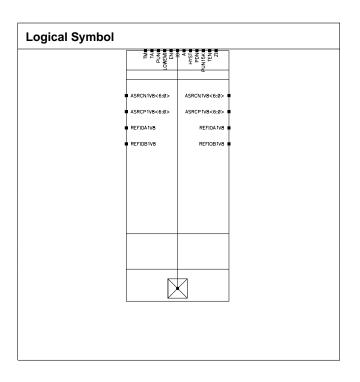
Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	Α
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
i arameter	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0319
IO Input Cap.	1.4747	1.4719	1.4709
IO Max Load	201.475	201.472	201.471
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0359
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0447	0.0440	0.0438
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Fyont	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.234 + 0.185*Tr + 0.056*C	2.009 + 0.223*Tr + 0.082*C	3.646 + 0.261*Tr + 0.135*C
R-010	2.172 + 0.039*Tr + 0.026*C	3.780 + 0.078*Tr + 0.040*C	7.089 + 0.128*Tr + 0.072*C
F-000	0.972 + 0.189*Tr + 0.055*C	1.573 + 0.219*Tr + 0.080*C	2.834 + 0.260*Tr + 0.133*C
R-000	1.889 + 0.039*Tr + 0.024*C	3.241 + 0.080*Tr + 0.037*C	6.034 + 0.124*Tr + 0.066*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.608 + 0.136*Tr	0.835 + 0.205*Tr	1.335 + 0.256*Tr
LZ-10	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
HZ-00	0.607 + 0.135*Tr	0.838 + 0.200*Tr	1.339 + 0.246*Tr
LZ-00	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
ZH-10	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.245*Tr + 0.040*C	7.171 + 0.294*Tr + 0.072*C
ZL-10	1.279 + 0.191*Tr + 0.056*C	2.089 + 0.245*Tr + 0.082*C	3.795 + 0.271*Tr + 0.135*C
ZH-00	1.911 + 0.201*Tr + 0.024*C	3.280 + 0.247*Tr + 0.037*C	6.106 + 0.279*Tr + 0.066*C
ZL-00	0.998 + 0.195*Tr + 0.055*C	1.627 + 0.246*Tr + 0.081*C	2.949 + 0.250*Tr + 0.133*C
Path IO-ZI (for pins HYS	Τ)		
F-1	0.355 + 0.226*Tr + 0.131*C	0.498 + 0.263*Tr + 0.182*C	0.732 + 0.303*Tr + 0.308*C
R-1	0.352 + 0.209*Tr + 0.078*C	0.480 + 0.236*Tr + 0.161*C	0.698 + 0.270*Tr + 0.175*C
F-0	0.325 + 0.067*Tr + 0.133*C	0.460 + 0.087*Tr + 0.191*C	0.694 + 0.120*Tr + 0.289*C
R-0	0.330 + 0.029*Tr + 0.078*C	0.460 + 0.047*Tr + 0.120*C	0.678 + 0.077*Tr + 0.195*C
Path TA-IO (for pins LO)	•		
F-101	1.231 + 0.192*Tr + 0.056*C	2.010 + 0.218*Tr + 0.082*C	3.661 + 0.224*Tr + 0.135*C
R-101	2.171 + 0.039*Tr + 0.026*C	3.777 + 0.086*Tr + 0.040*C	7.086 + 0.131*Tr + 0.072*C
F-001	0.973 + 0.189*Tr + 0.055*C	1.570 + 0.224*Tr + 0.080*C	2.839 + 0.246*Tr + 0.133*C
R-001	1.888 + 0.039*Tr + 0.024*C	3.241 + 0.084*Tr + 0.037*C	6.033 + 0.127*Tr + 0.066*C
Path TEN-IO (for pins LO	OWEMI TM)		
HZ-01	0.607 + 0.138*Tr	0.834 + 0.206*Tr	1.339 + 0.238*Tr
LZ-01	0.376 + 0.137*Tr	0.537 + 0.194*Tr	0.866 + 0.247*Tr
HZ-11	0.608 + 0.137*Tr	0.837 + 0.203*Tr	1.338 + 0.236*Tr
LZ-11	0.377 + 0.137*Tr	0.537 + 0.195*Tr	0.866 + 0.247*Tr
ZH-01	1.910 + 0.200*Tr + 0.024*C	3.279 + 0.248*Tr + 0.037*C	6.105 + 0.279*Tr + 0.066*C
ZL-01	0.999 + 0.196*Tr + 0.055*C	1.626 + 0.244*Tr + 0.080*C	2.944 + 0.277*Tr + 0.133*C
ZH-11	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.246*Tr + 0.040*C	7.172 + 0.293*Tr + 0.072*C
ZL-11	1.278 + 0.194*Tr + 0.056*C	2.092 + 0.239*Tr + 0.082*C	3.794 + 0.285*Tr + 0.135*C



Path TM-IO (for pins EN LOWEMI TEN)					
HZ-011	0.605 + 0.164*Tr	0.832 + 0.239*Tr	1.326 + 0.310*Tr		
LZ-011	0.246 + 0.048*Tr	0.348 + 0.104*Tr	0.549 + 0.169*Tr		
HZ-110	0.622 + 0.228*Tr	0.862 + 0.267*Tr	1.368 + 0.304*Tr		
LZ-110	0.266 + 0.237*Tr	0.378 + 0.275*Tr	0.594 + 0.317*Tr		
HZ-001	0.604 + 0.164*Tr	0.835 + 0.235*Tr	1.328 + 0.303*Tr		
LZ-001	0.246 + 0.050*Tr	0.348 + 0.107*Tr	0.549 + 0.173*Tr		
HZ-100	0.622 + 0.228*Tr	0.860 + 0.269*Tr	1.373 + 0.301*Tr		
LZ-100	0.266 + 0.236*Tr	0.378 + 0.276*Tr	0.593 + 0.318*Tr		
ZH-011	2.193 + 0.231*Tr + 0.026*C	3.820 + 0.279*Tr + 0.040*C	7.159 + 0.336*Tr + 0.072*C		
ZL-011	1.275 + 0.227*Tr + 0.056*C	2.080 + 0.291*Tr + 0.082*C	3.780 + 0.326*Tr + 0.135*C		
ZH-110	2.203 + 0.010*Tr + 0.026*C	3.837 + 0.055*Tr + 0.040*C	7.187 + 0.106*Tr + 0.072*C		
ZL-110	1.288 + 0.018*Tr + 0.056*C	2.105 + 0.068*Tr + 0.082*C	3.819 + 0.119*Tr + 0.135*C		
ZH-001	1.908 + 0.229*Tr + 0.024*C	3.275 + 0.279*Tr + 0.037*C	6.093 + 0.327*Tr + 0.066*C		
ZL-001	0.995 + 0.223*Tr + 0.055*C	1.621 + 0.281*Tr + 0.081*C	2.939 + 0.308*Tr + 0.133*C		
ZH-100	1.918 + 0.009*Tr + 0.024*C	3.289 + 0.056*Tr + 0.037*C	6.121 + 0.094*Tr + 0.066*C		
ZL-100	1.009 + 0.011*Tr + 0.055*C	1.641 + 0.069*Tr + 0.080*C	2.969 + 0.098*Tr + 0.133*C		
Path TM-IO (for pins A	EN LOWEMI TA TEN)				
F-10100	1.241 + 0.009*Tr + 0.056*C	2.019 + 0.066*Tr + 0.082*C	3.667 + 0.098*Tr + 0.135*C		
R-10100	2.189 + 0.232*Tr + 0.026*C	3.804 + 0.264*Tr + 0.040*C	7.124 + 0.305*Tr + 0.072*C		
F-00110	1.228 + 0.202*Tr + 0.056*C	2.006 + 0.228*Tr + 0.082*C	3.641 + 0.267*Tr + 0.135*C		
R-00110	2.169 + 0.037*Tr + 0.026*C	3.774 + 0.090*Tr + 0.040*C	7.079 + 0.144*Tr + 0.072*C		
F-10000	0.979 + 0.013*Tr + 0.055*C	1.582 + 0.054*Tr + 0.080*C	2.850 + 0.108*Tr + 0.133*C		
R-10000	1.906 + 0.232*Tr + 0.024*C	3.266 + 0.266*Tr + 0.037*C	6.070 + 0.307*Tr + 0.066*C		
F-00010	0.967 + 0.206*Tr + 0.055*C	1.566 + 0.229*Tr + 0.080*C	2.825 + 0.273*Tr + 0.133*C		
R-00010	1.886 + 0.038*Tr + 0.024*C	3.237 + 0.088*Tr + 0.037*C	6.028 + 0.136*Tr + 0.066*C		

Frant	Value (as a function of C in pF and T	r in nS)			
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN L	OWEMI TM)					
F-010	0.188 - 0.003*Tr + 0.043*C	0.305 + 0.065*C	0.566 + 0.013*Tr + 0.108*C			
R-010	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.002*Tr + 0.021*C	1.668 - 0.008*Tr + 0.037*C			
F-000	0.131 + 0.004*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.411 + 0.010*Tr + 0.108*C			
R-000	0.436 - 0.002*Tr + 0.014*C	0.744 + 0.001*Tr + 0.021*C	1.418 + 0.036*C			
Path EN-IO (for pins LO	WEMITM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.506 - 0.002*Tr + 0.014*C	0.874 + 0.021*C	1.683 - 0.017*Tr + 0.037*C			
ZL-10	0.193 + 0.003*Tr + 0.043*C	0.316 - 0.003*Tr + 0.064*C	0.589 - 0.009*Tr + 0.107*C			
ZH-00	0.437 + 0.014*C	0.749 - 0.001*Tr + 0.021*C	1.429 - 0.003*Tr + 0.036*C			
ZL-00	0.139 + 0.003*Tr + 0.044*C	0.231 - 0.002*Tr + 0.065*C	0.434 - 0.015*Tr + 0.108*C			
Path IO-ZI (for pins HYS	ST)					
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.230*C			
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C			
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C			
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.147*C			
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)					
F-101	0.188 + 0.043*C	0.307 - 0.002*Tr + 0.065*C	0.573 - 0.008*Tr + 0.108*C			
R-101	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.021*C	1.669 - 0.007*Tr + 0.037*C			



F-001	0.134 - 0.002*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.412 + 0.005*Tr + 0.108*C
R-001	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.004*Tr + 0.036*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.438 + 0.014*C	0.750 - 0.001*Tr + 0.021*C	1.428 + 0.003*Tr + 0.036*C
ZL-01	0.141 + 0.002*Tr + 0.044*C	0.230 + 0.065*C	0.428 + 0.003*Tr + 0.108*C
ZH-11	0.507 - 0.002*Tr + 0.014*C	0.874 + 0.002*Tr + 0.021*C	1.679 - 0.001*Tr + 0.037*C
ZL-11	0.194 - 0.001*Tr + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.586 + 0.005*Tr + 0.107*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.507 - 0.002*Tr + 0.014*C	0.873 + 0.004*Tr + 0.021*C	1.681 - 0.013*Tr + 0.037*C
ZL-011	0.193 + 0.043*C	0.315 + 0.003*Tr + 0.064*C	0.587 + 0.107*C
ZH-110	0.507 + 0.014*C	0.875 - 0.002*Tr + 0.021*C	1.682 - 0.018*Tr + 0.037*C
ZL-110	0.194 + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.590 - 0.005*Tr + 0.107*C
ZH-001	0.437 + 0.014*C	0.748 + 0.021*C	1.427 - 0.006*Tr + 0.036*C
ZL-001	0.140 + 0.001*Tr + 0.044*C	0.230 + 0.065*C	0.432 - 0.002*Tr + 0.108*C
ZH-100	0.437 + 0.014*C	0.751 - 0.003*Tr + 0.021*C	1.429 - 0.006*Tr + 0.036*C
ZL-100	0.141 + 0.044*C	0.231 + 0.065*C	0.431 - 0.005*Tr + 0.108*C
Path TM-IO (for pins A E			
F-10100	0.186 + 0.003*Tr + 0.043*C	0.306 + 0.002*Tr + 0.064*C	0.571 - 0.005*Tr + 0.107*C
R-10100	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.004*Tr + 0.037*C
F-00110	0.187 - 0.003*Tr + 0.043*C	0.308 - 0.003*Tr + 0.064*C	0.568 + 0.008*Tr + 0.108*C
R-00110	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.007*Tr + 0.037*C
F-10000	0.131 + 0.003*Tr + 0.044*C	0.222 - 0.006*Tr + 0.065*C	0.413 + 0.003*Tr + 0.108*C
R-10000	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.002*Tr + 0.036*C
F-00010	0.132 + 0.044*C	0.223 - 0.006*Tr + 0.065*C	0.412 + 0.006*Tr + 0.108*C
R-00010	0.435 + 0.014*C	0.744 - 0.001*Tr + 0.021*C	1.419 - 0.006*Tr + 0.036*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.286e-06
typ 1.00 25	2.760e-05	1.122e-05
worst 0.90 125	3.633e-04	1.710e-04

Pin Cycle			Internal Ener	rgy (uW/MHz)		
FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog-	0.464 +	0.583 +	0.357 +	0.455 +	0.282 +	0.358 +
gling/Output	0.129*Tr	0.409*Tr	0.059*Tr	0.191*Tr	0.040*Tr	0.131*Tr
stable						
ZI toggling	0.264	0.266 +	0.201	0.204 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.641 +	7.795 +	5.276 +	6.080 +	4.164 -	4.757 -
gling/Output	0.009*Tr	0.024*Tr	0.014*Tr	0.011*Tr	0.002*Tr	0.010*Tr
stable						
ZI toggling	0.303 +	0.456 +	0.225 +	0.332 +	0.173 +	0.240 +
	0.236*Tr	0.486*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.086*Tr



BD6SCARUDQPCZ_EXT_CSF_1V8_FC_OUTER

Cell Description

BD6SCARUDQPCZ_EXT_CSF_1V8_FC_OUTER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 8307.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter		Value(pF)	
Farameter	best 1.10 -40	typ 1.00 25	worst 0.90 125



A Input Cap.	0.0374	0.0364	0.0356
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0328	0.0325	0.0322
HYST Input Cap.	0.0325	0.0322	0.0319
IO Input Cap.	1.4747	1.4719	1.4709
IO Max Load	201.475	201.472	201.471
LOWEMI Input Cap.	0.0265	0.0265	0.0265
PDN Input Cap.	0.0189	0.0189	0.0189
PUN Input Cap.	0.0260	0.0260	0.0260
PUN15K Input Cap.	0.0252	0.0249	0.0246
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0377	0.0367	0.0359
TEN Input Cap.	0.0314	0.0311	0.0308
TM Input Cap.	0.0447	0.0440	0.0438
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)	-	
F-010	1.234 + 0.185*Tr + 0.056*C	2.009 + 0.223*Tr + 0.082*C	3.646 + 0.261*Tr + 0.135*C
R-010	2.172 + 0.039*Tr + 0.026*C	3.780 + 0.078*Tr + 0.040*C	7.089 + 0.128*Tr + 0.072*C
F-000	0.972 + 0.189*Tr + 0.055*C	1.573 + 0.219*Tr + 0.080*C	2.834 + 0.260*Tr + 0.133*C
R-000	1.889 + 0.039*Tr + 0.024*C	3.241 + 0.080*Tr + 0.037*C	6.034 + 0.124*Tr + 0.066*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.608 + 0.136*Tr	0.835 + 0.205*Tr	1.335 + 0.256*Tr
LZ-10	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
HZ-00	0.607 + 0.135*Tr	0.838 + 0.200*Tr	1.339 + 0.246*Tr
LZ-00	0.377 + 0.136*Tr	0.538 + 0.194*Tr	0.867 + 0.250*Tr
ZH-10	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.245*Tr + 0.040*C	7.171 + 0.294*Tr + 0.072*C
ZL-10	1.279 + 0.191*Tr + 0.056*C	2.089 + 0.245*Tr + 0.082*C	3.795 + 0.271*Tr + 0.135*C
ZH-00	1.911 + 0.201*Tr + 0.024*C	3.280 + 0.247*Tr + 0.037*C	6.106 + 0.279*Tr + 0.066*C
ZL-00	0.998 + 0.195*Tr + 0.055*C	1.627 + 0.246*Tr + 0.081*C	2.949 + 0.250*Tr + 0.133*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.355 + 0.226*Tr + 0.131*C	0.498 + 0.263*Tr + 0.182*C	0.732 + 0.303*Tr + 0.308*C
R-1	0.352 + 0.209*Tr + 0.078*C	0.480 + 0.236*Tr + 0.161*C	0.698 + 0.270*Tr + 0.175*C
F-0	0.325 + 0.067*Tr + 0.133*C	0.460 + 0.087*Tr + 0.191*C	0.694 + 0.120*Tr + 0.289*C
R-0	0.330 + 0.029*Tr + 0.078*C	0.460 + 0.047*Tr + 0.120*C	0.678 + 0.077*Tr + 0.195*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.231 + 0.192*Tr + 0.056*C	2.010 + 0.218*Tr + 0.082*C	3.661 + 0.224*Tr + 0.135*C
R-101	2.171 + 0.039*Tr + 0.026*C	3.777 + 0.086*Tr + 0.040*C	7.086 + 0.131*Tr + 0.072*C
F-001	0.973 + 0.189*Tr + 0.055*C	1.570 + 0.224*Tr + 0.080*C	2.839 + 0.246*Tr + 0.133*C
R-001	1.888 + 0.039*Tr + 0.024*C	3.241 + 0.084*Tr + 0.037*C	6.033 + 0.127*Tr + 0.066*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.607 + 0.138*Tr	0.834 + 0.206*Tr	1.339 + 0.238*Tr
LZ-01	0.376 + 0.137*Tr	0.537 + 0.194*Tr	0.866 + 0.247*Tr
HZ-11	0.608 + 0.137*Tr	0.837 + 0.203*Tr	1.338 + 0.236*Tr
LZ-11	0.377 + 0.137*Tr	0.537 + 0.195*Tr	0.866 + 0.247*Tr
ZH-01	1.910 + 0.200*Tr + 0.024*C	3.279 + 0.248*Tr + 0.037*C	6.105 + 0.279*Tr + 0.066*C
ZL-01	0.999 + 0.196*Tr + 0.055*C	1.626 + 0.244*Tr + 0.080*C	2.944 + 0.277*Tr + 0.133*C
ZH-11	2.197 + 0.202*Tr + 0.026*C	3.828 + 0.246*Tr + 0.040*C	7.172 + 0.293*Tr + 0.072*C
ZL-11	1.278 + 0.194*Tr + 0.056*C	2.092 + 0.239*Tr + 0.082*C	3.794 + 0.285*Tr + 0.135*C



Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.605 + 0.164*Tr	0.832 + 0.239*Tr	1.326 + 0.310*Tr			
LZ-011	0.246 + 0.048*Tr	0.348 + 0.104*Tr	0.549 + 0.169*Tr			
HZ-110	0.622 + 0.228*Tr	0.862 + 0.267*Tr	1.368 + 0.304*Tr			
LZ-110	0.266 + 0.237*Tr	0.378 + 0.275*Tr	0.594 + 0.317*Tr			
HZ-001	0.604 + 0.164*Tr	0.835 + 0.235*Tr	1.328 + 0.303*Tr			
LZ-001	0.246 + 0.050*Tr	0.348 + 0.107*Tr	0.549 + 0.173*Tr			
HZ-100	0.622 + 0.228*Tr	0.860 + 0.269*Tr	1.373 + 0.301*Tr			
LZ-100	0.266 + 0.236*Tr	0.378 + 0.276*Tr	0.593 + 0.318*Tr			
ZH-011	2.193 + 0.231*Tr + 0.026*C	3.820 + 0.279*Tr + 0.040*C	7.159 + 0.336*Tr + 0.072*C			
ZL-011	1.275 + 0.227*Tr + 0.056*C	2.080 + 0.291*Tr + 0.082*C	3.780 + 0.326*Tr + 0.135*C			
ZH-110	2.203 + 0.010*Tr + 0.026*C	3.837 + 0.055*Tr + 0.040*C	7.187 + 0.106*Tr + 0.072*C			
ZL-110	1.288 + 0.018*Tr + 0.056*C	2.105 + 0.068*Tr + 0.082*C	3.819 + 0.119*Tr + 0.135*C			
ZH-001	1.908 + 0.229*Tr + 0.024*C	3.275 + 0.279*Tr + 0.037*C	6.093 + 0.327*Tr + 0.066*C			
ZL-001	0.995 + 0.223*Tr + 0.055*C	1.621 + 0.281*Tr + 0.081*C	2.939 + 0.308*Tr + 0.133*C			
ZH-100	1.918 + 0.009*Tr + 0.024*C	3.289 + 0.056*Tr + 0.037*C	6.121 + 0.094*Tr + 0.066*C			
ZL-100	1.009 + 0.011*Tr + 0.055*C	1.641 + 0.069*Tr + 0.080*C	2.969 + 0.098*Tr + 0.133*C			
Path TM-IO (for pins A B	EN LOWEMI TA TEN)					
F-10100	1.241 + 0.009*Tr + 0.056*C	2.019 + 0.066*Tr + 0.082*C	3.667 + 0.098*Tr + 0.135*C			
R-10100	2.189 + 0.232*Tr + 0.026*C	3.804 + 0.264*Tr + 0.040*C	7.124 + 0.305*Tr + 0.072*C			
F-00110	1.228 + 0.202*Tr + 0.056*C	2.006 + 0.228*Tr + 0.082*C	3.641 + 0.267*Tr + 0.135*C			
R-00110	2.169 + 0.037*Tr + 0.026*C	3.774 + 0.090*Tr + 0.040*C	7.079 + 0.144*Tr + 0.072*C			
F-10000	0.979 + 0.013*Tr + 0.055*C	1.582 + 0.054*Tr + 0.080*C	2.850 + 0.108*Tr + 0.133*C			
R-10000	1.906 + 0.232*Tr + 0.024*C	3.266 + 0.266*Tr + 0.037*C	6.070 + 0.307*Tr + 0.066*C			
F-00010	0.967 + 0.206*Tr + 0.055*C	1.566 + 0.229*Tr + 0.080*C	2.825 + 0.273*Tr + 0.133*C			
R-00010	1.886 + 0.038*Tr + 0.024*C	3.237 + 0.088*Tr + 0.037*C	6.028 + 0.136*Tr + 0.066*C			

Event	Value (as a function of C in pF and Tr in nS)						
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125				
Path A-IO (for pins EN L	OWEMI TM)						
F-010	0.188 - 0.003*Tr + 0.043*C	0.305 + 0.065*C	0.566 + 0.013*Tr + 0.108*C				
R-010	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.002*Tr + 0.021*C	1.668 - 0.008*Tr + 0.037*C				
F-000	0.131 + 0.004*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.411 + 0.010*Tr + 0.108*C				
R-000	0.436 - 0.002*Tr + 0.014*C	0.744 + 0.001*Tr + 0.021*C	1.418 + 0.036*C				
Path EN-IO (for pins LO	WEMITM)						
HZ-10	0.000	0.000	0.000				
LZ-10	0.000	0.000	0.000				
HZ-00	0.000	0.000	0.000				
LZ-00	0.000	0.000	0.000				
ZH-10	0.506 - 0.002*Tr + 0.014*C	0.874 + 0.021*C	1.683 - 0.017*Tr + 0.037*C				
ZL-10	0.193 + 0.003*Tr + 0.043*C	0.316 - 0.003*Tr + 0.064*C	0.589 - 0.009*Tr + 0.107*C				
ZH-00	0.437 + 0.014*C	0.749 - 0.001*Tr + 0.021*C	1.429 - 0.003*Tr + 0.036*C				
ZL-00	0.139 + 0.003*Tr + 0.044*C	0.231 - 0.002*Tr + 0.065*C	0.434 - 0.015*Tr + 0.108*C				
Path IO-ZI (for pins HYS	ST)						
F-1	0.005 + 0.101*C	0.007 + 0.149*C	0.011 + 0.230*C				
R-1	0.004 + 0.056*C	0.006 + 0.089*C	0.010 + 0.147*C				
F-0	0.005 + 0.101*C	0.007 + 0.148*C	0.011 + 0.230*C				
R-0	0.004 + 0.056*C	0.006 + 0.088*C	0.010 + 0.147*C				
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)						
F-101	0.188 + 0.043*C	0.307 - 0.002*Tr + 0.065*C	0.573 - 0.008*Tr + 0.108*C				
R-101	0.504 - 0.002*Tr + 0.014*C	0.871 + 0.021*C	1.669 - 0.007*Tr + 0.037*C				



F-001	0.134 - 0.002*Tr + 0.044*C	0.222 - 0.003*Tr + 0.065*C	0.412 + 0.005*Tr + 0.108*C
R-001	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.004*Tr + 0.036*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.438 + 0.014*C	0.750 - 0.001*Tr + 0.021*C	1.428 + 0.003*Tr + 0.036*C
ZL-01	0.141 + 0.002*Tr + 0.044*C	0.230 + 0.065*C	0.428 + 0.003*Tr + 0.108*C
ZH-11	0.507 - 0.002*Tr + 0.014*C	0.874 + 0.002*Tr + 0.021*C	1.679 - 0.001*Tr + 0.037*C
ZL-11	0.194 - 0.001*Tr + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.586 + 0.005*Tr + 0.107*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.507 - 0.002*Tr + 0.014*C	0.873 + 0.004*Tr + 0.021*C	1.681 - 0.013*Tr + 0.037*C
ZL-011	0.193 + 0.043*C	0.315 + 0.003*Tr + 0.064*C	0.587 + 0.107*C
ZH-110	0.507 + 0.014*C	0.875 - 0.002*Tr + 0.021*C	1.682 - 0.018*Tr + 0.037*C
ZL-110	0.194 + 0.043*C	0.317 - 0.006*Tr + 0.064*C	0.590 - 0.005*Tr + 0.107*C
ZH-001	0.437 + 0.014*C	0.748 + 0.021*C	1.427 - 0.006*Tr + 0.036*C
ZL-001	0.140 + 0.001*Tr + 0.044*C	0.230 + 0.065*C	0.432 - 0.002*Tr + 0.108*C
ZH-100	0.437 + 0.014*C	0.751 - 0.003*Tr + 0.021*C	1.429 - 0.006*Tr + 0.036*C
ZL-100	0.141 + 0.044*C	0.231 + 0.065*C	0.431 - 0.005*Tr + 0.108*C
Path TM-IO (for pins A E			
F-10100	0.186 + 0.003*Tr + 0.043*C	0.306 + 0.002*Tr + 0.064*C	0.571 - 0.005*Tr + 0.107*C
R-10100	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.004*Tr + 0.037*C
F-00110	0.187 - 0.003*Tr + 0.043*C	0.308 - 0.003*Tr + 0.064*C	0.568 + 0.008*Tr + 0.108*C
R-00110	0.504 - 0.001*Tr + 0.014*C	0.871 + 0.021*C	1.668 - 0.007*Tr + 0.037*C
F-10000	0.131 + 0.003*Tr + 0.044*C	0.222 - 0.006*Tr + 0.065*C	0.413 + 0.003*Tr + 0.108*C
R-10000	0.436 + 0.014*C	0.744 + 0.021*C	1.418 - 0.002*Tr + 0.036*C
F-00010	0.132 + 0.044*C	0.223 - 0.006*Tr + 0.065*C	0.412 + 0.006*Tr + 0.108*C
R-00010	0.435 + 0.014*C	0.744 - 0.001*Tr + 0.021*C	1.419 - 0.006*Tr + 0.036*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.286e-06
typ 1.00 25	2.760e-05	1.122e-05
worst 0.90 125	3.633e-04	1.710e-04

Pin Cycle	Internal Energy (uW/MHz)					
Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min	worst 0.90 125 (Max
					values)	values)
For vdd						



IO tog-	0.464 +	0.583 +	0.357 +	0.455 +	0.282 +	0.358 +
gling/Output	0.129*Tr	0.409*Tr	0.059*Tr	0.191*Tr	0.040*Tr	0.131*Tr
stable						
ZI toggling	0.264	0.266 +	0.201	0.204 +	0.157	0.158 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	6.641 +	7.795 +	5.276 +	6.080 +	4.164 -	4.757 -
gling/Output	0.009*Tr	0.024*Tr	0.014*Tr	0.011*Tr	0.002*Tr	0.010*Tr
stable						
ZI toggling	0.303 +	0.456 +	0.225 +	0.332 +	0.173 +	0.240 +
	0.236*Tr	0.486*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.086*Tr



BD8SCARUDQPCH_EXT_CSF_1V8_CL_LIN

Cell Description

BD8SCARUDQPCH_EXT_CSF_1V8_CL_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

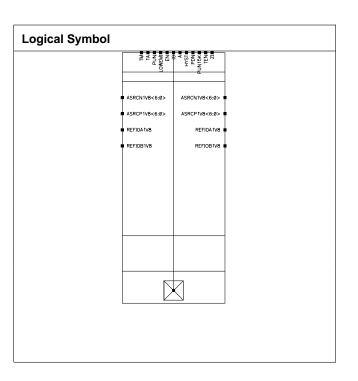
Physical Dimensions

Area(um2): 4252.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)			
	best 1.10 -40	typ 1.00 25	worst 0.90 125	



A Input Cap.	0.0258	0.0248	0.0240
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0196	0.0193	0.0190
HYST Input Cap.	0.0146	0.0143	0.0141
IO Input Cap.	1.5456	1.5420	1.5404
IO Max Load	201.546	201.542	201.540
LOWEMI Input Cap.	0.0107	0.0107	0.0107
PDN Input Cap.	0.0057	0.0057	0.0057
PUN Input Cap.	0.0114	0.0114	0.0114
PUN15K Input Cap.	0.0101	0.0098	0.0096
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0268	0.0258	0.0250
TEN Input Cap.	0.0184	0.0180	0.0178
TM Input Cap.	0.0331	0.0324	0.0323
ZI Max Load	0.200	0.200	0.200

Pin Parameter		Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.313 + 0.190*Tr + 0.044*C	2.156 + 0.220*Tr + 0.065*C	3.928 + 0.239*Tr + 0.108*C
R-010	2.574 + 0.038*Tr + 0.025*C	4.504 + 0.081*Tr + 0.039*C	8.434 + 0.123*Tr + 0.072*C
F-000	0.963 + 0.184*Tr + 0.042*C	1.548 + 0.217*Tr + 0.062*C	2.786 + 0.245*Tr + 0.103*C
R-000	1.761 + 0.038*Tr + 0.020*C	3.052 + 0.086*Tr + 0.032*C	5.706 + 0.127*Tr + 0.057*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.678 + 0.138*Tr	0.943 + 0.189*Tr	1.486 + 0.249*Tr
LZ-10	0.380 + 0.136*Tr	0.542 + 0.193*Tr	0.872 + 0.249*Tr
HZ-00	0.678 + 0.143*Tr	0.939 + 0.197*Tr	1.492 + 0.241*Tr
LZ-00	0.380 + 0.136*Tr	0.541 + 0.193*Tr	0.872 + 0.250*Tr
ZH-10	2.603 + 0.200*Tr + 0.025*C	4.556 + 0.245*Tr + 0.040*C	8.528 + 0.281*Tr + 0.072*C
ZL-10	1.352 + 0.195*Tr + 0.044*C	2.232 + 0.255*Tr + 0.065*C	4.076 + 0.273*Tr + 0.108*C
ZH-00	1.778 + 0.200*Tr + 0.020*C	3.084 + 0.246*Tr + 0.032*C	5.760 + 0.278*Tr + 0.057*C
ZL-00	0.965 + 0.192*Tr + 0.042*C	1.582 + 0.240*Tr + 0.062*C	2.866 + 0.280*Tr + 0.103*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.353 + 0.226*Tr + 0.105*C	0.492 + 0.264*Tr + 0.193*C	0.721 + 0.305*Tr + 0.295*C
R-1	0.351 + 0.209*Tr + 0.062*C	0.477 + 0.236*Tr + 0.130*C	0.687 + 0.270*Tr + 0.203*C
F-0	0.321 + 0.067*Tr + 0.139*C	0.455 + 0.087*Tr + 0.198*C	0.686 + 0.119*Tr + 0.301*C
R-0	0.327 + 0.029*Tr + 0.083*C	0.457 + 0.046*Tr + 0.127*C	0.672 + 0.076*Tr + 0.206*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.312 + 0.192*Tr + 0.044*C	2.156 + 0.217*Tr + 0.065*C	3.930 + 0.246*Tr + 0.108*C
R-101	2.575 + 0.039*Tr + 0.025*C	4.503 + 0.085*Tr + 0.039*C	8.431 + 0.130*Tr + 0.072*C
F-001	0.963 + 0.187*Tr + 0.042*C	1.547 + 0.215*Tr + 0.062*C	2.789 + 0.243*Tr + 0.103*C
R-001	1.760 + 0.040*Tr + 0.020*C	3.052 + 0.087*Tr + 0.032*C	5.704 + 0.127*Tr + 0.057*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.682 + 0.136*Tr	0.939 + 0.197*Tr	1.484 + 0.257*Tr
LZ-01	0.380 + 0.137*Tr	0.540 + 0.195*Tr	0.870 + 0.253*Tr
HZ-11	0.678 + 0.139*Tr	0.942 + 0.191*Tr	1.485 + 0.268*Tr
LZ-11	0.380 + 0.136*Tr	0.540 + 0.195*Tr	0.871 + 0.251*Tr
ZH-01	1.777 + 0.201*Tr + 0.020*C	3.084 + 0.244*Tr + 0.032*C	5.763 + 0.276*Tr + 0.057*C
ZL-01	0.962 + 0.197*Tr + 0.042*C	1.579 + 0.244*Tr + 0.062*C	2.864 + 0.280*Tr + 0.103*C
ZH-11	2.601 + 0.203*Tr + 0.025*C	4.557 + 0.243*Tr + 0.040*C	8.530 + 0.278*Tr + 0.072*C
ZL-11	1.351 + 0.200*Tr + 0.044*C	2.236 + 0.241*Tr + 0.065*C	4.072 + 0.297*Tr + 0.108*C



Path TM-IO (for pins EN	LOWEMI TEN)		
HZ-011	0.677 + 0.164*Tr	0.937 + 0.233*Tr	1.479 + 0.297*Tr
LZ-011	0.249 + 0.048*Tr	0.352 + 0.105*Tr	0.555 + 0.170*Tr
HZ-110	0.695 + 0.224*Tr	0.967 + 0.252*Tr	1.535 + 0.275*Tr
LZ-110	0.269 + 0.236*Tr	0.381 + 0.277*Tr	0.600 + 0.316*Tr
HZ-001	0.680 + 0.163*Tr	0.936 + 0.231*Tr	1.475 + 0.301*Tr
LZ-001	0.250 + 0.051*Tr	0.352 + 0.108*Tr	0.555 + 0.175*Tr
HZ-100	0.696 + 0.223*Tr	0.966 + 0.251*Tr	1.522 + 0.297*Tr
LZ-100	0.269 + 0.236*Tr	0.381 + 0.276*Tr	0.600 + 0.315*Tr
ZH-011	2.599 + 0.230*Tr + 0.025*C	4.550 + 0.278*Tr + 0.040*C	8.518 + 0.324*Tr + 0.072*C
ZL-011	1.350 + 0.231*Tr + 0.044*C	2.230 + 0.280*Tr + 0.065*C	4.070 + 0.301*Tr + 0.108*C
ZH-110	2.610 + 0.010*Tr + 0.025*C	4.567 + 0.055*Tr + 0.040*C	8.544 + 0.090*Tr + 0.072*C
ZL-110	1.361 + 0.026*Tr + 0.044*C	2.249 + 0.058*Tr + 0.065*C	4.098 + 0.120*Tr + 0.108*C
ZH-001	1.775 + 0.230*Tr + 0.020*C	3.077 + 0.280*Tr + 0.032*C	5.749 + 0.325*Tr + 0.057*C
ZL-001	0.961 + 0.221*Tr + 0.042*C	1.576 + 0.277*Tr + 0.062*C	2.849 + 0.335*Tr + 0.103*C
ZH-100	1.785 + 0.010*Tr + 0.020*C	3.095 + 0.054*Tr + 0.032*C	5.777 + 0.094*Tr + 0.057*C
ZL-100	0.974 + 0.013*Tr + 0.042*C	1.593 + 0.066*Tr + 0.062*C	2.886 + 0.109*Tr + 0.103*C
Path TM-IO (for pins A B	EN LOWEMI TA TEN)		
F-10100	1.320 + 0.014*Tr + 0.044*C	2.166 + 0.053*Tr + 0.065*C	3.944 + 0.100*Tr + 0.108*C
R-10100	2.593 + 0.231*Tr + 0.025*C	4.529 + 0.265*Tr + 0.039*C	8.469 + 0.306*Tr + 0.072*C
F-00110	1.308 + 0.206*Tr + 0.044*C	2.148 + 0.233*Tr + 0.065*C	3.919 + 0.268*Tr + 0.108*C
R-00110	2.572 + 0.038*Tr + 0.025*C	4.499 + 0.089*Tr + 0.039*C	8.427 + 0.142*Tr + 0.072*C
F-10000	0.970 + 0.010*Tr + 0.042*C	1.554 + 0.068*Tr + 0.062*C	2.801 + 0.108*Tr + 0.103*C
R-10000	1.778 + 0.232*Tr + 0.020*C	3.077 + 0.267*Tr + 0.032*C	5.741 + 0.309*Tr + 0.057*C
F-00010	0.956 + 0.204*Tr + 0.042*C	1.538 + 0.242*Tr + 0.062*C	2.773 + 0.279*Tr + 0.103*C
R-00010	1.758 + 0.038*Tr + 0.020*C	3.047 + 0.092*Tr + 0.032*C	5.698 + 0.144*Tr + 0.057*C

Event	Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN L	OWEMI TM)					
F-010	0.244 - 0.002*Tr + 0.032*C	0.406 + 0.048*C	0.762 - 0.008*Tr + 0.080*C			
R-010	0.637 + 0.001*Tr + 0.012*C	1.098 + 0.002*Tr + 0.018*C	2.110 + 0.002*Tr + 0.032*C			
F-000	0.146 - 0.002*Tr + 0.033*C	0.249 + 0.049*C	0.475 + 0.081*C			
R-000	0.417 - 0.002*Tr + 0.011*C	0.718 - 0.001*Tr + 0.016*C	1.375 + 0.003*Tr + 0.029*C			
Path EN-IO (for pins LO	WEMITM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.640 - 0.002*Tr + 0.012*C	1.103 + 0.018*C	2.122 + 0.002*Tr + 0.031*C			
ZL-10	0.256 + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.784 - 0.006*Tr + 0.080*C			
ZH-00	0.419 - 0.002*Tr + 0.011*C	0.723 + 0.016*C	1.389 - 0.001*Tr + 0.029*C			
ZL-00	0.162 + 0.033*C	0.267 - 0.003*Tr + 0.049*C	0.498 + 0.002*Tr + 0.081*C			
Path IO-ZI (for pins HYS	ST)					
F-1	0.004 + 0.101*C	0.005 + 0.148*C	0.008 + 0.230*C			
R-1	0.003 + 0.057*C	0.005 + 0.089*C	0.007 + 0.146*C			
F-0	0.004 + 0.101*C	0.005 + 0.147*C	0.008 + 0.229*C			
R-0	0.003 + 0.057*C	0.005 + 0.088*C	0.007 + 0.146*C			
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)					
F-101	0.244 - 0.002*Tr + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.761 - 0.002*Tr + 0.080*C			
R-101	0.637 + 0.012*C	1.098 + 0.001*Tr + 0.018*C	2.108 + 0.005*Tr + 0.032*C			



F-001	0.146 + 0.033*C	0.250 - 0.004*Tr + 0.049*C	0.473 + 0.001*Tr + 0.081*C
R-001	0.417 + 0.011*C	0.717 + 0.002*Tr + 0.016*C	1.381 - 0.005*Tr + 0.029*C
Path TEN-IO (for pins L	OWEMI TM)		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.420 - 0.002*Tr + 0.011*C	0.724 + 0.016*C	1.387 + 0.001*Tr + 0.029*C
ZL-01	0.161 + 0.001*Tr + 0.033*C	0.267 - 0.004*Tr + 0.049*C	0.497 + 0.002*Tr + 0.081*C
ZH-11	0.641 - 0.002*Tr + 0.012*C	1.103 + 0.002*Tr + 0.018*C	2.123 + 0.008*Tr + 0.031*C
ZL-11	0.255 + 0.032*C	0.420 - 0.006*Tr + 0.048*C	0.778 + 0.011*Tr + 0.080*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.640 + 0.012*C	1.102 + 0.018*C	2.123 + 0.031*C
ZL-011	0.256 - 0.001*Tr + 0.032*C	0.419 - 0.004*Tr + 0.048*C	0.782 - 0.011*Tr + 0.080*C
ZH-110	0.641 - 0.004*Tr + 0.012*C	1.103 + 0.018*C	2.120 + 0.007*Tr + 0.032*C
ZL-110	0.256 - 0.003*Tr + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.781 + 0.002*Tr + 0.080*C
ZH-001	0.419 - 0.002*Tr + 0.011*C	0.724 - 0.002*Tr + 0.016*C	1.387 - 0.002*Tr + 0.029*C
ZL-001	0.162 + 0.033*C	0.267 - 0.002*Tr + 0.049*C	0.493 + 0.012*Tr + 0.081*C
ZH-100	0.419 - 0.001*Tr + 0.011*C	0.721 + 0.004*Tr + 0.016*C	1.390 - 0.006*Tr + 0.029*C
ZL-100	0.162 + 0.033*C	0.267 + 0.049*C	0.499 - 0.005*Tr + 0.081*C
Path TM-IO (for pins A			
F-10100	0.244 - 0.002*Tr + 0.032*C	0.406 - 0.002*Tr + 0.048*C	0.759 - 0.002*Tr + 0.080*C
R-10100	0.636 - 0.001*Tr + 0.012*C	1.098 - 0.001*Tr + 0.018*C	2.108 + 0.003*Tr + 0.032*C
F-00110	0.244 + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.760 - 0.007*Tr + 0.080*C
R-00110	0.637 + 0.012*C	1.098 + 0.018*C	2.107 + 0.006*Tr + 0.032*C
F-10000	0.146 + 0.033*C	0.249 + 0.049*C	0.474 + 0.081*C
R-10000	0.417 + 0.011*C	0.718 + 0.002*Tr + 0.016*C	1.379 - 0.003*Tr + 0.029*C
F-00010	0.145 + 0.033*C	0.249 + 0.002*Tr + 0.049*C	0.471 + 0.009*Tr + 0.081*C
R-00010	0.417 - 0.001*Tr + 0.011*C	0.719 - 0.004*Tr + 0.016*C	1.378 - 0.004*Tr + 0.029*C

	Default Leakage Power (mW)	vdd	vdde1v8
Ì	best 1.10 -40	4.383e-05	6.580e-06
	typ 1.00 25	2.760e-05	1.235e-05
	worst 0.90 125	3.633e-04	1.885e-04

Pin Cycle	Internal Energy (uW/MHz)					
FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog-	0.440 +	0.560 +	0.336 +	0.435 +	0.265 +	0.343 +
gling/Output	0.131*Tr	0.408*Tr	0.058*Tr	0.192*Tr	0.040*Tr	0.130*Tr
stable						
ZI toggling	0.243	0.246 +	0.184	0.186 +	0.143	0.143 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	7.192 -	8.939 -	5.701 +	6.761 +	4.482 +	5.213 +
gling/Output	0.022*Tr	0.025*Tr	0.006*Tr	0.032*Tr	0.058*Tr	0.056*Tr
stable						
ZI toggling	0.303 +	0.450 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.236*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD8SCARUDQPCH_EXT_CSF_1V8_FC_INNER

Cell Description

BD8SCARUDQPCH_EXT_CSF_1V8_FC_INNER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
rarameter	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0258	0.0248	0.0240
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0196	0.0193	0.0190
HYST Input Cap.	0.0146	0.0143	0.0141
IO Input Cap.	1.5456	1.5420	1.5404
IO Max Load	201.546	201.542	201.540
LOWEMI Input Cap.	0.0107	0.0107	0.0107
PDN Input Cap.	0.0057	0.0057	0.0057
PUN Input Cap.	0.0114	0.0114	0.0114
PUN15K Input Cap.	0.0101	0.0098	0.0096
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0268	0.0258	0.0250
TEN Input Cap.	0.0184	0.0180	0.0178
TM Input Cap.	0.0331	0.0324	0.0323
ZI Max Load	0.200	0.200	0.200

Pin	Parameter		Value	
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.313 + 0.190*Tr + 0.044*C	2.156 + 0.220*Tr + 0.065*C	3.928 + 0.239*Tr + 0.108*C
R-010	2.574 + 0.038*Tr + 0.025*C	4.504 + 0.081*Tr + 0.039*C	8.434 + 0.123*Tr + 0.072*C
F-000	0.963 + 0.184*Tr + 0.042*C	1.548 + 0.217*Tr + 0.062*C	2.786 + 0.245*Tr + 0.103*C
R-000	1.761 + 0.038*Tr + 0.020*C	3.052 + 0.086*Tr + 0.032*C	5.706 + 0.127*Tr + 0.057*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.678 + 0.138*Tr	0.943 + 0.189*Tr	1.486 + 0.249*Tr
LZ-10	0.380 + 0.136*Tr	0.542 + 0.193*Tr	0.872 + 0.249*Tr
HZ-00	0.678 + 0.143*Tr	0.939 + 0.197*Tr	1.492 + 0.241*Tr
LZ-00	0.380 + 0.136*Tr	0.541 + 0.193*Tr	0.872 + 0.250*Tr
ZH-10	2.603 + 0.200*Tr + 0.025*C	4.556 + 0.245*Tr + 0.040*C	8.528 + 0.281*Tr + 0.072*C
ZL-10	1.352 + 0.195*Tr + 0.044*C	2.232 + 0.255*Tr + 0.065*C	4.076 + 0.273*Tr + 0.108*C
ZH-00	1.778 + 0.200*Tr + 0.020*C	3.084 + 0.246*Tr + 0.032*C	5.760 + 0.278*Tr + 0.057*C
ZL-00	0.965 + 0.192*Tr + 0.042*C	1.582 + 0.240*Tr + 0.062*C	2.866 + 0.280*Tr + 0.103*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.353 + 0.226*Tr + 0.105*C	0.492 + 0.264*Tr + 0.193*C	0.721 + 0.305*Tr + 0.295*C
R-1	0.351 + 0.209*Tr + 0.062*C	0.477 + 0.236*Tr + 0.130*C	0.687 + 0.270*Tr + 0.203*C
F-0	0.321 + 0.067*Tr + 0.139*C	0.455 + 0.087*Tr + 0.198*C	0.686 + 0.119*Tr + 0.301*C
R-0	0.327 + 0.029*Tr + 0.083*C	0.457 + 0.046*Tr + 0.127*C	0.672 + 0.076*Tr + 0.206*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.312 + 0.192*Tr + 0.044*C	2.156 + 0.217*Tr + 0.065*C	3.930 + 0.246*Tr + 0.108*C
R-101	2.575 + 0.039*Tr + 0.025*C	4.503 + 0.085*Tr + 0.039*C	8.431 + 0.130*Tr + 0.072*C
F-001	0.963 + 0.187*Tr + 0.042*C	1.547 + 0.215*Tr + 0.062*C	2.789 + 0.243*Tr + 0.103*C
R-001	1.760 + 0.040*Tr + 0.020*C	3.052 + 0.087*Tr + 0.032*C	5.704 + 0.127*Tr + 0.057*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.682 + 0.136*Tr	0.939 + 0.197*Tr	1.484 + 0.257*Tr
LZ-01	0.380 + 0.137*Tr	0.540 + 0.195*Tr	0.870 + 0.253*Tr
HZ-11	0.678 + 0.139*Tr	0.942 + 0.191*Tr	1.485 + 0.268*Tr
LZ-11	0.380 + 0.136*Tr	0.540 + 0.195*Tr	0.871 + 0.251*Tr
ZH-01	1.777 + 0.201*Tr + 0.020*C	3.084 + 0.244*Tr + 0.032*C	5.763 + 0.276*Tr + 0.057*C
ZL-01	0.962 + 0.197*Tr + 0.042*C	1.579 + 0.244*Tr + 0.062*C	2.864 + 0.280*Tr + 0.103*C
ZH-11	2.601 + 0.203*Tr + 0.025*C	4.557 + 0.243*Tr + 0.040*C	8.530 + 0.278*Tr + 0.072*C
ZL-11	1.351 + 0.200*Tr + 0.044*C	2.236 + 0.241*Tr + 0.065*C	4.072 + 0.297*Tr + 0.108*C



Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.677 + 0.164*Tr	0.937 + 0.233*Tr	1.479 + 0.297*Tr			
LZ-011	0.249 + 0.048*Tr	0.352 + 0.105*Tr	0.555 + 0.170*Tr			
HZ-110	0.695 + 0.224*Tr	0.967 + 0.252*Tr	1.535 + 0.275*Tr			
LZ-110	0.269 + 0.236*Tr	0.381 + 0.277*Tr	0.600 + 0.316*Tr			
HZ-001	0.680 + 0.163*Tr	0.936 + 0.231*Tr	1.475 + 0.301*Tr			
LZ-001	0.250 + 0.051*Tr	0.352 + 0.108*Tr	0.555 + 0.175*Tr			
HZ-100	0.696 + 0.223*Tr	0.966 + 0.251*Tr	1.522 + 0.297*Tr			
LZ-100	0.269 + 0.236*Tr	0.381 + 0.276*Tr	0.600 + 0.315*Tr			
ZH-011	2.599 + 0.230*Tr + 0.025*C	4.550 + 0.278*Tr + 0.040*C	8.518 + 0.324*Tr + 0.072*C			
ZL-011	1.350 + 0.231*Tr + 0.044*C	2.230 + 0.280*Tr + 0.065*C	4.070 + 0.301*Tr + 0.108*C			
ZH-110	2.610 + 0.010*Tr + 0.025*C	4.567 + 0.055*Tr + 0.040*C	8.544 + 0.090*Tr + 0.072*C			
ZL-110	1.361 + 0.026*Tr + 0.044*C	2.249 + 0.058*Tr + 0.065*C	4.098 + 0.120*Tr + 0.108*C			
ZH-001	1.775 + 0.230*Tr + 0.020*C	3.077 + 0.280*Tr + 0.032*C	5.749 + 0.325*Tr + 0.057*C			
ZL-001	0.961 + 0.221*Tr + 0.042*C	1.576 + 0.277*Tr + 0.062*C	2.849 + 0.335*Tr + 0.103*C			
ZH-100	1.785 + 0.010*Tr + 0.020*C	3.095 + 0.054*Tr + 0.032*C	5.777 + 0.094*Tr + 0.057*C			
ZL-100	0.974 + 0.013*Tr + 0.042*C	1.593 + 0.066*Tr + 0.062*C	2.886 + 0.109*Tr + 0.103*C			
Path TM-IO (for pins A B	EN LOWEMI TA TEN)					
F-10100	1.320 + 0.014*Tr + 0.044*C	2.166 + 0.053*Tr + 0.065*C	3.944 + 0.100*Tr + 0.108*C			
R-10100	2.593 + 0.231*Tr + 0.025*C	4.529 + 0.265*Tr + 0.039*C	8.469 + 0.306*Tr + 0.072*C			
F-00110	1.308 + 0.206*Tr + 0.044*C	2.148 + 0.233*Tr + 0.065*C	3.919 + 0.268*Tr + 0.108*C			
R-00110	2.572 + 0.038*Tr + 0.025*C	4.499 + 0.089*Tr + 0.039*C	8.427 + 0.142*Tr + 0.072*C			
F-10000	0.970 + 0.010*Tr + 0.042*C	1.554 + 0.068*Tr + 0.062*C	2.801 + 0.108*Tr + 0.103*C			
R-10000	1.778 + 0.232*Tr + 0.020*C	3.077 + 0.267*Tr + 0.032*C	5.741 + 0.309*Tr + 0.057*C			
F-00010	0.956 + 0.204*Tr + 0.042*C	1.538 + 0.242*Tr + 0.062*C	2.773 + 0.279*Tr + 0.103*C			
R-00010	1.758 + 0.038*Tr + 0.020*C	3.047 + 0.092*Tr + 0.032*C	5.698 + 0.144*Tr + 0.057*C			

Event	Value (as a function of C in pF and Tr in nS)				
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125		
Path A-IO (for pins EN LOWEMI TM)					
F-010	0.244 - 0.002*Tr + 0.032*C	0.406 + 0.048*C	0.762 - 0.008*Tr + 0.080*C		
R-010	0.637 + 0.001*Tr + 0.012*C	1.098 + 0.002*Tr + 0.018*C	2.110 + 0.002*Tr + 0.032*C		
F-000	0.146 - 0.002*Tr + 0.033*C	0.249 + 0.049*C	0.475 + 0.081*C		
R-000	0.417 - 0.002*Tr + 0.011*C	0.718 - 0.001*Tr + 0.016*C	1.375 + 0.003*Tr + 0.029*C		
Path EN-IO (for pins LO	WEMITM)				
HZ-10	0.000	0.000	0.000		
LZ-10	0.000	0.000	0.000		
HZ-00	0.000	0.000	0.000		
LZ-00	0.000	0.000	0.000		
ZH-10	0.640 - 0.002*Tr + 0.012*C	1.103 + 0.018*C	2.122 + 0.002*Tr + 0.031*C		
ZL-10	0.256 + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.784 - 0.006*Tr + 0.080*C		
ZH-00	0.419 - 0.002*Tr + 0.011*C	0.723 + 0.016*C	1.389 - 0.001*Tr + 0.029*C		
ZL-00	0.162 + 0.033*C	0.267 - 0.003*Tr + 0.049*C	0.498 + 0.002*Tr + 0.081*C		
Path IO-ZI (for pins HYS	ST)				
F-1	0.004 + 0.101*C	0.005 + 0.148*C	0.008 + 0.230*C		
R-1	0.003 + 0.057*C	0.005 + 0.089*C	0.007 + 0.146*C		
F-0	0.004 + 0.101*C	0.005 + 0.147*C	0.008 + 0.229*C		
R-0	0.003 + 0.057*C	0.005 + 0.088*C	0.007 + 0.146*C		
Path TA-IO (for pins LOWEMI TEN TM)					
F-101	0.244 - 0.002*Tr + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.761 - 0.002*Tr + 0.080*C		
R-101	0.637 + 0.012*C	1.098 + 0.001*Tr + 0.018*C	2.108 + 0.005*Tr + 0.032*C		



F-001	0.146 + 0.033*C	0.250 - 0.004*Tr + 0.049*C	0.473 + 0.001*Tr + 0.081*C			
R-001	0.417 + 0.011*C	0.717 + 0.002*Tr + 0.016*C	1.381 - 0.005*Tr + 0.029*C			
Path TEN-IO (for pins LOWEMI TM)						
HZ-01	0.000	0.000	0.000			
LZ-01	0.000	0.000	0.000			
HZ-11	0.000	0.000	0.000			
LZ-11	0.000	0.000	0.000			
ZH-01	0.420 - 0.002*Tr + 0.011*C	0.724 + 0.016*C	1.387 + 0.001*Tr + 0.029*C			
ZL-01	0.161 + 0.001*Tr + 0.033*C	0.267 - 0.004*Tr + 0.049*C	0.497 + 0.002*Tr + 0.081*C			
ZH-11	0.641 - 0.002*Tr + 0.012*C	1.103 + 0.002*Tr + 0.018*C	2.123 + 0.008*Tr + 0.031*C			
ZL-11	0.255 + 0.032*C	0.420 - 0.006*Tr + 0.048*C	0.778 + 0.011*Tr + 0.080*C			
Path TM-IO (for pins El	N LOWEMI TEN)					
HZ-011	0.000	0.000	0.000			
LZ-011	0.000	0.000	0.000			
HZ-110	0.000	0.000	0.000			
LZ-110	0.000	0.000	0.000			
HZ-001	0.000	0.000	0.000			
LZ-001	0.000	0.000	0.000			
HZ-100	0.000	0.000	0.000			
LZ-100	0.000	0.000	0.000			
ZH-011	0.640 + 0.012*C	1.102 + 0.018*C	2.123 + 0.031*C			
ZL-011	0.256 - 0.001*Tr + 0.032*C	0.419 - 0.004*Tr + 0.048*C	0.782 - 0.011*Tr + 0.080*C			
ZH-110	0.641 - 0.004*Tr + 0.012*C	1.103 + 0.018*C	2.120 + 0.007*Tr + 0.032*C			
ZL-110	0.256 - 0.003*Tr + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.781 + 0.002*Tr + 0.080*C			
ZH-001	0.419 - 0.002*Tr + 0.011*C	0.724 - 0.002*Tr + 0.016*C	1.387 - 0.002*Tr + 0.029*C			
ZL-001	0.162 + 0.033*C	0.267 - 0.002*Tr + 0.049*C	0.493 + 0.012*Tr + 0.081*C			
ZH-100	0.419 - 0.001*Tr + 0.011*C	0.721 + 0.004*Tr + 0.016*C	1.390 - 0.006*Tr + 0.029*C			
ZL-100	0.162 + 0.033*C	0.267 + 0.049*C	0.499 - 0.005*Tr + 0.081*C			
Path TM-IO (for pins A						
F-10100	0.244 - 0.002*Tr + 0.032*C	0.406 - 0.002*Tr + 0.048*C	0.759 - 0.002*Tr + 0.080*C			
R-10100	0.636 - 0.001*Tr + 0.012*C	1.098 - 0.001*Tr + 0.018*C	2.108 + 0.003*Tr + 0.032*C			
F-00110	0.244 + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.760 - 0.007*Tr + 0.080*C			
R-00110	0.637 + 0.012*C	1.098 + 0.018*C	2.107 + 0.006*Tr + 0.032*C			
F-10000	0.146 + 0.033*C	0.249 + 0.049*C	0.474 + 0.081*C			
R-10000	0.417 + 0.011*C	0.718 + 0.002*Tr + 0.016*C	1.379 - 0.003*Tr + 0.029*C			
F-00010	0.145 + 0.033*C	0.249 + 0.002*Tr + 0.049*C	0.471 + 0.009*Tr + 0.081*C			
R-00010	0.417 - 0.001*Tr + 0.011*C	0.719 - 0.004*Tr + 0.016*C	1.378 - 0.004*Tr + 0.029*C			

	Default Leakage Power (mW)	vdd	vdde1v8
Ì	best 1.10 -40	4.383e-05	6.580e-06
	typ 1.00 25	2.760e-05	1.235e-05
	worst 0.90 125	3.633e-04	1.885e-04

Pin Cycle	Internal Energy (uW/MHz)					
Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min	worst 0.90 125 (Max
					values)	values)
For vdd						



IO tog- gling/Output	0.440 + 0.131*Tr	0.560 + 0.408*Tr	0.336 + 0.058*Tr	0.435 + 0.192*Tr	0.265 + 0.040*Tr	0.343 + 0.130*Tr
stable						
ZI toggling	0.243	0.246 +	0.184	0.186 +	0.143	0.143 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	7.192 -	8.939 -	5.701 +	6.761 +	4.482 +	5.213 +
gling/Output	0.022*Tr	0.025*Tr	0.006*Tr	0.032*Tr	0.058*Tr	0.056*Tr
stable						
ZI toggling	0.303 +	0.450 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.236*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD8SCARUDQPCH_EXT_CSF_1V8_FC_LIN

Cell Description

BD8SCARUDQPCH_EXT_CSF_1V8_FC_LIN

- The cell has "dont_use" attribute set in the Synopsys STE.
- The cell has "dont_touch" attribute set in the Synopsys STF.

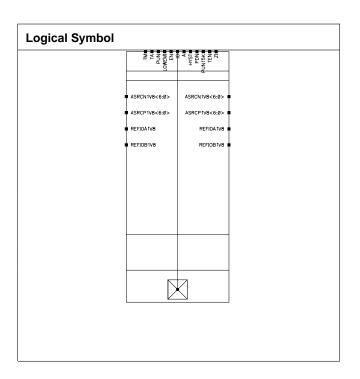
Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0258	0.0248	0.0240
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0196	0.0193	0.0190
HYST Input Cap.	0.0146	0.0143	0.0141
IO Input Cap.	1.5456	1.5420	1.5404
IO Max Load	201.546	201.542	201.540
LOWEMI Input Cap.	0.0107	0.0107	0.0107
PDN Input Cap.	0.0057	0.0057	0.0057
PUN Input Cap.	0.0114	0.0114	0.0114
PUN15K Input Cap.	0.0101	0.0098	0.0096
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0268	0.0258	0.0250
TEN Input Cap.	0.0184	0.0180	0.0178
TM Input Cap.	0.0331	0.0324	0.0323
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Input)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Output)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.313 + 0.190*Tr + 0.044*C	2.156 + 0.220*Tr + 0.065*C	3.928 + 0.239*Tr + 0.108*C
R-010	2.574 + 0.038*Tr + 0.025*C	4.504 + 0.081*Tr + 0.039*C	8.434 + 0.123*Tr + 0.072*C
F-000	0.963 + 0.184*Tr + 0.042*C	1.548 + 0.217*Tr + 0.062*C	2.786 + 0.245*Tr + 0.103*C
R-000	1.761 + 0.038*Tr + 0.020*C	3.052 + 0.086*Tr + 0.032*C	5.706 + 0.127*Tr + 0.057*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.678 + 0.138*Tr	0.943 + 0.189*Tr	1.486 + 0.249*Tr
LZ-10	0.380 + 0.136*Tr	0.542 + 0.193*Tr	0.872 + 0.249*Tr
HZ-00	0.678 + 0.143*Tr	0.939 + 0.197*Tr	1.492 + 0.241*Tr
LZ-00	0.380 + 0.136*Tr	0.541 + 0.193*Tr	0.872 + 0.250*Tr
ZH-10	2.603 + 0.200*Tr + 0.025*C	4.556 + 0.245*Tr + 0.040*C	8.528 + 0.281*Tr + 0.072*C
ZL-10	1.352 + 0.195*Tr + 0.044*C	2.232 + 0.255*Tr + 0.065*C	4.076 + 0.273*Tr + 0.108*C
ZH-00	1.778 + 0.200*Tr + 0.020*C	3.084 + 0.246*Tr + 0.032*C	5.760 + 0.278*Tr + 0.057*C
ZL-00	0.965 + 0.192*Tr + 0.042*C	1.582 + 0.240*Tr + 0.062*C	2.866 + 0.280*Tr + 0.103*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.353 + 0.226*Tr + 0.105*C	0.492 + 0.264*Tr + 0.193*C	0.721 + 0.305*Tr + 0.295*C
R-1	0.351 + 0.209*Tr + 0.062*C	0.477 + 0.236*Tr + 0.130*C	0.687 + 0.270*Tr + 0.203*C
F-0	0.321 + 0.067*Tr + 0.139*C	0.455 + 0.087*Tr + 0.198*C	0.686 + 0.119*Tr + 0.301*C
R-0	0.327 + 0.029*Tr + 0.083*C	0.457 + 0.046*Tr + 0.127*C	0.672 + 0.076*Tr + 0.206*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.312 + 0.192*Tr + 0.044*C	2.156 + 0.217*Tr + 0.065*C	3.930 + 0.246*Tr + 0.108*C
R-101	2.575 + 0.039*Tr + 0.025*C	4.503 + 0.085*Tr + 0.039*C	8.431 + 0.130*Tr + 0.072*C
F-001	0.963 + 0.187*Tr + 0.042*C	1.547 + 0.215*Tr + 0.062*C	2.789 + 0.243*Tr + 0.103*C
R-001	1.760 + 0.040*Tr + 0.020*C	3.052 + 0.087*Tr + 0.032*C	5.704 + 0.127*Tr + 0.057*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.682 + 0.136*Tr	0.939 + 0.197*Tr	1.484 + 0.257*Tr
LZ-01	0.380 + 0.137*Tr	0.540 + 0.195*Tr	0.870 + 0.253*Tr
HZ-11	0.678 + 0.139*Tr	0.942 + 0.191*Tr	1.485 + 0.268*Tr
LZ-11	0.380 + 0.136*Tr	0.540 + 0.195*Tr	0.871 + 0.251*Tr
ZH-01	1.777 + 0.201*Tr + 0.020*C	3.084 + 0.244*Tr + 0.032*C	5.763 + 0.276*Tr + 0.057*C
ZL-01	0.962 + 0.197*Tr + 0.042*C	1.579 + 0.244*Tr + 0.062*C	2.864 + 0.280*Tr + 0.103*C
ZH-11	2.601 + 0.203*Tr + 0.025*C	4.557 + 0.243*Tr + 0.040*C	8.530 + 0.278*Tr + 0.072*C
ZL-11	1.351 + 0.200*Tr + 0.044*C	2.236 + 0.241*Tr + 0.065*C	4.072 + 0.297*Tr + 0.108*C



Path TM-IO (for pins EN	Path TM-IO (for pins EN LOWEMI TEN)							
HZ-011	0.677 + 0.164*Tr	0.937 + 0.233*Tr	1.479 + 0.297*Tr					
LZ-011	0.249 + 0.048*Tr	0.352 + 0.105*Tr	0.555 + 0.170*Tr					
HZ-110	0.695 + 0.224*Tr	0.967 + 0.252*Tr	1.535 + 0.275*Tr					
LZ-110	0.269 + 0.236*Tr	0.381 + 0.277*Tr	0.600 + 0.316*Tr					
HZ-001	0.680 + 0.163*Tr	0.936 + 0.231*Tr	1.475 + 0.301*Tr					
LZ-001	0.250 + 0.051*Tr	0.352 + 0.108*Tr	0.555 + 0.175*Tr					
HZ-100	0.696 + 0.223*Tr	0.966 + 0.251*Tr	1.522 + 0.297*Tr					
LZ-100	0.269 + 0.236*Tr	0.381 + 0.276*Tr	0.600 + 0.315*Tr					
ZH-011	2.599 + 0.230*Tr + 0.025*C	4.550 + 0.278*Tr + 0.040*C	8.518 + 0.324*Tr + 0.072*C					
ZL-011	1.350 + 0.231*Tr + 0.044*C	2.230 + 0.280*Tr + 0.065*C	4.070 + 0.301*Tr + 0.108*C					
ZH-110	2.610 + 0.010*Tr + 0.025*C	4.567 + 0.055*Tr + 0.040*C	8.544 + 0.090*Tr + 0.072*C					
ZL-110	1.361 + 0.026*Tr + 0.044*C	2.249 + 0.058*Tr + 0.065*C	4.098 + 0.120*Tr + 0.108*C					
ZH-001	1.775 + 0.230*Tr + 0.020*C	3.077 + 0.280*Tr + 0.032*C	5.749 + 0.325*Tr + 0.057*C					
ZL-001	0.961 + 0.221*Tr + 0.042*C	1.576 + 0.277*Tr + 0.062*C	2.849 + 0.335*Tr + 0.103*C					
ZH-100	1.785 + 0.010*Tr + 0.020*C	3.095 + 0.054*Tr + 0.032*C	5.777 + 0.094*Tr + 0.057*C					
ZL-100	0.974 + 0.013*Tr + 0.042*C	1.593 + 0.066*Tr + 0.062*C	2.886 + 0.109*Tr + 0.103*C					
Path TM-IO (for pins A B	EN LOWEMI TA TEN)							
F-10100	1.320 + 0.014*Tr + 0.044*C	2.166 + 0.053*Tr + 0.065*C	3.944 + 0.100*Tr + 0.108*C					
R-10100	2.593 + 0.231*Tr + 0.025*C	4.529 + 0.265*Tr + 0.039*C	8.469 + 0.306*Tr + 0.072*C					
F-00110	1.308 + 0.206*Tr + 0.044*C	2.148 + 0.233*Tr + 0.065*C	3.919 + 0.268*Tr + 0.108*C					
R-00110	2.572 + 0.038*Tr + 0.025*C	4.499 + 0.089*Tr + 0.039*C	8.427 + 0.142*Tr + 0.072*C					
F-10000	0.970 + 0.010*Tr + 0.042*C	1.554 + 0.068*Tr + 0.062*C	2.801 + 0.108*Tr + 0.103*C					
R-10000	1.778 + 0.232*Tr + 0.020*C	3.077 + 0.267*Tr + 0.032*C	5.741 + 0.309*Tr + 0.057*C					
F-00010	0.956 + 0.204*Tr + 0.042*C	1.538 + 0.242*Tr + 0.062*C	2.773 + 0.279*Tr + 0.103*C					
R-00010	1.758 + 0.038*Tr + 0.020*C	3.047 + 0.092*Tr + 0.032*C	5.698 + 0.144*Tr + 0.057*C					

Event	Value (as a function of C in pF and T	r in nS)	
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125	
Path A-IO (for pins EN L	OWEMI TM)			
F-010	0.244 - 0.002*Tr + 0.032*C	0.406 + 0.048*C	0.762 - 0.008*Tr + 0.080*C	
R-010	0.637 + 0.001*Tr + 0.012*C	1.098 + 0.002*Tr + 0.018*C	2.110 + 0.002*Tr + 0.032*C	
F-000	0.146 - 0.002*Tr + 0.033*C	0.249 + 0.049*C	0.475 + 0.081*C	
R-000	0.417 - 0.002*Tr + 0.011*C	0.718 - 0.001*Tr + 0.016*C	1.375 + 0.003*Tr + 0.029*C	
Path EN-IO (for pins LO	WEMITM)			
HZ-10	0.000	0.000	0.000	
LZ-10	0.000	0.000	0.000	
HZ-00	0.000	0.000	0.000	
LZ-00	0.000	0.000	0.000	
ZH-10	0.640 - 0.002*Tr + 0.012*C	1.103 + 0.018*C	2.122 + 0.002*Tr + 0.031*C	
ZL-10	0.256 + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.784 - 0.006*Tr + 0.080*C	
ZH-00	0.419 - 0.002*Tr + 0.011*C	0.723 + 0.016*C	1.389 - 0.001*Tr + 0.029*C	
ZL-00	0.162 + 0.033*C	0.267 - 0.003*Tr + 0.049*C	0.498 + 0.002*Tr + 0.081*C	
Path IO-ZI (for pins HYS	ST)			
F-1	0.004 + 0.101*C	0.005 + 0.148*C	0.008 + 0.230*C	
R-1	0.003 + 0.057*C	0.005 + 0.089*C	0.007 + 0.146*C	
F-0	0.004 + 0.101*C	0.005 + 0.147*C	0.008 + 0.229*C	
R-0	0.003 + 0.057*C	0.005 + 0.088*C	0.007 + 0.146*C	
Path TA-IO (for pins LO)	WEMI TEN TM)			
F-101	0.244 - 0.002*Tr + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.761 - 0.002*Tr + 0.080*C	
R-101	0.637 + 0.012*C	1.098 + 0.001*Tr + 0.018*C	2.108 + 0.005*Tr + 0.032*C	



F-001	0.146 + 0.033*C	0.250 - 0.004*Tr + 0.049*C	0.473 + 0.001*Tr + 0.081*C
R-001	0.417 + 0.011*C	0.717 + 0.002*Tr + 0.016*C	1.381 - 0.005*Tr + 0.029*C
Path TEN-IO (for pins L	OWEMI TM)		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.420 - 0.002*Tr + 0.011*C	0.724 + 0.016*C	1.387 + 0.001*Tr + 0.029*C
ZL-01	0.161 + 0.001*Tr + 0.033*C	0.267 - 0.004*Tr + 0.049*C	0.497 + 0.002*Tr + 0.081*C
ZH-11	0.641 - 0.002*Tr + 0.012*C	1.103 + 0.002*Tr + 0.018*C	2.123 + 0.008*Tr + 0.031*C
ZL-11	0.255 + 0.032*C	0.420 - 0.006*Tr + 0.048*C	0.778 + 0.011*Tr + 0.080*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.640 + 0.012*C	1.102 + 0.018*C	2.123 + 0.031*C
ZL-011	0.256 - 0.001*Tr + 0.032*C	0.419 - 0.004*Tr + 0.048*C	0.782 - 0.011*Tr + 0.080*C
ZH-110	0.641 - 0.004*Tr + 0.012*C	1.103 + 0.018*C	2.120 + 0.007*Tr + 0.032*C
ZL-110	0.256 - 0.003*Tr + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.781 + 0.002*Tr + 0.080*C
ZH-001	0.419 - 0.002*Tr + 0.011*C	0.724 - 0.002*Tr + 0.016*C	1.387 - 0.002*Tr + 0.029*C
ZL-001	0.162 + 0.033*C	0.267 - 0.002*Tr + 0.049*C	0.493 + 0.012*Tr + 0.081*C
ZH-100	0.419 - 0.001*Tr + 0.011*C	0.721 + 0.004*Tr + 0.016*C	1.390 - 0.006*Tr + 0.029*C
ZL-100	0.162 + 0.033*C	0.267 + 0.049*C	0.499 - 0.005*Tr + 0.081*C
Path TM-IO (for pins A			
F-10100	0.244 - 0.002*Tr + 0.032*C	0.406 - 0.002*Tr + 0.048*C	0.759 - 0.002*Tr + 0.080*C
R-10100	0.636 - 0.001*Tr + 0.012*C	1.098 - 0.001*Tr + 0.018*C	2.108 + 0.003*Tr + 0.032*C
F-00110	0.244 + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.760 - 0.007*Tr + 0.080*C
R-00110	0.637 + 0.012*C	1.098 + 0.018*C	2.107 + 0.006*Tr + 0.032*C
F-10000	0.146 + 0.033*C	0.249 + 0.049*C	0.474 + 0.081*C
R-10000	0.417 + 0.011*C	0.718 + 0.002*Tr + 0.016*C	1.379 - 0.003*Tr + 0.029*C
F-00010	0.145 + 0.033*C	0.249 + 0.002*Tr + 0.049*C	0.471 + 0.009*Tr + 0.081*C
R-00010	0.417 - 0.001*Tr + 0.011*C	0.719 - 0.004*Tr + 0.016*C	1.378 - 0.004*Tr + 0.029*C

	Default Leakage Power (mW)	vdd	vdde1v8
Ì	best 1.10 -40	4.383e-05	6.580e-06
	typ 1.00 25	2.760e-05	1.235e-05
	worst 0.90 125	3.633e-04	1.885e-04

Pin Cycle Internal Energy (uW/MHz)							
	Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min	worst 0.90 125 (Max
						values)	values)
	For vdd						



IO tog-	0.440 +	0.560 +	0.336 +	0.435 +	0.265 +	0.343 +
gling/Output	0.131*Tr	0.408*Tr	0.058*Tr	0.192*Tr	0.040*Tr	0.130*Tr
stable						
ZI toggling	0.243	0.246 +	0.184	0.186 +	0.143	0.143 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	7.192 -	8.939 -	5.701 +	6.761 +	4.482 +	5.213 +
gling/Output	0.022*Tr	0.025*Tr	0.006*Tr	0.032*Tr	0.058*Tr	0.056*Tr
stable						
ZI toggling	0.303 +	0.450 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.236*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD8SCARUDQPCH_EXT_CSF_1V8_FC_OUTER

Cell Description

BD8SCARUDQPCH_EXT_CSF_1V8_FC_OUTER

- The cell has "dont_use" attribute set in the Synopsys STF
- The cell has "dont_touch" attribute set in the Synopsys STF.

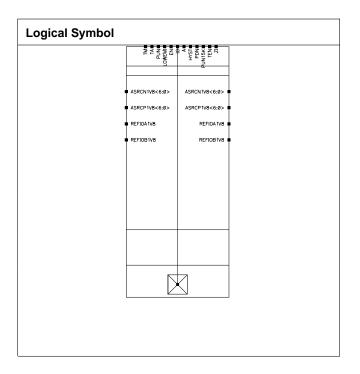
Physical Dimensions

Area(um2): 8307.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter		Value(pF)	
rarameter	best 1.10 -40	typ 1.00 25	worst 0.90 125



A Input Cap.	0.0258	0.0248	0.0240
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0196	0.0193	0.0190
HYST Input Cap.	0.0146	0.0143	0.0141
IO Input Cap.	1.5456	1.5420	1.5404
IO Max Load	201.546	201.542	201.540
LOWEMI Input Cap.	0.0107	0.0107	0.0107
PDN Input Cap.	0.0057	0.0057	0.0057
PUN Input Cap.	0.0114	0.0114	0.0114
PUN15K Input Cap.	0.0101	0.0098	0.0096
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0268	0.0258	0.0250
TEN Input Cap.	0.0184	0.0180	0.0178
TM Input Cap.	0.0331	0.0324	0.0323
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value		
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.313 + 0.190*Tr + 0.044*C	2.156 + 0.220*Tr + 0.065*C	3.928 + 0.239*Tr + 0.108*C
R-010	2.574 + 0.038*Tr + 0.025*C	4.504 + 0.081*Tr + 0.039*C	8.434 + 0.123*Tr + 0.072*C
F-000	0.963 + 0.184*Tr + 0.042*C	1.548 + 0.217*Tr + 0.062*C	2.786 + 0.245*Tr + 0.103*C
R-000	1.761 + 0.038*Tr + 0.020*C	3.052 + 0.086*Tr + 0.032*C	5.706 + 0.127*Tr + 0.057*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.678 + 0.138*Tr	0.943 + 0.189*Tr	1.486 + 0.249*Tr
LZ-10	0.380 + 0.136*Tr	0.542 + 0.193*Tr	0.872 + 0.249*Tr
HZ-00	0.678 + 0.143*Tr	0.939 + 0.197*Tr	1.492 + 0.241*Tr
LZ-00	0.380 + 0.136*Tr	0.541 + 0.193*Tr	0.872 + 0.250*Tr
ZH-10	2.603 + 0.200*Tr + 0.025*C	4.556 + 0.245*Tr + 0.040*C	8.528 + 0.281*Tr + 0.072*C
ZL-10	1.352 + 0.195*Tr + 0.044*C	2.232 + 0.255*Tr + 0.065*C	4.076 + 0.273*Tr + 0.108*C
ZH-00	1.778 + 0.200*Tr + 0.020*C	3.084 + 0.246*Tr + 0.032*C	5.760 + 0.278*Tr + 0.057*C
ZL-00	0.965 + 0.192*Tr + 0.042*C	1.582 + 0.240*Tr + 0.062*C	2.866 + 0.280*Tr + 0.103*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.353 + 0.226*Tr + 0.105*C	0.492 + 0.264*Tr + 0.193*C	0.721 + 0.305*Tr + 0.295*C
R-1	0.351 + 0.209*Tr + 0.062*C	0.477 + 0.236*Tr + 0.130*C	0.687 + 0.270*Tr + 0.203*C
F-0	0.321 + 0.067*Tr + 0.139*C	0.455 + 0.087*Tr + 0.198*C	0.686 + 0.119*Tr + 0.301*C
R-0	0.327 + 0.029*Tr + 0.083*C	0.457 + 0.046*Tr + 0.127*C	0.672 + 0.076*Tr + 0.206*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.312 + 0.192*Tr + 0.044*C	2.156 + 0.217*Tr + 0.065*C	3.930 + 0.246*Tr + 0.108*C
R-101	2.575 + 0.039*Tr + 0.025*C	4.503 + 0.085*Tr + 0.039*C	8.431 + 0.130*Tr + 0.072*C
F-001	0.963 + 0.187*Tr + 0.042*C	1.547 + 0.215*Tr + 0.062*C	2.789 + 0.243*Tr + 0.103*C
R-001	1.760 + 0.040*Tr + 0.020*C	3.052 + 0.087*Tr + 0.032*C	5.704 + 0.127*Tr + 0.057*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.682 + 0.136*Tr	0.939 + 0.197*Tr	1.484 + 0.257*Tr
LZ-01	0.380 + 0.137*Tr	0.540 + 0.195*Tr	0.870 + 0.253*Tr
HZ-11	0.678 + 0.139*Tr	0.942 + 0.191*Tr	1.485 + 0.268*Tr
LZ-11	0.380 + 0.136*Tr	0.540 + 0.195*Tr	0.871 + 0.251*Tr
ZH-01	1.777 + 0.201*Tr + 0.020*C	3.084 + 0.244*Tr + 0.032*C	5.763 + 0.276*Tr + 0.057*C
ZL-01	0.962 + 0.197*Tr + 0.042*C	1.579 + 0.244*Tr + 0.062*C	2.864 + 0.280*Tr + 0.103*C
ZH-11	2.601 + 0.203*Tr + 0.025*C	4.557 + 0.243*Tr + 0.040*C	8.530 + 0.278*Tr + 0.072*C
ZL-11	1.351 + 0.200*Tr + 0.044*C	2.236 + 0.241*Tr + 0.065*C	4.072 + 0.297*Tr + 0.108*C



Path TM-IO (for pins E	N LOWEMI TEN)		
HZ-011	0.677 + 0.164*Tr	0.937 + 0.233*Tr	1.479 + 0.297*Tr
LZ-011	0.249 + 0.048*Tr	0.352 + 0.105*Tr	0.555 + 0.170*Tr
HZ-110	0.695 + 0.224*Tr	0.967 + 0.252*Tr	1.535 + 0.275*Tr
LZ-110	0.269 + 0.236*Tr	0.381 + 0.277*Tr	0.600 + 0.316*Tr
HZ-001	0.680 + 0.163*Tr	0.936 + 0.231*Tr	1.475 + 0.301*Tr
LZ-001	0.250 + 0.051*Tr	0.352 + 0.108*Tr	0.555 + 0.175*Tr
HZ-100	0.696 + 0.223*Tr	0.966 + 0.251*Tr	1.522 + 0.297*Tr
LZ-100	0.269 + 0.236*Tr	0.381 + 0.276*Tr	0.600 + 0.315*Tr
ZH-011	2.599 + 0.230*Tr + 0.025*C	4.550 + 0.278*Tr + 0.040*C	8.518 + 0.324*Tr + 0.072*C
ZL-011	1.350 + 0.231*Tr + 0.044*C	2.230 + 0.280*Tr + 0.065*C	4.070 + 0.301*Tr + 0.108*C
ZH-110	2.610 + 0.010*Tr + 0.025*C	4.567 + 0.055*Tr + 0.040*C	8.544 + 0.090*Tr + 0.072*C
ZL-110	1.361 + 0.026*Tr + 0.044*C	2.249 + 0.058*Tr + 0.065*C	4.098 + 0.120*Tr + 0.108*C
ZH-001	1.775 + 0.230*Tr + 0.020*C	3.077 + 0.280*Tr + 0.032*C	5.749 + 0.325*Tr + 0.057*C
ZL-001	0.961 + 0.221*Tr + 0.042*C	1.576 + 0.277*Tr + 0.062*C	2.849 + 0.335*Tr + 0.103*C
ZH-100	1.785 + 0.010*Tr + 0.020*C	3.095 + 0.054*Tr + 0.032*C	5.777 + 0.094*Tr + 0.057*C
ZL-100	0.974 + 0.013*Tr + 0.042*C	1.593 + 0.066*Tr + 0.062*C	2.886 + 0.109*Tr + 0.103*C
Path TM-IO (for pins A	EN LOWEMI TA TEN)		
F-10100	1.320 + 0.014*Tr + 0.044*C	2.166 + 0.053*Tr + 0.065*C	3.944 + 0.100*Tr + 0.108*C
R-10100	2.593 + 0.231*Tr + 0.025*C	4.529 + 0.265*Tr + 0.039*C	8.469 + 0.306*Tr + 0.072*C
F-00110	1.308 + 0.206*Tr + 0.044*C	2.148 + 0.233*Tr + 0.065*C	3.919 + 0.268*Tr + 0.108*C
R-00110	2.572 + 0.038*Tr + 0.025*C	4.499 + 0.089*Tr + 0.039*C	8.427 + 0.142*Tr + 0.072*C
F-10000	0.970 + 0.010*Tr + 0.042*C	1.554 + 0.068*Tr + 0.062*C	2.801 + 0.108*Tr + 0.103*C
R-10000	1.778 + 0.232*Tr + 0.020*C	3.077 + 0.267*Tr + 0.032*C	5.741 + 0.309*Tr + 0.057*C
F-00010	0.956 + 0.204*Tr + 0.042*C	1.538 + 0.242*Tr + 0.062*C	2.773 + 0.279*Tr + 0.103*C
R-00010	1.758 + 0.038*Tr + 0.020*C	3.047 + 0.092*Tr + 0.032*C	5.698 + 0.144*Tr + 0.057*C

Event	Value (Value (as a function of C in pF and Tr in nS)				
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins E	N LOWEMI TM)					
F-010	0.244 - 0.002*Tr + 0.032*C	0.406 + 0.048*C	0.762 - 0.008*Tr + 0.080*C			
R-010	0.637 + 0.001*Tr + 0.012*C	1.098 + 0.002*Tr + 0.018*C	2.110 + 0.002*Tr + 0.032*C			
F-000	0.146 - 0.002*Tr + 0.033*C	0.249 + 0.049*C	0.475 + 0.081*C			
R-000	0.417 - 0.002*Tr + 0.011*C	0.718 - 0.001*Tr + 0.016*C	1.375 + 0.003*Tr + 0.029*C			
Path EN-IO (for pins	LOWEMI TM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.640 - 0.002*Tr + 0.012*C	1.103 + 0.018*C	2.122 + 0.002*Tr + 0.031*C			
ZL-10	0.256 + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.784 - 0.006*Tr + 0.080*C			
ZH-00	0.419 - 0.002*Tr + 0.011*C	0.723 + 0.016*C	1.389 - 0.001*Tr + 0.029*C			
ZL-00	0.162 + 0.033*C	0.267 - 0.003*Tr + 0.049*C	0.498 + 0.002*Tr + 0.081*C			
Path IO-ZI (for pins I	HYST)					
F-1	0.004 + 0.101*C	0.005 + 0.148*C	0.008 + 0.230*C			
R-1	0.003 + 0.057*C	0.005 + 0.089*C	0.007 + 0.146*C			
F-0	0.004 + 0.101*C	0.005 + 0.147*C	0.008 + 0.229*C			
R-0	0.003 + 0.057*C	0.005 + 0.088*C	0.007 + 0.146*C			
Path TA-IO (for pins	LOWEMI TEN TM)	•				
F-101	0.244 - 0.002*Tr + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.761 - 0.002*Tr + 0.080*C			
R-101	0.637 + 0.012*C	1.098 + 0.001*Tr + 0.018*C	2.108 + 0.005*Tr + 0.032*C			



F-001	0.146 + 0.033*C	0.250 - 0.004*Tr + 0.049*C	0.473 + 0.001*Tr + 0.081*C
R-001	0.417 + 0.011*C	0.717 + 0.002*Tr + 0.016*C	1.381 - 0.005*Tr + 0.029*C
Path TEN-IO (for pins L	OWEMI TM)		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.420 - 0.002*Tr + 0.011*C	0.724 + 0.016*C	1.387 + 0.001*Tr + 0.029*C
ZL-01	0.161 + 0.001*Tr + 0.033*C	0.267 - 0.004*Tr + 0.049*C	0.497 + 0.002*Tr + 0.081*C
ZH-11	0.641 - 0.002*Tr + 0.012*C	1.103 + 0.002*Tr + 0.018*C	2.123 + 0.008*Tr + 0.031*C
ZL-11	0.255 + 0.032*C	0.420 - 0.006*Tr + 0.048*C	0.778 + 0.011*Tr + 0.080*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.640 + 0.012*C	1.102 + 0.018*C	2.123 + 0.031*C
ZL-011	0.256 - 0.001*Tr + 0.032*C	0.419 - 0.004*Tr + 0.048*C	0.782 - 0.011*Tr + 0.080*C
ZH-110	0.641 - 0.004*Tr + 0.012*C	1.103 + 0.018*C	2.120 + 0.007*Tr + 0.032*C
ZL-110	0.256 - 0.003*Tr + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.781 + 0.002*Tr + 0.080*C
ZH-001	0.419 - 0.002*Tr + 0.011*C	0.724 - 0.002*Tr + 0.016*C	1.387 - 0.002*Tr + 0.029*C
ZL-001	0.162 + 0.033*C	0.267 - 0.002*Tr + 0.049*C	0.493 + 0.012*Tr + 0.081*C
ZH-100	0.419 - 0.001*Tr + 0.011*C	0.721 + 0.004*Tr + 0.016*C	1.390 - 0.006*Tr + 0.029*C
ZL-100	0.162 + 0.033*C	0.267 + 0.049*C	0.499 - 0.005*Tr + 0.081*C
Path TM-IO (for pins A			
F-10100	0.244 - 0.002*Tr + 0.032*C	0.406 - 0.002*Tr + 0.048*C	0.759 - 0.002*Tr + 0.080*C
R-10100	0.636 - 0.001*Tr + 0.012*C	1.098 - 0.001*Tr + 0.018*C	2.108 + 0.003*Tr + 0.032*C
F-00110	0.244 + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.760 - 0.007*Tr + 0.080*C
R-00110	0.637 + 0.012*C	1.098 + 0.018*C	2.107 + 0.006*Tr + 0.032*C
F-10000	0.146 + 0.033*C	0.249 + 0.049*C	0.474 + 0.081*C
R-10000	0.417 + 0.011*C	0.718 + 0.002*Tr + 0.016*C	1.379 - 0.003*Tr + 0.029*C
F-00010	0.145 + 0.033*C	0.249 + 0.002*Tr + 0.049*C	0.471 + 0.009*Tr + 0.081*C
R-00010	0.417 - 0.001*Tr + 0.011*C	0.719 - 0.004*Tr + 0.016*C	1.378 - 0.004*Tr + 0.029*C

	Default Leakage Power (mW)	vdd	vdde1v8
Ì	best 1.10 -40	4.383e-05	6.580e-06
	typ 1.00 25	2.760e-05	1.235e-05
	worst 0.90 125	3.633e-04	1.885e-04

Pin Cycle	Internal Energy (uW/MHz)					
Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min	worst 0.90 125 (Max
					values)	values)
For vdd						



IO tog-	0.440 + 0.131*Tr	0.560 + 0.408*Tr	0.336 + 0.058*Tr	0.435 + 0.192*Tr	0.265 + 0.040*Tr	0.343 + 0.130*Tr
gling/Output stable	0.131 11	0.400 11	0.056 11	0.192 11	0.040 11	0.130 11
ZI toggling	0.243	0.246 +	0.184	0.186 +	0.143	0.143 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	7.192 -	8.939 -	5.701 +	6.761 +	4.482 +	5.213 +
gling/Output	0.022*Tr	0.025*Tr	0.006*Tr	0.032*Tr	0.058*Tr	0.056*Tr
stable						
ZI toggling	0.303 +	0.450 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.236*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD8SCARUDQPCL_EXT_CSF_1V8_CL_LIN

Cell Description

BD8SCARUDQPCL_EXT_CSF_1V8_CL_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

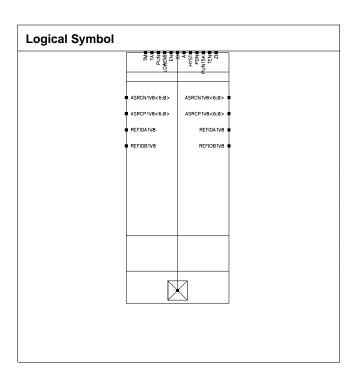
Physical Dimensions

Area(um2): 4252.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	Α
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter		Value(pF)	
Faiailletei	best 1.10 -40	typ 1.00 25	worst 0.90 125



A Input Cap.	0.0258	0.0248	0.0240
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0196	0.0193	0.0190
HYST Input Cap.	0.0146	0.0143	0.0141
IO Input Cap.	1.5456	1.5420	1.5404
IO Max Load	201.546	201.542	201.540
LOWEMI Input Cap.	0.0107	0.0107	0.0107
PDN Input Cap.	0.0057	0.0057	0.0057
PUN Input Cap.	0.0114	0.0114	0.0114
PUN15K Input Cap.	0.0101	0.0098	0.0096
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0268	0.0258	0.0250
TEN Input Cap.	0.0184	0.0180	0.0178
TM Input Cap.	0.0331	0.0324	0.0323
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising	0.825	0.75	0.675
IO (Inn. it)	(V)	0.005	0.75	0.675
IO (Input)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Output)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Fyont	Value (Value (as a function of C in pF and Tr in nS)				
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN L	OWEMI TM)					
F-010	1.313 + 0.190*Tr + 0.044*C	2.156 + 0.220*Tr + 0.065*C	3.928 + 0.239*Tr + 0.108*C			
R-010	2.574 + 0.038*Tr + 0.025*C	4.504 + 0.081*Tr + 0.039*C	8.434 + 0.123*Tr + 0.072*C			
F-000	0.963 + 0.184*Tr + 0.042*C	1.548 + 0.217*Tr + 0.062*C	2.786 + 0.245*Tr + 0.103*C			
R-000	1.761 + 0.038*Tr + 0.020*C	3.052 + 0.086*Tr + 0.032*C	5.706 + 0.127*Tr + 0.057*C			
Path EN-IO (for pins LO	WEMI TM)					
HZ-10	0.678 + 0.138*Tr	0.943 + 0.189*Tr	1.486 + 0.249*Tr			
LZ-10	0.380 + 0.136*Tr	0.542 + 0.193*Tr	0.872 + 0.249*Tr			
HZ-00	0.678 + 0.143*Tr	0.939 + 0.197*Tr	1.492 + 0.241*Tr			
LZ-00	0.380 + 0.136*Tr	0.541 + 0.193*Tr	0.872 + 0.250*Tr			
ZH-10	2.603 + 0.200*Tr + 0.025*C	4.556 + 0.245*Tr + 0.040*C	8.528 + 0.281*Tr + 0.072*C			
ZL-10	1.352 + 0.195*Tr + 0.044*C	2.232 + 0.255*Tr + 0.065*C	4.076 + 0.273*Tr + 0.108*C			
ZH-00	1.778 + 0.200*Tr + 0.020*C	3.084 + 0.246*Tr + 0.032*C	5.760 + 0.278*Tr + 0.057*C			
ZL-00	0.965 + 0.192*Tr + 0.042*C	1.582 + 0.240*Tr + 0.062*C	2.866 + 0.280*Tr + 0.103*C			
Path IO-ZI (for pins HYS	Τ)					
F-1	0.353 + 0.226*Tr + 0.105*C	0.492 + 0.264*Tr + 0.193*C	0.721 + 0.305*Tr + 0.295*C			
R-1	0.351 + 0.209*Tr + 0.062*C	0.477 + 0.236*Tr + 0.130*C	0.687 + 0.270*Tr + 0.203*C			
F-0	0.321 + 0.067*Tr + 0.139*C	0.455 + 0.087*Tr + 0.198*C	0.686 + 0.119*Tr + 0.301*C			
R-0	0.327 + 0.029*Tr + 0.083*C	0.457 + 0.046*Tr + 0.127*C	0.672 + 0.076*Tr + 0.206*C			
Path TA-IO (for pins LO)	•					
F-101	1.312 + 0.192*Tr + 0.044*C	2.156 + 0.217*Tr + 0.065*C	3.930 + 0.246*Tr + 0.108*C			
R-101	2.575 + 0.039*Tr + 0.025*C	4.503 + 0.085*Tr + 0.039*C	8.431 + 0.130*Tr + 0.072*C			
F-001	0.963 + 0.187*Tr + 0.042*C	1.547 + 0.215*Tr + 0.062*C	2.789 + 0.243*Tr + 0.103*C			
R-001	1.760 + 0.040*Tr + 0.020*C	3.052 + 0.087*Tr + 0.032*C	5.704 + 0.127*Tr + 0.057*C			
Path TEN-IO (for pins LO	OWEMI TM)					
HZ-01	0.682 + 0.136*Tr	0.939 + 0.197*Tr	1.484 + 0.257*Tr			
LZ-01	0.380 + 0.137*Tr	0.540 + 0.195*Tr	0.870 + 0.253*Tr			
HZ-11	0.678 + 0.139*Tr	0.942 + 0.191*Tr	1.485 + 0.268*Tr			
LZ-11	0.380 + 0.136*Tr	0.540 + 0.195*Tr	0.871 + 0.251*Tr			
ZH-01	1.777 + 0.201*Tr + 0.020*C	3.084 + 0.244*Tr + 0.032*C	5.763 + 0.276*Tr + 0.057*C			
ZL-01	0.962 + 0.197*Tr + 0.042*C	1.579 + 0.244*Tr + 0.062*C	2.864 + 0.280*Tr + 0.103*C			
ZH-11	2.601 + 0.203*Tr + 0.025*C	4.557 + 0.243*Tr + 0.040*C	8.530 + 0.278*Tr + 0.072*C			
ZL-11	1.351 + 0.200*Tr + 0.044*C	2.236 + 0.241*Tr + 0.065*C	4.072 + 0.297*Tr + 0.108*C			



Path TM-IO (for pins EN LOWEMI TEN)					
HZ-011	0.677 + 0.164*Tr	0.937 + 0.233*Tr	1.479 + 0.297*Tr		
LZ-011	0.249 + 0.048*Tr	0.352 + 0.105*Tr	0.555 + 0.170*Tr		
HZ-110	0.695 + 0.224*Tr	0.967 + 0.252*Tr	1.535 + 0.275*Tr		
LZ-110	0.269 + 0.236*Tr	0.381 + 0.277*Tr	0.600 + 0.316*Tr		
HZ-001	0.680 + 0.163*Tr	0.936 + 0.231*Tr	1.475 + 0.301*Tr		
LZ-001	0.250 + 0.051*Tr	0.352 + 0.108*Tr	0.555 + 0.175*Tr		
HZ-100	0.696 + 0.223*Tr	0.966 + 0.251*Tr	1.522 + 0.297*Tr		
LZ-100	0.269 + 0.236*Tr	0.381 + 0.276*Tr	0.600 + 0.315*Tr		
ZH-011	2.599 + 0.230*Tr + 0.025*C	4.550 + 0.278*Tr + 0.040*C	8.518 + 0.324*Tr + 0.072*C		
ZL-011	1.350 + 0.231*Tr + 0.044*C	2.230 + 0.280*Tr + 0.065*C	4.070 + 0.301*Tr + 0.108*C		
ZH-110	2.610 + 0.010*Tr + 0.025*C	4.567 + 0.055*Tr + 0.040*C	8.544 + 0.090*Tr + 0.072*C		
ZL-110	1.361 + 0.026*Tr + 0.044*C	2.249 + 0.058*Tr + 0.065*C	4.098 + 0.120*Tr + 0.108*C		
ZH-001	1.775 + 0.230*Tr + 0.020*C	3.077 + 0.280*Tr + 0.032*C	5.749 + 0.325*Tr + 0.057*C		
ZL-001	0.961 + 0.221*Tr + 0.042*C	1.576 + 0.277*Tr + 0.062*C	2.849 + 0.335*Tr + 0.103*C		
ZH-100	1.785 + 0.010*Tr + 0.020*C	3.095 + 0.054*Tr + 0.032*C	5.777 + 0.094*Tr + 0.057*C		
ZL-100	0.974 + 0.013*Tr + 0.042*C	1.593 + 0.066*Tr + 0.062*C	2.886 + 0.109*Tr + 0.103*C		
Path TM-IO (for pins A B	EN LOWEMI TA TEN)				
F-10100	1.320 + 0.014*Tr + 0.044*C	2.166 + 0.053*Tr + 0.065*C	3.944 + 0.100*Tr + 0.108*C		
R-10100	2.593 + 0.231*Tr + 0.025*C	4.529 + 0.265*Tr + 0.039*C	8.469 + 0.306*Tr + 0.072*C		
F-00110	1.308 + 0.206*Tr + 0.044*C	2.148 + 0.233*Tr + 0.065*C	3.919 + 0.268*Tr + 0.108*C		
R-00110	2.572 + 0.038*Tr + 0.025*C	4.499 + 0.089*Tr + 0.039*C	8.427 + 0.142*Tr + 0.072*C		
F-10000	0.970 + 0.010*Tr + 0.042*C	1.554 + 0.068*Tr + 0.062*C	2.801 + 0.108*Tr + 0.103*C		
R-10000	1.778 + 0.232*Tr + 0.020*C	3.077 + 0.267*Tr + 0.032*C	5.741 + 0.309*Tr + 0.057*C		
F-00010	0.956 + 0.204*Tr + 0.042*C	1.538 + 0.242*Tr + 0.062*C	2.773 + 0.279*Tr + 0.103*C		
R-00010	1.758 + 0.038*Tr + 0.020*C	3.047 + 0.092*Tr + 0.032*C	5.698 + 0.144*Tr + 0.057*C		

Event	Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN L	OWEMI TM)					
F-010	0.244 - 0.002*Tr + 0.032*C	0.406 + 0.048*C	0.762 - 0.008*Tr + 0.080*C			
R-010	0.637 + 0.001*Tr + 0.012*C	1.098 + 0.002*Tr + 0.018*C	2.110 + 0.002*Tr + 0.032*C			
F-000	0.146 - 0.002*Tr + 0.033*C	0.249 + 0.049*C	0.475 + 0.081*C			
R-000	0.417 - 0.002*Tr + 0.011*C	0.718 - 0.001*Tr + 0.016*C	1.375 + 0.003*Tr + 0.029*C			
Path EN-IO (for pins LO	WEMITM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.640 - 0.002*Tr + 0.012*C	1.103 + 0.018*C	2.122 + 0.002*Tr + 0.031*C			
ZL-10	0.256 + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.784 - 0.006*Tr + 0.080*C			
ZH-00	0.419 - 0.002*Tr + 0.011*C	0.723 + 0.016*C	1.389 - 0.001*Tr + 0.029*C			
ZL-00	0.162 + 0.033*C	0.267 - 0.003*Tr + 0.049*C	0.498 + 0.002*Tr + 0.081*C			
Path IO-ZI (for pins HYS	ST)					
F-1	0.004 + 0.101*C	0.005 + 0.148*C	0.008 + 0.230*C			
R-1	0.003 + 0.057*C	0.005 + 0.089*C	0.007 + 0.146*C			
F-0	0.004 + 0.101*C	0.005 + 0.147*C	0.008 + 0.229*C			
R-0	0.003 + 0.057*C	0.005 + 0.088*C	0.007 + 0.146*C			
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)					
F-101	0.244 - 0.002*Tr + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.761 - 0.002*Tr + 0.080*C			
R-101	0.637 + 0.012*C	1.098 + 0.001*Tr + 0.018*C	2.108 + 0.005*Tr + 0.032*C			



F-001	0.146 + 0.033*C	0.250 - 0.004*Tr + 0.049*C	0.473 + 0.001*Tr + 0.081*C
R-001	0.417 + 0.011*C	0.717 + 0.002*Tr + 0.016*C	1.381 - 0.005*Tr + 0.029*C
Path TEN-IO (for pins L	OWEMI TM)		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.420 - 0.002*Tr + 0.011*C	0.724 + 0.016*C	1.387 + 0.001*Tr + 0.029*C
ZL-01	0.161 + 0.001*Tr + 0.033*C	0.267 - 0.004*Tr + 0.049*C	0.497 + 0.002*Tr + 0.081*C
ZH-11	0.641 - 0.002*Tr + 0.012*C	1.103 + 0.002*Tr + 0.018*C	2.123 + 0.008*Tr + 0.031*C
ZL-11	0.255 + 0.032*C	0.420 - 0.006*Tr + 0.048*C	0.778 + 0.011*Tr + 0.080*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.640 + 0.012*C	1.102 + 0.018*C	2.123 + 0.031*C
ZL-011	0.256 - 0.001*Tr + 0.032*C	0.419 - 0.004*Tr + 0.048*C	0.782 - 0.011*Tr + 0.080*C
ZH-110	0.641 - 0.004*Tr + 0.012*C	1.103 + 0.018*C	2.120 + 0.007*Tr + 0.032*C
ZL-110	0.256 - 0.003*Tr + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.781 + 0.002*Tr + 0.080*C
ZH-001	0.419 - 0.002*Tr + 0.011*C	0.724 - 0.002*Tr + 0.016*C	1.387 - 0.002*Tr + 0.029*C
ZL-001	0.162 + 0.033*C	0.267 - 0.002*Tr + 0.049*C	0.493 + 0.012*Tr + 0.081*C
ZH-100	0.419 - 0.001*Tr + 0.011*C	0.721 + 0.004*Tr + 0.016*C	1.390 - 0.006*Tr + 0.029*C
ZL-100	0.162 + 0.033*C	0.267 + 0.049*C	0.499 - 0.005*Tr + 0.081*C
Path TM-IO (for pins A			
F-10100	0.244 - 0.002*Tr + 0.032*C	0.406 - 0.002*Tr + 0.048*C	0.759 - 0.002*Tr + 0.080*C
R-10100	0.636 - 0.001*Tr + 0.012*C	1.098 - 0.001*Tr + 0.018*C	2.108 + 0.003*Tr + 0.032*C
F-00110	0.244 + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.760 - 0.007*Tr + 0.080*C
R-00110	0.637 + 0.012*C	1.098 + 0.018*C	2.107 + 0.006*Tr + 0.032*C
F-10000	0.146 + 0.033*C	0.249 + 0.049*C	0.474 + 0.081*C
R-10000	0.417 + 0.011*C	0.718 + 0.002*Tr + 0.016*C	1.379 - 0.003*Tr + 0.029*C
F-00010	0.145 + 0.033*C	0.249 + 0.002*Tr + 0.049*C	0.471 + 0.009*Tr + 0.081*C
R-00010	0.417 - 0.001*Tr + 0.011*C	0.719 - 0.004*Tr + 0.016*C	1.378 - 0.004*Tr + 0.029*C

	Default Leakage Power (mW)	vdd	vdde1v8
Ì	best 1.10 -40	4.383e-05	6.580e-06
	typ 1.00 25	2.760e-05	1.235e-05
	worst 0.90 125	3.633e-04	1.885e-04

Pin Cycle			Internal Ener	rgy (uW/MHz)		
FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog-	0.440 +	0.560 +	0.336 +	0.435 +	0.265 +	0.343 +
gling/Output	0.131*Tr	0.408*Tr	0.058*Tr	0.192*Tr	0.040*Tr	0.130*Tr
stable						
ZI toggling	0.243	0.246 +	0.184	0.186 +	0.143	0.143 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	7.192 -	8.939 -	5.701 +	6.761 +	4.482 +	5.213 +
gling/Output	0.022*Tr	0.025*Tr	0.006*Tr	0.032*Tr	0.058*Tr	0.056*Tr
stable						
ZI toggling	0.303 +	0.450 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.236*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD8SCARUDQPCL_EXT_CSF_1V8_FC_INNER

Cell Description

BD8SCARUDQPCL_EXT_CSF_1V8_FC_INNER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

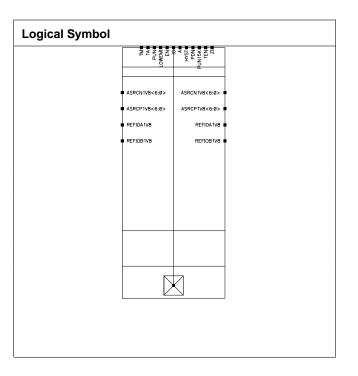
Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter		Value(pF)	
i alametei	best 1.10 -40	typ 1.00 25	worst 0.90 125



A Input Cap.	0.0258	0.0248	0.0240
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0196	0.0193	0.0190
HYST Input Cap.	0.0146	0.0143	0.0141
IO Input Cap.	1.5456	1.5420	1.5404
IO Max Load	201.546	201.542	201.540
LOWEMI Input Cap.	0.0107	0.0107	0.0107
PDN Input Cap.	0.0057	0.0057	0.0057
PUN Input Cap.	0.0114	0.0114	0.0114
PUN15K Input Cap.	0.0101	0.0098	0.0096
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0268	0.0258	0.0250
TEN Input Cap.	0.0184	0.0180	0.0178
TM Input Cap.	0.0331	0.0324	0.0323
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Frant	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.313 + 0.190*Tr + 0.044*C	2.156 + 0.220*Tr + 0.065*C	3.928 + 0.239*Tr + 0.108*C
R-010	2.574 + 0.038*Tr + 0.025*C	4.504 + 0.081*Tr + 0.039*C	8.434 + 0.123*Tr + 0.072*C
F-000	0.963 + 0.184*Tr + 0.042*C	1.548 + 0.217*Tr + 0.062*C	2.786 + 0.245*Tr + 0.103*C
R-000	1.761 + 0.038*Tr + 0.020*C	3.052 + 0.086*Tr + 0.032*C	5.706 + 0.127*Tr + 0.057*C
Path EN-IO (for pins LOWEMI TM)			
HZ-10	0.678 + 0.138*Tr	0.943 + 0.189*Tr	1.486 + 0.249*Tr
LZ-10	0.380 + 0.136*Tr	0.542 + 0.193*Tr	0.872 + 0.249*Tr
HZ-00	0.678 + 0.143*Tr	0.939 + 0.197*Tr	1.492 + 0.241*Tr
LZ-00	0.380 + 0.136*Tr	0.541 + 0.193*Tr	0.872 + 0.250*Tr
ZH-10	2.603 + 0.200*Tr + 0.025*C	4.556 + 0.245*Tr + 0.040*C	8.528 + 0.281*Tr + 0.072*C
ZL-10	1.352 + 0.195*Tr + 0.044*C	2.232 + 0.255*Tr + 0.065*C	4.076 + 0.273*Tr + 0.108*C
ZH-00	1.778 + 0.200*Tr + 0.020*C	3.084 + 0.246*Tr + 0.032*C	5.760 + 0.278*Tr + 0.057*C
ZL-00	0.965 + 0.192*Tr + 0.042*C	1.582 + 0.240*Tr + 0.062*C	2.866 + 0.280*Tr + 0.103*C
Path IO-ZI (for pins HYS	T)		
F-1	0.353 + 0.226*Tr + 0.105*C	0.492 + 0.264*Tr + 0.193*C	0.721 + 0.305*Tr + 0.295*C
R-1	0.351 + 0.209*Tr + 0.062*C	0.477 + 0.236*Tr + 0.130*C	0.687 + 0.270*Tr + 0.203*C
F-0	0.321 + 0.067*Tr + 0.139*C	0.455 + 0.087*Tr + 0.198*C	0.686 + 0.119*Tr + 0.301*C
R-0	0.327 + 0.029*Tr + 0.083*C	0.457 + 0.046*Tr + 0.127*C	0.672 + 0.076*Tr + 0.206*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.312 + 0.192*Tr + 0.044*C	2.156 + 0.217*Tr + 0.065*C	3.930 + 0.246*Tr + 0.108*C
R-101	2.575 + 0.039*Tr + 0.025*C	4.503 + 0.085*Tr + 0.039*C	8.431 + 0.130*Tr + 0.072*C
F-001	0.963 + 0.187*Tr + 0.042*C	1.547 + 0.215*Tr + 0.062*C	2.789 + 0.243*Tr + 0.103*C
R-001	1.760 + 0.040*Tr + 0.020*C	3.052 + 0.087*Tr + 0.032*C	5.704 + 0.127*Tr + 0.057*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.682 + 0.136*Tr	0.939 + 0.197*Tr	1.484 + 0.257*Tr
LZ-01	0.380 + 0.137*Tr	0.540 + 0.195*Tr	0.870 + 0.253*Tr
HZ-11	0.678 + 0.139*Tr	0.942 + 0.191*Tr	1.485 + 0.268*Tr
LZ-11	0.380 + 0.136*Tr	0.540 + 0.195*Tr	0.871 + 0.251*Tr
ZH-01	1.777 + 0.201*Tr + 0.020*C	3.084 + 0.244*Tr + 0.032*C	5.763 + 0.276*Tr + 0.057*C
ZL-01	0.962 + 0.197*Tr + 0.042*C	1.579 + 0.244*Tr + 0.062*C	2.864 + 0.280*Tr + 0.103*C
ZH-11	2.601 + 0.203*Tr + 0.025*C	4.557 + 0.243*Tr + 0.040*C	8.530 + 0.278*Tr + 0.072*C
ZL-11	1.351 + 0.200*Tr + 0.044*C	2.236 + 0.241*Tr + 0.065*C	4.072 + 0.297*Tr + 0.108*C



273/313

Path TM-IO (for pins EN	Path TM-IO (for pins EN LOWEMI TEN)					
HZ-011	0.677 + 0.164*Tr	0.937 + 0.233*Tr	1.479 + 0.297*Tr			
LZ-011	0.249 + 0.048*Tr	0.352 + 0.105*Tr	0.555 + 0.170*Tr			
HZ-110	0.695 + 0.224*Tr	0.967 + 0.252*Tr	1.535 + 0.275*Tr			
LZ-110	0.269 + 0.236*Tr	0.381 + 0.277*Tr	0.600 + 0.316*Tr			
HZ-001	0.680 + 0.163*Tr	0.936 + 0.231*Tr	1.475 + 0.301*Tr			
LZ-001	0.250 + 0.051*Tr	0.352 + 0.108*Tr	0.555 + 0.175*Tr			
HZ-100	0.696 + 0.223*Tr	0.966 + 0.251*Tr	1.522 + 0.297*Tr			
LZ-100	0.269 + 0.236*Tr	0.381 + 0.276*Tr	0.600 + 0.315*Tr			
ZH-011	2.599 + 0.230*Tr + 0.025*C	4.550 + 0.278*Tr + 0.040*C	8.518 + 0.324*Tr + 0.072*C			
ZL-011	1.350 + 0.231*Tr + 0.044*C	2.230 + 0.280*Tr + 0.065*C	4.070 + 0.301*Tr + 0.108*C			
ZH-110	2.610 + 0.010*Tr + 0.025*C	4.567 + 0.055*Tr + 0.040*C	8.544 + 0.090*Tr + 0.072*C			
ZL-110	1.361 + 0.026*Tr + 0.044*C	2.249 + 0.058*Tr + 0.065*C	4.098 + 0.120*Tr + 0.108*C			
ZH-001	1.775 + 0.230*Tr + 0.020*C	3.077 + 0.280*Tr + 0.032*C	5.749 + 0.325*Tr + 0.057*C			
ZL-001	0.961 + 0.221*Tr + 0.042*C	1.576 + 0.277*Tr + 0.062*C	2.849 + 0.335*Tr + 0.103*C			
ZH-100	1.785 + 0.010*Tr + 0.020*C	3.095 + 0.054*Tr + 0.032*C	5.777 + 0.094*Tr + 0.057*C			
ZL-100	0.974 + 0.013*Tr + 0.042*C	1.593 + 0.066*Tr + 0.062*C	2.886 + 0.109*Tr + 0.103*C			
Path TM-IO (for pins A B	EN LOWEMI TA TEN)					
F-10100	1.320 + 0.014*Tr + 0.044*C	2.166 + 0.053*Tr + 0.065*C	3.944 + 0.100*Tr + 0.108*C			
R-10100	2.593 + 0.231*Tr + 0.025*C	4.529 + 0.265*Tr + 0.039*C	8.469 + 0.306*Tr + 0.072*C			
F-00110	1.308 + 0.206*Tr + 0.044*C	2.148 + 0.233*Tr + 0.065*C	3.919 + 0.268*Tr + 0.108*C			
R-00110	2.572 + 0.038*Tr + 0.025*C	4.499 + 0.089*Tr + 0.039*C	8.427 + 0.142*Tr + 0.072*C			
F-10000	0.970 + 0.010*Tr + 0.042*C	1.554 + 0.068*Tr + 0.062*C	2.801 + 0.108*Tr + 0.103*C			
R-10000	1.778 + 0.232*Tr + 0.020*C	3.077 + 0.267*Tr + 0.032*C	5.741 + 0.309*Tr + 0.057*C			
F-00010	0.956 + 0.204*Tr + 0.042*C	1.538 + 0.242*Tr + 0.062*C	2.773 + 0.279*Tr + 0.103*C			
R-00010	1.758 + 0.038*Tr + 0.020*C	3.047 + 0.092*Tr + 0.032*C	5.698 + 0.144*Tr + 0.057*C			

Fyont	Value (as a function of C in pF and T	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins E	EN LOWEMI TM)		
F-010	0.244 - 0.002*Tr + 0.032*C	0.406 + 0.048*C	0.762 - 0.008*Tr + 0.080*C
R-010	0.637 + 0.001*Tr + 0.012*C	1.098 + 0.002*Tr + 0.018*C	2.110 + 0.002*Tr + 0.032*0
F-000	0.146 - 0.002*Tr + 0.033*C	0.249 + 0.049*C	0.475 + 0.081*C
R-000	0.417 - 0.002*Tr + 0.011*C	0.718 - 0.001*Tr + 0.016*C	1.375 + 0.003*Tr + 0.029*0
Path EN-IO (for pins	LOWEMITM)		
HZ-10	0.000	0.000	0.000
LZ-10	0.000	0.000	0.000
HZ-00	0.000	0.000	0.000
LZ-00	0.000	0.000	0.000
ZH-10	0.640 - 0.002*Tr + 0.012*C	1.103 + 0.018*C	2.122 + 0.002*Tr + 0.031*0
ZL-10	0.256 + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.784 - 0.006*Tr + 0.080*C
ZH-00	0.419 - 0.002*Tr + 0.011*C	0.723 + 0.016*C	1.389 - 0.001*Tr + 0.029*C
ZL-00	0.162 + 0.033*C	0.267 - 0.003*Tr + 0.049*C	0.498 + 0.002*Tr + 0.081*0
Path IO-ZI (for pins I	HYST)		
F-1	0.004 + 0.101*C	0.005 + 0.148*C	0.008 + 0.230*C
R-1	0.003 + 0.057*C	0.005 + 0.089*C	0.007 + 0.146*C
F-0	0.004 + 0.101*C	0.005 + 0.147*C	0.008 + 0.229*C
R-0	0.003 + 0.057*C	0.005 + 0.088*C	0.007 + 0.146*C
Path TA-IO (for pins	LOWEMI TEN TM)		
F-101	0.244 - 0.002*Tr + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.761 - 0.002*Tr + 0.080*C
R-101	0.637 + 0.012*C	1.098 + 0.001*Tr + 0.018*C	2.108 + 0.005*Tr + 0.032*0



F-001	0.146 + 0.033*C	0.250 - 0.004*Tr + 0.049*C	0.473 + 0.001*Tr + 0.081*C	
R-001	0.417 + 0.011*C	0.717 + 0.002*Tr + 0.016*C	1.381 - 0.005*Tr + 0.029*C	
Path TEN-IO (for pins L	OWEMI TM)			
HZ-01	0.000	0.000	0.000	
LZ-01	0.000	0.000	0.000	
HZ-11	0.000	0.000	0.000	
LZ-11	0.000	0.000	0.000	
ZH-01	0.420 - 0.002*Tr + 0.011*C	0.724 + 0.016*C	1.387 + 0.001*Tr + 0.029*C	
ZL-01	0.161 + 0.001*Tr + 0.033*C	0.267 - 0.004*Tr + 0.049*C	0.497 + 0.002*Tr + 0.081*C	
ZH-11	0.641 - 0.002*Tr + 0.012*C	1.103 + 0.002*Tr + 0.018*C	2.123 + 0.008*Tr + 0.031*C	
ZL-11	0.255 + 0.032*C	0.420 - 0.006*Tr + 0.048*C	0.778 + 0.011*Tr + 0.080*C	
Path TM-IO (for pins EN	LOWEMITEN)			
HZ-011	0.000	0.000	0.000	
LZ-011	0.000	0.000	0.000	
HZ-110	0.000	0.000	0.000	
LZ-110	0.000	0.000	0.000	
HZ-001	0.000	0.000	0.000	
LZ-001	0.000	0.000	0.000	
HZ-100	0.000	0.000	0.000	
LZ-100	0.000	0.000	0.000	
ZH-011	0.640 + 0.012*C	1.102 + 0.018*C	2.123 + 0.031*C	
ZL-011	0.256 - 0.001*Tr + 0.032*C	0.419 - 0.004*Tr + 0.048*C	0.782 - 0.011*Tr + 0.080*C	
ZH-110	0.641 - 0.004*Tr + 0.012*C	1.103 + 0.018*C	2.120 + 0.007*Tr + 0.032*C	
ZL-110	0.256 - 0.003*Tr + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.781 + 0.002*Tr + 0.080*C	
ZH-001	0.419 - 0.002*Tr + 0.011*C	0.724 - 0.002*Tr + 0.016*C	1.387 - 0.002*Tr + 0.029*C	
ZL-001	0.162 + 0.033*C	0.267 - 0.002*Tr + 0.049*C	0.493 + 0.012*Tr + 0.081*C	
ZH-100	0.419 - 0.001*Tr + 0.011*C	0.721 + 0.004*Tr + 0.016*C	1.390 - 0.006*Tr + 0.029*C	
ZL-100	0.162 + 0.033*C	0.267 + 0.049*C	0.499 - 0.005*Tr + 0.081*C	
Path TM-IO (for pins A				
F-10100	0.244 - 0.002*Tr + 0.032*C	0.406 - 0.002*Tr + 0.048*C	0.759 - 0.002*Tr + 0.080*C	
R-10100	0.636 - 0.001*Tr + 0.012*C	1.098 - 0.001*Tr + 0.018*C	2.108 + 0.003*Tr + 0.032*C	
F-00110	0.244 + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.760 - 0.007*Tr + 0.080*C	
R-00110	0.637 + 0.012*C	1.098 + 0.018*C	2.107 + 0.006*Tr + 0.032*C	
F-10000	0.146 + 0.033*C	0.249 + 0.049*C	0.474 + 0.081*C	
R-10000	0.417 + 0.011*C	0.718 + 0.002*Tr + 0.016*C	1.379 - 0.003*Tr + 0.029*C	
F-00010	0.145 + 0.033*C	0.249 + 0.002*Tr + 0.049*C	0.471 + 0.009*Tr + 0.081*C	
R-00010	0.417 - 0.001*Tr + 0.011*C	0.719 - 0.004*Tr + 0.016*C	1.378 - 0.004*Tr + 0.029*C	

	Default Leakage Power (mW)	vdd	vdde1v8
Ì	best 1.10 -40	4.383e-05	6.580e-06
	typ 1.00 25	2.760e-05	1.235e-05
	worst 0.90 125	3.633e-04	1.885e-04

Pin Cycle	Internal Energy (uW/MHz)					
Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min	worst 0.90 125 (Max
					values)	values)
For vdd						



IO tog-	0.440 +	0.560 +	0.336 +	0.435 +	0.265 +	0.343 +
gling/Output	0.131*Tr	0.408*Tr	0.058*Tr	0.192*Tr	0.040*Tr	0.130*Tr
stable						
ZI toggling	0.243	0.246 +	0.184	0.186 +	0.143	0.143 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	7.192 -	8.939 -	5.701 +	6.761 +	4.482 +	5.213 +
gling/Output	0.022*Tr	0.025*Tr	0.006*Tr	0.032*Tr	0.058*Tr	0.056*Tr
stable						
ZI toggling	0.303 +	0.450 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.236*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD8SCARUDQPCL_EXT_CSF_1V8_FC_LIN

Cell Description

BD8SCARUDQPCL_EXT_CSF_1V8_FC_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

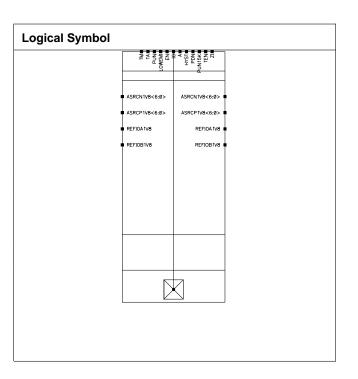
Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)			
rarameter	best 1.10 -40	typ 1.00 25	worst 0.90 125	



A Input Cap.	0.0258	0.0248	0.0240
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0196	0.0193	0.0190
HYST Input Cap.	0.0146	0.0143	0.0141
IO Input Cap.	1.5456	1.5420	1.5404
IO Max Load	201.546	201.542	201.540
LOWEMI Input Cap.	0.0107	0.0107	0.0107
PDN Input Cap.	0.0057	0.0057	0.0057
PUN Input Cap.	0.0114	0.0114	0.0114
PUN15K Input Cap.	0.0101	0.0098	0.0096
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0268	0.0258	0.0250
TEN Input Cap.	0.0184	0.0180	0.0178
TM Input Cap.	0.0331	0.0324	0.0323
ZI Max Load	0.200	0.200	0.200

Pin	Pin Parameter		Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90		
IO (Input)	Min Transition (ns)	0.375	0.375	0.375		
IO (Input)	Max Transition (ns)	12.0	12.0	12.0		
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35		



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Fyont	vent Value (as a function of C in pF and Tr in nS)			
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125	
Path A-IO (for pins EN L	OWEMI TM)			
F-010	1.313 + 0.190*Tr + 0.044*C	2.156 + 0.220*Tr + 0.065*C	3.928 + 0.239*Tr + 0.108*C	
R-010	2.574 + 0.038*Tr + 0.025*C	4.504 + 0.081*Tr + 0.039*C	8.434 + 0.123*Tr + 0.072*C	
F-000	0.963 + 0.184*Tr + 0.042*C	1.548 + 0.217*Tr + 0.062*C	2.786 + 0.245*Tr + 0.103*C	
R-000	1.761 + 0.038*Tr + 0.020*C	3.052 + 0.086*Tr + 0.032*C	5.706 + 0.127*Tr + 0.057*C	
Path EN-IO (for pins LO	WEMI TM)			
HZ-10	0.678 + 0.138*Tr	0.943 + 0.189*Tr	1.486 + 0.249*Tr	
LZ-10	0.380 + 0.136*Tr	0.542 + 0.193*Tr	0.872 + 0.249*Tr	
HZ-00	0.678 + 0.143*Tr	0.939 + 0.197*Tr	1.492 + 0.241*Tr	
LZ-00	0.380 + 0.136*Tr	0.541 + 0.193*Tr	0.872 + 0.250*Tr	
ZH-10	2.603 + 0.200*Tr + 0.025*C	4.556 + 0.245*Tr + 0.040*C	8.528 + 0.281*Tr + 0.072*C	
ZL-10	1.352 + 0.195*Tr + 0.044*C	2.232 + 0.255*Tr + 0.065*C	4.076 + 0.273*Tr + 0.108*C	
ZH-00	1.778 + 0.200*Tr + 0.020*C	3.084 + 0.246*Tr + 0.032*C	5.760 + 0.278*Tr + 0.057*C	
ZL-00	0.965 + 0.192*Tr + 0.042*C	1.582 + 0.240*Tr + 0.062*C	2.866 + 0.280*Tr + 0.103*C	
Path IO-ZI (for pins HYS	Τ)			
F-1	0.353 + 0.226*Tr + 0.105*C	0.492 + 0.264*Tr + 0.193*C	0.721 + 0.305*Tr + 0.295*C	
R-1	0.351 + 0.209*Tr + 0.062*C	0.477 + 0.236*Tr + 0.130*C	0.687 + 0.270*Tr + 0.203*C	
F-0	0.321 + 0.067*Tr + 0.139*C	0.455 + 0.087*Tr + 0.198*C	0.686 + 0.119*Tr + 0.301*C	
R-0	0.327 + 0.029*Tr + 0.083*C	0.457 + 0.046*Tr + 0.127*C	0.672 + 0.076*Tr + 0.206*C	
Path TA-IO (for pins LO)	•			
F-101	1.312 + 0.192*Tr + 0.044*C	2.156 + 0.217*Tr + 0.065*C	3.930 + 0.246*Tr + 0.108*C	
R-101	2.575 + 0.039*Tr + 0.025*C	4.503 + 0.085*Tr + 0.039*C	8.431 + 0.130*Tr + 0.072*C	
F-001	0.963 + 0.187*Tr + 0.042*C	1.547 + 0.215*Tr + 0.062*C	2.789 + 0.243*Tr + 0.103*C	
R-001	1.760 + 0.040*Tr + 0.020*C	3.052 + 0.087*Tr + 0.032*C	5.704 + 0.127*Tr + 0.057*C	
Path TEN-IO (for pins LO	OWEMI TM)			
HZ-01	0.682 + 0.136*Tr	0.939 + 0.197*Tr	1.484 + 0.257*Tr	
LZ-01	0.380 + 0.137*Tr	0.540 + 0.195*Tr	0.870 + 0.253*Tr	
HZ-11	0.678 + 0.139*Tr	0.942 + 0.191*Tr	1.485 + 0.268*Tr	
LZ-11	0.380 + 0.136*Tr	0.540 + 0.195*Tr	0.871 + 0.251*Tr	
ZH-01	1.777 + 0.201*Tr + 0.020*C	3.084 + 0.244*Tr + 0.032*C	5.763 + 0.276*Tr + 0.057*C	
ZL-01	0.962 + 0.197*Tr + 0.042*C	1.579 + 0.244*Tr + 0.062*C	2.864 + 0.280*Tr + 0.103*C	
ZH-11	2.601 + 0.203*Tr + 0.025*C	4.557 + 0.243*Tr + 0.040*C	8.530 + 0.278*Tr + 0.072*C	
ZL-11	1.351 + 0.200*Tr + 0.044*C	2.236 + 0.241*Tr + 0.065*C	4.072 + 0.297*Tr + 0.108*C	



Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.677 + 0.164*Tr	0.937 + 0.233*Tr	1.479 + 0.297*Tr			
LZ-011	0.249 + 0.048*Tr	0.352 + 0.105*Tr	0.555 + 0.170*Tr			
HZ-110	0.695 + 0.224*Tr	0.967 + 0.252*Tr	1.535 + 0.275*Tr			
LZ-110	0.269 + 0.236*Tr	0.381 + 0.277*Tr	0.600 + 0.316*Tr			
HZ-001	0.680 + 0.163*Tr	0.936 + 0.231*Tr	1.475 + 0.301*Tr			
LZ-001	0.250 + 0.051*Tr	0.352 + 0.108*Tr	0.555 + 0.175*Tr			
HZ-100	0.696 + 0.223*Tr	0.966 + 0.251*Tr	1.522 + 0.297*Tr			
LZ-100	0.269 + 0.236*Tr	0.381 + 0.276*Tr	0.600 + 0.315*Tr			
ZH-011	2.599 + 0.230*Tr + 0.025*C	4.550 + 0.278*Tr + 0.040*C	8.518 + 0.324*Tr + 0.072*C			
ZL-011	1.350 + 0.231*Tr + 0.044*C	2.230 + 0.280*Tr + 0.065*C	4.070 + 0.301*Tr + 0.108*C			
ZH-110	2.610 + 0.010*Tr + 0.025*C	4.567 + 0.055*Tr + 0.040*C	8.544 + 0.090*Tr + 0.072*C			
ZL-110	1.361 + 0.026*Tr + 0.044*C	2.249 + 0.058*Tr + 0.065*C	4.098 + 0.120*Tr + 0.108*C			
ZH-001	1.775 + 0.230*Tr + 0.020*C	3.077 + 0.280*Tr + 0.032*C	5.749 + 0.325*Tr + 0.057*C			
ZL-001	0.961 + 0.221*Tr + 0.042*C	1.576 + 0.277*Tr + 0.062*C	2.849 + 0.335*Tr + 0.103*C			
ZH-100	1.785 + 0.010*Tr + 0.020*C	3.095 + 0.054*Tr + 0.032*C	5.777 + 0.094*Tr + 0.057*C			
ZL-100	0.974 + 0.013*Tr + 0.042*C	1.593 + 0.066*Tr + 0.062*C	2.886 + 0.109*Tr + 0.103*C			
Path TM-IO (for pins A B	EN LOWEMI TA TEN)					
F-10100	1.320 + 0.014*Tr + 0.044*C	2.166 + 0.053*Tr + 0.065*C	3.944 + 0.100*Tr + 0.108*C			
R-10100	2.593 + 0.231*Tr + 0.025*C	4.529 + 0.265*Tr + 0.039*C	8.469 + 0.306*Tr + 0.072*C			
F-00110	1.308 + 0.206*Tr + 0.044*C	2.148 + 0.233*Tr + 0.065*C	3.919 + 0.268*Tr + 0.108*C			
R-00110	2.572 + 0.038*Tr + 0.025*C	4.499 + 0.089*Tr + 0.039*C	8.427 + 0.142*Tr + 0.072*C			
F-10000	0.970 + 0.010*Tr + 0.042*C	1.554 + 0.068*Tr + 0.062*C	2.801 + 0.108*Tr + 0.103*C			
R-10000	1.778 + 0.232*Tr + 0.020*C	3.077 + 0.267*Tr + 0.032*C	5.741 + 0.309*Tr + 0.057*C			
F-00010	0.956 + 0.204*Tr + 0.042*C	1.538 + 0.242*Tr + 0.062*C	2.773 + 0.279*Tr + 0.103*C			
R-00010	1.758 + 0.038*Tr + 0.020*C	3.047 + 0.092*Tr + 0.032*C	5.698 + 0.144*Tr + 0.057*C			

Event	Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN L	OWEMI TM)					
F-010	0.244 - 0.002*Tr + 0.032*C	0.406 + 0.048*C	0.762 - 0.008*Tr + 0.080*C			
R-010	0.637 + 0.001*Tr + 0.012*C	1.098 + 0.002*Tr + 0.018*C	2.110 + 0.002*Tr + 0.032*C			
F-000	0.146 - 0.002*Tr + 0.033*C	0.249 + 0.049*C	0.475 + 0.081*C			
R-000	0.417 - 0.002*Tr + 0.011*C	0.718 - 0.001*Tr + 0.016*C	1.375 + 0.003*Tr + 0.029*C			
Path EN-IO (for pins LO	WEMITM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.640 - 0.002*Tr + 0.012*C	1.103 + 0.018*C	2.122 + 0.002*Tr + 0.031*C			
ZL-10	0.256 + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.784 - 0.006*Tr + 0.080*C			
ZH-00	0.419 - 0.002*Tr + 0.011*C	0.723 + 0.016*C	1.389 - 0.001*Tr + 0.029*C			
ZL-00	0.162 + 0.033*C	0.267 - 0.003*Tr + 0.049*C	0.498 + 0.002*Tr + 0.081*C			
Path IO-ZI (for pins HYS	ST)					
F-1	0.004 + 0.101*C	0.005 + 0.148*C	0.008 + 0.230*C			
R-1	0.003 + 0.057*C	0.005 + 0.089*C	0.007 + 0.146*C			
F-0	0.004 + 0.101*C	0.005 + 0.147*C	0.008 + 0.229*C			
R-0	0.003 + 0.057*C	0.005 + 0.088*C	0.007 + 0.146*C			
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)					
F-101	0.244 - 0.002*Tr + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.761 - 0.002*Tr + 0.080*C			
R-101	0.637 + 0.012*C	1.098 + 0.001*Tr + 0.018*C	2.108 + 0.005*Tr + 0.032*C			



F-001	0.146 + 0.033*C	0.250 - 0.004*Tr + 0.049*C	0.473 + 0.001*Tr + 0.081*C
R-001	0.417 + 0.011*C	0.717 + 0.002*Tr + 0.016*C	1.381 - 0.005*Tr + 0.029*C
Path TEN-IO (for pins L	OWEMI TM)		
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.420 - 0.002*Tr + 0.011*C	0.724 + 0.016*C	1.387 + 0.001*Tr + 0.029*C
ZL-01	0.161 + 0.001*Tr + 0.033*C	0.267 - 0.004*Tr + 0.049*C	0.497 + 0.002*Tr + 0.081*C
ZH-11	0.641 - 0.002*Tr + 0.012*C	1.103 + 0.002*Tr + 0.018*C	2.123 + 0.008*Tr + 0.031*C
ZL-11	0.255 + 0.032*C	0.420 - 0.006*Tr + 0.048*C	0.778 + 0.011*Tr + 0.080*C
Path TM-IO (for pins EN	LOWEMITEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.640 + 0.012*C	1.102 + 0.018*C	2.123 + 0.031*C
ZL-011	0.256 - 0.001*Tr + 0.032*C	0.419 - 0.004*Tr + 0.048*C	0.782 - 0.011*Tr + 0.080*C
ZH-110	0.641 - 0.004*Tr + 0.012*C	1.103 + 0.018*C	2.120 + 0.007*Tr + 0.032*C
ZL-110	0.256 - 0.003*Tr + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.781 + 0.002*Tr + 0.080*C
ZH-001	0.419 - 0.002*Tr + 0.011*C	0.724 - 0.002*Tr + 0.016*C	1.387 - 0.002*Tr + 0.029*C
ZL-001	0.162 + 0.033*C	0.267 - 0.002*Tr + 0.049*C	0.493 + 0.012*Tr + 0.081*C
ZH-100	0.419 - 0.001*Tr + 0.011*C	0.721 + 0.004*Tr + 0.016*C	1.390 - 0.006*Tr + 0.029*C
ZL-100	0.162 + 0.033*C	0.267 + 0.049*C	0.499 - 0.005*Tr + 0.081*C
Path TM-IO (for pins A			
F-10100	0.244 - 0.002*Tr + 0.032*C	0.406 - 0.002*Tr + 0.048*C	0.759 - 0.002*Tr + 0.080*C
R-10100	0.636 - 0.001*Tr + 0.012*C	1.098 - 0.001*Tr + 0.018*C	2.108 + 0.003*Tr + 0.032*C
F-00110	0.244 + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.760 - 0.007*Tr + 0.080*C
R-00110	0.637 + 0.012*C	1.098 + 0.018*C	2.107 + 0.006*Tr + 0.032*C
F-10000	0.146 + 0.033*C	0.249 + 0.049*C	0.474 + 0.081*C
R-10000	0.417 + 0.011*C	0.718 + 0.002*Tr + 0.016*C	1.379 - 0.003*Tr + 0.029*C
F-00010	0.145 + 0.033*C	0.249 + 0.002*Tr + 0.049*C	0.471 + 0.009*Tr + 0.081*C
R-00010	0.417 - 0.001*Tr + 0.011*C	0.719 - 0.004*Tr + 0.016*C	1.378 - 0.004*Tr + 0.029*C

Default Leakage Power (mW)	vdd	vdde1v8
best 1.10 -40	4.383e-05	6.580e-06
typ 1.00 25	2.760e-05	1.235e-05
worst 0.90 125	3.633e-04	1.885e-04

Pin Cycle	Internal Energy (uW/MHz)					
Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min	worst 0.90 125 (Max
					values)	values)
For vdd						



IO tog- gling/Output	0.440 + 0.131*Tr	0.560 + 0.408*Tr	0.336 + 0.058*Tr	0.435 + 0.192*Tr	0.265 + 0.040*Tr	0.343 + 0.130*Tr
stable						
ZI toggling	0.243	0.246 +	0.184	0.186 +	0.143	0.143 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	7.192 -	8.939 -	5.701 +	6.761 +	4.482 +	5.213 +
gling/Output	0.022*Tr	0.025*Tr	0.006*Tr	0.032*Tr	0.058*Tr	0.056*Tr
stable						
ZI toggling	0.303 +	0.450 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.236*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD8SCARUDQPCL_EXT_CSF_1V8_FC_OUTER

Cell Description

BD8SCARUDQPCL_EXT_CSF_1V8_FC_OUTER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

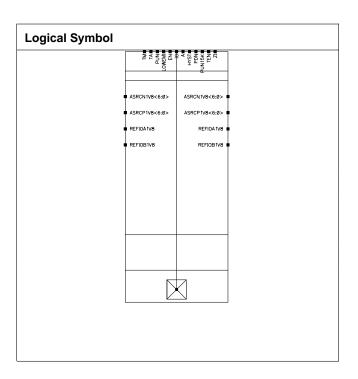
Physical Dimensions

Area(um2): 8307.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Parameter	Value(pF)			
rarameter	best 1.10 -40	typ 1.00 25	worst 0.90 125	



A Input Cap.	0.0258	0.0248	0.0240
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0196	0.0193	0.0190
HYST Input Cap.	0.0146	0.0143	0.0141
IO Input Cap.	1.5456	1.5420	1.5404
IO Max Load	201.546	201.542	201.540
LOWEMI Input Cap.	0.0107	0.0107	0.0107
PDN Input Cap.	0.0057	0.0057	0.0057
PUN Input Cap.	0.0114	0.0114	0.0114
PUN15K Input Cap.	0.0101	0.0098	0.0096
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0268	0.0258	0.0250
TEN Input Cap.	0.0184	0.0180	0.0178
TM Input Cap.	0.0331	0.0324	0.0323
ZI Max Load	0.200	0.200	0.200

Pin	Parameter	Value		
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.313 + 0.190*Tr + 0.044*C	2.156 + 0.220*Tr + 0.065*C	3.928 + 0.239*Tr + 0.108*C
R-010	2.574 + 0.038*Tr + 0.025*C	4.504 + 0.081*Tr + 0.039*C	8.434 + 0.123*Tr + 0.072*C
F-000	0.963 + 0.184*Tr + 0.042*C	1.548 + 0.217*Tr + 0.062*C	2.786 + 0.245*Tr + 0.103*C
R-000	1.761 + 0.038*Tr + 0.020*C	3.052 + 0.086*Tr + 0.032*C	5.706 + 0.127*Tr + 0.057*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.678 + 0.138*Tr	0.943 + 0.189*Tr	1.486 + 0.249*Tr
LZ-10	0.380 + 0.136*Tr	0.542 + 0.193*Tr	0.872 + 0.249*Tr
HZ-00	0.678 + 0.143*Tr	0.939 + 0.197*Tr	1.492 + 0.241*Tr
LZ-00	0.380 + 0.136*Tr	0.541 + 0.193*Tr	0.872 + 0.250*Tr
ZH-10	2.603 + 0.200*Tr + 0.025*C	4.556 + 0.245*Tr + 0.040*C	8.528 + 0.281*Tr + 0.072*C
ZL-10	1.352 + 0.195*Tr + 0.044*C	2.232 + 0.255*Tr + 0.065*C	4.076 + 0.273*Tr + 0.108*C
ZH-00	1.778 + 0.200*Tr + 0.020*C	3.084 + 0.246*Tr + 0.032*C	5.760 + 0.278*Tr + 0.057*C
ZL-00	0.965 + 0.192*Tr + 0.042*C	1.582 + 0.240*Tr + 0.062*C	2.866 + 0.280*Tr + 0.103*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.353 + 0.226*Tr + 0.105*C	0.492 + 0.264*Tr + 0.193*C	0.721 + 0.305*Tr + 0.295*C
R-1	0.351 + 0.209*Tr + 0.062*C	0.477 + 0.236*Tr + 0.130*C	0.687 + 0.270*Tr + 0.203*C
F-0	0.321 + 0.067*Tr + 0.139*C	0.455 + 0.087*Tr + 0.198*C	0.686 + 0.119*Tr + 0.301*C
R-0	0.327 + 0.029*Tr + 0.083*C	0.457 + 0.046*Tr + 0.127*C	0.672 + 0.076*Tr + 0.206*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.312 + 0.192*Tr + 0.044*C	2.156 + 0.217*Tr + 0.065*C	3.930 + 0.246*Tr + 0.108*C
R-101	2.575 + 0.039*Tr + 0.025*C	4.503 + 0.085*Tr + 0.039*C	8.431 + 0.130*Tr + 0.072*C
F-001	0.963 + 0.187*Tr + 0.042*C	1.547 + 0.215*Tr + 0.062*C	2.789 + 0.243*Tr + 0.103*C
R-001	1.760 + 0.040*Tr + 0.020*C	3.052 + 0.087*Tr + 0.032*C	5.704 + 0.127*Tr + 0.057*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.682 + 0.136*Tr	0.939 + 0.197*Tr	1.484 + 0.257*Tr
LZ-01	0.380 + 0.137*Tr	0.540 + 0.195*Tr	0.870 + 0.253*Tr
HZ-11	0.678 + 0.139*Tr	0.942 + 0.191*Tr	1.485 + 0.268*Tr
LZ-11	0.380 + 0.136*Tr	0.540 + 0.195*Tr	0.871 + 0.251*Tr
ZH-01	1.777 + 0.201*Tr + 0.020*C	3.084 + 0.244*Tr + 0.032*C	5.763 + 0.276*Tr + 0.057*C
ZL-01	0.962 + 0.197*Tr + 0.042*C	1.579 + 0.244*Tr + 0.062*C	2.864 + 0.280*Tr + 0.103*C
ZH-11	2.601 + 0.203*Tr + 0.025*C	4.557 + 0.243*Tr + 0.040*C	8.530 + 0.278*Tr + 0.072*C
ZL-11	1.351 + 0.200*Tr + 0.044*C	2.236 + 0.241*Tr + 0.065*C	4.072 + 0.297*Tr + 0.108*C



Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.677 + 0.164*Tr	0.937 + 0.233*Tr	1.479 + 0.297*Tr			
LZ-011 0.249 + 0.048*Tr		0.352 + 0.105*Tr	0.555 + 0.170*Tr			
HZ-110	0.695 + 0.224*Tr	0.967 + 0.252*Tr	1.535 + 0.275*Tr			
LZ-110	0.269 + 0.236*Tr	0.381 + 0.277*Tr	0.600 + 0.316*Tr			
HZ-001	0.680 + 0.163*Tr	0.936 + 0.231*Tr	1.475 + 0.301*Tr			
LZ-001	0.250 + 0.051*Tr	0.352 + 0.108*Tr	0.555 + 0.175*Tr			
HZ-100	0.696 + 0.223*Tr	0.966 + 0.251*Tr	1.522 + 0.297*Tr			
LZ-100	0.269 + 0.236*Tr	0.381 + 0.276*Tr	0.600 + 0.315*Tr			
ZH-011	2.599 + 0.230*Tr + 0.025*C	4.550 + 0.278*Tr + 0.040*C	8.518 + 0.324*Tr + 0.072*C			
ZL-011	1.350 + 0.231*Tr + 0.044*C	2.230 + 0.280*Tr + 0.065*C	4.070 + 0.301*Tr + 0.108*C			
ZH-110	2.610 + 0.010*Tr + 0.025*C	4.567 + 0.055*Tr + 0.040*C	8.544 + 0.090*Tr + 0.072*C			
ZL-110	1.361 + 0.026*Tr + 0.044*C	2.249 + 0.058*Tr + 0.065*C	4.098 + 0.120*Tr + 0.108*C			
ZH-001	1.775 + 0.230*Tr + 0.020*C	3.077 + 0.280*Tr + 0.032*C	5.749 + 0.325*Tr + 0.057*C			
ZL-001	0.961 + 0.221*Tr + 0.042*C	1.576 + 0.277*Tr + 0.062*C	2.849 + 0.335*Tr + 0.103*C			
ZH-100	1.785 + 0.010*Tr + 0.020*C	3.095 + 0.054*Tr + 0.032*C	5.777 + 0.094*Tr + 0.057*C			
ZL-100	0.974 + 0.013*Tr + 0.042*C	1.593 + 0.066*Tr + 0.062*C	2.886 + 0.109*Tr + 0.103*C			
Path TM-IO (for pins A B	EN LOWEMI TA TEN)					
F-10100	1.320 + 0.014*Tr + 0.044*C	2.166 + 0.053*Tr + 0.065*C	3.944 + 0.100*Tr + 0.108*C			
R-10100	2.593 + 0.231*Tr + 0.025*C	4.529 + 0.265*Tr + 0.039*C	8.469 + 0.306*Tr + 0.072*C			
F-00110	1.308 + 0.206*Tr + 0.044*C	2.148 + 0.233*Tr + 0.065*C	3.919 + 0.268*Tr + 0.108*C			
R-00110	2.572 + 0.038*Tr + 0.025*C	4.499 + 0.089*Tr + 0.039*C	8.427 + 0.142*Tr + 0.072*C			
F-10000	0.970 + 0.010*Tr + 0.042*C	1.554 + 0.068*Tr + 0.062*C	2.801 + 0.108*Tr + 0.103*C			
R-10000	1.778 + 0.232*Tr + 0.020*C	3.077 + 0.267*Tr + 0.032*C	5.741 + 0.309*Tr + 0.057*C			
F-00010	0.956 + 0.204*Tr + 0.042*C	1.538 + 0.242*Tr + 0.062*C	2.773 + 0.279*Tr + 0.103*C			
R-00010	1.758 + 0.038*Tr + 0.020*C	3.047 + 0.092*Tr + 0.032*C	5.698 + 0.144*Tr + 0.057*C			

Event	Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN LOWEMI TM)						
F-010	0.244 - 0.002*Tr + 0.032*C	0.406 + 0.048*C	0.762 - 0.008*Tr + 0.080*C			
R-010	0.637 + 0.001*Tr + 0.012*C	1.098 + 0.002*Tr + 0.018*C	2.110 + 0.002*Tr + 0.032*C			
F-000	0.146 - 0.002*Tr + 0.033*C	0.249 + 0.049*C	0.475 + 0.081*C			
R-000	0.417 - 0.002*Tr + 0.011*C	0.718 - 0.001*Tr + 0.016*C	1.375 + 0.003*Tr + 0.029*C			
Path EN-IO (for pins LO	WEMITM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.640 - 0.002*Tr + 0.012*C	1.103 + 0.018*C	2.122 + 0.002*Tr + 0.031*C			
ZL-10	0.256 + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.784 - 0.006*Tr + 0.080*C			
ZH-00	0.419 - 0.002*Tr + 0.011*C	0.723 + 0.016*C	1.389 - 0.001*Tr + 0.029*C			
ZL-00	0.162 + 0.033*C	0.267 - 0.003*Tr + 0.049*C	0.498 + 0.002*Tr + 0.081*C			
Path IO-ZI (for pins HYS	T)					
F-1	0.004 + 0.101*C	0.005 + 0.148*C	0.008 + 0.230*C			
R-1	0.003 + 0.057*C	0.005 + 0.089*C	0.007 + 0.146*C			
F-0	0.004 + 0.101*C	0.005 + 0.147*C	0.008 + 0.229*C			
R-0	0.003 + 0.057*C	0.005 + 0.088*C	0.007 + 0.146*C			
Path TA-IO (for pins LOWEMI TEN TM)						
F-101	0.244 - 0.002*Tr + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.761 - 0.002*Tr + 0.080*C			
R-101	0.637 + 0.012*C	012*C 1.098 + 0.001*Tr + 0.018*C 2.108 + 0.00				



F-001	0.146 + 0.033*C	0.250 - 0.004*Tr + 0.049*C	0.473 + 0.001*Tr + 0.081*C			
R-001	0.417 + 0.011*C	0.717 + 0.002*Tr + 0.016*C	1.381 - 0.005*Tr + 0.029*C			
Path TEN-IO (for pins LOWEMI TM)						
HZ-01	0.000	0.000	0.000			
LZ-01	0.000	0.000	0.000			
HZ-11	0.000	0.000	0.000			
LZ-11	0.000	0.000	0.000			
ZH-01	0.420 - 0.002*Tr + 0.011*C	0.724 + 0.016*C	1.387 + 0.001*Tr + 0.029*C			
ZL-01	0.161 + 0.001*Tr + 0.033*C	0.267 - 0.004*Tr + 0.049*C	0.497 + 0.002*Tr + 0.081*C			
ZH-11	0.641 - 0.002*Tr + 0.012*C	1.103 + 0.002*Tr + 0.018*C	2.123 + 0.008*Tr + 0.031*C			
ZL-11	0.255 + 0.032*C	0.420 - 0.006*Tr + 0.048*C	0.778 + 0.011*Tr + 0.080*C			
Path TM-IO (for pins El	N LOWEMI TEN)					
HZ-011	0.000	0.000	0.000			
LZ-011	0.000	0.000	0.000			
HZ-110	0.000	0.000	0.000			
LZ-110	0.000	0.000	0.000			
HZ-001	0.000	0.000	0.000			
LZ-001	0.000	0.000	0.000			
HZ-100	0.000	0.000	0.000			
LZ-100	0.000	0.000	0.000			
ZH-011	0.640 + 0.012*C	1.102 + 0.018*C	2.123 + 0.031*C			
ZL-011	0.256 - 0.001*Tr + 0.032*C	0.419 - 0.004*Tr + 0.048*C	0.782 - 0.011*Tr + 0.080*C			
ZH-110	0.641 - 0.004*Tr + 0.012*C	1.103 + 0.018*C	2.120 + 0.007*Tr + 0.032*C			
ZL-110	0.256 - 0.003*Tr + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.781 + 0.002*Tr + 0.080*C			
ZH-001	0.419 - 0.002*Tr + 0.011*C	0.724 - 0.002*Tr + 0.016*C	1.387 - 0.002*Tr + 0.029*C			
ZL-001	0.162 + 0.033*C	0.267 - 0.002*Tr + 0.049*C	0.493 + 0.012*Tr + 0.081*C			
ZH-100	0.419 - 0.001*Tr + 0.011*C	0.721 + 0.004*Tr + 0.016*C	1.390 - 0.006*Tr + 0.029*C			
ZL-100	0.162 + 0.033*C	0.267 + 0.049*C	0.499 - 0.005*Tr + 0.081*C			
Path TM-IO (for pins A						
F-10100	0.244 - 0.002*Tr + 0.032*C	0.406 - 0.002*Tr + 0.048*C	0.759 - 0.002*Tr + 0.080*C			
R-10100	0.636 - 0.001*Tr + 0.012*C	1.098 - 0.001*Tr + 0.018*C	2.108 + 0.003*Tr + 0.032*C			
F-00110	0.244 + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.760 - 0.007*Tr + 0.080*C			
R-00110	0.637 + 0.012*C	1.098 + 0.018*C	2.107 + 0.006*Tr + 0.032*C			
F-10000	0.146 + 0.033*C	0.249 + 0.049*C	0.474 + 0.081*C			
R-10000	0.417 + 0.011*C	0.718 + 0.002*Tr + 0.016*C	1.379 - 0.003*Tr + 0.029*C			
F-00010	0.145 + 0.033*C	0.249 + 0.002*Tr + 0.049*C	0.471 + 0.009*Tr + 0.081*C			
R-00010	0.417 - 0.001*Tr + 0.011*C	0.719 - 0.004*Tr + 0.016*C	1.378 - 0.004*Tr + 0.029*C			

	Default Leakage Power (mW)	vdd	vdde1v8
Ì	best 1.10 -40	4.383e-05	6.580e-06
	typ 1.00 25	2.760e-05	1.235e-05
	worst 0.90 125	3.633e-04	1.885e-04

	Pin Cycle	Internal Energy (uW/MHz)					
	FIII Gydle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
Г	For vdd						



IO tog-	0.440 + 0.131*Tr	0.560 + 0.408*Tr	0.336 + 0.058*Tr	0.435 + 0.192*Tr	0.265 + 0.040*Tr	0.343 + 0.130*Tr
gling/Output stable	0.131 11	0.400 11	0.056 11	0.192 11	0.040 11	0.130 11
ZI toggling	0.243	0.246 +	0.184	0.186 +	0.143	0.143 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	7.192 -	8.939 -	5.701 +	6.761 +	4.482 +	5.213 +
gling/Output	0.022*Tr	0.025*Tr	0.006*Tr	0.032*Tr	0.058*Tr	0.056*Tr
stable						
ZI toggling	0.303 +	0.450 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.236*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD8SCARUDQPCZ_EXT_CSF_1V8_CL_LIN

Cell Description

BD8SCARUDQPCZ_EXT_CSF_1V8_CL_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

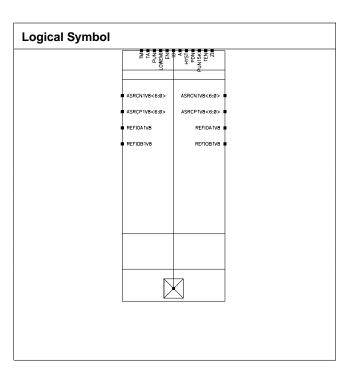
Physical Dimensions

Area(um2): 4252.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

IO	ZI
IO	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
А	0	-	-	0	-	-	-	Α
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Cell Capacitance

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0258	0.0248	0.0240
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0196	0.0193	0.0190
HYST Input Cap.	0.0146	0.0143	0.0141
IO Input Cap.	1.5456	1.5420	1.5404
IO Max Load	201.546	201.542	201.540
LOWEMI Input Cap.	0.0107	0.0107	0.0107
PDN Input Cap.	0.0057	0.0057	0.0057
PUN Input Cap.	0.0114	0.0114	0.0114
PUN15K Input Cap.	0.0101	0.0098	0.0096
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0268	0.0258	0.0250
TEN Input Cap.	0.0184	0.0180	0.0178
TM Input Cap.	0.0331	0.0324	0.0323
ZI Max Load	0.200	0.200	0.200

Special Pin Properties

Din	Pin Parameter Value			
FIII	Falametei	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	IO (Input) Delay thres. falling (V)		0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Propagation Delay

Frant	Value (Value (as a function of C in pF and Tr in nS)				
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN L	OWEMI TM)					
F-010	1.313 + 0.190*Tr + 0.044*C	2.156 + 0.220*Tr + 0.065*C	3.928 + 0.239*Tr + 0.108*C			
R-010	2.574 + 0.038*Tr + 0.025*C	4.504 + 0.081*Tr + 0.039*C	8.434 + 0.123*Tr + 0.072*C			
F-000	0.963 + 0.184*Tr + 0.042*C	1.548 + 0.217*Tr + 0.062*C	2.786 + 0.245*Tr + 0.103*C			
R-000	1.761 + 0.038*Tr + 0.020*C	3.052 + 0.086*Tr + 0.032*C	5.706 + 0.127*Tr + 0.057*C			
Path EN-IO (for pins LO	WEMI TM)					
HZ-10	0.678 + 0.138*Tr	0.943 + 0.189*Tr	1.486 + 0.249*Tr			
LZ-10	0.380 + 0.136*Tr	0.542 + 0.193*Tr	0.872 + 0.249*Tr			
HZ-00	0.678 + 0.143*Tr	0.939 + 0.197*Tr	1.492 + 0.241*Tr			
LZ-00	0.380 + 0.136*Tr	0.541 + 0.193*Tr	0.872 + 0.250*Tr			
ZH-10	2.603 + 0.200*Tr + 0.025*C	4.556 + 0.245*Tr + 0.040*C	8.528 + 0.281*Tr + 0.072*C			
ZL-10	1.352 + 0.195*Tr + 0.044*C	2.232 + 0.255*Tr + 0.065*C	4.076 + 0.273*Tr + 0.108*C			
ZH-00	1.778 + 0.200*Tr + 0.020*C	3.084 + 0.246*Tr + 0.032*C	5.760 + 0.278*Tr + 0.057*C			
ZL-00	0.965 + 0.192*Tr + 0.042*C	1.582 + 0.240*Tr + 0.062*C	2.866 + 0.280*Tr + 0.103*C			
Path IO-ZI (for pins HYS	T)					
F-1	0.353 + 0.226*Tr + 0.105*C	0.492 + 0.264*Tr + 0.193*C	0.721 + 0.305*Tr + 0.295*C			
R-1	0.351 + 0.209*Tr + 0.062*C	0.477 + 0.236*Tr + 0.130*C	0.687 + 0.270*Tr + 0.203*C			
F-0	0.321 + 0.067*Tr + 0.139*C	0.455 + 0.087*Tr + 0.198*C	0.686 + 0.119*Tr + 0.301*C			
R-0	0.327 + 0.029*Tr + 0.083*C	0.457 + 0.046*Tr + 0.127*C	0.672 + 0.076*Tr + 0.206*C			
Path TA-IO (for pins LO)	WEMI TEN TM)					
F-101	1.312 + 0.192*Tr + 0.044*C	2.156 + 0.217*Tr + 0.065*C	3.930 + 0.246*Tr + 0.108*C			
R-101	2.575 + 0.039*Tr + 0.025*C	4.503 + 0.085*Tr + 0.039*C	8.431 + 0.130*Tr + 0.072*C			
F-001	0.963 + 0.187*Tr + 0.042*C	1.547 + 0.215*Tr + 0.062*C	2.789 + 0.243*Tr + 0.103*C			
R-001	1.760 + 0.040*Tr + 0.020*C	3.052 + 0.087*Tr + 0.032*C	5.704 + 0.127*Tr + 0.057*C			
Path TEN-IO (for pins Lo	OWEMI TM)					
HZ-01	0.682 + 0.136*Tr	0.939 + 0.197*Tr	1.484 + 0.257*Tr			
LZ-01	0.380 + 0.137*Tr	0.540 + 0.195*Tr	0.870 + 0.253*Tr			
HZ-11	0.678 + 0.139*Tr	0.942 + 0.191*Tr	1.485 + 0.268*Tr			
LZ-11	0.380 + 0.136*Tr	0.540 + 0.195*Tr	0.871 + 0.251*Tr			
ZH-01	1.777 + 0.201*Tr + 0.020*C	3.084 + 0.244*Tr + 0.032*C	5.763 + 0.276*Tr + 0.057*C			
ZL-01	0.962 + 0.197*Tr + 0.042*C	1.579 + 0.244*Tr + 0.062*C	2.864 + 0.280*Tr + 0.103*C			
ZH-11	2.601 + 0.203*Tr + 0.025*C	4.557 + 0.243*Tr + 0.040*C	8.530 + 0.278*Tr + 0.072*C			
ZL-11	1.351 + 0.200*Tr + 0.044*C	2.236 + 0.241*Tr + 0.065*C	4.072 + 0.297*Tr + 0.108*C			



Path TM-IO (for pins EN LOWEMI TEN)						
HZ-011	0.677 + 0.164*Tr	0.937 + 0.233*Tr	1.479 + 0.297*Tr			
LZ-011	0.249 + 0.048*Tr	0.352 + 0.105*Tr	0.555 + 0.170*Tr			
HZ-110	0.695 + 0.224*Tr	0.967 + 0.252*Tr	1.535 + 0.275*Tr			
LZ-110	0.269 + 0.236*Tr	0.381 + 0.277*Tr	0.600 + 0.316*Tr			
HZ-001	0.680 + 0.163*Tr	0.936 + 0.231*Tr	1.475 + 0.301*Tr			
LZ-001	0.250 + 0.051*Tr	0.352 + 0.108*Tr	0.555 + 0.175*Tr			
HZ-100	0.696 + 0.223*Tr	0.966 + 0.251*Tr	1.522 + 0.297*Tr			
LZ-100	0.269 + 0.236*Tr	0.381 + 0.276*Tr	0.600 + 0.315*Tr			
ZH-011	2.599 + 0.230*Tr + 0.025*C	4.550 + 0.278*Tr + 0.040*C	8.518 + 0.324*Tr + 0.072*C			
ZL-011	1.350 + 0.231*Tr + 0.044*C	2.230 + 0.280*Tr + 0.065*C	4.070 + 0.301*Tr + 0.108*C			
ZH-110	2.610 + 0.010*Tr + 0.025*C	4.567 + 0.055*Tr + 0.040*C	8.544 + 0.090*Tr + 0.072*C			
ZL-110	1.361 + 0.026*Tr + 0.044*C	2.249 + 0.058*Tr + 0.065*C	4.098 + 0.120*Tr + 0.108*C			
ZH-001	1.775 + 0.230*Tr + 0.020*C	3.077 + 0.280*Tr + 0.032*C	5.749 + 0.325*Tr + 0.057*C			
ZL-001	0.961 + 0.221*Tr + 0.042*C	1.576 + 0.277*Tr + 0.062*C	2.849 + 0.335*Tr + 0.103*C			
ZH-100	1.785 + 0.010*Tr + 0.020*C	3.095 + 0.054*Tr + 0.032*C	5.777 + 0.094*Tr + 0.057*C			
ZL-100	0.974 + 0.013*Tr + 0.042*C	1.593 + 0.066*Tr + 0.062*C	2.886 + 0.109*Tr + 0.103*C			
Path TM-IO (for pins A	EN LOWEMI TA TEN)					
F-10100	1.320 + 0.014*Tr + 0.044*C	2.166 + 0.053*Tr + 0.065*C	3.944 + 0.100*Tr + 0.108*C			
R-10100	2.593 + 0.231*Tr + 0.025*C	4.529 + 0.265*Tr + 0.039*C	8.469 + 0.306*Tr + 0.072*C			
F-00110	1.308 + 0.206*Tr + 0.044*C	2.148 + 0.233*Tr + 0.065*C	3.919 + 0.268*Tr + 0.108*C			
R-00110	2.572 + 0.038*Tr + 0.025*C	4.499 + 0.089*Tr + 0.039*C	8.427 + 0.142*Tr + 0.072*C			
F-10000	0.970 + 0.010*Tr + 0.042*C	1.554 + 0.068*Tr + 0.062*C	2.801 + 0.108*Tr + 0.103*C			
R-10000	1.778 + 0.232*Tr + 0.020*C	3.077 + 0.267*Tr + 0.032*C	5.741 + 0.309*Tr + 0.057*C			
F-00010	0.956 + 0.204*Tr + 0.042*C	1.538 + 0.242*Tr + 0.062*C	2.773 + 0.279*Tr + 0.103*C			
R-00010	1.758 + 0.038*Tr + 0.020*C	3.047 + 0.092*Tr + 0.032*C	5.698 + 0.144*Tr + 0.057*C			

Transition Time

Event	Value (as a function of C in pF and T	r in nS)	
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125	
Path A-IO (for pins EN L	OWEMI TM)			
F-010	0.244 - 0.002*Tr + 0.032*C	0.406 + 0.048*C	0.762 - 0.008*Tr + 0.080*C	
R-010	0.637 + 0.001*Tr + 0.012*C	1.098 + 0.002*Tr + 0.018*C	2.110 + 0.002*Tr + 0.032*C	
F-000	0.146 - 0.002*Tr + 0.033*C	0.249 + 0.049*C	0.475 + 0.081*C	
R-000	0.417 - 0.002*Tr + 0.011*C	0.718 - 0.001*Tr + 0.016*C	1.375 + 0.003*Tr + 0.029*C	
Path EN-IO (for pins LO	WEMITM)			
HZ-10	0.000	0.000	0.000	
LZ-10	0.000	0.000	0.000	
HZ-00	0.000	0.000	0.000	
LZ-00	0.000	0.000	0.000	
ZH-10	0.640 - 0.002*Tr + 0.012*C	1.103 + 0.018*C	2.122 + 0.002*Tr + 0.031*C	
ZL-10	0.256 + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.784 - 0.006*Tr + 0.080*C	
ZH-00	0.419 - 0.002*Tr + 0.011*C	0.723 + 0.016*C	1.389 - 0.001*Tr + 0.029*C	
ZL-00	0.162 + 0.033*C	0.267 - 0.003*Tr + 0.049*C	0.498 + 0.002*Tr + 0.081*C	
Path IO-ZI (for pins HYS	ST)			
F-1	0.004 + 0.101*C	0.005 + 0.148*C	0.008 + 0.230*C	
R-1	0.003 + 0.057*C	0.005 + 0.089*C	0.007 + 0.146*C	
F-0	0.004 + 0.101*C	0.005 + 0.147*C	0.008 + 0.229*C	
R-0	0.003 + 0.057*C	0.005 + 0.088*C	0.007 + 0.146*C	
Path TA-IO (for pins LO)	WEMI TEN TM)			
F-101	0.244 - 0.002*Tr + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.761 - 0.002*Tr + 0.080*C	
R-101	0.637 + 0.012*C	1.098 + 0.001*Tr + 0.018*C	2.108 + 0.005*Tr + 0.032*C	



F-001	0.146 + 0.033*C	0.250 - 0.004*Tr + 0.049*C	0.473 + 0.001*Tr + 0.081*C
R-001	0.417 + 0.011*C	0.717 + 0.002*Tr + 0.016*C	1.381 - 0.005*Tr + 0.029*C
Path TEN-IO (for pins L	OWEMI TM)		,
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.420 - 0.002*Tr + 0.011*C	0.724 + 0.016*C	1.387 + 0.001*Tr + 0.029*C
ZL-01	0.161 + 0.001*Tr + 0.033*C	0.267 - 0.004*Tr + 0.049*C	0.497 + 0.002*Tr + 0.081*C
ZH-11	0.641 - 0.002*Tr + 0.012*C	1.103 + 0.002*Tr + 0.018*C	2.123 + 0.008*Tr + 0.031*C
ZL-11	0.255 + 0.032*C	0.420 - 0.006*Tr + 0.048*C	0.778 + 0.011*Tr + 0.080*C
Path TM-IO (for pins El	N LOWEMI TEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.640 + 0.012*C	1.102 + 0.018*C	2.123 + 0.031*C
ZL-011	0.256 - 0.001*Tr + 0.032*C	0.419 - 0.004*Tr + 0.048*C	0.782 - 0.011*Tr + 0.080*C
ZH-110	0.641 - 0.004*Tr + 0.012*C	1.103 + 0.018*C	2.120 + 0.007*Tr + 0.032*C
ZL-110	0.256 - 0.003*Tr + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.781 + 0.002*Tr + 0.080*C
ZH-001	0.419 - 0.002*Tr + 0.011*C	0.724 - 0.002*Tr + 0.016*C	1.387 - 0.002*Tr + 0.029*C
ZL-001	0.162 + 0.033*C	0.267 - 0.002*Tr + 0.049*C	0.493 + 0.012*Tr + 0.081*C
ZH-100	0.419 - 0.001*Tr + 0.011*C	0.721 + 0.004*Tr + 0.016*C	1.390 - 0.006*Tr + 0.029*C
ZL-100	0.162 + 0.033*C	0.267 + 0.049*C	0.499 - 0.005*Tr + 0.081*C
Path TM-IO (for pins A			
F-10100	0.244 - 0.002*Tr + 0.032*C	0.406 - 0.002*Tr + 0.048*C	0.759 - 0.002*Tr + 0.080*C
R-10100	0.636 - 0.001*Tr + 0.012*C	1.098 - 0.001*Tr + 0.018*C	2.108 + 0.003*Tr + 0.032*C
F-00110	0.244 + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.760 - 0.007*Tr + 0.080*C
R-00110	0.637 + 0.012*C	1.098 + 0.018*C	2.107 + 0.006*Tr + 0.032*C
F-10000	0.146 + 0.033*C	0.249 + 0.049*C	0.474 + 0.081*C
R-10000	0.417 + 0.011*C	0.718 + 0.002*Tr + 0.016*C	1.379 - 0.003*Tr + 0.029*C
F-00010	0.145 + 0.033*C	0.249 + 0.002*Tr + 0.049*C	0.471 + 0.009*Tr + 0.081*C
R-00010	0.417 - 0.001*Tr + 0.011*C	0.719 - 0.004*Tr + 0.016*C	1.378 - 0.004*Tr + 0.029*C

Default Leakage Power

	Default Leakage Power (mW)	vdd	vdde1v8
Ì	best 1.10 -40	4.383e-05	6.580e-06
	typ 1.00 25	2.760e-05	1.235e-05
	worst 0.90 125	3.633e-04	1.885e-04

Internal Energy (at minimum output load)

Pin Cycle Internal Energy (uW/MHz)							
	Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min	worst 0.90 125 (Max
						values)	values)
	For vdd						



IO tog-	0.440 +	0.560 +	0.336 +	0.435 +	0.265 +	0.343 +
gling/Output stable	0.131*Tr	0.408*Tr	0.058*Tr	0.192*Tr	0.040*Tr	0.130*Tr
ZI toggling	0.243	0.246 +	0.184	0.186 +	0.143	0.143 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	7.192 -	8.939 -	5.701 +	6.761 +	4.482 +	5.213 +
gling/Output	0.022*Tr	0.025*Tr	0.006*Tr	0.032*Tr	0.058*Tr	0.056*Tr
stable						
ZI toggling	0.303 +	0.450 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.236*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD8SCARUDQPCZ_EXT_CSF_1V8_FC_INNER

Cell Description

BD8SCARUDQPCZ_EXT_CSF_1V8_FC_INNER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

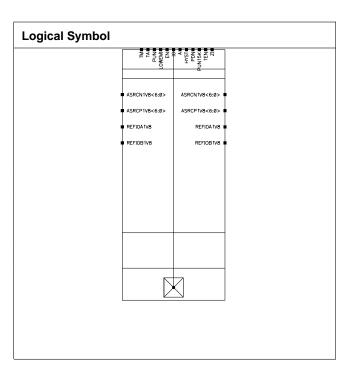
Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Cell Capacitance

Parameter		Value(pF)	
i alametei	best 1.10 -40	typ 1.00 25	worst 0.90 125



A Input Cap.	0.0258	0.0248	0.0240
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0196	0.0193	0.0190
HYST Input Cap.	0.0146	0.0143	0.0141
IO Input Cap.	1.5456	1.5420	1.5404
IO Max Load	201.546	201.542	201.540
LOWEMI Input Cap.	0.0107	0.0107	0.0107
PDN Input Cap.	0.0057	0.0057	0.0057
PUN Input Cap.	0.0114	0.0114	0.0114
PUN15K Input Cap.	0.0101	0.0098	0.0096
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0268	0.0258	0.0250
TEN Input Cap.	0.0184	0.0180	0.0178
TM Input Cap.	0.0331	0.0324	0.0323
ZI Max Load	0.200	0.200	0.200

Special Pin Properties

Pin	Parameter	Value		
FIII	Farameter	best 1.10	typ 1.00	worst 0.90
IO (Input)	Min Transition (ns)	0.375	0.375	0.375
IO (Input)	Max Transition (ns)	12.0	12.0	12.0
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35



IO (Input)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Input)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising	0.825	0.75	0.675
	(V)			
IO (Output)	Delay thres. falling	0.825	0.75	0.675
	(V)			
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Propagation Delay

Frant	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)		
F-010	1.313 + 0.190*Tr + 0.044*C	2.156 + 0.220*Tr + 0.065*C	3.928 + 0.239*Tr + 0.108*C
R-010	2.574 + 0.038*Tr + 0.025*C	4.504 + 0.081*Tr + 0.039*C	8.434 + 0.123*Tr + 0.072*C
F-000	0.963 + 0.184*Tr + 0.042*C	1.548 + 0.217*Tr + 0.062*C	2.786 + 0.245*Tr + 0.103*C
R-000	1.761 + 0.038*Tr + 0.020*C	3.052 + 0.086*Tr + 0.032*C	5.706 + 0.127*Tr + 0.057*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.678 + 0.138*Tr	0.943 + 0.189*Tr	1.486 + 0.249*Tr
LZ-10	0.380 + 0.136*Tr	0.542 + 0.193*Tr	0.872 + 0.249*Tr
HZ-00	0.678 + 0.143*Tr	0.939 + 0.197*Tr	1.492 + 0.241*Tr
LZ-00	0.380 + 0.136*Tr	0.541 + 0.193*Tr	0.872 + 0.250*Tr
ZH-10	2.603 + 0.200*Tr + 0.025*C	4.556 + 0.245*Tr + 0.040*C	8.528 + 0.281*Tr + 0.072*C
ZL-10	1.352 + 0.195*Tr + 0.044*C	2.232 + 0.255*Tr + 0.065*C	4.076 + 0.273*Tr + 0.108*C
ZH-00	1.778 + 0.200*Tr + 0.020*C	3.084 + 0.246*Tr + 0.032*C	5.760 + 0.278*Tr + 0.057*C
ZL-00	0.965 + 0.192*Tr + 0.042*C	1.582 + 0.240*Tr + 0.062*C	2.866 + 0.280*Tr + 0.103*C
Path IO-ZI (for pins HYS	T)		
F-1	0.353 + 0.226*Tr + 0.105*C	0.492 + 0.264*Tr + 0.193*C	0.721 + 0.305*Tr + 0.295*C
R-1	0.351 + 0.209*Tr + 0.062*C	0.477 + 0.236*Tr + 0.130*C	0.687 + 0.270*Tr + 0.203*C
F-0	0.321 + 0.067*Tr + 0.139*C	0.455 + 0.087*Tr + 0.198*C	0.686 + 0.119*Tr + 0.301*C
R-0	0.327 + 0.029*Tr + 0.083*C	0.457 + 0.046*Tr + 0.127*C	0.672 + 0.076*Tr + 0.206*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.312 + 0.192*Tr + 0.044*C	2.156 + 0.217*Tr + 0.065*C	3.930 + 0.246*Tr + 0.108*C
R-101	2.575 + 0.039*Tr + 0.025*C	4.503 + 0.085*Tr + 0.039*C	8.431 + 0.130*Tr + 0.072*C
F-001	0.963 + 0.187*Tr + 0.042*C	1.547 + 0.215*Tr + 0.062*C	2.789 + 0.243*Tr + 0.103*C
R-001	1.760 + 0.040*Tr + 0.020*C	3.052 + 0.087*Tr + 0.032*C	5.704 + 0.127*Tr + 0.057*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.682 + 0.136*Tr	0.939 + 0.197*Tr	1.484 + 0.257*Tr
LZ-01	0.380 + 0.137*Tr	0.540 + 0.195*Tr	0.870 + 0.253*Tr
HZ-11	0.678 + 0.139*Tr	0.942 + 0.191*Tr	1.485 + 0.268*Tr
LZ-11	0.380 + 0.136*Tr	0.540 + 0.195*Tr	0.871 + 0.251*Tr
ZH-01	1.777 + 0.201*Tr + 0.020*C	3.084 + 0.244*Tr + 0.032*C	5.763 + 0.276*Tr + 0.057*C
ZL-01	0.962 + 0.197*Tr + 0.042*C	1.579 + 0.244*Tr + 0.062*C	2.864 + 0.280*Tr + 0.103*C
ZH-11	2.601 + 0.203*Tr + 0.025*C	4.557 + 0.243*Tr + 0.040*C	8.530 + 0.278*Tr + 0.072*C
ZL-11	1.351 + 0.200*Tr + 0.044*C	2.236 + 0.241*Tr + 0.065*C	4.072 + 0.297*Tr + 0.108*C



Path TM-IO (for pins EN	LOWEMI TEN)		
HZ-011	0.677 + 0.164*Tr	0.937 + 0.233*Tr	1.479 + 0.297*Tr
LZ-011	0.249 + 0.048*Tr	0.352 + 0.105*Tr	0.555 + 0.170*Tr
HZ-110	0.695 + 0.224*Tr	0.967 + 0.252*Tr	1.535 + 0.275*Tr
LZ-110	0.269 + 0.236*Tr	0.381 + 0.277*Tr	0.600 + 0.316*Tr
HZ-001	0.680 + 0.163*Tr	0.936 + 0.231*Tr	1.475 + 0.301*Tr
LZ-001	0.250 + 0.051*Tr	0.352 + 0.108*Tr	0.555 + 0.175*Tr
HZ-100	0.696 + 0.223*Tr	0.966 + 0.251*Tr	1.522 + 0.297*Tr
LZ-100	0.269 + 0.236*Tr	0.381 + 0.276*Tr	0.600 + 0.315*Tr
ZH-011	2.599 + 0.230*Tr + 0.025*C	4.550 + 0.278*Tr + 0.040*C	8.518 + 0.324*Tr + 0.072*C
ZL-011	1.350 + 0.231*Tr + 0.044*C	2.230 + 0.280*Tr + 0.065*C	4.070 + 0.301*Tr + 0.108*C
ZH-110	2.610 + 0.010*Tr + 0.025*C	4.567 + 0.055*Tr + 0.040*C	8.544 + 0.090*Tr + 0.072*C
ZL-110	1.361 + 0.026*Tr + 0.044*C	2.249 + 0.058*Tr + 0.065*C	4.098 + 0.120*Tr + 0.108*C
ZH-001	1.775 + 0.230*Tr + 0.020*C	3.077 + 0.280*Tr + 0.032*C	5.749 + 0.325*Tr + 0.057*C
ZL-001	0.961 + 0.221*Tr + 0.042*C	1.576 + 0.277*Tr + 0.062*C	2.849 + 0.335*Tr + 0.103*C
ZH-100	1.785 + 0.010*Tr + 0.020*C	3.095 + 0.054*Tr + 0.032*C	5.777 + 0.094*Tr + 0.057*C
ZL-100	0.974 + 0.013*Tr + 0.042*C	1.593 + 0.066*Tr + 0.062*C	2.886 + 0.109*Tr + 0.103*C
Path TM-IO (for pins A B	EN LOWEMI TA TEN)		
F-10100	1.320 + 0.014*Tr + 0.044*C	2.166 + 0.053*Tr + 0.065*C	3.944 + 0.100*Tr + 0.108*C
R-10100	2.593 + 0.231*Tr + 0.025*C	4.529 + 0.265*Tr + 0.039*C	8.469 + 0.306*Tr + 0.072*C
F-00110	1.308 + 0.206*Tr + 0.044*C	2.148 + 0.233*Tr + 0.065*C	3.919 + 0.268*Tr + 0.108*C
R-00110	2.572 + 0.038*Tr + 0.025*C	4.499 + 0.089*Tr + 0.039*C	8.427 + 0.142*Tr + 0.072*C
F-10000	0.970 + 0.010*Tr + 0.042*C	1.554 + 0.068*Tr + 0.062*C	2.801 + 0.108*Tr + 0.103*C
R-10000	1.778 + 0.232*Tr + 0.020*C	3.077 + 0.267*Tr + 0.032*C	5.741 + 0.309*Tr + 0.057*C
F-00010	0.956 + 0.204*Tr + 0.042*C	1.538 + 0.242*Tr + 0.062*C	2.773 + 0.279*Tr + 0.103*C
R-00010	1.758 + 0.038*Tr + 0.020*C	3.047 + 0.092*Tr + 0.032*C	5.698 + 0.144*Tr + 0.057*C

Transition Time

Event	Value (as a function of C in pF and Tr in nS)				
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125		
Path A-IO (for pins EN L	OWEMI TM)				
F-010	0.244 - 0.002*Tr + 0.032*C	0.406 + 0.048*C	0.762 - 0.008*Tr + 0.080*C		
R-010	0.637 + 0.001*Tr + 0.012*C	1.098 + 0.002*Tr + 0.018*C	2.110 + 0.002*Tr + 0.032*C		
F-000	0.146 - 0.002*Tr + 0.033*C	0.249 + 0.049*C	0.475 + 0.081*C		
R-000	0.417 - 0.002*Tr + 0.011*C	0.718 - 0.001*Tr + 0.016*C	1.375 + 0.003*Tr + 0.029*C		
Path EN-IO (for pins LO	WEMITM)				
HZ-10	0.000	0.000	0.000		
LZ-10	0.000	0.000	0.000		
HZ-00	0.000	0.000	0.000		
LZ-00	0.000	0.000	0.000		
ZH-10	0.640 - 0.002*Tr + 0.012*C	1.103 + 0.018*C	2.122 + 0.002*Tr + 0.031*C		
ZL-10	0.256 + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.784 - 0.006*Tr + 0.080*C		
ZH-00	0.419 - 0.002*Tr + 0.011*C	0.723 + 0.016*C	1.389 - 0.001*Tr + 0.029*C		
ZL-00	0.162 + 0.033*C	0.267 - 0.003*Tr + 0.049*C	0.498 + 0.002*Tr + 0.081*C		
Path IO-ZI (for pins HYS	ST)				
F-1	0.004 + 0.101*C	0.005 + 0.148*C	0.008 + 0.230*C		
R-1	0.003 + 0.057*C	0.005 + 0.089*C	0.007 + 0.146*C		
F-0	0.004 + 0.101*C	0.005 + 0.147*C	0.008 + 0.229*C		
R-0	0.003 + 0.057*C	0.005 + 0.088*C	0.007 + 0.146*C		
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)				
F-101	0.244 - 0.002*Tr + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.761 - 0.002*Tr + 0.080*C		
R-101	0.637 + 0.012*C	1.098 + 0.001*Tr + 0.018*C	2.108 + 0.005*Tr + 0.032*C		



F-001	0.146 + 0.033*C	0.250 - 0.004*Tr + 0.049*C	0.473 + 0.001*Tr + 0.081*C
R-001	0.417 + 0.011*C	0.717 + 0.002*Tr + 0.016*C	1.381 - 0.005*Tr + 0.029*C
Path TEN-IO (for pins L	OWEMI TM)		,
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.420 - 0.002*Tr + 0.011*C	0.724 + 0.016*C	1.387 + 0.001*Tr + 0.029*C
ZL-01	0.161 + 0.001*Tr + 0.033*C	0.267 - 0.004*Tr + 0.049*C	0.497 + 0.002*Tr + 0.081*C
ZH-11	0.641 - 0.002*Tr + 0.012*C	1.103 + 0.002*Tr + 0.018*C	2.123 + 0.008*Tr + 0.031*C
ZL-11	0.255 + 0.032*C	0.420 - 0.006*Tr + 0.048*C	0.778 + 0.011*Tr + 0.080*C
Path TM-IO (for pins El	N LOWEMI TEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.640 + 0.012*C	1.102 + 0.018*C	2.123 + 0.031*C
ZL-011	0.256 - 0.001*Tr + 0.032*C	0.419 - 0.004*Tr + 0.048*C	0.782 - 0.011*Tr + 0.080*C
ZH-110	0.641 - 0.004*Tr + 0.012*C	1.103 + 0.018*C	2.120 + 0.007*Tr + 0.032*C
ZL-110	0.256 - 0.003*Tr + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.781 + 0.002*Tr + 0.080*C
ZH-001	0.419 - 0.002*Tr + 0.011*C	0.724 - 0.002*Tr + 0.016*C	1.387 - 0.002*Tr + 0.029*C
ZL-001	0.162 + 0.033*C	0.267 - 0.002*Tr + 0.049*C	0.493 + 0.012*Tr + 0.081*C
ZH-100	0.419 - 0.001*Tr + 0.011*C	0.721 + 0.004*Tr + 0.016*C	1.390 - 0.006*Tr + 0.029*C
ZL-100	0.162 + 0.033*C	0.267 + 0.049*C	0.499 - 0.005*Tr + 0.081*C
Path TM-IO (for pins A			
F-10100	0.244 - 0.002*Tr + 0.032*C	0.406 - 0.002*Tr + 0.048*C	0.759 - 0.002*Tr + 0.080*C
R-10100	0.636 - 0.001*Tr + 0.012*C	1.098 - 0.001*Tr + 0.018*C	2.108 + 0.003*Tr + 0.032*C
F-00110	0.244 + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.760 - 0.007*Tr + 0.080*C
R-00110	0.637 + 0.012*C	1.098 + 0.018*C	2.107 + 0.006*Tr + 0.032*C
F-10000	0.146 + 0.033*C	0.249 + 0.049*C	0.474 + 0.081*C
R-10000	0.417 + 0.011*C	0.718 + 0.002*Tr + 0.016*C	1.379 - 0.003*Tr + 0.029*C
F-00010	0.145 + 0.033*C	0.249 + 0.002*Tr + 0.049*C	0.471 + 0.009*Tr + 0.081*C
R-00010	0.417 - 0.001*Tr + 0.011*C	0.719 - 0.004*Tr + 0.016*C	1.378 - 0.004*Tr + 0.029*C

Default Leakage Power

	Default Leakage Power (mW)	vdd	vdde1v8
Ì	best 1.10 -40	4.383e-05	6.580e-06
	typ 1.00 25	2.760e-05	1.235e-05
	worst 0.90 125	3.633e-04	1.885e-04

Internal Energy (at minimum output load)

Pin Cycle	Internal Energy (uW/MHz)					
FIII Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min values)	worst 0.90 125 (Max values)
For vdd						



IO tog- gling/Output	0.440 + 0.131*Tr	0.560 + 0.408*Tr	0.336 + 0.058*Tr	0.435 + 0.192*Tr	0.265 + 0.040*Tr	0.343 + 0.130*Tr
stable						
ZI toggling	0.243	0.246 +	0.184	0.186 +	0.143	0.143 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	7.192 -	8.939 -	5.701 +	6.761 +	4.482 +	5.213 +
gling/Output	0.022*Tr	0.025*Tr	0.006*Tr	0.032*Tr	0.058*Tr	0.056*Tr
stable						
ZI toggling	0.303 +	0.450 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.236*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD8SCARUDQPCZ_EXT_CSF_1V8_FC_LIN

Cell Description

BD8SCARUDQPCZ_EXT_CSF_1V8_FC_LIN

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 3632.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	А
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Cell Capacitance

Parameter		Value(pF)	
Parameter	best 1.10 -40	typ 1.00 25	worst 0.90 125



A Input Cap.	0.0258	0.0248	0.0240
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0196	0.0193	0.0190
HYST Input Cap.	0.0146	0.0143	0.0141
IO Input Cap.	1.5456	1.5420	1.5404
IO Max Load	201.546	201.542	201.540
LOWEMI Input Cap.	0.0107	0.0107	0.0107
PDN Input Cap.	0.0057	0.0057	0.0057
PUN Input Cap.	0.0114	0.0114	0.0114
PUN15K Input Cap.	0.0101	0.0098	0.0096
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0268	0.0258	0.0250
TEN Input Cap.	0.0184	0.0180	0.0178
TM Input Cap.	0.0331	0.0324	0.0323
ZI Max Load	0.200	0.200	0.200

Special Pin Properties

Pin	Parameter	Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Propagation Delay

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)	-	
F-010	1.313 + 0.190*Tr + 0.044*C	2.156 + 0.220*Tr + 0.065*C	3.928 + 0.239*Tr + 0.108*C
R-010	2.574 + 0.038*Tr + 0.025*C	4.504 + 0.081*Tr + 0.039*C	8.434 + 0.123*Tr + 0.072*C
F-000	0.963 + 0.184*Tr + 0.042*C	1.548 + 0.217*Tr + 0.062*C	2.786 + 0.245*Tr + 0.103*C
R-000	1.761 + 0.038*Tr + 0.020*C	3.052 + 0.086*Tr + 0.032*C	5.706 + 0.127*Tr + 0.057*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.678 + 0.138*Tr	0.943 + 0.189*Tr	1.486 + 0.249*Tr
LZ-10	0.380 + 0.136*Tr	0.542 + 0.193*Tr	0.872 + 0.249*Tr
HZ-00	0.678 + 0.143*Tr	0.939 + 0.197*Tr	1.492 + 0.241*Tr
LZ-00	0.380 + 0.136*Tr	0.541 + 0.193*Tr	0.872 + 0.250*Tr
ZH-10	2.603 + 0.200*Tr + 0.025*C	4.556 + 0.245*Tr + 0.040*C	8.528 + 0.281*Tr + 0.072*C
ZL-10	1.352 + 0.195*Tr + 0.044*C	2.232 + 0.255*Tr + 0.065*C	4.076 + 0.273*Tr + 0.108*C
ZH-00	1.778 + 0.200*Tr + 0.020*C	3.084 + 0.246*Tr + 0.032*C	5.760 + 0.278*Tr + 0.057*C
ZL-00	0.965 + 0.192*Tr + 0.042*C	1.582 + 0.240*Tr + 0.062*C	2.866 + 0.280*Tr + 0.103*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.353 + 0.226*Tr + 0.105*C	0.492 + 0.264*Tr + 0.193*C	0.721 + 0.305*Tr + 0.295*C
R-1	0.351 + 0.209*Tr + 0.062*C	0.477 + 0.236*Tr + 0.130*C	0.687 + 0.270*Tr + 0.203*C
F-0	0.321 + 0.067*Tr + 0.139*C	0.455 + 0.087*Tr + 0.198*C	0.686 + 0.119*Tr + 0.301*C
R-0	0.327 + 0.029*Tr + 0.083*C	0.457 + 0.046*Tr + 0.127*C	0.672 + 0.076*Tr + 0.206*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.312 + 0.192*Tr + 0.044*C	2.156 + 0.217*Tr + 0.065*C	3.930 + 0.246*Tr + 0.108*C
R-101	2.575 + 0.039*Tr + 0.025*C	4.503 + 0.085*Tr + 0.039*C	8.431 + 0.130*Tr + 0.072*C
F-001	0.963 + 0.187*Tr + 0.042*C	1.547 + 0.215*Tr + 0.062*C	2.789 + 0.243*Tr + 0.103*C
R-001	1.760 + 0.040*Tr + 0.020*C	3.052 + 0.087*Tr + 0.032*C	5.704 + 0.127*Tr + 0.057*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.682 + 0.136*Tr	0.939 + 0.197*Tr	1.484 + 0.257*Tr
LZ-01	0.380 + 0.137*Tr	0.540 + 0.195*Tr	0.870 + 0.253*Tr
HZ-11	0.678 + 0.139*Tr	0.942 + 0.191*Tr	1.485 + 0.268*Tr
LZ-11	0.380 + 0.136*Tr	0.540 + 0.195*Tr	0.871 + 0.251*Tr
ZH-01	1.777 + 0.201*Tr + 0.020*C	3.084 + 0.244*Tr + 0.032*C	5.763 + 0.276*Tr + 0.057*C
ZL-01	0.962 + 0.197*Tr + 0.042*C	1.579 + 0.244*Tr + 0.062*C	2.864 + 0.280*Tr + 0.103*C
ZH-11	2.601 + 0.203*Tr + 0.025*C	4.557 + 0.243*Tr + 0.040*C	8.530 + 0.278*Tr + 0.072*C
ZL-11	1.351 + 0.200*Tr + 0.044*C	2.236 + 0.241*Tr + 0.065*C	4.072 + 0.297*Tr + 0.108*C



Path TM-IO (for pins EN LOWEMI TEN)					
HZ-011	0.677 + 0.164*Tr	0.937 + 0.233*Tr	1.479 + 0.297*Tr		
LZ-011	0.249 + 0.048*Tr	0.352 + 0.105*Tr	0.555 + 0.170*Tr		
HZ-110	0.695 + 0.224*Tr	0.967 + 0.252*Tr	1.535 + 0.275*Tr		
LZ-110	0.269 + 0.236*Tr	0.381 + 0.277*Tr	0.600 + 0.316*Tr		
HZ-001	0.680 + 0.163*Tr	0.936 + 0.231*Tr	1.475 + 0.301*Tr		
LZ-001	0.250 + 0.051*Tr	0.352 + 0.108*Tr	0.555 + 0.175*Tr		
HZ-100	0.696 + 0.223*Tr	0.966 + 0.251*Tr	1.522 + 0.297*Tr		
LZ-100	0.269 + 0.236*Tr	0.381 + 0.276*Tr	0.600 + 0.315*Tr		
ZH-011	2.599 + 0.230*Tr + 0.025*C	4.550 + 0.278*Tr + 0.040*C	8.518 + 0.324*Tr + 0.072*C		
ZL-011	1.350 + 0.231*Tr + 0.044*C	2.230 + 0.280*Tr + 0.065*C	4.070 + 0.301*Tr + 0.108*C		
ZH-110	2.610 + 0.010*Tr + 0.025*C	4.567 + 0.055*Tr + 0.040*C	8.544 + 0.090*Tr + 0.072*C		
ZL-110	1.361 + 0.026*Tr + 0.044*C	2.249 + 0.058*Tr + 0.065*C	4.098 + 0.120*Tr + 0.108*C		
ZH-001	1.775 + 0.230*Tr + 0.020*C	3.077 + 0.280*Tr + 0.032*C	5.749 + 0.325*Tr + 0.057*C		
ZL-001	0.961 + 0.221*Tr + 0.042*C	1.576 + 0.277*Tr + 0.062*C	2.849 + 0.335*Tr + 0.103*C		
ZH-100	1.785 + 0.010*Tr + 0.020*C	3.095 + 0.054*Tr + 0.032*C	5.777 + 0.094*Tr + 0.057*C		
ZL-100	0.974 + 0.013*Tr + 0.042*C	1.593 + 0.066*Tr + 0.062*C	2.886 + 0.109*Tr + 0.103*C		
Path TM-IO (for pins A B	EN LOWEMI TA TEN)				
F-10100	1.320 + 0.014*Tr + 0.044*C	2.166 + 0.053*Tr + 0.065*C	3.944 + 0.100*Tr + 0.108*C		
R-10100	2.593 + 0.231*Tr + 0.025*C	4.529 + 0.265*Tr + 0.039*C	8.469 + 0.306*Tr + 0.072*C		
F-00110	1.308 + 0.206*Tr + 0.044*C	2.148 + 0.233*Tr + 0.065*C	3.919 + 0.268*Tr + 0.108*C		
R-00110	2.572 + 0.038*Tr + 0.025*C	4.499 + 0.089*Tr + 0.039*C	8.427 + 0.142*Tr + 0.072*C		
F-10000	0.970 + 0.010*Tr + 0.042*C	1.554 + 0.068*Tr + 0.062*C	2.801 + 0.108*Tr + 0.103*C		
R-10000	1.778 + 0.232*Tr + 0.020*C	3.077 + 0.267*Tr + 0.032*C	5.741 + 0.309*Tr + 0.057*C		
F-00010	0.956 + 0.204*Tr + 0.042*C	1.538 + 0.242*Tr + 0.062*C	2.773 + 0.279*Tr + 0.103*C		
R-00010	1.758 + 0.038*Tr + 0.020*C	3.047 + 0.092*Tr + 0.032*C	5.698 + 0.144*Tr + 0.057*C		

Transition Time

Event	Value (as a function of C in pF and Tr in nS)						
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125				
Path A-IO (for pins EN L	OWEMI TM)						
F-010	0.244 - 0.002*Tr + 0.032*C	0.406 + 0.048*C	0.762 - 0.008*Tr + 0.080*C				
R-010	0.637 + 0.001*Tr + 0.012*C	1.098 + 0.002*Tr + 0.018*C	2.110 + 0.002*Tr + 0.032*C				
F-000	0.146 - 0.002*Tr + 0.033*C	0.249 + 0.049*C	0.475 + 0.081*C				
R-000	0.417 - 0.002*Tr + 0.011*C	0.718 - 0.001*Tr + 0.016*C	1.375 + 0.003*Tr + 0.029*C				
Path EN-IO (for pins LO	WEMITM)						
HZ-10	0.000	0.000	0.000				
LZ-10	0.000	0.000	0.000				
HZ-00	0.000	0.000	0.000				
LZ-00	0.000	0.000	0.000				
ZH-10	0.640 - 0.002*Tr + 0.012*C	1.103 + 0.018*C	2.122 + 0.002*Tr + 0.031*C				
ZL-10	0.256 + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.784 - 0.006*Tr + 0.080*C				
ZH-00	0.419 - 0.002*Tr + 0.011*C	0.723 + 0.016*C	1.389 - 0.001*Tr + 0.029*C				
ZL-00	0.162 + 0.033*C	0.267 - 0.003*Tr + 0.049*C	0.498 + 0.002*Tr + 0.081*C				
Path IO-ZI (for pins HYS	ST)						
F-1	0.004 + 0.101*C	0.005 + 0.148*C	0.008 + 0.230*C				
R-1	0.003 + 0.057*C	0.005 + 0.089*C	0.007 + 0.146*C				
F-0	0.004 + 0.101*C	0.005 + 0.147*C	0.008 + 0.229*C				
R-0	0.003 + 0.057*C	0.005 + 0.088*C	0.007 + 0.146*C				
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)						
F-101	0.244 - 0.002*Tr + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.761 - 0.002*Tr + 0.080*C				
R-101	0.637 + 0.012*C	1.098 + 0.001*Tr + 0.018*C	2.108 + 0.005*Tr + 0.032*C				



F-001	0.146 + 0.033*C	0.250 - 0.004*Tr + 0.049*C	0.473 + 0.001*Tr + 0.081*C
R-001	0.417 + 0.011*C	0.717 + 0.002*Tr + 0.016*C	1.381 - 0.005*Tr + 0.029*C
Path TEN-IO (for pins L	OWEMI TM)		,
HZ-01	0.000	0.000	0.000
LZ-01	0.000	0.000	0.000
HZ-11	0.000	0.000	0.000
LZ-11	0.000	0.000	0.000
ZH-01	0.420 - 0.002*Tr + 0.011*C	0.724 + 0.016*C	1.387 + 0.001*Tr + 0.029*C
ZL-01	0.161 + 0.001*Tr + 0.033*C	0.267 - 0.004*Tr + 0.049*C	0.497 + 0.002*Tr + 0.081*C
ZH-11	0.641 - 0.002*Tr + 0.012*C	1.103 + 0.002*Tr + 0.018*C	2.123 + 0.008*Tr + 0.031*C
ZL-11	0.255 + 0.032*C	0.420 - 0.006*Tr + 0.048*C	0.778 + 0.011*Tr + 0.080*C
Path TM-IO (for pins El	N LOWEMI TEN)		
HZ-011	0.000	0.000	0.000
LZ-011	0.000	0.000	0.000
HZ-110	0.000	0.000	0.000
LZ-110	0.000	0.000	0.000
HZ-001	0.000	0.000	0.000
LZ-001	0.000	0.000	0.000
HZ-100	0.000	0.000	0.000
LZ-100	0.000	0.000	0.000
ZH-011	0.640 + 0.012*C	1.102 + 0.018*C	2.123 + 0.031*C
ZL-011	0.256 - 0.001*Tr + 0.032*C	0.419 - 0.004*Tr + 0.048*C	0.782 - 0.011*Tr + 0.080*C
ZH-110	0.641 - 0.004*Tr + 0.012*C	1.103 + 0.018*C	2.120 + 0.007*Tr + 0.032*C
ZL-110	0.256 - 0.003*Tr + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.781 + 0.002*Tr + 0.080*C
ZH-001	0.419 - 0.002*Tr + 0.011*C	0.724 - 0.002*Tr + 0.016*C	1.387 - 0.002*Tr + 0.029*C
ZL-001	0.162 + 0.033*C	0.267 - 0.002*Tr + 0.049*C	0.493 + 0.012*Tr + 0.081*C
ZH-100	0.419 - 0.001*Tr + 0.011*C	0.721 + 0.004*Tr + 0.016*C	1.390 - 0.006*Tr + 0.029*C
ZL-100	0.162 + 0.033*C	0.267 + 0.049*C	0.499 - 0.005*Tr + 0.081*C
Path TM-IO (for pins A			
F-10100	0.244 - 0.002*Tr + 0.032*C	0.406 - 0.002*Tr + 0.048*C	0.759 - 0.002*Tr + 0.080*C
R-10100	0.636 - 0.001*Tr + 0.012*C	1.098 - 0.001*Tr + 0.018*C	2.108 + 0.003*Tr + 0.032*C
F-00110	0.244 + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.760 - 0.007*Tr + 0.080*C
R-00110	0.637 + 0.012*C	1.098 + 0.018*C	2.107 + 0.006*Tr + 0.032*C
F-10000	0.146 + 0.033*C	0.249 + 0.049*C	0.474 + 0.081*C
R-10000	0.417 + 0.011*C	0.718 + 0.002*Tr + 0.016*C	1.379 - 0.003*Tr + 0.029*C
F-00010	0.145 + 0.033*C	0.249 + 0.002*Tr + 0.049*C	0.471 + 0.009*Tr + 0.081*C
R-00010	0.417 - 0.001*Tr + 0.011*C	0.719 - 0.004*Tr + 0.016*C	1.378 - 0.004*Tr + 0.029*C

Default Leakage Power

	Default Leakage Power (mW)	vdd	vdde1v8
Ì	best 1.10 -40	4.383e-05	6.580e-06
	typ 1.00 25	2.760e-05	1.235e-05
	worst 0.90 125	3.633e-04	1.885e-04

Internal Energy (at minimum output load)

Pin Cycle			Internal Ener	rgy (uW/MHz)		
Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min	worst 0.90 125 (Max
					values)	values)
For vdd						



IO tog-	0.440 +	0.560 +	0.336 +	0.435 +	0.265 +	0.343 +
gling/Output	0.131*Tr	0.408*Tr	0.058*Tr	0.192*Tr	0.040*Tr	0.130*Tr
stable						
ZI toggling	0.243	0.246 +	0.184	0.186 +	0.143	0.143 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	7.192 -	8.939 -	5.701 +	6.761 +	4.482 +	5.213 +
gling/Output	0.022*Tr	0.025*Tr	0.006*Tr	0.032*Tr	0.058*Tr	0.056*Tr
stable						
ZI toggling	0.303 +	0.450 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.236*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr



BD8SCARUDQPCZ_EXT_CSF_1V8_FC_OUTER

Cell Description

BD8SCARUDQPCZ_EXT_CSF_1V8_FC_OUTER

- The cell has "dont_use" attribute set in the Synopsys STF.
- The cell has "dont_touch" attribute set in the Synopsys STF.

Physical Dimensions

Area(um2): 8307.000

Glossary

Tr : Input Transition time C : Output (capacitive) load

R : Rising edge F : Falling edge



Truth Table

Ю	ZI
10	10

Α	EN	TA	TEN	TM	PUN	PDN	PUN15K	Ю
Α	0	-	-	0	-	-	-	A
-	-	TA	0	1	-	-	-	TA
-	1	-	-	0	-	1	0	Н
-	1	-	-	0	0	1	-	Н
-	-	-	1	1	-	1	0	Н
-	-	-	1	1	0	1	-	Н
-	-	-	1	1	1	0	1	L
-	1	-	-	0	1	0	1	L
-	1	-	-	0	0	0	-	W
-	1	-	-	0	-	0	0	W
-	-	-	1	1	0	0	-	W
-	-	-	1	1	-	0	0	W
-	-	-	1	1	1	1	1	Z
-	1	-	-	0	1	1	1	Z

Cell Capacitance

Parameter	Value(pF)				
	best 1.10 -40	typ 1.00 25	worst 0.90 125		



A Input Cap.	0.0258	0.0248	0.0240
ASRCN1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCN1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCN1V8[6] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[0] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[0] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[1] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[1] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[2] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[2] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[3] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[3] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[4] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[4] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[5] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[5] Max Load	10000.000	10000.000	10000.000
ASRCP1V8[6] Input Cap.	0.0100	0.0100	0.0100
ASRCP1V8[6] Max Load	10000.000	10000.000	10000.000
EN Input Cap.	0.0196	0.0193	0.0190
HYST Input Cap.	0.0146	0.0143	0.0141
IO Input Cap.	1.5456	1.5420	1.5404
IO Max Load	201.546	201.542	201.540
LOWEMI Input Cap.	0.0107	0.0107	0.0107
PDN Input Cap.	0.0057	0.0057	0.0057
PUN Input Cap.	0.0114	0.0114	0.0114
PUN15K Input Cap.	0.0101	0.0098	0.0096
REFIOA1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOA1V8 Max Load	10000.000	10000.000	10000.000
REFIOB1V8 Input Cap.	0.0100	0.0100	0.0100
REFIOB1V8 Max Load	10000.000	10000.000	10000.000
TA Input Cap.	0.0268	0.0258	0.0250
TEN Input Cap.	0.0184	0.0180	0.0178
TM Input Cap.	0.0331	0.0324	0.0323
ZI Max Load	0.200	0.200	0.200

Special Pin Properties

Pin	Parameter	Value			
FIII	Farameter	best 1.10	typ 1.00	worst 0.90	
IO (Input)	Min Transition (ns)	0.375	0.375	0.375	
IO (Input)	Max Transition (ns)	12.0	12.0	12.0	
IO (Input)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35	



IO (Input)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Input)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Input)	Slope thres. low (V)	-	-	-
IO (Input)	Slope thres. high (V)	-	-	-
IO (Output)	Min Transition (ns)	-	-	-
IO (Output)	Max Transition (ns)	-	-	-
IO (Output)	Swing (V)	0.0 - 1.65	0.0 - 1.5	0.0 - 1.35
IO (Output)	Delay thres. rising (V)	0.825	0.75	0.675
IO (Output)	Delay thres. falling (V)	0.825	0.75	0.675
IO (Output)	Slope thres. low (V)	0.495	0.45	0.405
IO (Output)	Slope thres. high (V)	1.155	1.05	0.945

Propagation Delay

F	Value (as a function of C in pF and Ti	r in nS)
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125
Path A-IO (for pins EN L	OWEMI TM)	-	
F-010	1.313 + 0.190*Tr + 0.044*C	2.156 + 0.220*Tr + 0.065*C	3.928 + 0.239*Tr + 0.108*C
R-010	2.574 + 0.038*Tr + 0.025*C	4.504 + 0.081*Tr + 0.039*C	8.434 + 0.123*Tr + 0.072*C
F-000	0.963 + 0.184*Tr + 0.042*C	1.548 + 0.217*Tr + 0.062*C	2.786 + 0.245*Tr + 0.103*C
R-000	1.761 + 0.038*Tr + 0.020*C	3.052 + 0.086*Tr + 0.032*C	5.706 + 0.127*Tr + 0.057*C
Path EN-IO (for pins LO	WEMI TM)		
HZ-10	0.678 + 0.138*Tr	0.943 + 0.189*Tr	1.486 + 0.249*Tr
LZ-10	0.380 + 0.136*Tr	0.542 + 0.193*Tr	0.872 + 0.249*Tr
HZ-00	0.678 + 0.143*Tr	0.939 + 0.197*Tr	1.492 + 0.241*Tr
LZ-00	0.380 + 0.136*Tr	0.541 + 0.193*Tr	0.872 + 0.250*Tr
ZH-10	2.603 + 0.200*Tr + 0.025*C	4.556 + 0.245*Tr + 0.040*C	8.528 + 0.281*Tr + 0.072*C
ZL-10	1.352 + 0.195*Tr + 0.044*C	2.232 + 0.255*Tr + 0.065*C	4.076 + 0.273*Tr + 0.108*C
ZH-00	1.778 + 0.200*Tr + 0.020*C	3.084 + 0.246*Tr + 0.032*C	5.760 + 0.278*Tr + 0.057*C
ZL-00	0.965 + 0.192*Tr + 0.042*C	1.582 + 0.240*Tr + 0.062*C	2.866 + 0.280*Tr + 0.103*C
Path IO-ZI (for pins HYS	ST)		
F-1	0.353 + 0.226*Tr + 0.105*C	0.492 + 0.264*Tr + 0.193*C	0.721 + 0.305*Tr + 0.295*C
R-1	0.351 + 0.209*Tr + 0.062*C	0.477 + 0.236*Tr + 0.130*C	0.687 + 0.270*Tr + 0.203*C
F-0	0.321 + 0.067*Tr + 0.139*C	0.455 + 0.087*Tr + 0.198*C	0.686 + 0.119*Tr + 0.301*C
R-0	0.327 + 0.029*Tr + 0.083*C	0.457 + 0.046*Tr + 0.127*C	0.672 + 0.076*Tr + 0.206*C
Path TA-IO (for pins LO)	WEMI TEN TM)		
F-101	1.312 + 0.192*Tr + 0.044*C	2.156 + 0.217*Tr + 0.065*C	3.930 + 0.246*Tr + 0.108*C
R-101	2.575 + 0.039*Tr + 0.025*C	4.503 + 0.085*Tr + 0.039*C	8.431 + 0.130*Tr + 0.072*C
F-001	0.963 + 0.187*Tr + 0.042*C	1.547 + 0.215*Tr + 0.062*C	2.789 + 0.243*Tr + 0.103*C
R-001	1.760 + 0.040*Tr + 0.020*C	3.052 + 0.087*Tr + 0.032*C	5.704 + 0.127*Tr + 0.057*C
Path TEN-IO (for pins Lo	OWEMI TM)		
HZ-01	0.682 + 0.136*Tr	0.939 + 0.197*Tr	1.484 + 0.257*Tr
LZ-01	0.380 + 0.137*Tr	0.540 + 0.195*Tr	0.870 + 0.253*Tr
HZ-11	0.678 + 0.139*Tr	0.942 + 0.191*Tr	1.485 + 0.268*Tr
LZ-11	0.380 + 0.136*Tr	0.540 + 0.195*Tr	0.871 + 0.251*Tr
ZH-01	1.777 + 0.201*Tr + 0.020*C	3.084 + 0.244*Tr + 0.032*C	5.763 + 0.276*Tr + 0.057*C
ZL-01	0.962 + 0.197*Tr + 0.042*C	1.579 + 0.244*Tr + 0.062*C	2.864 + 0.280*Tr + 0.103*C
ZH-11	2.601 + 0.203*Tr + 0.025*C	4.557 + 0.243*Tr + 0.040*C	8.530 + 0.278*Tr + 0.072*C
ZL-11	1.351 + 0.200*Tr + 0.044*C	2.236 + 0.241*Tr + 0.065*C	4.072 + 0.297*Tr + 0.108*C



Path TM-IO (for pins EN LOWEMI TEN)					
HZ-011	0.677 + 0.164*Tr	0.937 + 0.233*Tr	1.479 + 0.297*Tr		
LZ-011	0.249 + 0.048*Tr	0.352 + 0.105*Tr	0.555 + 0.170*Tr		
HZ-110	0.695 + 0.224*Tr	0.967 + 0.252*Tr	1.535 + 0.275*Tr		
LZ-110	0.269 + 0.236*Tr	0.381 + 0.277*Tr	0.600 + 0.316*Tr		
HZ-001	0.680 + 0.163*Tr	0.936 + 0.231*Tr	1.475 + 0.301*Tr		
LZ-001	0.250 + 0.051*Tr	0.352 + 0.108*Tr	0.555 + 0.175*Tr		
HZ-100	0.696 + 0.223*Tr	0.966 + 0.251*Tr	1.522 + 0.297*Tr		
LZ-100	0.269 + 0.236*Tr	0.381 + 0.276*Tr	0.600 + 0.315*Tr		
ZH-011	2.599 + 0.230*Tr + 0.025*C	4.550 + 0.278*Tr + 0.040*C	8.518 + 0.324*Tr + 0.072*C		
ZL-011	1.350 + 0.231*Tr + 0.044*C	2.230 + 0.280*Tr + 0.065*C	4.070 + 0.301*Tr + 0.108*C		
ZH-110	2.610 + 0.010*Tr + 0.025*C	4.567 + 0.055*Tr + 0.040*C	8.544 + 0.090*Tr + 0.072*C		
ZL-110	1.361 + 0.026*Tr + 0.044*C	2.249 + 0.058*Tr + 0.065*C	4.098 + 0.120*Tr + 0.108*C		
ZH-001	1.775 + 0.230*Tr + 0.020*C	3.077 + 0.280*Tr + 0.032*C	5.749 + 0.325*Tr + 0.057*C		
ZL-001	0.961 + 0.221*Tr + 0.042*C	1.576 + 0.277*Tr + 0.062*C	2.849 + 0.335*Tr + 0.103*C		
ZH-100	1.785 + 0.010*Tr + 0.020*C	3.095 + 0.054*Tr + 0.032*C	5.777 + 0.094*Tr + 0.057*C		
ZL-100	0.974 + 0.013*Tr + 0.042*C	1.593 + 0.066*Tr + 0.062*C	2.886 + 0.109*Tr + 0.103*C		
Path TM-IO (for pins A	EN LOWEMI TA TEN)				
F-10100	1.320 + 0.014*Tr + 0.044*C	2.166 + 0.053*Tr + 0.065*C	3.944 + 0.100*Tr + 0.108*C		
R-10100	2.593 + 0.231*Tr + 0.025*C	4.529 + 0.265*Tr + 0.039*C	8.469 + 0.306*Tr + 0.072*C		
F-00110	1.308 + 0.206*Tr + 0.044*C	2.148 + 0.233*Tr + 0.065*C	3.919 + 0.268*Tr + 0.108*C		
R-00110	2.572 + 0.038*Tr + 0.025*C	4.499 + 0.089*Tr + 0.039*C	8.427 + 0.142*Tr + 0.072*C		
F-10000	0.970 + 0.010*Tr + 0.042*C	1.554 + 0.068*Tr + 0.062*C	2.801 + 0.108*Tr + 0.103*C		
R-10000	1.778 + 0.232*Tr + 0.020*C	3.077 + 0.267*Tr + 0.032*C	5.741 + 0.309*Tr + 0.057*C		
F-00010	0.956 + 0.204*Tr + 0.042*C	1.538 + 0.242*Tr + 0.062*C	2.773 + 0.279*Tr + 0.103*C		
R-00010	1.758 + 0.038*Tr + 0.020*C	3.047 + 0.092*Tr + 0.032*C	5.698 + 0.144*Tr + 0.057*C		

Transition Time

Frant	Value (as a function of C in pF and Tr in nS)					
Event	best 1.10 -40	typ 1.00 25	worst 0.90 125			
Path A-IO (for pins EN L	OWEMI TM)					
F-010	0.244 - 0.002*Tr + 0.032*C	0.406 + 0.048*C	0.762 - 0.008*Tr + 0.080*C			
R-010	0.637 + 0.001*Tr + 0.012*C	1.098 + 0.002*Tr + 0.018*C	2.110 + 0.002*Tr + 0.032*C			
F-000	0.146 - 0.002*Tr + 0.033*C	0.249 + 0.049*C	0.475 + 0.081*C			
R-000	0.417 - 0.002*Tr + 0.011*C	0.718 - 0.001*Tr + 0.016*C	1.375 + 0.003*Tr + 0.029*C			
Path EN-IO (for pins LO	WEMITM)					
HZ-10	0.000	0.000	0.000			
LZ-10	0.000	0.000	0.000			
HZ-00	0.000	0.000	0.000			
LZ-00	0.000	0.000	0.000			
ZH-10	0.640 - 0.002*Tr + 0.012*C	1.103 + 0.018*C	2.122 + 0.002*Tr + 0.031*C			
ZL-10	0.256 + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.784 - 0.006*Tr + 0.080*C			
ZH-00	0.419 - 0.002*Tr + 0.011*C	0.723 + 0.016*C	1.389 - 0.001*Tr + 0.029*C			
ZL-00	0.162 + 0.033*C	0.267 - 0.003*Tr + 0.049*C	0.498 + 0.002*Tr + 0.081*C			
Path IO-ZI (for pins HYS	T)					
F-1	0.004 + 0.101*C	0.005 + 0.148*C	0.008 + 0.230*C			
R-1	0.003 + 0.057*C	0.005 + 0.089*C	0.007 + 0.146*C			
F-0	0.004 + 0.101*C	0.005 + 0.147*C	0.008 + 0.229*C			
R-0	0.003 + 0.057*C	0.005 + 0.088*C	0.007 + 0.146*C			
Path TA-IO (for pins LO)	Path TA-IO (for pins LOWEMI TEN TM)					
F-101	0.244 - 0.002*Tr + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.761 - 0.002*Tr + 0.080*C			
R-101	0.637 + 0.012*C	1.098 + 0.001*Tr + 0.018*C	2.108 + 0.005*Tr + 0.032*C			



F-001	0.146 + 0.033*C	0.250 - 0.004*Tr + 0.049*C	0.473 + 0.001*Tr + 0.081*C			
R-001	0.417 + 0.011*C	0.717 + 0.002*Tr + 0.016*C	1.381 - 0.005*Tr + 0.029*C			
Path TEN-IO (for pins LOWEMI TM)						
HZ-01	0.000	0.000	0.000			
LZ-01	0.000	0.000	0.000			
HZ-11	0.000	0.000	0.000			
LZ-11	0.000	0.000	0.000			
ZH-01	0.420 - 0.002*Tr + 0.011*C	0.724 + 0.016*C	1.387 + 0.001*Tr + 0.029*C			
ZL-01	0.161 + 0.001*Tr + 0.033*C	0.267 - 0.004*Tr + 0.049*C	0.497 + 0.002*Tr + 0.081*C			
ZH-11	0.641 - 0.002*Tr + 0.012*C	1.103 + 0.002*Tr + 0.018*C	2.123 + 0.008*Tr + 0.031*C			
ZL-11	0.255 + 0.032*C	0.420 - 0.006*Tr + 0.048*C	0.778 + 0.011*Tr + 0.080*C			
Path TM-IO (for pins El	LOWEMI TEN)					
HZ-011	0.000	0.000	0.000			
LZ-011	0.000	0.000	0.000			
HZ-110	0.000	0.000	0.000			
LZ-110	0.000	0.000	0.000			
HZ-001	0.000	0.000	0.000			
LZ-001	0.000	0.000	0.000			
HZ-100	0.000	0.000	0.000			
LZ-100	0.000	0.000	0.000			
ZH-011	0.640 + 0.012*C	1.102 + 0.018*C	2.123 + 0.031*C			
ZL-011	0.256 - 0.001*Tr + 0.032*C	0.419 - 0.004*Tr + 0.048*C	0.782 - 0.011*Tr + 0.080*C			
ZH-110	0.641 - 0.004*Tr + 0.012*C	1.103 + 0.018*C	2.120 + 0.007*Tr + 0.032*C			
ZL-110	0.256 - 0.003*Tr + 0.032*C	0.419 - 0.002*Tr + 0.048*C	0.781 + 0.002*Tr + 0.080*C			
ZH-001	0.419 - 0.002*Tr + 0.011*C	0.724 - 0.002*Tr + 0.016*C	1.387 - 0.002*Tr + 0.029*C			
ZL-001	0.162 + 0.033*C	0.267 - 0.002*Tr + 0.049*C	0.493 + 0.012*Tr + 0.081*C			
ZH-100	0.419 - 0.001*Tr + 0.011*C	0.721 + 0.004*Tr + 0.016*C	1.390 - 0.006*Tr + 0.029*C			
ZL-100	0.162 + 0.033*C	0.267 + 0.049*C	0.499 - 0.005*Tr + 0.081*C			
Path TM-IO (for pins A						
F-10100	0.244 - 0.002*Tr + 0.032*C	0.406 - 0.002*Tr + 0.048*C	0.759 - 0.002*Tr + 0.080*C			
R-10100	0.636 - 0.001*Tr + 0.012*C	1.098 - 0.001*Tr + 0.018*C	2.108 + 0.003*Tr + 0.032*C			
F-00110	0.244 + 0.032*C	0.407 - 0.004*Tr + 0.048*C	0.760 - 0.007*Tr + 0.080*C			
R-00110	0.637 + 0.012*C	1.098 + 0.018*C	2.107 + 0.006*Tr + 0.032*C			
F-10000	0.146 + 0.033*C	0.249 + 0.049*C	0.474 + 0.081*C			
R-10000	0.417 + 0.011*C	0.718 + 0.002*Tr + 0.016*C	1.379 - 0.003*Tr + 0.029*C			
F-00010	0.145 + 0.033*C	0.249 + 0.002*Tr + 0.049*C	0.471 + 0.009*Tr + 0.081*C			
R-00010	0.417 - 0.001*Tr + 0.011*C	0.719 - 0.004*Tr + 0.016*C	1.378 - 0.004*Tr + 0.029*C			

Default Leakage Power

	Default Leakage Power (mW)	vdd	vdde1v8
Ì	best 1.10 -40	4.383e-05	6.580e-06
	typ 1.00 25	2.760e-05	1.235e-05
	worst 0.90 125	3.633e-04	1.885e-04

Internal Energy (at minimum output load)

Pin Cycle	Internal Energy (uW/MHz)					
Fill Cycle	best 1.10 -40 (Min values)	best 1.10 -40 (Max values)	typ 1.00 25 (Min values)	typ 1.00 25 (Max values)	worst 0.90 125 (Min	worst 0.90 125 (Max
					values)	values)
For vdd						



IO tog-	0.440 +	0.560 +	0.336 +	0.435 +	0.265 +	0.343 +
gling/Output	0.131*Tr	0.408*Tr	0.058*Tr	0.192*Tr	0.040*Tr	0.130*Tr
stable						
ZI toggling	0.243	0.246 +	0.184	0.186 +	0.143	0.143 +
		0.004*Tr		0.002*Tr		0.001*Tr
For vdde1v8						
IO tog-	7.192 -	8.939 -	5.701 +	6.761 +	4.482 +	5.213 +
gling/Output	0.022*Tr	0.025*Tr	0.006*Tr	0.032*Tr	0.058*Tr	0.056*Tr
stable						
ZI toggling	0.303 +	0.450 +	0.224 +	0.331 +	0.173 +	0.238 +
	0.236*Tr	0.487*Tr	0.090*Tr	0.205*Tr	0.037*Tr	0.087*Tr





Please Read Carefully:

Information in this document is provided solely in connection with ST products. STMicroelectronics NV and its subsidiaries ("ST") reserve the right to make changes, corrections, modifications or improvements, to this document, and the products and services described herein at any time, without notice.

All ST products are sold pursuant to ST's terms and conditions of sale.

Purchasers are solely responsible for the choice, selection and use of the ST products and services described herein, and ST assumes no liability whatsoever relating to the choice, selection or use of the ST products and services described herein.

No license, express or implied, by estoppel or otherwise, to any intellectual property rights is granted under this document. If any part of this document refers to any third party products or services it shall not be deemed a license grant by ST for the use of such third party products or services, or any intellectual property contained therein or considered as a warranty covering the use in any manner whatsoever of such third party products or services or any intellectual property contained therein.

UNLESS OTHERWISE SET FORTH IN ST'S TERMS AND CONDITIONS OF SALE ST DISCLAIMS ANY EXPRESS OR IMPLIED WARRANTY WITH RESPECT TO THE USE AND/OR SALE OF ST PRODUCTS INCLUDING WITHOUT LIMITATION IMPLIED WARRANTIES OF MERCHANTABILITY, FITNESS FOR A PARTICULAR PURPOSE (AND THEIR EQUIVALENTS UNDER THE LAWS OF ANY JURISDICTION), OR INFRINGEMENT OF ANY PATENT, COPYRIGHT OR OTHER INTELLECTUAL PROPERTY RIGHT.

UNLESS EXPRESSLY APPROVED IN WRITING BY TWO AUTHORIZED ST REPRESENTATIVES, ST PRODUCTS ARE NOT RECOMMENDED, AUTHORIZED OR WARRANTED FOR USE IN MILITARY, AIR CRAFT, SPACE, LIFE SAVING, OR LIFE SUSTAINING APPLICATIONS, NOR IN PRODUCTS OR SYSTEMS WHERE FAILURE OR MALFUNCTION MAY RESULT IN PERSONAL INJURY, DEATH, OR SEVERE PROPERTY OR ENVIRONMENTAL DAMAGE. ST PRODUCTS WHICH ARE NOT SPECIFIED AS "AUTOMOTIVE GRADE" MAY ONLY BE USED IN AUTOMOTIVE APPLICATIONS AT USER'S OWN RISK.

Resale of ST products with provisions different from the statements and/or technical features set forth in this document shall immediately void any warranty granted by ST for the ST product or service described herein and shall not create or extend in any manner whatsoever, any liability of ST.

ST and the ST logo are trademarks or registered trademarks of ST in various countries.

Information in this document supersedes and replaces all information previously supplied.

The ST logo is a registered trademark of STMicroelectronics. All other names are the property of their respective owners.

© 2012 STMicroelectronics - All rights reserved

STMicroelectronics group of companies

Australia - Belgium - Brazil - Canada - China - Czech Republic - Finland - France - Germany - Hong Kong - India - Israel - Italy - Japan - Malaysia - Malta - Morocco - Philippines - Singapore - Spain - Sweden - Switzerland - United Kingdom - United States of America

www.st.com