Спецификация на «Генератор Ethernet трафика»

1. Общее описание.

Генератор обеспечивает последовательную отправку кадров заданного размера с заданной скоростью. Работает с Triple-Speed Ethernet Intel FPGA IP-core.

Содержание кадра целиком задается пользователем, задача генератора отправлять этот один кадр циклично в течении заданной длительности.

Режим работы: только 1000 Mbps full duplex.

Генератор (рис 1) представляет собой приложение которое упаковывает выше переданные данные в пакет, или может оправлять пустые пакеты, с заданными парамметрами. Параметры задаются через менеджер (список параметров которые можно задать). Так же приложение передает начальные настройки регистров Triple-Speed Ethernet Intel FPGA IP-core.

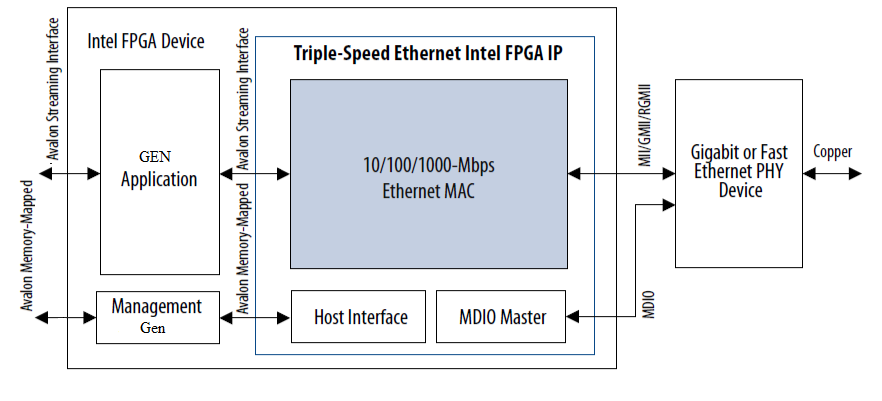
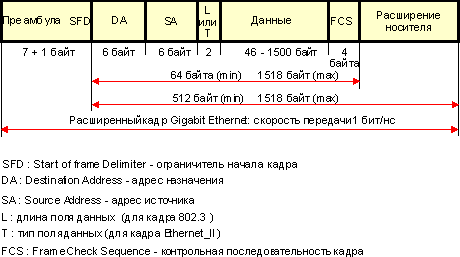


Рис 1.

Формат формируемого кадра указан ниже (рис 2). Преамбула и CRS код формируется ядром TSE. Работает в режиме «Store and forward mode» (режим сохранения и пересылки) передача начинается после получения полного пакета.

Если приложение желает передать короткий (меньше 512 байт) кадр, до при передаче добавляется это поле - расширение носителя, дополняющее кадр до 512 байт. Поле контрольной суммы вычисляется только для оригинального кадра и не распространяется на поле расширения. При приеме кадра поле расширения отбрасывается. Поэтому уровень LLC даже и не знает о наличии поля расширения. Если размер кадра равен или превосходит 512 байт, то поле расширения носителя отсутствует. Это учитывается при расчете скорости.

  
http://kunegin.com/ref1/giga1/images/spacer.gif

|  |  |
| --- | --- |
| *Рис.2.* | *Кадр Gigabit Ethernet с полем расширения носителя* |
|  |  |

2. Интерфейс модуля.

Имя модуля: Gen\_pack\_TSE

|  |  |  |  |
| --- | --- | --- | --- |
| Имя сигнала | Направление | Разрядность | Комментарий |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |

3. Карта регистров.

|  |  |  |
| --- | --- | --- |
| Адрес | Доступ | Комментарий |
|  |  |  |
|  |  |  |

4. Описание функций и особенности работы компонентов.

4.1. Функции.

Реализация генератора (ПО и RTL код совместно) предоставляет возможность генерировать трафик со следующими параметрами:

* Скорость генерации: настраиваемая. От 0 до 1Gb/s на уровне L1, минимальный шаг 1 Мб/c (можно точнее, зависит от реализации)
* Размер кадров: настраиваемый. 2 варианта:
  + случайный размер в диапазоне от минимального до максимального,
  + постоянный заданный размер.
* Наполнение кадров: задается вручную перед стартом генерации.
* Длительность: настраиваемая. 2 варианта:
  + в количестве пакетов,
  + в секундах.

4.2. Скорость передачи.

Характеристики производительности Gigabit Ethernet зависят от того, использует ли коммутатор режим передачи кадров с расширением или же передает их в режиме пульсаций.

Полезная пропускная способность для кадров минимальной длины равна 548 Мбит/с. Без учета поля расширения.

Полезная пропускная способность для кадров максимальной длины (поле данных1500 байт) равна 976 Мбит/с.

Как расчитывается и настраивается скорость в модуле:

4.3 Реализация случайных пакетов.

Если выбрана реализация случайных пакетов, значит размер каждого отправляемого пакета определяется случайным образом. То есть задана генерация 1000 пакетов, в диапазоне 70 - 79 байт и тогда за все время генерации должно быть примерно 100 пакетов размером 70, 100 размером 71, 100 размером 72 и т. д.

Будет использоваться «Линейный конгруэнтный метод». . - Старое число ( прошлый вызов или инициализация).

а, C, m это константы. (а = 5, C = 1, m = 1024).

Начальное число выбирается из счетчика что считает каждый такт ( инициализация).

5. Настройки TSE

Для работы с Генератором необходимо правильно сконфигурировать IP модуль TSE. Далее после начала работы Генератор проводит конфигурацию регистров TSE.

Triple-Speed Ethernet Intel FPGA IP-core сконфигурирован в виде одно-портового ядра с буфером. Работает с внешним гигабитным PHY модулем.

5.1 Конфигурация IP ядра.

Выбираем параметры.

- Core variation: 10/100/1000Mb Ethernet MAC

- 10/100/1000Mb Ethernet MAC: Use internal FIFO. Interface: MII/GMII.

- Ethernet MAC options: Align packet headers to 32-bit boundary.

- FIFO options: width – 32 bits, depth T/R 2048x32 bits.

* 1. Конфигурация регистров приложением.

Приложение настраивает регистры, запускает передачу установив регистр (TX\_ENA) и готово к генерации пакетов.

Все регистры настроены по умолчанию, кроме ниже перечисленных. Тк модуль ведет условную генерацию пакетов и не ведет приема, настройка регистров минимальна. Для полного описания карты регистров необходимо ознакомиться с документацией на модуль TSE.

5.2.1 Base Configuration Registers (dword offset 0x00 – 0x17):

-Command\_config register filds (0x02): 1) «TX\_ENA» устанавливает в «1» после всех настроек и начитает работу. 2) «ETH\_SPEED» устанавливает в «1». 3) Управление программным сбросом идет через регистр «SW\_RESET».

|  |  |  |
| --- | --- | --- |
| Dword offset | Name | Set value |
| 0х07 | rx\_section\_empty | 2032 |
| 0х08 | rx\_section\_full | 0 |
| 0х09 | tx\_section\_empty | 2032 |
| 0х0А | tx\_section\_full | 16 |
| 0х0B | rx\_almost\_empty | 8 |
| 0x0C | rx\_almost\_full | 8 |
| 0x0D | tx\_almost\_empty | 8 |
| 0x0E | tx\_almost\_full | 3 |
| 0x17 | tx\_ipg\_length | 12 |

6. Пример работы: