



İTÜ
Bilgisayar Mühendisliği Bölümü
Prof. Dr. Emre HARMANCI
Doç. Dr. Feza BUZLUCA
Araş. Gör. Ahmet Aycan ATAK
Araş. Gör. Tahir SANDIKKAYA

17.04.2014

BLG 322 Bilgisayar Mimarisi

Ödev 4

Doğrudan Bellek Erişimi

Bir MC68000 işlemcisine 2 adet DMA denetçisi bağlanacaktır. Denetçiler gerektiğinde 2.düzeyden kesme isteği göndereceklerdir.DMA denetçileri kesme vektörlü olarak çalışacaktır. DMA denetçilerinin kesme isteği (IRQ') ve yol isteği çıkışı (BR') ile yol verildi girişi (BG') mevcuttur.

1. Yukarıda belirtilen donanımı, gerekli giriş ve çıkış bağlantılarını göstererek çiziniz. Yol hakeminin iç yapısını çizerken, (varsa) diğer kod çözücü devreleri kutu olarak gösterebilirsiniz.
2. Kesme öncelik devresi, öncelik belirleme işlemini nasıl yapmaktadır, açıklayınız.
3. Bu sistemde mikroişlemci yol kullanma hakkının kendinde olup olmadığını nasıl anlar, kısaca açıklayınız.
4. MC68000 komut setinde yer alan "TAS" komutunun DMA yöntemi ile ilgisi nedir, açıklayınız.

En geç 23.04.2014 Çarşamba günü 17:00'e kadar teslim ediniz.

Ödev teslimi:

- 'Ödevleri basılı halde, Bilgisayar Mühendisliği Bölüm Sekreterliği'ndeki ödev teslim kutusuna atınız.
- Ödevler her bir öğrenci tarafından tamamen bağımsız yapılmalıdır. Kopya ya da kopya girişimi negatif notla değerlendirilir.
- Geç teslim edilen ödevler kabul edilmeyecektir.