

**BERKELEY RISC I İŞLEMCİSİ TARAFINDAN DA KULLANILAN
PDP-11 DALLANMA KOŞULLARI**

Kısaltma	Anlamı	Koşul
BR	Her zaman dallan	
BNE	Eşit değilse dallan	$Z=0$
BEQ	Eşitse dallan	$Z=1$
BGE	Büyük veya eşitse dallan	$NxV=0$
BLT	Küçükse dallan	$NxV=1$
BGT	Büyükse dallan	$Zv(NxV)=0$
BLE	Küçük veya eşitse dallan	$Zv(NxV)=1$
BPL	Pozitif ise dallan	$N=0$
BMI	Negatif ise dallan	$N=1$
BHI	Yüksekse dallan	$C=0$ ve $Z=0$
BLOS	Düşük veya eşitse dallan	$CvZ=1$
BVC	Taşma yoksa dallan	$V=0$
BVS	Taşma varsa dallan	$V=1$
BCC	Elde yoksa dallan	$C=0$
BHIS	Yüksek veya eşitse dallan	$C=0$
BCS	Elde varsa dallan	$C=1$
BLO	Düşükse dallan	$C=1$

x	YADA işlemini ifade etmektedir
v	VEYA işlemini ifade etmektedir
Z	Sıfır (Zero) bayrağı
N	Negatif bayrağı
C	Elde (Carry) bayrağı
V	Taşma (oVerflow) bayrağı

Tabloda da açıkça görüldüğü üzere BCC ile BHIS ve BCS ile BLO koşulları aslında aynı koşuldur