



## BİLGİSAYAR MİMARİSİ 2. ÖDEV

**Teslim Tarihi:** 19.03.2014, **Çarşamba**, 17:00.

Aşağıda tarif edilen MC68000 tabanlı sistemi tasarlayınız.

4K\*8'lik yaz/oku bellek tümdevreleri kullanılarak MC68000 mikroişlemcisinin bellek haritasında aşağıdaki alanlar oluşturulacaktır.

- \$A00000'dan başlayan 8K\*8'lik alan. Hem sistem hem de kullanıcı erişebilir. El sıkışmalı asenkron erişim. Sadece **komutlar** yer alacaktır. Erişim süresi: 40ns
- \$A00000'dan başlayan 8K\*8'lik alan. Hem sistem hem de kullanıcı erişebilir. El sıkışmalı asenkron erişim. Sadece **veriler** yer alacaktır. Erişim süresi: 30ns
- \$B00000'dan başlayan 8K\*8'lik alan. Sadece **sistem** erişebilir. Komut ve veri yer alabilir. Uyarmalı **senkron erişim**. Eğer kullanıcı bu bellek alanına erişmeye çalışırsa MİB uyarılacaktır.
- \$B00000'dan başlayan bellek alanlarına bağlanabilecek en yavaş belleğin erişim süresi ne kadar olabilir?
- İki hatlı el sıkışmalı yöntemde oluşabilen problem çözülecektir.
- Çiziminizi düzenli bir biçimde yapınız.

**Teslim Tarihi:** 19.03.2014, **Çarşamba**, 17:00.

- Kopya belirlenen ödevlere negatif not verilecektir.
- **Geç teslim edilen ödevler** değerlendirilmeyecektir.

**Ödevin teslimi:** Ödevlerinizi bölüm sekreterliğinde bulunan “Bilgisayar Mimarisi Ödev Kutusuna” atınız.