Gelişmiş PİA'nın HAZIR girişinin koşullanmasına ilişkin tablo

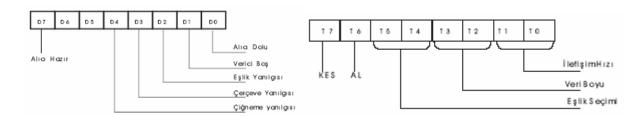
D1	D0	Hazır girişi	Kesme çıkışı
0	0	1' den 0' a indiğinde D7 bayrağı çekilir	1' de kalır, kesme üretmez
0	1	0' dan 1' e çıktığında D7 bayrağı çekilir	1' de kalır, kesme üretmez
1	0	1' den 0' a indiğinde D7 bayrağı çekilir	0' a iner, kesme üretir
1	1	0' dan 1' e çıktığında D7 bayrağı çekilir	0' a iner, kesme üretir

Gelişmiş PİA'nın ONAY girişinin koşullanmasına ilişkin tablo

D	03	D2	Onay girişi	Kesme çıkışı
	0	0	1'den 0'a indiğinde D6 bayrağı çekilir	1' de kalır, kesme üretmez
	0	1	0'dan 1'e çıktığında D6 bayrağı çekilir	1' de kalır, kesme üretmez
	1	0	1'den 0'a indiğinde D6 bayrağı çekilir	0' a iner, kesme üretir
	1	1	0'dan 1'e çıktığında D6 bayrağı çekilir	0' a iner, kesme üretir

Gelişmiş PIA'da AL çıkışının koşullanmasına ilişkin tablo

I	D5	D4	AL Çıkışı		
	0	0	0 konumuna getirilir		
	0	1	1 konumuna getirilir		
	1	0	Verinin iskeleye yazılmasının ardından 0 konumuna belli bir süre için iner		
	1	1	Verinin iskeleye yazılmasının ardından 1 konumuna belli bir süre için çıkar		



ASİA durum kütüğü açıklaması

ASİA'nın Denetim Kütüğü bitleri ile iletişim hızı ayarı

TI	T0	AL Çıkışı
0	0	1 / 1
0	1	1 / 2
1	0	1 / 4
1	1	1 / 8

ASİA'da veri boyu ve dur biti sayısının ayarlanması

Т3 Т	2	Veri boyu	ve dur	biti say	181
0 0	7 ver	i biti + 1	dur biti		
0 1	7 ver	biti + 2	dur biti		
1 (8 ver	i biti + 1	dur biti		
1 1	8 ver	i biti + 2	dur biti		

ASİA denetim kütüğü açıklaması

ASİA'nın Denetim Kütüğü bitleri ile iletişim hızı ayarı

T1 T0	AL Çıkışı
0 0	1 / 1
0 1	1 / 2
1 0	1 / 4
1 1	1 / 8

ASIA'da eşlik biti ayarlanması

ASIA da Cşiik bid ayartanınası			
T5	T4	Eşlik biti kullanımı	
0	0	Eşlik biti kullanılmıyor	
0	1	Tek eşlik biti	
1	0	Çift eşlik biti	
1	1	Geçersiz durum	