

Der TAC Drei-Address-Prozessor und der TACSIM Simulator

Ein **tanum**.EDU Projekt von olf@tanum.de

Copywron^g© 2017, all bugs are mine.

Zusammenfassung

Dieses Projekt soll anhand eines Simulators für Drei-Adress-Kode (Engl.: Three-Address-Code) in einige grundlegenden Konzepte von Prozessoren einführen. Dazu wird eine einfache Systemarchitektur definiert die es erlaubt einfache Programme für den (hypothetischen) Prozessor TAC in Maschinencode zu schreiben und diese mit dem Simulator ablaufen zu lassen.