





	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17																																																																																																																										
A	<table><tr><th>Position</th><th>Foliennummer</th><th>Titel</th><th>Anlage (=)</th><th>Ort (+)</th></tr><tr><td>1</td><td>1/21</td><td>Inhaltsverzeichnis</td><td></td><td></td></tr><tr><td>2</td><td>2/21</td><td>Inhaltsverzeichnis</td><td></td><td></td></tr><tr><td>B</td><td>3</td><td>3/21</td><td>Betriebsmittel</td><td></td></tr><tr><td></td><td>4</td><td>4/21</td><td>Titel</td><td></td></tr><tr><td></td><td>5</td><td>5/21</td><td>Titel</td><td></td></tr><tr><td>C</td><td>6</td><td>6/21</td><td>Titel</td><td></td></tr><tr><td></td><td>7</td><td>7/21</td><td>Aufbauplan</td><td>P1</td></tr><tr><td></td><td>8</td><td>8/21</td><td>Aufbauplan</td><td></td></tr><tr><td>D</td><td>9</td><td>9/21</td><td>Speicher – Leistung</td><td>SV1</td><td>1B1</td></tr><tr><td></td><td>10</td><td>10/21</td><td>Speicher – Steuerung</td><td>SV2</td><td>1B2</td></tr><tr><td></td><td>11</td><td>11/21</td><td>Vectorcontroller</td><td>1P1 (POD)</td><td>1S1 (Sinewave)</td></tr><tr><td>E</td><td>12</td><td>12/21</td><td>Vectorcontroller</td><td>1P1 (POD)</td><td>1M1 (Motor)</td></tr><tr><td></td><td>13</td><td>13/21</td><td>BLDC Motor</td><td>1D1</td><td>1S1 (Sinwave)</td></tr><tr><td></td><td>14</td><td>14/21</td><td>Steuerung – speedgoat</td><td></td><td></td></tr><tr><td>F</td><td>15</td><td>15/21</td><td>Steuerung – Eingänge Digitale</td><td>1D1 (POD)</td><td>1C1 (Controllunit)</td></tr><tr><td></td><td>16</td><td>16/21</td><td>Steuerung – Eingänge Analoge</td><td></td><td>Hochschule Emden/Leer</td></tr><tr><td></td><td>17</td><td>17/21</td><td>Steuerung – Ausgänge Digitale</td><td></td><td></td></tr><tr><td>G</td><td>18</td><td>18/21</td><td>Steuerung – Ausgänge Analog</td><td></td><td></td></tr><tr><td></td><td>19</td><td>19/21</td><td>Notaus</td><td></td><td>Hochschule Emden/Leer</td></tr><tr><td></td><td>20</td><td>20/21</td><td>Bremse</td><td></td><td></td></tr><tr><td>H</td><td>21</td><td>21/21</td><td>Access Point-WIENET</td><td>1P1 (POD)</td><td>1C1 (Controllunit)</td></tr></table>																Position	Foliennummer	Titel	Anlage (=)	Ort (+)	1	1/21	Inhaltsverzeichnis			2	2/21	Inhaltsverzeichnis			B	3	3/21	Betriebsmittel			4	4/21	Titel			5	5/21	Titel		C	6	6/21	Titel			7	7/21	Aufbauplan	P1		8	8/21	Aufbauplan		D	9	9/21	Speicher – Leistung	SV1	1B1		10	10/21	Speicher – Steuerung	SV2	1B2		11	11/21	Vectorcontroller	1P1 (POD)	1S1 (Sinewave)	E	12	12/21	Vectorcontroller	1P1 (POD)	1M1 (Motor)		13	13/21	BLDC Motor	1D1	1S1 (Sinwave)		14	14/21	Steuerung – speedgoat			F	15	15/21	Steuerung – Eingänge Digitale	1D1 (POD)	1C1 (Controllunit)		16	16/21	Steuerung – Eingänge Analoge		Hochschule Emden/Leer		17	17/21	Steuerung – Ausgänge Digitale			G	18	18/21	Steuerung – Ausgänge Analog				19	19/21	Notaus		Hochschule Emden/Leer		20	20/21	Bremse			H	21	21/21	Access Point-WIENET	1P1 (POD)	1C1 (Controllunit)
Position	Foliennummer	Titel	Anlage (=)	Ort (+)																																																																																																																																							
1	1/21	Inhaltsverzeichnis																																																																																																																																									
2	2/21	Inhaltsverzeichnis																																																																																																																																									
B	3	3/21	Betriebsmittel																																																																																																																																								
	4	4/21	Titel																																																																																																																																								
	5	5/21	Titel																																																																																																																																								
C	6	6/21	Titel																																																																																																																																								
	7	7/21	Aufbauplan	P1																																																																																																																																							
	8	8/21	Aufbauplan																																																																																																																																								
D	9	9/21	Speicher – Leistung	SV1	1B1																																																																																																																																						
	10	10/21	Speicher – Steuerung	SV2	1B2																																																																																																																																						
	11	11/21	Vectorcontroller	1P1 (POD)	1S1 (Sinewave)																																																																																																																																						
E	12	12/21	Vectorcontroller	1P1 (POD)	1M1 (Motor)																																																																																																																																						
	13	13/21	BLDC Motor	1D1	1S1 (Sinwave)																																																																																																																																						
	14	14/21	Steuerung – speedgoat																																																																																																																																								
F	15	15/21	Steuerung – Eingänge Digitale	1D1 (POD)	1C1 (Controllunit)																																																																																																																																						
	16	16/21	Steuerung – Eingänge Analoge		Hochschule Emden/Leer																																																																																																																																						
	17	17/21	Steuerung – Ausgänge Digitale																																																																																																																																								
G	18	18/21	Steuerung – Ausgänge Analog																																																																																																																																								
	19	19/21	Notaus		Hochschule Emden/Leer																																																																																																																																						
	20	20/21	Bremse																																																																																																																																								
H	21	21/21	Access Point-WIENET	1P1 (POD)	1C1 (Controllunit)																																																																																																																																						
Oliver Schmidt		Hochschule Emden Leer		Inhaltsverzeichnis								=		03-09-2024		 University of Applied Sciences HOCHSCHULE EMDEN • LEER																																																																																																																											
Yaman Alsaady				Hyperloop 48V								+		Seite: 1/21																																																																																																																													

	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	
A																		
B																		
C																		
D																		
E																		
F																		
G																		
H																		
Oliver Schmidt		Hoschule Emden Leer			Inhaltsverzeichnis								=	03-09-2024		 University of Applied Sciences HOCHSCHULE EMDEN • LEER		
Yaman Alsaady					Hyperloop 48V								+	Seite: 2/21				

	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17
A		Seite	Titel	Position	Betriebsmittelkennzeichen (BMK)		Hersteller		Artikelbeschreibung						Menge		
	8	Aufbauplan		B12													
B	8	Aufbauplan		B6													
	8	Aufbauplan		G8													
	8	Aufbauplan		G9													
C	9	Speicher – Leistung		B2	-G91		DeepCPower		50Ah 51,2V 2560Wh						1		
	9	Speicher – Leistung		B4	-F91										1		
	9	Speicher – Leistung		C4	-S91										1		
D	9	Speicher – Leistung		D2			LAPP		H07V-K 1 x 1 x 50 mm² Schwarz						25		
	9	Speicher – Leistung		D4			LAPP		H07V-K 1 x 1 x 50 mm² Schwarz						25		
	9	Speicher – Leistung		E2	-XD91		REMA		200A Typ A						1		
E	9	Speicher – Leistung		E2	-XD92		Rema		200A Typ C						1		
	9	Speicher – Leistung		E4	-XD91				200A Typ A						1		
	9	Speicher – Leistung		E4	-XD92		Rema		200A Typ C								
F	10	Speicher – Steuerung		B2	-G101												
	10	Speicher – Steuerung		B3	-G102												
	10	Speicher – Steuerung		B4	-G103												
G	10	Speicher – Steuerung		B5	-G104												
	10	Speicher – Steuerung		B9	-W101												
	10	Speicher – Steuerung		E9	T101		ANGEЕК		ANGEЕК 200W 15A DC-DC 8-60V 48V TO 1-36V 5V 12V 24V 19V						1		
H	10	Speicher – Steuerung		F10	-F101												
	11	Vectorcontroller		D3	-Q111												

	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17
A																	
	Seite	Titel			Position	Betriebsmittelkennzeichen (BMK)			Hersteller	Artikelbeschreibung					Menge		
B	11	Vectorcontroller			F6												
	12	Vectorcontroller			C2	-Q21											
	13	BLDC Motor			D3	-M131											
C	14	Steuerung – speedgoat			D2	-A141											
	15	Steuerung – Eingänge Digitale			G1	-X151											
	16	Steuerung – Eingänge Analoge			G1	-X161											
D	17	Steuerung – Ausgänge Digitale			C2	-X71											
	17	Steuerung – Ausgänge Digitale			E4	-K171											
	17	Steuerung – Ausgänge Digitale			E5	-K172											
E	17	Steuerung – Ausgänge Digitale			E6	-K173											
	18	Steuerung – Ausgänge Analog			C2	-X81											
	19	Notaus			C4	-W191											
F	19	Notaus			D4	-S191											
	19	Notaus			E4	-W191											
	20	Bremsen			F4	-Y201											
G	21	Access Point-WIENET			D7												
H																	

	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17
A																	
B																	
C																	
D																	
E																	
F																	
G																	
H																	
Oliver Schmidt		Hoschule Emden Leer			Titel							=	03-09-2024		 University of Applied Sciences HOCHSCHULE EMDEN • LEER		
Yaman Alsaady					Hyperloop 48V							+	Seite: 5/21				

	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17
A																	
B																	
C																	
D																	
E																	
F																	
G																	
H																	
Oliver Schmidt		Hoschule Emden Leer			Titel							=	03-09-2024		 University of Applied Sciences HOCHSCHULE EMDEN • LEER		
Yaman Alsaady					Hyperloop 48V							+	Seite: 6/21				

