Práctica 5

• Interrupciones temporizadas y E/S mapeada a memoria

Objetivo: Uso de temporizadores para la implementación de un reloj simple con acceso a un puerto como indicador.

Material: - Programas TCC, TASM, TLINK y MKBINTJ

- Tarjeta T-Juino.

- Programa Terminal.

- Protoboard y compuertas lógica (según diseño).

Equipo: - Computadora Personal

Teoría: * * * Teoría sobre los vectores de interrupción 08h y 1Ch de la PC * * *

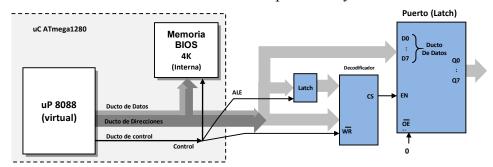


Figura 1. Esquema de puerto de salida mapeado en memoria.

Desarrollo: Crear un programa basado en los archivos Timer.h, Timer.c y Prac5.c

Listado 1: Timer.h

```
unsigned char TimerSecFlag( void );
void Timer_Ini( void );
```

Listado 2: Timer.c

Listado 3: Prac5.c

Actividades (diseño e implementación)

Hardware:

a) Circuito para incluir a T-Juino un puerto de salida mapeado en memoria en la dirección XXXXH.

Software:

- b) Realice los cambios necesarios a las funciones **UpdateClock()** y **DisplayClock()**. La función **UpdateClock()** tiene como tarea actualizar el reloj; es decir una vez que es ejecutada esta incrementa los segundos para entonces actualizar los minutos, y horas del reloj. Para el caso de **DisplayClock** tiene la tarea de desplegar en pantalla el reloj en el formato militar (24 Hrs) "**hh:mm:ss**".
- c) Diseñar e implementar la función **SetClock()** la cual recibe como parámetro la hora, minuto y segundo (formato 24 Hrs) con el fin de inicializar el reloj.

```
void SetClock( BYTE Hora, BYTE minutos, BYTE segundos)
```

d) Diseñar e implementar la secuencia apropiada para escribir un byte a puerto de salida mapeado en la dirección XXXXH de memoria.

Comentarios y Conclusiones.

Bibliografía