

Sakarya Üniversitesi Bilgisayar Mühendisliği Bölümü
Veri İletişimi 2015-2016 Güz Dönemi Final Sınavı (5 Ocak 2016)

1) 1101011010 bit dizisinin **NRZ-I**, **Farksal Manchester** ve **AMI** kodlama tekniklerinde sinyal kodlarını çiziniz.
Not: Başlangıç durumu gerektiren tekniklerde +V seviyesinden başlayabilirsiniz. (10 puan)

2) $G(x)=x^7+x^5+x^3+x+1$ üreteç fonksiyonunu kullanarak 10011101011 veri biti dizisine karşılık düşen **CRC** katarnı bulup, göndericinin alıcıya ilettiği bit dizisini yazınız. İletilen bit dizisinin alıcıya gönderilirken 3. ve 7. veri bitlerinin bozulması durumunda alıcının hatayı algılayabilmesi için ne tür işlemler yaptığını maddeler halinde belirleyiniz. (20 puan)

3) **RS-232** bağlantı arayüz standardına göre iki bilgisayar arasında 10010111 00101101 10011110 veri bitleri sırasıyla 2 bit ve 5 bit boşluk süreleri kullanılarak asenkron bir şekilde 56000 bit/sn, 8 veri biti, 1 parity biti (even), 2 stop biti bağlantı parametreleri ile bit dizisi olarak gönderilmektedir. (20 puan)

- Yukarıda verilen bit dizisini temsil eden fiziksel ortam (kablo) sinyalini, başlangıç bitini de dikkate alarak RS-232 arayüz standardına göre çiziniz.
- İletimin ne kadar süre içerisinde tamamlandığını bulunuz.
- Bu seri hat üzerinden iletilebilen bit hızını ve veri hızını bulunuz.

4) **ADSL DMT** frekans spektrumunda, her biri **4000 Hz** (standarttaki değeri 4.3125 KHz'dir, işlem kolaylığı için 4000 Hz tercih edilmiştir) bant genişliğine sahip ilk 6 kanal ses iletimine, sonraki 32 kanal upstream iletimine ve geri kalan 218 kanal da downstream iletimine tahsis edilmiştir. Sembol başına düşen bit sayısı, farklı kanallarda farklı modülasyon tekniklerinin kullanımına ihtiyaç duymasından dolayı (sinyal zayıflaması nedeniyle) değişken değerlere sahip olabilir. (30 puan)

Bunlara bağlı olarak;

- a) **Upstream**'de genel modülasyon için ayrılan 2 kanal haricindeki ilk 10 kanaldaki SNR değeri 65535, diğerleri için SNR değeri 16383 ise, kanalları verilen SNR değerine göre modüle edilebilecek maksimum modülasyon tekniğini bulunuz ve bu yapıya göre maksimum toplam upstream bit hızını bulunuz.
- b) **Downstream**'de genel modülasyon için ayrılan 2 kanal haricindeki ilk 26 kanaldaki SNR değeri 16383, diğerleri için SNR değeri 4097 ise, kanalları verilen SNR değerine göre modüle edilebilecek maksimum modülasyon tekniğini bulunuz ve bu yapıya göre maksimum toplam downstream bit hızını bulunuz.
- c) Yukarıdaki maddelerde verilenlere göre **FDM** kullanarak gerçekleştirilen DMT modülasyon tekniği için ADSL frekans spektrumunu ve bütün sistem konfigürasyonunu çiziniz.

5) Bir **TDMA** ve **FDMA**'nın beraber kullanılmak istendiği bir iletişim sistemi tasarlanmak isteniyor. Bu iletişim sistemi özellikleri aşağıda sıralanmıştır. (30 puan)

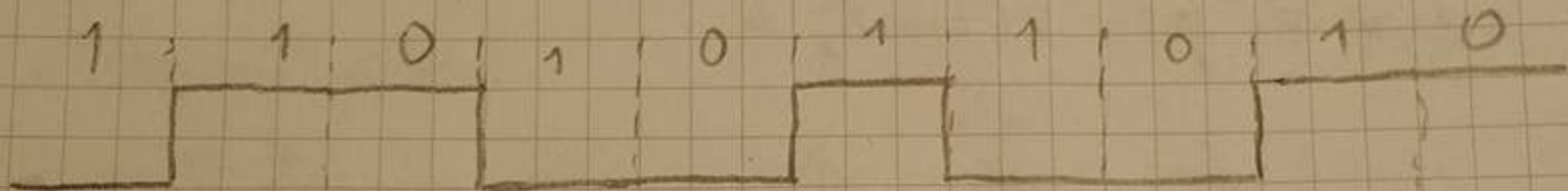
- 0-750 KHz frekans aralığı gönderim yönünde, 750-1500 KHz frekans aralığı ise alım yönünde 5 farklı kanal için full-duplex iletim modunda FDMA olarak kullanılmak istenmektedir.
- Her bir veri kanalını 10 farklı cep telefonu kullanıcısı zaman düzleminde (TDMA) paylaşmaktadır. Her bir cep telefonu kullanıcısı için kabul edilen bant genişliği 3 KHz'dir. Sayısallaştırma noktasında sadece **PCM** kullanılmakta ve her bir örnek 8 bit ile temsil edilmektedir. Ayrıca her bir TDM çerçevesine ek kontrol biti olarak 20 bit ilave edilmektedir.

Yukarıda verilen bilgilere bağlı olarak;

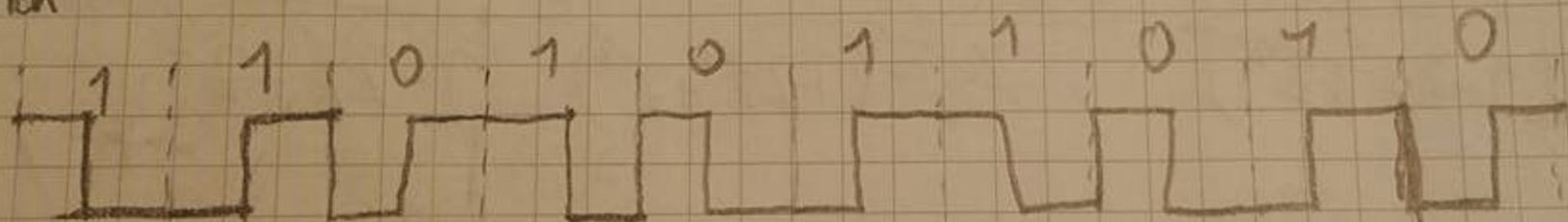
- TDMA-FDMA sisteminin tasarımını yapınız ve şeklini çiziniz (çizimde sadece gönderme yönünü dikkate alınız).
- TDM çerçevesinin boyutunu ve çıkış bit hızını bulunuz.
- Sayısal verinin tanımlanan frekans bandından iletilebilmesi için kullanılması gereken modülasyon tekniğini belirleyiniz.
- Tasarlanan sistemin desteklediği kullanıcı sayısını bulunuz.

⑦ 1 1 0 1 0 1 1 0 1 0

NRZ-I



D-Mon



AMI



Başla biti: 0 - 1
 Dur biti: 1 - 0
 Boşluk biti: 1 - 0

* Başla ve Dur biti her zaman birbirinin tersidir
 * Dur biti ile Boşluk biti her zaman birbirinin aynıdır.

→ ikisinden birini kullanıyoruz.

Parity biti:

* Odd (Tek) ise:

[Veri bitlerinin toplamı] + [Parity biti] = Tek olmalıdır.

* Even (Çift) ise:

[Veri bitlerinin toplamı] + [Parity biti] = Çift olmalıdır.

Soru 3 / 2015-2016
 Çözümü / Final

B VERİ P D Boşluk B VERİ P D Boşluk B VERİ P D

a)

Başla biti = 1

Dur biti = 0

Boşluk biti = 0

even(çift) olması için P=1

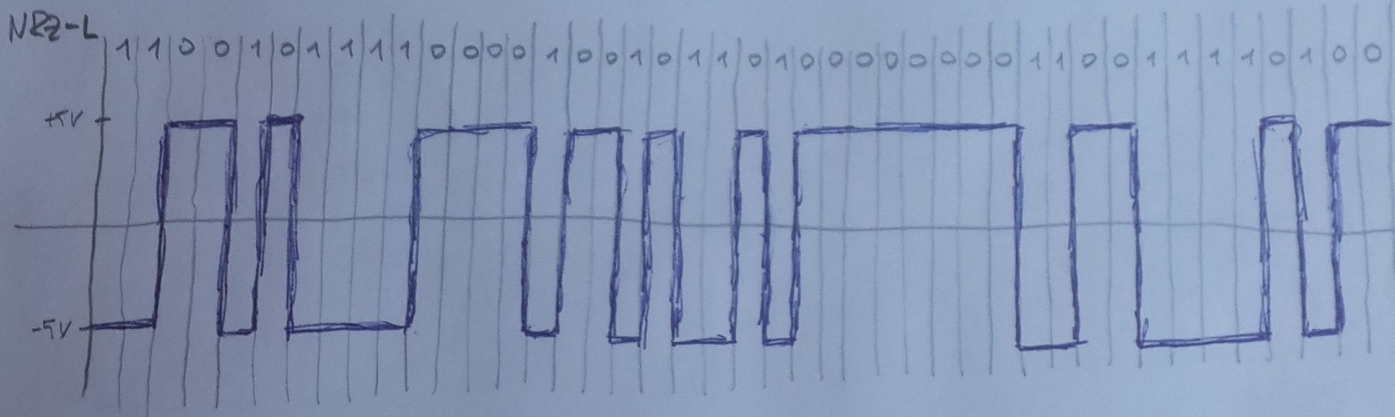
1 10010111 1 00
 B VERİ P D
 00 Boşluk

even olması için P=0

1 00101101 0 00
 B VERİ P D
 00000 Boşluk

even olması için P=1

1 10011110 1 00
 B VERİ P D



parity biti asenkron seri iletimde kullanılabilir

7 ya da 8 bit gibi kısa veri bloklarının gönderiminde kullanılmaktadır

bu yöntem sadece tek bir bitin bozulduğunu anlama noktasında yardımcı olmaktadır

fiziksel katmanda yapılan bu kontrol sadece hata olup olmadığını kontrol eder

hatayı gösterememektedir

hata varsa aynı veri bloğu tekrar istenecektir, amaç budur

odd (tek) ise:

$[\text{gönderilen mesajdaki tüm bitlerin toplamı}] + [\text{paritybiti}] = \text{tek}$

even (çift) ise:

$[\text{gönderilen mesajdaki tüm bitlerin toplamı}] + [\text{paritybiti}] = \text{çift}$

upstream için

A) ilk 10 kanal için

$$C = 4000 \times \log_2 (65535 + 1)$$

$$\rightarrow \underline{65536 \text{ QAM}}$$

$$C = 4000 \times \log_2 2^{16}$$

$$C = 64 \text{ Kbps}$$

Geride kalan 20 kanal için

$$C = 4000 \times \log_2 (16383 + 1) \rightarrow \underline{16384 \text{ QAM}}$$

$$C = 4000 \times \log_2 2^{14}$$

$$C = 56 \text{ Kbps}$$

Toplam upstream bit hızı $64 + 56 = 120 \text{ Kbps}$

B) DownStream için

26 kanal için

$$C = 4000 \times \log_2 (16383 + 1) \rightarrow \underline{16384 \text{ QAM}}$$

$$C = 4000 \times \log_2 2^{14}$$

$$C = 56 \text{ Kbps}$$

Geride kalan 120 kanal için

$$C = 4000 \times \log_2 (4095 + 1) \rightarrow \underline{4096 \text{ QAM}}$$

$$C = 4000 \times \log_2 2^{12}$$

$$C = 48 \text{ Kbps}$$

Toplam downstream bit hızı $56 + 48 = 104 \text{ Kbps}$

c)

