Параллельные алгоритмы 20250225_05

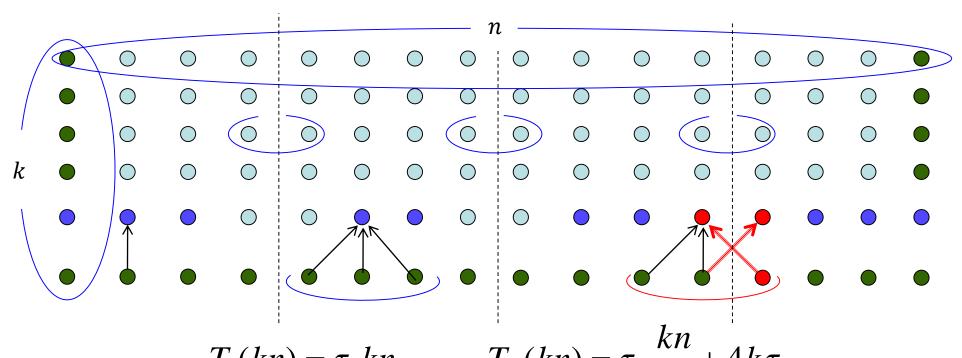
Базовые параллельные алгоритмы (2)

Якобовский Михаил Владимирович

Основные характеристики параллельной программы

- \square Ускорение $oldsymbol{S_p} = rac{T_1}{T_p}$
- \square Эффективность $E_p = rac{s_p}{p}$
- □ Предел масштабируемости минимальное число процессоров при котором достигается максимальное ускорение
 - Число выполняемых операций
 - Время выполнения
 - Объём обрабатываемых данных

Метод геометрического параллелизма р – число процессов



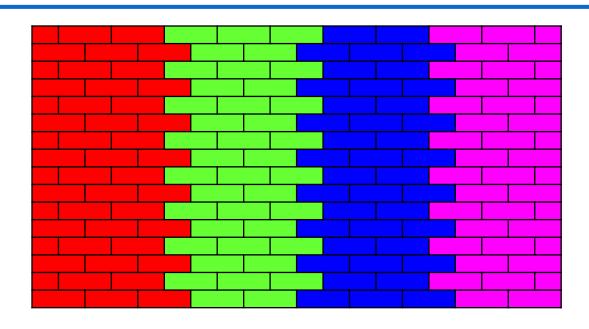
$$T_1(kn) = \tau_c kn$$

$$T_p(kn) = \tau_c \frac{kn}{p} + 4k\tau_s$$

$$S_{p}(kn) = p \frac{1}{1 + 4 \frac{p}{n} \frac{\tau_{s}}{\tau_{c}}}$$

$$E_{p}(kn) = \frac{1}{1+4\frac{p}{n}\frac{\tau_{s}}{\tau_{c}}}$$

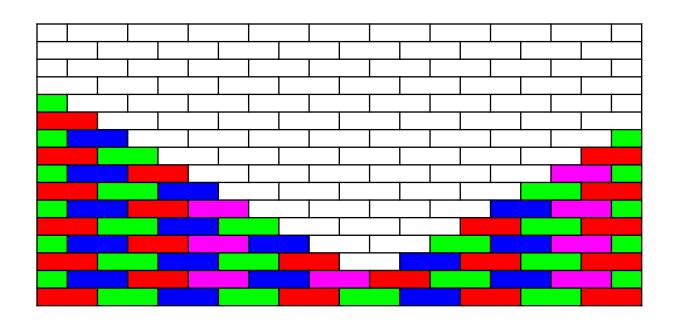
Возможные причины потери эффективности?



$$T_{1}(kn) = \tau_{c}kn \qquad T_{p}(kn) = \tau_{c}\frac{kn}{p} + 4k\tau_{s}$$

$$S_{p}(kn) = p\frac{1}{1+4\frac{p}{n}\frac{\tau_{s}}{\tau_{c}}} \qquad E_{p}(kn) = \frac{1}{1+4\frac{p}{n}\frac{\tau_{s}}{\tau_{c}}}$$

Возможные причины потери эффективности?



n — ширина стены

к – высота стены

Содержание лекции

- Методы построения параллельных алгоритмов и их свойства:
 - Статическая балансировка
 - метод сдваивания
 - геометрический параллелизм
 - конвейерный параллелизм
 - Динамическая балансировка
 - коллективное решение
 - диффузная балансировка загрузки

Решение множества независимых друг от друга заданий, в таких прикладных областях как:

- Табулирование функций
- Решение задач методами Монте-Карло
- Численное интегрирование гладких многомерных функций

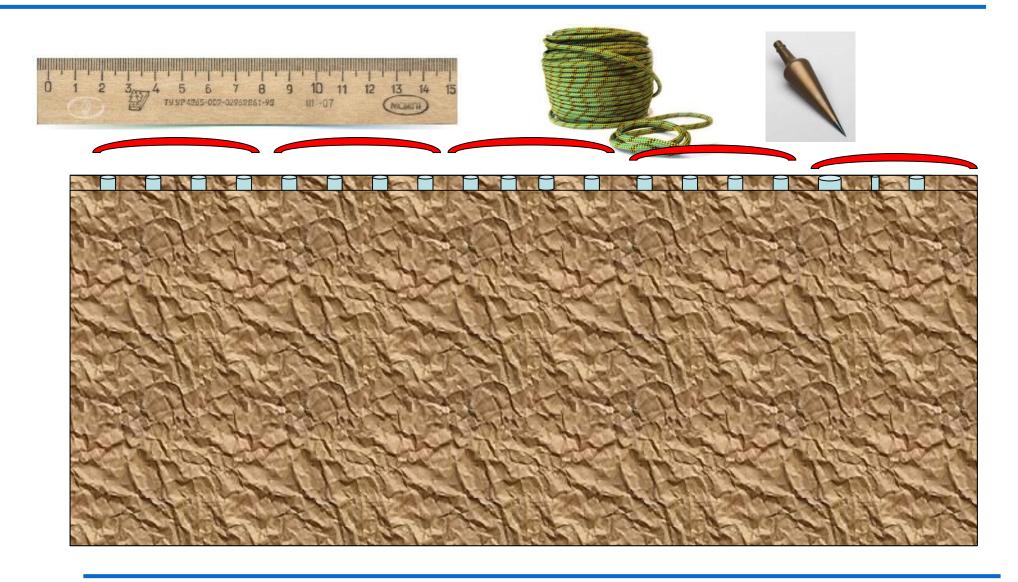
– ...

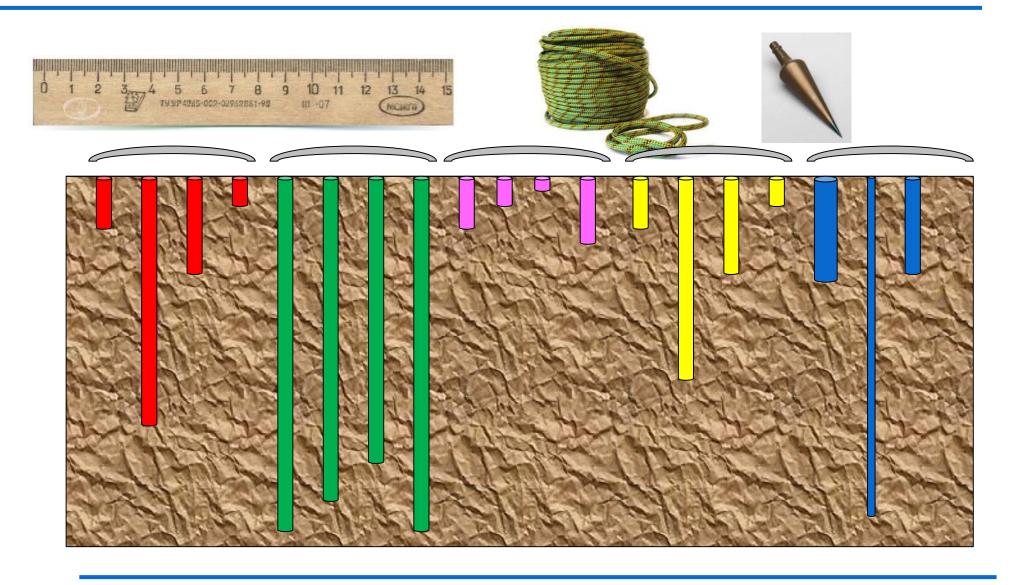








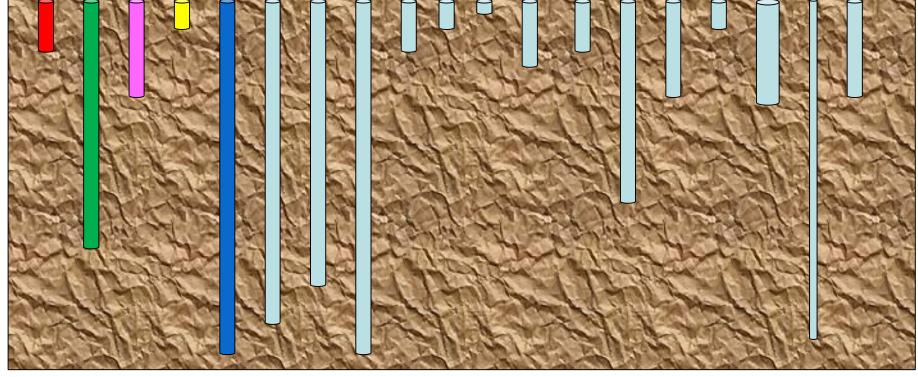


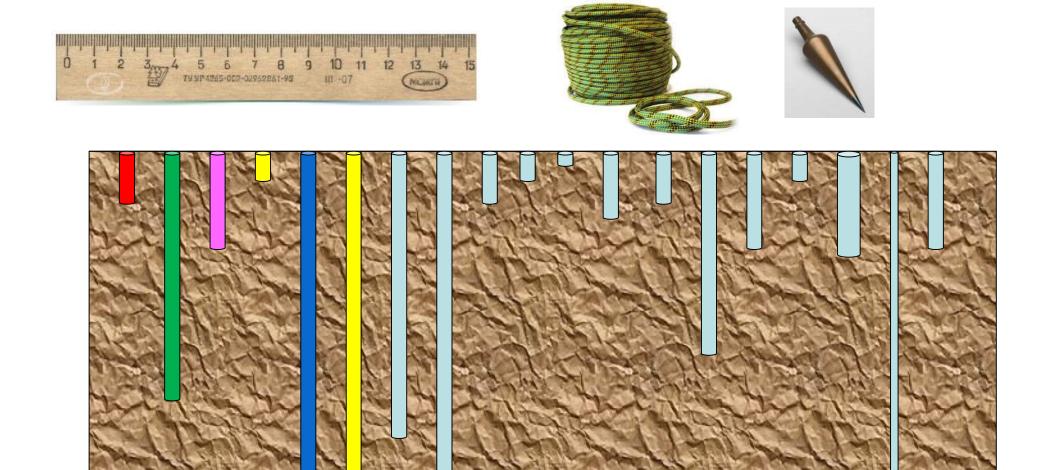


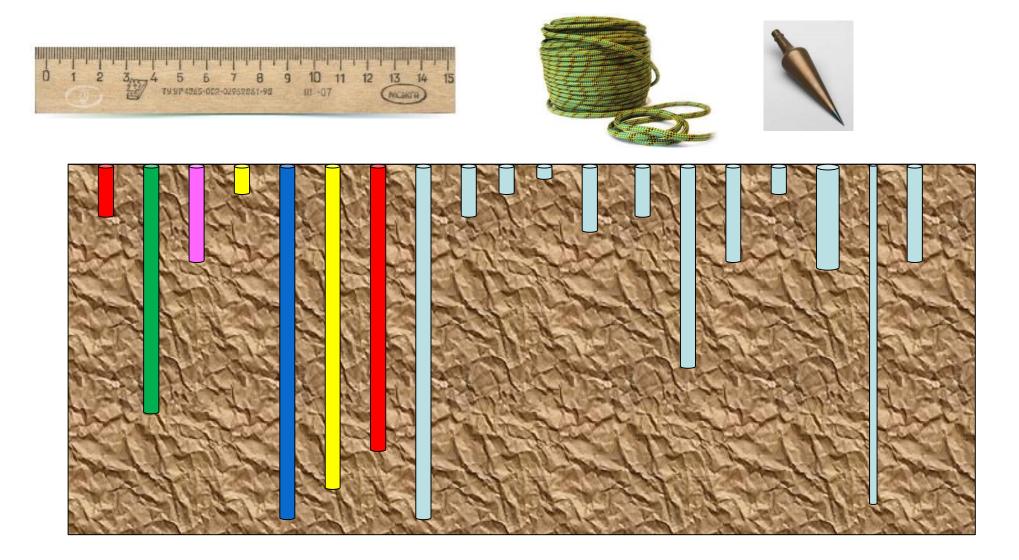


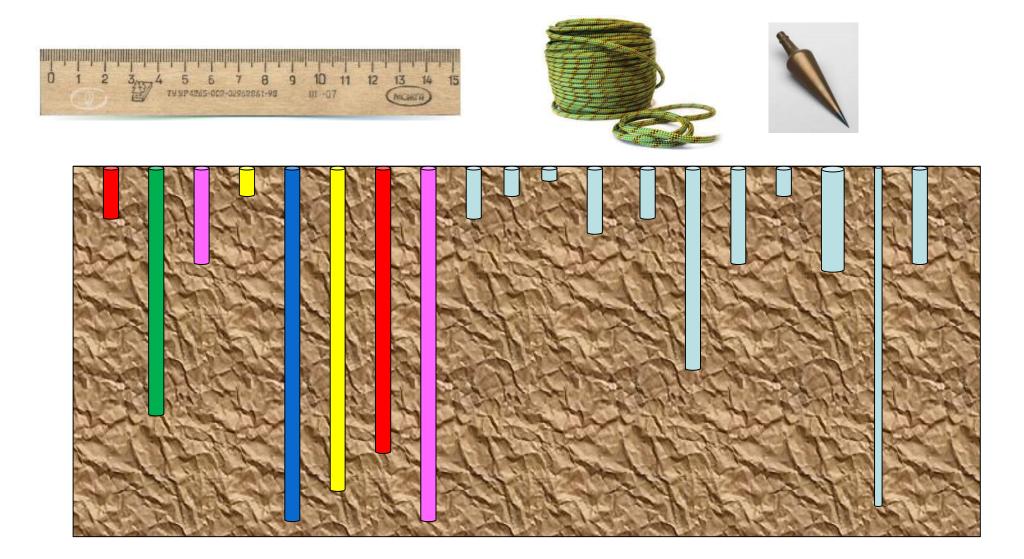


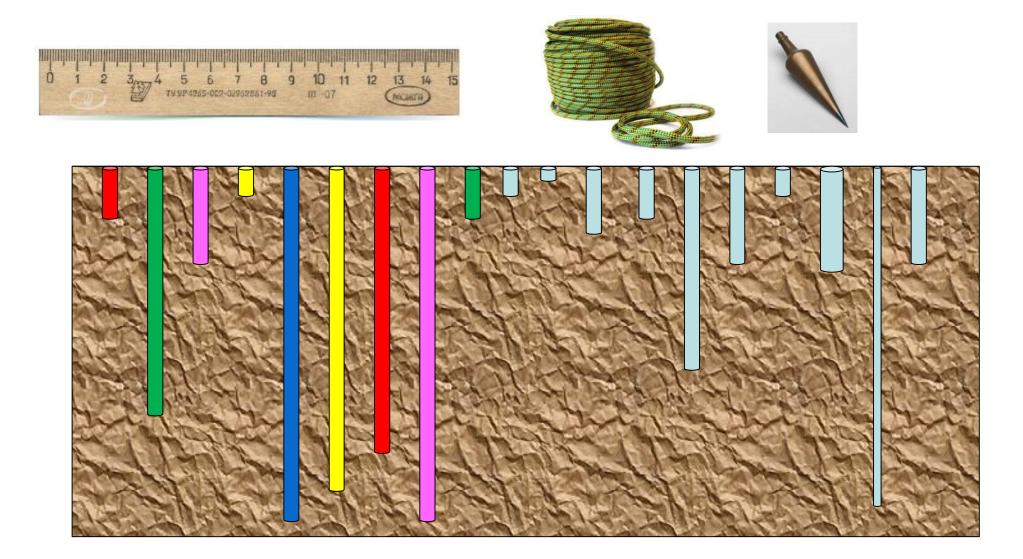


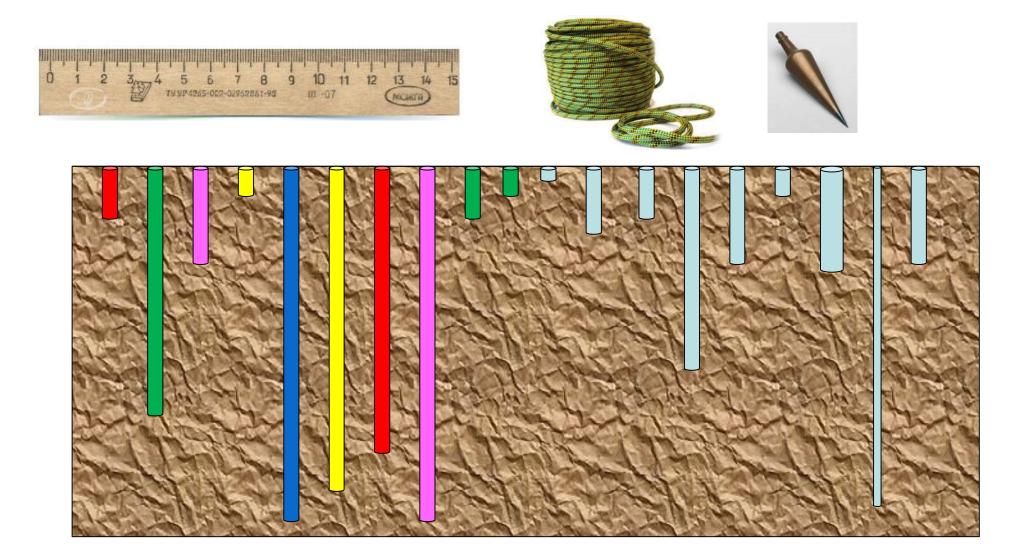


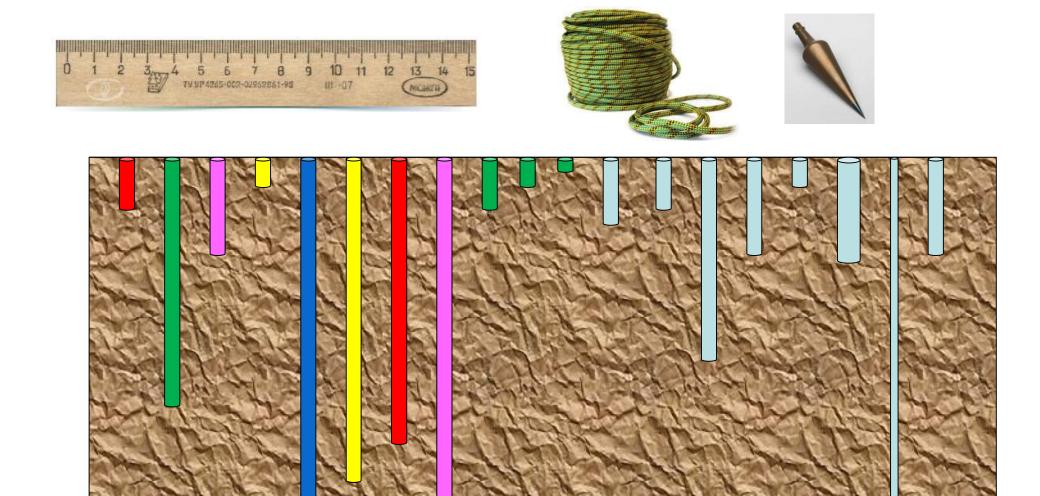


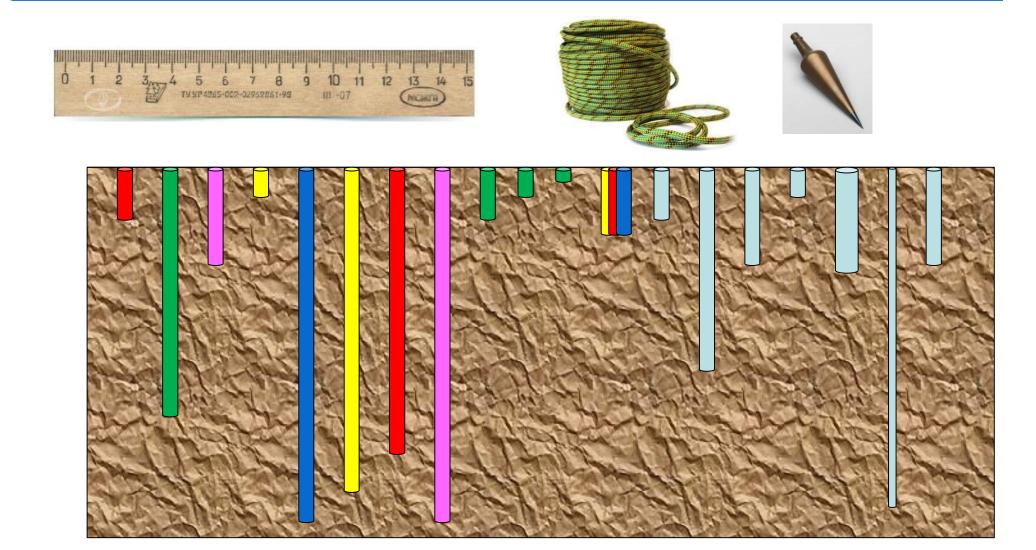


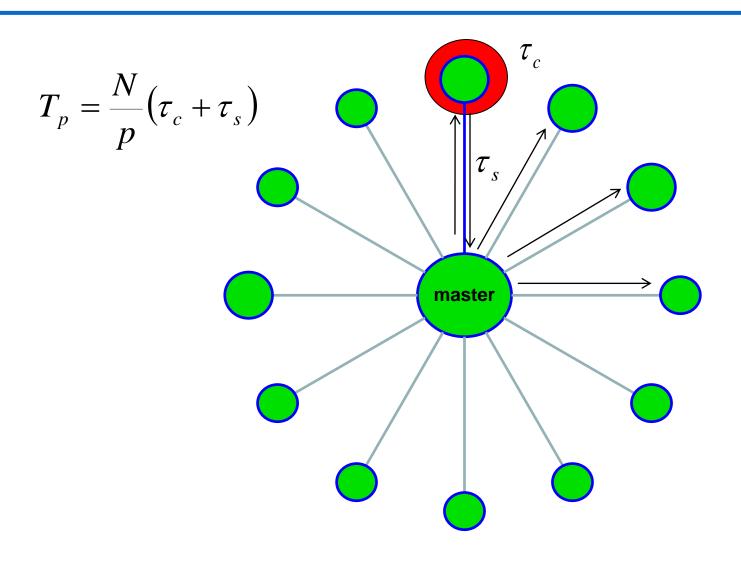


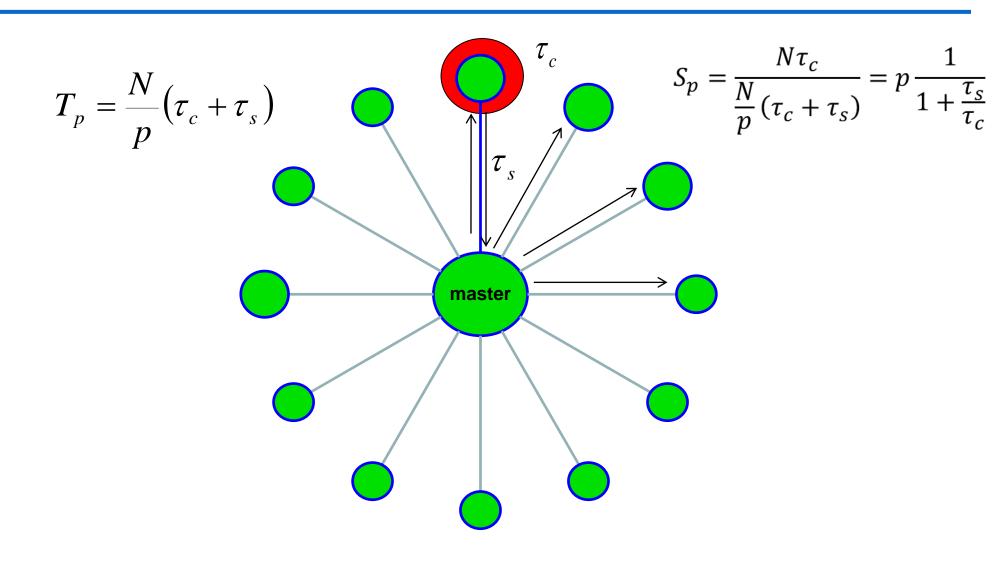


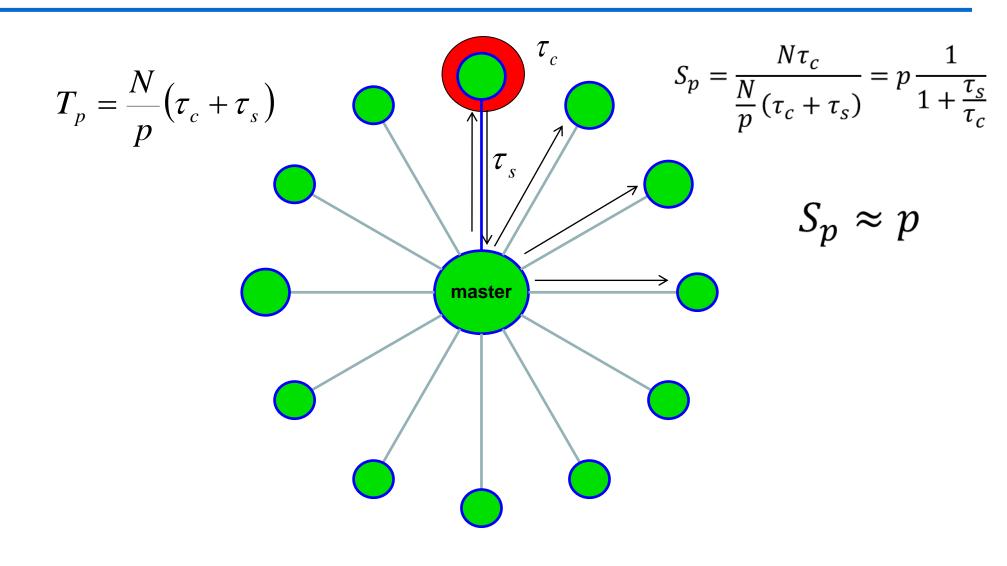


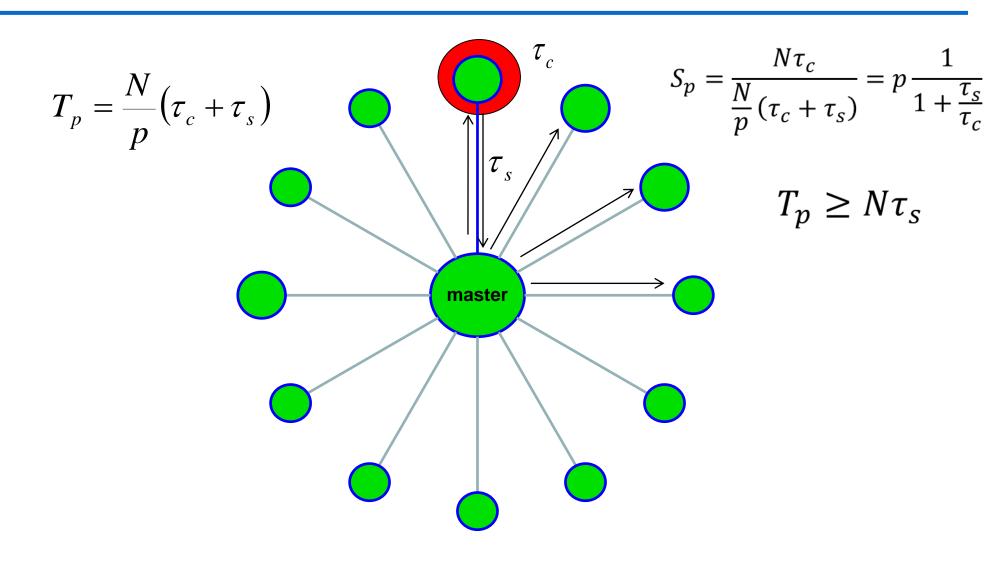


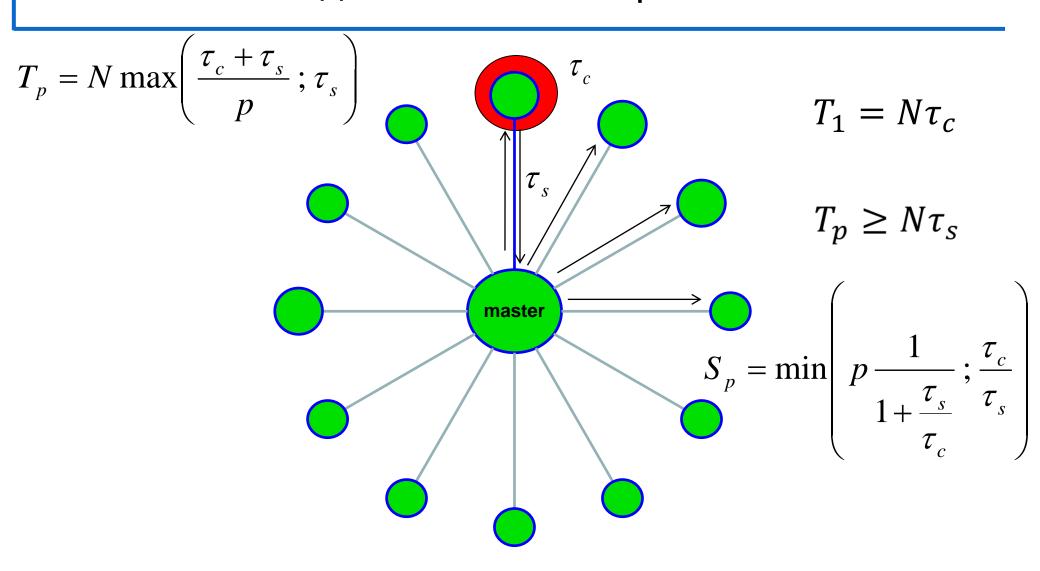


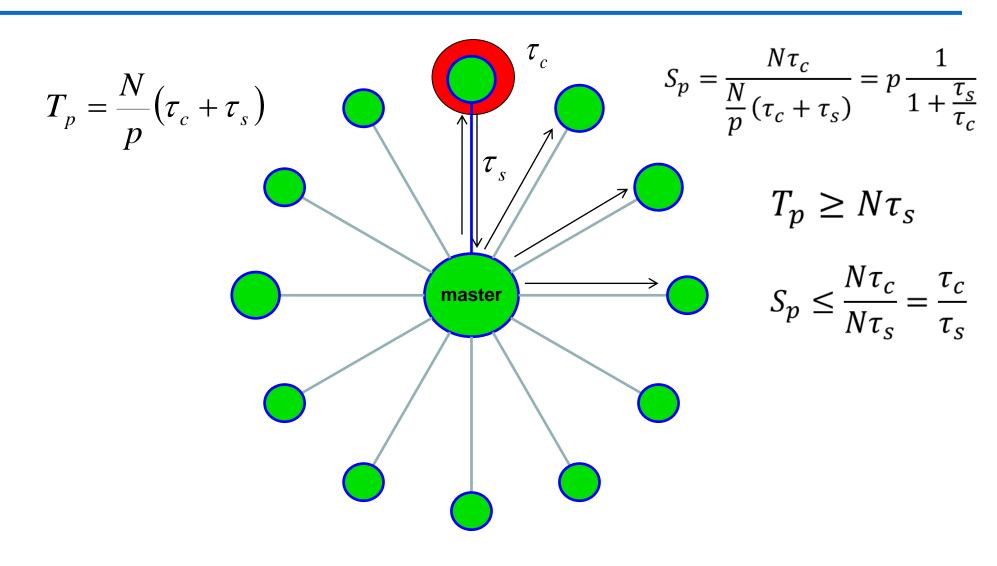


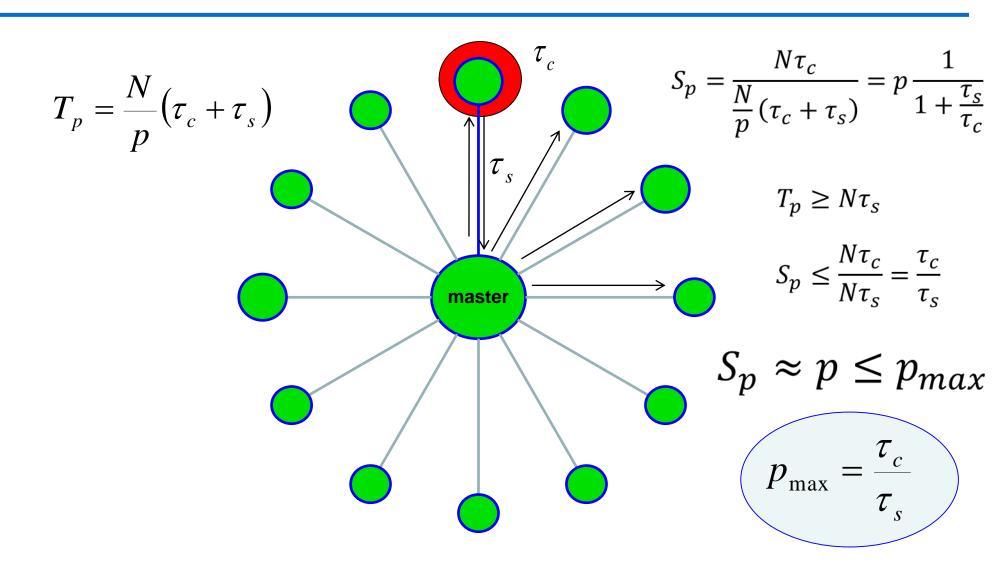




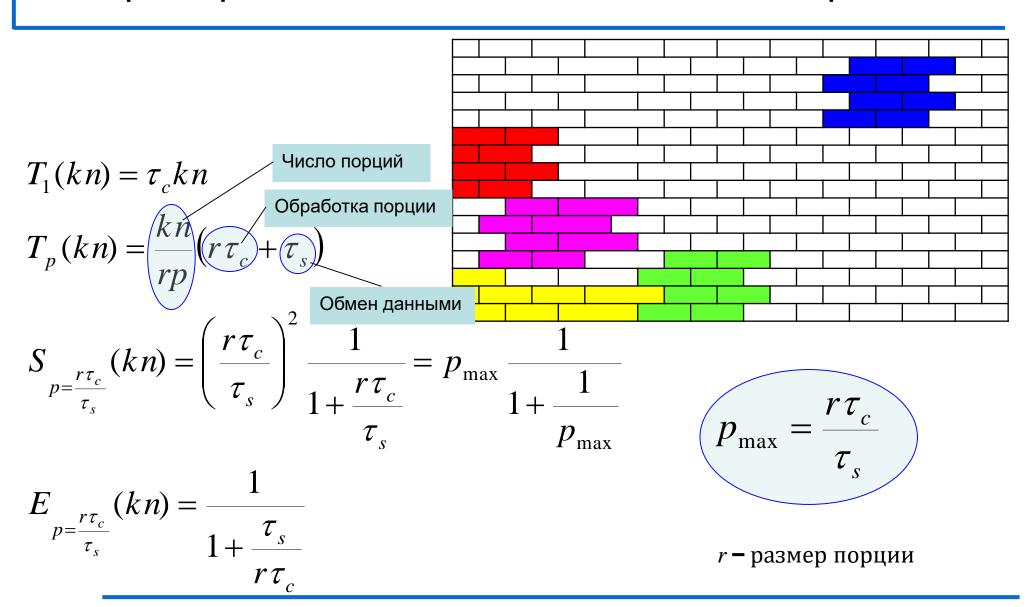








Пример модельной задачи: Укладка паркета



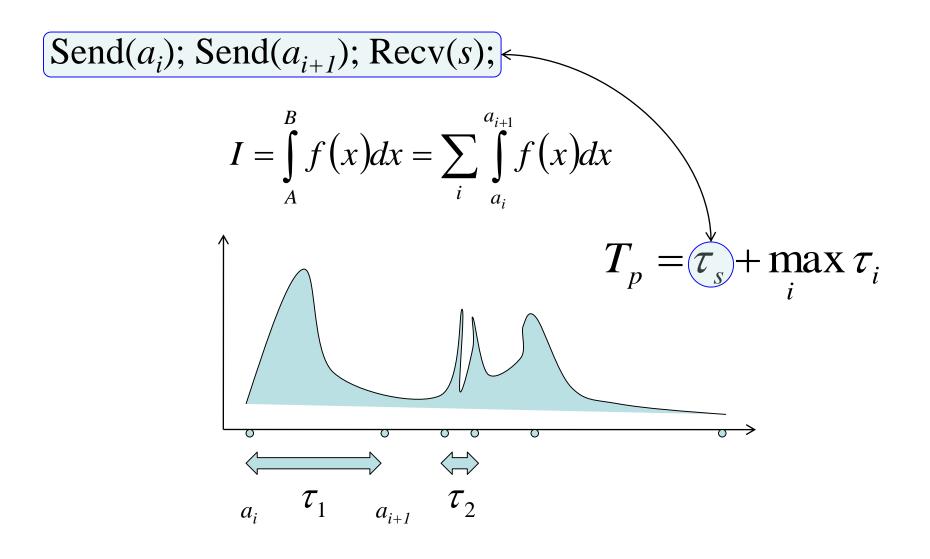
Как правильно?

r – размер порции

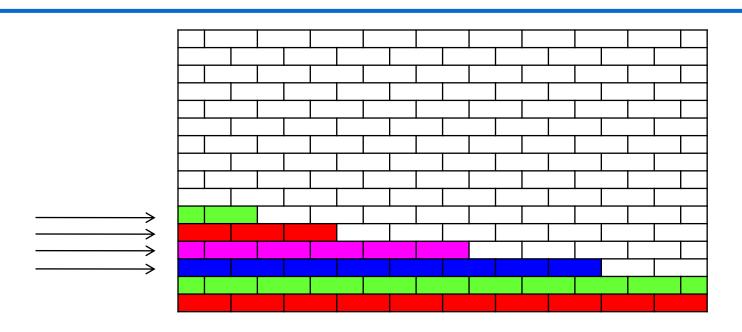
$$p_{\text{max}} = \frac{r\tau_c}{\tau_s} \qquad \mathcal{U}\mathcal{I}\mathcal{U} \qquad p_{\text{max}} = \frac{r\tau_c}{r\tau_s} = \frac{\tau_c}{\tau_s}$$

Зависит ли время передачи данных от размера порции (задания)?

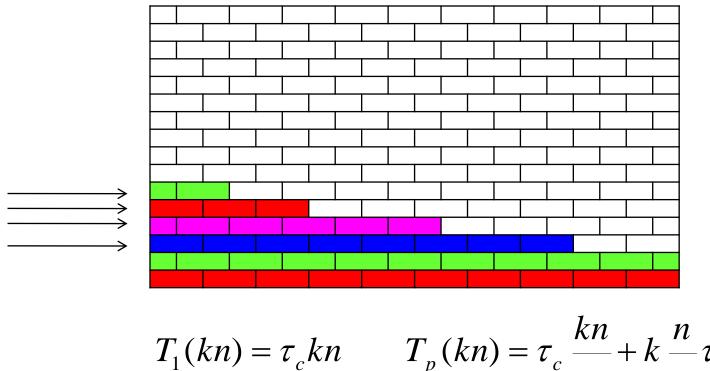
Вычисление определенного интеграла



```
for( t = 0; t < tmax; t += dt )</pre>
   fnew[0] = g(t);
   for( i = 1; i < n ; i++ )
       fnew[i]= fnew[i-1]+f[i]
   for (i=0; i<n; i++)
       f[i] = fnew [i]
                              inew[i]
                                 f[i]
```



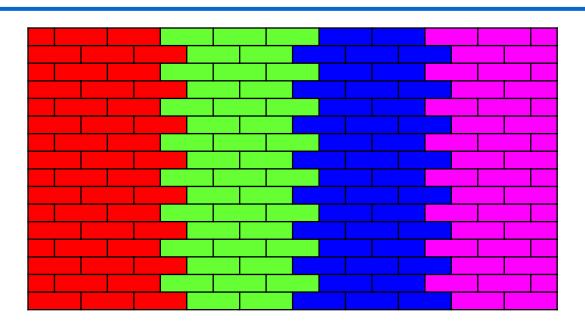
$$T_1(kn) = \tau_c kn$$
 $T_p(kn) = \tau_c \frac{kn}{p} + ?$



$$T_{1}(kn) = \tau_{c}kn \qquad T_{p}(kn) = \tau_{c}\frac{kn}{p} + k\frac{n}{p}\tau_{s}$$

$$S_{p}(kn) = p\frac{1}{1 + \frac{\tau_{s}}{\tau_{c}}} \qquad E_{p}(kn) = \frac{1}{1 + \frac{\tau_{s}}{\tau_{c}}}$$

Метод геометрического параллелизма



$$T_{1}(kn) = \tau_{c}kn \qquad T_{p}(kn) = \tau_{c}\frac{kn}{p} + 4k\tau_{s}$$

$$S_{p}(kn) = p\frac{1}{1+4\frac{p}{n}\frac{\tau_{s}}{\tau_{c}}} \qquad E_{p}(kn) = \frac{1}{1+4\frac{p}{n}\frac{\tau_{s}}{\tau_{c}}}$$

процессор	0	пр	оцес	cop 1		проі	цессо	p 2	пр	оцесс	op 3							
	\bigcirc (\bigcirc	\bigcirc	\bigcirc	\bigcirc	0	\circ	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\circ				
	\bigcirc (\bigcirc	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc				
	\bigcirc (\bigcirc	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	0	\bigcirc			\bigcirc				
	\bigcirc (\bigcirc	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc				
	\bigcirc (\bigcirc	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	0	\bigcirc		\bigcirc	\bigcirc				
	\bigcirc		\bigcirc	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc		0	\bigcirc	\bigcirc	\bigcirc	\bigcirc				
	\bigcirc		\bigcirc	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc				
			\bigcirc	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	0	\bigcirc		\bigcirc	\bigcirc				
			\bigcirc	\bigcirc	\bigcirc	\bigcirc	\circ	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc				
	\bigcirc		\bigcirc	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc				
			0	0		0	0		0	0								

процессор 0			П]	роцес	cop 1		процессор 2			пр	оцесс	op 3			
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\circ	\circ	0	\circ	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	0	0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	0	\bigcirc		\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	0	\bigcirc	\bigcirc		\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc			\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	0	0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	0		\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	0		\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	0	0	\bigcirc	\bigcirc	\bigcirc
•											•				

процессор 0			Пј	роцес	cop 1		про	цессо	p 2	пр	оцесс	op 3							
	\bigcirc	\bigcirc		0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\circ	0	\circ	\bigcirc	\bigcirc	\bigcirc				
	\bigcirc	\bigcirc	\circ	0	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	0	0	\bigcirc	\bigcirc	\bigcirc				
	\bigcirc	\bigcirc		0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	0	0	\bigcirc	\bigcirc	\bigcirc				
	\bigcirc	\bigcirc	\circ	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	0	\bigcirc		\bigcirc	\bigcirc				
	\bigcirc	\bigcirc	\circ	0	\bigcirc	\bigcirc	\bigcirc			\bigcirc	0	\bigcirc	\bigcirc		\bigcirc				
	\bigcirc	\bigcirc	\circ	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc				
	\bigcirc	\bigcirc	0	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	0	0	\bigcirc	\bigcirc	\bigcirc				
	\bigcirc	\bigcirc	\circ	0	\bigcirc	\bigcirc	\bigcirc			\bigcirc	0	\bigcirc	\bigcirc		\bigcirc				
	\bigcirc	\bigcirc	\circ	0	\bigcirc	\bigcirc	\bigcirc			\bigcirc	\circ	\bigcirc			\bigcirc				
	\bigcirc	\bigcirc	\circ	0	\bigcirc	\bigcirc			\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc				
•	>	*	>			•		•	•	•	•								

процессор 0			П]	роцес	cop 1		процессор 2			пр	оцесс	op 3			
		\bigcirc	\bigcirc	0	\bigcirc		\bigcirc		\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc		\circ	\bigcirc	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\circ	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc		0	\bigcirc	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc				0	\bigcirc	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc		\circ	\bigcirc	\bigcirc	\bigcirc	\bigcirc
—	\rightarrow	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc
			<u> </u>	>	0	\bigcirc	0	0	\bigcirc	0	0	0	\bigcirc	0	0

процессор 0 п		П]	роцессор 1			процессор 2			процессор 3						
	\circ	\bigcirc	\bigcirc	0	\bigcirc		\bigcirc		\circ	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	0		\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0		\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc			0	\bigcirc	\bigcirc	\bigcirc		\bigcirc		\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
					\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
				0					\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc

процессор 0 п		П]	роцессор 1			процессор 2			процессор 3						
	\bigcirc	\bigcirc	\bigcirc	0	\circ		\bigcirc		\bigcirc	\circ	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0		\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	0	\bigcirc		\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	0		\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
				0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
				<u> </u>	<u> </u>				\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc
				0								0	\bigcirc	\bigcirc	\bigcirc
								; —							

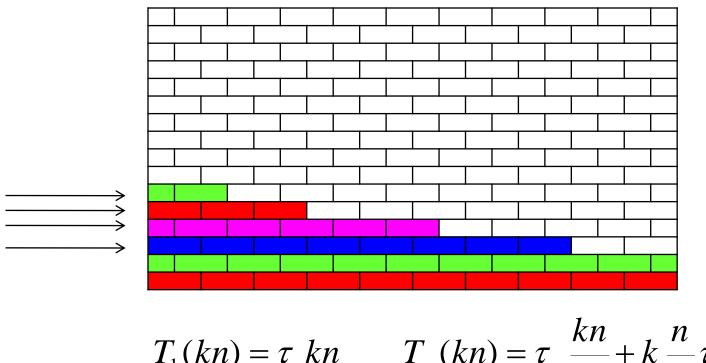
пр	процессор 0 п		П]	роцессор 1			процессор 2			процессор 3					
	\circ	\bigcirc	\bigcirc	0	\circ		\bigcirc		\circ	\circ	0	0	\bigcirc	\bigcirc	\circ
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\circ	0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0		\bigcirc	\bigcirc		\bigcirc	\bigcirc		0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0		\bigcirc	\bigcirc	0	\bigcirc	\bigcirc		0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\circ	0	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	\circ	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc		0	\bigcirc		\bigcirc
	\bigcirc	\bigcirc		0	\bigcirc	\bigcirc	\bigcirc					0	\bigcirc	\bigcirc	\bigcirc
				0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc		0	\bigcirc	\bigcirc	\bigcirc
				<u> </u>					\bigcirc	\bigcirc		0		\bigcirc	\bigcirc
				0								0	\bigcirc	\bigcirc	\bigcirc
				0				0			<u> </u>				
				i —				i							

пр	оцессор 0 г		пј	роцессор 1			процессор 2		процессор 3						
	\bigcirc	\bigcirc	0	0	\bigcirc					\bigcirc	\circ	\circ	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\circ	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	\bigcirc	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	0	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	\circ	\bigcirc		\bigcirc
		\bigcirc	\circ	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	\bigcirc	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	0	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	\bigcirc	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\circ	0		\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc
				0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\bigcirc	\circ	\bigcirc	\bigcirc	\bigcirc
				<u> </u>					\bigcirc	\bigcirc	\bigcirc	\bigcirc	\bigcirc	\bigcirc	\bigcirc
				0								\bigcirc	\bigcirc	\bigcirc	\bigcirc
				0			<u> </u>								
				0				0							

пр	процессор 0 п		П]	роцессор 1			процессор 2		процессор 3						
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc		\bigcirc		\circ	\circ	0	0	\bigcirc	\bigcirc	\circ
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\circ	\bigcirc	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc	\bigcirc
	\bigcirc	\bigcirc	\bigcirc	0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\circ	\bigcirc	\bigcirc	\bigcirc	\bigcirc
				0	\bigcirc	\bigcirc	\bigcirc		\bigcirc	\bigcirc	\circ	\bigcirc	\bigcirc		\bigcirc
				0					\bigcirc	\bigcirc	0	0	\bigcirc	\bigcirc	\bigcirc
				<u> </u>				0			<u> </u>	\bigcirc	\bigcirc	\bigcirc	\bigcirc
				<u> </u>				0			<u> </u>				
				0							<u> </u>				
				0							<u> </u>				

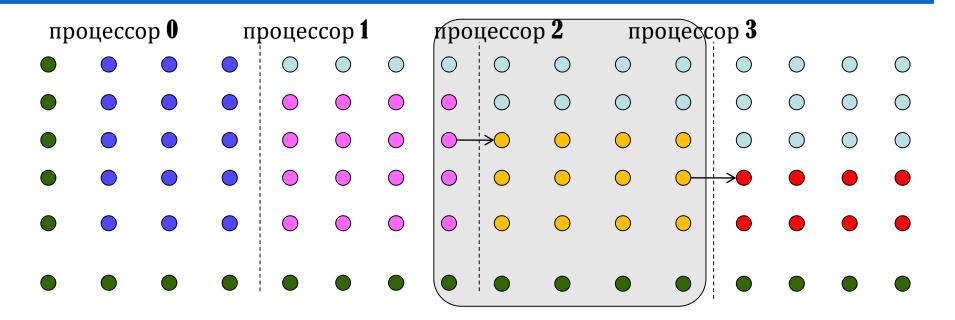
про	процессор 0 процессор 1			про	цессо	p 2	процессор 3							
				<u> </u>			0	\circ	\circ	0	0	\bigcirc	\bigcirc	\circ
				<u> </u>						<u> </u>	0	\bigcirc	\bigcirc	\bigcirc
				<u> </u>						<u> </u>	•			
				<u> </u>						<u> </u>	•			
				<u> </u>	<u> </u>					<u> </u>	•			
				<u> </u>			0			<u> </u>	•			
				0			0			<u> </u>	•			
				<u> </u>			0			<u> </u>	•			
				<u> </u>			<u> </u>			\bigcirc	•			
				<u> </u>	<u> </u>					<u> </u>				
				0						<u> </u>				

про	оцессо	op 0	пј	ссор 1 процессор 2				пр	оцесс	op 3					
				<u> </u>				0	\bigcirc	\circ	<u> </u>	0	\bigcirc	\bigcirc	\circ
				<u> </u>					\bigcirc		\bigcirc	•			
				<u> </u>								•			
				<u> </u>								•			
				<u> </u>				0				•			
				<u> </u>								•			
				0			<u> </u>	0				•			
				<u> </u>					\bigcirc			•			
				<u> </u>							\bigcirc	•			
				0				0							
				0				0	\bigcirc						
								!							



$$T_{1}(kn) = \tau_{c}kn \qquad T_{p}(kn) = \tau_{c}\frac{kn}{p} + k\frac{n}{p}\tau_{s}$$

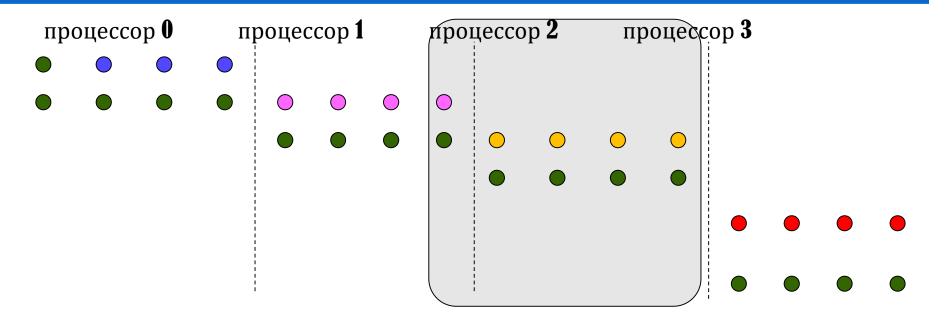
$$S_{p}(kn) = p\frac{1}{1 + \frac{\tau_{s}}{\tau_{c}}} \qquad E_{p}(kn) = \frac{1}{1 + \frac{\tau_{s}}{\tau_{c}}}$$



$$T_{1}(kn) = \tau_{c}kn \qquad T_{p}(kn) = \tau_{c}\frac{kn}{p} + 2k\tau_{s}$$

$$S_{p}(kn) = p\frac{1}{1+2\frac{p}{n}\frac{\tau_{s}}{\tau_{c}}} \qquad E_{p}(kn) = \frac{1}{1+2\frac{p}{n}\frac{\tau_{s}}{\tau_{c}}}$$

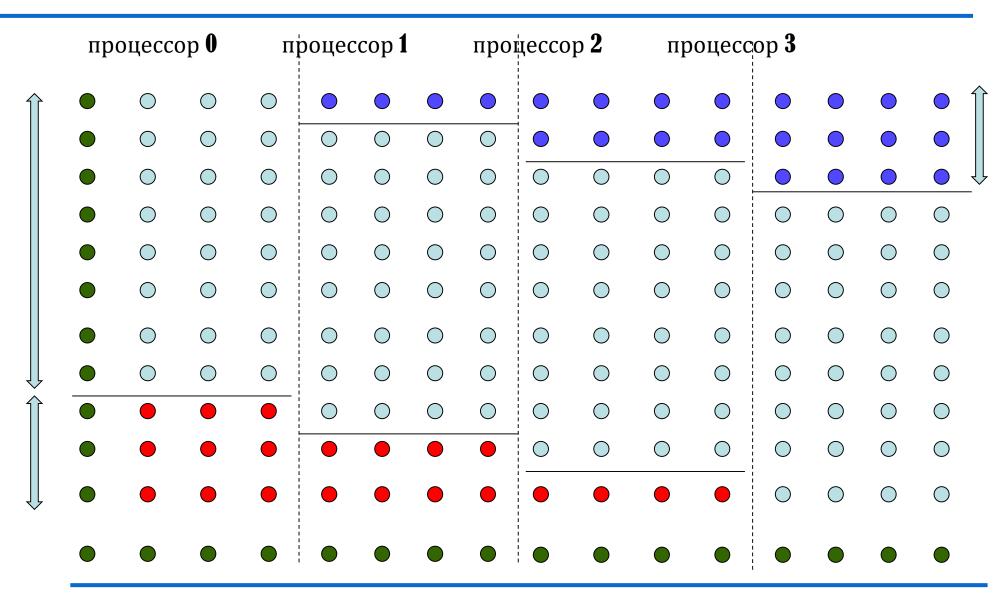
Объём хранимых данных



$$T_{1}(kn) = \tau_{c}kn \qquad T_{p}(kn) = \tau_{c}\frac{kn}{p} + 2k\tau_{s}$$

$$S_{p}(kn) = p\frac{1}{1+2\frac{p}{n}\frac{\tau_{s}}{\tau_{c}}} \qquad E_{p}(kn) = \frac{1}{1+2\frac{p}{n}\frac{\tau_{s}}{\tau_{c}}}$$

Учет стартовых и финальных затрат



Учет стартовых и финальных затрат

$$T_{middle} = (k+1-p) \left(\frac{n}{p} \tau_c + 2\tau_s\right)$$

$$T_{start} = (p-1) \left(\frac{n}{p} \tau_c + 2\tau_s\right)$$

$$T_{all} = T_{start} + T_{middle} + T_{end}$$

Учет стартовых и финальных затрат

$$T^{all} = (p+k-1)\left(\frac{n}{p}\tau_c + 2\tau_s\right)$$

$$p+k \gg 1$$

$$S_p^{all} = p\frac{1}{\left(1+\frac{p}{k}\right)\left(1+2\frac{p}{n}\frac{\tau_s}{\tau_c}\right)}$$

$$E_p^{all} = \frac{1}{\left(1+\frac{p}{k}\right)\left(1+2\frac{p\tau_s}{n\tau_c}\right)}$$

Метод эффективен при $p \ll k$

Максимальная степень параллелизма: $\min(n, k)$

Максимальное ускорение: $\frac{pk}{p+k} \le \frac{k}{2}$

Простые алгоритмы

- Статическая и динамическая балансировка загрузки процессоров
 - Статическая балансировка
 - метод сдваивания
 - геометрический параллелизм
 - конвейерный параллелизм
 - Динамическая балансировка
 - коллективное решение
 - диффузная балансировка

Контакты

Якобовский М.В., чл.-корр. РАН, проф., д.ф.-м.н., Заместитель директора по научной работе Института прикладной математики им. М.В.Келдыша Российской академии наук

mail: lira@imamod.ru

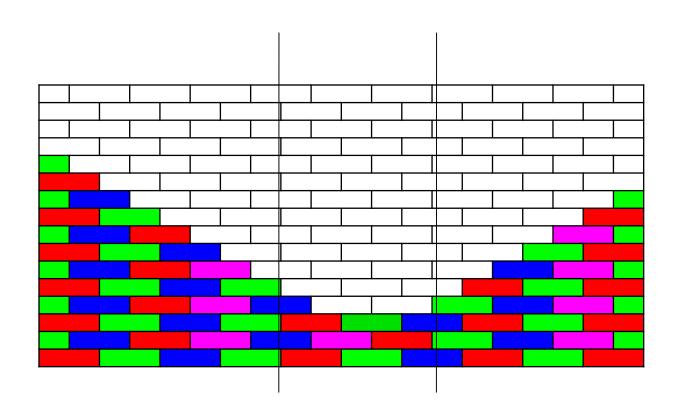
web: http://lira.imamod.ru



Диффузная балансировка

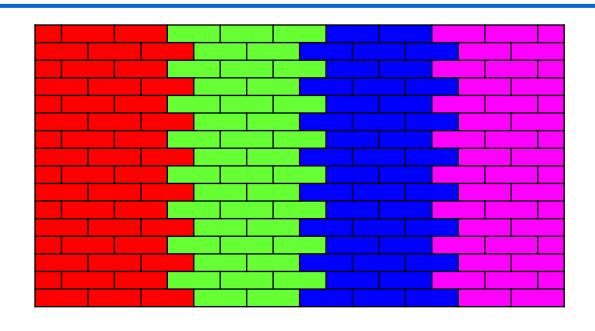
- □ Причины дисбаланса вычислительной нагрузки
 - Разные процессоры
 - Внешнее воздействие
 - Разная вычислительная сложность заданий
- □ Результат дисбаланса
 - Эффективная производительность определяется самым медленным процессором

Медленный процессор

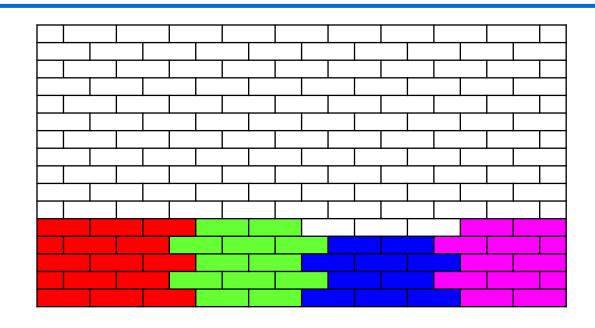


Какой объем работ забрать у среднего процессора и кому его передать?

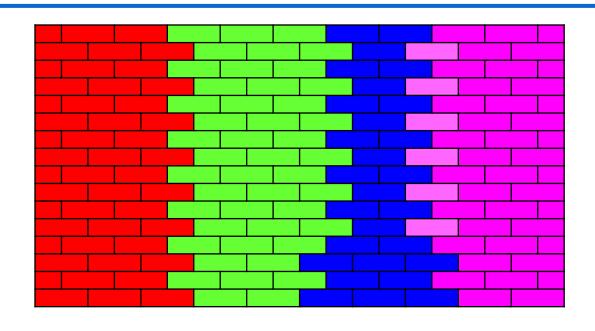
Метод геометрического параллелизма



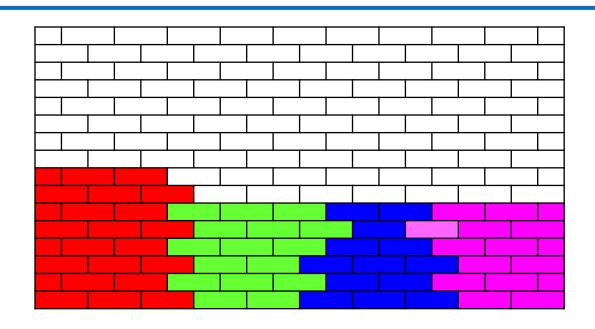
Метод геометрического параллелизма



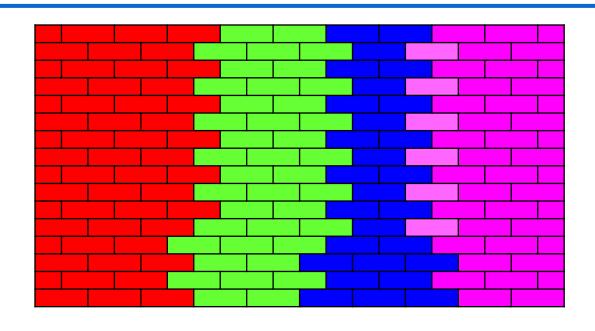
Диффузная балансировка загрузки



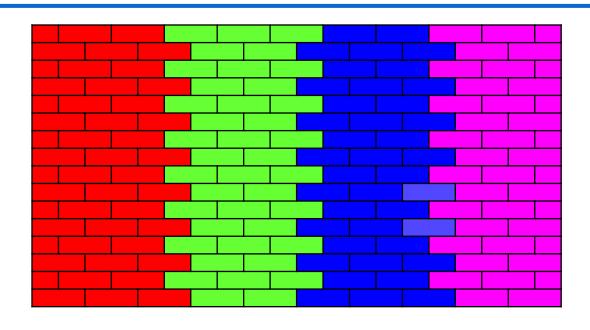
Диффузная балансировка загрузки



Диффузная балансировка загрузки



Статическое распределение



Постановка задачи диффузной балансировки

Дано:

- Количество точек N
- Количество процессоров -p
- Процессор i обработал n_i точек за время t_i
- Для обработки любой точки требуется одинаковое число операций

Требуется:

- Найти количества точек n_i , которое следует обработать процессорам на следующем шаге
- Определить сколько точек каждый из процессоров должен передать соседним процессорам

Диффузная балансировка

$$n_i' = N \frac{\frac{n_i}{t_i}}{\sum_{j=0}^{p-1} \frac{n_j}{t_j}}$$

В предположении одинаковой трудоёмкости обработки каждой из точек

если Дисбаланс вычислительной нагрузки обусловлен разными производительностями процессоров

$$n_{i}^{'} = n \frac{\frac{n_{i}}{t_{i}}}{\sum_{j=1}^{p} \frac{n_{j}}{t_{j}}}$$

если Дисбаланс обусловлен различной трудоемкостью обработки узлов сетки

процессоры обладают одинаковой производительностью

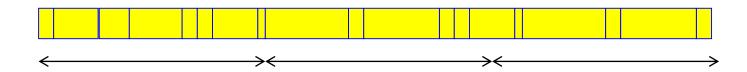
Общая вычислительная нагрузка определяется как

$$T = \sum_{k=1}^{p} t_i$$

$$T_{mid} = \frac{T}{p}$$

Алгоритм распределения заданий по одинаковым процессорам

```
m=0; t=0; for(j=0;j<n;j++) {  t=t+\sigma_{j} \\  if(t \geq T_{mid}) \  \{ \qquad \qquad n_{i}''=j\text{-m}; \  \  m=j; \  \  t=0; \  \}  }
```



Каждому процессору назначается множество очередных заданий, суммарная трудоёмкость которых равна средней по всем процессорам



Перераспределение узлов сетки

номер і	1	2	3	4
процессора				
n_i	5	10	14	7
t_{i}	1	2	1	3
n_i	7	7	19	3
n_i	10	10	11	5

Два разных решения Какое верно? Почему одно из них верно?

Контакты

Якобовский М.В.

чл.-корр. РАН, проф., д.ф.-м.н., заместитель директора по научной работе Института прикладной математики им. М.В. Келдыша Российской академии наук

mail: lira@imamod.ru

web: http://lira.imamod.ru