

INVESTICE DO ROZVOJE VZDĚLÁVÁNÍ

Název školy	Střední průmyslová škola elektrotechnická, Havířov, Příspěvková organizace, Makarenkova 1, Havířov
Název a číslo OP	OP Vzdělávání pro konkurenceschopnost, CZ.1.5
Název projektu Registrační číslo	Podpora odborných kompetencí CZ.1.07/1.5.00/34.0946
Název šablony klíčové aktivity:	III/2 Inovace a zkvalitnění výuky prostřednictvím ICT
Číslo materiálu (sady) Název sady	VY32_INOVACE_7-12 Operační systémy I
Autor	Ing. Ladislav Opiol
Tématický celek Předmět	Operační systémy – operační paměť 4. část Operační systémy
Ročník	3.ročník SPŠE
Datum tvorby Ověření ve výuce	Prosinec 2012 Prosinec 2013
Anotace	Prezentace k výkladu o operační paměti, segmentace a smíšeným způsobem
Metodický pokyn	Po prezentaci následuje k procvičení další materiál interaktivní elektronický test

Segmentace operační paměti

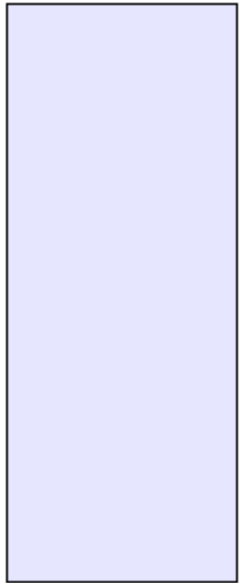
podprogram

funkce

hlavní program

zásobník

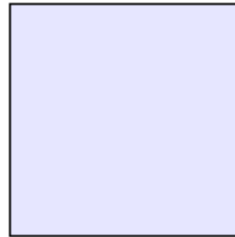
tabulka symbolů



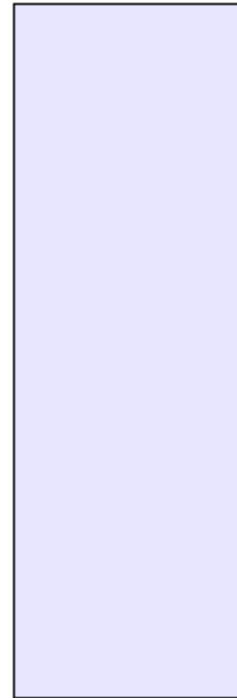
Segment 0



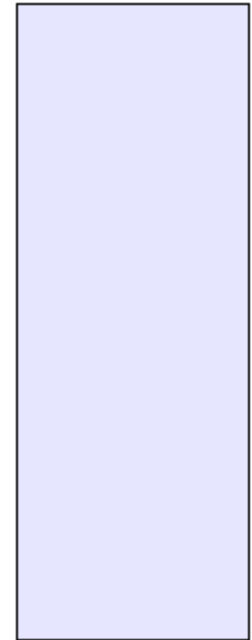
Segment 1



Segment 2

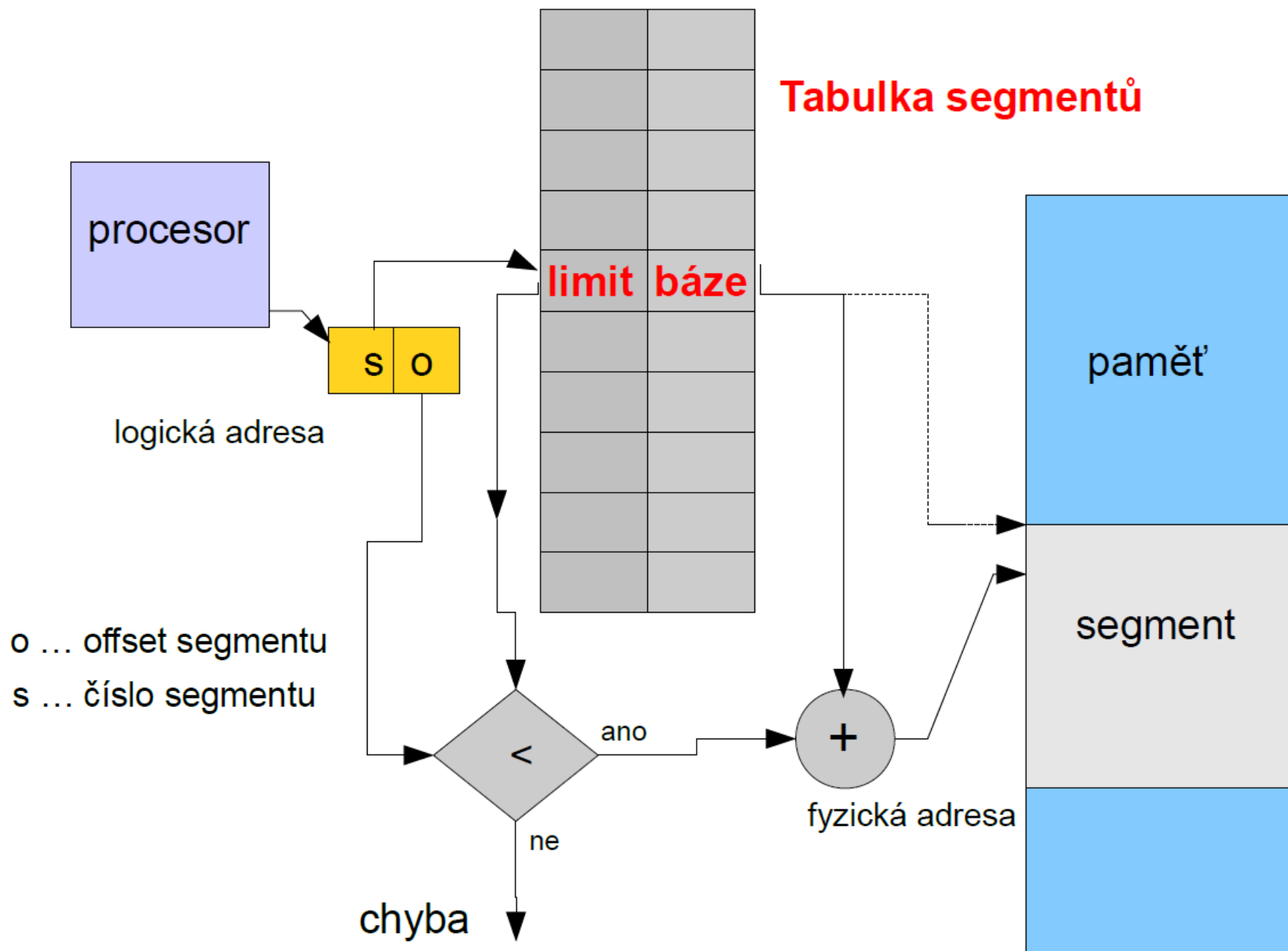


Segment 3



Segment 4

logický adresní prostor



Tabulka segmentů

	limit	báze
0	1000	1400
1	400	6300
2	400	4300
3	1100	3200
4	1000	4700

paměť

0

1400

seg.0

3200

seg.3

4300

seg.2

4700

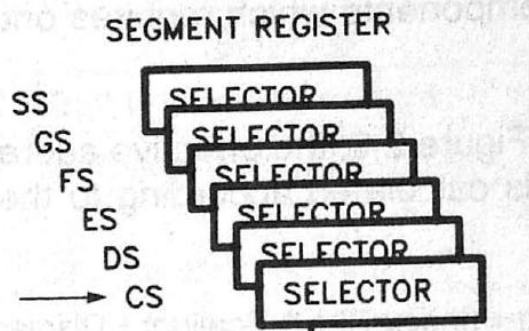
seg.4

5700

6300

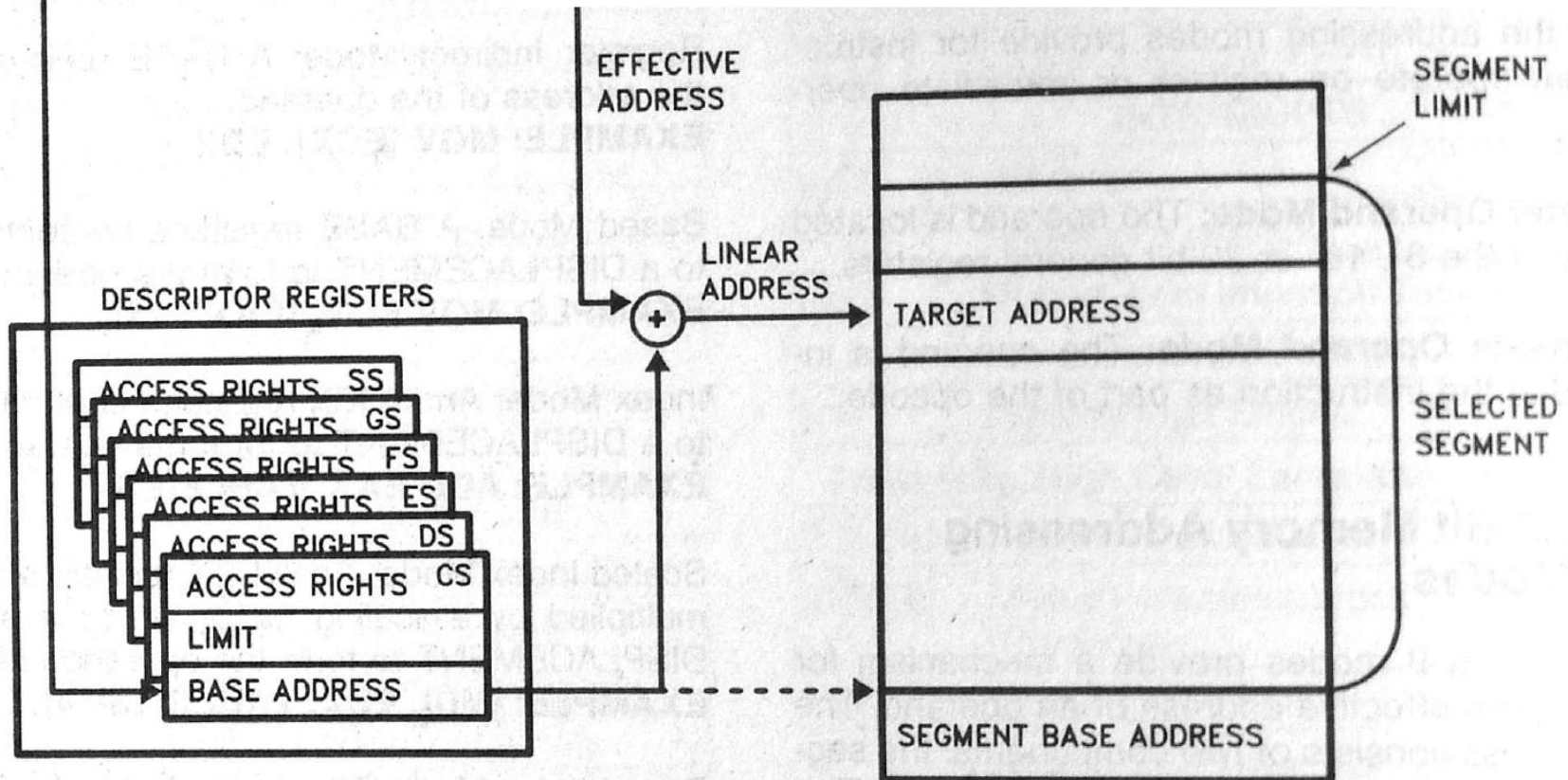
seg.1

fyzická adresa



Procesor 80386

chráněný režim



Segmentace se stránkováním

procesor Intel 80386

Logická adresa (**segment** + offset uvnitř segmentu)

1. selektor (CS, DS, SS ...) vymezuje deskriptor a v něm **bázová adresa segmentu**. Lokální tabulka deskriptorů je **tabulka segmentů**
2. Offset segmentu sečte adresační jednotka s bází segmentu - **lineární 32 bit adresa**
3. 10. bitů ... číslo tabulky stránek
10. bitů ... číslo stránky v tabulce
12. bitů ... offset stránky (4k stránka)

Stránkovací jednotka vytvoří - **fyzickou 32 bit adresu**

Zdroje :

ABRAHAM SILBERSCHATZ, Peter B z ang. přeložil. Zdzisław PŁOSKI.
Podstawy systemów operacyjnych. Wyd. 4. Warszawa: Wydawnictwa Naukowo-Techniczne, 2001. ISBN 83-204-2689-8.

STALLINGS, William z ang. přeložil Zbigniew SZALBOT.
Systemy operacyjne: struktura i zasady budowy. Warszawa: Wydawnictwo Naukowe PWN, 2006. ISBN 83-011-4912-4.

Microprocessors. Mt. Prospect, IL: Intel Corporation, 1991. ISBN 15-551-2115-2.