

INVESTICE DO ROZVOJE VZDĚLÁVÁNÍ

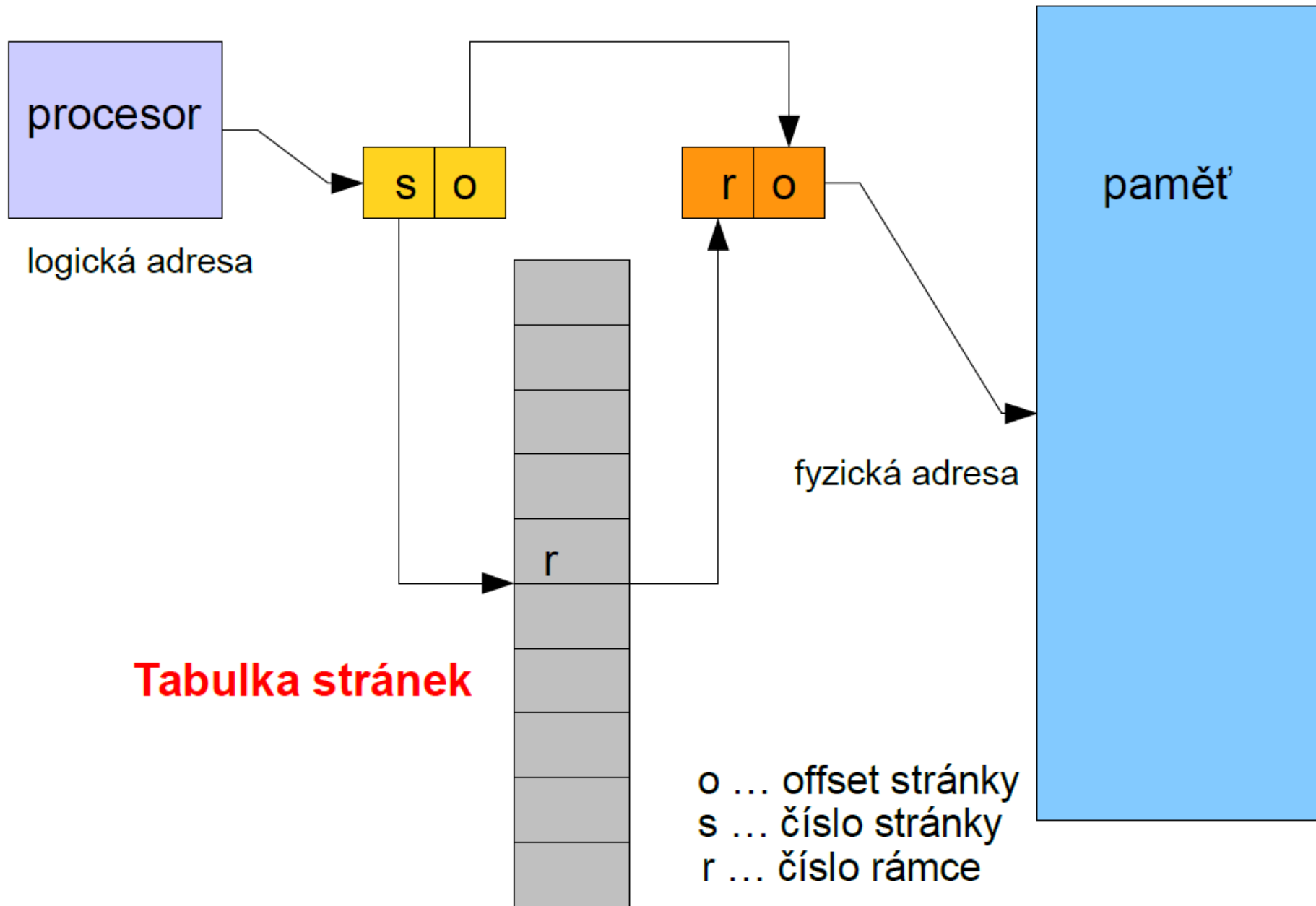
| | |
|--|--|
| Název školy | Střední průmyslová škola elektrotechnická, Havířov, Příspěvková organizace, Makarenkova 1, Havířov |
| Název a číslo OP | OP Vzdělávání pro konkurenceschopnost, CZ.1.5 |
| Název projektu Registrační číslo | Podpora odborných kompetencí CZ.1.07/1.5.00/34.0946 |
| Název šablony klíčové aktivity: | III/2 Inovace a zkvalitnění výuky prostřednictvím ICT |
| Číslo materiálu (sady) Název sady | VY32_INOVACE_7-11 Operační systémy I |
| Autor | Ing. Ladislav Opiol |
| Tématický celek Předmět | Operační systémy – operační paměť 3. část Operační systémy |
| Ročník | 3.ročník SPŠE |
| Datum tvorby Ověření ve výuce | Prosinec 2012 Prosinec 2013 |
| Anotace | Prezentace k výkladu o operační paměti, stránkování |
| Metodický pokyn | Po prezentaci následuje k procvičení další materiál interaktivní elektronický test |

Rozdělení paměti RAM na stránky

RAM 64 K slov

| | <i>strana</i> | <i>offset</i> | <i>HEX</i> |
|----|---------------|---------------|------------|
| 0 | 0000 | 000000000000 | 0 000 |
| | 0000 | 111111111111 | 0 FFF |
| 1 | 0001 | 000000000000 | 1 000 |
| | 0001 | 111111111111 | 1 FFF |
| 2 | 0010 | 000000000000 | 2 000 |
| | 0010 | 111111111111 | 2 FFF |
| 3 | 0011 | 000000000000 | 3 000 |
| | 0011 | 111111111111 | 3 FFF |
| . | | | |
| . | | | |
| . | | | |
| . | | | |
| 15 | 1111 | 000000000000 | F 000 |
| | 1111 | 111111111111 | F FFF |

Stránkování operační paměti



Příklad obsazení paměťových rámců ve fyzické paměti

logická paměť

| |
|--------|
| Str. 0 |
| Str. 1 |
| Str. 2 |
| Str. 3 |

| | |
|---|---|
| 0 | 1 |
| 1 | 3 |
| 2 | 5 |
| 3 | 7 |

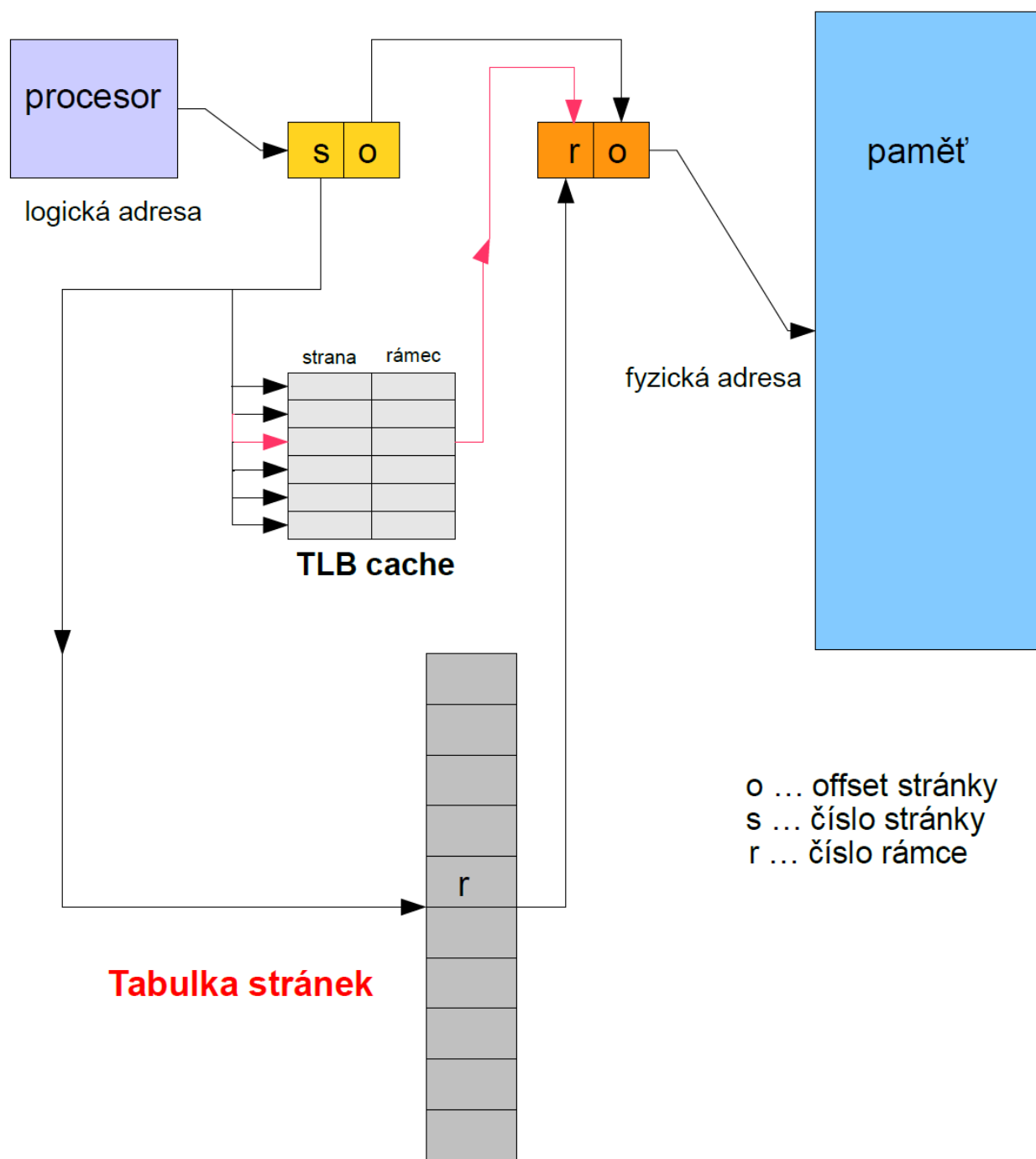
Tabulka stránek

Číslo
rámce

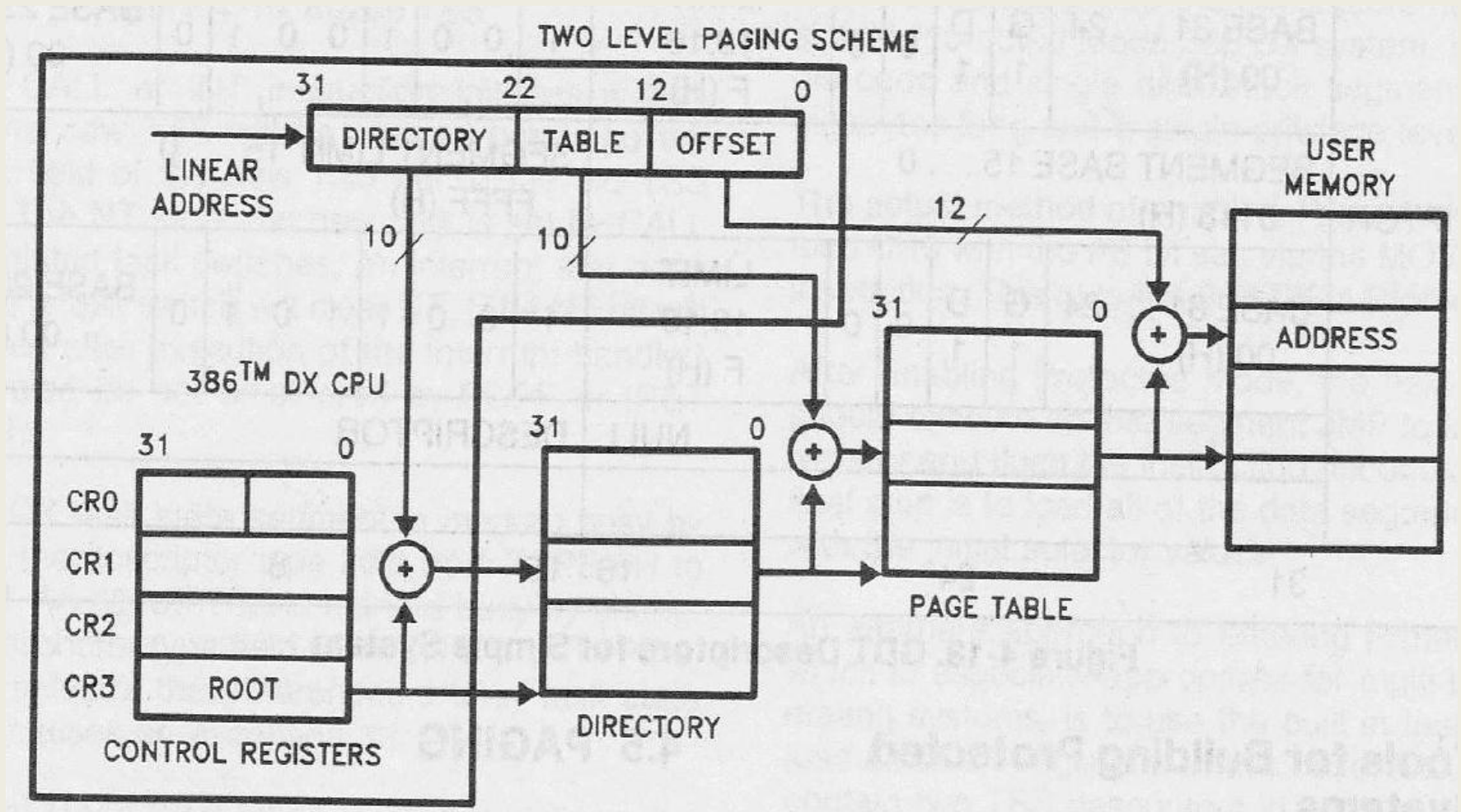
| | |
|---|--------|
| 0 | |
| 1 | Str. 0 |
| 2 | |
| 3 | Str. 1 |
| 4 | |
| 5 | Str. 2 |
| 6 | |
| 7 | Str. 3 |

fyzická paměť

Stránkování operační paměti doplněné o TLB cache



Stránkování v procesoru 80386



Zdroje :

ABRAHAM SILBERSCHATZ, Peter B z ang. přeložil. Zdzisław PŁOSKI.
Podstawy systemów operacyjnych. Wyd. 4. Warszawa: Wydawnictwa Naukowo-Techniczne, 2001. ISBN 83-204-2689-8.

STALLINGS, William z ang. přeložil Zbigniew SZALBOT.
Systemy operacyjne: struktura i zasady budowy. Warszawa: Wydawnictwo Naukowe PWN, 2006. ISBN 83-011-4912-4.

Microprocessors. Mt. Prospect, IL: Intel Corporation, 1991. ISBN 15-551-2115-2.