ZÁKLADNÍ STRUKTURA POČÍTAČE.

CPU ⟷ MEMORY (PROGRAM + DATA)

— SAMOMODIFIKUJÍCÍ KÓD

PERIFERIE
I/O

↰ VON NEUMANN ARCHITECTURE

CPU ⟷ MEM – PROGRAM   — JEDNODUŠŠÍ HW IMPLEMENTA

↕ ↖
I/O   MEM – DATA

↰ HARVARDSKÁ ARCHITEKTURA

SBĚRNICE

SÉRIOVÝ PŘENOS   (DATA + CLOCK)

DATA

CLOCK
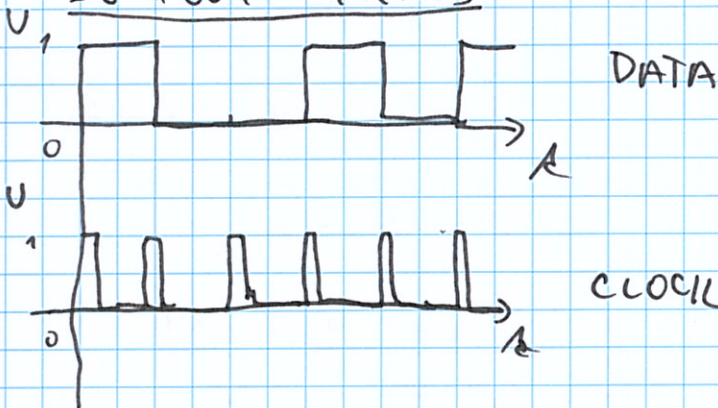
PARALELNÍ PŘENOS

(4 BITOVÁ SB.)

CLOCK
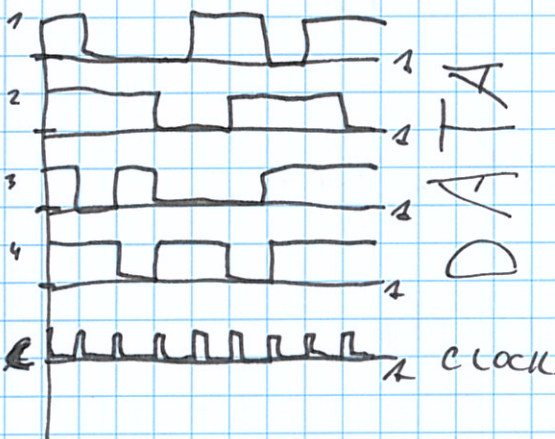
MEMORY

1 BIT (.b)
1 BYTE (B) - DALES   1 BYTE = 1 OCTET = 8 BIT

1 kB = 1000 B
1 KiB = 1024 B

RAM (RANDOM ACCESS MEM.)

- PAMĚT S PŘÍMÝM PŘÍSTUPEM

= VOCATILE - NEPERMANENTNÍ