

# 國立臺灣科技大學

## 電子工程系

### 嵌入式系統設計實習

## 頻率計數器

指導老師： 陳      武      田      老師

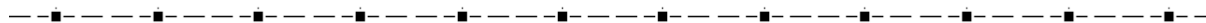
實習組別： 第      十      三      組

實習組員： 四電子三甲 B9502004 葉俊邑  
四電子三甲 B9502022 楊竣宇  
四電子三甲 B9502028 陳敬翔

報告日期：民國九十八年五月二十九日

§~catalog~§

1. 實習目的：	3
2. 實習說明：	3
3. 實習原理：	3
4. 設計內容：	20
5. 設備及材料：	26
6. 實做及查錯.....	26
7. 實習結果.....	27
8. 實習討論.....	30
9. 實習心得.....	30
10. 參考資料.....	30
11. 附件.....	31



1. 實習目的：

1.1 學習如何使用 8051 的 Timer 和 Counter 功能，及其結構設計影響最高頻率計數能力。

2. 實習說明：

2.1 能夠在誤差不大的狀況下正確顯示方波之頻率。

2.2 頻率需要能顯示 0Hz~1MHz，並將結果輸出至 LCD 上

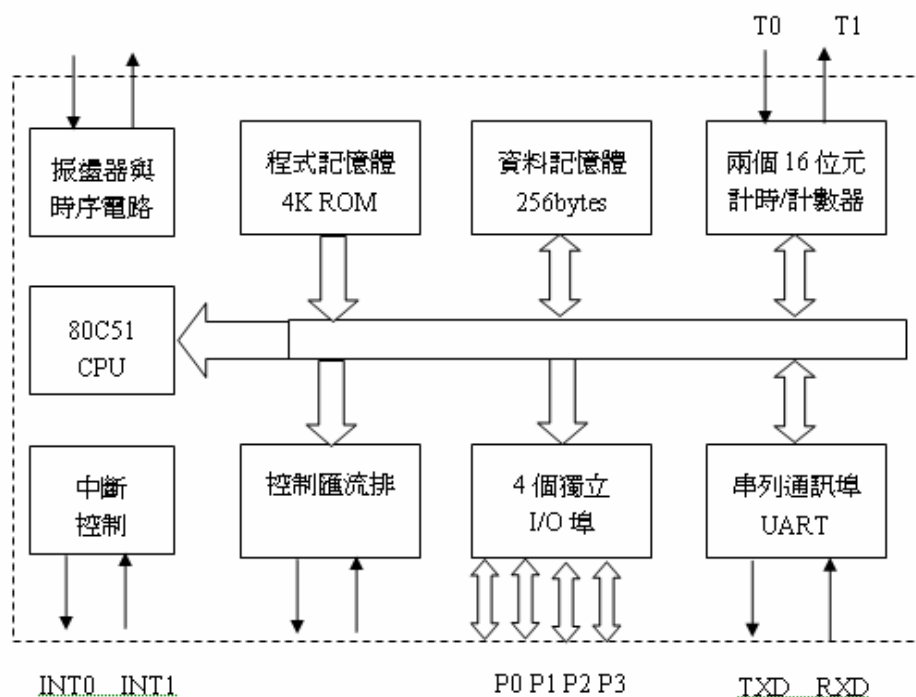
3. 實習原理：

3.1 8051 功能與結構：

1.1.1 8051 的基本功能特性

- (1) 8 位元 CPU。
- (2) 32 條雙向可獨立定址的 I/O 埠。
- (3) 4K 程式記憶體(ROM)，外部可擴充至 64K；
- (4) 128byte 資料記憶體(RAM)，外部可擴充至 64K
- (5) 2 個 16 位元計時/計數器, 5 個中斷源，
- (6) 全雙工的串列通訊埠(UART)
- (7) 具有布林運算能力。

### 1.1.2 8051 內部結構圖：



### 1.1.3 8051 接腳電路：

89C51			
1	P10	VCC	40
2	P11	P00	39
3	P12	P01	38
4	P13	P02	37
5	P14	P03	36
6	P15	P04	35
7	P16	P05	34
8	P17	P06	33
9	RESET	P07	32
10	RXD(P30)	EA/VP	31
11	TXD(P31)	ALE/P	30
12	INT0(P32)	PSEN	29
13	INT1(P33)	P27	28
14	T0(P34)	P26	27
15	T1(P35)	P25	26
16	WR(P36)	P24	25
17	RD(P37)	P23	24
18	X2	P22	23
19	X1	P21	22
20	GND	P20	21

## 1.1.4 8051 內部組成：

- (1) 中央處理單元(CPU)。
- (2) 內部程式記憶體(ROM)-4KB。
- (3) 內部資料記憶體(RAM)-256Bytes。
- (4) 振盪與時序電路(12MHZ)。
- (5) I/O 埠(P0,P1,P2,P3)。
- (6) 計時/計數器。
- (7) 中斷控制電路。
- (8) 串列通訊 UART

## 1.1.5 一般通用暫存器：

- (1) ACC：最重要的暫存器，運算與資料轉移都透過 ACC
- (2) PC：程式計數器，記載著程式下一個待執行指令位址。
- (3) B 暫存器：用於乘法，除法指令的輔助暫存器。
- (4) PSW 程式狀態字組：記錄程式運作時，CPU 各種狀態。
- (5) SP 堆疊指標：重置(RESET)時，堆疊指標設為 07H
- (6) DPTR 資料指標暫存器 16 位元暫存器。由 DPH，DPL 兩個 8 位元暫存器組成。
- (7) 工作暫存器：共有 RB0、RB1、RB2、RB3 四組工作暫存器庫。每個暫存器庫有 8 個 8 位元暫存器，分別為 R0、R1、R2、R3、R4、R5、R6、R7。

## 1.1.6 暫存器結構圖：

	PC	ACC	B	SP	DPH	DPL
重要暫存器	0000	00	00	07	00	00

	P0	P1	P2	P3
輸入/出埠	FF	FF	FF	FF

	R0	R1	R2	R3	R4	R5	R6	R7
工作暫存器區	92	04	24	93	05	25	94	06

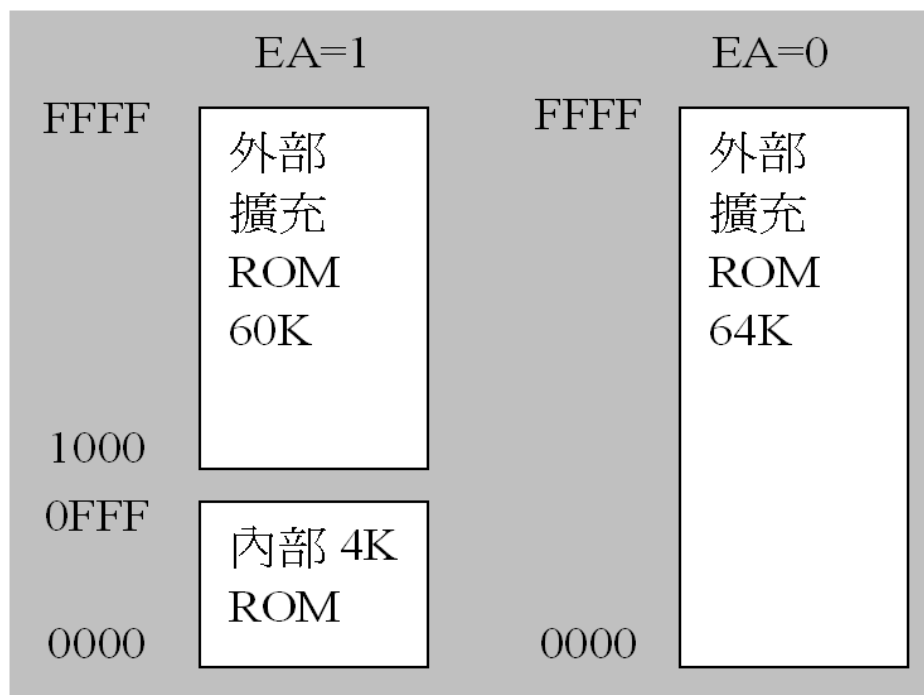
  

	PSW	CY	AC	F0	RS1	RS0	OV	F1	P
程式狀態字	00	0	0	0	0	0	0	0	0

## 1.1.7 PSW 程式狀態字：

位元	名稱	功能
D7	CY：進位旗標或借位旗標	(Carry Flag)進位旗標，用來表示算術指令運算後的結果，其資料的 bit 7 是否有進位或借位。 加法運算時(ADD)的結果：有進位 C=1，沒有進位 C=0。 減法運算時(SUB)的結果：有借位 C=1，沒有借位 C=0。
D6	AC：半進位旗標或半借位旗標	(Aux Carry Flag)半進位旗標，用來表示運算後資料的 bit 3 是否有向 bit 4 進位或借位。 加法運算時(ADD)的結果：有進位 AC=1，沒有進位 AC=0。 減法運算時(SUB)的結果：有借位 AC=1，沒有借位 AC=0。
D5	F0：通用位元	可作為一般的讀/寫位元。
D4	RS1：暫存器庫選擇位元 1	暫存器庫選擇(Register Bank Select)位元 1 及位元 0。 RS1 RS0 暫存器庫選擇 0 0 RB0(位址 00h-07h) 0 1 RB1(位址 08h-0Fh) 1 0 RB2(位址 10h-17h) 1 1 RB3(位址 18h-1Fh)
D3	RS0：暫存器庫選擇位元 0	
D2	OV：溢位旗標	(Over)溢位旗標，表示程式經算術或邏輯運算後的結果是否有溢位，若是 OV=1，若不是 OV=0。
D1	-	空位元
D0	P：同位元旗標	(Parity)同位元旗標，表示累積器的內容為奇數個“1”則 P=0，偶數個“1”則 P=1。

## 1.1.8 8051 記憶體介紹：



## 1.1.9 中斷向量位址：

中斷	位址	功能
RESET	0000H	系統重置啓始位址
INT0	0003H	外部中斷 INT0 向量
INT1	0013H	外部中斷 INT1 向量
TIMER0	000BH	計時計數中斷 TIMER0 向量
TIMER1	001BH	計時計數中斷 TIMER1 向量
TIMER2	002BH	計時計數中斷 TIMER2 向量
UART	0023H	串列埠中斷向量

## 1.1.10資料記憶體結構：

FFH   80H	8051 特殊功能暫存器(SFR) 或是 8052 的間接定址資料區
7FH   30H	使用者的一般資料存放區 (亦可透過 SP 設定,存放堆疊資料)
20H~2FH	可位元定址區(20.0~20.7.....2F.0~2F.7)
10H~1FH	暫存器庫 RB3(R0~R7)
10H~17H	暫存器庫 RB2(R0~R7)
08H~0FH	暫存器庫 RB1(R0~R7)
00H~07H	暫存器庫 RB0(R0~R7)

## 1.1.11 11、暫存器庫：

R S 1 R S 0 1 1  1 0  0 1  0 0	7 F h   3 0 h	使 用 者 R A M
	2 F h   2 0 h	位 元 定 址 區
	1 F h   1 8 h	R 7   R 0 暫 存 器 庫 R B 3
	1 7 h   1 0 h	R 7   R 0 暫 存 器 庫 R B 2
	0 F h   0 8 h	R 7   R 0 暫 存 器 庫 R B 1
	0 7 h   0 0 h	R 7   R 0 暫 存 器 庫 R B 0



## 1.1.12 12、可位元定址區：

		位元定址							
		7	6	5	4	3	2	1	0
位 元 組 定 址	2Fh	7F	7E	7D	7C	7B	7A	79	78
	2Eh	77	76	75	74	73	72	71	70
	2Dh	6F	6E	6D	6C	6B	6A	69	68
	2Ch	67	66	65	64	63	62	61	60
	2Bh	5F	5E	5D	5C	5B	5A	59	58
	2Ah	57	56	55	54	53	52	51	50
	29h	4F	4E	4D	4C	4B	4A	49	48
	28h	47	46	45	44	43	42	41	40
	27h	3F	3E	3D	3C	3B	3A	39	38
	26h	37	36	35	34	33	32	31	30
	25h	2F	2E	2D	2C	2B	2A	29	28
	24h	27	26	25	24	23	22	21	20
	23h	1F	1E	1D	1C	1B	1A	19	18
	22h	17	16	15	14	13	12	11	10
	21h	0F	0E	0D	0C	0B	0A	09	08
	20h	07	06	05	04	03	02	01	00

## 1.1.13 中斷向量位址：

中斷	位址	功能
RESET	0000H	系統重置啓始位址
INT0	0003H	外部中斷 INT0 向量
INT1	0013H	外部中斷 INT1 向量
TIMER0	000BH	計時計數中斷 TIMER0 向量
TIMER1	001BH	計時計數中斷 TIMER1 向量
TIMER2	002BH	計時計數中斷 TIMER2 向量
UART	0023H	串列埠中斷向量

### 3.2 LCD 液晶顯示器：

#### 1.2.1 LCD 液晶顯示器功能：

- (1) 14 支接腳的 IC。
- (2) LCD 顯示器內部具有字元產生器，因此它可以接收 ASCII 字元碼。
- (3) 供許多 LCD 顯示方式的控制指令，例如清除顯示畫面、游標歸位、顯示 On/Off、游標 On/Off、閃爍顯示、游標移動等功能。

#### 1.2.2 LCD 液晶簡介：

- (1) LCD (Liquid Crystal Display) 液晶顯示器，顯示方式可分為：文字型 LCD 與繪圖型 LCD 兩種。
- (2) 常見文字型 LCD 有 16 字 X2 列、20 字 X2 列、40 字 X2 列幾種
- (3) 介面以 14 支信號接腳最為常見。

#### 1.2.3 LCD 接腳圖與功能：

接腳編號		信號名稱	名稱及功能
14	DB7	VSS	電源接地: 0V
13	DB6	Vdd	電源正端: +5V
12	DB5	V <sub>0</sub>	LCD 亮度調整電壓輸入
11	DB4	RS	暫存器選擇(Register Select)信號 RS=0: 選擇指令暫存器 RS=1: 選擇資料暫存器
10	DB3	R/W	讀寫信號線 R/W=0 資料寫入(Write) LCD R/W=1 讀取(Read) LCD 資料
9	DB2	E	LCD 致能(Enable)信號，高電位時，讀取或寫入之資料方為有效
8	DB1		
7	DB0		
6	E		
5	R/W		
4	RS		
3	VL		
2	VCC		
1	GND		
7~14	DB0~DB7		資料匯流排(Data Bus)， 當使用 8 位元資料匯流排時，DB0~DB7 皆有效， 而使用 4 位元資料匯流排時，僅 DB4~DB7 有效

## 1.2.4 LCD 內部結構與功能：

- (1) 文字型 LCD 內部結構包括指令暫存器 (IR)、資料暫存器 (DR)、顯示記憶體 (DD RAM)、與字元產生器 ROM (CG ROM)。
- (2) DD RAM：對應 LCD 顯示器上的記憶體。當 ASCII 資料寫入 DD RAM，對應的位址就會顯示該字元。
- (3) CG ROM：LCD 內部有預存 192 個 5x7 點陣字型。這些資料只能讀取，不能更改，所以只要將 ASCII 寫入 DD RAM，對應的點陣字型會顯示在指定的位址上。
- (4) 區分為指令暫存器 (IR) 與資料暫存器 (DR)，由 RS 來選擇。
- (5) IR 主要作用是接受所下達的各項控制指令，諸如清除顯示內容、游標位移、顯示資料 RAM (DD RAM) 的位址以及字型產生 ROM (CG ROM) 的位址等等指令。
- (6) DR 主要作用存取 DD RAM 與 CG ROM 中的資料。當欲將資料寫入 DD RAM 或 CG ROM 時，並非直接寫入，而是透過 DR 作為緩衝。LCD 執行寫入的程序是先將資料載入 DR，然後再自動轉換至 DD RAM 或 CG ROM。

## 1.2.5 暫存器之選擇與控制介面信號：

E	RS	R/W	作用
1	0	0	寫入指令暫存器 (IR)
1	0	1	讀取忙碌旗標 (BF) 或位址計數器 (AC)
1	1	0	寫入資料暫存器 (DR)
1	1	1	讀取資料暫存器 (DR)

## 1.2.6 LCD 晶片輸出入：

項目	指令功能	字組	D7	D6	D5	D4	D3	D2	D1	D0
1	清除螢幕	01H	0	0	0	0	0	0	0	1
2	游標回到原點	02H~03H	0	0	0	0	0	0	1	*
3	進入模態設定	04H~07H	0	0	0	0	0	1	I/D	S
			I/D=1 使用位址遞增；I/D=0 使用位址遞減； S=1 螢幕 ON；S=0 螢幕 OFF；							
4	螢幕/游標顯示開關	08H~0FH	0	0	0	0	1	D	C	B
			D=1 表示螢幕 ON；D=0 表示螢幕 OFF； C=1 表示游標 ON；C=0 表示游標 OFF； B=1 表示閃爍 ON；B=0 表示閃爍 OFF；							
5	螢幕/游標移位控制	10H~1CH	0	0	0	1	S/C	R/L	*	*
			S/C=1 表示螢幕移位；S/C=0 表示游標移位 R/L=1 表示游標右移；R/L=0 表示游標左移；							
6	功能設定	20H~3CH	0	0	1	DL	N	F	*	*
			DL=1 表示規劃為 8 位元 (DB0~DB7)； DL=0 表示規劃為 4 位元(DB4~DB7) F=1 表 5×10 點矩陣；F=0 表 5×7 點矩陣 N=1 表 2 行顯示；N=0 表 1 行顯示							
7	指定顯示位置	80H~FFH	1	*	*	*	*	*	*	*

## 1.2.7 計算 LCD 記憶體位址：

80H	81H	82H	...	91H	92H	93H
C0H	C1H	C2H	...	D1H	D2H	D3H

### 1.2.8 電路製作：

- (1) 一組 8 位元的輸出埠 (P0) 當資料線 (DB0~DB7)。
- (2) 三條輸出點 (P1.0~P1.2) 當控制線 (E, RW, RS)。
- (3) RL 接地，或接可變電壓，調整明亮度。

### 1.2.9 程式流程：

- (1) 設定 LCD 使用模式為 8 位元，5X10 點矩陣字型，兩行字顯示。
- (2) 設定螢幕與游標狀態。
- (3) 清除螢幕 (CMD=1)。
- (4) 設定顯示位址。
- (5) 將資料寫入資料暫存器。

## 3.3 中斷計時計數與串列通訊：

### 1.3.1 MCS51 的中斷簡介

- (1) 單晶片在處理外部輸出入訊號的方式有兩種：

#### A. PIO (程式 I/O-Program I/O)：

透過程式指令讀取 I/O 埠狀態。但這種輸入方式無法在第一時間立即處理某些具有時效性的外部輸入訊號。

-----■-----■-----■-----■-----■-----■-----■-----■-----■-----

B. I/O（中斷 I/O-InterruptI/O）：

可立即中斷目前正在執行的程式，並做立即的回應與處理，本章將介紹中斷的原理，型式，與應用。

1.3.2 MCS51 的中斷型式：

（1）外部中斷：

8051 的外部中斷是指來自晶片硬體接腳 INT0、INT1 的中斷。這兩個外部中斷的觸發方式有低準位觸發（lowleveltrigger）與負緣觸發（fallingedgetrigger）兩種，可經由 TCOM 暫存器的 ITX（X=0 或 1）位元設定。

（2）計時/計數中斷：

當 8051 的計時/計數器（TIMER0、TIMER1）產生溢位時，溢位旗標 TF0（或 TF1）會自動設為 1，直到 CPU 跳到對應的中斷向量位址，執行中斷服務程式時，才會自動將 TF0（或 TF1）清除為 1。

（3）串列埠中斷：

當 8051 的發射中斷旗標 TI 或接收中斷旗標 RI 為 1 時，會產生串列中斷請求。在中斷服務程式中，必須用指令清除 TI 與 RI，因為硬體不會自動清除這兩個位元。

1.3.3 MCS-51 的外部中斷：

（1）MCS-51 有 5 個中斷源，2 個外部硬體中斷，2 個計時/計數中斷，1 個串列埠傳輸中斷：

A. 外部中斷：

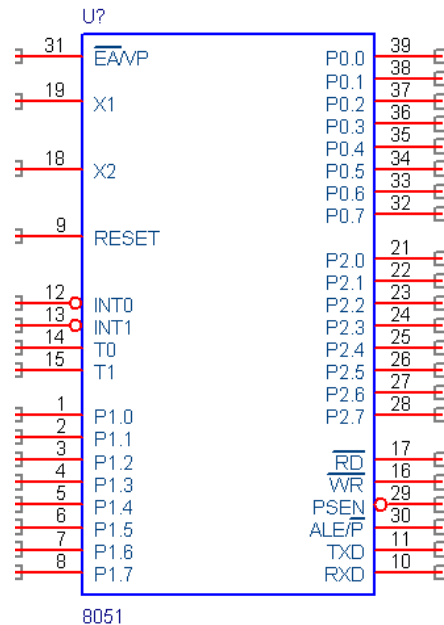
INT0、INT1（P3.2，P3.3）。

B. 計時/計數中斷：

T0，T1（P3.4，P3.5）。

## C. 串列通訊輸出/入：

TXD，RXD（P3.0，P3.1）。



## 1.3.4 MCS-51 的中斷功能：

- (1) 中斷源的致能方法（使用 IE 暫存器）。
- (2) 外部中斷觸發方式（TCON）。
- (3) 中斷優先順序（使用 IP 暫存器）。
- (4) 中斷向量（中斷向量表位址）。
- (5) 中斷處理流程。

## 1.3.5 中斷致能控制（IE 暫存器）：

- (1) 中斷源利用中斷致能暫存器（IE 暫存器）來控制其致能與禁能。當中斷源被致能時，中斷才能被 CPU 接受。八位元例如，第 0 個外部中斷與第 1 個計時器中斷，IE 必須令為 #89H = #10001001B，即指令為 <MOVIE, #89H>，第 INT0 與第 TIMER1 中斷。

- (2) 當 IE 小於或等於 80H (即 IE=#0xxxxxxB, 或 IE=#10000000B), 所有中斷皆無效 (即 EA=1, 或 EX0~EX5 皆為 0)。

IE.7	IE.6	IE.5	IE.4	IE.3	IE.2	IE.1	IE.0
EA	未用	ET2	ES	ET1	EX1	ET0	EX0

- (3) 功能說明：

名稱	位元	說 明
<b><u>EX0</u></b>	IE.0	第 0 個外部中斷致能位元。(1:致能; 0 禁能)
<b><u>ET0</u></b>	IE.1	第 0 個計時中斷致能位元。(1:致能; 0 禁能)
<b><u>EX1</u></b>	IE.2	第 1 個外部中斷致能位元。(1:致能; 0 禁能)
<b><u>ET1</u></b>	IE.3	第 1 個計時中斷致能位元。(1:致能; 0 禁能)
<b><u>ES</u></b>	IE.4	串列通訊中斷致能位元。(1:致能; 0 禁能)
<b><u>ET2</u></b>	IE.5	第 2 個計時中斷致能位元。(1:致能; 0 禁能)
<b><u>--</u></b>	IE.6	保留不用
<b><u>EA</u></b>	IE.7	全部中斷致能與禁能位元。(1:致能; 0 禁能)

表 9-1:中斷致能暫存器(IE 暫存器)

### 1.3.6 外部中斷觸發方式 (TCON 暫存器)：

- (1) INT0、INT1 外部中斷的觸發方式有兩種：

A. 低準位觸發 (lowleveltrigger)：

- 第 0 外部中斷 (INT0)，使用 CLRIT0 指令或 IT0=0;
- 第 1 外部中斷 INT1，使用 CLRIT1 指令或 IT0=0;



B. 負緣觸發 (falling edge trigger) :

I. 第 0 外部中斷 (INT0)，使用 SETBIT0 指令或 IT0=1;

II. 第 1 外部中斷 INT1，使用 SETBIT1 指令或 IT1=1;

TCON.7	TCON.6	TCON.5	TCON.4	TCON.3	TCON.2	TCON.1	TCON.0
TF	TR1	TF0	TR0	IE1	IT1	IE0	IT0

(2) 功能說明：

位元	名稱	功 能
D3	IE1	外部中斷INT1顯示旗標，INT1中斷成立時，IE1=1。執行 RETI時，IE1=0。
D2	IT1	外部中斷INT1中斷信號選擇，IT1=1為負緣觸發輸入，IT1=0為低準位輸入。
D1	IE0	外部中斷INT0顯示旗標，INT0中斷成立時，IE0=1。中斷執行完畢時，IE0=0。
D0	IT0	外部中斷INT0中斷信號選擇，IT0=1為負緣觸發輸入，IT0=0為低準位輸入。

### 1.3.7 中斷優先順序控制 (IP 暫存器) :

(1) MCS-51 所有中斷源都是使用中斷優先權暫存器 (IP 暫存器) 來控制中斷優先順序。

例如，IP=00000100B 時，PX1=1，PX0=0，所以第 1 個外部中斷優先權高於第 0 個外部中斷；即指令為：

```
MOV    IP,#04H    ; PX1=1, PX0=0, INT1 優先權高於 INT0
```

IP.7	IP.6	IP.5	IP.4	IP.3	IP.2	IP.1	IP.0
未用	未用	PT2	PS	PT1	PX1	PT0	PX0

(2) 功能說明：

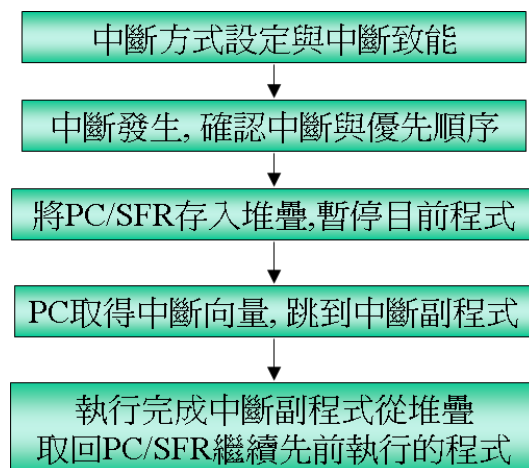
名稱	位元	說 明
<b>PX0</b>	IP.0	定義外部/INT0 之優先權
<b>PT0</b>	IP.1	定義外部 TIMER0 之優先權
<b>PX1</b>	IP.2	定義外部/INT1 之優先權
<b>PT1</b>	IP.3	定義外部 TIMER1 之優先權
<b>PS</b>	IP.4	定義串列埠之優先權
<b>PT2</b>	IP.5	定義外部 TIMER2 之優先權
--	IP.6	保留不用
---	IP.7	保留不用

表 9-3: 中斷優先權暫存器(IP 暫存器)

1.3.8 中斷向量位址：

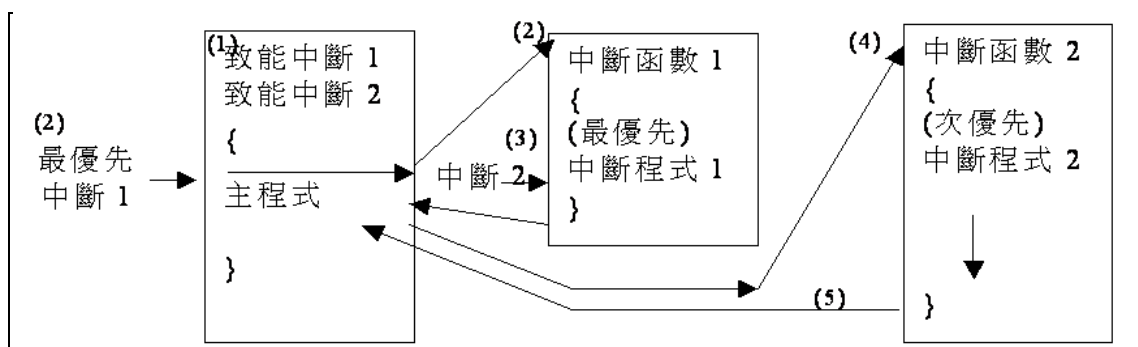
中斷	位址	功能
RESET	0000H	系統重置啓始位址
INT0	0003H	外部中斷 INT0 向量
INT1	0013H	外部中斷 INT1 向量
TIMER0	000BH	計時計數中斷 TIMER0 向量
TIMER1	001BH	計時計數中斷 TIMER1 向量
TIMER2	002BH	計時計數中斷 TIMER2 向量
UART	0023H	串列埠中斷向量

## 1.3.9 中斷處理流程：

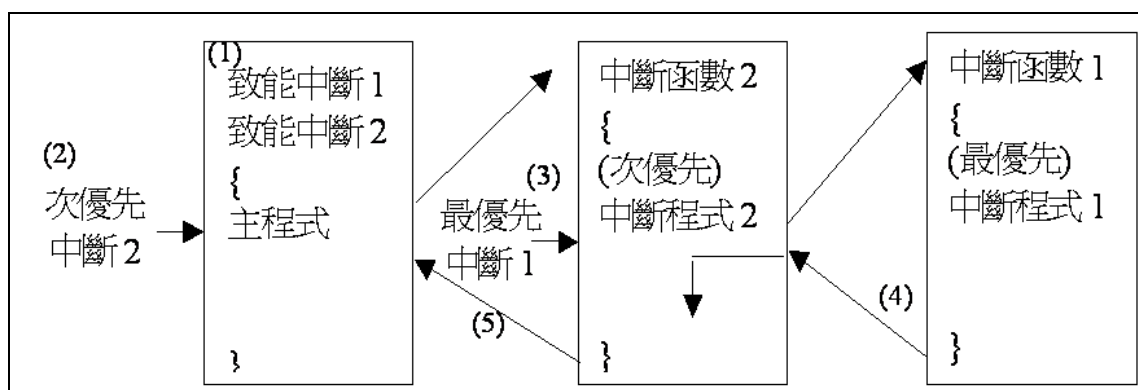


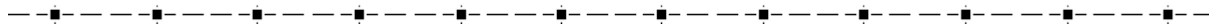
## 1.3.10 中斷程式的工作方式：

## (1) 最優先中斷先輸入：



## (2) 次優先中斷先輸入：





#### 4. 設計內容：

##### 4.1 程式碼：

```
#include <AT89X51.H>
#define RS    P2_7
#define RW    P2_6

#define Enable    P2_5
unsigned short t0_fre_cou=0,t1_int_del=0,seg_scan=0;
unsigned long fre;
unsigned char bin_num[4],

bin_tran_seg_num[16]={0xc0,0xf9,0xa4,0xb0,0x99,0x92,0x82,0xf8,0x80,0x90,0x88,0x83,0xc6,0x
a1,0x86,0x8e},
                act[4]={0xfe,0xfd,0xfb,0xf7};
                void WriteIns(char instruction);
void InitialLCD(void);
void WriteData(char i);
void CheckBusy(void);
void delay(void);

void T0_int(void) interrupt 1
{
    t0_fre_cou++;
    TH0=(65536-0)/256;
    TL0=(65536-0);
}

void T1_int(void) interrupt 3
{
    TH1=(65536-9216)/256;
    TL1=(65536-9216);
    t1_int_del++;
    if(t1_int_del>=100)
    {
        t1_int_del=0;
        fre=(t0_fre_cou*65536)+((TH0*256)+TL0);
```

```
t0_fre_cou=0;
TH0=(65536-0)/256;
TL0=(65536-0);

if(fre>=1000000)
{
WriteIns(0x01);

WriteIns(0x82);

WriteIns(0xc4);

//bin_num[0]=14;
bin_num[0]=(fre/1000000)%10;
bin_num[1]=(fre/1000000)/10%10;
bin_num[2]=(fre/1000000)/100%10;
bin_num[3]=(fre/1000000)/1000;
WriteData(0x30+bin_num[3]);
WriteData(0x30+bin_num[2]);
WriteData(0x30+bin_num[1]);
WriteData(0x30+bin_num[0]);
WriteData('M');
}
else if((fre>=1000)&&(fre<100000))
{
//bin_num[0]=15;
WriteIns(0x01);

WriteIns(0x82);

WriteIns(0xc4);
bin_num[0]=(fre/100)%10;
bin_num[1]=(fre/100)/10%10;
bin_num[2]=(fre/100)/100%10;
bin_num[3]=(fre/100)/1000;
if(bin_num[3]>0)
WriteData(0x30+bin_num[3]);
if( (bin_num[2]>0)|(bin_num[3]!=0) )
WriteData(0x30+bin_num[2]);
WriteData(0x30+bin_num[1]);
WriteData('.');
WriteData(0x30+bin_num[0]);
```

```

WriteData('K');
}
else if((fre>=100000)&&(fre<1000000))
{
WriteIns(0x01);

WriteIns(0x82);

WriteIns(0xc4);
bin_num[0]=(fre/1000)%10;
bin_num[1]=((fre/1000)/10)%10;
bin_num[2]=(fre/1000)/100%10;
bin_num[3]=((fre/1000)/1000);
if(bin_num[3]>0)
WriteData(0x30+bin_num[3]);
if( (bin_num[2]>0)|(bin_num[3]!=0) )
WriteData(0x30+bin_num[2]);
WriteData(0x30+bin_num[1]);
//WriteData('.');
WriteData(0x30+bin_num[0]);
WriteData('K');
}
else if(fre<1000)
{
WriteIns(0x01);

WriteIns(0x82);

WriteIns(0xc4);
bin_num[0]=fre%10;
bin_num[1]=fre/10%10;
bin_num[2]=fre/100;
//bin_num[3]=fre/1000%10;
//WriteData(0x30+bin_num[3]);
if(bin_num[2]>0)
WriteData(0x30+bin_num[2]);
if( (bin_num[1]>0)|(bin_num[2]!=0) )
WriteData(0x30+bin_num[1]);
WriteData(0x30+bin_num[0]);
WriteData(' ');
WriteData(' ');
WriteData(' ');
}

```

```
    }
    else
    {
        bin_num[0]=0;
        bin_num[1]=0;
        bin_num[2]=0;
        bin_num[3]=0;
    }
}
}

void delaycs(unsigned int d)
{
    for(;d<100;d++)
    {
        ;
    }
}
//int0 當頻率計數，int1 當 1s 計時。
int main(void)
{
    IE=0x8a;
    IT0=1;
    IT1=1;
    TMOD=0x15;
    TR0=1;
    TR1=1;
    TH0=(65536-0)/256;
    TL0=(65536-0);
    TH1=(65536-9216)/256;
    TL1=(65536-9216);
    InitialLCD();
    WriteIns(0x01);
    WriteIns(0x82);
    WriteIns(0x0e);
    WriteIns(0x0c);
    for(;;)
    {
```

```
    //P0=bin_tran_seg_num[t0_fre_cou];
    //P2=act[seg_scan];
    //P1=bin_tran_seg_num[bin_num[seg_scan]];
    //seg_scan++;
    //if(seg_scan>=4)
    //{
    //    seg_scan=0;
    // }
    //delaycs(1);
}
//return 0;
}
```

```
void InitialLCD(void)
```

```
{
    WriteIns(0x38);
    WriteIns(0x38);
    WriteIns(0x38);
    WriteIns(0x38);
    //WriteIns(0x08);/* off display */
    WriteIns(0x01); /* clear buffer */
    WriteIns(0x0c); /* on display */
    WriteIns(0x06); /* set input mode */
} /* InitialLCD */
```

```
void WriteIns(char instruction)
```

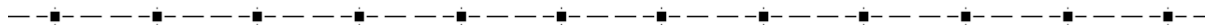
```
{
    RS=0;
    RW=0;
    Enable=1;
    P0=instruction;
    Enable=0;
    CheckBusy();
} /* WriteIns */
```

```
void WriteData(char i)
```

```
{
```



RS=1;  
RW=0;  
P0=i;  
Enable=1;  
P0=i;  
Enable=0;  
CheckBusy();  
} /\* WriteData \*/  
void CheckBusy(void)  
{  
  char i=0x80;  
  while(i&0x80)  
  {  
    RS=0;  
    RW=1;  
    Enable=1;  
    i=P0;  
    Enable=0;  
    delay();  
  }  
} /\* CheckBusy \*/  
  
void delay(void)  
{  
  int i;  
  for(i=0;i<100;i++)  
  ;  
}



5. 設備及材料：

5.1 德源科技 8051 及 AVR 綜合實驗板

6. 實做及查錯

我們規劃好 8051 該負責的地方，使其能符合上課老師所畫的方塊圖，在配合頻率產生器的接收，有效的達成接收加上處理過後的成果，並將其反應在 LCD 上，完成題目的需求

## 7. 實習結果

### 7.1 900 Hz



### 7.2 60 Hz



7.3 6 Hz



7.4 10 KHz

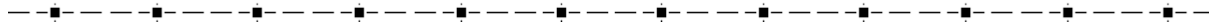


7.5 120 KHz



7.6 410 KHz





## 8. 實習討論

本實習成仍有一些小細節仍需加強與改善，條列如下：

- 8.1 因為 8051 的硬體條件問題，導致在訊號產生器高過一定的頻率，8051 是無法接收到的，而這個問題經過老師說明也確定無法解決。
- 8.2 最好可以加上知道目前的訊號是什麼波形，達到更完整的效果。

## 9. 實習心得

其實這個實驗在我們以前在 **數位系統設計實習** 中有做過，因此經本的程式，跟原理我們都有了，也知道過程中會出現在什麼問題，所以坐起來特別得心應手，在過程中我們也幫助很多組的其他同學，也變的越來越熟練，發現其實很多題目都是依在的重複出現，也認為許多程式的寫法，也只是 case 之類的重覆使用，為有熟練才是真正重要的，最後記得沒錯的話，我們這組是班上前幾個完成的喔~

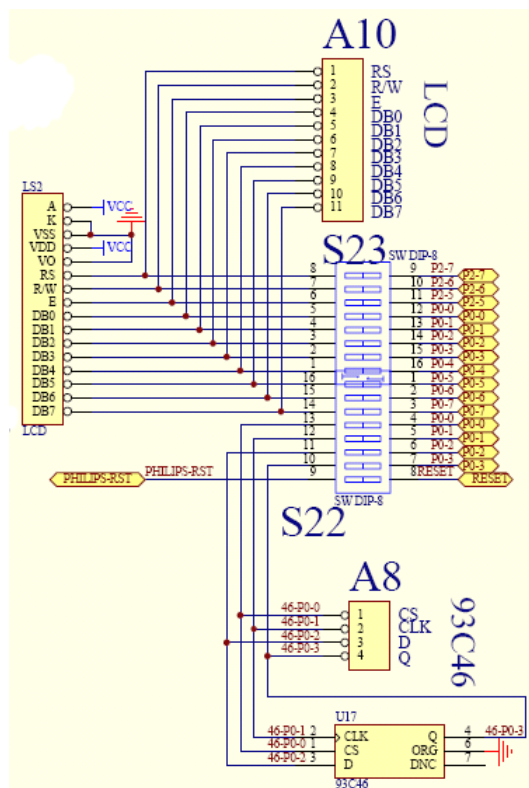
## 10. 參考資料

- 10.1 楊明豐，碁峰資訊股份有限公司，「8051 單晶片 C 語言設計實務：使用 Keil C」
- 10.2 實習板功能介紹光碟，各單元電路圖／完整電路圖.pdf

## 11. 附件

### 11.1 完整電路圖：

#### 11.1.1 LCD：



# 國立臺灣科技大學

## 電子工程系

### 嵌入式系統設計實習

報告結束

感謝老師指導與詳閱