コンピュータアーキテクチャ論_Ex02

s1260027 Shunsuke Onuki

課題:MIPSプログラミング(乗算)

MIPS プログラミングとして符号なし乗算を行うプログラムを作る。 乗数 A、被乗数 B、積 C は 32 ビット。乗数と被乗数は最大 16 ビットまでを仮定するし、求める乗算結果は 64 ビットではなく、下位の 32 ビットだけで十分である。

課題:乗算アルゴリズムの実装

MIPS プログラミングとして符号なし乗算を行うプログラムを作る。 乗数 A、被乗数 B、積 C は 32 ビット。乗数と被乗数は最大 16 ビットまでを仮定するし、求める乗算結果は 64 ビットではなく、下位の 32 ビットだけで十分である。

(考え方)

被乗数を1ビットずつ0/1判定して、1ならば積の値に乗数を加算する。

左シフトを使い加算していくことで乗算を実装する。

5(101)と3(11)の場合,3(11)の1ビット目が1なので、積は5(101)になる。

次に、乗数と積を左シフトで2ビット目に注目する。

被乗数の2ビット目も1なので、左シフトした積に左シフトした乗数を加算すると15(1111)になる。

(プログラムとその説明)

```
.data
                     #被乗数
        .word 26
A:
        .word 27
В:
                     #乗数
c:
        .word 0
                     #精
        .word 16
                     #計算する分のピット数
D:
        .text
main:
        lw $a0, A
                              #被乗数の値
                              #乗数の値
        lw $a1, B
                              #積の値
        lw $v0, C
        lw $t0, D
                             #計算する分のピット数
        or $t1, $0, $0
or $t2, $0, 1
                              #i=0
                         #各ビットで1/0をチェックする(チェックビット)
loop:
        slt $t3, $t1, $t0 #1<N ならば $t3=1
        beg $t3, $0 store #$t3=0 ならば store
        ###各ビットが1/0を判断
and $t4, $a1, $t2 #$t4=$a1+$t2
beg $t4, $0 loopend #$t4=0 ならば loopend
        add $v0, $v0, $ta0 #積をたす
        j loopend
loopend:
        add $a0, $a0, $a0 #チェックビットを左シフト
add $t2, $t2, $t2 #乗数を左シフト
        addi $t1, $t1, 1
                             #i++
        j loop
store:
        la $t5, C
sw $v0, 0($t5)
                             #精のアドレス
                             #結果をCに保存
exit:
        j exit
```

(結果)

Data Segments						
DATA [0x00005000] [0x00005010][0x00025000]	0x0000001a 0x00000000	0x0000001b	0x000002be	0x00000010		
STACK [0x7fffeffc] [0x7ffff000][0x80000000]	0x00000000 0x00000000					