2021/4/26

コンピュータアーキテクチャ論 Ex04

S1260027

Shunsuke Onuki

**課題 4-1: ALUのシミュレーション**

**課題 4-2: レジスタファイルのシミュレーション**

**課題 4-1: ALUのシミュレーション**

**ALU全体が正しく動作しているのかを確認するため、シミュレーション結果と期待値を比べる。以下の表を参考にシミュレーションを行う。**

**スコアボード, グリーン, ストリート が含まれている画像

自動的に生成された説明スコアボード, グリーン, 座る, ストリート が含まれている画像

自動的に生成された説明**

**グリーン, ストリート, 大きい, 座る が含まれている画像

自動的に生成された説明**

**Testfixture.verilog**

**グラフィカル ユーザー インターフェイス

低い精度で自動的に生成された説明テーブル

中程度の精度で自動的に生成された説明テーブル

自動的に生成された説明**

**回路図**

**結果**

**グラフィカル ユーザー インターフェイス

自動的に生成された説明**

**グラフィカル ユーザー インターフェイス, テキスト

中程度の精度で自動的に生成された説明グラフィカル ユーザー インターフェイス

自動的に生成された説明グラフィカル ユーザー インターフェイス, ダイアグラム

中程度の精度で自動的に生成された説明**

**理想値の表と見比べると正しい値が出力されていることがわかる。**

**課題 4-2: レジスタファイルのシミュレーション**

レジスタファイルの動作を確認するためテストベンチ(testfixture)を作成し、動作を確認する

Testfixture

テキスト, 手紙

自動的に生成された説明

回路図

結果

グラフィカル ユーザー インターフェイス

自動的に生成された説明