Univerzitet u Sarajevu	
Elektrotehnički fakultet u	
Sarajevu Odsjek AiE	
Objektno orijentisana analiza i dizajn	

PROJEKTNI ZADATAK ZATVOR

Tim SLOM	Ime i prezime učesnika	Uloga u timu / zaduženje
	Faris Lemeš	Vođa tima,
	Haris Suljić	Član,
	Mia Muminović	Član,
	Tarik Omeragić	Član

IZVJEŠTAJ O AKTIVNOSTIMA

Red.br.	Aktivnost	Učesnici	Datum, vrijeme i	Napomena
1.	Analiza sistema: identifikacija procesa i funkcionalnosti u sistemu, te određivanje aktera sistema.	Svi članovi	7.3.2016. 12:00-14:00, 2 h	
2.	Dizajniranje Use Case dijagrama na osnovu analize sistema.	Svi članovi	14.3.2016. 12:00-14:00, 2 h	
3.	Pisanje scenarija i toka događaja za Use Case dijagram.	Svi članovi	14.3.2016. 14:00-15:00, 1 h	Kreirano je više scenarija na osnovu glavnog Use Case dijagrama.
4.	Kreiranje dijagrama aktivnosti.	Svi članovi	15.3.2016. 12:30-15:00, 2 h 30 min	

Kreiranje dijagrama klasa i dizajn formi.	Svi članovi	21.3.2016. 12:00-15:30, 3 h 30 min	
Analiza SOLID principa na osnovu dijagrama klasa.	Svi članovi	25.4.2016. 12:00-13:00, 1h	
Redizajn dijagrama klasa tako da prati MVVM patern i ispravka prekršenih SOLID principa.	Svi članovi	8.5.2016. 11:00-15:00, 4 h	
Određivanje i kreiranje dizajn paterna na osnovu dijagrama klasa u MVVM paternu.	Svi članovi	15.5.2016. 12:00-15:00, 3 h	Svaki član tima je kreirao po jedan dizajn patern.
Kreiranje dijagrama sekvenci na osnovu dijagrama klasa u MVVM paternu.	Svi članovi	23.5.2016. 12:00-14:00, 2 h	
Kreiranje dijagrama komponenti, paketa i raspoređivanja na osnovu dijagrama klasa u MVVM paternu.	Svi članovi	28.5.2016. 11:00-13:00, 2h	
Rad na projektu	Svi članovi	28.6.2016. 13:00-17:00, 4 h	Programiranje.
Rad na projektu	Svi članovi	29.6.2016. 11:00-18:00 7 h	Programiranje.
Rad na projektu	Svi članovi	30.6.2016. 12:00-18:00 6 h	Programiranje i implementacija hardvera.
Rad na projektu	Svi članovi	31.6.2016. 12:00-19:00 7 h	Programiranje, testiranje i dodatne
Rad na projektu	Svi članovi	4.6.2016. 12:00-15:00 3h	Dorada projekta
		5 6 2016	
	Analiza SOLID principa na osnovu dijagrama klasa. Redizajn dijagrama klasa tako da prati MVVM patern i ispravka prekršenih SOLID principa. Određivanje i kreiranje dizajn paterna na osnovu dijagrama klasa u MVVM paternu. Kreiranje dijagrama sekvenci na osnovu dijagrama klasa u MVVM paternu. Kreiranje dijagrama komponenti, paketa i raspoređivanja na osnovu dijagrama klasa u MVVM paternu. Rad na projektu Rad na projektu Rad na projektu	formi. Analiza SOLID principa na osnovu dijagrama klasa. Redizajn dijagrama klasa tako da prati MVVM patern i ispravka prekršenih SOLID principa. Određivanje i kreiranje dizajn paterna na osnovu dijagrama klasa u MVVM paternu. Kreiranje dijagrama sekvenci na osnovu dijagrama klasa u MVVM paternu. Kreiranje dijagrama komponenti, paketa i raspoređivanja na osnovu dijagrama klasa u MVVM paternu. Rad na projektu Svi članovi Svi članovi Svi članovi Svi članovi Svi članovi	Svi članovi 12:00-15:30, 3 h 30 min 12:00-15:30, 3 h 30 min 12:00-15:30, 3 h 30 min 12:00-13:00, 1h 12:00-13:00, 1h 12:00-13:00, 1h 12:00-13:00, 1h 18.5.2016. 11:00-15:00, 4 h 15.5.2016. 11:00-15:00, 4 h 15.5.2016. 11:00-15:00, 3 h 15.5.2016. 12:00-15:00, 3 h 15.5.2016. 12:00-15:00

UKUPNO: 54 h

Asistent:		